

2002072099

高等学校规划教材

数字逻辑与数字系统

(第二版)

王永军 李景华 主编



2002072099

电子工业出版社

Publishing House of Electronics Industry

北京·BEIJING

TP331.2/4

苏州大学图书馆馆藏

内 容 简 介

本书对第一版的内容作了精选和修订,尤其对第一版中《可编程逻辑器件和现场可编程门阵列器件》一章的内容作了较大的修改和增补。除介绍了可编程逻辑器件 PLD 的工作原理和典型电路结构外,还介绍了这些器件的开发过程,并配有典型、实用的例题。这些例题都是作者从多年科研和教学实践经验中提炼出来的,其目的是为读者学习、应用这些器件设计开发数字系统打下基础。

本书基本上保持了第一版的体系,内容包括:数字逻辑基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、半导体存储器、可编程逻辑器件、脉冲波形的产生与整形、数/模和模/数转换、数字系统分析与设计。

本书可作为计算机类、电子类、自动化类等有关专业的教材或教学参考书,也可供有关专业的工程技术人员参考。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。
版权所有,侵权必究。

图书在版编目(CIP)数据

数字逻辑与数字系统/王永军等主编. - 2版. - 北京:电子工业出版社,2002.2
ISBN 7-5053-7465-6

I. 数… II. 王… III. ①数字逻辑 ②数字系统 IV. TP302.2

中国版本图书馆 CIP 数据核字(2002)第 001772 号

责任编辑:赵家鹏

印 刷:北京牛山世兴印刷厂

出版发行:电子工业出版社 <http://www.phei.com.cn>

北京市海淀区万寿路 173 信箱 邮编 100036

经 销:各地新华书店

开 本:787×1092 1/16 印张:20.5 字数:523.2 千字

版 次:2002 年 2 月第 2 版 2002 年 2 月第 1 次印刷

印 数:8 000 册 定价:26.00 元

凡购买电子工业出版社的图书,如有缺损问题,请向购买书店调换。若书店售缺,请与本社发行部联系。
联系电话:(010)68279077

出版说明

中国计算机学会教育专业委员会和全国高等学校计算机教育研究会(以下简称“两会”),为了适应培养我国 21 世纪计算机各类人材的需要,根据学科技术发展的总趋势,结合我国高等学校教育工作的现状,立足培养的学生能跟上国际计算机科学技术发展水平,于 1993 年 5 月参照 ACM 和 IEEE/CS 联合教程专题组 1990 年 12 月发表的《Computing Curricula 1991》,制定了《计算机学科教学计划 1993》,并组织编写与其配套的 18 种教材。现推荐给国内有关院校,做为组织教学的参考。

《计算机学科教学计划 1993》是从计算机学科的发展和社会需要出发提出的最基本的公共要求,不是针对某一具体专业(如计算机软件或计算机及应用专业),因此它适用于不同类型的学校(理科、工科及其他学科)、不同专业(计算机各专业)的本科教学。各校可以根据自己的培养目标和教学条件有选择地组织制定不同的教学计划,设置不同的课程。本教学计划的思想是将计算机学科领域的知识分解为九个主科目(算法与数据结构、计算机体系结构、人工智能与机器人学、数据学与信息检索、人-机通信、数值与符号计算、操作系统、程序设计语言、软件方法学与工程)做为学科的公共要求;对计算机学科的教学归结为理论(数学)、抽象(实验)和设计(工程)三个过程,并强调专业教学一定要与社会需要相结合。另外,还提出了贯穿于计算机学科重复出现的十二个基本概念,在深层次上统一了计算机学科。对这些概念的理解和应用能力,是本科毕业生成为成熟的计算机学科工作者的重要标志。

为了保证这套教材的编审和出版质量,两会成立了教材编委会,制定了编写要求和编审程序。编委会对编者提出的编写大纲进行了讨论,其中一些关键性和难度较大的教材还进行了多次讨论。并且组织了部分编委对教材的质量和进度分片落实,有的教材在编审过程中召开了部分讲课教师座谈会,广泛听取意见。参加这套教材的编审者都是在该领域第一线从事教学和科研工作多年,学术水平较高,教学经验丰富,治学态度严谨的教师。这套教材的出版得到了电子工业出版社的积极支持。他们把这套教材列为出版社的重点图书出版,并制定了专门的编审出版暂行规定和出版流程,组织了专门的编辑和协调机构。

这套教材的编审出版凝聚了参加这套教材编审教师和关心这套教材的教师、参与编辑和出版工作者、以及编委会成员的汗水,他们为此作出了努力。

这套教材还得到电子工业部计算机专业教学指导委员会的支持,其中 11 本被选入 1996~2000 年全国工科电子类专业规划教材。

限于水平和经验,这套教材肯定还会有缺点和不足,希望使用教材的单位、教师和同学积极提出批评建议,共同为提高教学质量而努力。

**中国计算机学会教育专业委员会
全国高等学校计算机教育研究会**

教材编审委员会成员名单

- 主任：王义和 哈尔滨工业大学计算机系
- 副主任：杨文龙 北京航空航天大学计算机系(兼北京片负责人)
- 委员：朱家铿 东北大学计算机系(兼东北片负责人)
- 龚天富 电子科技大学计算机系(兼成都片负责人)
- 邵军力 南京通信工程学院计算机系(兼南京片负责人)
- 张吉锋 上海大学计算机学院(兼上海福州片负责人)
- 李大友 北京工业大学计算机系
- 袁开榜 重庆大学计算机系
- 朱毅 电子工业出版社(特聘)

第二版前言

本书第二版是在第一版的基础上,依照教育部(原国家教委)颁发的《高等工业学校电子技术基础课程教学基本要求》,考虑到电子技术的发展而进行修订的。

修订版和第一版比较,有以下的变动:

1. 课程体系上,基本上保持了第一版的体系,做了局部调整。考虑到第六章《运算电路》是组合电路的一部分,所以本次修订将第六章《运算电路》的内容归到第三章《组合电路》中去。

2. 由于逻辑代数基本定律、组合逻辑和时序逻辑的概念仍是分析和设计数字系统的基础,也是设计大规模集成电路的基础,因此,作为数字技术的入门课程,本书仍以中、小规模集成电路为主的数字逻辑电路的基础理论、基本电路和基本分析、设计方法为重点。修订时保留了第一版中第一、二、三、四、五、七、八各章的基本内容,仅做了局部的精简或增补。

3. 由于专用集成电路(ASIC)是近期迅速发展起来的新型逻辑器件,尤其是可编程逻辑器件(PLD)已广泛应用于数字系统设计中,这些器件的灵活性和通用性使它们已成为研制和设计数字系统的最理想器件。因此,在修订时对第一版中第九章《可编程逻辑器件和现场可编程门阵列器件》做了较大修改和增补。除介绍了可编程逻辑器件 PLD 的工作原理和典型电路结构外,还介绍了这些器件的开发过程,并配有典型、实用的例题。这些例题都是作者从多年科研和教学实践经验中提炼出来的,这就为读者学习、应用这些器件设计开发数字系统打下基础。

4. 考虑到课程教学改革的趋势,对附录内容做了较大的修改,删去了第一版中附录 B 和 C 的内容;将附录 D 中的部分内容压缩编入第二章《逻辑门电路》;附录 A 中增加了可编程器件实验的内容;对《电气图用图形符号二进制逻辑单元(GB 4728.12-85)》做了简单介绍。

5. 本次修订中,全书逻辑图中的各种逻辑门和触发器全部使用国标符号(附录 C 有常用逻辑符号的国内外对照表),中、大规模集成电路则采用国内外目前通用的符号。在修订时,注意保持和发扬原书的风格和特点,力求简明扼要、深入浅出和便于自学,并充实和丰富了例题和课后习题。

本次修订一、二、三、四、五、六、八、九、十章及附录由王永军、李新荃、李景宏、杜玉远完成,第七章由李景华完成,全书由王永军、李景华统稿。修订过程中得到了全国有关高校同行及东北大学电子技术教研室许多老师的大力帮助,在此表示诚挚的谢意。

新版教材中一定还有不少的缺点和错误,殷切希望读者给予批评指正。

作者

2001年5月

第一版前言

本书是根据《计算机学科教学计划 1993》要求,结合作者多年的教学和科研经验编写而成的。内容包括:数字逻辑基础、逻辑门电路、触发器、时序逻辑电路、运算电路、半导体存储器、脉冲波形的产生与整形、可编程逻辑器件、数/模和模/数转换、数字系统分析与设计、单片机基本结构及应用等。

本书在讲清基本概念、基本原理的基础上,突出了分析方法和工程设计应用。根据数字电子技术的发展,加强了中大规模集成电路内容,并对可编程逻辑器件(PAL、GAL 和 FPGA)作了较全面的介绍。通过对“简易计算机”的分析与设计,不仅介绍了用寄存器传送语言来进行数字系统硬件设计的方法,而且使数字逻辑的针对性(尤其是对计算机专业)和实用性得到了加强。最后,针对课程实践性强的特点,除编排了一些实验性习题外,在附录部分还专门编写了实验内容以及选用芯片应注意的问题。

本书由王永军、丛玉珍主编。第一、二、八章由王魁臣编写,第三、五、九章由李新荃编写,第四、六、七章由丛玉珍编写,第十、十一章及附录 B、C、D 由王永军编写,第十二章由李景宏编写,附录 A 由丛玉珍、何玉琴、杨凤芝编写。

本书由东北大学田志芬教授主审;在编写过程中得到了东北大学电子技术教研室许多老师的大力支持和帮助,在此致以衷心的感谢。

本书可做为计算机类、电子类、自动化类等有关专业的教材及参考书。

限于编者水平,时间仓促,书稿虽经多次修改,但一定存在不少缺点和错误,恳请读者批评指正。

编者
1995年3月

目 录

第一章 数字逻辑基础	(1)
第一节 计数体制	(1)
一、十进制数	(1)
二、二进制数	(1)
三、八进制数和十六进制数	(2)
四、数制间的转换	(3)
第二节 常用编码	(4)
一、二十进制编码(BCD 码)	(4)
二、循环码	(5)
三、ASCII 码	(5)
第三节 二极管和三极管的开关特性	(6)
一、二极管的开关特性	(6)
二、三极管的开关特性	(7)
第四节 逻辑代数基础	(8)
一、逻辑变量和逻辑函数	(8)
二、基本逻辑运算及基本逻辑门	(9)
三、逻辑代数的基本公式和常用公式	(11)
四、逻辑函数的表示方法	(13)
五、逻辑函数的化简	(13)
习题一	(22)
第二章 逻辑门电路	(25)
第一节 分立元件门电路	(25)
一、基本逻辑门电路	(25)
二、与非门、或非门电路	(26)
第二节 TTL 集成逻辑门电路	(28)
一、TTL 与非门的工作原理	(28)
二、TTL 与非门的电压传输特性及抗干扰能力	(29)
三、TTL 与非门的输入特性、输出特性和带负载能力	(30)
四、TTL 与非门的动态特性	(33)
第三节 其他类型的 TTL 门电路	(34)
一、集电极开路门(OC 门)	(34)
二、三态输出门(TSL 门)	(37)
第四节 MOS 逻辑门	(38)
一、NMOS 门电路	(39)
二、CMOS 门电路	(41)
第五节 数字集成电路使用中应注意的问题	(43)

一、TTL 数字集成电路使用中应注意的问题	(43)
二、CMOS 电路使用中应注意的问题	(44)
三、数字集成电路的接口	(45)
习题二	(47)
第三章 组合逻辑电路	(53)
第一节 组合逻辑电路特点	(53)
第二节 小规模集成电路构成的组合电路的分析与设计	(53)
一、分析方法	(53)
二、设计方法	(54)
第三节 编码器	(56)
一、二进制编码器	(57)
二、二十进制编码器	(57)
三、优先编码器	(58)
第四节 译码器	(61)
一、二进制译码器	(61)
二、二十进制译码器	(64)
三、半导体数码管和七段字形译码器	(65)
第五节 数据分配器与数据选择器	(68)
一、数据分配器	(68)
二、数据选择器	(69)
第六节 数值比较电路	(72)
一、比较原理	(72)
二、一位比较器	(73)
三、四位比较器	(73)
第七节 算数运算电路	(75)
一、二进制加法电路	(75)
二、二进制减法电路	(77)
三、算术逻辑单元(ALU)	(81)
第八节 奇偶校验电路	(83)
一、奇偶校验的基本原理	(84)
二、中规模集成奇偶发生器/校验器	(84)
第九节 用中规模集成电路构成的组合电路的设计	(86)
第十节 组合逻辑电路的竞争-冒险	(89)
一、竞争-冒险的产生	(89)
二、竞争-冒险的判断	(90)
三、竞争-冒险的消除	(91)
习题三	(91)
第四章 触发器	(96)
第一节 基本触发器	(96)
一、门锁电路及基本 RS 触发器	(96)

二、同步 RS 触发器	(98)
三、其他功能触发器	(100)
四、存在问题	(102)
第二节 TTL 集成触发器	(103)
一、TTL 集成 JK 触发器	(103)
二、集成 D 触发器	(107)
第三节 MOS 触发器	(108)
第四节 触发器逻辑功能的转换	(109)
习题四	(110)
第五章 时序逻辑电路	(115)
第一节 时序逻辑电路的特点和表示方法	(115)
一、时序逻辑电路的特点	(115)
二、时序逻辑电路的表示方法	(115)
第二节 时序电路的分析方法	(116)
第三节 寄存器	(120)
一、数码寄存器	(120)
二、锁存器	(120)
三、移位寄存器	(122)
第四节 计数器	(124)
一、计数器分类	(124)
二、二进制计数器	(126)
三、十进制计数器	(128)
四、可逆计数器	(131)
五、用中规模集成计数器构成任意进制计数器	(131)
六、移位寄存器型计数器	(133)
第五节 顺序脉冲发生器	(135)
第六节 时序逻辑电路的设计方法	(138)
习题五	(144)
第六章 半导体存储器	(149)
第一节 概述	(149)
一、半导体存储器的特点及分类	(149)
二、存储器的技术指标	(149)
第二节 只读存储器	(150)
一、固定只读存储器(ROM)	(150)
二、可编程只读存储器	(151)
三、可擦可编程只读存储器	(152)
第三节 随机存取存储器	(155)
一、静态 RAM	(155)
二、动态 RAM	(156)
三、集成 RAM 简介	(158)

四、RAM 的扩展	(158)
习题六	(160)
第七章 可编程逻辑器件	(163)
第一节 可编程逻辑器件概述	(163)
一、可编程 ASIC 现状与发展	(163)
二、关于可编程 ASIC 器件分类以及选择问题的讨论	(163)
三、可编程 ASIC 的一般开发步骤	(165)
四、TOP-DOWN 和 BOTTOM-UP 设计思想	(167)
五、设计库及库元件	(168)
六、画层次原理图	(168)
七、层次连接器符号和总线	(169)
八、层次化设计的模拟	(169)
第二节 可编程逻辑器件基础	(170)
一、PLD 的逻辑表示	(170)
二、逻辑阵列的 PLD 表示法应用举例	(174)
第三节 通用阵列逻辑 GAL	(176)
一、GAL 的结构及其工作原理	(176)
二、GAL 的应用举例	(190)
第四节 在系统可编程逻辑器件 ispLSI/pLSI	(199)
一、Lattice 公司的 ispLSI/pLSI 系列器件简介	(199)
二、ispLSI/pLSI1000 系列器件的内部结构	(200)
三、ispLSI 器件的编程	(209)
习题七	(211)
第八章 脉冲波形的产生与整形	(213)
第一节 集成 555 定时器及应用	(213)
一、电路组成及工作原理	(213)
二、集成 555 定时器的应用	(214)
第二节 门电路构成的矩形波发生器及整形电路	(219)
一、多谐振荡器	(219)
二、单稳态触发器	(221)
三、施密特触发器	(223)
习题八	(225)
第九章 数/模和模/数转换	(228)
第一节 数/模转换器(DAC)	(228)
一、二进制权电阻 DAC	(228)
二、R-2R 倒 T 型电阻网络 DAC	(229)
三、DAC 的主要技术指标	(231)
四、集成 DAC	(231)
五、D/A 转换器应用举例	(234)
第二节 模/数转换器(ADC)	(237)

一、几个基本概念	(237)
二、并行比较 ADC	(240)
三、反馈比较式 ADC	(240)
四、双积分 ADC	(244)
五、ADC 的主要技术指标	(246)
六、集成 ADC 举例	(246)
第三节 A/D 转换器应用举例	(249)
习题九	(250)
第十章 数字系统分析与设计	(254)
第一节 数字系统概述	(254)
第二节 数字系统设计语言——寄存器传送语言	(254)
一、基本语句	(255)
二、设计举例	(258)
第三节 简易计算机的功能分析与电路设计	(264)
一、简易计算机功能分析与框图设计	(264)
二、简易计算机控制器设计	(267)
三、简易计算机部件逻辑图设计	(269)
四、简易计算机的实现	(275)
习题十	(279)
附录 A 实验内容	(280)
一、逻辑门功能验证及应用电路实验	(280)
二、组合电路功能验证及应用电路实验	(281)
三、触发器功能验证及应用电路实验	(282)
四、时序电路功能验证及应用电路实验	(285)
五、脉冲波形的产生和整形电路实验	(285)
六、运算电路实验	(287)
七、综合性实验	(288)
八、可编程 ASIC 设计实例	(296)
附录 B 电气图用图形符号二进制逻辑单元(GB 4728.12-85)简介	(303)
一、符号的构成	(303)
二、逻辑约定	(304)
三、各种限定性符号	(305)
四、关联标注法	(308)
五、常用器件符号示例	(310)
附录 C 常用逻辑符号对照表	(312)
附录 D 国产半导体集成电路型号命名法(GB 3430-82)	(314)
一、型号的组成	(314)
二、例示	(314)
参考文献	(316)

第一章 数字逻辑基础

本章主要介绍计数体制,常用编码,二极管及三极管的开关特性和逻辑代数基础。这些内容是学习其他一些有关章节的基础知识,是研究逻辑电路的重要数学工具。下面分别进行介绍。

第一节 计数体制

在日常生活中人们习惯于使用十进制数,而在数字系统中常采用二进制数。本节首先从人们最熟悉的十进制数开始分析,进而引出各种不同的进位计数制。

一、十进制数

一个十进制数具有两个特点,一个是用十个不同的数字符号 0,1,2,3,4,5,6,7,8,9 来表示,通常把这十个数字符号称为数码;另一个是它逢“十”进位。因此,同一个数码在一个数中处在不同的位置(或数位)代表的数值是不同的。例如,6666.66 这个数中,小数点左边的第一位代表个位,它的权值为 10^0 ,就是它本身的数值 6(或 6×10^0);小数点左边第二位代表十位,它的数值为 6×10^1 ;小数点左边第三位代表百位,它的数值为 6×10^2 ;小数点左边第四位代表千位,它的数值为 6×10^3 ;而小数点右边第一位的权值为 10^{-1} ,它的数值为 6×10^{-1} ;而小数点右边的第二位的权值为 10^{-2} ,它的数值为 6×10^{-2} 。因此,这个数可以写成:

$$6666.66 = 6 \times 10^3 + 6 \times 10^2 + 6 \times 10^1 + 6 \times 10^0 + 6 \times 10^{-1} + 6 \times 10^{-2}$$

上式中 6、6、6、6、6、6 这些数码均称为系数, 10^3 、 10^2 、 10^1 、 10^0 、 10^{-1} 、 10^{-2} 是每位数对应的权,这里 10 称为十进制数的基数,权乘以系数称为加权系数,所以一个十进制数的数值就是以 10 为基数的加权系数之和。任意一个十进制数 M_{10} ,都可以表示为:

$$M_{10} = a_{n-1} \times 10^{n-1} + a_{n-2} \times 10^{n-2} + \cdots + a_1 \times 10^1 + a_0 \times 10^0 + a_{-1} \times 10^{-1} \\ + a_{-2} \times 10^{-2} + \cdots + a_{-m} \times 10^{-m} = \sum_{i=-m}^{n-1} a_i \times 10^i$$

式中的 i 表示数中的第 i 位; a_i 表示第 i 位的数码(系数),它可以是 0~9 十个数码中的任意一个, n 、 m 为正整数, n 为小数点左边的位数, m 为小数点右边的位数,10 为计数制的基数, M 的下标为 10,表示 M 是一个十进制数。基数和 M 的下标是一致的。如果 M 是 R 进制数,则写成 M_R 。以 R 为基数的 n 位整数, m 位小数的 R 进制数,则其按权展开式可写为:

$$M_R = \sum_{i=-m}^{n-1} a_i R^i$$

二、二进制数

与十进制数类似,二进制数也有两个主要特点:一个是用两个不同的数字符号 0 和 1 来表示;再一个是它逢“二”进位,当 1+1 时,本位为 0,向高位进 1(1+1=10)。因此,同一个数码在不同的数位所代表的值也是不同的。例如: $(1001)_2 = 1 \times 2^3 + 0 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 = (8+0+0$

$$+1)_{10} = (9)_{10}; (11011.101)_2 = 1 \times 2^4 + 1 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 0 \times 2^{-2} + 1 \times 2^{-3} = (27.625)_{10}$$

任意一个二进制数 M_2 , 都可表示为:

$$M_2 = a_{n-1} \times 2^{n-1} + a_{n-2} \times 2^{n-2} + \dots + a_1 \times 2^1 + a_0 \times 2^0 + a_{-1} \times 2^{-1} + a_{-2} \times 2^{-2} + \dots + a_{-m} \times 2^{-m} = \sum_{i=-m}^{n-1} a_i \times 2^i$$

式中 a_i 只能是 0 或 1, n, m 为正整数, n 为小数点左面的位数, m 为小数点右面的位数, 2 是进位制的基数, 故称二进制数。

在数字系统中采用二进制是比较方便的, 因为二进制只有两个数码 0 和 1, 因此, 它的每一位数都可以用某些元件所具有的两个不同的稳定状态来表示, 如三极管的饱和导通与截止。某些器件输出电压有低与高两个稳定状态, 只要用其中一种状态表示 1, 而用另一种状态表示 0, 就可以表示二进制数了。

三、八进制数和十六进制数

(一) 八进制数

八进制数有两个特点, 一个是用八个数码符号 0, 1, 2, 3, 4, 5, 6, 7 来表示数值; 另一个是逢“八”进位, 即 $7+1=10$ 。

任意一个八进制数 M_8 , 可以表示为:

$$M_8 = \sum_{i=-m}^{n-1} a_i \times 8^i$$

式中 a_i 可取 0~7 八个数码符号之中的任意一个, n, m 为正整数, n 为小数点左边的位数, m 为小数点右边的位数, 8 为基数, 故称八进制数。

(二) 十六进制数

十六进制数亦有两个特点: 一个是用十六个数码符号 0, 1, 2, 3, 4, 5, 6, 7, 8, 9, A, B, C, D, E, F 来表示数值; 再一个是逢“十六”进位, 即 $F+1=10$ 。它的表达式为:

$$M_{16} = \sum_{i=-m}^{n-1} a_i \times 16^i$$

式中 a_i 可取 0~F 十六个数码符号之中的任意一个, n, m 为正整数, n 为小数点左边的位数, m 为小数点右边的位数, 16 为基数, 故称十六进制数。

综上所述, 四种计数制的特点类似, 可以概括为:

1. 每一种计数制都有一个固定的基数 R , 它的每一位可取 R 个数码符号中的其中任意一个数码。

2. 它们是逢“ R ”进位的。因此, 它的每一个数位 i , 对应一个固定的值 R^i , R^i 就是该位的“权”, 小数点左边各位的权依次是基数 R 的正次幂; 而小数点右边各位的权依次是基数 R 的负次幂。显然, 若将一个数中的小数点向左移一位, 则等于将该数减小了 R 倍; 若将小数点向右移一位, 则等于增加了 R 倍。

四、数制间的转换

(一) 二进制与十进制之间的转换

1. 二进制数转换成十进制数

通常的方法是用加权系数之和求得。

$$M_2 = (11011.101)_2 = 1 \times 2^4 + 1 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 \\ + 1 \times 2^{-1} + 0 \times 2^{-2} + 1 \times 2^{-3} = (27.625)_{10}$$

2 十进制数转换成二进制数

把十进制数 25.625 转换成二进制数,其方法是:把数的整数部分连续除以 2(直至商为 0)取余数做为二进制数整数,小数部分连续乘以 2(直至积为 1)取整数做为二进制数小数。

$$\begin{array}{r} 2 \overline{) 25} \\ \underline{20} \\ 5 \\ \underline{4} \\ 1 \\ \underline{2} \\ 0 \end{array} \quad \begin{array}{l} \text{余 } 1 = a_0 \\ \text{余 } 0 = a_1 \\ \text{余 } 0 = a_2 \\ \text{余 } 1 = a_3 \\ \text{余 } 1 = a_4 \end{array}$$

$$\begin{array}{r} 0.625 \\ \times 2 \\ \hline 1.250 \quad a_{-1}=1 \\ 250 \\ \times 2 \\ \hline 0.500 \quad a_{-2}=0 \\ 500 \\ \times 2 \\ \hline 1.000 \quad a_{-3}=1 \end{array}$$

则 $(25.625)_{10} = (11001.101)_2$ 。

(二) 二进制与八进制之间的转换

1 二进制数转换成八进制数

把二进制数 101011011.110101110 转换成八进制数要分别对整数和小数进行转换。整数的转换可从最低位(小数点左第一位)开始,每三位分为一组,每组用一位等价八进制数来替代;小数的转换可从小数点右面第一位开始,每三位分为一组,最后不足三位的补零,然后顺序写出对应的八进制数即可。

$$\begin{array}{ccccccc} 101 & 011 & 011 & . & 110 & 101 & 110 \\ 5 & 3 & 3 & . & 6 & 5 & 6 \end{array}$$

则 $(101011011.110101110)_2 = (533.656)_8$ 。

2 八进制数转换成二进制数

八进制数转换成二进制数,其过程只要将每位八进制数用等价的三位二进制数表示即可。例如, $(564.321)_8 = (101110100.011010001)_2$ 。

(三) 二进制与十六进制之间的转换

1 二进制数转换成十六进制数

二进制数转换成十六进制数,其方法是将二进制数的整数部分由小数点向左,每四位分一组,最后不足四位的前面补零;小数部分由小数点向右,每四位分一组,最后不足四位的后面补零,然后把每四位二进制数用等价的十六进制数来代替,即可转换为十六进制数。例如, $(1101110.1101110)_2$ 转换成十六进制数:

$$\begin{array}{cccc} 0110 & 1110 & . & 1101 & 1100 \\ 6 & E & . & D & C \end{array}$$

则 $(1101110.1101110)_2 = (6E.DC)_{16}$ 。

2 十六进制数转换成二进制数

转换方法与上述过程相反,每位十六进制数用四位二进制数替换即可。例如, $(1BE3.97)_{16}$ 转换成二进制数,其转换过程如下。

1	B	E	3	.	9	7
0001	1011	1110	0011	.	1001	0111

则 $(1BE3.97)_{16} = (1101111100011.10010111)_2$ 。

第二节 常用编码

什么是编码?一般来说,用文字、符号或者数码来表示某种信息(数值、语言、操作命令、状态)的过程叫编码。在数字系统或计算机中是用多位二进制码按着一定规律来表示某种信息的。这些多位二进制码叫做代码,编码后的代码都具有一定的含义。因为二进制代码只有“0”和“1”两个数字,电路上实现起来最容易。

一、二-十进制编码(BCD 码)

十进制数是用 0~9 十个数字符号组成的,为此可用四位二进制码的十六种组合做为代码,取其中十种组合来表示 0~9 这十个数字符号。通常,把用四位二进制数码来表示一位十进制数称为二-十进制编码,也叫做 BCD 码。取哪十种组合来表示十个数字符号是有多种方案的,这就形成了各种不同的 BCD 码,常用的几种 BCD 码,列于表 1-1 中。

表 1-1 常用的几种 BCD 码

编码种类 十进制数	8421 码	余 3 码	2421 码 (A)码	2421 码 (B)	5421 码	余 3 循环码
0	0000	0011	0000	0000	0000	0010
1	0001	0100	0001	0001	0001	0110
2	0010	0101	0010	0010	0010	0111
3	0011	0110	0011	0011	0011	0101
4	0100	0111	0100	0100	0100	0100
5	0101	1000	0101	1011	1000	1100
6	0110	1001	0110	1100	1001	1101
7	0111	1010	0111	1101	1010	1111
8	1000	1011	1110	1110	1011	1110
9	1001	1100	1111	1111	1100	1010
权	8421		2421	2421	5421	

(一) 8421 码

8421 码是使用最多的一种 BCD 码,是个有权码,其各位的权分别是(从最高有效位开始至最低有效位)8、4、2、1。如果把每一个代码都看成是一个四位二进制数,这个代码的数值恰好等于它所代表的十进制数的大小。

(二) 余 3 码

因为每一个余 3 码所对应的四位二进制数的数值要比它所表示的十进制数恰好多余 3, 所以这种编码叫做余 3 码。从编码表中可以看到, 0 和 9、1 和 8、2 和 7、3 和 6、4 和 5, 这五对代码是互补的。例如, 2 中的 0 变 1、1 变 0 就可得到 7; 7 中的 0 变 1、1 变 0 就可得到 2。这种互补性有利于进行减法运算, 在此不进行讨论。

二、循环码

四位循环码如表 1-2 所示。从表中可以看到相邻两组代码间只有一位取值不同, 而其他位均相同。再有每一位代码从上到下的排列顺序都是以固定的周期进行循环的, 右起第一位的循环周期是“0110”、第二位的循环周期是“00111100”、第三位的循环周期是“0000111111110000”等等。从表中还可以看到, 以十六种组合的中间为轴, 最高位由 0 变 1, 其余三位均以轴为对称组合相同。这种编码是一种无权码, 又叫做反射码或格雷码。

表 1-2 四位循环码

十进制数	循环码
0	0 0 0 0
1	0 0 0 1
2	0 0 1 1
3	0 0 1 0
4	0 1 1 0
5	0 1 1 1
6	0 1 0 1
7	0 1 0 0
8	1 1 0 0
9	1 1 0 1
10	1 1 1 1
11	1 1 1 0
12	1 0 1 0
13	1 0 1 1
14	1 0 0 1
15	1 0 0 0

三、ASCII 码

ASCII 是美国信息交换标准码的简称 (American National Standard Code for Information Interchange)。它的编码表如表 1-3 所示, 是一组七位代码, 用来表示十进制数、英文字母及专用符号。

表 1-3 ASCII 码

字符 $b_7 b_6 b_5$ $b_4 b_3 b_2 b_1$	0 0 0	0 0 1	0 1 0	0 1 1	1 0 0	1 0 1	1 1 0	1 1 1
	0 0 0 0	NUL	DLE	SP	0	@	P	\
0 0 0 1	SOH	DC1	!	1	A	Q	a	q
0 0 1 0	STX	DC2	"	2	B	R	b	r
0 0 1 1	ETX	DC3	#	3	C	S	c	s
0 1 0 0	EOT	DC4	\$	4	D	T	d	t
0 1 0 1	ENQ	NAK	%	5	E	U	e	u
0 1 1 0	ACK	SYN	&	6	F	V	f	v
0 1 1 1	BEL	ETB	'	7	G	W	g	w
1 0 0 0	BS	(AN	(8	H	X	h	x
1 0 0 1	HT	EM)	9	I	Y	i	y
1 0 1 0	LF	SUB	*		J	Z	j	z
1 0 1 1	VT	ESC	+	;	K	[k	{
1 1 0 0	FF	FS	,	<	L	\	l	!
1 1 0 1	CR	GS	-	=	M]	m	}
1 1 1 0	SO	RS		>	N	↑	n	~
1 1 1 1	SI	US	/	?	O	↓	o	DEL

第三节 二极管和三极管的开关特性

一、二极管的开关特性

在数字电路中,二极管经常工作在开关状态(导通和截止状态交替工作),下面略述二极管在开关状态下的工作特点。

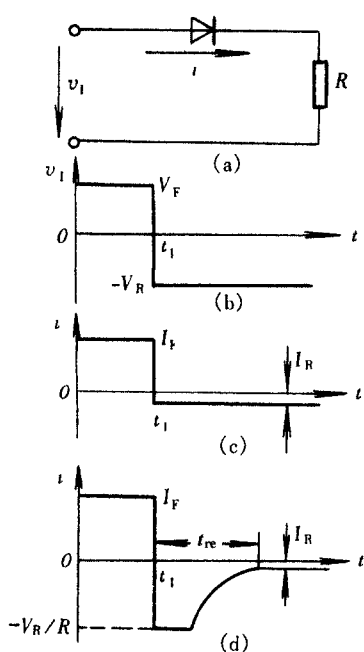


图 1-1 二极管开关特性

(a) 二极管电路 (b) 输入电压波形
(c) 理想电流波形 (d) 实际电流波形

(一) 二极管导通条件及导通时的特点

在硅二极管两端外加正向电压 V_F , 并把 $V_F \geq 0.7V$ 做为硅二极管的导通条件。且近似认为二极管一旦导通, 它的正向管压降 V_D 保持在 $0.7V$ 不变, 相当一个开关闭合后有个 $0.7V$ 的压降(锗管为 $0.2V$)。这就是把二极管导通看作开关闭合时的特点。

(二) 二极管截止条件及截止时的特点

当硅二极管两端外加的正向电压 V_F 小于死区电压 $0.5V$ (或外加反向电压 V_R)时, 二极管电流 I_D 很小 ($I_D \approx 0$), 相当于硅二极管截止。所以把 $V_F \leq 0.5V$ 做为硅二极管的截止条件(锗管 $V_F \leq 0.1V$)。硅二极管处于截止状态时, 其电流 I_D 可看成零, 相当于开关断开。这就是把硅二极管截止看作开关断开时的特点。

(三) 二极管反向恢复时间 t_{re}

图 1-1(a) 所示二极管电路, 其输入电压 v_1 为如图 (b) 所示的矩形波。在 $0 \sim t_1$ 的时间内输入电压为 $+V_F$, 二极管正向导通, 有正向电流 I_F 流过。在 t_1 时刻输入电压由 $+V_F$ 跳变到 $-V_R$, 在理想情况下, 二极管应立刻截止, 只有很小的反向饱和电流 I_R , 电流 i 的波形如图 (c)

所示。两种状态的相互转换不需要时间。但实际情况是二极管并不会立刻截止, 而是仍然导通的, 在 t_1 时刻产生一个很大的反向电流, 只有经过时间 t_{re} 后二极管才恢复到截止状态。电流 i 的实际波形如图 (d) 所示。时间 t_{re} 称为反向恢复时间。

为什么会出现很大的反向电流呢? 原因是由于当二极管正向导通时, 多数载流子不断向对方区域扩散, 在 PN 结的两侧存储大量扩散过去的载流子, 如图 1-2 所示。P 区中的多数载流子空穴扩散到 N 区后, 成为 N 区中的少数载流子; N 区中的多数载流子电子扩散到 P 区后, 成为 P 区中的少数载流子。因此, 一旦外加电压反向时, 它们就会形成较大的反向漂移电流 V_R/R , 如图 1-1(d) 所示。只有经过一段反向恢复时间, 在 PN 结的两侧存储的载流子消散后, 二极管才进入截止状态。

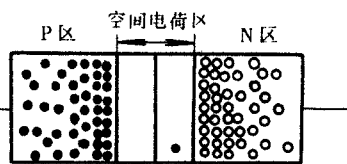


图 1-2 P 区和 N 区少数载流子存储情况

反向恢复时间 t_{re} 一般为纳秒数量级, 它是开关二极管特