

中等职业教育国家规划教材(电子与信息技术专业)

电子设计自动化技术

专业主编 任德齐 主编 陈 松

责任主审 吴锡龙 审稿 黄成军 汤琳宝

电子工业出版社

Publishing House of Electronics Industry

北京·BEIJING

内 容 简 介

本书是中等职业教育国家规划教材。

本书是根据 2001 年 8 月教育部颁发的中等职业学校电子与信息技术专业 3,4 年制通用的“电子设计自动化技术”课程教学大纲编写的,书中选用了国内外学校广泛使用的、符合我国标准并且易于教学的最新版本电子设计软件。

本书主要内容分为电子电路的仿真、印制电路板(PCB)设计以及复杂可编程逻辑器件(CPLD)设计 3 个方面,介绍了最近较为流行的 3 个软件:Multisim(电子电路仿真软件),Protel PCB 99 SE(印制电路板设计软件),ispDesignEXPERT(Lattice 公司的 PLD 设计软件)。主要内容有:绪论,电子电路仿真软件简介,电子电路原理图绘制,虚拟仪器的使用方法,高级分析功能,元件模型的建立,仿真分析结果的应用,印制电路板设计基础,电路板手动设计,Protel PCB 99 SE 的自动走线技术,复杂可编程逻辑器件设计等。

本书采用模块式编写,可供中等职业学校 3,4 年制的电子技术、电子与信息技术等专业使用,同时也可以作为职工培训教材与电子技术的工程技术人员的参考资料。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。
版权所有,侵权必究。

图书在版编目(CIP)数据

电子设计自动化技术/陈松主编.—北京:电子工业出版社,2002.6

中等职业教育国家规划教材(电子与信息技术专业)

ISBN 7-5053-7207-6

I.电... II.陈... III.电子电路—电路设计;计算机辅助设计—专业学校—教材 IV.TN702

中国版本图书馆 CIP 数据核字(2002)第 034544 号

责任编辑:张孟玮

印 刷:北京牛山世兴印刷厂

出版发行:电子工业出版社 <http://www.phei.com.cn>

北京市海淀区万寿路 173 信箱 邮编 100036

经 销:各地新华书店

开 本:787×1092 1/16 印张:10 字数:256 千字

版 次:2002 年 6 月第 1 版 2002 年 6 月第 1 次印刷

印 数:6000 册 定价:13.00 元

凡购买电子工业出版社的图书,如有缺损问题,请向购买书店调换。若书店售缺,请与本社发行部联系。
联系电话:(010)68279077

中等职业教育国家规划教材出版说明

为了贯彻《中共中央国务院关于深化教育改革全面推进素质教育的决定》精神，落实《面向 21 世纪教育振兴行动计划》中提出的职业教育课程改革和教材建设规划，根据《中等职业教育国家规划教材申报、立项及管理意见》（教职成[2001]1 号）的精神，教育部组织力量对实现中等职业教育培养目标和保证基本教学规格起保障作用的德育课程、文化基础课程、专业技术基础课程和 80 个重点建设专业主干课程的教材进行了规划和编写，从 2001 年秋季开学起，国家规划教材将陆续提供给各类中等职业学校选用。

国家规划教材是根据教育部最新颁发的德育课程、文化基础课程、专业技术基础课程和 80 个重点建设专业主干课程的教学大纲（课程教学基本要求）编写，并经全国中等职业教育教材审定委员会审定。新教材全面贯彻素质教育思想，从社会发展对高素质劳动者和中初级专门人才需要的实际出发，注重对学生的创新精神和实践能力的培养。新教材在理论体系、组织结构和阐述方法等方面均作了一些新的尝试。新教材实行一纲多本，努力为教材选用提供比较和选择，满足不同学制、不同专业和不同办学条件的教学需要。

希望各地、各部门积极推广和选用国家规划教材，并在使用过程中，注意总结经验，及时提出修改意见和建议，使之不断完善和提高。

教育部职业教育与成人教育司
2001 年 10 月

前 言

本书是根据 2001 年 8 月教育部颁发的中等职业学校电子与信息技术专业 3,4 年制通用的“电子设计自动化技术”课程教学大纲编写的。本书主编作为全国信息产业职业教育指导委员会电子技术专业、电子与信息技术专业教学委员会成员,参与了中等职业学校电子技术、电子与信息技术和通信技术 3 个专业主干课程的大纲开发工作,为了配套新的教学大纲编写了本书。

本书在编写过程中力图体现如下特色:

1. 实用性。本书所选内容对学生将来工作及在校其他课程的学习非常有帮助,所列举例题也尽量贴近实际。

2. 通用性。本书在结构上采用了模块化方式组织内容,各模块之间既相互联系又具有独立性,以便各校教师组织教学。在教学内容的组织方面采用边教边学的方法,充分体现了职教的特色。

3. 科学性。本书很好地处理了教学内容与其他课程的衔接关系;在软件选用上采用了较为流行、易于使用和教学的 Multisim 和 Protel PCB 99 SE 软件,软件所使用的符号符合国家标准,内容分工上 Multisim 软件负责原理图绘制和电路的仿真,Protel PCB 99 SE 软件负责印制电路板的设计,两种软件又能做到很好的衔接,从原理图绘制到印制电路板设计能平滑过渡。可编程设计软件选用了 ispDesignEXPERT 软件,该软件既可以设计小规模可编程逻辑器件,又可以设计复杂可编程逻辑器件(CPLD),较好地解决了从数字逻辑电路中的小规模可编程逻辑器件设计到复杂可编程逻辑器件设计的过渡问题。

本书基础模块教学课时数为 60 学时,学时分配方案建议如下,供授课教师参考。

序号	课 程 内 容		课 时 数			
			合计	讲授	实验与实训	机动
1	绪论		2	2		
2	电子电路仿真	电子电路仿真软件简介	4	2	2	
		电子电路原理图绘制	8	4	4	
		虚拟仪器的使用方法	10	6	4	
		高级分析功能	10	6	4	
		仿真分析结果的应用	4	2	2	
3	印制电路板设计	印制电路板设计基础	2	2		
		电路板手动设计	8	4	4	
		Protel PCB 99 SE 的自动走线技术	6	2	4	
4	复杂可编程逻辑器件设计		6	4	2	
总 计			60	34	26	

本书基础模块加选学模块教学为 80 学时,学时分配方案建议如下,供参考。

序号	课 程 内 容		课 时 数			
			合计	讲授	实验与实训	机动
1	绪论		2	2		
2	电子电路仿真	电子电路仿真软件简介	4	2	2	
		电子电路原理图绘制	12	6	6	
		虚拟仪器的使用方法	12	6	6	
		高级分析功能	12	6	6	
		元件模型的建立	4	2	2	
		仿真分析结果的应用	4	2	2	
3	印制电路板设计	印制电路板设计基础	2	2		
		电路板手动设计	8	4	4	
		Protel PCB 99 SE 的自动走线技术	8	2	4	2
4	复杂可编程逻辑器件设计		12	6	4	2
总 计			80	40	36	4

本书由教育部聘请专家审阅书稿,专家们提出了许多宝贵的修改意见,为提高本书质量起到很好的作用,在此表示衷心的感谢。在编写过程中还得到了南京无线电工业学校刘豫东老师、姜红老师、陈军老师的大力帮助,在此表示感谢。

由于编者学识和水平有限,错漏之处在所难免,敬请读者批评指正。

电子邮件地址:njchensong@163.com

编 者
2002年1月于南京

目 录

第 1 章 绪论	(1)
1.1 电子设计的工作流程	(1)
1.1.1 传统电子设计的工作流程	(1)
1.1.2 现代电子设计的工作流程	(1)
1.2 常用 EDA 软件简介	(2)
1.2.1 电子设计与仿真软件	(2)
1.2.2 原理图绘制及 PCB 设计软件	(2)
1.2.3 可编程器件设计软件	(2)
第 2 章 电子电路仿真软件简介	(3)
2.1 Multisim 软件的介绍	(3)
2.1.1 Multisim 软件功能简介	(3)
2.1.2 Multisim 软件的运行环境	(3)
2.1.3 Multisim 的安装	(4)
2.2 Multisim 软件的基本界面	(6)
2.2.1 Multisim 菜单	(6)
2.2.2 Multisim 系统工具条	(6)
2.2.3 Multisim 设计工具条	(7)
2.3 Multisim 软件的设置	(8)
2.3.1 电路图显示方式的设置	(8)
2.3.2 电路窗口显示特性设置	(9)
2.3.3 自动存盘及符号设置	(10)
2.3.4 页面打印设置	(11)
习题 2	(11)
第 3 章 电子电路原理图绘制	(12)
3.1 Multisim 软件的电路元件的选择	(12)
3.1.1 元件的分类	(12)
3.1.2 元件的选择	(13)
3.2 Multisim 电路元件的放置及调整	(29)
3.2.1 元件的放置	(29)
3.2.2 元件的位置调整	(30)
3.2.3 元件的参数调整	(31)
3.3 Multisim 元件的连线	(33)
3.3.1 自动连线	(33)
3.3.2 手动连线	(33)
3.3.3 设置导线的颜色	(33)

3.4	子电路(Subcircuits)	(33)
3.4.1	创建子电路	(33)
3.4.2	添加子电路	(34)
3.4.3	修改子电路	(34)
3.5	原理图的其他要素	(34)
3.5.1	原理图图纸的大小设置	(35)
3.5.2	原理图中的文字说明	(35)
3.5.3	原理图标题栏设置	(35)
3.5.4	原理图的详细随图文档	(36)
3.6	原理图绘制举例	(36)
3.6.1	新建电路图文件	(36)
3.6.2	放置元件及设置电路参数	(37)
3.6.3	连接各元件	(37)
3.6.4	编写文字说明	(38)
3.6.5	通电观察结果	(38)
	习题3	(38)
第4章	虚拟仪器的使用方法	(39)
4.1	仪器的一般介绍	(39)
4.1.1	仪器的表示方法	(39)
4.1.2	在电路中放置仪器	(39)
4.1.3	仪器的使用	(39)
4.2	数字式万用表(Multimeter)	(40)
4.2.1	万用表的测量方法	(40)
4.2.2	万用表的设置	(42)
4.2.3	万用表应用举例	(42)
4.3	函数信号发生器(Function Generator)	(44)
4.4	双踪示波器(Oscilloscope)	(44)
4.4.1	示波器测量电容的充电特性	(45)
4.4.2	两路非整数倍频率信号波形的观察	(46)
4.4.3	示波器应用举例	(47)
4.5	功率计(Wattmeter)	(48)
4.6	波特图示仪(Bode Plotter)	(49)
4.6.1	波特图示仪的连接方法	(49)
4.6.2	波特图示仪的设置	(50)
4.6.3	测试结果的观察	(50)
4.6.4	波特图示仪应用举例	(51)
4.7	失真度分析仪(Distortion Analyzer)	(51)
4.8	逻辑转换仪(Logic Converter)	(52)
4.8.1	由电路图得到真值表及表达式	(53)
4.8.2	由真值表得到表达式及电路	(53)

4.8.3	由表达式得到电路及真值表	(55)
4.8.4	逻辑转换仪应用举例	(55)
4.9	字信号发生器(Word Generator)	(55)
4.9.1	输入状态	(56)
4.9.2	工作方式	(56)
4.9.3	频率设置或数据准备	(57)
4.9.4	地址设置	(57)
4.9.5	应用举例	(57)
4.10	逻辑分析仪(Logic Analyzer)	(57)
4.11*	网络分析仪(Network Analyzer)	(59)
4.12*	频谱分析仪(Spectrum Analyzer)	(59)
4.12.1	频谱分析仪的使用	(60)
4.12.2	频谱分析仪应用举例	(60)
习题 4		(62)
第 5 章	高级分析功能	(64)
5.1	如何进行分析	(64)
5.2	直流工作点分析(DC Operating Point Analysis)	(66)
5.2.1	直流工作点分析举例	(67)
5.2.2	直流工作点分析不成功的情况	(68)
5.3	交流分析(AC Analysis)	(68)
5.4	傅里叶分析(Fourier Analysis)	(69)
5.4.1	方波信号的傅里叶分析	(69)
5.4.2	调幅信号频谱的分析	(70)
5.5	直流扫描分析(DC Sweep Analysis)	(71)
5.5.1	直流扫描分析的参数设置	(71)
5.5.2	直流扫描分析的应用举例	(71)
5.6	参数扫描分析(Parameter Sweep Analysis)	(72)
5.7	温度扫描分析(Temperature Analysis)	(74)
5.8*	失真分析(Distortion Analysis)	(74)
习题 5		(75)
第 6 章	元件模型的建立	(76)
6.1	元件模型的建立方法	(76)
6.1.1	元件编辑器简介	(76)
6.1.2	元件库编辑的一般步骤	(76)
6.1.3	元件符号编辑	(77)
6.1.4	编辑元件模型	(80)
6.2	新元件模型的导入	(81)
6.2.1	如何获取元件模型	(81)
6.2.2	元件模型的导入	(81)

第 7 章 仿真分析结果的应用	(84)
7.1 原理图在其他软件中的应用	(84)
7.2 仿真分析结果在其他文档中的应用	(84)
7.2.1 图表显示工具	(84)
7.2.2 应用图表	(86)
7.3* PCB 网络表文件的生成	(87)
7.3.1 元件封装的定义	(87)
7.3.2 网络表输出	(88)
第 8 章 印制电路板设计基础	(90)
8.1 电路板的相关知识	(90)
8.1.1 电路板的结构	(90)
8.1.2 电路元件封装形式	(90)
8.1.3 电路原理图与电路板图的对应关系	(91)
8.2 电路板设计方法及过程	(93)
8.2.1 全手工设计	(93)
8.2.2 半自动化设计	(93)
8.2.3 全自动化设计	(93)
8.3 Protel PCB 99 SE 软件介绍	(94)
8.3.1 启动 Protel 99 SE 集成环境	(94)
8.3.2 Protel 99 SE 集成环境简介	(94)
8.3.3 启动 Protel PCB 99 SE	(96)
8.3.4 Protel PCB 99 SE 工作界面	(98)
第 9 章 电路板手动设计	(101)
9.1 单面板的设计方法	(101)
9.1.1 新建设计数据库与电路板文件	(101)
9.1.2 元件的放置及调整	(102)
9.1.3 手工布线	(104)
9.1.4 电路板板框设置	(106)
9.1.5 电路板的打印和预览	(107)
9.2 双面电路板的设计	(108)
9.2.1 双面电路板的设计规则	(108)
9.2.2 双面板的手工布线	(108)
9.3 创建新元件封装	(108)
9.3.1 利用元件封装向导新建封装	(109)
9.3.2 新建元件封装的使用	(112)
习题 9	(112)
第 10 章 Protel PCB 99 SE 的自动走线技术	(114)
10.1 从电路原理图生成网络表	(114)
10.2 自动走线实例	(114)
10.2.1 新建电路板文件并建立板框	(115)

10.2.2	装入网络表文件	(118)
10.2.3	放置元件	(118)
10.2.4	自动走线	(119)
第 11 章	复杂可编程逻辑器件设计	(120)
11.1	复杂可编程逻辑器件设计概述	(120)
11.2	可编程逻辑器件的设计方法	(123)
11.2.1	硬件描述语言	(123)
11.2.2	原理图描述	(126)
11.3	可编程逻辑器件设计软件	(127)
11.3.1	ABEL-HDL 语言输入	(127)
11.3.2	原理图输入及混合输入	(130)
11.3.3	熔丝图文件下载	(134)
第 12 章	实验	(135)
12.1	原理图绘制实验	(135)
12.2	单管放大器仿真实验	(135)
12.3	两级放大器测试	(136)
12.4	逻辑电路分析	(137)
12.5	印制电路板制作	(138)
12.6	可编程逻辑器件设计	(139)
附录 A	Multisim 软件快捷键清单	(142)
附录 B	常见元件的封装型号	(143)
附录 C	有关自动设计技术类软件的网址	(145)
参考文献		(146)

第 1 章 绪 论

1.1 电子设计的工作流程

1.1.1 传统电子设计的工作流程

完成一个电子产品的设计必须经过原理设计、初步验证、小批量试制、大批量生产等几个过程。对于电子产品设计工程师而言,必须保证理论设计、初步验证两个过程完全正确,才能将电路设计图绘制成电路板图,并进行进一步的生产。

早期电子产品设计的验证工作很多都是按照设计完成的电路图在面包板或 PC 板上进行安装,然后再用电源、信号发生器、示波器等各种测试仪表来加以验证。这种做法的最大缺点是制作测试电路板的过程费时、费力又损耗材料,如果结果有误还要花大量的精力来弄清是设计的错误还是电路制作时的问题,这种方法在早期设计小型电路时还是可以应付的,随着电路规模越来越大、复杂度越来越高,这种设计方法已经不能适应现代设计的需要。

手工设计电路板图也是一个比较复杂的工作,它需要经过元件布局、绘制草图、修改草图,最后才能绘制出所需要的电路板图。随着元件的数量增多,电路板尺寸的减小,电路板的层数越来越多,已经无法再用手工进行设计;另外随着元件数量的增多,各元件相互之间的干扰、耦合也就变得更加复杂,这就需要电路板设计师具有丰富的经验和理论水平。

1.1.2 现代电子设计的工作流程

随着计算机软件技术的发展以及对电子元件的进一步研究,人们可以通过对各种元件进行数学建模,并借助计算机软件对其进行分析、计算,在计算机上可以仿真出近似于实际结果的数据及各种波形。这种由软件进行验证的设计方法克服了传统方法的缺点,更由于这种方式可以事先排除大部分设计上的缺陷,使得设计工程师可以将大量的精力用于设计而不是用于调试,因此大大提高了设计速度,使得新产品可以更快地推出,为企业产生更多的经济效益,解决了原来的设计和调试的问题。

另外,从 20 世纪 70 年代初,计算机软件设计人员就开始解决电子设计方面的另一个问题,即电路板设计问题,设计出许多种电路板设计软件,从最早的仅仅将纸上的布线变成计算机的手工布线,到现在的自动布线,并且将元件之间的各种相互干扰(电磁干扰、热干扰)建成数学模型,电路板设计完成后没有必要进行实物的电磁兼容测试或热兼容测试,借助于计算机就可以模拟出来,根据模拟就可以进行调整,即使不是电路板设计专家也可以设计出合格的电路板图。

20 世纪 80 年代开始出现了一类新器件,即可编程逻辑器件 PLD(Programmable Logic Device),这种元件采用了大规模集成电路技术,并且器件的功能由用户来设计、定义,这使得将一个系统通过用户编程放置在一个芯片中成为可能。随着现在大规模集成电路技术的发展,PLD 器件设计软件的性能提高,现在已经出现了在一片 PLD 芯片上可以嵌入微处理器的技

术,使得 PLD 器件得到更多的应用。

20 世纪 90 年代末可编程器件又出现了模拟可编程器件,用户可以通过这种模拟可编程器件设计出各种增益的放大器、滤波器等模拟电路。

在电子设计方面的资料中经常提到 EDA(Electronic Design Automation),其中文含义是“电子设计自动化”,即通过计算机的仿真和模拟软件进行原理设计及验证,借助于 PCB(Printed Circuit Board)软件进行电路板(PCB)的设计,最后还包括借助于可编程逻辑器件(PLD)的设计软件进行可编程器件的设计。

1.2 常用 EDA 软件简介

1.2.1 电子设计与仿真软件

20 世纪 70 年代美国加州柏克莱大学推出了 Spice 程序(Simulation Program with Circuit Emphasis),它将常用的元件用数学模型来表示,可以通过软件对电路进行仿真和模拟。它的出现带动了电子电路仿真模拟技术的飞速发展,早期的 Spice 软件仅支持模拟电路的仿真和模拟,随着数字技术的不断发展,Spice 推出包括数字元件模型的 Spice 2 版本,现在大量的电子电路仿真和模拟软件都建立在 Spice 2 及更高版本的基础上,如美国 OrCAD 公司的 Pspice 软件、加拿大 Interactive Image Tech 公司的 Multisim 软件(WorkBench 软件的最新版本)。

常用的仿真和模拟软件有: Multisim 软件、Pspice 软件、Protel 99 以上版本,这些软件中 Pspice 软件的使用用户较多,它是最早在 PC 机上使用的 Spice 软件,它们是基于 Spice 3.5 的元件模型,是较成熟的仿真模拟软件。

Multisim 软件是 EWB 软件的最新版本,它是至今为止使用最方便、最直观的仿真软件,其基本元件的数学模型也是基于 Spice 3.5 版本,但增加了大量的 VHDL 元件模型,可以仿真更复杂的数字元件,另外解决了 Spice 模型对高频仿真不精确的问题, Multisim 已是大学里使用最多的仿真软件之一,最近又推出了 Multisim 2001 版本,可以在互联网上直接对用户元件库进行升级。

Protel 原来是侧重于 PCB 设计的软件,为了使软件包含 EDA 方面的全部内容,在 Protel 99 版本之后加入了电路仿真软件模块、可编程器件设计模块,将 EDA 的全部内容整合为一体,发展潜力较大。

1.2.2 原理图绘制及 PCB 设计软件

通常 PCB 软件都包括原理图的绘制软件,国内使用较多的有 Protel, Orcad 等软件, Multisim 软件本身包括了原理图的绘制软件, Ultiboard 是与之配套的 PCB 软件。

1.2.3 可编程器件设计软件

可编程器件的设计软件一般是由可编程器件的生产厂商开发的,每个可编程器件开发商开发的软件专门用于自己公司器件的开发。如 Lattice 公司的 ispDesignEXPERT 软件, Altera 公司的 Max + Plus II 软件等,这些软件通常都支持硬件描述语言(如 ABEL, VHDL)、原理图设计等设计方法。

第 2 章 电子电路仿真软件简介

2.1 Multisim 软件的介绍

2.1.1 Multisim 软件功能简介

Multisim 软件是一个完整的电子设计工具软件,它具有如下功能:

- 提供了一个庞大的元件数据库。提供了 5 000 多种元件/模型(教育版),并可以将各种新元件的 Spice 库文件导入该软件,用户还可以建立自己的元件库。

- 完整的模拟/数字混合仿真。不但可以对模拟元件进行仿真,而且可以对模拟电路、数字电路及混合电路进行仿真。

- 电路原理图编辑功能。Multisim 软件的元件都采用可视化的工具条进行选择,使用相当方便;更有子电路的功能和电路加密功能,使用更加灵活。

- 强大的分析功能。提供了十几种电路的分析手段,可帮助设计工程师分析电路的性能,使通常需要几天甚至几个月的分析在瞬间完成。

- 强大的虚拟仪器功能。该软件提供了双踪示波器、逻辑分析仪、波特图仪及数字式万用表等十多种虚拟仪器,其友好、逼真的界面,如在实验室中亲手操作仪器一样,并且可以将测试的结果加以保存,可非常方便地用于教学,其提供的逻辑分析仪、网络分析仪更是一般实验室不可多得的高档仪器。

- VHDL/Verilog 设计输入和仿真。Multisim 软件将 VHDL/Verilog 的设计和仿真包含进去(选件),使得大规模可编程逻辑器件的设计和仿真与模拟电路、数字电路的设计和仿真融为一体,突破了原来大规模可编程逻辑器件无法与普通电路融为一体仿真的瓶颈。

- 可以与电路板设计软件无缝连接。Multisim 软件的设计结果可以方便地导出到电路板设计软件中进行电路板走线。

- 远程控制功能。Multisim 软件支持远程控制功能,不仅可以将 Multisim 软件的界面共享给其他人,使得其他人在自己的计算机上看到控制者的操作情况,而且可以将控制权交给其他人,让其他人操作该软件,这样可以实现交互式教学,是进行电子线路教学的理想工具。

由于 Multisim 结合了电路设计、仿真和可编程逻辑器件的设计,所以在从设计到生产的过程中, Multisim 提供了设计师所需要的所有高级功能,设计师可以放心地去创新设计,而无须去学习更多的 EDA 软件,也无须去解决相互之间的数据转换问题。

2.1.2 Multisim 软件的运行环境

运行 Multisim 需要如下硬件和软件条件:

- CPU。486 以上 X86 兼容 CPU。
- 内存。需要 32MB 以上内存,建议 64MB。
- 硬盘。需要 250MB 以上的空间。

- 显示卡。须支持 800 × 600 分辨率,并支持 256 色以上色彩。
- 其他设备。光驱及鼠标。
- 操作系统。Windows 95/98/Me/2000/NT 4.0 及更高版本。

2.1.3 Multisim 的安装

购买 Multisim 软件时可以获得一张 CD-ROM 只读光盘,一套手册,一个加密狗(专业版)及一个序列号,CD-ROM 只读光盘、序列号及加密狗(专业版)是安装所必须的,缺少一项将无法安装。

具体的安装步骤如下:

第一步,根据所购版本不同,可能收到一个加密狗,请关掉计算机电源,然后将加密狗安装在计算机的打印口上,如教育版软件等没有加密狗的话就无须进行这一步。

第二步,退出所有打开的 Windows 应用程序,将 CD 插入光驱中,屏幕上将出现欢迎画面,单击 Next 按钮后继续下一步安装。

第三步,阅读软件的版权说明,如接受该版权说明的要求,单击 Next 按钮,否则单击 NO 按钮。

第四步,屏幕上出现提示将更新 Windows 系统文件,请单击 Next 按钮,否则将停止安装。

第五步,当屏幕提示需要重新启动系统(Reboot)时,请保留光驱中的 CD,单击 Next 按钮后系统重新启动。

注意:以上步骤仅仅安装了 ODBC 软件(数据库的支持程序),还没有正式安装 Multisim 软件,Multisim 软件从下一步才开始正式安装。

第六步,系统重新启动进入 Windows 后,会再次出现欢迎界面和版权说明,分别单击对话框中的 Next 和 OK 按钮,这时屏幕出现如图 2.1 所示界面,提示用户输入用户名、公司名和 20 位的 Serial Number(序列号,由 2 个英文字母和 18 位数字组成),输入完后单击 Next 按钮继续。

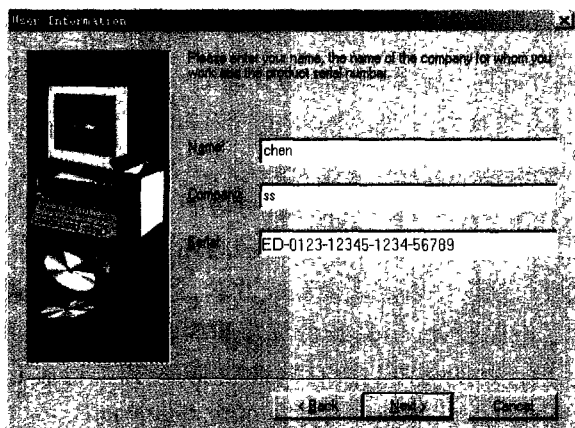


图 2.1 在当前画面输入软件的序列号

第七步,上一步单击 Next 按钮后屏幕上提示输入特征码(Feature Code),如果购买的软件是基本软件,将没有这个特征码,这时只须直接单击 Next 按钮即可,如购买了选件,则须输入一个 18 位的特征码(与序列号不一样)后再单击 Next 按钮。

第八步,选择安装软件的位置(默认目录为 c: \ multisim 目录下),修改后单击 Next 按钮

继续安装。

以上的步骤已经完成了软件的安装过程。

第九步,屏幕上出现是否安装 Acrobat Reader 4,该软件是一个电子手册的阅读器,如需要阅读电子手册则必须安装,如果已经安装了该软件或更高版本的软件,就无须安装了,根据需要选择单击 Next 按钮和 Cancel(取消)按钮。

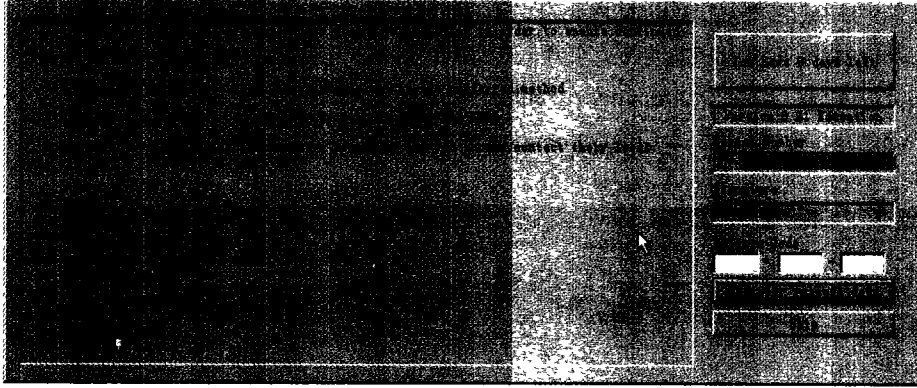


图 2.2 输入 Release Code 的对话框

第十步,上述步骤已经完成了软件的安装过程,对于有加密狗的版本来讲已经可以正常使用了,但对于教育版软件首次执行 Multisim 将出现图 2.2 所示界面,记下 Signature(标记码)与序列号,在该公司的网站 <http://www.electronicworkbench.com> 上进行在线注册,在图 2.3 所示的注册界面下输入相关信息,图 2.3 中打星号项为必须输入的信息,其中 Serial Number from CD-ROM Case 为购买软件时供应商提供的注册号,而 Signature 是在图 2.2 所示画面中的数字,输入上列信息后按 Submit(提交),如果输入的序列号没有问题的话,将在 24 小时内注册的电子邮箱中收到 Release Code(授权码),在图 2.2 所示的界面中输入 Release Code,这时 Multisim 软件就安装完成了。

Customer Name *	<input type="text"/>
Company	<input type="text"/>
Mailing Address 1 *	<input type="text"/>
Mailing Address 2	<input type="text"/>
Email Address *	<input type="text"/>
City *	<input type="text"/>
State/Province	<input type="text"/>
Zip/Postal Code *	<input type="text"/>
Country *	<input type="text"/>
Daytime Phone Number *	<input type="text"/>
Daytime Fax Number	<input type="text"/>
Serial Number from CD-ROM Case *	<input type="text"/>
Signature (from Multisim Startup Screen)*	<input type="text"/>

e.g PE-1234-56789-0123-45678

e.g 12345-67890

图 2.3 在线注册的信息输入栏

2.2 Multisim 软件的基本界面

2.2.1 Multisim 菜单

启动 Multisim 软件后,可以看到图 2.4 所示 Multisim 软件的主画面。

图 2.4 所示的主画面由标题栏、菜单(Menu)、系统工具条(System Toolbar)、设计工具条(Design Bar)、元件工具条(Component Toolbar)、正在使用的元件清单(In Use List)、电路窗口(Circuit Window)、仪器工具条(Instruments Toolbar)、状态条(Status Bar)等几个部分组成,它模拟了一个实验工作台的环境,其中:

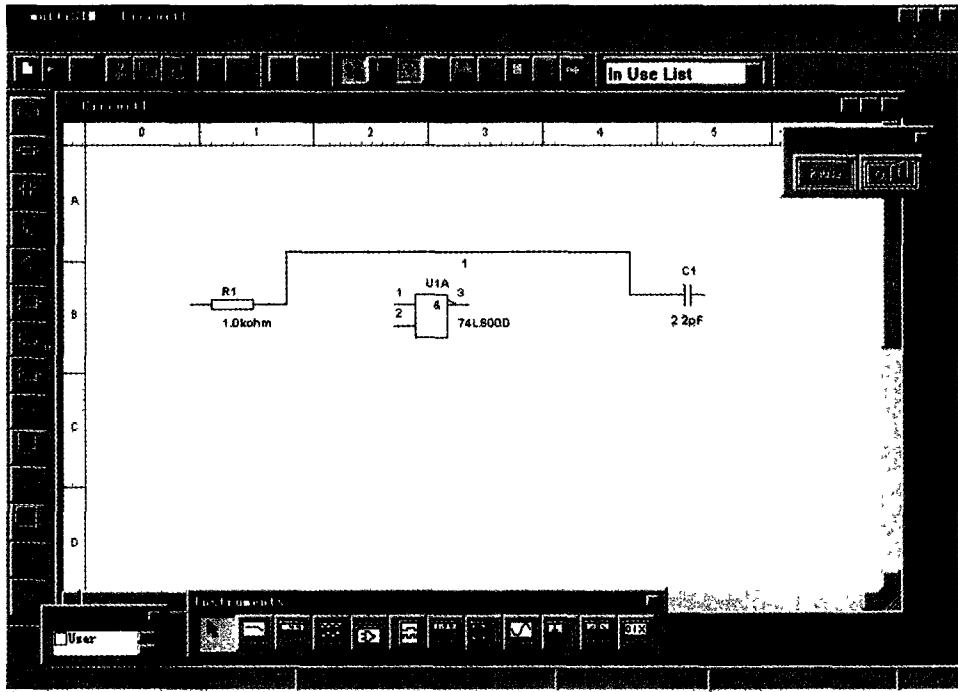


图 2.4 Multisim 主画面

- 电路窗口。用来绘制电路图及添加测量仪器。
- 元件工具。选择各种元件的选择工具。
- 仪器工具。选择各种仪器的选择工具。






2.2.2 Multisim 系统工具条

图 2.5 所示为 Multisim 软件的系统工具条,从图 2.5 上可以看出,其系统工具条与其他 Windows 风格的软件是一致的。表 2.1 列出了系统工具条中各按钮的功能。



图 2.5 系统工具条

表 2.1 Multisim 系统工具条中各按钮的功能

工具	名称	功 能	工具	名称	功 能
	新建	新建一个空的文件供绘制及仿真分析使用		复制	将选中的对象放到剪贴板中,而原有对象保持不变
	打开	打开已存在的 Multisim 文件, Multisim 文件的扩展名为 .msm		粘贴	将剪贴板中的内容放置在当前位置
	存盘	保存当前正在使用的文件,首次保存时会提示输入文件名		打印	打印当前电路编辑区的内容
	剪切	将选中的对象放到剪贴板中,原有对象将被删除掉		帮助	打开在线帮助










2.2.3 Multisim 设计工具条

图 2.6 所示是 Multisim 的设计工具条,其中包括元件设计按钮(Component Design Button)、仪器按钮(Instruments Button)、元件编辑按钮(Component Editor Button)、仿真模拟按钮(Simulate Button)、分析按钮(Analysis Button)、后处理按钮(Postprocessor Button)、VHDL/Verilog 按钮、统计报告按钮(Reports Button)、导出按钮(Transfer Button)等。各按钮的功能如表 2.2 所示。



图 2.6 设计工具条

表 2.2 设计工具按钮的功能描述

工 具	名 称	功 能
	元件设计按钮	该按钮用来打开/关闭元件工具条,默认时该按钮处于激活状态,元件工具条处于打开状态,如图 2.4 所示
	元件编辑按钮	该按钮用来打开元件编辑器,当需要编辑元件模型时单击该按钮就可以打开元件编辑界面
	仪器按钮	该按钮用来打开/关闭仪器工具条,默认时该按钮处于激活状态,仪器工具条处于打开状态,如图 2.4 所示
	模拟仿真按钮	该按钮用于开始/结束/暂停电路的模拟,相当于实际工作时的电源开关,当电路中没有放置仪器时该按钮不能被激活
	分析按钮	该按钮用于执行电路的分析功能,单击该按钮时出现下拉菜单,从中选择分析方法。电路在进行模拟时无法激活该按钮
	后处理按钮	该按钮用于打开后处理功能,可以将分析结果进行再加工,如通过电压波形处理后得到电流波形等
	VHDL/Verilog 按钮	该按钮用于打开 VHDL/Verilog 的设计界面,该功能是一个选项,必须单独购买 VHDL/Verilog 选件后才能使用
	统计报告按钮	该按钮用于对设计电路进行统计,统计出所使用的元件及仪器情况
	导出按钮	该按钮可以将设计的结果导出到 PCB 设计软件或将分析结果导出到其他应用软件等