

内 容 简 介

本书介绍了国际上流行的电子设计自动化(EDA)软件的基础部分:原理图输入、器件信息管理系统、逻辑仿真、模拟、数字混合电路分析与设计、PCB设计和印制板电路图设计等软件的使用方法。全书皆以实例为前导,逐步介绍各种操作命令。只要具备电工学基础知识,都可以快捷地理解和掌握这个软件的使用。

本书可作为高等学校电类、非电类专业本科生、专科生的教科书,也可供相关专业的工程技术人员参考使用。

图书在版编目(CIP)数据

《电子设计自动化》编著—北京:国防工业出版社,1999

(电路设计自动化丛书)

Ⅰ. ①电… Ⅱ. ①陈… Ⅲ. ①电… ②计…

Ⅰ. ①陈… Ⅱ. ②陈… Ⅲ. ③电… ④计…
⑤原… ⑥原… Ⅳ. ⑦电…

中国版本图书馆CIP数据核字(99)第 000000 号

(北京市海淀区紫竹院南路 000号)

(邮政编码 100000)

北京奥隆印刷厂印刷

新华书店经售

*

开本 787mm×1092mm 1/32 印张 0.5 插页 0

1999年 1月第 1版 1999年 1月北京第 1次印刷

印数 1—1000册 定价 1.00元

(本书如有印装错误,我社负责调换)

前 言

随着电子计算机技术的发展，计算机辅助设计方法已经开始逐渐进驻电子设计的领域。模拟电路中的电路分析、数字电路中的逻辑模拟，甚至是印制电路板、集成电路版图等都开始采用计算机辅助工具来加快设计效率，提高设计成功率。而大规模集成电路的发展，使得原始的设计方法无论是从效率上还是从设计精度上已经无法适应当前电子工业的要求，所以采用计算机辅助设计来完成电路的设计已经势在必行。同时，微机以及适合于微机系统的电子设计自动化软件的迅速发展，使得计算机辅助设计技术逐渐成为提高电子线路设计的速度和质量的不可缺少的重要工具。

随着计算机技术的飞速发展和大规模集成电路的广泛应用，电子电路的计算机辅助设计（Computer Aided Design，简称 CAD）技术，已经成为电子电路分析设计中不可缺少的有力工具。以集成电路 CAD 为基础的电子设计自动化（Electronic Design Automation，简称 EDA）已经成为电子学领域中的重要学科，并形成了一个独立的产业部门。当前有 50% 以上的集成电路是靠 CAD 和 EDA 工具完成的，而且这个比例还在不断增长。

目前，在国内 EDA 系统应用较为广泛的有 Xilinx、AT&T、Altera、Lattice 和本书介绍的 OrCAD 公司的产品。OrCAD 公司（原有产品为 OrCAD/SDT、VST、PCB 等）于 1998 年 1 月与 MicroSim 公司（产品有 PSpice 等）合并，仍称 OrCAD 公司。两公司实行强强合并之后连续推出 OrCAD Release 7、8、9EDA 系统。

OrCAD Release 9 包括以下 4 部分内容：

原理图输入，器件信息管理系统 OrCAD Capture CIS 9.2；

模拟/数字混合电路分析与设计 OrCAD PSpice A/D 9.2；

印制板电路图设计 OrCAD Layout Plus 9.2；

可编程逻辑设计 OrCAD Express Product 9.2。

我们在本书中主要讲述了 OrCAD Capture CIS 9.2、OrCAD PSpice A/D 9.2 和 OrCAD Layout Plus 9.2 这 3 项内容，通过这些的学习，我们可以掌握 OrCAD 9.2 的主要精华。

本书限于作者水平和时间仓促，不完善之处在所难免，望读者予以指正。

编 者

2003.8

目 录

第一章 绪论	员
第一节 电路设计技术	员
第二节 第三阶段的特征	员
第三节 印刷电路板公司及其软件	圆
第四节 电路设计系统示意图	猿
第二章 电路设计初步了解	源
第一节 打开新的电路图	源
第二节 电路绘制过程	苑
一、设置绘图页规格的调整	苑
二、放置电路元件	员
三、放置电源元件	苑
四、改变元件序号与元件值	怨
五、元件间连线	员
六、放置接点	猿
七、关于存档	猿
八、打印	源
九、对话框的选项说明	源
十、将绘图页电路存成图形文档	怨
第三节 实例详解(员)	怨
一、寻找元件	怨
二、放置元件	猿
三、进行连线	猿
四、设置编号	猿
第四节 实例详解(圆)	猿
一、选取元件	猿
二、连线	怨
三、设置元件属性	源
第五节 实例详解(猿)	源
一、选取元件	源
二、连线	源
三、设置元件属性	源

第三章 摇悦竟想臆况的基本技巧	源
猿摇元件属性	源
摇摇猿摇选取哉源!列德源器按钮	源
摇摇猿摇选取粤嘛郢队责言案德源器选项	缘
猿摇高级编辑技巧	缘
摇摇猿摇自动排序	缘
摇摇猿摇整体编辑	缘
摇摇猿摇直接编辑	远
摇摇猿摇删除和移动元件	远
猿摇电源符号属性	远
摇摇猿摇编辑电源符号	远
摇摇猿摇编辑电源符号名称	远
猿摇导线编辑	远
摇摇猿摇移动导线	远
摇摇猿摇斜导线	苑
猿摇网络名称	苑
猿摇非电气性质	苑
摇摇猿摇一般绘图工具栏	苑
摇摇猿摇绘制直线	苑
摇摇猿摇绘制折线	缘
摇摇猿摇绘制直角矩形	苑
摇摇猿摇绘制圆与椭圆	苑
摇摇猿摇绘制圆弧线	苑
摇摇猿摇放置说明性文字	愿
猿摇实例详解(员)	愿
摇摇猿摇选取元件	愿
摇摇猿摇连线	愿
摇摇猿摇加入网络别名	愿
摇摇猿摇设置元件属性	愿
摇摇猿摇插入文字说明	愿
猿摇实例详解(圆)	愿
摇摇猿摇选取元件	愿
摇摇猿摇连线	愿
摇摇猿摇设置元件属性	愿
猿摇实例详解(猿)	怨
摇摇猿摇选取文件	怨
摇摇猿摇连线	怨
摇摇猿摇设置元件属性	怨
摇摇猿摇设置网络别名	怨

摇摇缘缘缘去掉分线标记	缘园
摇摇缘缘缘添加说明文字	缘员
摇摇缘缘缘启动光标功能	缘源
摇摇缘缘缘保存	缘远
缘缘缘实例详解(圆)	缘愿
摇摇缘缘缘绘制电路图	缘愿
摇摇缘缘缘设置仿真参数	缘园
摇摇缘缘缘保存盘并执行 孕灾程序	缘猿
摇摇缘缘缘执行 孕灾程序	缘猿
摇摇缘缘缘查看输出文本	缘缘
第六章 孕灾电路分析	缘愿
远缘缘晶体管特性测试	缘愿
摇摇远缘缘绘制电路图	缘愿
摇摇远缘缘设置元件参数	缘员
摇摇远缘缘设置 孕灾仿真参数	缘园
摇摇远缘缘保存档并运行 孕灾程序	缘源
摇摇远缘缘执行 孕灾程序	缘源
摇摇远缘缘查看输出文本	缘缘
摇摇远缘缘交流设置	缘远
远缘缘瞬态电路分析	园园
摇摇远园缘绘制电路图	园园
摇摇远园缘设置元件参数	园缘
摇摇远园缘设置 孕灾仿真参数	园苑
摇摇远园缘保存档并运行 孕灾程序	园苑
摇摇远园缘执行 孕灾程序	园愿
摇摇远园缘查看输出文本	园怨
远缘缘复杂 孕灾设置	园园
摇摇远猿缘绘制电路图	园园
摇摇远猿缘设置元件参数	园猿
摇摇远猿缘设置 孕灾仿真参数	园源
摇摇远猿缘保存档并运行 孕灾程序	园缘
摇摇远猿缘执行 孕灾程序	园远
摇摇远猿缘设置 孕灾探针	园园
摇摇远猿缘查看输出文本	园园
远源缘带通滤波器电路	园猿
摇摇远源缘绘制电路图	园猿
摇摇远源缘设置元件参数	园远
摇摇远源缘设置 孕灾仿真参数	园愿
摇摇远源缘保存档并运行 孕灾程序	园愿

摇摇远缘缘摇执行 孕灾罪鞣程序	圆缘怨
摇摇远缘爱摇查看输出文本	圆缘源
远缘缘摇差动放大器	圆缘缘
摇摇远缘爱摇绘制电路图	圆缘缘
摇摇远缘爱摇设置元件参数	圆缘愿
摇摇远缘爱摇设置 孕灾罪鞣方真参数	圆缘园
摇摇远缘爱摇存档并运行 孕灾罪鞣	圆缘园
摇摇远缘缘摇执行 孕灾罪鞣程序	圆缘员
摇摇远缘爱摇巢式分析	圆缘猿
摇摇远缘爱摇交流分析与噪声分析	圆缘源
摇摇远缘爱摇查看输出文本	圆缘远
远缘爱摇参数分析	圆缘愿
摇摇远缘爱摇绘制电路图	圆缘怨
摇摇远缘爱摇设置元件参数	圆缘圆
摇摇远缘爱摇设置 孕灾罪鞣方真参数	圆缘缘
摇摇远缘爱摇存档并运行 孕灾罪鞣	圆缘苑
摇摇远缘缘摇执行 孕灾罪鞣程序	圆缘苑
摇摇远缘爱摇查看输出文本	圆缘缘
第七章 蕴赠制分谔的使用	圆苑苑
苑爱摇蕴赠制分谔的 粤兑	圆苑苑
苑园摇基本命令及用法	圆苑园
摇摇苑园爱摇重新布置零件	圆苑猿
摇摇苑园爱摇板层与线宽的设定	圆苑愿
摇摇苑园爱摇设定布线宽度和优先次序	圆苑怨
苑爱摇基本操作技巧	猿缘缘
摇摇苑爱爱摇预拉线编辑	猿缘缘
摇摇苑爱爱摇文字编辑	猿缘愿
摇摇苑爱爱摇快速查找	猿缘怨
苑爱摇系统环境	猿缘员
摇摇苑爱爱摇环境设定	猿缘员
摇摇苑爱爱摇操控设定	猿缘猿
附录	猿缘远

第一章 绪 论

1.1 EDA 技术

电子 CAD 技术是电子信息技术发展的杰出成果,它的发展与应用引发了一场工业设计和制造领域的革命,给企业带来了巨大经济效益。当今,CAD 技术及其应用水平已成为衡量一个国家科技现代化和工业现代化水平的重要标志之一。

电子 CAD 技术是以计算机硬件和系统软件为基本工作平台,继承和借鉴前人在电路和系统、图论与拓扑逻辑和优化理论等多学科的最新科技的成果而研制成的电子 CAD 通用支撑软件和应用软件包。它旨在帮助电子设计工程师开发新的电子系统与电路、IC 以及印制电路板(PCB)产品,实现在计算机上调用元器件库、连线画图、编制激励信号文件、确定跟踪点、调用参数库以及模拟程序等手段去设计电路。

电子设计自动化(EDA)技术,可看作 CAD 的高级阶段,CAD 可看作 EDA 的初期和基础。于是,EDA 的发展大致可分为 3 个阶段:第一个阶段是 20 世纪 70 年代到 80 年代初期,电子 CAD 理论研究发展迅速,成为电子领域的新兴学科。电子 CAD 技术还没有形成系统,仅是一些孤立的软件程序。它们取代了靠手工进行繁琐计算、绘图和检验的方式,已显示出其强大的活力。第二个阶段是 80 年代后期,随着计算机与集成电路高速发展,CAD 技术真正实现了自动化。出现了 EDA(Electronic Design Automation,电子设计自动化)产业。这一阶段能够实现电路仿真、布局布线、IC 参数提取与检验等,并集成为一个有机的 EDA 系统,其设计规模已达 10 万门以上。进入 90 年代以后,微电子技术飞速发展,一个芯片可以集成百万甚至千万个晶体管,工作速度可达到每秒几个吉字节(GB/s)。电子系统的特点是,电路的高度复杂化、微型化、保密化,设计周期性短和成本低,设计要综合应用最新成果,具有先进性、竞争性和较长的生命周期,设计要独立于工艺等。这种需求促使电子系统朝着多功能、高速度、智能化的趋势发展。所以有人说,EDA 是 90 年代电子设计的革命,这是 EDA 发展的第三个阶段。

1.2 第三阶段的特征

1. 全程自动化

EDA 的发展是从底向上(Bottom-up)发展的,即由物理层到电路层再到系统层。而 EDA 的应用主要是由顶向下(Top-Down)应用,只有有了系统层的软件才能实现全程自动化。Top-Down 是一种崭新的设计策略。与传统的 Bottom-up 不同,它是采用可完全独立于芯片厂商及其产品结构的描述语言,在功能级对设计产品进行定义,并结合功能仿真技术以确保设计的正确性。在功能定义完成之后,利用逻辑综合技术,把功能描述转

换成某一具体结构芯片的网表文件输出给厂商的布局布线器进行布局布线。布局布线结果还可返回同一仿真器进行包括功能和时序的后验证，以保证布局布线所带来的门延时和线延时不会影响设计的性能。

2. 工具集成化

具有开放式的设计环境，这种环境也称为框架结构 (Framework)。它在 EDA 系统中负责协调设计过程和管理设计数据，实现数据与工具的双向流动。它的优点是可以将不同公司的软件工具集成到一个统一的计算机平台上，使之成为一个完整的 EDA 系统。

3. 操作智能化

使设计人员不必学习许多深入的专业知识，也可免除许多推导运算即可获得优化的设计成果。

4. 执行并行化

由于多种工具采用了统一的数据库，使得一个软件的执行结果马上可以被另一个软件所使用，使得原来要串行的设计步骤变成了同时并行过程，也称为“同时工程 (Concurrent Engineering)”。

5. 成果规范化

都采用 VHDL (VHSIC hardware description language, 超高速集成电路硬件描述语言)，它是 EDA 系统的一种输入模式，支持从数字系统级到门级的多层次的硬件描述。

1.3 OrCAD 公司及其软件

集成电路的集成度越来越高，电子系统的复杂程度也日益增大，而电子产品在市场上所面临的竞争却日益激烈，产品在社会上的效益寿命越来越短，甚至只有 1 年 ~ 2 年的时间。处于如此高速发展和激烈竞争的电子世界，我们必须拥有强有力的 EDA 工具才能面临各种挑战，不断地创造出新的产品。当前学会用 FPGA 和 CPLD，就像 20 世纪 60 年代要学会做 PCB 一样重要。

同时，还要注意到，任何技术工作都有经济性的要求，一个工程师不仅要精通技术，同时还必须具有经济头脑，才能在工作中处理好技术与经济的关系，使自己设计、研制生产的产品实现使用价值和价格的统一，获得经济效益；才能正确制定经营决策，做好管理工作，使企业产品具有强大的竞争力，使企业在竞争中处于不败之地。

在众多的著名 EDA 公司 (Mentor Graphics、Cadence、Synopsys、Vingogic、OrCAD 等公司) 中，OrCAD 公司攻占 EDA 盟主宝座的企图是很明显的，他们不但并购一流的 PCB 布线软件厂，大大提升其 PCB 的能力，1998 年 1 月还并购 MicroSim 公司，使其拥有绝佳的电路模拟能力。

OrCAD 公司是全球主要为电子公司提供 Windows' EDA 软件和服务的供应商。截止 2003 年 3 月 31 日的第一季财务的收益增长反映了市场对 OrCAD 产品和服务的需求。

公司在 FPGA、CPLD、模拟和混合电路、PCB 等领域为电子公司提供了全方位的解决方案。

OrCAD 公司开发的微机级电路 CAD 软件有 SDT (Schematic Design Tools)、VST (Verification and Simulation Tools)、PCB (PC Board Layout Tools)，1991 年推出的版本

，采用了集成化的运行环境 OrCAD/ESP 实现数据的内部自动传递。与 MicroSim 公司强强合并之后，迅速推出 OrCAD Release 7 和 8，1998 年 10 月又推出 OrCAD Release 9。目前 OrCAD Release 9.2 已经上市，本书就是基于 OrCAD Release 9.2 的教程。

综上所述，OrCAD 9.2 采用新的 Top-Down 设计策略，增加大量的可编程阵列 FPGA、CPLD 设计和 PSpice 的优化设计，采用最新的人工智能布线，加强了技术经济的内容，绘图准确、美观和清晰，是一个功能强大、操作简便的 EDA 系统，在国外，被广泛应用，受到好评；在国内，也被同行所看好，使用者日益增多。

1.4 EDA 系统示意图

为了对 EDA 有一个概括性的看法，可以参看如图 1-1 所示的 EDA 系统示意图。

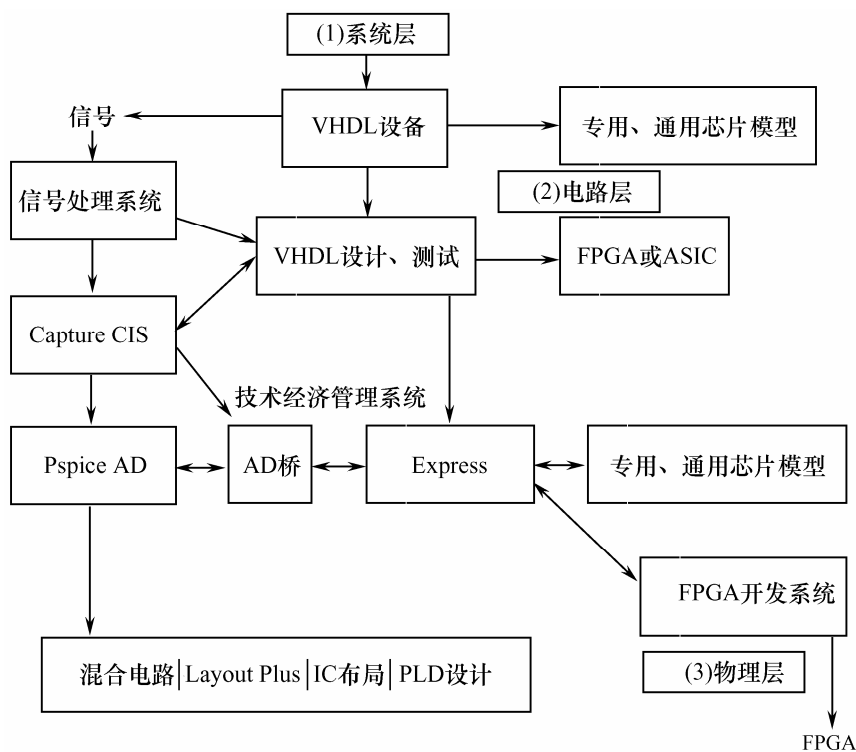



图 1-1 EDA 系统图

图中，按照 Step UP to Top-Down 设计策略，系统设计从顶端向下分为系统层、电路层和物理层 3 个部分。

第二章 Capture CIS 初步了解

2.1 打开新的电路图

首先启动 OrCAD 9.2 环境，如图 2-1 所示是 OrCAD 程序的欢迎界面。在 OrCAD 环境下，在创建一个全新的绘图页文件之前，必须先打开一个全新的项目，可由 OrCAD Capture CIS 环境的 File\New\Project...功能选项（如图 2-2 所示）或是工具栏的按钮调出 New Project 对话框，如图 2-3 所示。

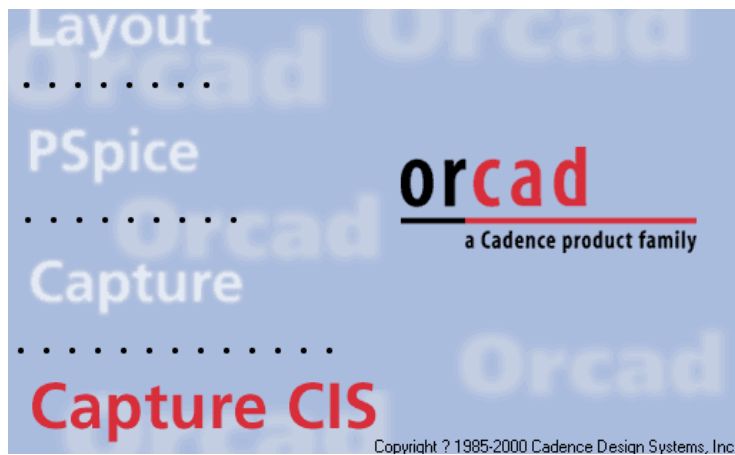


图 2-1 OrCAD 程序欢迎界面

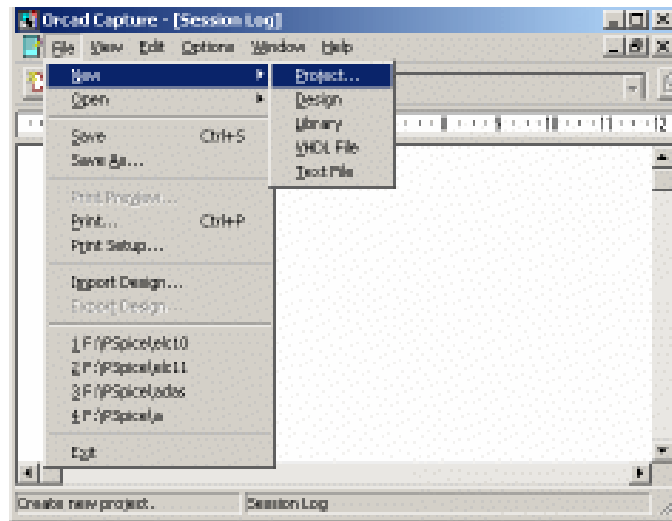


图 2-2 创建新工程

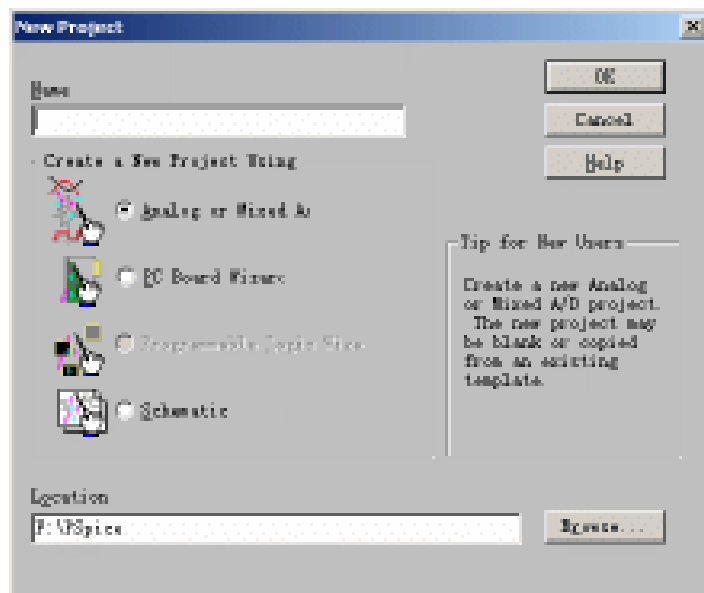


图 2-3 “New Project”对话框

在 Name 栏输入本章示范电路的项目名称 elc1，然后在 Location 栏内输入本项目要存储的磁盘文件夹路径。如果想改变文件夹的存盘路径的话，单击 **Browse...** 按钮，将出现一个选择对话框，在此可以选择希望保存的文件夹路径，如图 2-4 所示。本例图中的保存路径为 E:\elc。结果如图 2-5 所示。

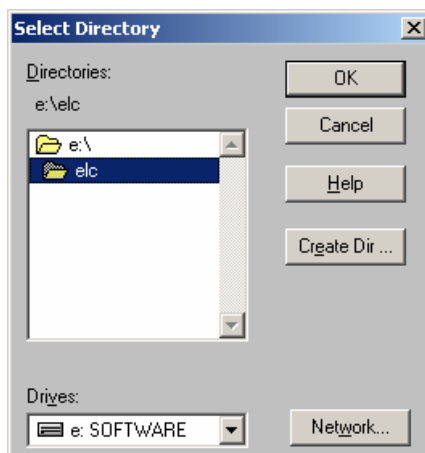


图 2-4 选择存盘路径

如果只是要绘制一张单纯的电路图，不需要做任何进一步处理的话，那么可以在 Create a New Project Using 栏内选择 Schematic 选项。不过本书以后所创建的基本上都是 PSpice A/D 的示范电路图，所以从现在开始就在 Create a New Project Using 栏内就选择 Analog or Mixed A/D 选项，在右边框内有对这个选项的概略说明。选定之后，单击 **OK** 按钮。进入“Create PSpice Project”对话框。如图 2-6 所示。

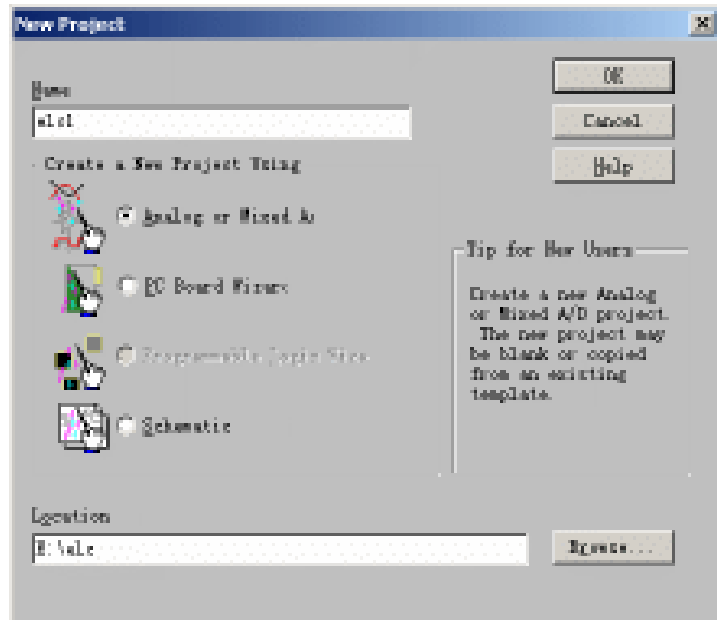


图 2-5 电路图存盘结果

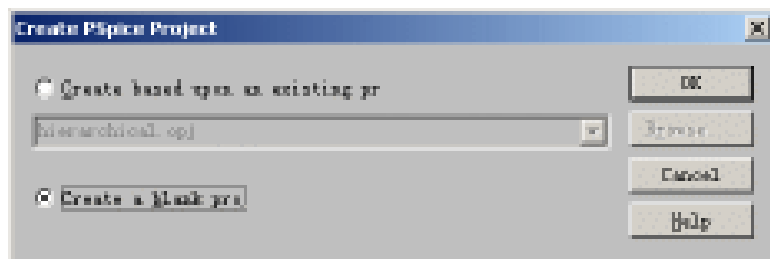




图 2-6 “Create PSpice Project”对话框

图中“Create based upon an existing project”选项是指在已存在的电路图的基础上创建电路图，可以通过点击下拉按钮，看到可选项目如图 2-7 所示。

由于在之前没有建立电路图，所以选择“Create a blank project”选项，然后点击按钮，就可以进入绘图区，如图 2-8 所示。

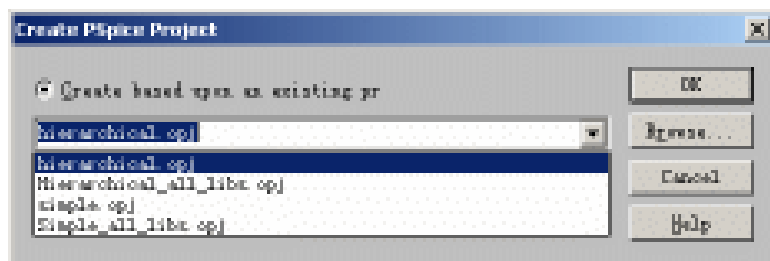


图 2-7 “Create PSpice Project”可选项

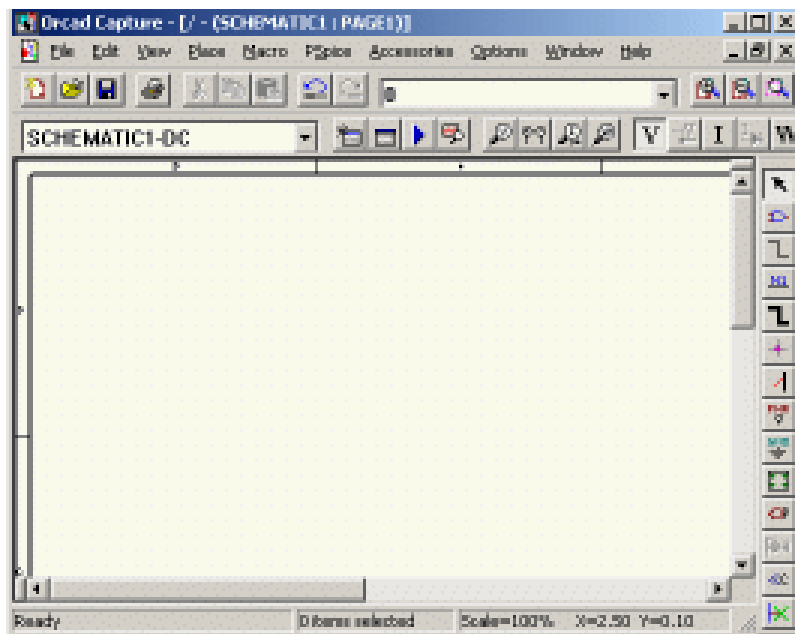


图 2-8 Capture CIS 绘图区

2.2 电路绘制过程

2.2.1 绘图页规格的调整

从开始到现在，这个新绘图页的尺寸、背景、边框、标题框均使用了 Capture CIS 的默认值。在必要的时候，可以在此时另行定义出自己满意的绘图页规格。要制定自己满意的绘图页的尺寸，就必须视绘制电路图的复杂程度而定。如果还没有确定绘图页的大小尺寸，就只好先使用 Capture CIS 给出的默认值（Size A），然后在电路绘图过程中或是在存档之前再将电路图的尺寸更改为大小合适的绘图页尺寸，不过这时就免不了要重新调整一番了。

由于本范例的电路比较小，所有 Capture 内建的绘图页尺寸相对的都太大了，因此可以决定自行定义绘图尺寸。选用 Options 中的 Schematic Page Properties 功能选项调出 Schematic Page Properties 对话框，然后选取 Page Size 页，如图 2-9 所示。

首先选择 Units 栏内的 Inches 选项，设为英制单位。然后将 New Page Size 栏选为 Custom 选项（自定义绘图页尺寸），Width 栏（也就是绘图页的宽度）设为 8 英寸，Height 栏（也就是绘图页的高度）设为 6 英寸。最后单击 按钮退出对话框。

虽然 Capture CIS 的工具栏不是很多，但是它也占据了绘图页上的一行空间，如图 2-10 所示，相当可惜。可以将它拖拽到屏幕画面的任何地方，具体的做法就是用鼠标左键点击工具栏不放，等将其拖拽到所希望的地方后再松开鼠标左键。在此处的范例中将它放到头部工具栏处，如图 2-11 所示。

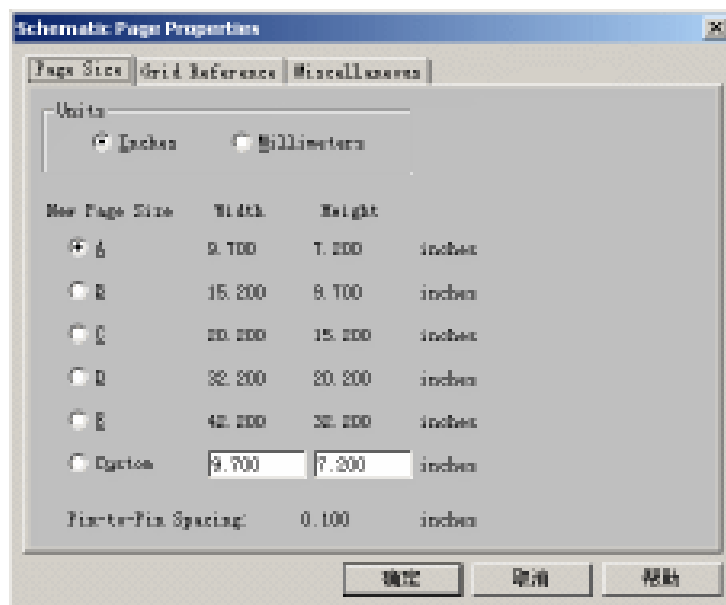


图 2-9 自定义绘图页尺寸

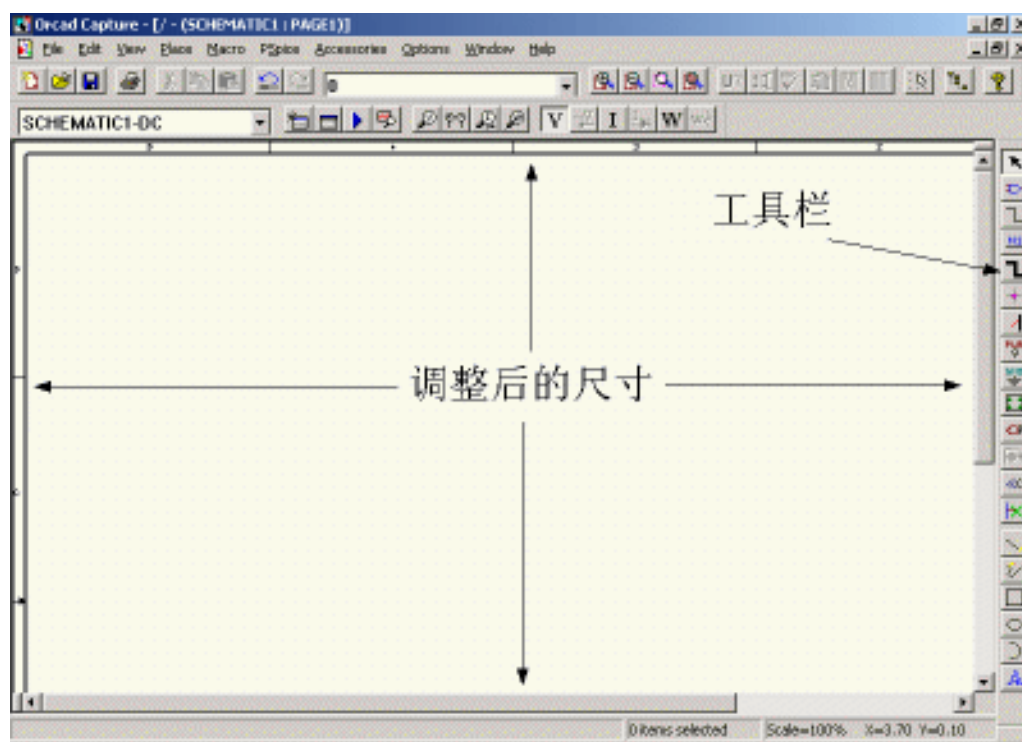


图 2-10 调整后的绘图页尺寸

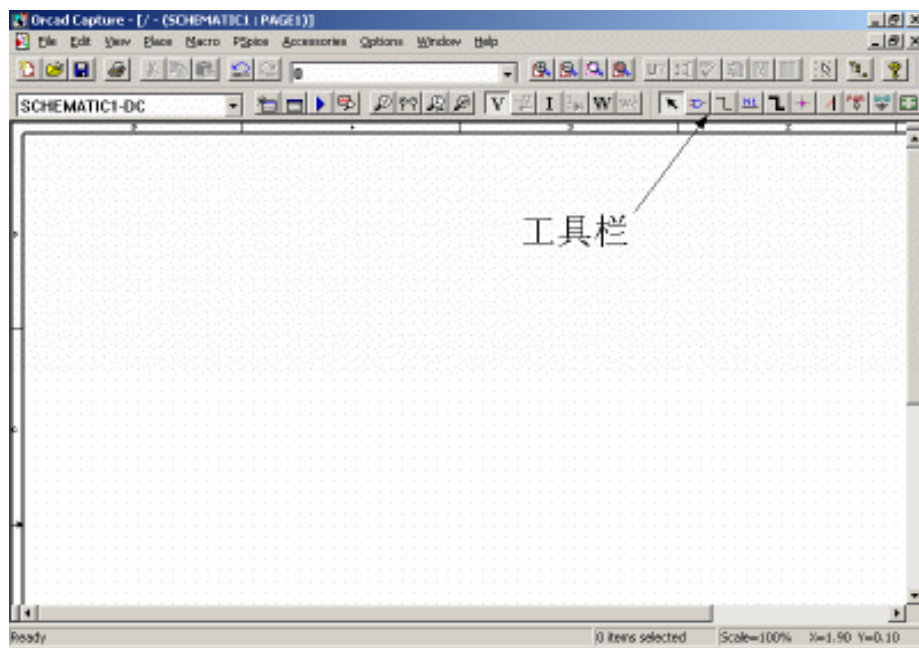



图 2-11 工具栏调整位置

在当前画面上的这个全新的绘图页是以全图的方式来显示的，所以每个元件及每根导线的尺寸都相对太小了，可以使用拉近功能来重新显示画面（或称放大局部显示）。拉近及拉远的操作如下：

1. 如何放大或缩小

如果想将电路图放大（局部元件放大）观察时，可选择 View \Zoom\In 功能选项（如图 2-12 所示）或是主工具栏内的  按钮或者按键盘中的【I】键，也可以在绘图页内单击鼠标右键调出快捷功能菜单，然后选择 Zoom IN 选项，如图 2-13 所示。

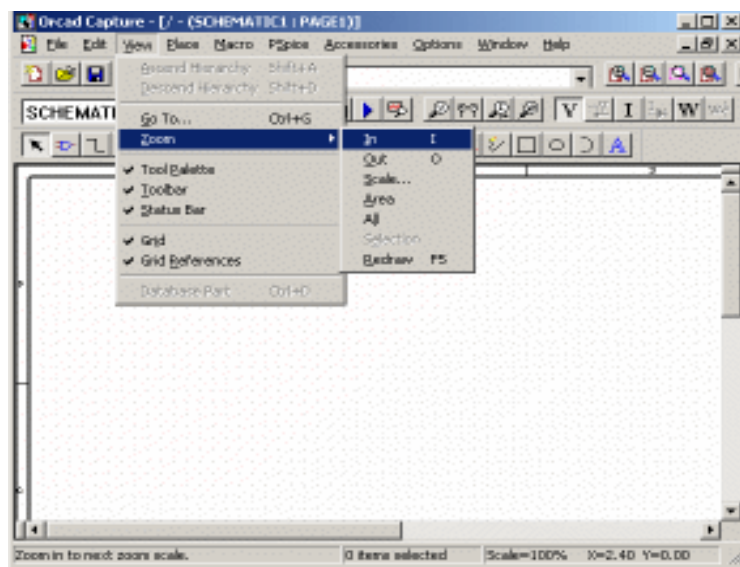





图 2-12 放大电路图


如果想将电路图缩小（局部元件缩小）观察时，可选择 View\Zoom\Out 功能选项或是主工具栏内的  按钮或者按键盘中的【O】键，也可以在绘图页内单击鼠标右键调出快捷功能菜单，然后选择 Zoom Out 选项。


主工具栏中的  按钮会将鼠标拖拽范围内的电路调整到整个绘图区画面的大小，然后再显示出来。

主工具栏中的  按钮会将全部电路图（含标题块与绘图对象）调整到整个绘图区画面的大小，然后再显示出来。

2. 更多的显示选项

在 View\Zoom 功能菜单下（参见图 2-12）有更多的屏幕显示控制选择。

In：放大显示，可用快捷键【I】键或  按钮；

Out：缩小显示，可用快捷键【O】键或  按钮；

Scale... 调出如图 2-14 所示的 Zoom Scale 对话框，可以选择固定显示比例（如 400%、40% 等），也可以在 Custom 栏内自定显示比例。

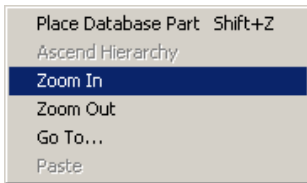


图 2-13 调出快捷功能菜单

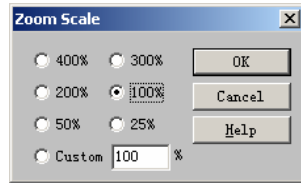




图 2-14 View\Zoom 功能选项

Area：将鼠标选择到的区域（具体操作为对角到对角）放大成整个绘图区画面大小后显示出来，如同  按钮。

All：调整全部电路图（含标题块与绘图对象）调整到整个绘图区画面的大小，然后再显示出来，如同  按钮。其结果如图 2-15 所示。

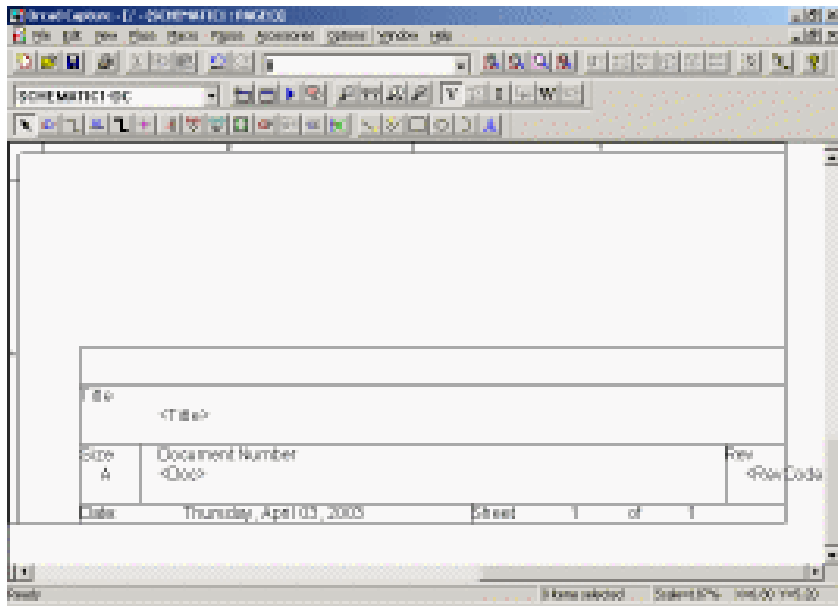


图 2-15 All 功能键操作结果