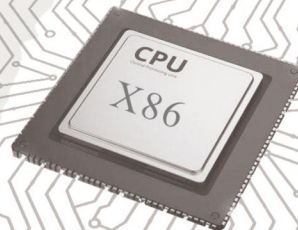




国家级精品课程主教材

X86汇编语言 程序设计

许向阳 编著



华中科技大学出版社
<http://www.hustp.com>

x86 汇编语言程序设计

许向阳 编著

华中科技大学出版社

华中科技大学出版社
中国·武汉

内 容 简 介

本书立足于目前使用最为广泛的 Intel x86-32 和 x86-64 系列 CPU、Windows 操作系统及 Visual Studio 2019 开发平台,从汇编语言这种最直观和最直接的角度,揭示计算机工作的基本原理、C 语言语句和函数的处理过程、程序优化的技巧。

全书共分为 19 章。前 5 章介绍了汇编语言程序设计的基本知识,包括 CPU、内存、寻址方式和常用机器指令;第 6 章至第 11 章介绍了 x86-32 位控制台应用程序设计,包括顺序和分支、循环、子程序设计、多模块程序设计等;第 12 章为中断和异常处理;第 13 章是 Win32 窗口程序设计;第 14 章至第 17 章介绍了 x87 FPU、MMX、SSE、AVX 程序设计;第 18 章为 x86-64 位汇编程序设计;第 19 章为上机操作。

本书内容新颖,覆盖面广,重点突出,直观易懂,趣味性强,可供各类高等院校计算机及相关专业作为教材,也可供广大使用汇编语言的工程技术人员参考。

图书在版编目(CIP)数据

x86 汇编语言程序设计/许向阳编著. —武汉:华中科技大学出版社,2020.7
ISBN 978-7-5680-6311-1

I. ①x… II. ①许… III. ①汇编语言-程序设计-高等学校-教材 IV. ①TP313

中国版本图书馆 CIP 数据核字(2020)第 123995 号

x86 汇编语言程序设计

x86 Huibian Yuyan Chengxu Sheji

许向阳 编著

策划编辑:徐晓琦 李 奥

责任编辑:陈元玉

封面设计:原色设计

责任监印:徐 露

出版发行:华中科技大学出版社(中国·武汉)

电话:(027)81321913

武汉市东湖新技术开发区华工科技园

邮编:430223

录 排:武汉市洪山区佳年华文印部

印 刷:湖北新华印务有限公司

开 本:787mm×1092mm 1/16

印 张:21.25

字 数:554 千字

版 次:2020 年 7 月第 1 版第 1 次印刷

定 价:48.80 元



本书若有印装质量问题,请向出版社营销中心调换
全国免费服务热线:400-6679-118 竭诚为您服务
版权所有 侵权必究

毋庸置疑,现在的 IT 界很少使用汇编语言开发项目。作为一种程序设计语言,汇编语言似乎销声匿迹。这也让一些人怀疑学习汇编语言的必要性。在阅读本书后,读者完全可以打消这种疑虑了。不论是对后续课程学习、理解计算机的工作原理,还是编写高质量、高效率的应用程序,汇编语言都起着不可或缺的作用。

首先,汇编语言程序设计是计算机类专业的重要专业基础课,是从事计算机研究与应用,特别是软件研究的基础,是计算机人员必须接受的重要的专业基础训练课之一。汇编语言作为机器语言的符号表示,提供了最直观、最直接学习有关知识的方式。汇编程序可以看成是编译器对高级语言程序编译后的输出产物,也可以看成是在计算机上能直接加工处理的输入对象。因此,汇编语言就是连接高级语言程序和计算机硬件设备的桥梁和枢纽,为深入地理解计算机硬件、操作系统、应用程序之间的交互工作奠定基础。此外,汇编语言对于高级语言程序设计的学习和实践很有帮助。很多人在学习 C/C++ 语言程序设计时,都会有很多疑问。例如,程序在运行中为什么会崩溃?程序运行中为什么会“莫名其妙”的结果?函数之间是如何传递参数和返回结果的?递归程序是如何运转的?为什么不要返回局部变量的地址?数组越界访问会造成什么后果?指针是如何实现的?地址类型转换和数据类型转换的含义是什么?在 C++ 程序设计中,对象构造、对象析构、继承、多态、成员对象的引用、虚函数、类模板和函数模板等是如何实现的?汇编语言是揭开高级程序设计语言工作机制神秘面纱的强有力武器。本书给出了一些 C 语言程序的反汇编示例,直观展现了 C 语言语句和函数对应的机器指令序列,进而分析变量的空间分配方法、地址类型转换、数据结构中各组成部分的空间关系、函数参数和结果的传递方法、程序执行流程的转移、递归函数的执行过程等奥秘。这些知识有助于从本质上理解程序执行过程。在编程者深刻把握语句的执行原理后,编写程序时就可以少犯错误,且可以编写出执行效率高、形式优美的程序。

其次,开发的软件运行速度快是一个常规要求。除了在“大”方面选择性能高的算法外,还需要在很多“小”方面选择快速的实现方法。在学习汇编语言后,会发现计算机指令系统提供了一些能提高程序运行性能指令,如串操作指令、单指令多数据流指令。它们比另外一些实现相同功能的指令的速度要快得多。这也就让人们在使用高级语言开发程序时寻找“封装”高性能指令的函数或语句。本书在串操作和数据成组运算上给出了示例,并检测了不同实现方法的运行时间。当然,在实际项目开发中,有人直接利用汇编语言编写部分关键代码以提高系统的性能。汇编语言保持了机器语言的优点,具有直接和简捷的特点,可有效地访问和控制计算机的各种硬件设备,如磁盘、存储器、CPU、I/O 端口等,且占用内存空间少,执行速度快,是高效的程序设计语言。

最后,汇编语言是逆向工程、解密程序、病毒与木马分析和防治的唯一选择。在不支持高级语言开发工具的特定场合下,编写汇编程序是一种必然选择。

本书的特色之一是使用 Visual Studio 2019 作为汇编语言程序的开发平台。该平台操作简单,与其前辈版本 Visual Studio 2010、Visual Studio 2013、Visual Studio 2017 等用法相似,

可以和 C/C++ 程序开发无缝衔接,在汇编语言程序中调用 C 标准库函数、Windows API 函数,或者在 C 程序中调用汇编语言编写的函数。特色之二是根据建构主义理论,将不同的知识关联起来形成网络,同步促进多种知识的学习。书上给出了一些大家熟悉的有代表性的 C 程序例子,通过研究这些例子的反汇编代码,由表及里揭示其内在的处理过程、编译技巧,进而加深对机器指令的运行过程和功能的理解,加深对计算机工作原理的理解。书中也给出了一些既用汇编语言又用 C 语言实现的例子,在学习汇编语言知识后,可以引导编写更高质量的 C 语言程序。特色之三是内容新颖、覆盖面广。本书介绍了目前使用最为广泛的 Intel x86-32 和 x86-64 系列 CPU 的指令系统,包括 x86-32、x87、MMX、SSE、AVX、x86-64 指令,以及机器指令的编码规则;介绍了 Windows 操作系统下控制台程序和窗口应用程序的开发;包含了多模块程序设计、C 和汇编混合、C 内嵌汇编、中断及异常处理程序开发、执行文件结构等内容。特色之四是趣味性强。在完成某一功能时,采用一题多解的策略,采用不同的寻址方式、不同的指令、不同的算法完成相同的任务,充分展现了编程的灵活性。同时,书上也给出了程序自我修改、机器语言编程、程序转移自主控制等特色例子。特色之五是重点突出。Intel CPU 的机器指令是非常多的,可编写的程序也非常多,本书并不是指令参考书,也不是编程集锦,未纠缠于一一介绍这些指令和过多地给出程序示例,相信读者对这些知识能够举一反三,融汇贯通。建议不要死记硬背那些机器指令,将大脑降档为一个存储器。随着时间的流逝,这些指令内容可能会被遗忘,留在脑海里的是基本原理、基本方法和基本技巧。

在编写本书的过程中,得到了华中科技大学计算机科学与技术学院汇编语言程序设计课程组老师们热情帮助和支持。汇编语言程序设计课程是国家级精品课程。在精品课程建设中,老师们集思广益,群策群力,使我收获颇丰。本书的编写也得到了华中科技大学出版社编辑的帮助,在此一并表示感谢。

由于作者水平有限,书中错误在所难免,恳请广大读者批评指正。同时也欢迎使用本书的老师、学生和其他读者,共同探讨汇编语言的教学内容和教学方法等问题。

许向阳
2019 年 12 月

第 1 章 绪论	(1)
1.1 什么是汇编语言	(1)
1.1.1 机器语言	(1)
1.1.2 汇编语言	(2)
1.2 为什么学习汇编语言	(4)
1.3 如何学习汇编语言	(7)
1.4 汇编语言源程序举例	(9)
1.5 计算机中信息编码的奥秘	(12)
1.6 使用符号的说明	(14)
习题 1	(15)
上机实践 1	(16)
第 2 章 Intel 中央处理器	(17)
2.1 Intel 公司微处理器的发展史	(17)
2.2 Intel x86 微处理器结构	(19)
2.3 执行部件	(20)
2.3.1 32 位 CPU 中的通用寄存器	(21)
2.3.2 通用寄存器应用示例	(22)
2.4 标志寄存器	(23)
2.4.1 条件标志位	(24)
2.4.2 控制标志位	(26)
2.4.3 系统标志位	(27)
2.5 指令预取部件和指令译码部件	(27)
2.6 分段部件和分页部件	(28)
2.7 x86 的三种工作方式	(30)
2.8 Intel 公司酷睿微体系结构	(31)
习题 2	(33)
上机实践 2	(34)
第 3 章 主存储器及数据在计算机内的表示形式	(35)
3.1 主存储器	(35)
3.1.1 数据存储的基本形式	(35)
3.1.2 数据地址的类型及转换	(36)
3.2 数值数据在计算机内的表示形式	(37)
3.2.1 有符号数和无符号数表示法	(37)
3.2.2 BCD 码	(38)

3.3	字符数据在计算机内的表示形式	(39)
3.4	数据段定义	(39)
3.4.1	数据定义伪指令	(40)
3.4.2	表达式	(40)
3.4.3	汇编地址计数器	(42)
3.4.4	数据段定义示例	(43)
3.5	主存储器分段管理	(44)
3.6	主存储器物理地址的形成	(45)
3.6.1	8086 和 x86-32 实方式下物理地址的形成	(45)
3.6.2	保护方式下物理地址的形成	(47)
	习题 3	(50)
	上机实践 3	(51)
第 4 章	寻址方式	(53)
4.1	寻址方式概述	(53)
4.2	立即寻址	(54)
4.3	寄存器寻址	(56)
4.4	直接寻址	(57)
4.4.1	直接寻址的基本概念	(57)
4.4.2	直接寻址的用法示例	(58)
4.5	寄存器间接寻址	(60)
4.5.1	寄存器间接寻址的基本用法	(60)
4.5.2	寄存器间接寻址与 C 语言指针的比较	(62)
4.6	变址寻址	(63)
4.7	基址加变址寻址	(64)
4.8	寻址方式综合举例	(66)
4.9	x86 机器指令编码规则	(68)
4.10	8086/80386 的寻址方式	(73)
	习题 4	(74)
	上机实践 4	(78)
第 5 章	常用机器指令	(79)
5.1	通用机器指令概述	(79)
5.2	数据传送指令	(80)
5.2.1	一般数据传送指令	(80)
5.2.2	带条件的数据传送指令	(82)
5.2.3	堆栈操作指令	(83)
5.2.4	标志寄存器传送指令	(86)
5.2.5	地址传送指令	(88)
5.3	算术运算指令	(89)
5.3.1	加法指令	(90)
5.3.2	减法指令	(91)

5.3.3 乘法指令	(92)
5.3.4 除法指令	(94)
5.3.5 符号扩展指令	(95)
5.4 逻辑运算指令	(95)
5.5 移位指令	(97)
5.6 位操作和字节操作指令	(99)
5.7 标志位控制指令和杂项指令	(100)
5.8 I/O 指令	(100)
习题 5	(102)
上机实践 5	(103)
第 6 章 顺序和分支程序设计	(105)
6.1 概述	(105)
6.2 程序中的伪指令	(107)
6.2.1 处理器选择伪指令	(107)
6.2.2 存储模型说明伪指令	(108)
6.2.3 段定义及程序结束伪指令	(109)
6.3 转移指令	(110)
6.3.1 转移指令概述	(110)
6.3.2 简单条件转移指令	(110)
6.3.3 无符号条件转移指令	(111)
6.3.4 有符号条件转移指令	(113)
6.3.5 无条件转移指令	(114)
6.4 简单分支程序设计	(115)
6.4.1 C 语言的 if 语句与汇编语句的对应关系	(115)
6.4.2 分支程序设计示例	(117)
6.4.3 分支程序设计注意事项	(120)
6.5 多分支程序设计	(121)
6.5.1 多分支向无分支的转化	(121)
6.5.2 switch 语句的编译	(123)
6.6 条件控制流伪指令	(125)
习题 6	(128)
上机实践 6	(129)
第 7 章 循环程序设计	(131)
7.1 循环程序	(131)
7.1.1 循环程序的结构	(131)
7.1.2 循环控制方法	(132)
7.1.3 循环控制指令	(134)
7.2 单重循环程序设计	(137)
7.3 多重循环程序设计	(139)
7.4 循环程序中的细节分析	(141)

7.5	与 C 循环程序反汇编的比较	(145)
7.6	循环控制伪指令	(148)
	习题 7	(150)
	上机实践 7	(151)
第 8 章	子程序设计	(152)
8.1	子程序的概念	(152)
8.2	子程序的基本用法	(153)
8.2.1	子程序的定义	(153)
8.2.2	子程序的调用和返回	(154)
8.2.3	在主程序与子程序之间传递参数	(155)
8.2.4	子程序调用现场的保护	(157)
8.2.5	子程序设计应注意的问题	(158)
8.3	子程序应用示例	(159)
8.3.1	字符串的比较	(159)
8.3.2	数串转换	(161)
8.3.3	串数转换	(163)
8.3.4	自我修改返回地址的子程序	(165)
8.3.5	自我修改的子程序	(168)
8.4	C 语言程序中函数的运行机理	(169)
8.5	汇编语言中子程序的高级用法	(172)
8.5.1	局部变量的定义和使用	(173)
8.5.2	子程序的原型说明、定义和调用	(174)
8.5.3	子程序的高级用法举例	(176)
8.6	递归子程序的设计	(177)
	习题 8	(180)
	上机实践 8	(181)
第 9 章	串处理程序设计	(183)
9.1	串操作指令简介	(183)
9.2	串传送指令	(185)
9.3	串比较指令	(187)
9.4	串搜索指令	(189)
9.5	向目的串中存数指令	(190)
9.6	从源串中取数指令	(191)
	习题 9	(192)
	上机实践 9	(192)
第 10 章	复合数据类型的定义和使用	(194)
10.1	结构体	(194)
10.1.1	结构体的定义	(194)
10.1.2	结构变量的定义	(195)
10.1.3	结构变量的访问	(196)

10.1.4 结构信息的自动计算	(198)
10.2 结构变量的数据存储	(200)
10.2.1 汇编语言中结构变量的存储	(200)
10.2.2 与C语言结构变量存储的差异	(201)
10.3 联合体	(202)
习题 10	(203)
上机实践 10	(203)
第 11 章 程序设计的其他方法	(205)
11.1 汇编语言多模块程序设计	(205)
11.2 C语言程序和汇编语言程序的混合	(209)
11.2.1 函数的申明和调用	(209)
11.2.2 变量的申明和访问	(210)
11.3 内嵌汇编	(211)
11.4 模块程序设计中的注意事项	(213)
11.5 宏功能程序设计	(214)
11.5.1 宏定义	(214)
11.5.2 宏调用	(215)
11.5.3 宏指令与子程序的比较	(216)
11.6 可执行文件的格式	(217)
习题 11	(223)
上机实践 11	(224)
第 12 章 中断和异常处理	(225)
12.1 中断与异常的基础知识	(225)
12.1.1 中断和异常的概念	(225)
12.1.2 中断描述符表	(227)
12.1.3 中断和异常的响应过程	(229)
12.1.4 软中断指令	(230)
12.2 Windows 中的结构化异常处理	(231)
12.2.1 编写异常处理函数	(231)
12.2.2 异常处理程序的注册	(232)
12.2.3 全局异常处理程序的注册	(234)
12.3 C语言异常处理程序反汇编分析	(236)
习题 12	(239)
上机实践 12	(239)
第 13 章 Win32 窗口程序设计	(242)
13.1 Win32 窗口程序设计基础	(242)
13.1.1 窗口程序运行的基本过程	(242)
13.1.2 Windows 消息	(245)
13.1.3 Win32 窗口程序的开发环境	(247)
13.2 Win32 窗口应用程序的结构	(248)

13.2.1	主程序	(248)
13.2.2	窗口主程序	(248)
13.2.3	窗口消息处理程序	(249)
13.3	窗口应用程序开发实例	(250)
13.3.1	不含资源的窗口程序	(250)
13.3.2	包含菜单和对话框的窗口程序	(253)
13.4	与 C 语言开发的窗口程序比较	(260)
	习题 13	(264)
	上机实践 13	(264)
第 14 章	x87 FPU 程序设计	(265)
14.1	浮点数据	(265)
14.1.1	浮点数据在机内的表示形式	(265)
14.1.2	浮点类型变量的定义	(267)
14.2	x87 FPU 的寄存器	(268)
14.2.1	x87 FPU 数据寄存器	(268)
14.2.2	x87 FPU 其他寄存器	(269)
14.3	x87 FPU 指令	(271)
14.4	浮点数处理程序示例	(274)
	习题 14	(277)
	上机实践 14	(277)
第 15 章	MMX 程序设计	(278)
15.1	MMX 技术简介	(278)
15.2	MMX 指令简介	(280)
15.3	MMX 编程示例	(282)
15.4	使用 C 语言编写 MMX 应用程序	(285)
	习题 15	(286)
	上机实践 15	(287)
第 16 章	SSE 程序设计	(288)
16.1	SSE 技术简介	(288)
16.2	SSE 指令简介	(289)
16.2.1	组合和标量单精度浮点指令	(290)
16.2.2	64 位 SIMD 整数指令	(292)
16.2.3	状态管理指令	(293)
16.2.4	缓存控制指令	(293)
16.3	SSE2 及后续版本的指令简介	(293)
16.3.1	组合双精度浮点数和标量双精度浮点数指令	(294)
16.3.2	64 位和 128 位整数指令	(295)
16.4	SSE 编程示例	(296)
16.5	使用 C 语言编写 SSE 应用程序	(297)
	习题 16	(299)

上机实践 16	(300)
第 17 章 AVX 程序设计	(301)
17.1 AVX 技术简介	(301)
17.2 AVX 指令简介	(302)
17.2.1 新引入的指令	(302)
17.2.2 功能扩展指令	(303)
17.3 AVX 编程示例	(304)
习题 17	(306)
上机实践 17	(306)
第 18 章 x86-64 位汇编程序设计	(307)
18.1 x86-64 的运行环境	(307)
18.1.1 寄存器	(307)
18.1.2 寻址方式	(308)
18.1.3 指令系统	(309)
18.2 64 位的程序设计	(309)
18.2.1 64 位平台下与 32 位平台下的区别	(309)
18.2.2 显示一个消息框	(312)
18.2.3 浮点数运算	(312)
18.2.4 程序自我修改	(313)
18.3 x86-64 机器指令编码规则	(314)
习题 18	(317)
上机实践 18	(317)
第 19 章 上机操作	(318)
19.1 创建工程和生成可执行程序	(318)
19.2 程序的调试	(319)
19.3 编译链接器的配置	(322)
19.4 其他操作	(324)
附录 ASCII 字符表	(326)
参考文献	(327)

本章主要介绍汇编语言和机器语言的概念,剖析汇编语言、机器语言和高级语言之间的关系,阐述学习汇编语言的重要性和方法。本章给出了汇编语言源程序示例,通过示例介绍汇编语言源程序的基本结构和格式。通过本章的学习,应深刻理解计算机世界是 0-1 世界的本质,计算机中所有的信息都是由 0 和 1 组成的,为了探索现实世界中的信息如何编码成计算机世界中的 0-1 串,以及 0-1 串又如何解码对应到现实世界的奥妙奠定基础。

1.1 什么是汇编语言

1.1.1 机器语言

学习过 C 语言程序设计的人都知道,在编写 C 语言程序之后,需要对这个程序进行编译和链接,生成可执行的 exe 文件之后,才能运行该程序。那么,执行程序是什么样子的呢?换句话说,执行程序里面存放的是什么呢?

设有如下 C 语言程序 c_example.c,生成的可执行文件为 c_example.exe。

```
#include <stdio.h>
int main(int argc, char*argv[])
{
    int x, y, z;
    x=10;
    y=20;
    z=3*x+6*y+4*8;
    printf("3*d+6*d+4*8=%d\n",x,y,z);
    return 0;
}
```

使用二进制编辑器打开可执行文件 c_example.exe,就会发现它都是一些十六进制数字串。

提示:在 Visual Studio 2019 中,单击“文件”→“打开文件”,在“打开文件”对话框中选择要打开的文件,并在“打开方式”中选择“二进制编辑器”,即可显示如图 1.1 所示的机器语言程序片段内容。

图 1.1 给出的是一个机器语言程序片段。机器语言程序是由机器指令组成的。机器指令(machine instruction)也常被称为硬指令,它是面向机器的,不同的 CPU(central processing unit,中央处理器)都规定了自己所特有的、一定数量的基本指令,这批指令的全体即为计算机的指令系统。这种机器指令的集合就是机器语言(machine language)。使用机器语言编写的


```

x=10;
00251828 C7 45 F8 0A 00 00 00    mov  dword ptr [ebp-8],0Ah
y=20;
0025182F C7 45 EC 14 00 00 00    mov  dword ptr [ebp-14h],14h
z=3*x+6*y+4*8;
00251836 6B 45 F8 03                    imul eax,dword ptr [ebp-8],3
0025183A 6B 4D EC 06                    imul ecx,dword ptr [ebp-14h],6
0025183E 8D 54 08 20                    lea  edx,[eax+ecx+20h]
00251842 89 55 E0                        mov  dword ptr [ebp-20h],edx

```

图 1.3 执行程序反汇编后的片段

提示:① 显示反汇编窗口的操作方法请参见第 19 章。② 指令在内存中的地址是不能重现的,每一次运行程序都会发生变化,程序在内存的位置由操作系统控制。

在图 1.3 中:语句“x=10;”对应的机器指令是“C7 45 F8 0A 00 00 00”,对应的汇编语言语句是“mov dword ptr [ebp-8],0Ah”。该语句完成的功能是将 10(十六进制为 0Ah)送到地址为[ebp-8]的双字存储单元中。其中,mov 为数据传送指令的助记符,代表了机器指令中的操作符;[ebp-8]表示在当前堆栈段中的一个单元,它是变量 x 的地址;“dword ptr”说明了这个目的操作数是 32 位的二进制数,而源操作数是 0Ah,用 32 位来表示等同于 0000000AH。

在上面的机器指令“C7 45 F8 0A 00 00 00”中,“0A 00 00 00”表示一个数 0000000AH,即十进制数值 10,它是一个双字的数据,数据的低字节放在地址小的单元中,数据的高字节放在地址大的单元中。将 F8H 当成一个字节的有符号数的补码表示,它对应的是一 8。在前面还有 C7H 45H,表示要进行“数据传送”操作,还指明了以何种方式取得源操作数和目的操作数。较详细的机器指令编码规则请参见第 4.9 节。

在机器指令的左边,有数字 00251828,这是指令在内存中存放的起始地址。程序调试时,打开内存显示窗口,输入内存的起始地址,会显示该地址为起始地址的一块存储单元中的内容,如图 1.4 所示。

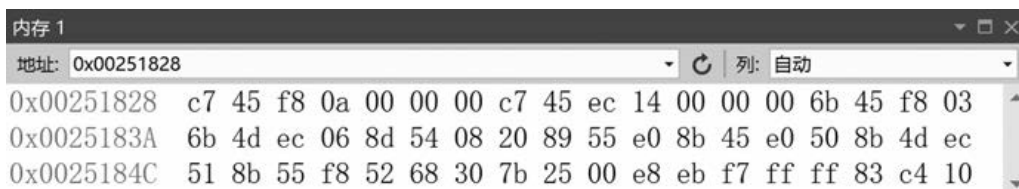


图 1.4 内存显示窗口

“内存 1”窗口中的第一行的开头是“c7 45 f8 0a 00 00 00”,之后的“c7 45 ec 14 00 00 00”是“mov dword ptr [ebp-14h],14h”的机器指令编码,是 C 语句“y=20;”编译的结果。“6b 45 f8 03”是“imul eax,dword ptr [ebp-8],3”的机器码。

由语句“x=10;”的地址是 00251828、该指令占 7 个字节、下一条指令紧接在前一条指令之后可知,语句“y=20;”的地址是 0025182FH(00251828H+7=0025182FH)。

“z=3 * x+6 * y+4 * 8;”被翻译成了 4 条指令,如下:

```

imul eax,dword ptr [ebp-8],3    ;(x)*3->eax
imul ecx,dword ptr [ebp-14h],6  ;(y)*6->ecx

```

```

lea edx,[eax+ecx+20h]          ;(eax)+(ecx)+20h->edx
mov dword ptr [ebp-20h],edx    ;(edx)->z

```

直观上看,实现“ $z=3 * x+6 * y+4 * 8$;”要分成几个步骤来完成,首先是执行 $3 * x$,结果放在寄存器 `eax` 中;再执行 $6 * y$,结果放入另一个寄存器 `ecx` 中; $4 * 8$ 是一个常量表达式,在编译时,计算该表达式的值为 32,即 20H,之后执行三个数相加操作,结果存放在寄存器 `edx` 中;最后将 `edx` 中的内容送入变量 `z` 中。

汇编语言是为了方便用户而设计的一种符号语言,因此,用它编写出的源程序并不能直接被计算机识别,必须将它翻译成由机器指令组成的程序后,计算机才能识别并执行。这种由源程序经过翻译转换生成的机器语言程序也称目标程序。目标程序中的二进制代码(即机器指令)称为目标代码。这个翻译工作一般都由计算机自己去完成,但人们事先必须将翻译方法编写成一个语言加工程序作为系统软件的一部分,在需要时让计算机执行这个程序才可完成对某一汇编源程序的翻译工作。这种把汇编源程序翻译成目标程序的语言加工程序称为汇编程序(即编译器)。汇编程序进行翻译的过程称为汇编(编译)。

在这里,汇编程序相当于一个翻译器,它加工的对象是汇编源程序,而加工的结果是目标程序。汇编程序与汇编源程序、目标程序之间的关系如图 1.5 所示。当然,在 Visual Studio 中集成了编译器,可直接在该开发平台下编写汇编源程序,然后编译、链接、调试和执行。

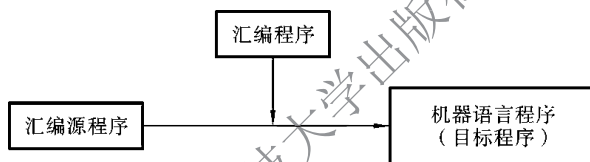


图 1.5 汇编程序与汇编源程序、目标程序之间的关系

为了能让汇编程序正确地完成翻译工作,必须告诉汇编程序,源程序应从什么位置开始安放,汇编到什么位置结束,数据放在什么位置,数据的类型是什么,留多少内存单元作为临时存储区等。这就要求源程序中应该有一套告诉汇编程序如何进行汇编工作的命令,这种命令称为伪指令(或称为汇编控制命令)。由此可见,指令助记符、语句标号、数据变量、伪指令及它们的使用规则构成整个汇编语言的内容。

由于汇编语句基本上与机器指令对应,因此它的编写也是相当麻烦的。为了简化程序的编写,提高编程效率,Visual Studio 提供的编译器有很多新特性,支持很多接近于 C 语言的伪指令,使得用汇编语言写出的程序有点像 C 语言程序。当然,对于初学者,首先要掌握机器指令,在使用条件流控制、函数调用等类似于高级语言语句的伪指令时,要清楚这些伪指令的编译结果,即它们与机器语言的对应关系。

本书中所介绍的是 Intel x86 汇编语言,适用对象是 Intel 公司的 x86 系列 CPU。虽然 Intel 公司的 CPU 的型号很多,新产品不断涌现,但它们的机器语言和汇编语言保持了很好的兼容性,新型的 CPU 一般都是在原有的指令系统基础上增加一些新的机器指令。

1.2 为什么学习汇编语言

与机器语言相比,汇编语言易于理解和记忆,所编写的源程序也容易阅读和调试,所占用

的存储空间、执行速度与机器语言的相仿。虽然与机器语言相比,使用汇编语言编写程序要简单很多,但是与高级语言相比,编写程序还是相当烦琐的。

例如,对于一条 C 语句“ $z=3 * x+6 * y+4 * 8;$ ”,对应的汇编语句如下:

```
imul eax,dword ptr [x],3      ;将 x 单元中的内容与 3 相乘,结果放在 eax 中
imul ecx,dword ptr [y],6      ;将 y 单元中的内容与 6 相乘,结果放在 ecx 中
lea  edx,[eax+ecx+20H]        ;将 (eax)+(ecx)+20H 相加,结果放入 edx 中
mov  dword ptr [z],edx        ;将 edx 中的内容放入 z 单元中
```

提示:上述语句与图 1.3 所示的反汇编语句略有不同,但是机器码是完全相同的,只是在反汇编窗口的“查看选项”中勾选了“显示符号名”,即用符号名 x 代替了地址表达式[ebp-8]。虽然采用符号名更直观一些,但其本质是一个存储单元地址的符号表示。

纵观计算机程序设计语言的发展历史,是从机器语言、汇编语言向高级语言发展的。其目标就是要让程序员编写程序越来越简单。高级语言接近于自然语言,易学、易记、便于阅读、容易掌握、使用方便、通用性强,且不依赖于具体的计算机。在使用高级语言编写程序后,只需要配备相应的编译器,将其翻译成机器语言程序即可。从 C 语言到面向对象的 C++ 语言,再到 Java 和 Python 语言以及各种开发平台的出现,都反映了将程序员从繁重的一般性的脑力劳动中解放出来的进步。越来越好的编程语言和开发工具减少了编写程序这一部分的工作量,同时提高了程序开发效率,能够让人们更多地集中精力分析需求、设计和研究高效算法。

毋庸置疑,在现在的 IT 界很少使用汇编语言编写程序,那么我们为什么要学习汇编语言呢?对于计算机科学与技术专业的学生而言,学习汇编程序设计语言的必要性或者价值主要体现在以下几个方面。

(1) 逆向工程、程序解密、病毒和木马分析及防治的唯一选择。

当进行程序解密、病毒和木马分析等工作的时候,我们并没有源程序,而只有可执行程序。此时,需要对可执行程序进行反汇编而得到汇编语言程序,然后进行阅读和分析。

(2) 理解高级语言的最好途径。

随着高级程序设计语言的不断进步,它们离机器语言越来越远,使得编程者看不到程序中语句的执行过程,看不见程序运行的奥秘。这对一种语言的初学者掌握相关的知识带来了很大的挑战,束缚了灵活应用编程语言的手脚。汇编语言就是揭开程序语言工作机理神秘面纱的最佳工具。

在 C 语言程序设计中,我们关心的问题很多。例如,地址类型转换和数据类型转换的含义是什么?为什么调用一个函数后能够返回到调用语句的下一行?函数之间是如何传递参数和返回结果的?为什么局部变量的作用域只在函数内部?递归程序如何理解?数组越界访问是怎么回事?指针是如何指向相应对象的?UNION 结构中各成员是什么关系?程序运行中崩溃时,导致崩溃的原因是什么?在 C++ 程序设计中,对象构造、对象析构、继承、多态、成员对象的引用、虚函数等更复杂的内容是如何实现的?泛型程序设计是如何实现的?在编程者深刻把握语句的执行原理后,编写程序时就能少犯错误,也能写出执行效率高且形式优美的程序。掌握这些学科的基础知识,有助于程序员提升编程水平。

通过对执行程序的反汇编,或者分析在编译时生成汇编语言程序,可以清楚地看到每一条语句对应的执行序列、变量的空间分配方法、数据结构中各组成部分的空间关系、数据的传递方法、程序执行流程的转移方法,从而分析高级语言程序的运转原理。相信读者在学习本书并