

单片机原理与系统设计

于忠得 编著



国防工业出版社
National Defense Industry Press

单片机原理与系统设计

于忠得 编著

国防工业出版社

内 容 简 介

全书共为 12 章,介绍了单片机原理与系统设计方面的知识:前 6 章介绍了 MCS - 51 系列单片机的基本原理;后 6 章将常见单片机应用系统分为主机电路、前向通道、后向通道、输入输出口扩展、人机接口电路设计、串行通信接口与电源系统设计 6 个单元电路进行介绍。每个单元电路都给出了详尽的硬件方案与驱动程序,设计实例全部取自于作者多年的工程设计实践,均经各种工业环境常年考验。

本书适合作为本科电类专业单片机原理与应用课程的教科书、课程设计与毕业设计的参考书,也可作为工程技术人员的参考资料。

图书在版编目(CIP)数据

单片机原理与系统设计 / 于忠得编著. —北京：
国防工业出版社, 2013. 11
ISBN 978 - 7 - 118 - 09036 - 9

I. ①单... II. ①于... III. ①单片微型计算机 - 基础
理论②单片微型计算机 - 系统设计 IV. ①TP368. 1

中国版本图书馆 CIP 数据核字(2013)第 241027 号

※

国 防 + 草 品 版 社 出 版 发 行
(北京市海淀区紫竹院南路 23 号 邮政编码 100048)

北京奥鑫印刷厂印刷

新华书店经售

*

开本 787 × 1092 1/16 印张 15 1/2 字数 363 千字

2013 年 11 月第 1 版第 1 次印刷 印数 1—3000 册 定价 36.00 元

(本书如有印装错误,我社负责调换)

国防书店:(010)88540777

发行邮购:(010)88540776

发行传真:(010)88540755

发行业务:(010)88540717

前　　言

单片机原理与应用课程作为电类专业本科阶段的专业必修课,一直受到教师的重视和学生的欢迎,原因是这门课程在工业控制领域和其他电器产品研发领域应用广泛,对学生就业有很大帮助。本科生经过 50 学时左右学习,基本能够掌握其基本原理。近几年来,随着单片机应用技术的不断发展,单片机系统开发人员的市场需求逐年旺盛。但存在一个问题:尽管学生学习过单片机原理的课程,毕业后从事单片机系统开发工作时却无所适从,迟迟不能上手,不能被用人单位认可。用人单位倾向于不接受应届毕业生,从某种程度上也反映了学校教学环节存在一定问题。就单片机原理与应用这门课程来讲,我们认为目前国内出版的众多教材存在两个主要问题:其一是教材中有关应用部分内容没有与时俱进,内容陈旧,单片机外围电路发展很快,基本上 3~5 年更新一代,教材中介绍的仍然是十几年前的应用电路,学生学无所用。其二是缺少实际工程设计内容、典型应用系统的单元设计内容和完整的应用系统设计内容。本教材试图解决上述问题,在内容上增加了较多的应用实例和目前广泛应用的、成熟的单元设计方案。希望这些改进能够使学生在学过之后可以直接应用在毕业之后的实际工作中,填补学生从理论学习到实际工作之间的鸿沟。

本教材分两部分介绍单片机原理与系统设计方面知识:第一部分讲授 MCS-51 单片机原理层面的内容,分 6 章介绍硬件整体结构、指令系统、定时器/计数器、串行接口、中断系统;第二部分讲授单片机系统的单元设计,分 6 章介绍主机电路设计、前向通道设计、后向通道设计、输入输出口扩展、人机接口电路设计、串行通信接口设计与电源系统设计。介绍的内容取材于作者的工程设计实践,每个单元的介绍中都给出了目前常见的应用实例,有利于学生学习后直接应用到实际工作中。硬件驱动程序的设计是单片机应用设计的难点,在设计中起着硬件衔接软件的作用,书中详尽地讲授了驱动程序的设计思路、要领,并给出了相应的驱动程序清单,这些驱动程序都在相应应用系统中得到长时间的考验。

对于单片机的软件编程,目前可以采用两种编程语言:ASM51 汇编语言和 C51 编程语言。通过汇编语言的学习,可以加深学生对 MCS-51 系列单片机硬件架构的理解和掌握,便于介绍单片机的控制时序。控制时序是硬件设计的基础与依据,不了解时序就无法进行整机硬件设计。因此,指令系统的学习和一定深度的汇编语言编程训练是必不可少的。C51 编程语言作为高级语言,数据处理效率高,易于理解掌握,可以提高单片机应用系统软件设计效率。本书中所有的硬件电路都给出了采用两种编程语言编写的驱动程

序,便于学习掌握。

对于少于 32 学时的授课,建议讲授本书前 6 章。对于授课时间在 32 ~ 48 学时的,建议除了讲授前 6 章外,可再讲授后 6 章的全部或部分内容。

由于作者水平有限,书中难免会有不当之处,恳请各位专家与读者批评指正。

编著者

2013 年 5 月

目 录

第 1 章 概述	1
1.1 单片机的定义	1
1.2 单片机的产生及发展趋势	2
1.3 单片机的应用	4
1.4 MCS - 51 系列单片机	5
思考题与习题	6
第 2 章 MCS - 51 单片机的硬件结构	7
2.1 MCS - 51 单片机的硬件结构	7
2.2 MCS - 51 单片机的引脚描述	9
2.3 MCS - 51 单片机的微处理器	11
2.4 存储器的组织	14
2.4.1 程序存储器的组织	14
2.4.2 数据存储器的组织	15
2.5 时钟电路与时序	17
2.5.1 时钟电路	17
2.5.2 时序	18
2.6 复位电路与 WDT 技术	20
2.6.1 复位	20
2.6.2 WDT 技术	21
2.7 I/O 接口与片外总线建立	24
2.7.1 I/O 接口	25
2.7.2 片外总线建立	28
思考题与习题	30
第 3 章 MCS - 51 单片机的指令系统	31
3.1 寻址方式	31
3.2 指令集	32
3.2.1 一般说明	32
3.2.2 数据传送指令	33
3.2.3 算术运算指令	36
3.2.4 逻辑运算指令	39

3.2.5 控制转移指令	42
3.2.6 位操作指令	47
3.3 常用伪指令	48
3.4 编程举例	50
思考题与习题.....	51
第4章 MCS-51单片机的定时器/计数器	55
4.1 定时器/计数器T0、T1的结构	55
4.1.1 工作方式控制寄存器TMOD	56
4.1.2 控制寄存器TCON	56
4.2 T0、T1的工作方式	57
4.2.1 方式0	57
4.2.2 方式1	58
4.2.3 方式2	60
4.2.4 方式3	62
4.2.5 T0工作于方式3下的T1的工作方式	63
4.3 应用中注意的问题	64
4.4 定时器/计数器T2	65
4.4.1 管理T2的特殊功能寄存器	65
4.4.2 T2的工作方式	67
思考题与习题.....	73
第5章 MCS-51单片机的串行接口	75
5.1 串行通信的基本知识	75
5.2 串行口的结构	76
5.3 串行口的工作方式	78
5.3.1 方式0	78
5.3.2 方式1	82
5.3.3 方式3	85
5.3.4 方式2	95
思考题与习题.....	95
第6章 MCS-51单片机的中断系统	97
6.1 中断的概念	97
6.2 中断系统的结构	98
6.3 中断源	98
6.4 中断开放与禁止控制	100
6.5 中断优先级控制	102
6.6 中断响应	104
6.7 中断系统设计	105

思考题与习题	118
第 7 章 主机电路设计	120
7.1 主机电路配置	120
7.2 主机电路设计实例	123
7.2.1 主机电路硬件设计	123
7.2.2 X5045 性能简介	125
7.2.3 主机电路驱动程序设计	127
思考题与习题	141
第 8 章 前向通道设计	142
8.1 常用检测电路	142
8.2 多路模拟开关	145
8.3 放大器	150
8.4 A/D 转换器	153
思考题与习题	163
第 9 章 后向通道设计	164
9.1 模拟量输出电路设计	164
9.1.1 D/A 转换器的选择	165
9.1.2 MCS-51 单片机与 8 位 D/A 转换器接口设计	166
9.1.3 MCS-51 单片机与 10 位 D/A 转换器接口设计	171
9.1.4 MCS-51 单片机与 12 位 D/A 转换器接口设计	174
9.1.5 电压/电流转换电路设计	177
9.2 开关量输出电路设计	178
9.2.1 输出隔离电路设计	178
9.2.2 继电器输出接口设计	180
9.2.3 固态继电器输出接口	182
思考题与习题	185
第 10 章 输入输出口扩展	187
10.1 输入口扩展	187
10.1.1 74HC244 的结构原理	187
10.1.2 利用 74HC244 进行输入口扩展	188
10.1.3 利用 74HC138 进行多个 8 位输入口扩展	189
10.2 输出口扩展	192
10.2.1 74HC374 的结构原理	192
10.2.2 利用 74HC374 进行输出口扩展	192
10.2.3 利用 74HC138 进行多个 8 位输出口扩展	194
思考题与习题	196

第 11 章 人机接口电路设计	197
11.1 按键接口电路设计	197
11.1.1 机械按键的结构特点、接口及消抖处理	197
11.1.2 独立式按键的接口电路设计	199
11.1.3 矩阵式键盘接口电路设计	202
11.2 LED 数码管显示器接口电路设计	211
11.2.1 八段 LED 数码管显示器的结构与原理	211
11.2.2 八段 LED 数码管显示器的显示方式	213
11.2.3 LED 数码管显示器的应用实例	215
思考题与习题	223
第 12 章 串行通信接口设计与电源系统设计	224
12.1 RS - 232C 通信接口设计	224
12.1.1 RS - 232C 通信标准	224
12.1.2 RS - 232C 接口设计	226
12.2 RS - 422 通信接口设计	227
12.2.1 RS - 422 通信标准	227
12.2.2 RS - 422 接口设计	228
12.3 RS - 485 通信接口设计	229
12.3.1 RS - 485 通信标准	229
12.3.2 RS - 485 接口设计	230
12.4 线性电源系统设计	231
12.4.1 正电压电路设计	231
12.4.2 负电压电路设计	232
12.4.3 正负对称电压电路设计	232
思考题与习题	233
附录 指令汇总	234
参考文献	239

第1章 概述

单片机自 20 世纪 70 年代问世以来,以其性价比高、体积小、抗干扰能力强、应用方便等优点,受到人们的重视和关注,已被广泛地应用在工业检测、控制、智能仪器仪表、家用电器等各个方面,几乎在所有用到测量控制的场合都有单片机的存在。

1.1 单片机的定义

单片机是计算机技术、集成电路制造技术发展的产物。所谓单片机,就是在一片 IC 芯片上集成了中央处理单元(CPU)、数据存储器(RAM)、程序存储器(ROM、EPROM、FLASH)、并行 I/O 接口、定时器/计数器、串行接口、中断系统等组成一台计算机必须具有一些部件。由此,这样一片 IC 芯片具有一台计算机的属性,因而被称为单片微型计算机,简称单片机。

单片机最早由国外一些大的集成电路生产厂家推出,它的原名叫做微型控制器(Microcontroller),主要应用于测控领域,实现各种测量和控制功能。早年的计算机由电子管组成,后来发展到由晶体管组成,体积庞大,当时的人们习惯地认为计算机应当是体积庞大的设备。随着 IC 技术的发展,在 20 世纪 80 年代,开始出现将 8 位微处理器 Z80 CPU 加上有限的外围电路,在 30cm × 30cm 左右的一块印制电路板上,制造成一台 8 位计算机,人们惊羡其体积的小巧,称之为“单板机”或“Z80 单板机”。稍后又出现了 16 位的“8086 单板机”。当微型控制器出现后,按照这种思维惯性,大家又称之为“单片机”,甚至又为单片机起了英文名称“Single Chip Computer”。这种称谓强调了微型控制器体积的小巧,在国内普遍为大家接受。由于单片机应用时通常是处于被控系统的地位并嵌入其中,为了强调其“嵌入”的特点,也常常把单片机称为嵌入式微控制器 EMCU(Embedded Microcontroller Unit)。

单片机按照其用途可分为通用型和专用型两大类。通用型单片机具有比较丰富的内部资源,性能全面且适应性强,能覆盖多种应用需求。用户可以根据需要设计成各种不同用途的测控设备。通用型单片机在具体的应用场合,需要和不同的传感器、变送器、执行单元配合,需要设计不同的接口电路,才能组建成一个以通用单片机为核心的应用系统。本书所介绍的单片机是指通用型单片机。

然而在单片机的测控应用中,有时是专门针对某个特定产品的。例如,打印机控制器和各种通信设备及家用电器中的单片机等。这种“专用”单片机针对性强且用量大,为此,厂家常与芯片制造商合作,设计和生产专用的单片机芯片。由于专用的单片机是针对一种产品或一种控制应用而专门设计的,设计时已经对系统结构的最简化、软硬件资源利用的最优化、可靠性和成本的最佳化等方面都作了通盘的考虑和设计,所以专用的单片机具有十分明显的综合优势。

今后,随着单片机应用的广泛和深入,各种专用单片机将会越来越多,并且必将成为今后单片机发展的一个重要方向。但是,无论专用单片机在应用上有多么“专”,其原理和结构都是以通用单片机为基础的。

1.2 单片机的产生及发展趋势

单片机根据其数据总线的宽度可分为 1 位单片机、4 位单片机、8 位单片机、16 位单片机和 32 位单片机。最早出现的单片机是 4 位单片机,紧接着是 1 位单片机、8 位单片机、16 位单片机和 32 位单片机。单片机的发展历史可分为 4 个阶段。

第一阶段(1974—1976 年):单片机初级阶段。因工艺限制,单片机采用双片的形式而且功能比较简单。例如,仙童公司生产的 F8 单片机,实际上只包括了 8 位 CPU、64BRAM 和 2 个并行口。因此,还需加一块 3851(由 1KB ROM、定时器/计数器和 2 个并行 I/O 口构成)才能组成一台完整的计算机。

第二阶段(1976—1978 年):低性能单片机阶段。以 Intel 公司制造的 MCS - 48 单片机为代表,这种单片机片内集成有 8 位 CPU、并行 I/O 口、8 位定时器/计数器、RAM 和 ROM 等。其运算功能较差、没有串行接口、中断处理比较简单,片内 RAM 和 ROM 容量较小且寻址范围不大于 4KB。

第三阶段(1978—1982 年):高性能单片机阶段。这个阶段推出的单片机普遍带有串行接口,多级中断系统,16 位定时器/计数器,片内 ROM、RAM 容量加大,且寻址范围可达 64KB,有的片内还带有 A/D 转换器,这类单片机的典型代表是 Intel 公司的 MCS - 51 系列。由于 MCS - 51 系列单片机的性价比高,所以仍被广泛应用,是目前应用数量较多的单片机。

第四阶段(1982 年至今):8 位单片机巩固发展及 16 位单片机、32 位单片机推出阶段。此阶段的主要特征是:一方面发展 16 位单片机、32 位单片机及专用型单片机;另一方面不断完善高档 8 位单片机,改善其结构,以满足不同的用户需要。16 位单片机的典型产品,如 Intel 公司生产的 MCS - 96 系列单片机,其集成度已达 120000 管子/片。主振频率为 12MHz,片内 RAM 为 232B,ROM 为 8KB,中断处理为 8 级,而且片内带有多通道 10 位 A/D 转换器和高速输入/输出部件(HSI/HSO),实时处理能力很强。32 位单片机除了具有更高的集成度外,其主振频率已达 20MHz,使得 32 位单片机的数据处理速度比 16 位单片机加快许多,性能比 8 位、16 位单片机更加优越。

单片机的发展趋势将是向大内存容量、高性能化,外围电路内装化等方面发展。为满足不同的用户要求,各公司竞相推出能满足不同需要的产品。

1. CPU 的改进

- (1) 采用双 CPU 结构,以提高处理能力。
- (2) 增加数据总线宽度,单片机内部采用 16 位数据总线,其数据处理能力明显优于一般 8 位单片机。
- (3) 采用流水线结构。指令以队列形式出现在 CPU 中,且具有很快的运算速度。尤其适合于作数字信号处理用,如 TMS320 系列数字信号处理器。
- (4) 串行总线结构。飞利浦公司开发了一种新型总线——IIC 总线(也称 I²C 总线)。该总线是用 3 条数据线代替现行的 8 位数据总线,从而大大地减少了单片机引线,降低了

单片机的成本。目前许多公司都在积极地开发此类产品。

2. 存储器的发展

(1) 加大存储容量。新型单片机片内 ROM 一般可达 20KB ~ 32KB, RAM 为 256B。有的单片机片内 ROM 容量可达 128KB。

(2) 片内 EPROM 采用 E²PROM 或闪烁(FLASH)存储器。8751 系列的单片机片内 EPROM 由于需要高压编程写入,紫外线擦抹给用户带来不便。采用 E²PROM 或闪烁存储器后,能在 +5V 电压下读写,不需紫外线擦抹,既有静态 RAM 读写操作简便,又有在掉电时数据不会丢失的优点。片内 E²PROM 或闪烁存储器的使用不仅会对单片机结构产生影响,而且会大大简化应用系统结构。

由于闪烁存储器中数据写入后能永久保持,因此,有的单片机将它们作为片内 RAM 使用,甚至有的单片机将闪烁存储器用作片内通用寄存器。

(3) 程序保密化。一般 EPROM 中的程序很容易被复制。为防止复制,某些公司开始采用 KEPROM 编程写入,有的则对片内 EPROM 或 E²PROM 采用加锁方式。加锁后,无法读取其中的程序。若要去读,必须抹去 E²PROM 中的信息,这就达到了程序保密的目的。

3. 片内 I/O 的改进

一般单片机都有较多的并行口。以满足外围设备、芯片扩展的需要,并配有串行口,以满足多机通信功能的要求。

(1) 增加并行口的驱动能力,这样可减少外部驱动电路设计。有的单片机能直接输出大电流和高电压,以便能直接驱动现场的大功率设备。

(2) 增加 I/O 口的逻辑控制功能。大部分单片机的 I/O 都能进行逻辑操作。中、高档单片机的位处理系统能够对 I/O 口进行位寻址及位操作,大大提高了 I/O 口线控制的灵活性。

(3) 有些单片机设置了一些总线接口控制器,方便并入局域测控网络。

4. 外围电路内装化

随着集成度的不断提高,有可能把较多的外围功能器件集成在片内,这也是单片机发展的重要趋势。除了一般必须具有的 ROM、RAM、定时器/计数器、中断系统外,随着单片机档次的提高,以适应检测、控制功能更高的要求,片内集成的部件还有数模转换器、模数转换器、DMA 控制器、中断控制器、锁相环、频率合成器、字符发生器、声音发生器、CRT 控制器、译码驱动器等。系统的单片化是目前单片机发展趋势之一。

5. 低功耗化

8 位单片机中有 1/2 的产品已 CMOS 化,CMOS 芯片的单片机具有功耗小的优点,而且为了充分发挥低功耗的特点,这类单片机普遍配置有 Wait 和 Stop 两种工作方式。例如,采用 CHMOS 工艺的 MCS - 51 系列单片机 80C31/80C51/87C51 在正常运行(5V, 12MHz)时,工作电流为 16mA,同样条件下 Wait 方式工作时,工作电流则为 3.7 mA,而在 Stop 方式(2V)时,工作电流仅为 50nA。

综观单片机几十年的发展历程,单片机的今后发展方向将向多功能、高性能、高速度、低电压、低功耗、低价格、外围电路内装化以及片内存储器容量增加和 FLASH 存储器化方向发展。但其位数不一定会继续增加,尽管现在已经有了 32 位单片机,但使用的并不多。可以预言,今后的单片机将功能更强、集成度和可靠性更高而功耗更低,以及使用更方便。

此外,专用化也是单片机的一个发展方向,针对单一用途的专用单片机将会越来越多。

1.3 单片机的应用

单片机以其卓越的性能,得到了广泛的应用,已深入各个领域。单片机应用在检测、控制领域中,具有如下特点:

(1) 由于片内已经具有较多的外围电路,因此,在具体应用中,外围电路设计简单、电路规模小,方便设计以单片机为核心的智能仪器仪表及各种测控设备。

(2) 可靠性好,适应温度范围宽。单片机本身是按工业测控环境要求设计的,能适应各种恶劣的环境。MCS-51系列单片机的温度使用范围比一般的微处理器范围宽,其温度范围如下:

民品	0℃ ~ 70℃
工业品	-40℃ ~ 85℃
军品	-65℃ ~ 125℃

(3) 易扩展,很容易构成各种规模的应用系统,控制功能强。单片机的逻辑控制功能很强,有各种控制功能的指令。

(4) 可以很方便地实现分布式控制系统。

单片机的应用范围很广,在下述各个领域中得到了广泛的应用。

(1) 工业自动化。在自动化领域,无论是过程控制还是运动控制,数据采集、控制输出、机电一体化等都离不开单片机,单片机应用技术发挥越来越重要的作用。

(2) 智能仪器仪表。目前对仪器仪表的自动化和智能化要求越来越高。在自动化测量、控制仪器仪表中,单片机应用十分普遍。单片机的使用大大提高了仪器仪表的精度、稳定性、可靠性,同时简化结构,减小体积而易于携带和使用,加速仪器仪表向智能化、多功能化方向发展。

(3) 消费类电子产品。该应用主要反映在家电领域。目前家电产品的一个重要发展趋势是不断提高其智能化程度,例如,洗衣机、电冰箱、空调机、电视机、微波炉、手机、IC卡、汽车电子设备等。在这些设备中使用了单片机后,其功能和性能大大提高,并实现了智能化、最优化控制。

(4) 通信方面。在调制解调器、程控交换技术、网络终端设备方面,单片机得到了广泛的应用。

(5) 武器装备。在现代化的武器装备中,如飞机、军舰、坦克、导弹、鱼雷制导、智能武器装备、航天飞机导航系统,都有单片机深入其中。

(6) 终端及外部设备控制。计算机网络终端设备,如银行终端设备以及计算机外部设备(打印机、硬盘驱动器、绘图机、传真机、复印机等)中都使用了单片机。

(7) 多机分布式系统。利用单片机系统作为下位机,PC机作为上位机,通过某种现场总线组成分布式控制系统。将单片机系统的可靠性和PC机软、硬件资源丰富的特点组合起来,构成一个可靠性高、功能丰富的测控网络。

综上所述,从工业自动化、智能仪器仪表、家用电器等方面,到国防领域,单片机都发挥着十分重要的作用。

1.4 MCS-51 系列单片机

MCS 是 Intel 公司的单片机型号,如 Intel 公司的 MCS-48、MCS-51、MCS-96 系列单片机。MCS-51 系列单片机既包括 3 个基本型:8031、8051、8751,也包括对应的低功耗型 80C31BH、80C51、87C51。

20 世纪 80 年代中期以后,Intel 公司以专利转让的形式把 8051 内核技术转让给许多半导体芯片生产厂家,如 ATMEL、PHILIPS、ANALOG DEVICES、DALLAS 等。这些厂家生产的芯片是 MCS-51 系列的兼容产品,所谓兼容,是指指令系统与 MCS-51 指令系统完全兼容,有些在引脚布置上也完全兼容,但芯片内部集成的外围电路的数量和性能有所差异。它们对 8051 单片机一般都做了一些扩充,更有特点,更具市场竞争力。

MCS-51 系列及 80C51 单片机有多种品种。它们的引脚及指令系统相互兼容,主要在内部结构上有些区别。目前使用的 MCS-51 系列单片机及其兼容产品通常分成以下几类。

1. 基本型(典型产品:8031/8051/8751)

8031 内部包括 1 个 8 位 CPU、128B RAM、21 个特殊功能寄存器(SFR)、4 个 8 位并行 I/O 口、1 个全双工串行口、2 个 16 位定时器/计数器,但片内无程序存储器,需外扩 EPROM 芯片。

8051 是在 8031 的基础上,片内又集成有 4KB 掩模 ROM,作为程序存储器。掩模 ROM 内的程序只能在制作芯片时,由生产厂家代为烧制,不支持用户自己烧制。适合于应用程序成熟,不需要改动,且批量很大的单片机产品。

8751 是在 8031 基础上,增加了 4KB 的 EEPROM,用户可以将程序固化在 EEPROM 中,EEPROM 支持多次擦除和写入,适合研制阶段使用。但其价格相对于 8031 较贵。8031 外扩一片 4KB EEPROM 就相当于 8751,它的最大优点是价格低。

2. 增强型

Intel 公司在 MCS-51 系列 3 种基本型产品基础上,又推出增强型系列产品,即 52 子系列,典型产品:8032/8052/8752。它们的内部 RAM 增加到 256B,8052、8752 的内部程序存储器扩展到 8KB,16 位定时器/计数器增至 3 个,6 个中断源,串行口通信速率提高 5 倍。

3. 低功耗型

代表性产品为 80C31BH/80C51/87C51。均采用 CMOS 工艺,功耗很低。例如,8051 的功耗为 630mW,而 80C51 的功耗只有 120mW,适合低功耗的便携式产品或航天技术中使用。

此类单片机有两种省电工作方式:

一种省电工作方式是 CPU 停止工作,其他部分仍继续工作;另一种省电工作方式是,除片内 RAM 继续保持数据外,其他部分都停止工作。此类单片机的功耗低,非常适于电池供电或其他要求低功耗的场合。

4. 专用型

如 Intel 公司的 8044/8744,它们在 8051 的基础上,又增加一个串行接口部件,主要用于利用串行口进行通信的总线分布式控制系统。

再如美国 Cypress 公司推出的 EZU SR - 2100 单片机,它是在 8051 单片机内核的基础上,又增加了 USB 接口电路,可专门用于 USB 串行接口通信。

5. 超 8 位型

在 8052 的基础上,采用 CHMOS 工艺,并将 MCS - 96 系列(16 位单片机)中的一些 I/O 部件,如高速输入/输出(HSI/HSO)、A/D 转换器、脉冲宽度调制(PWM)器、看门狗定时器(WDT)等移植进来构成新一代 MCS - 51 产品,介于 MCS - 51 和 MCS - 96 之间。PHILIPS(飞利浦)公司生产的 80C552/87C552/83C552 系列即为此类产品。目前此类单片机在我国已得到了较为广泛的使用。

6. 片内闪烁存储器型

随着半导体存储器制造技术和大规模集成电路制造技术的发展,片内带有闪烁 FLASH 存储器的单片机在我国已得到广泛的应用。

上述各种型号的单片机中,其中最具代表性的产品是美国 ATMEL 公司推出的 AT89C55,是一个低功耗、高性能的含有 20KB FLASH 存储器的 8 位 CMOS 单片机,时钟频率高达 33MHz。与 8031 的指令系统和引脚完全兼容。FLASH 存储器允许在线(+5V)电擦除、电写入或使用通用编程器对其重复编程。此外,AT89C55 还支持由软件选择的两种省电工作方式,非常适于电池供电或其他要求低功耗的场合。由于片内带 EPROM 的 87C51 价格偏高,而 89C55 芯片内的 20KB FLASH 存储器可在线编程或使用编程器重复编程,且价格较低,因此 89C55 受到了应用设计者的欢迎。

尽管 MCS - 51 系列单片机以及 80C51 系列单片机有多种类型,但是掌握好基本型(8031、8051、8751 或 80C31、80C51、87C51)是十分重要的,因为 MCS - 51 系列是所有兼容、扩展型单片机的基础。

思 考 题 与 习 题

1. 单片机的原名是什么?
2. 微处理器、微处理机、单片机之间有何区别?
3. 单片机与微处理器的不同之处是什么?
4. 单片机的发展大致分为哪几个阶段?
5. 单片机根据其数据总线宽度可分为哪几种类型?
6. MCS - 51 系列单片机的典型产品分别为()、()和()。
7. 8031 与 8051 的区别在于()。
 - A. 内部数据存储容量不同
 - B. 内部数据存储器的类型不同
 - C. 内部程序存储器的类型不同
 - D. 内部没有程序存储器
8. 8051 与 8751 的区别在于()。
 - A. 内部数据存储容量不同
 - B. 内部数据存储器的类型不同
 - C. 内部程序存储器的类型不同
 - D. 内部没有程序存储器
9. 举例说明单片机在工业测控领域、家用电器领域的应用。

第2章 MCS-51单片机的硬件结构

本章介绍MCS-51单片机的体系结构与片内硬件资源,通过本章的学习全面了解其硬件系统。

2.1 MCS-51单片机的硬件结构

MCS-51单片机的片内硬件组成如图2.1所示,按功能划分,它由8个部件组成。

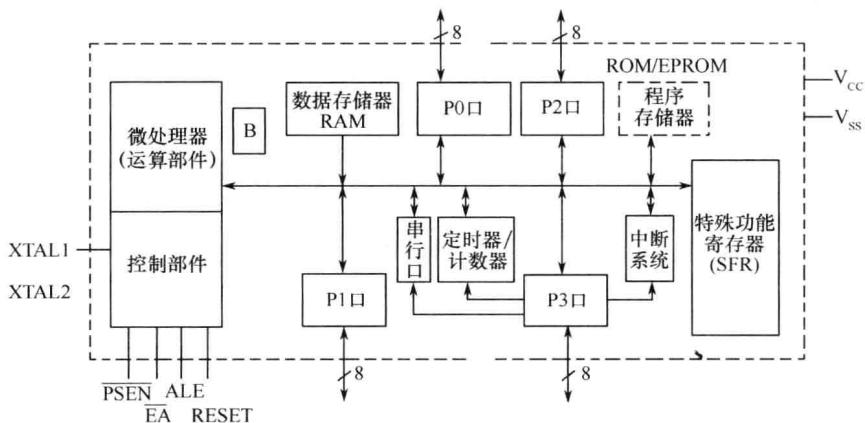


图2.1 MCS-51单片机的片内结构

1. 微处理器(CPU)

8位微处理器,能同时处理字长为8位的二进制数信息,由运算器(ALU)、控制器(定时控制部件等)和专用寄存器组3部分组成。值得一提的是,微处理器中还包含了1个位处理器,专门用于位变量的处理,在逻辑控制方面非常方便。

2. 数据存储器(RAM)

8031、8051、8751等以“1”结尾的51系列单片机,内含128B数据存储器;8032、8052、8752等以“2”结尾的52系列单片机,内含256B数据存储器。包含在单片机内部的数据存储器通常称为片内数据存储器或片内RAM,是单片机非常宝贵的硬件资源。因为MCS-51系列单片机指令系统中的大部分指令,包括数据传送、算术运算、逻辑运算指令中所处理的数据,仅支持内部RAM中的数据。另外一个原因,MCS-51系列单片机的堆栈只能建立在内部RAM中,4组共32个工作寄存器也占用内部RAM32B,在一般的应用场合,片内RAM资源比较紧张,在编程过程中要节省使用。

3. 程序存储器(ROM)

8031内部没有程序存储器,8051内部有4KB的掩模型程序存储器,8751内部有4KB的EPROM型程序存储器。掩模型程序存储器不支持由用户编程使用,对于用户而言,等

同于没有。EPROM 型程序存储器可以通过专用的编程器固化用户程序,可以通过一定波长的紫外线照射擦除固化在存储器中的内容,可以多次反复固化/擦除,能够满足单片机应用系统在设计过程中不断修改和在使用过程中修改完善程序的需求。早年在单片机应用系统设计中,要么选择片内含有 EPROM 型程序存储器的 8751 单片机,要么选择片内不含有 EPROM 型程序存储器的 8031,而在片外扩展 EPROM 型程序存储器。

含有 EPROM 型程序存储器 8751,需要专用的编程器固化程序、需要专用的紫外线擦抹器擦除程序,并且容量仅有 4KB,使用起来不是很方便。随着半导体存储器的发展,出现了支持在线编程/擦除的 FLASH 型程序存储器,目前在设计单片机应用系统时,基本上选用的是内部含有 FLASH 型程序存储器的单片机,应用较多的是美国 ATMEL 公司生产的 AT89 系列单片机,具体型号和内部含有的 FALSH 存储器容量如表 2.1 所列。

表 2.1 AT89 系列单片机的分类

型号	配置	RAM	I/O 接口	程序存储器	计数器	中断源	UART	引脚
低档型	AT89C1051	64B	8 + 7	FLASH 1KB	1	3	无	20
	AT89C2051	128B	8 + 7	FLASH 2KB	2	6	1	20
中档型	AT89C51	128B	4 × 8	FLASH 4KB	2	6	1	40
	AT89C52	256B	4 × 8	FLASH 8KB	3	8	1	40
	AT89C55	256B	4 × 8	FLASH 20KB	3	8	1	40
高档型	AT89S8252	256B	4 × 8	FLASH 8KB E ² PROM 2KB WDT、SPI、双 DPTR	3	9	1	40

4. 并行 I/O 接口

MCS - 51 系列单片机具有 P0、P1、P2、P3 4 个 8 位并行 I/O 接口,但从应用意义上讲,由于 8031、8051 内部没有可供用户使用的程序存储器,在应用过程中,必须占用 P0、P2 口作为地址总线和数据总线使用,因此,8031、8051 只有 2 个 8 位并行 I/O 接口。片内含有程序存储器的单片机有 4 个并行 8 位 I/O 接口。

5. 定时器/计数器

8031、8051、8751 等以“1”结尾的 51 系列单片机,片内具有 2 个 16 位定时器/计数器。8032、8052、8752 等以“2”结尾的 52 系列单片机,片内具有 3 个 16 位定时器/计数器。

6. 通用异步串行接口 (UART)

有 1 个通用异步串行接口,支持双工通信方式。有 4 种工作方式,可用于 I/O 扩展和串行通信,支持 8 位或 9 位通信,支持多机通信方式。

7. 中断源

8031、8051、8751 等以“1”结尾的 51 系列单片机,有 5 个中断源,2 级中断优先级。8032、8052、8752 等以“2”结尾的 52 系列单片机,有 6 个中断源,2 级中断优先级。

8. 特殊功能寄存器 (SFR)

8031、8051、8751 等以“1”结尾的 51 系列单片机,有 21 个特殊功能寄存器;8032、8052、8752 等以“2”结尾的 52 系列单片机,有 27 个特殊功能寄存器。特殊功能寄存器用于对片内各功能模块进行管理、控制、监视。实际上是一些控制寄存器和状态寄存器,是