

电磁兼容 (EMC) 工程技术丛书

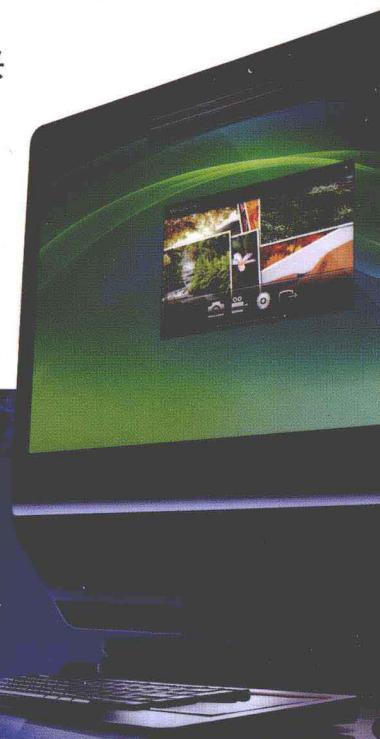
电磁兼容 (EMC) 设计与测试



电脑及其外围产品

◎ 主 编 陈立辉

◎ 副主编 朱文立 杨 林 刘群兴



电子工业出版社
PUBLISHING HOUSE OF ELECTRONICS INDUSTRY

<http://www.phei.com.cn>

电磁兼容 (EMC) 工程技术丛书

电磁兼容 (EMC) 设计与测试



电脑及其外围产品

主 编 陈立辉

副主编 朱文立 杨 林 刘群兴

主 审 陈 燕

电子工业出版社

Publishing House of Electronics Industry

北京·BEIJING

内 容 简 介

本书是一本关于电脑及其外围产品电磁兼容设计与测试的入门级工具书,通过浅显易懂的语言和图文并茂的方式,摒弃烦琐的公式和理论,深入浅出,对电磁兼容基础知识进行了简要介绍,重点针对电脑及其外围产品的电磁兼容测量标准,以及电磁骚扰和电磁抗扰度的测量原理、测量设备、试验布置、试验方法及结果评价等内容进行详细介绍。另外,针对容易出现电磁兼容问题的 PCB 设计、射频辐射发射设计、静电防护设计、浪涌(雷击)防护设计等方面,分析产生问题的原因并提出具有针对性的解决方法,再通过大量的实例进行详细讲解,让普通的读者对电磁兼容的概念、测量和设计有一个初步的了解和认识,也为大家进一步深入研究电磁兼容技术打下基础。

本书主要对象为 EMC 初学者、电脑及其外围产品设计人员、EMC 测试人员及管理人员。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。
版权所有,侵权必究。

图书在版编目(CIP)数据

电磁兼容(EMC)设计与测试之电脑及其外围产品 / 陈立辉主编. —北京:电子工业出版社,2014.1
(电磁兼容(EMC)工程技术丛书)

ISBN 978-7-121-21616-9

I. ①电… II. ①陈… III. ①电子计算机—电磁兼容性—设计②电子计算机—电磁兼容性—测试③电子产品—电磁兼容性—设计④电子产品—电磁兼容性—测试 IV. ①TP3②TN03

中国版本图书馆 CIP 数据核字(2013)第 237141 号

策划编辑:张 榕

责任编辑:桑 昀

印 刷:三河市鑫金马印装有限公司

装 订:三河市鑫金马印装有限公司

出版发行:电子工业出版社

北京市海淀区万寿路 173 信箱 邮编 100036

开 本:720×1 000 1/16 印张:16 字数:361.2 千字

印 次:2014 年 1 月第 1 次印刷

印 数:4 000 册 定价:49.80 元



凡所购买电子工业出版社图书有缺损问题,请向购买书店调换。若书店售缺,请与本社发行部联系,联系及邮购电话:(010) 88254888。

质量投诉请发邮件至 zltz@phei.com.cn, 盗版侵权举报请发邮件至 dbqq@phei.com.cn。

服务热线:(010) 88258888。

电磁兼容 (EMC) 工程技术丛书

编
委
会

主 编:

陈立辉

副主编:

朱文立 杨 林 刘群兴

编 委:

陈 燕 陈 辉 肖 猛

郭远东 余海涛 李雪玲

李铁华 黎俊勇 张军马

宋 俊

专家介绍

张林昌

电磁兼容技术专家，北京交通大学资深教授，中国电磁兼容学科和技术的开拓者之一。在电气化铁道无线电噪声的研究方面提出了测量数据的数理统计方法和对电台影响的闭环试验法等，为国家节约了大量基建投资。他主持了国内唯一进行电磁噪声统计参数的研究工作，积极推动电磁兼容测试场地的规范化和电磁兼容标准化工作，为我国电磁兼容事业的发展做出了重要贡献。获国家科技进步二等奖 2 项；省、部级科技进步一等奖 1 项、二等奖 6 项、三等奖 4 项；国家发明专利 1 项。曾先后获得北京市劳动模范、铁道部优秀教师、全国高校先进科技工作者、全国铁路优秀知识分子、首届詹天佑成就奖；荣获 IEEE 颁发的“第三个千年奖章”（Third Millennium Medal）；四次入选在美国出版的马奎斯世界名人录（MARQUIS：“Who’s Who in the World”）。

陈立辉

工信部电子五所副所长，实验室负责人，高级工程师。国家实验室认可委员会电气技术分委会副主任委员，全国质量监管重点产品检验方法标准化技术委员会委员兼全国质量监管重点产品检验方法标准化技术委员会信息技术类产品检验方法专业工作一组组长，长期从事电子产品、信息技术产品检测认证和技术研究工作，参与多项国家标准、行业标准的起草和修订。

朱文立

工信部电子五所检测中心质量负责人，高级工程师。全国电磁兼容标准化技术委员会（SAC/TC264）委员，全国无线电干扰标准化委员会 A 分会（SAC/TC79/SC1）委员，全国无线电干扰标准化委员会 I 分会（SAC/TC79/SC7）副主任委员，中国制造工艺协会电子分会电磁兼容制造专业委员会副主任委员，全国质量监管重点产品检验方法标委会 IT 一组（SAC/TC374/WG37）委员，IECEE 中国国家认证机构电磁兼容专家工作组（CQC-ETF10）组长，科技部国际科技合作同行专家，广东省 WTO TBT 专家，广州市质监局标准化专家库专家。参与制定电磁兼容国家标准 10 余份，审定电磁兼容国家标准 40 余份，在专业期刊公开发表专业论文 30 余篇。主编及参与合编电磁兼容专著数本。

杨林

工信部五所检测中心主任，高级工程师。从事家用电子产品开发与生产工作及电子产品检测与认证工作。历任产品检测工程师，高级工程师，产品认证工厂审核员，IECEE 国际同行评审员，熟悉音视频产品与办公设备的产品标准，了解国内外检测认证的现状，2001 年起主要担任检测认证和科研项目的管理工作。

刘群兴

工信部五所检测中心技术负责人，高级工程师。3C 认证高级工厂检查员，节能认证高级工厂检查员，全国工业产品生产许可证审查员，中国质量认证中心（CQC）项目审核工程师，CB 报告审核工程师，技术委员会委员，广东省名牌产品评审专家，WTO/TBT 技术评议专家，任国家标准化技术委员会下属的三个不同技术委员会委员。先后在电子五所从事仪器维修、电子产品设计与生产、自动控制工程研发与应用、电子电器产品质量检测与认证工作。发表专业论文 20 余篇，获使用新型专利 2 项，参与编写 4 份国家强制性标准。

陈燕

高级工程师，工信部电子五所检测中心电磁兼容实验室责任工程师。全国电磁兼容标准化技术委员会大功率暂态现象分委会（SAC/TC246/SC3）委员，国家注册质量工程师，CCC 认证工厂检查员、所民用实验室内审员及军用实验室内审员，GJB9001B 体系审查内审员。多年负责信息技术产品、音视频产品、军工装备等产品的质量检测与研究。参与多项电磁兼容国家标准的审定和制定工作，发表论文 10 余篇。

序言

FOREWORD

近二十余年来,随着中国经济的崛起和腾飞,电子技术高速发展并得以广泛应用,电子电器产品的生产和销售在中国得到了广泛和深入发展。在国际上,1989年欧盟发布了第一个电磁兼容指令,该指令要求任何电子电器产品,若不能满足有关电磁兼容的欧洲“协调标准”,均不能在欧盟范围内进口、销售。这一指令的发布与实施,导致了世界各国对工业产品的电磁兼容性能强制性的关注。2001年中国加入了世界贸易组织(WTO),中国电子电器产品的生产与世界化的大生产融于一体,成为国际化大生产的一个链条。2001年12月国家质量监督检验检疫总局发布第5号令:《强制性产品认证管理规定》,开始了我国对产品的强制性认证工作。因此,这二十余年正是电磁兼容设计和检测技术发展最迅速的时期。

中国赛宝实验室作为国内第一批获得中国电磁兼容认证授权、中国强制性产品认证电磁兼容检测授权的实验室,目睹了这个发展过程。而且作为向企业提供第三方检测技术服务的单位,成为发展过程的一个有力的推动机构,为中国电子电器产品的质量保证做出了应有的贡献。中国赛宝实验室电磁兼容室也随着电磁兼容技术发展而快速发展,在为以珠三角为中心辐射全国的数千家企业、数万个型号的产品提供检测和认证服务的过程中,积累了大量电磁兼容检测和设计经验。

为了让这些经验更好地服务于企业和社会,使企业的产品设计和管理人员快速了解和掌握电磁兼容入门知识,保证产品的电磁兼容质量,优化我国的电磁环境,促进国际贸易;同时也为了让用户对所使用产品的电磁兼容性能有一个初步认识,更合理、更放心地使用,发挥电子电器产品应有的功能,中国赛宝实验室及其同行们组织编著了这套《电磁兼容(EMC)工程技术丛书》,将他们这些年来积累的电磁兼容测试与设计经验介绍给读者。

《电磁兼容(EMC)工程技术丛书》包括下列各分册:《电磁兼容(EMC)设计与测试之电脑及其外围产品》、《电磁兼容(EMC)设计与测试之移动通信产品》、《电磁兼容(EMC)设计与测试之汽车电子产品》、《电磁兼容(EMC)设计与测试之照明灯具设备》、《电磁兼容(EMC)设计与测试之信息技术》、《电磁兼容(EMC)设计与测试之电视电声产品》、《电磁兼容(EMC)设计与测试之家用电器》等。

《电磁兼容(EMC)工程技术丛书》具有以下特色:第一,以公众常用的电子电器产品为主、按照产品分类各自成册,涉及面广、类别全面、与相关标准对口明确,便于读者选购。第二,各分册根据各自产品的特点介绍其对应的电磁兼容基础理论、检测标准、测量过程、设计方法、整改对策等相关知识,以便按标准的要求将测量结果直接用于指导设计与整改。这种结构的电磁兼容书籍当前并不多见。第三,尽量抛开深奥的理论和复杂的公式推导,采用浅显易懂的语言、深入浅出的方式、图文并茂的编排,伴有大量的现场照片和实例,使读者在轻松愉快的阅读中了解和学习电磁兼容的相关知识。

相信本丛书的出版与发行,将使普通的读者对电磁兼容的概念、测量和设计有一个初步的了解和认识,也将为正在电磁兼容领域工作的读者进一步深入研究电磁兼容技术奠定基础,从而为推动我国的电磁兼容检测和设计技术的发展贡献一份力量。

张林昌

前言

<<<<< PREFACE

本书是《电磁兼容(EMC)工程技术丛书》的《电磁兼容(EMC)设计与测试之电脑及其外围产品》分册,主要对电脑及与电脑有关联的设备的电磁兼容基础理论、检测标准、测量过程、设计方法、整改对策等相关知识做一个全面介绍。

本书在“电磁兼容基础篇”首先对电磁兼容的概念、研究领域、电磁干扰的危害等做一个简要介绍,告诉大家什么是电磁兼容,电磁兼容做些什么事情,为什么要实施电磁兼容措施等;接着分别介绍了进行电脑及其外围产品电磁兼容测量要用到哪些测量仪器设备和测量场地;最后介绍了电脑及其外围产品电磁兼容测量原理及测量方法。

本书在“电磁兼容测量篇”首先介绍了电磁兼容标准化的相关知识及国内、国际电磁兼容标准发展情况,并对电脑及其外围产品的电磁兼容检测国家标准及其与国际标准的关系进行了详细介绍;在此基础上,介绍了电脑及其外围产品的电磁骚扰及电磁抗扰度的测量,并对测量原理、测量设备、试验布置、试验方法及结果评价等内容进行了详细介绍。

本书在“电磁兼容设计与对策篇”就电脑及其外围产品容易出现电磁兼容问题的PCB设计、射频辐射发射设计、静电防护设计、浪涌(雷击)防护设计等方面分别进行了介绍。介绍的内容包括各自产生问题的原因及具有针对性的解决方法,并通过大量的实例来讲解电磁兼容设计和整改对策过程。

本书在陈立辉副所长和杨林主任及刘群兴副主任的精心组织和安排下,由朱文立负责全书的整体策划、设计和协调;陈燕负责全书统稿和审核;参与人员根据各自专长分工协作,共同编写完成。参加本书编写的还有陈辉、肖猛、郭远东、余海涛、李雪玲、李铁华、黎俊勇、张军马、宋俊。本书是在这些作者的共同努力下完成的,没有大家的通力合作就没有此书。作为本书的主要策划人,在此对各位作者付出的辛勤劳动表示衷心的感谢!

本书在编写过程中得到了电子工业出版社张榕女士及其同事的大力支持、指导和帮助,在此表示衷心的感谢。由于编者水平有限,不当之处,欢迎批评指正。

为了成书的技术连贯性和完整性，本书在编著过程中也吸纳了部分电磁兼容专家的技术论文和成果，在此对这些文章的作者表示衷心感谢！

本书使用了部分从网络获得的图片，部分图片几经转载，由于检索手段有限，无法获取并列原始出处，在此一并对原作者付出的劳动表示深深的感谢！

编 者

目录

<<<<< CONTENTS

第一篇 电磁兼容基础篇

| | |
|-----------------------------------|------|
| 第 1 章 电磁兼容基础知识 | (3) |
| 1.1 电磁兼容的定义及研究领域 | (3) |
| 1.1.1 电磁兼容的定义 | (3) |
| 1.1.2 电磁兼容的研究领域 | (6) |
| 1.2 电磁干扰的危害 | (10) |
| 1.2.1 强电磁场对人类健康的危害 | (10) |
| 1.2.2 弱电磁场可能导致的危害 | (11) |
| 1.3 电磁兼容测试常用的单位 | (12) |
| 1.3.1 功率 | (13) |
| 1.3.2 电压 | (14) |
| 1.3.3 电流 | (15) |
| 1.3.4 磁场强度与电场强度 | (15) |
| 1.3.5 功率密度 | (17) |
| 第 2 章 电脑及其外围产品电磁兼容测试场地及测量设备 | (19) |
| 2.1 电脑及其外围产品电磁兼容测试场地 | (19) |
| 2.1.1 开阔试验场 | (19) |
| 2.1.2 电波暗室 | (21) |
| 2.1.3 屏蔽室 | (30) |
| 2.2 电脑及其外围产品电磁骚扰测试设备 | (32) |
| 2.2.1 测量接收机 | (32) |
| 2.2.2 频谱分析仪 | (33) |
| 2.2.3 人工电源网络 | (34) |
| 2.2.4 阻抗稳定网络 | (37) |
| 2.2.5 接收天线 | (39) |
| 2.2.6 预选放大器、衰减器和脉冲限幅器 | (42) |
| 2.2.7 电流探头 | (44) |
| 2.2.8 容性电压探头 | (46) |



| | | |
|------------|---------------------------|-------------|
| 2.2.9 | 谐波电流、电压波动闪烁测量系统 | (46) |
| 2.3 | 电脑及其外围产品电磁抗扰度测试设备 | (49) |
| 2.3.1 | 静电放电发生器 | (49) |
| 2.3.2 | 信号发生器 | (51) |
| 2.3.3 | 功率放大器 | (52) |
| 2.3.4 | 定向耦合器 | (54) |
| 2.3.5 | 功率计 | (55) |
| 2.3.6 | 发射天线 | (56) |
| 2.3.7 | 场强测量仪 | (56) |
| 2.3.8 | 电快速瞬变脉冲群发生器及耦合/去耦合装置 | (58) |
| 2.3.9 | 组合波发生器及耦合/去耦合装置 | (60) |
| 2.3.10 | 用于传导骚扰抗扰度测量的耦合/去耦合装置 | (64) |
| 2.3.11 | 电压暂降、短时中断和电压变化试验信号发生器 | (67) |
| 2.3.12 | 工频磁场试验发生器及感应线圈 | (69) |
| 第3章 | 电脑及其外围产品电磁兼容测量基本原理 | (72) |
| 3.1 | 电脑及其外围产品电磁骚扰测量基本原理 | (72) |
| 3.1.1 | 骚扰限值的含义 | (72) |
| 3.1.2 | 被测样品 (EUT) 的工作状态 | (73) |
| 3.1.3 | 被测样品 (EUT) 的基本配置要求 | (76) |
| 3.1.4 | 传导骚扰电压测量 | (79) |
| 3.1.5 | 辐射骚扰场强测量 | (83) |
| 3.2 | 电脑及其外围产品电磁抗扰度测量的基本原理 | (86) |
| 3.2.1 | 性能下降客观评价方法 | (88) |
| 3.2.2 | 性能降低主观评价方法 | (88) |
| 3.2.3 | 限值测量法 | (89) |
| 3.3 | 抗扰度性能降低分类及试验结果判别 | (90) |

第二篇 电磁兼容测量篇

| | | |
|------------|--------------|-------------|
| 第4章 | 标准介绍 | (95) |
| 4.1 | 电磁兼容标准化组织 | (95) |
| 4.1.1 | EMC 国际标准化组织 | (95) |
| 4.1.2 | 中国 EMC 标准化组织 | (96) |
| 4.2 | 国际、国内电磁兼容标准 | (98) |
| 4.2.1 | 国际电磁兼容标准 | (99) |
| 4.2.2 | 电磁兼容国家标准 | (104) |





| | | |
|--------------|-----------------------------------|--------------|
| 4.2.3 | 欧盟 EMC 指令 | (107) |
| 4.3 | 电脑及其外围产品国际、国内标准介绍 | (108) |
| 4.3.1 | 电脑及其外围产品无线电骚扰标准 | (108) |
| 4.3.2 | 电脑及其外围产品无线电抗扰度标准 | (110) |
| 4.4 | 电脑及其外围产品国际标准介绍 | (110) |
| 4.4.1 | 电脑及其外围产品无线电骚扰标准 | (110) |
| 4.4.2 | 电脑及其外围产品无线电抗扰度标准 | (110) |
| 4.5 | 电脑及其外围产品国内外标准的关系和差异 | (111) |
| 4.5.1 | 国内标准与国际标准的关系 | (111) |
| 4.5.2 | GB 9254—2008 与国内标准的关系 | (111) |
| 4.5.3 | 国内标准与国际标准的差异 | (112) |
| 第 5 章 | 电脑及其外围产品骚扰测量 | (114) |
| 5.1 | 概述 | (114) |
| 5.1.1 | 电脑及其外围产品介绍 | (116) |
| 5.1.2 | 骚扰测量 EUT 工作状态的选择 | (118) |
| 5.1.3 | EUT 配置 | (120) |
| 5.1.4 | 无线电骚扰限值 | (126) |
| 5.2 | 电脑及其外围产品电源端传导骚扰电压 | (129) |
| 5.2.1 | 限值应用 | (129) |
| 5.2.2 | 试验设备 | (130) |
| 5.2.3 | 试验布置 | (131) |
| 5.2.4 | 试验方法 | (136) |
| 5.2.5 | 测试结果表达 | (137) |
| 5.3 | 电脑及其外围产品电信端传导骚扰 | (138) |
| 5.3.1 | 限值应用 | (138) |
| 5.3.2 | 试验设备 | (139) |
| 5.3.3 | 试验布置 | (139) |
| 5.3.4 | 试验方法 | (140) |
| 5.3.5 | 测试结果表达 | (142) |
| 5.4 | 电脑及其外围产品辐射骚扰场强 (30~1000MHz) | (142) |
| 5.4.1 | 限值应用 | (142) |
| 5.4.2 | 试验设备 | (143) |
| 5.4.3 | 试验布置 | (145) |
| 5.4.4 | 试验方法 | (145) |
| 5.4.5 | 测试结果表达 | (146) |



| | | |
|--------------|--------------------------|--------------|
| 5.5 | 电脑及其外围产品辐射骚扰场强 (1GHz 以上) | (147) |
| 5.5.1 | 限值应用 | (148) |
| 5.5.2 | 试验设备 | (149) |
| 5.5.3 | 试验布置 | (150) |
| 5.5.4 | 试验方法 | (150) |
| 5.5.5 | 测试结果表达 | (150) |
| 第 6 章 | 电脑及其外围产品抗扰度测量 | (151) |
| 6.1 | 概述 | (151) |
| 6.1.1 | 测试基本原理 | (152) |
| 6.1.2 | 电磁危害和抗扰度的关系 | (153) |
| 6.1.3 | 一般测量方法 | (154) |
| 6.1.4 | 性能降低评价方法 | (155) |
| 6.2 | 电脑及其外围产品传导抗扰度 | (157) |
| 6.2.1 | 试验原理 | (157) |
| 6.2.2 | 性能判据 | (158) |
| 6.2.3 | 项目适用性 | (158) |
| 6.2.4 | 试验设备 | (159) |
| 6.2.5 | 试验方法 | (159) |
| 6.2.6 | 试验布置 | (160) |
| 6.3 | 电脑及其外围产品辐射抗扰度 | (162) |
| 6.3.1 | 试验原理 | (162) |
| 6.3.2 | 性能判据 | (163) |
| 6.3.3 | 项目适用性 | (163) |
| 6.3.4 | 试验设备 | (163) |
| 6.3.5 | 试验方法 | (164) |
| 6.3.6 | 试验布置 | (165) |
| 6.4 | 电脑及其外围产品静电放电抗扰度 | (166) |
| 6.4.1 | 试验原理 | (166) |
| 6.4.2 | 性能判据 | (167) |
| 6.4.3 | 项目适用性 | (167) |
| 6.4.4 | 试验设备 | (168) |
| 6.4.5 | 试验方法 | (168) |
| 6.4.6 | 试验布置 | (169) |
| 6.5 | 电脑及其外围产品电快速脉冲群抗扰度 | (170) |
| 6.5.1 | 试验原理 | (170) |



| | | |
|-------|----------------------|-------|
| 6.5.2 | 性能判据 | (170) |
| 6.5.3 | 项目适用性 | (171) |
| 6.5.4 | 试验设备 | (171) |
| 6.5.5 | 试验方法 | (171) |
| 6.5.6 | 试验布置 | (172) |
| 6.6 | 电脑及其外围产品浪涌(雷击)抗扰度 | (173) |
| 6.6.1 | 试验原理 | (173) |
| 6.6.2 | 性能判据 | (174) |
| 6.6.3 | 项目适用性 | (175) |
| 6.6.4 | 试验设备 | (175) |
| 6.6.5 | 试验方法 | (175) |
| 6.6.6 | 试验布置 | (177) |
| 6.7 | 电脑及其外围产品电压暂降、短时中断抗扰度 | (178) |
| 6.7.1 | 试验原理 | (178) |
| 6.7.2 | 性能判据 | (179) |
| 6.7.3 | 项目适用性 | (180) |
| 6.7.4 | 试验设备 | (180) |
| 6.7.5 | 试验方法 | (181) |
| 6.7.6 | 试验布置 | (182) |
| 6.8 | 电脑及其外围产品工频磁场抗扰度 | (182) |
| 6.8.1 | 试验原理 | (182) |
| 6.8.2 | 性能判据 | (183) |
| 6.8.3 | 项目适用性 | (183) |
| 6.8.4 | 试验设备 | (183) |
| 6.8.5 | 试验方法 | (184) |
| 6.8.6 | 试验布置 | (184) |

第三篇 电磁兼容设计与对策篇

| | | |
|-------|-----------------------------|-------|
| 第7章 | 电脑及其外围产品的PCB设计要点 | (189) |
| 7.1 | PCB设计对电脑及其外围产品EMC性能的重要性 | (189) |
| 7.1.1 | 共模与差模在电脑及其外围产品中的体现 | (190) |
| 7.1.2 | 电脑及其外围产品中共模干扰信号的传输路径 | (191) |
| 7.1.3 | 电脑及其外围产品的磁通量最小化 | (192) |
| 7.1.4 | 镜像平面在电脑及其外围产品PCB设计中的重要性 | (193) |
| 7.1.5 | 多层PCB为改善电脑及其外围产品的EMC性能带来的好处 | (194) |



| | | |
|--------------|-------------------------|--------------|
| 7.2 | 电脑及其外围产品的 PCB 布局 | (194) |
| 7.2.1 | 不同功能模块之间的分割 | (194) |
| 7.2.2 | 电脑及其外围产品的特殊器件和敏感电路的布局 | (195) |
| 7.2.3 | 电脑及其外围产品主电路功能模块的布局 | (197) |
| 7.2.4 | 电脑及其外围产品 I/O 口以及互连端口的布局 | (198) |
| 7.2.5 | 电脑及其外围产品地平面的规划 | (199) |
| 7.2.6 | 电脑及其外围产品电源平面的规划 | (201) |
| 7.3 | 电脑及其外围产品的 PCB 布线 | (202) |
| 7.3.1 | 电脑及其外围产品地线的敷设 | (202) |
| 7.3.2 | 电脑及其外围产品电源线的敷设 | (203) |
| 7.3.3 | 电脑及其外围产品信号线的敷设 | (203) |
| 7.3.4 | 串扰现象对电脑及其外围产品的影响 | (205) |
| 第 8 章 | 电脑及其外围产品的射频辐射发射 | (206) |
| 8.1 | 电脑及其外围产品的辐射从哪里来 | (206) |
| 8.1.1 | 电磁兼容三要素 | (206) |
| 8.1.2 | 电脑及其外围产品内的辐射骚扰源 | (207) |
| 8.1.3 | 电脑及其外围产品中的窄带与宽带 | (208) |
| 8.1.4 | 案例: 交互式数字平台的辐射干扰源分析 | (210) |
| 8.2 | 电脑及其外围产品的辐射发射机理 | (211) |
| 8.2.1 | 寄生参数对电脑及其外围产品 EMC 性能的影响 | (211) |
| 8.2.2 | 电脑及其外围产品电磁干扰传输路径的阻抗分析 | (212) |
| 8.2.3 | 电脑及其外围产品中模干扰信号的传输路径 | (213) |
| 8.2.4 | 电脑及其外围产品中常见的发射天线模型 | (213) |
| 8.2.5 | 三要素角度看电脑及其外围产品的 EMC 问题 | (215) |
| 第 9 章 | 电脑及其外围产品的静电防护 | (217) |
| 9.1 | 电脑及其外围产品静电放电的发生 | (217) |
| 9.1.1 | 静电电荷的产生和累积 | (217) |
| 9.1.2 | 电脑及其外围产品静电放电电荷的泄放 | (218) |
| 9.1.3 | 静电放电的频谱 | (219) |
| 9.1.4 | 静电放电影响电脑及其外围产品工作的干扰模式 | (220) |
| 9.2 | 电脑及其外围产品的静电放电防护 | (220) |
| 9.2.1 | 在电脑及其外围产品中设置低阻抗路径 | (220) |
| 9.2.2 | 在电脑及其外围产品中避开敏感电路 | (221) |
| 9.2.3 | 在电脑及其外围产品中采用绝缘材料 | (222) |
| 9.2.4 | 在电脑及其外围产品中加装防护元件 | (223) |



| | |
|-----------------------------------|-------|
| 第 10 章 电脑及其外围产品的浪涌（雷击）防护 | (226) |
| 10.1 电脑及其外围产品浪涌（雷击）的发生 | (226) |
| 10.1.1 浪涌（雷击）产生的原因 | (226) |
| 10.1.2 浪涌（雷击）带来的危害 | (226) |
| 10.1.3 电脑及其外围产品防护浪涌（雷击）的特殊性 | (227) |
| 10.2 电脑及其外围产品浪涌（雷击）防护 | (227) |
| 10.2.1 常见的防护器件 | (227) |
| 10.2.2 大能量脉冲的防护思路 | (229) |
| 10.2.3 电脑及其外围产品中使用的防护器件选型 | (230) |
| 10.2.4 电脑及其外围产品的防护电路设计 | (234) |
| 参考文献 | (235) |



第一篇

电磁兼容基础篇