

# OrCAD

# 电路原理图

## 设计入门与提高

魏雄 王仁波 黄鑫 编著



西安电子科技大学出版社  
XIDIAN UNIVERSITY PRESS

# OrCAD 电路原理图设计 入门与提高

魏 雄 王仁波 黄 鑫 编著

西安电子科技大学出版社

2009

## 内 容 简 介

OrCAD 在绘制电路原理图方面出类拔萃, 可以与 Allegro 和 PADS Layout 这两个 PCB 设计软件配合使用。本书首先介绍了绘制电路原理图的基本知识, 接着用一个简单的例子把读者引入门, 然后遵循“创建元件→绘制原理图→高级应用技巧→后续处理”这样一条循序渐进的思路, 介绍了各种窗口的界面、基本操作、参数设置和应用技巧, 最后讲解了 OrCAD 原理图与 PADS Layout 印制电路板的接口。书中的设计实例典型实用, 对读者有较高的参考价值。

本书既可作为高等院校电子、电气、通信、计算机等专业和相关专业教材, 也可作为电子工程技术人员的学习参考书。

★ 本书配有电子教案, 需要者可登录出版社网站, 免费下载。

### 图书在版编目(CIP)数据

OrCAD 电路原理图设计入门与提高 / 魏雄, 王仁波, 黄鑫编著. —西安: 西安电子科技大学出版社, 2009.7  
ISBN 978-7-5606-2289-7

I. O… II. ①魏… ②王… ③黄… III. 电子电路—电路设计: 计算机辅助设计—应用软件, OrCAD  
IV. TN702

中国版本图书馆 CIP 数据核字(2009)第 097242 号

策 划 陈 婷

责任编辑 雷鸿俊 陈 婷

出版发行 西安电子科技大学出版社(西安市太白南路 2 号)

电 话 (029)88242885 88201467 邮 编 710071

网 址 www.xduph.com 电子邮箱 xdupfb001@163.com

经 销 新华书店

印刷单位 陕西天意印务有限责任公司

版 次 2009 年 7 月第 1 版 2009 年 7 月第 1 次印刷

开 本 787 毫米×1092 毫米 1/16 印 张 13.5

字 数 316 千字

印 数 1~4000 册

定 价 26.00 元(含光盘)

ISBN 978-7-5606-2289-7/TN·0522

**XDUP 2581001-1**

\*\*\*如有印装问题可调换\*\*\*

本社图书封面为激光防伪覆膜, 谨防盗版。

# 前 言

随着计算机应用技术的普及和飞速发展，计算机辅助设计极大地提高了电子线路的设计质量和效率，各种优秀的电子线路 CAD 软件如雨后春笋般不断涌现，OrCAD 就是其中的一朵奇葩。

OrCAD 的窗口界面和基本操作与 Microsoft Windows 操作系统兼容，易学好用。OrCAD 在设计电路原理图方面的一些功能其他 CAD 软件所不具备的，比如，用户可以在原理图中选取一个元件并对它进行现场编辑，可以只更新它，也可以更新与此相关的所有元件。结合 Microsoft 公司的办公软件 Excel、写字板、记事本等，更使得 OrCAD 具有强大的原理图后续处理功能(重新编号、生成材料清单、修改元件属性等)，这也是其他 CAD 软件望尘莫及的。OrCAD 软件的兼容性非常好，它能生成 40 多种网络表文件，支持所有公用程序和 PCB Layout 工具，包括 Allegro、EPIF、INF、VHDL、Verilog、PSpice、SPICE、PADS、PCAD、Protel、Tango 等。

OrCAD 在绘制电路原理图方面出类拔萃，但目前市场上有关的书籍绝大部分都介绍的是 OrCAD 仿真。在 OrCAD 的应用中，用于仿真的原理图的设计方法与用于制作 PCB 的原理图的设计方法是完全不一样的，采用本书介绍的方法和技巧设计的电路原理图，只能用于制作 PCB，不能用于仿真。

本书按照绘制原理图的特点循序渐进地安排各章节的内容，主要包括：设计电路原理图的基本知识，文件管理和系统窗口界面，创建元件库、元件和符号，原理图设计窗口的界面和参数设置，设计原理图的基本操作，设计原理图的高级应用技巧，设计原理图的后续处理，OrCAD 原理图与 PADS Layout 印制电路板的接口。

本书由魏雄、王仁波、黄鑫编写。吴光文、周焕银、雷伯录、王怀平、胡开明、管小明、冯林、胡文龙、王进宏、葛远香等在校对和提供资料方面给予了支持和帮助，在此一并表示衷心的感谢！

为了方便阅读，我们采用下面的图标：



**专家提醒：**用于介绍使用经验和心得，或者提醒读者应该注意的问题。



**设计实例：**用实例示范一组操作步骤。

感谢您选用本书，也请您把对本书的宝贵意见和建议告诉作者。

E-mail: weixiong2001@163.com

QQ: 263651038

魏 雄

2009 年 4 月

# 目 录

第 1 章 设计电路原理图的基本知识 .....	1
1.1 电子线路 CAD 技术 .....	1
1.2 常用的 CAD 软件 .....	1
1.3 电路原理图的基本组成要素和设计的基本过程 .....	3
第 2 章 设计一个简单的电路原理图 .....	5
2.1 创建项目管理文件 .....	5
2.2 添加元件库到【Place Part】对话框中 .....	7
2.3 放置元件、电源符号和地符号 .....	9
2.4 绘制电连线 .....	14
第 3 章 OrCAD Capture 的窗口界面和文件管理 .....	15
3.1 打开 OrCAD 设计文件 .....	15
3.2 OrCAD Capture 的窗口及相互间的切换 .....	16
3.3 OrCAD Capture 的文件类型 .....	18
3.4 项目管理窗口及相关的操作 .....	19
3.5 常用的库文件和元件 .....	21
3.5.1 Discrete.olb(混合元件库) .....	22
3.5.2 Connector.olb(接插件元件库) .....	23
3.5.3 Transistor.olb(晶体管元件库) .....	24
3.5.4 CAPSYM.olb(符号元件库) .....	25
3.5.5 Design Cache(设计缓存元件库) .....	26
第 4 章 创建元件库、元件、中文标题栏和符号 .....	27
4.1 创建自己的元件库 .....	27
4.2 单一元件和复合元件 .....	29
4.3 进入元件设计窗口 .....	30
4.4 元件设计窗口的基本操作 .....	31
4.5 元件设计窗口的系统参数设置 .....	33
4.6 创建元件的基本操作 .....	34
4.6.1 绘制元件的形状 .....	34
4.6.2 放置元件的引脚 .....	37
4.6.3 隐藏和显示元件及引脚的相关属性 .....	40

4.6.4 更改元件名称和编号首字母.....	41
4.7 创建一个单一元件.....	42
4.8 创建一个复合元件.....	46
4.9 用电子表格创建元件以及大元件的分割.....	53
4.10 创建中文标题栏.....	55
4.11 创建自己的电源符号.....	59
<b>第 5 章 原理图设计窗口的界面和参数设置.....</b>	<b>63</b>
5.1 创建新的项目管理文件或设计文件.....	63
5.2 进入原理图设计窗口.....	65
5.3 绘图工具栏.....	65
5.4 主工具栏.....	65
5.5 菜单系统.....	66
5.6 设置模板参数.....	74
5.6.1 设置标题栏(Title Block).....	74
5.6.2 设置页面尺寸(Page Size).....	75
5.6.3 设置栅格参数(Grid Reference).....	76
5.7 Preferences 参数设置.....	77
5.7.1 设置原理图设计窗口的栅格显示形式.....	77
5.7.2 杂项的设置.....	78
5.8 改变当前电路图纸的尺寸.....	78
<b>第 6 章 设计原理图的基本操作.....</b>	<b>80</b>
6.1 视图控制.....	81
6.1.1 视图的放大与缩小.....	81
6.1.2 用户所选区域的放大.....	82
6.1.3 不改变视图大小的情况下移动视图.....	82
6.1.4 显示整张电路图纸和刷新画面.....	82
6.1.5 窗口切换和工具栏的开关控制.....	83
6.2 【Place Part】对话框中元件库的添加与移走.....	83
6.3 在元件库中查找元件.....	84
6.4 放置元件、电源符号和地符号.....	86
6.5 选中对象.....	88
6.5.1 逐个选中对象.....	88
6.5.2 用鼠标框选一组对象.....	89
6.5.3 用 Selection Filter 筛选对象.....	90
6.6 移动、旋转与镜像翻转元件.....	90
6.7 复制、剪切、删除和粘贴元件.....	92
6.8 绘制电连线.....	92

6.9	绘制总线和总线分支.....	93
6.10	放置页连接符号.....	94
6.11	放置网络标号.....	96
6.12	放置不连接符号.....	98
6.13	放置线路节点.....	99
6.14	放置文字标注.....	100
6.15	修改元件属性.....	101
6.16	绘制无电气性能的图形.....	103
6.16.1	绘制直线和折线.....	103
6.16.2	绘制矩形.....	105
6.16.3	绘制圆、椭圆和圆弧.....	106
6.16.4	在 OrCAD 原理图中导入位图.....	107
<b>第 7 章</b>	<b>设计原理图的高级应用技巧.....</b>	<b>110</b>
7.1	栅格的控制.....	110
7.2	创建阶层模块电路图.....	113
7.2.1	OrCAD Capture 电路原理图的三种结构.....	113
7.2.2	阶层模块电路图的设计.....	115
7.2.3	阶层模块与它对应的原理图之间的切换.....	122
7.2.4	阶层模块与它对应的原理图之间的自动更新.....	122
7.3	现场修改元件的形式.....	123
7.4	再次调用元件库里修改过的元件.....	126
7.5	复合元件的调用.....	132
7.6	把原理图中的所有元件存入其他的元件库中.....	134
7.7	查找对象.....	135
7.8	批量修改元件的属性.....	138
7.8.1	使用 Property Editor 窗口修改元件属性.....	138
7.8.2	使用 Browse 窗口修改元件属性.....	144
7.8.3	使用导出再导入的方法修改元件属性.....	147
7.9	电路图纸的打印.....	151
<b>第 8 章</b>	<b>设计原理图的后续处理.....</b>	<b>154</b>
8.1	Annotating 操作.....	154
8.1.1	【Annotate】对话框.....	155
8.1.2	给元件重新编号.....	158
8.1.3	在页连接符号和阶层端口旁边标注页码.....	161
8.2	设计规则检查.....	163
8.2.1	设计规则检查的设置.....	163
8.2.2	电气规则检查的设置.....	165

8.2.3	设计规则检查的操作步骤.....	166
8.2.4	根据 DRC 结果修正错误.....	166
8.2.5	利用 Browse Part 对话框检查元件.....	168
8.3	生成网络表.....	169
8.4	生成元件参考报表.....	171
8.5	生成材料清单.....	173
8.5.1	【Bill of Materials】对话框.....	173
8.5.2	定制用户的材料清单.....	176
8.5.3	一种格式灵活的材料清单生成方法.....	180
<b>第 9 章</b>	<b>OrCAD 原理图与 PADS Layout 印制电路板的接口.....</b>	<b>182</b>
9.1	OrCAD Capture 设计的电路原理图.....	182
9.2	生成电路原理图的网络表.....	187
9.3	在 PADS Layout 中导入网络表.....	189
9.4	一个简单明了的实例.....	196
9.5	将元件的 Value 显示在 PCB 设计窗口.....	201
<b>附录</b>	<b>原理图设计窗口和元件设计窗口的快捷键.....</b>	<b>206</b>
<b>参考文献</b>	<b>.....</b>	<b>208</b>



# 第1章 设计电路原理图的基本知识

## 主要内容

- ★ 电子线路 CAD 技术
- ★ 常用的 CAD 软件
- ★ 电路原理图的基本组成和设计的基本过程

了解各种 CAD 软件的优劣,就能选择最好的 CAD 软件设计电路原理图,提高工作效率,此所谓“工欲善其事,必先利其器”。CAD 软件各不相同,但是它们设计电路原理图的基本过程都是一样的,知道这一点,就能很快学会使用任何 CAD 软件设计电路原理图。

## 1.1 电子线路 CAD 技术

CAD 是 Computer Aided Design(计算机辅助设计)的简称,电子线路 CAD 也就是电子线路的计算机辅助设计。电子线路 CAD 的基本含义是指利用计算机帮助工程设计人员完成电子线路的设计过程,包括电路原理图的设计、电子线路的仿真、印制电路板的设计等。

CAD 最早的含义是计算机辅助绘图,随着计算机技术的不断发展,CAD 的含义发展为计算机辅助设计。随着计算机在产品开发中的应用程度越来越高,目前的电子设计自动化(Electronic Design Automation, EDA)逐渐包含了电子线路 CAD 的含义。有些书籍也把电子线路 CAD 理解为计算机在电路原理图的设计、电子线路的仿真、印制电路板的设计等中的应用,把 EDA 理解为计算机在集成电路设计、FPGA 和 CPLD 等中的应用,本书采纳这种含义。

## 1.2 常用的 CAD 软件

国内流行的电子线路 CAD 软件很多,各有其优劣。

最初国内很多小企业和工程师使用 Protel 软件,我国高校也长期以 Protel 作为授课的主要内容,以至国外很多其他更优秀的电子线路 CAD 软件只在国内一些有实力的大型专业公司使用。实际上,由于设计上的瓶颈,Protel 无法突破自身的局限性,比如不兼容 Microsoft Windows 基本操作、生成的设计文件庞大、用户界面不符合 Microsoft Windows 标准、设计原理图和布版功能比较差等。Protel 99SE、Protel 2004 和 Protel DXP 都没有彻底改变这些缺陷。

相比之下,OrCAD 与 PADS 的操作和界面都符合 Microsoft Windows 标准,操作简单,功能强大,易学好用。

PADS 目前的最高版本是 PADS 2007,主要功能组件包括:PADS Logic 用于设计电路原理图,与 PADS Layout 一起使用;PADS Layout 是设计印制电路板的专用工具;HyperLynx 提供信号完整性仿真和 EMI 分析;PADS Router 是设计印制电路板的自动布线工具;CAM350 可以用来输出生产文件。PADS 在设计印制电路板方面功能强大,也就是说 PADS Layout 是 PADS 系统中最成功的模块。

Cadence 公司的 OrCAD 软件系统是 CAD 软件中的佼佼者,其软件系统结构如图 1-1 所示。无论是原理图设计工具、PSpice 仿真工具还是 PCB 设计工具,都是采用国际工业标准,与国际接轨。非常方便快速的原理图设计工具 Capture 和信息管理系统 CIS 使用户避免浪费大量时间在器件的搜索及信息的统计上。

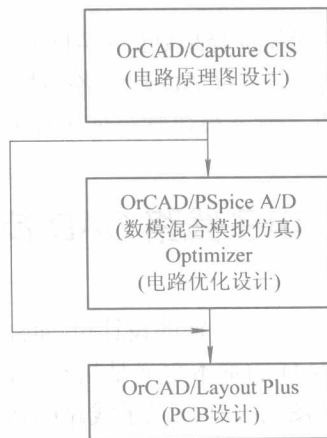


图 1-1 OrCAD 软件系统组成模块

OrCAD 软件系统中的每一部分都是相对独立的模块,可以根据需要单独使用,相互之间又有图 1-1 所示的内在联系,共同构成一个完整的 CAD 系统,由设计项目实施统一管理。用户不必花过多的时间考虑各个软件间的调用、设计数据格式和交换方式,可以将主要精力放在电子线路设计本身。

OrCAD 在设计电路原理图方面功能强大、界面友好。考虑到在工程实践中,很少用到仿真,更多的是将设计的电路原理图用于设计印制电路板,所以本书中的各个电路原理图只能用于设计印制电路板,不能用于仿真,这是本书与目前市场上其他有关 OrCAD 书籍的主要区别。目的不同,设计原理图的要求和方法也就不相同。

Capture CIS 是 OrCAD 软件中设计电路原理图的模块,它具有如下功能和特点:

(1) 单一化的设计窗口。可以利用 Capture 来连接 OrCAD Layout、Allegro PCB Layout、PADS Layout 或其他 PCB 设计软件,从而完成 PCB 的设计。该模块也整合了 PSpice 与 VHDL 的环境,提供模拟与数字(FPGA Design Flow)前端设计的平台。配合使用 SpecTraQuest, 可以进行高频电路设计。

(2) 兼容 Windows 标准的操作,可以更方便地设计电路原理图,也方便不同设计文档之间的交流。由于 OrCAD Capture 的界面和操作完全符合 Windows 标准,因此可以利用 Windows 标准的剪切、复制、粘贴等操作;也可以利用 Windows 的多重编辑方式来编辑两个以上的电路图,或是从另外的设计文档中将数据复制过来使用。

(3) 与众多的 PCB 设计软件相兼容。Capture 可以支持 40 多种以上 PCB Layout 软件的网络表格式,包含 OrCAD Layout、Allegro、PADS 2000、Mentor Graphics BoardStation、PADS Layout 等等。

(4) 整合了 Cadence 其他系统软件来处理不同的需求。Capture 是 PSpice、OrCAD Layout、Allegro 与 SPECCTRAQuest 的设计前台。利用 Capture,可以同时标示出彼此的关联处(cross-highlighting),也可以直接提供测试的信号源(cross-probing),而且还可以利用“Back Annotate”的功能,将 Layout 编号的变化回馈到 Capture 的电路图中。

OrCAD 各个版本的 Capture CIS 变化不大,本书采用的软件版本是 OrCAD 16.0。

### 1.3 电路原理图的基本组成要素和设计的基本过程

一个电子产品的电路原理图通常设计在一张或几张电路图纸上。电路原理图的基本组成要素有:元件、电连线(包括电连线的节点)、网络标号、电源和地符号、不连接符号、说明文字、标识图形,有些电路图还包括总线和总线分支、阶层模块和阶层端口、页连接符号等。

在图 1-2 中,有一个元件 74LVX4245WM,它的编号是 D22; ED0~ED7 都是网络标号;有一个阶层模块 Page 6,它对应项目管理窗口文件夹 Flash 中所有的原理图;右下角的表格是以图像的形式放置在电路图上的,属于标识图形,没有任何电气性能;有 3 根总线,它们分别是 L\_DD[15:0]、MA[25:0]、MD[31:0]; >>ED0 page(8) 是页连接符号,page(3,10) L\_DD[15:0] □> 是阶层端口。

设计电路原理图的主要工作是创建元件。设计电路原理图的基本过程是,根据元件资料创建元件,将元件保存在元件库里,然后调用元件库里的元件设计电路原理图。本书基本上就是按照这个循序渐进的基本过程来安排各章节内容的,这样便于学习。

设计电路原理图就像我们在总装一辆汽车,汽车的每一个零部件并不是在总装现场生产的,而是从库里面取出来的,我们设计电路原理图时需要的元件,也是事先创建好并存放在库里面,然后从库里面调出来的。原理图设计窗口就像一个汽车总装厂,元件编辑窗口就像一个零部件加工厂,它们的关系如图 1-3 所示。

实际上,不管是 Protel,还是 PADS Logic 或 OrCAD,它们设计电路原理图的基本过程都是一样的,都可以用图 1-3 表示。理解了这个基本过程,初学者就能很快入门。

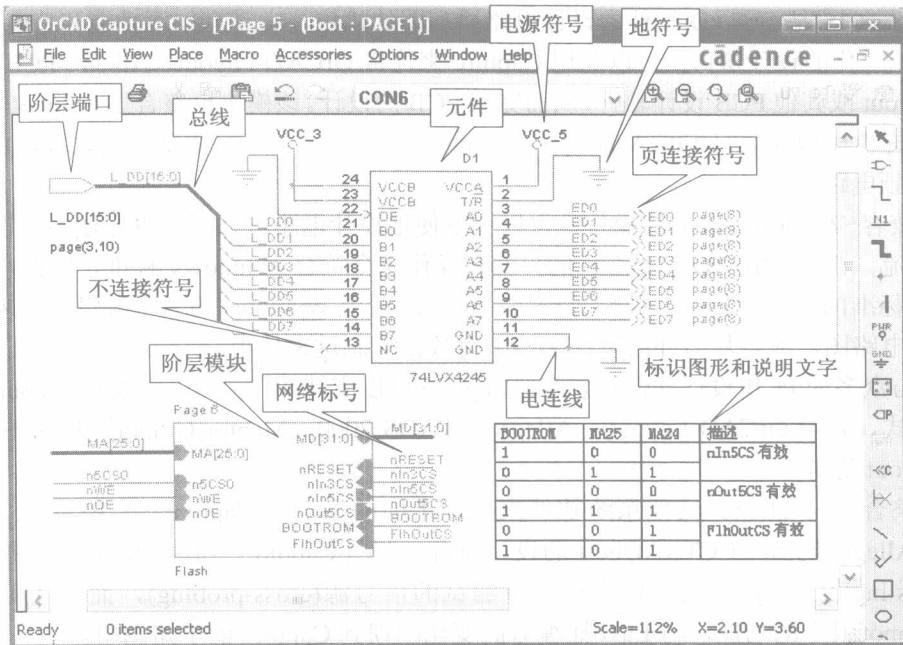


图 1-2 电路原理图的基本组成要素

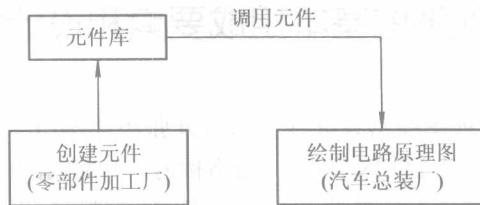


图 1-3 绘制电路原理图示意图

## 第2章 设计一个简单的电路原理图


### 主要内容

- ★ 创建项目管理文件
- ★ 添加元件库到【Place Part】对话框中
- ★ 放置元件、电源符号和地符号
- ★ 绘制电连线

首先设计一个简单的电路原理图，让初学者入门。

本章各节之间的操作步骤都是连续的，请不要割裂开来阅读。

### 2.1 创建项目管理文件

(1) 在 Windows XP 操作系统的桌面上，执行【开始】→【所有程序】→【OrCAD 16.0】→【OrCAD Capture CIS】菜单命令，或者双击桌面上的  按钮，进入 OrCAD Capture 系统。

此后会调出图 2-1 所示的对话框，我们选择“OrCAD Capture CIS”产品模块，同时选中  Use as default 复选项，这样今后我们再次打开该软件时将自动选择该产品模块进入 OrCAD Capture 系统，不会再出现图 2-1 所示的对话框。

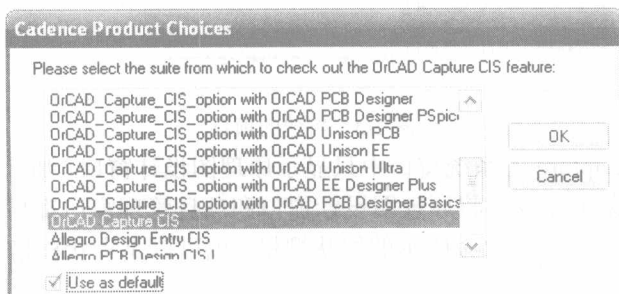


图 2-1 选择 Cadence 的产品模块

(2) 在 OrCAD Capture 系统中执行【File】→【New】→【Project...】菜单命令，调出图 2-2 所示的新建项目对话框。



图 2-2 新建项目对话框

(3) 在新建项目对话框的【Name】编辑栏中输入“Example”，选中“Schematic”单选按钮，单击“Browse”按钮，选择新建项目的存放路径，最后单击“OK”按钮关闭图 2-2 所示的对话框。

关闭图 2-2 所示的对话框后，立即在 OrCAD Capture 的系统窗口中显示 Example 的项目管理窗口和原理图设计窗口，并且原理图设计窗口是当前窗口，名称默认为 PAGE1，如图 2-3 所示。

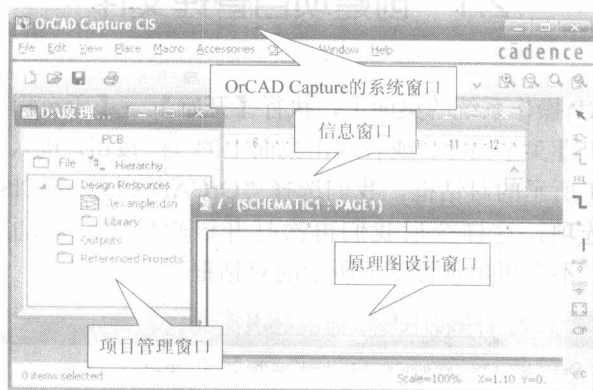


图 2-3 新建的项目


如果在 OrCAD Capture 的系统窗口中只显示原理图设计窗口，那么可以执行【Window】→【Tile Vertically】菜单命令，将原理图设计窗口和项目管理窗口都显示出来。

原理图设计窗口可以是图 2-2 所示的线状栅格，也可以是点状栅格，初学者开始可以不关注这些。

从图 2-3 所示的项目管理窗口中可以看出，设计项目的名称不区分大小写。

## 2.2 添加元件库到【Place Part】对话框中

(4) 在图 2-3 所示的原理图设计窗口中, 单击鼠标左键, 使原理图设计窗口成为当前窗口。

(5) 在输入法为英文输入的情况下按 P 键(在 OrCAD 中都需要在输入法为英文输入的情况下执行快捷键, 下同), 或者执行【Place】→【Part...】菜单命令, 或者单击图 2-3 所示窗口右边的  按钮, 都会调出图 2-4 所示的【Place Part】对话框。

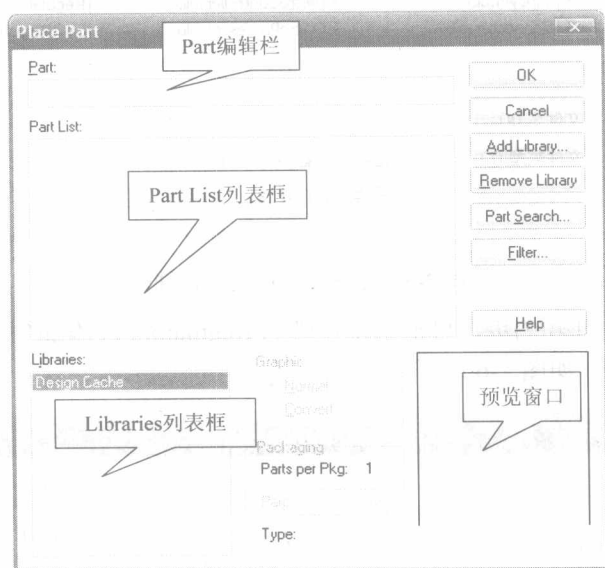


图 2-4 【Place Part】对话框

如果是安装 OrCAD 之后第一次打开 OrCAD Capture, 那么在图 2-4 所示的【Place Part】对话框中, Libraries 列表框中除了 Design Cache(设计缓存)外, 没有显示任何库文件, 所以用户需要添加系统自带的库文件或者用户自己设计的库文件。

(6) 单击【Place Part】对话框的 Add Library... 按钮, 调出【Browse File】对话框。

如果是安装 OrCAD 软件后首次添加元件库到【Place Part】对话框中, 【Browse File】对话框就会如图 2-5 所示, 否则需要定位到 OrCAD 的安装目录下找到图 2-5 所示的那些系统自带的元件库。

图 2-5 所示对话框显示的是系统自带的库文件, 这些库文件一般存放在安装目录下, 比如“C:\OrCAD\OrCAD\_16.0\tools\capture\library”。当然, 也可以将自己设计的库文件添加到当前列表中, 这里只演示如何添加系统自带的库文件到当前列表中。

(7) 在图 2-5 所示对话框中选中 Discrete.olb, 然后单击 打开(O) 按钮, 或者直接如图 2-5 所示对话框中双击 Discrete.olb 文件图标, 都会将 Discrete.olb 添加到【Place Part】对话框的 Libraries 列表框中。

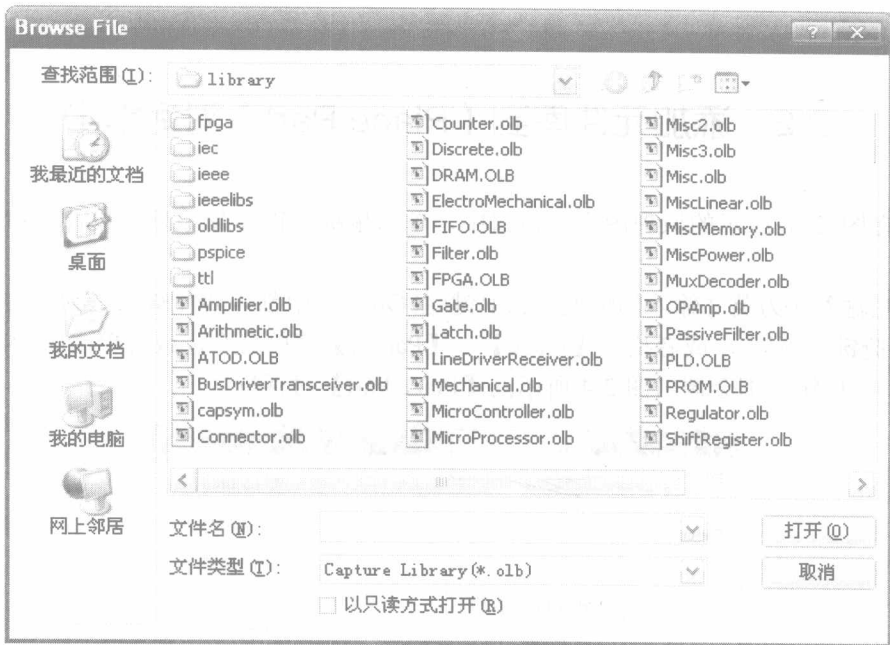


图 2-5 【Browse File】对话框

重复上述第(6)步和第(7)步，再把系统自带的 Regulator.olb 添加到【Place Part】对话框的 Libraries 列表框中，如图 2-6 所示。

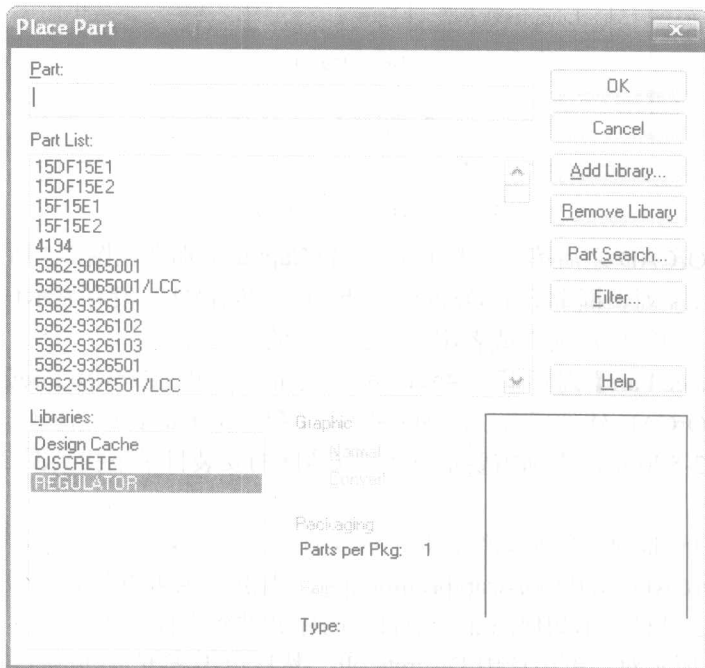


图 2-6 【Place Part】对话框



## 2.3 放置元件、电源符号和地符号

如果已经关闭了图 2-5 所示的【Place Part】对话框，则可以在原理图设计窗口为当前窗口的情况下，执行上述第(5)步，再次调出【Place Part】对话框。

(8) 在图 2-6 所示的【Place Part】对话框中，选中 Libraries 列表框中的 REGULATOR 库文件，然后在 Part 编辑栏中输入“cs-5201-1/DD”，这时【Place Part】对话框的右下方就会预览到元件 cs-5201-1/DD 的形式，如图 2-7 所示。

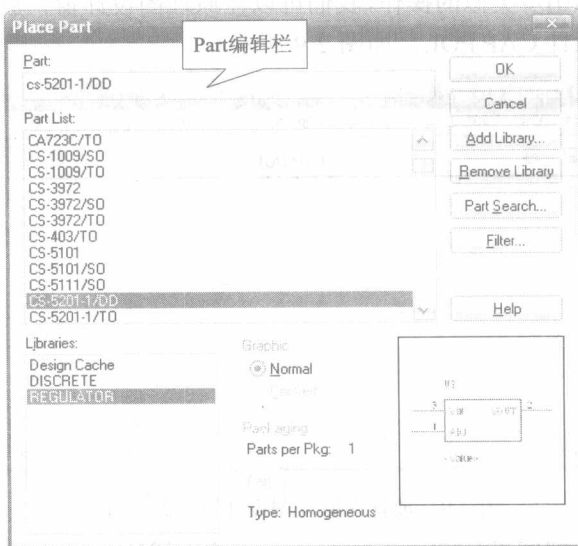


图 2-7 在元件库中选中元件

(9) 单击“OK”按钮，关闭图 2-7 所示的【Place Part】对话框。这时在原理图设计窗口中，元件 cs-5201-1/DD 的虚框就会粘在鼠标上并随着鼠标移动，如图 2-8 所示。

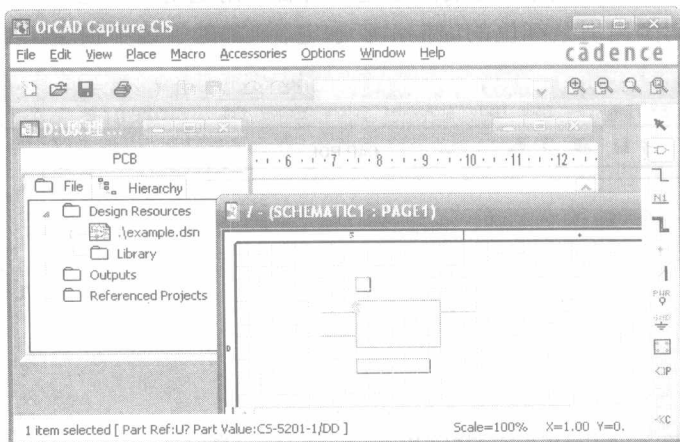


图 2-8 粘在鼠标上的元件虚框