

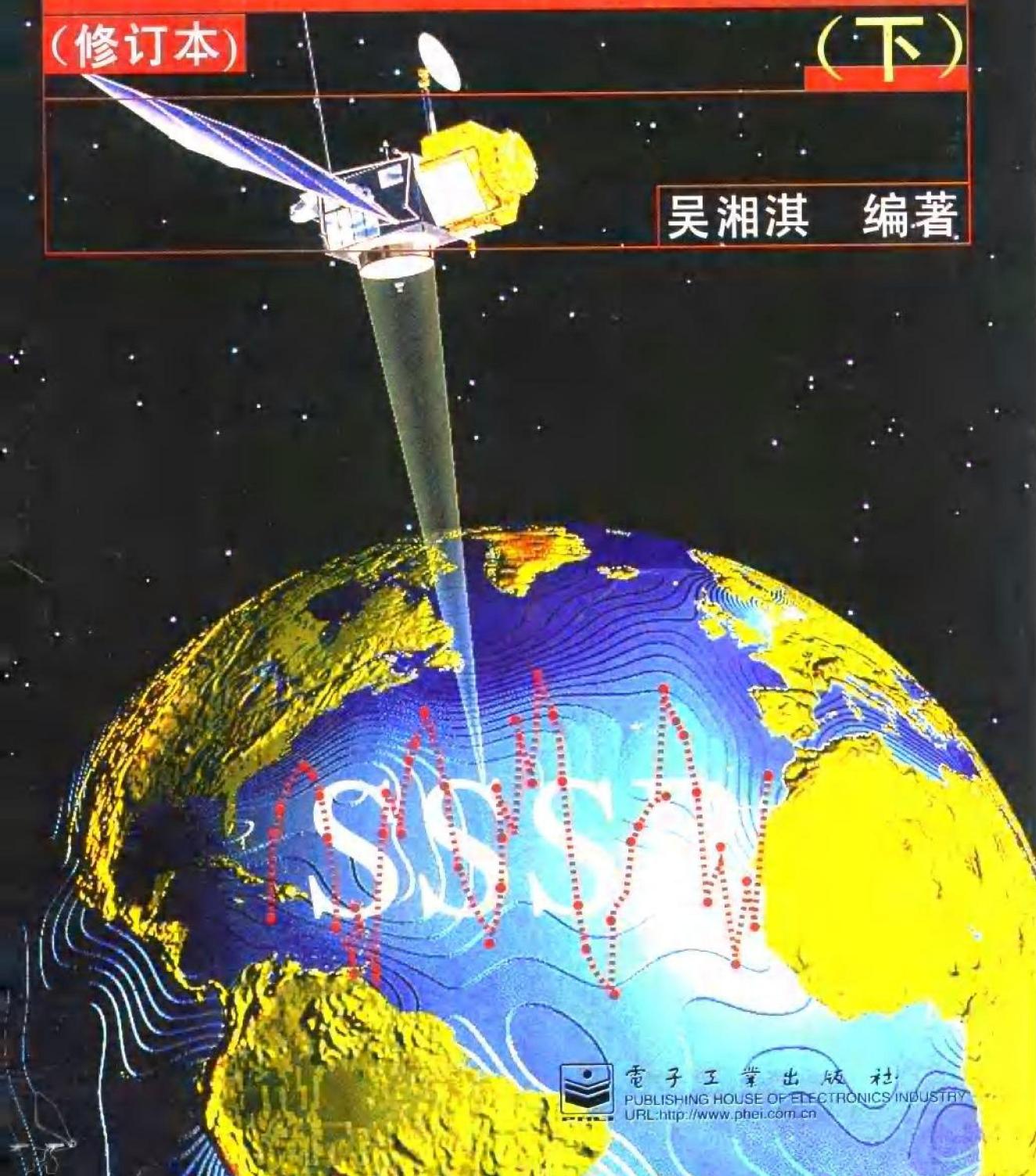
高等学校教材·信息与电子学科类

# 信号、系统与信号处理

(修订本)

(下)

吴湘淇 编著



电子工业出版社  
PUBLISHING HOUSE OF ELECTRONICS INDUSTRY  
URL:<http://www.phei.com.cn>

## 内 容 简 介

本书包括第三篇与第四篇,主要讨论频率选择数字滤波器的设计,数字信号处理系统的硬件实现,功率谱估计与高阶谱估计,系统辨识、解卷积(逆滤波)与自适应信号处理,以及信号时一频分析与小波分析等近代信号分析与处理技术。光盘中存有用 C 语言编写的 20 个计算机程序清单及有关资料,供读者实际应用参考。

本书体系新颖,系统性与实践性强,随着信息学科的迅猛发展,在体现科学性、先进性和思想性方面很有特色,适用于作为大学生教材,研究生教参以及从事信息处理、通信、控制和电子信息学科有关的广大科技人员自学参考。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。

版权所有,翻印必究。

书 名: 信号、系统与信号处理(下) (修订本)

编 著 者: 吴湘淇

责任编辑: 龚兰方

排版制作: 电子工业出版社计算机排版室

印 刷 者: 北京天宇星印刷厂

装 订 者: 河北省涿州桃园装订厂

出版发行: 电子工业出版社 URL:<http://www.phei.com.cn>

北京市海淀区万寿路 173 信箱 邮编 100036

经 销: 各地新华书店

开 本: 787×1092 1/16 印张: 19 字数: 512 千字

版 次: 1996 年 8 月第一版 1999 年 2 月第二次印刷

书 号: ISBN 7-5053-4741-1  
TP·2279

定 价: 36.00 元(含光盘)

凡购买电子工业出版社的图书,如有缺页、倒页、脱页、所附光盘有问题者,请向购买书店调换。

若购买书店售缺,请与本社发行部联系调换。电话: 68279077

# 第三篇 信号处理与系统综合

本篇是在第一篇和第二篇的基础上,利用信号分析与系统分析所揭示的规律,根据处理信号的需求来综合系统。由于系统的综合、设计是为了实现信号的特定处理,以处理技术为手段,综合系统为目的,因而两者互为因果、密不可分。本篇主要内容包括有:连续系统与离散系统的综合原理、设计方法与具体实现,但重在数字系统。通过对频率选择滤波器的剖析,在重视软件实现的同时,系统地阐述硬件实现的基本原理和具体方法。结合实例介绍通用数字信号处理系统与使用高速数字信号处理器实现实时处理系统的功能、构成以及开发工具的运用。把原理、方法与应用统一起来,以期达到深化物理概念、数学概念与工程概念,学以致用的目的。

## 第十章 连续系统(模拟系统)的综合与实现

### 10.1 无源系统综合的可实现条件

在第二篇主要讨论了系统分析,即给定 LTI 系统的结构和输入激励,寻求系统的输出响应。在本篇与此相反,将研究在给定系统的输入和输出的条件下,寻求系统的构成及相应的参数,即所谓系统的综合问题。

系统设计是系统综合的重要内容,给定系统的输入和输出,实质上是要求设计一个系统,使之在时域里,系统的时间特性满足规定的冲激响应  $h(t)$ ;在频域里,系统的频率特性符合给出的频域系统函数  $H(\omega)$ 。例如要求设计一个 LTI 系统,使信号  $x(t)$  通过系统后,其输出是输入的延迟而且幅度放大  $K$  倍,即  $y(t)=Kx(t-t_d)$ ,如图 10.1(a)中虚线所示。换句话说,要求在频域设计的技术指标必须满足输出幅度频谱等于原输入的  $K$  倍,相位频谱具有线性相移,如图 10.1(b)所示。根据第六章系统分析的结果知道,该给定的技术指标就是要求设计一个无失真的传输系统,使系统函数  $H(\omega)=Ke^{-j\omega t_d}$ 。显然,这个指标是难以实现的,因为在实际中,人们只能用具有频率特性的器件,实现在有限带宽内使幅度逼近常数,相位接近线性的要求。若  $H(\omega)$  频带为  $|\omega| \leq \omega_c$ , 则其相应的  $h(t)$  不再是冲激而是取样函数,其结果使得输出  $y(t)$  只能是近似于输入信号的延迟(见 a 图中实线所表示的  $y(t)$ )。

由此可见,系统综合的过程首先是根据给定的技术指标,即所要求的系统响应(时间特性、频率特性、衰减特性等)求出物理上可实现的逼近函数,然后采用不同的结构来实现这个系统函数。这里如何寻求物理可实现的系统函数是解决综合问题的关键。因为并不是任何给定的

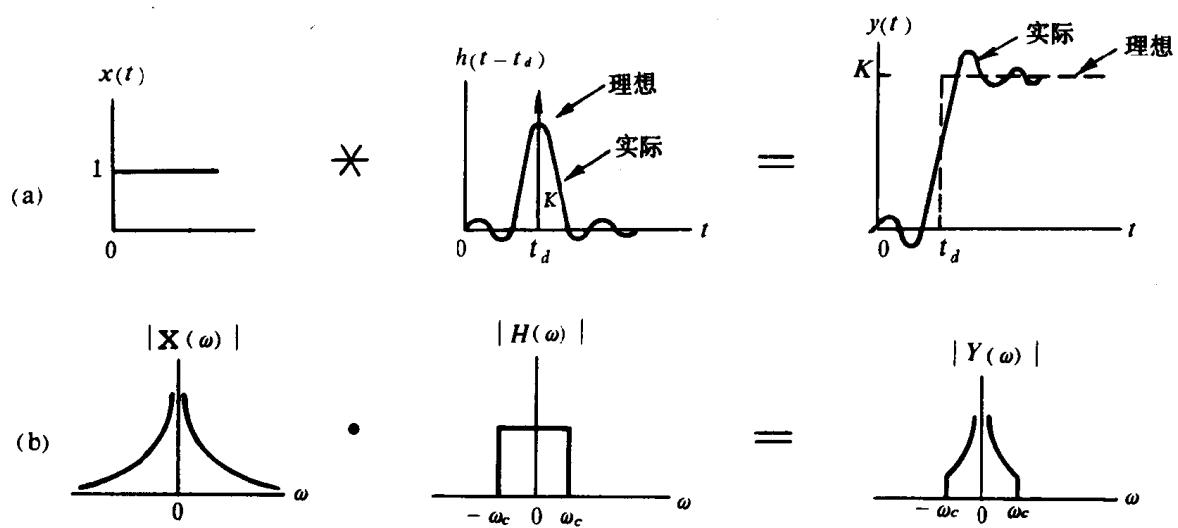


图 10.1 理想系统与实际系统特性的比较

系统函数都是可实现的。例如图 10.2 给定的系统函数为阻抗函数，即

$$H(s) = \frac{U(s)}{I(s)} = Z(s) = \frac{2s^2 + 3s + 2}{s + 1}$$

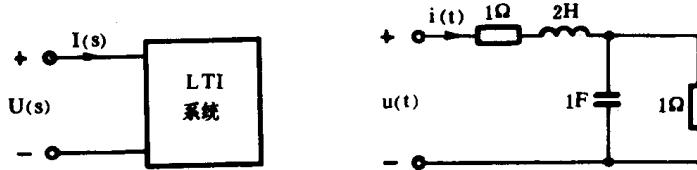


图 10.2 系统综合的简单实例

若要求该系统的构成及相应的参数，则可先把  $Z(s)$  分解为两个子系统相串联，得

$$Z(s) = (1 + 2s) + \frac{1}{s + 1} = Z_1(s) + Z_2(s)$$

然后根据系统分析的知识，凭观察不难求得各子系统结构和相应元件的参数，如图 10.2(b) 所示。若给定的系统函数为

$$H(s) = \frac{1 - s}{s} = \frac{1}{s} - 1$$

显然，该系统是由  $1F$  电容与  $-1\Omega$  电阻串联组成。由于负电阻不是耗能元件而是含源部件，所以如果用无源系统来综合，那末给定的系统函数是不能实现的。因此就提出这样一个问题，一个由无源元件组成的系统，进行系统综合时，其系统函数应该满足什么条件？根据第七章的分析，一个物理可实现系统应该是因果、稳定系统，其系统函数必须是具有正、实系数的  $s$  的有理函数，即

$$H(s) = \frac{N(s)}{D(s)}$$

其中  $D(s)$  是一个霍尔维茨多项式，所有零点均分布在  $s$  复平面的左半平面内。换句话说，

$H(s)$  在  $s$  复平面的右半部没有极点。对由无源元件构成如图 10.2 所示的二端电系统来说,由于  $H(s)=Z(s)$  是一个阻抗函数(或导纳函数),可以证明它的可实现的充要条件  $Z(s)$  为正实函数。该函数除了具有上述性质外,还要求 ① $H(s)$  在  $j\omega$  轴上的极点是单极点并具有正的实数留数。②多项式  $N(s)$  较  $D(s)$  的次数低最多相差 1 次。③对所有  $0 \leq \omega \leq \infty$ ,  $\Re[H(\omega)] \geq 0$ 。例如给定  $H(s)=Z(s)=1/(s^2+1)$ , 则由于分子、分母多项式相差 2 次, 因而为非正实函数。若给定  $H(s)=Z(s)=(s+1)/(s+2)$ , 由于完全满足上列所有条件, 因而是正实函数。

## 10.2 连续系统无源综合

### \*10.2.1 二端网路综合

二端网路综合就是由 R、L、C 无源元件组成的阻抗函数(导纳函数)的综合。其过程

(a) 确定阻抗函数作为系统函数的性质。

(b) 以这些性质为依据, 将给定的  $Z(s)$  分解成具有某特定结构的输入阻抗形式。

(c) 确定  $Z(s)$  的各元件参数, 使之与给定指标相符合。

#### 1. R—C 结合

将  $Z(s)$  分解成由一系列 R—C 并联电路为子系统  $Z_i(s)$  的串接形式, 如图 10.3(a), 则有

$$Z_i(s) = \frac{1}{C_i s + 1/R_i} = \frac{k_i}{s + \alpha_i}, \quad \alpha_i = \frac{1}{R_i C_i}, \quad k_i = \frac{1}{C_i} \quad (10.1)$$

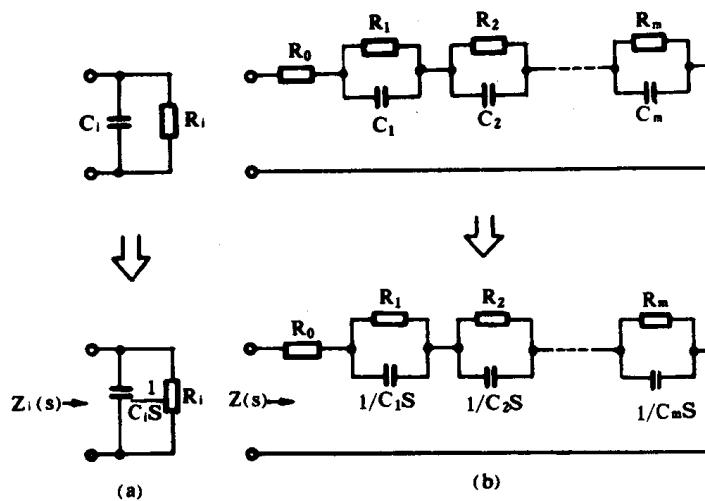


图 10.3 R—C 综合的串接形式

故由(b) 图所构成的系统, 其阻抗函数可写成为

$$Z(s) = k_0 + \frac{k_1}{s + \alpha_1} + \frac{k_2}{s + \alpha_2} + \cdots + \frac{k_m}{s + \alpha_m} \quad (10.2)$$

或写成  $H(s)=Z(s)=\frac{N(s)}{(s+\alpha_1)(s+\alpha_2)\cdots(s+\alpha_m)}=\frac{N(s)}{D(s)}$  (10.3)













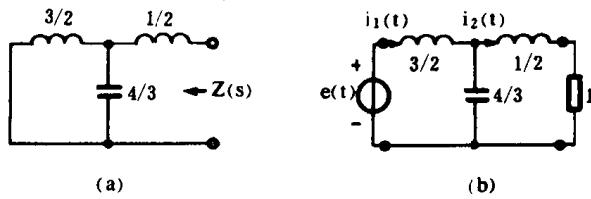


图 10.13 实现四端网路综合的梯型结构之一

感, 则输入为电压源输出为电流,  $H(s)$  将作为转移导纳(或电压比)给以实现, 如图 10.13 所示。若最后一个元件为电容, 则输入为电流源, 输出为电压,  $H(s)$  将作为转移阻抗(或电流比)给以实现, 如图 10.14 所示。可以证明这两种结构的系统函数与给定的  $H(s)$  仅差一个常系数  $k_0$ ,  $k_0$  可根据给出的条件来确定, 如  $s=0$ ,  $H(0)=1$ , 则上例中  $k_0=1$ 。

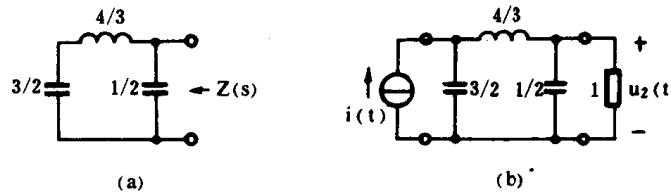


图 10.14 实现四端网路综合的梯型结构之二

### 【例 10-5】 给定系统函数

$$H(s) = \frac{k_0}{s^4 + s^3 + 4s^2 + 2s + 3}$$

试综合二种不同梯型结构的四端网路

**【解】** 按  $p(s)=s^4+4s^2+3$ ,  $q(s)=s^3+2s$

$$\text{故有 } \frac{p(s)}{q(s)} = \frac{s^4+4s^2+3}{s^3+2s} = s + \frac{1}{\frac{1}{2}s + \frac{1}{4s + \frac{1}{s/6}}}$$

则得第一种梯型结构, 如图 10.15 所示。

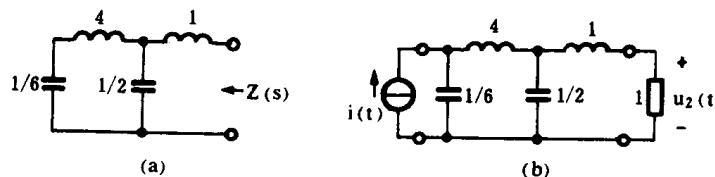


图 10.15 [例 10-5] 实现梯型综合之一

同理, 可求得展开式

$$\frac{q(s)}{p(s)} = \frac{1}{s + \frac{1}{\frac{1}{2}s + \frac{1}{4s + \frac{1}{s/6}}}}$$

则得第二种梯型结构,如图 10.16 所示。

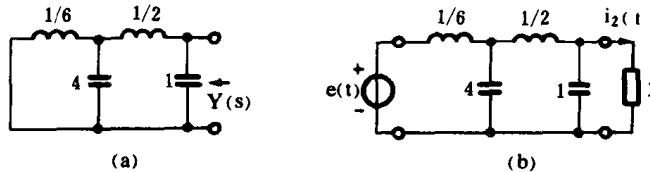


图 10.16 [例 10-5]实现梯型综合之二

以上在讨论无源四端网路综合过程,给定的系统函数分子是常数,分母是  $s$  的多项式,虽然这只是有理函数的特殊情况,但在实际中这种四端网路函数却经常用来设计频率选择模拟滤波器。如图 10.13(b)所示的四端网路,它的系统函数可以表示为输出电压和输入电压之比,即

$$H(s) = \frac{I_2(s) \times 1}{E(s)} = \frac{V_o(s)}{V_i(s)} = \frac{1}{s^3 + 2s^2 + 2s + 1}$$

因而其频率特性可由频域的系统函数来描述,即

$$H(\omega) = H(s) \Big|_{s=j\omega} = \frac{1}{(j\omega)^3 + 2(j\omega)^2 + 2j\omega + 1} = \frac{1}{(1 - 2\omega^2) + j(2\omega - \omega^3)}$$

故得幅频特性表示式为

$$|H(\omega)| = \frac{1}{\sqrt{1 + \omega^6}}$$

从第六章[例 6-21]所示的图 6.34(a)中可以看出,上述系统函数的幅频特性,当  $0 < \omega < 1$ , 输出电压幅度为  $\frac{1}{\sqrt{2}} < |H(\omega)| \leq 1$ , 当  $\omega > 1$  则随着频率的增加,输出幅度很快地衰减。所以由给定的  $H(s)$  综合出图 10.13(b)所示的四端网路,是一类典型的模拟低通滤波器。可以说滤波器的设计是四端网路综合的典型应用。在工程实际中,往往根据需要给出频率特性为技术指标,通过寻求相应的系统函数,达到设计一个满足指标的系统。由于滤波器设计应用广泛,将在 10.4 节作系统的讨论。

### \*10.3 连续系统有源综合

有源系统是含有有源元件的系统,它是一种由无源元件和受控源组成的电路。有源综合就是用有源系统来实现给定的系统函数  $H(s)$ 。其优点是对系统函数不要求一定是正实函数,设计出来的系统不仅具有无源系统的特性而且具有放大作用,因而可以方便地调节输出电压的大小。特别是在实现过程可以不用电感,只用电阻、电容和有源元件,所以具有便于实现集成化,有利提高可靠性,减小体积,降低成本等优点而获得广泛应用。

这里所指的受控源实质上是一种比例元件。通常采用运算放大器作为电压源,它可以通过输入电压控制输出电压(电流),也可以通过输入电流控制输出电压(电流)。运放以它高的输入





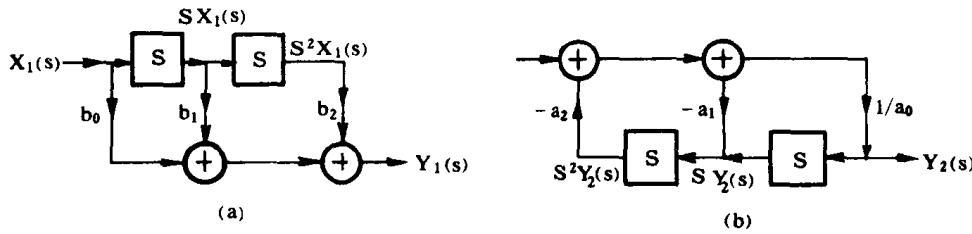


图 10.19 有源系统构成的方框图

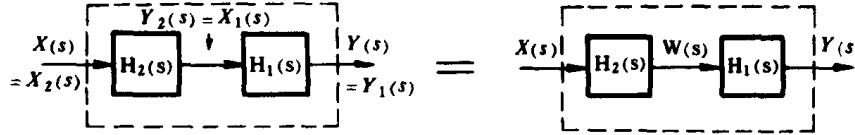


图 10.20 两个系统级联构成一个系统

所以有

$$H(s) = \frac{W(s)}{X(s)} \cdot \frac{Y(s)}{W(s)} = H_2(s) \cdot H_1(s)$$

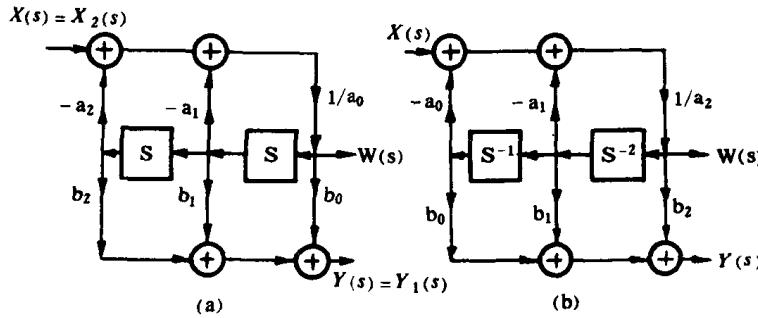
$$W(s) = \frac{1}{a_0} [X(s) - a_1 s W(s) - a_2 s^2 W(s)], Y(s) = (b_0 + b_1 s + b_2 s^2) W(s)$$

其完整的方框图如图 10.21(a)所示。由于式(10.25)可以改写成  $s$  负幂次的多项式,即

$$H(s) = \frac{b_0 s^{-2} + b_1 s^{-1} + b_2}{a_0 s^{-2} + a_1 s^{-1} + a_2} = \frac{W(s)}{X(s)} \cdot \frac{Y(s)}{W(s)} \quad (10.26)$$

$$\text{式中 } \frac{W(s)}{X(s)} = \frac{1}{a_0 s^{-2} + a_1 s^{-1} + a_2}, \frac{Y(s)}{W(s)} = b_0 s^{-2} + b_1 s^{-1} + b_2$$

所以  $H(s)$  在实际中经常用倍乘器、积分器和加法器的组合来实现,如图 10.21(b)所示。这样可以避免因采用微分器对系统造成不良的影响。



(a)含微分器; (b)含积分器

图 10.21 典型有源系统构成的方框图

以上为二阶结构的基本形式,对于较复杂的高阶系统函数则可以把它分解为一系列二阶

