

计算机等级考试

三级B习题集

雁腾创作室 编

3级B...

?

新大纲

冶金工业出版社

计 算 机 等 级 考 试

三 级 B 习 题 集

雁腾创作室 编

北 京
冶 金 工 业 出 版 社

前 言

全国计算机等级考试三级 B 类侧重点是面向计算机软件应用人员。要求应试人员全面掌握计算机基础知识、数据结构与算法、操作系统、软件工程、数据库、计算机网络、管理信息系统、数值计算、计算机辅助设计等方面的知识，并具备应用能力。本书内容正是按照上述要求而安排的。

本书作为一本习题集，主要为了帮助广大参加计算机等级考试的读者以及计算机爱好者迅速提高自身的计算机水平。书中的大量习题是作者参考历年的计算机等级考试习题和高级程序员考试试题而精心编写的。书中每章节的习题，均在其后面附有答案。

本书是按照国家教育部考试中心 1998 年最新修订的《全国计算机等级考试三级 B 类考试大纲》编写的，书中每部分的考点解析（每章的此部分在 2~4 页之间）是对考试大纲作进一步补充说明，通过它读者能迅速抓住考试大纲所规定的所有知识点；本书所选习题紧扣大纲内容编写，覆盖了考试大纲考点要求的所有内容。本书将使广大参加等级考试的读者在复习中能够抓住重点，有的放矢，达到事半功倍的效果。

本书由雁腾创作室刘艳华、张世俊和中南工学院陈坚祯执笔编写。计算机技术是一门迅速发展的学科，它涉及面广、内容更新很快，另外受作者水平所限，本书肯定会有很多不足之处，殷切希望广大读者批评指正。

编 者
2000 年 3 月

目 录

第 1 章 计算机系统基础知识	1
1.1 考点解析	1
1.2 选择题	5
1.3 填空题	21
1.4 选择题答案	26
1.5 填空题答案	27
第 2 章 数据结构与算法	31
2.1 考点解析	31
2.2 选择题	36
2.3 填空题	55
2.4 选择题答案	61
2.5 填空题答案	62
第 3 章 操作系统	65
3.1 考点解析	65
3.2 选择题	68
3.3 填空题	87
3.4 选择题答案	92
3.5 填空题答案	93
第 4 章 软件工程	96
4.1 考点解析	96
4.2 选择题	99
4.3 填空题	115
4.4 选择题答案	119
4.5 填空题答案	120
第 5 章 数据库	123
5.1 考点解析	123
5.2 选择题	126
5.3 填空题	142
5.4 选择题答案	145
5.5 填空题答案	146
第 6 章 计算机网络	148
6.1 考点解析	148

6.2 选择题	154
6.3 填空题	167
6.4 选择题答案	172
6.5 填空题答案	173
第 7 章 面向管理的应用	177
7.1 考点解析	177
7.2 选择题	180
7.3 填空题	185
7.4 选择题答案	187
7.5 填空题答案	188
第 8 章 面向数值计算的应用	190
8.1 考点解析	190
8.2 选择题	193
8.3 填空题	197
8.4 选择题答案	198
8.5 填空题答案	199
第 9 章 面向辅助设计的应用	200
9.1 考点解析	200
9.2 选择题	202
9.3 填空题	208
9.4 选择题答案	210
9.5 填空题答案	210
计算机等级考试三级 B 模拟题 (一)	212
计算机等级考试三级 B 模拟题 (二)	222
附录 计算机等级考试三级 B 类考试大纲	233

第1章 计算机系统基础知识

1.1 考点解析

1.1.1 计算机发展阶段、应用领域、分类、主要技术指标

1945年美国产生了第一台电子计算机 ENIAC (Electronic Numerical Integrator And Calculator), 该计算机采用电子管作为基本元件, 每秒可进行 5000 次加减计算。ENIAC 的出现标志着计算机时代的到来。近 60 年来, 电子计算机的发展大致可分为四个阶段。第一代 (1946 年—1958 年) 电子管数字计算机, 逻辑元件为电子管。第二代 (1958 年—1964 年) 晶体管数字计算机, 逻辑元件为晶体管。此时软件有了很大的发展, 出现了各种高级语言和批处理为主的操作系统。第三代 (1964 年—1971 年) 集成电路数字计算机, 计算机的逻辑元件采用小、中规模的集成 (SSI, MSI) 电路。第四代 (1972 年起) 大规模集成电路计算机, 主要特点是以大规模集成电路 (LSI) 取代中、小规模集成电路。

在短短的 30 年左右的时间里, 微型计算机的发展经历了五个阶段。第一代 (1971 年—1973 年) 是 4 位和低档 8 位的微机时代; 第二代 (1974 年—1978 年) 是中档和高档 8 位的微机时代; 第三代 (1979 年—1981 年) 随着超大规模集成电路的日臻成熟, 开始出现 16 位微处理器; 第四代 (1981 年—1992 年) 为 32 位微处理器; 1993 年 INTEL 公司推出 Pentium 处理器, 从此以后出现第五代计算机。

计算机可广泛应用在数值计算、数据处理、自动控制、辅助设计、社会各领域自动化及人工智能等方面。

衡量一个计算机的主要技术指标包括: 字长、存储容量、运算速度、外部设备的配置能力、接口的标准与类型、系统的软件配置及机器的可靠性。

1.1.2 计算机系统的组成、结构、工作原理

一个完整的计算机系统由硬件和软件构成, 硬件是计算机的物质基础, 软件是计算机发挥功能的关键。硬件基本功能是接受计算机的程序控制来实行数据输入、数据运算和数据输出等功能, 它包括: 输入设备、输出设备、存储器、运算器、控制器五个部分。软件是相对硬件而言, 计算机软件一般可分为系统软件和应用软件两部分。微型计算机由中央处理器、存储器和输入/输出接口电路 (I/O 接口) 三部分组成。

80386 有了 32 位总线和 32 位的 CPU 的计算能力, 使其突破了 16 位微处理机 CPU 的性

能,成为新一代 32 位微机的代表。它具有两种操作方式:实地址方式及保护虚地址方式。80386 微处理器实地址方式存储容量通常是 1MB,保护虚地址方式可达 16MB,分配方式是页片存储方式,页的长度为 4KB。80386 与 80286 相比,除了虚存管理(包括各种保护功能),还有以下其他扩充功能:32 位的运算能力;程序中可同时使用四个数据段;保护虚地址方式扩充了通用寄存器功能;扩充了三组指令。

奔腾处理器 Pentium 融合了复杂指令集运算结构 CISC 和精简指令集运算结构 RISC 两种不同结构的特点,使得其一上市,就可以运行 Windows 等一大批软件。奔腾处理器具有以下新的特点:超标量(Super scalar)技术;超流水线(Super pipeline)技术;双 Cache(指令与数据分开);分支预测;固化常用命令;增强的 64 位数据总线;采用 PCI 标准的数据总线;错误检测及功能冗余校验技术;内建能源效率技术以及支持多重处理等。

1.1.3 总线结构、中断方式与查询方式, A/D、D/A 转换, 输入、输出设备

总线是计算机各部件信息流通的公共通路。它可以是单向传输的,即只能向一个方向传输;它也可以是双向的。同时,双向传输又可以分为半双向和全双向两种。总线按其用法可分为专用和非专用两种类型。专用总线是只赋予一种功能或只实现一对物理部件连接的总线,它的基本特点是具有高的流量,主要缺点是总线数目太多而导致高成本。非专用总线可以被多个部件或多个功能所共享,但在同时却只允许两个部件经该总线相连,因而非专用总线又称为分时共享总线。非专用总线由于总线的数目可以比专用总线的数目大大减小,故它的主要优点在于可降低成本,另一个优点在于有助于模块化,提高灵活性。非专用总线的主要缺点是由于不允许许多对部件经同一总线同时连接,如果处理不当,总线会成为机器运算速度的瓶颈口。整机只有一根共享总线的结构称为单总线结构。根据总线控制器的位置,控制方式可分为集中式总线控制和分布总线控制两种。

总线分为地址总线、数据总线和控制总线三种。总线使用优先次序的确定有三种方式:串行连接、定时查询和独立请求。获得总线的使用权后,须明确确切的源部件和目的部件,才能开始实际的信息传送。信息在总线的传送方法分为同步和异步两种。异步通讯可分为单向控制和双向(请求/回答)控制两种。目前 I/O 总线中使用最广泛的方式为异步双向互锁方式。并行总线有若干条信息传输线,主机中的数据总线、地址总线和控制总线都是并行总线;而串行总线只有一条信息传输线,信息在串行总线上只能逐位传递。微机系统中的总线可分为芯片总线(元件级总线)、内部总线(板级总线或底板总线)和外部总线(通信总线)三种。

当某个事件发生时,CPU 停止正在执行的程序,转向执行处理该事件的程序,当处理完该事件后,再返回原来的程序继续执行称为中断。为了满足各种情况下的中断请求,中断系统具有以下功能:能实现中断响应、服务及返回;能实现中断优先排队;能实现中断嵌套。中断一般分为六步,即中断请求;中断响应;保护现场;执行中断服务程序;恢复现场和开中断、返回等。中断处理过程中,有些步骤是通过硬件总线完成的,有些步骤是通过软件编程完成的。查询方式中,CPU 每当执行 I/O 操作前,都必须检测外部设备的状态,如果设备准备就绪,则执行 I/O 操作,如果没有准备就绪,则反复查询直到外部设备处于就绪状态时,再进行 I/O 操作。查询方式中,接口电路中有两种寄存器:一为数据寄存器;另一为状态寄

寄存器。它的优点是能够较好地协调 CPU 与外设的定时差别并且接口硬件较少,但它的传送效率不高,仅用在小的系统中。

A/D (模/数) 转换就是把输入的模拟量变成数字量,供计算机处理;D/A (数/模) 转换就是把计算机处理后的数字量转换成模拟量形式的控制信号。当控制系统有连续变化的模拟信号发送和接受时,计算机控制系统必须设置 A/D 和 D/A 转换电路。计算机控制系统所监控的各种参数必须先由传感器得到,再经过数据放大器、低通滤波器、多路转换开关、采样-保持电路传入 A/D 转换器,最后数字量经计算机处理,从 D/A 转换器输出模拟控制信号。采用逐次逼近法的 A/D 转换器目前使用最为广泛。D/A 转换器基本上由权电阻网络、模拟开关、基准电源和运算放大器组成。A/D 转换器的主要技术指标包括分辨率、精度、量程、总转换误差、量化误差、线性度误差及总转换时间等。D/A 转换器的主要技术指标包括分辨率和稳定时间。

计算机系统中,除了主机 (CPU 和主存储器) 外的所有硬件设备统称为外部设备。外部设备包括输入设备、输出设备、外存储器、终端设备、脱机设备和传输设备等。常用的输入/输出设备包括键盘、显示器、打印机、鼠标、磁盘存储器及光盘存储器等。键盘是计算机上最常用的人机对话输入/输出设备,它由键开关、键盘电路和盘架组成。打印机按印字过程中是否有打印动作分为击打式打印机和非击打式打印机;按工作方式可分为串行打印机和并行打印机;按打印字符的宽度分为宽行打印机和微型打印机。PC 机的显示系统即视频显示系统 (Video Display System) 由显示器 (监视器) 和显示卡两部分组成。

1.1.4 存储系统的组成, 随机存储器, 磁盘、磁带和光盘

存储器用来保存计算机工作所必需的程序和数据,按照它们物理介质的不同,通常可把存储器分为磁表面存储器 (外存) 和半导体存储器 (内存)。半导体存储器具有速度快、体积小、功耗低、成本低和使用方便等特点。它分为只读存储器 ROM 和随机存储器 RAM 两种。半导体存储器的主要技术指标包含存储容量、存取时间、功耗、可靠性、集成度和价格等。半导体存储器的基本结构包含存储体、数据译码器、地址译码器及控制器等。根据存储器芯片内部基本单元的电路结构,随机存储器 RAM 可分为动态 RAM 和静态 RAM。

静态随机存储器通常由 MOS 器件构成。静态存储单元电路是由两个增强型 NMOS 反相器交叉耦合而成的触发器,而该触发器作为存储信息的电路时应能控制是否对它进行写操作,故需要六个晶体管。静态 RAM 的最大优点在于它几乎不需要任何附加控制电路就可以和大多数微处理器连接,但它单元集成度低,成本较高。动态 RAM (DRAM) 的基本单元存储电路只使用一个晶体管和一个电容,因而其优点在于高集成度和低成本。

只读存储器根据存储信息写入的情况可分为固定 ROM、可编程只读存储器 PROM 和可改写只读存储器 EPROM。掩模只读存储器 ROM 可由二极管、双极型晶体管和 MOS 型晶体管组成。每个单元只用一个耦合元件,集成度很高。MOS 只读存储器有线性译码结构和复杂译码结构两种形式;可编程只读存储器 PROM 的存储内容可以由用户编写,但只允许编写一次;EPROM 的特点是用户可以根据需要对他进行再编程,而且可以反复修改。

磁盘存储器包括两个部分:驱动器和驱动控制适配器。软磁盘子系统由软磁盘、软盘驱动器和软盘控制适配器三部分组成。硬磁盘机具有存储容量大和存取速度快的特点,是计算

机应用最普遍的大容量存储器。在微机系统中, 硬盘存储器包括硬磁盘适配控制器和硬磁盘驱动器两部分。

光盘根据记录介质和激光作用在介质上强度的不同, 可分为固定型、追记型和可改写型三种。光盘存储器包括光盘片、光盘驱动器和光盘控制适配器。存储容量大是光盘的最大特点, 但它的数据传输率比磁盘要低。

磁带存储器虽然大, 但工作原理和磁道录音机一样, 只不过它存储的是数字信号而不是模拟信号而已。

1.1.5 多媒体基本概念, 多媒体计算机, 多媒体制作、管理, 超文本与超媒体

多媒体 (Multimedia) 是指多种媒体, 如数字、文本、图形、图像和声音的有机集成。多媒体技术是实现基于计算机的、对多种媒体集成的技术, 概括的可分为硬件技术和软件技术两部分。前者更偏重接口和硬件技术, 而后者更偏重算法和软件技术。由于目的和开发厂家性质的不同, 出现了 Compuversion (计算机电视) 和 Teleputer (电视计算机) 两类产品名称。从系统运行环境划分, 可将计算机电视分成三个层次。多媒体系统从结构上具有一定的层次性。

多媒体技术直接或间接地依赖于计算机技术的支持, 广义的计算机硬件技术和计算机软件技术有机结合, 相辅相成构成了一个完整的多媒体计算机系统。从多媒体硬件的发展来看, 今后多媒体的主要功能都会集成到计算机主板上。多媒体硬件主要包括: CD-ROM; 具有高性能数字音像功能的硬件系统; 高质量的显示设备; 必要的数据压缩和还原的硬件支持等。软件系统可分为几个层次: 最下层的硬件支持环境; 管理这些硬件的常驻内存 (驱动器)。驱动器上层是驱动器接口模块, 它为高层软件建立虚拟设备。

多媒体技术是计算机多媒体技术与创作的结合, 脚本描述了制作项目的表现形式和功能要求, 根据脚本确定项目类型和软件要求。多媒体制作中, 不同媒体类型的数据收集需要不同的设备和技术手段。多媒体项目制作大致有两种途径: 直接使用程序设计语言制作; 用多媒体创作工具制作。

多媒体管理从广义上分为两个层次: 操作系统级和应用级管理。多媒体数据模型的建立是多媒体数据库技术的关键技术之一, 模型的实现一般有三种方法: 基于关系数据模型; 基于数据模型; 基于面向对象的数据模型。多媒体数据库管理系统是对多媒体数据进行管理的软件。

超文本技术提供了另一种对多媒体对象的管理形式, 它是一种非线性的信息组织形式。超媒体技术 (Hypermedia) 是超文本技术与多媒体技术的结合。在理论上可以将超媒体分成三个层次, 即演示层、逻辑层和物理层。

1.1.6 软件的基本概念, 程序与文档, 程序设计语言与语言处理程序

软件简单来说就是程序和文档, 它和硬件有机地组合在一起就形成了计算机系统。软件用途可分为三类: 满足用户, 为用户服务的软件; 面向计算机维护的软件; 面向计算机系统自身管理和使用操作的软件。

程序是指计算机完成某项任务的一组有严格顺序的指令。程序研制开发大致可分为以下几个过程：任务分析；确定算法；画出流程图；编写程序；调试程序直到正确为止。文档是计算机软件中的文件、资料。软件以程序为主体，着眼于控制计算机硬件完成某项任务，文档则是计算机开发、使用和维护的必备资料。

汇编程序将汇编语言编写的源程序转换、翻译成机器语言的程序让计算机识别和执行。反汇编程序的功能与汇编程序相反。解释程序将源语言书写的源程序作为输入的方式，解释一句就提交一句，并不形成目标程序。编译程序将高级语言源程序作为输入的方式，进行翻译转换，产生目标程序，然后让计算机执行。从使用角度，支撑软件大致有四种：操作系统、语言及其处理程序、实用程序和集成软件。

1.1.7 软件的法律保护

软件的安全性涉及两方面的问题：一方面是软件本身的可靠性，另一方面是对软件的保护。为了软件的机密性、完备性和可靠性，可采取一系列控制方法。

1.2 选择题

1. 第二代（1958—1964 年）数字计算机的逻辑元件为_____。
A. 电子管
B. 晶体管
C. 集成电路
D. 超大规模集成电路
2. 使用超大规模集成电路制造的计算机应该归属于_____。
A. 第一代
B. 第二代
C. 第三代
D. 第四代
3. 80586 有多少位数据总线_____。
A. 16 位
B. 32 位
C. 64 位
D. 128 位
4. 字长标志着计算机进行一次运算的精度，8 位机的精度为_____。
A. 1/128
B. 1/256
C. 1/512
D. 1/1028
5. 某存储器有 4096 个单元地址，每个单元存储着 16 位二进制数，则该存储器存储容量为_____。
A. 4KB
B. 8KB
C. 16KB
D. 32KB
6. 运算器又称算术逻辑单元 ALU（Arithmetic Logic Unit），它有两个输入端来连接参加运算的两个参数，通常一个与内部总线相连，另一个来自_____。
A. 控制器
B. 指令寄存器
C. 累加器
D. 存储器
7. 80386 微处理器的实存容量为_____。

- A. 实时控制
- B. 科学计算
- C. 数据处理
- D. 计算机辅助设计
20. MIPS 是用于衡量计算机系统哪种指标的?
 - A. 存储容量
 - B. 运算速度
 - C. 时钟频率
 - D. 处理能力
21. 光电数码管属于数字计算机中哪个部件?
 - A. 运算器
 - B. 存储器
 - C. 输入设备
 - D. 输出设备
22. 一个完整的计算机系统包括_____。
 - A. 主机、键盘与显示器
 - B. 计算机与外部设备
 - C. 硬件系统与软件系统
 - D. 系统软件与应用软件
23. 十进制数 269 转换成十六进制数是_____。
 - A. 10E
 - B. 10D
 - C. 10C
 - D. 10B
24. 一个 8 位的二进制整数, 若采用补码表示, 且由 3 个“1”和 5 个“0”组成, 则最小值为_____。
 - A. 127
 - B. -32
 - C. -125
 - D. -3
25. 如果用 8 位二进制补码表示带符号的定点整数, 则能表示的十进制数的范围是_____。
 - A. -127 到+127
 - B. -128 到+128
 - C. -127 到+128
 - D. -128 到+127
26. 下列设备中, 既为输入设备又可作为输出设备的是_____。
 - A. 鼠标器
 - B. 打印机
 - C. 键盘
 - D. 磁盘驱动器
27. CPU 是由_____组成的。
 - A. 内存储器和控制器
 - B. 控制器和运算器
 - C. 内存储器和运算器
 - D. 内存储器、控制器和运算器
28. 某公司的工资管理程序属于_____。
 - A. 系统程序
 - B. 应用程序
 - C. 工具软件
 - D. 文字处理软件
29. 以下_____为非专用总线的特点。
 - A. 只实现一对物理部件的连接
 - B. 允许多个部件同时经同一总线通讯
 - C. 由总线特点确定
 - D. 同时只允许两部件经该总线相连
30. 总线半双向传输_____。
 - A. 不允许在两个相反方向传输
 - B. 允许同时在两个相反方向传输
 - C. 同时只允许一个方向传输
 - D. 由总线特点确定

31. 信息在总线的传送分为同步通讯和异步通讯两种，同步通讯和异步通讯相比，它的优点在于_____。
A. 避免异步误差
B. 传送速率高且受总线长度的影响小
C. 能提供传送完成的标志
D. 能适应各种 I/O 部件的传送速度
32. 查询传送方式中，接口电路中有两个寄存器，一个为数据寄存器，另一个为_____。
A. 状态寄存器
B. 地址寄存器
C. 控制寄存器
D. 信号寄存器
33. 查询传送方式能够较好地协调 CPU 与外部设备之间的定时差别，它的接口硬件数目_____。
A. 特别多
B. 比较多
C. 比较少
D. 随具体情况而定
34. 中断处理过程中，有些步骤是通过程序员编写程序完成的，有些是通过_____完成的。
A. 硬件线
B. 寄存器
C. 存储器
D. 外部设备
35. 在中断的处理过程中，又有优先级较高的中断请求，CPU 暂停正在执行的中断服务程序，转而响应与处理优先级较高的中断请求，结束后再返回原有优先级较低的中断请求，这种情况称为_____。
A. 中断优先权排队
B. 多重中断处理
C. 中断响应
D. 中断服务
36. 中断处理程序中，恢复现场指_____。
A. 将原程序执行过程中的寄存器数据压入堆栈
B. 中断服务程序完成之后，把原来压入堆栈的寄存器内容再弹回原寄存器中
C. 对中断源进行处理
D. 恢复断点，继续执行原来的程序
37. 中断处理的最大优点是_____。
A. 协调 CPU 与外设的定时差别
B. 提高 CPU 的利用率
C. 总线的线数较少
D. 数据流量大
38. 引起中断的事件称为中断源，调试程序时设置断点属于以下哪一种类型？
A. 故障源
B. 实时时钟
C. 软件中断
D. 数据通道中断源
39. 计算机与控制系统的接口电路中，通常可以用一个 A/D 转换器处理多路输入信号。这时候必须采用多路切换装置对若干个信号进行顺序切换或选择变换，实现这一功能的部件称为_____。
A. 低通滤波器
B. 采样—保持电路
C. 数据放大器
D. 多路转换开关
40. 引起中断的中断源分为五种，下述哪种不属于这五种中断源？
A. 溢出中断
B. I/O 中断
C. 时钟中断
D. 程序中断

- A. 显示屏幕的水平和垂直扫描频率
 - B. 显示屏幕上光栅的列数和行数
 - C. 可显示不同颜色的总数
 - D. 同一幅画面允许显示不同颜色的最大数目
53. PC 系列机中的键盘为非编码键盘, 当键盘扫描电路检测到有键按下时, 键盘中单片机产生一个扫描码, 这一扫描码通过键盘连接器以_____形式传送给主机的键盘接口电路。
- A. 串行数据
 - B. 并行数据
 - C. 二进制数据
 - D. ASCII 数据
54. 中断及中断处理是计算机系统的重要功能, 以下:
- I. 输入、输出设备
 - II 数据通道
 - III. 时钟
 - IV. 软件
- 哪些可能成为中断源?
- A. I
 - B. I, II
 - C. I, II, III
 - D. 全部
55. 计算机数据总线的宽度将影响计算机的哪种技术指标?
- A. 运算速度
 - B. 指令数量
 - C. 存储容量
 - D. 字长度
56. 按工作方式分类, 热敏型打印机属于以下哪一类型?
- A. 串行打印机
 - B. 并行打印机
 - C. 击打式打印机
 - D. 非击打式打印机
57. 在现行 PC 机中采用 DMA 方式高速传输数据时, 数据传送是_____。
- A. 在 DMA 控制器本身发出的控制信号控制下完成的
 - B. 在总线控制器发出的控制信号控制下完成的
 - C. 由 CPU 执行的程序完成的
 - D. 由 CPU 响应硬中断处理完成的
58. 下列哪一个不属于激光打印机的部件?
- A. 电子线路系统
 - B. 色带
 - C. 光学系统
 - D. 机芯
59. 显示卡即视频显示接口, 其中下列哪一项不属于显示卡的部件?
- A. 寄存器组
 - B. 存储器 (显示 RAM)
 - C. 控制电路
 - D. 运算器
60. 下列哪一项不属于显示器的主要参数?
- A. 颜色和灰度
 - B. 扫描频率
 - C. 稳定时间
 - D. 屏幕尺寸
61. 显示器的灰度等级是指_____。
- A. 显示屏幕的水平和垂直扫描频率
 - B. 显示屏幕上光栅的列数和行数
 - C. 可显示不同颜色的总数
 - D. 单色显示器像素的亮度可以有多少种变化

62. 按显示方法分类, 显示设备可分为发光器件和非直接发光器件, 下列哪一项不属于发光器件?
- A. 液晶显示器 B. 阴极射线管
C. 发光二极管 D. CRT
63. 下列哪一项不属于阴极射线管 CRT 的部件?
- A. 电子枪 B. 偏转线圈
C. 荧光屏 D. 视频放大电路
64. 以下存储器中, 当去掉电源, 所有信息丢失的存储器为_____。
- A. 软磁盘 B. 静态 RAM
C. 硬磁盘 D. PROM
65. PROM 存储器的功能是_____。
- A. 允许读出和写入 B. 允许编程多次和读出
C. 允许编程一次和读出 D. 只允许读出
66. 在软盘存储器中, 软盘适配器是_____。
- A. 软盘驱动器与 CPU 进行信息交换的通道
B. 存储数据的介质设备
C. 将信号放大的设备
D. 抑制干扰的设备
67. EPROM 是存储器中的一类, 下述哪些是对其实用性功能的完整描述?
- I. 只读存储器 II. 读写存储器 III. 可重写存储器
- A. I 和 II B. I, II 和 III
C. III D. II 和 III
68. 存储器是计算机的重要组成部分, 下述存储器: I. RAM II. ROM 中, 哪些是所谓易失性存储器?
- A. 无 B. I 和 II
C. I D. II
69. D/A 转换器的主要技术指标包括_____。
- I. 总转换时间 II. 分辨率
III. 量程 IV. 稳定时间
- A. I, II B. II, IV
C. I, III, IV D. 全是
70. 在存储系统中, PROM 是指_____。
- A. 固定只读存储器 B. 可编程只读存储器
C. 可读写存储器 D. 可再编程只读存储器
71. 半导体存储器中, 动态 RAM 的特点是_____。
- A. 信息在存储介质中移动
B. 按字结构方式存储
C. 按位结构方式存储
D. 每隔一段时间要进行一次刷新

72. 引起中断的中断源通常分为五种, 它们是: I/O 中断、____、时钟中断、故障中断和程序中断。
- A. 数据溢出中断 B. 存取越界中断
C. 奇偶校验错中断 D. 数据通道中断
73. 中断处理过程分为: 第一步关中断, 取中断源, 第二步保留现场, 第三步____, 第四步恢复现场, 第五步开中断、返回。
- A. 转中断服务程序 B. 将外设要求排队
C. 记录时钟 D. 捕捉故障
74. 静态随机存储器中, 当片选线无效时, 则三态数据缓冲器的状态为_____。
- A. 高阻状态 B. 允许读操作
C. 允许写操作 D. 片选线连通
75. 下列哪一项不是 80386 所具有的特点?
- A. 保护虚地址存储方式扩充了通用寄存器的功能
B. 32 位的运算能力
C. 程序中可同时使用四个数据段
D. 采用了 PCI 标准的局部总线
76. 在普通的微处理芯片中, 主要具有 CISC 和 RISC 两种不同的体系结构。80386 的体系结构为_____。
- A. CISC 结构 B. 融合了 CISC 结构和 RISC 结构
C. RISC 结构 D. 不具有上述两种结构
77. 下述哪一项不是奔腾处理器 Pentium 与 80386 相比所具有的新特点?
- A. 错误检测及功能冗余校验技术
B. 增强的 64 位数据总线
C. 保护虚地址存储方式扩充了通用寄存器的功能
D. 采用了 PCI 标准的局部总线
78. CD-ROM 光盘片的存储容量大约是_____。
- A. 100MB B. 380MB
C. 1.2GB D. 650MB
79. 与 Intel80386 相比, Intel80486DX 处理器内部增加的功能部件是_____。
- A. 分段部件, 分页部件 B. 预取部件, 译码部件
C. 执行部件, 总线接口部件 D. 高速缓冲存储器, 浮点运算部件
80. 下面关于微处理器的叙述中, 不正确的是_____。
- A. 微处理器通常以单片集成电路制成
B. 它至少具有运算和控制功能, 但不具备存储功能
C. Pentium 是目前 PC 机中使用最广泛的一种微处理器
D. Intel 公司是国际上研制、生产微处理器最有名的公司
81. 下面关于 PC 机 CPU 的叙述中, 不正确的是_____。
- A. CPU 至少包含 1 个处理器, 为了提高计算速度, CPU 也可以由 2 个、4 个、8 个甚至更多个处理器组成