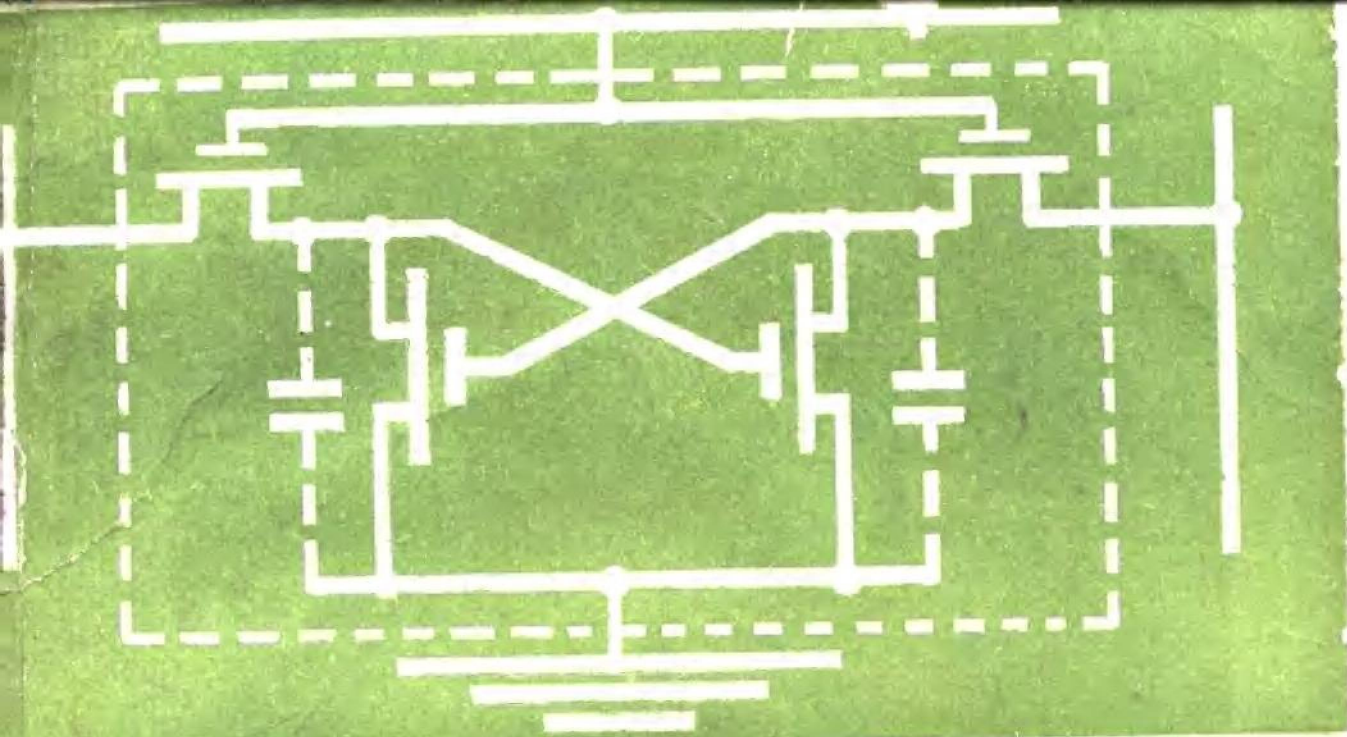
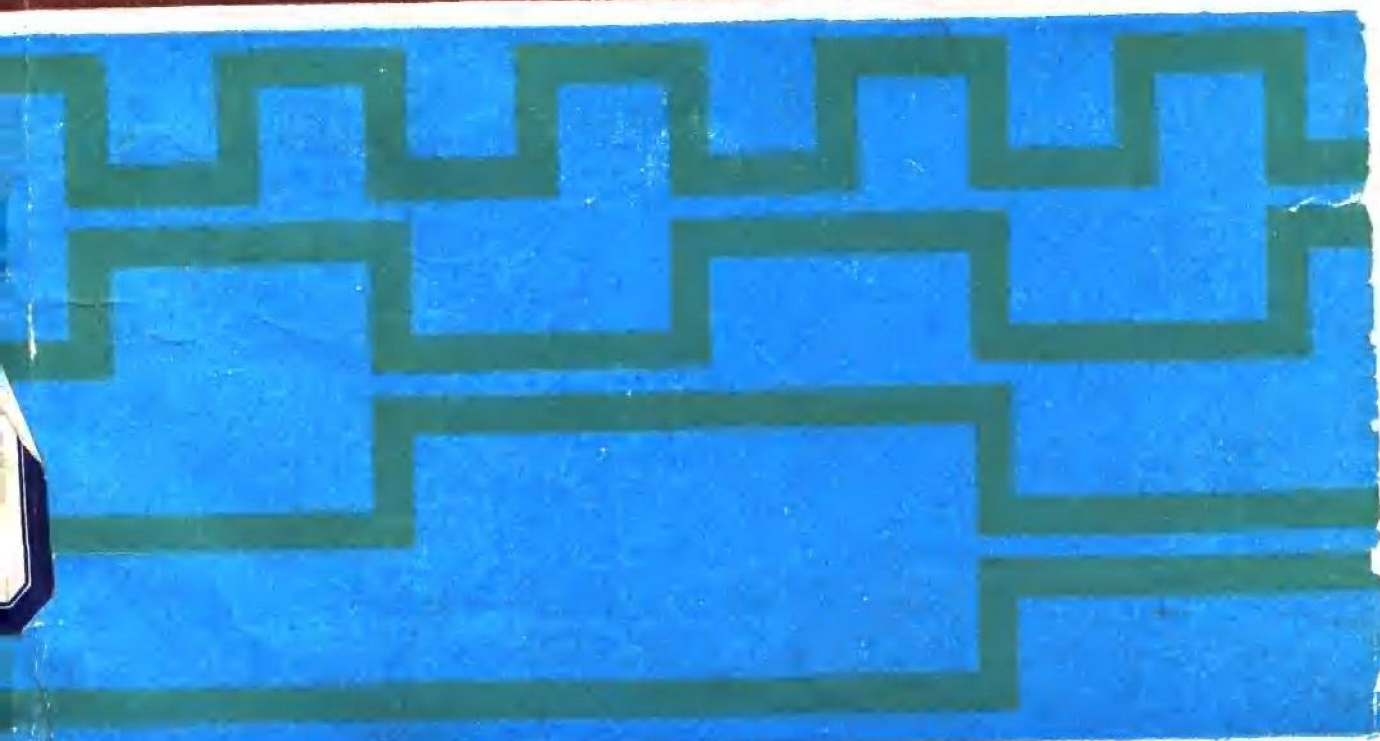




高等学校电子类技术基础课实验系列教材（四）

脉冲与数字技术实验及应用

陈耀华 周永明 卜荣宗 毛期俭 陈祖熔 编著



科学技术文献出版社重庆分社

高等学校电子类技术基础课实验系列教材(四)

脉冲与数字技术 实验及应用

陈耀华 主编

周永明 卜荣宗 编著
毛期俭 陈祖熔

熊良仕 主审

科学技术文献出版社重庆分社

脉冲与数字技术实验及应用

编 著 陈耀华 等

责任编辑 王一富

科学技术文献出版社重庆分社

重庆市市中区胜利路132号

全国各地新华书店

四川省威远县印刷厂

出 版
发 行

经 销
印 刷

开本: 787×1092毫米1/16

印张: 13 字数: 33万

1989年9月第1版

1989年9月第1次印刷

科技新书目, 201—333

印数: 1—9000

ISBN7-5023-0457-6/TN·11 定价: 4.20元

内 容 提 要

本书较详细地讲述了脉冲与数字技术实验的基本原理和实验方法。对实验内容进行了科学的安排。全书共分三部分：第一章是基本实验，共17个，以数字电路为主，TTL和CMOS集成电路并重。突出了中规模集成电路。适当地选编了一些大规模集成电路实验。各院校可根据各自的教学层次选用；第二章是综合实验，共8个课题，可作为大型实验或课程设计参考。它们着重培养学生综合应用理论知识来解决实际问题的能力，使其初步掌握小型数字系统工程设计的方法；第三章系统地介绍了实验基本知识和常用仪器使用方法；附录编了部分常用集成电路资料，可供实验课、课程设计及毕业设计参考。

本书为高等院校电子类专业实验教材，可供电类和非电类以及电大、职大等有关专业选用，亦可供有关专业师生及工程技术人员参考。

前 言

随着科学技术的迅速发展,微电子技术和计算机的广泛应用,理工科大学生不仅需要掌握基本理论知识,而且还需要掌握基本实验技能和具有一定科研能力。

实验教学是工科院校三大教学环节之一,通过实验不仅可以巩固、加深对基础理论知识的理解,而且可以培养学生独立分析问题、解决问题的能力 and 严谨的工作作风,以适应未来工作的需要。

为了加强实践性环节,适应深化教学改革的需要,重庆大学、重庆邮电学院、中国人民解放军重庆通信学院经过充分酝酿,决定联合编写实验单独设课所需的电子类技术基础课实验系列教材,即《电子测量技术及仪表》、《电路、信号与系统实验》、《模拟电路实验》、《脉冲与数字技术实验及应用》。本教材是其中的第四分册。我们本着立足当前、着眼发展的原则,参照1986年5月国家教委工科电工课程指导委员会电子线路课程指导小组,在厦门会议上提出的《脉冲与数字电路实验基本要求》讨论稿,结合三院校近几年的实验教材和实验教学改革实践,编写了这本教材。

本书由基本实验、综合实验和实验基本知识三部分组成。以数字电路为主,TTL和CMOS集成电路并重,突出和加强了中规模集成电路的内容,适当采用了一些大规模集成电路如单片RAM、ROM、D/A和A/D转换器等内容。

本书内容循序渐进,深入浅出,实验原理与理论教材相辅相成并具有自身的系统性,便于学生自学。每个实验除对实验目的、任务、步骤、测试方法及设备器材等作了较详细的介绍外,还对实验预习、记录、报告内容提出了具体要求。为了培养学生的独立工作能力,每个实验均附有思考题,部分设计性实验要求学生自拟实验方案,提出器材清单。全书具体编排如下:

第一章 基本实验,共17个实验,按理论课的内容顺序编排,前几个实验着重培养学生掌握基本知识和技能以及常用仪器的使用。以后则是以中规模集成电路应用为主的设计性实验,适当选一些大规模集成电路应用实验。每个实验编排了较多的实验任务,凡有“*”号标记的为选作内容,为实验室开放学生自选课题提供方便。

第二章 综合实验,共8个课题,可作为该门理论课教学结束后搞大型实验或课程设计的参考课题。通过本章实验,可使学生初步掌握小型数字系统的工程设计方法,为今后开展科研打下基础。

第三章 实验基本知识及常用仪器。附录收集了部分常用集成电路手册等资料,可供实验、课程设计、毕业设计参考。

本教材由重庆邮电学院副教授周永明、讲师毛期俭、中国人民解放军重庆通信学院副教授卜荣宗、陈祖溶和重庆大学陈耀华联合编著,陈耀华任主编。

基本实验八、十、十一、十二、十六、十七,综合实验课题二、三、七、八,第三章以

及附录由陈耀华执笔；基本实验一、二、三、五由毛期俭执笔；第一章概述及基本实验四由陈祖熔执笔；基本实验六、七、十三、十四，综合实验课题六由周永明执笔；第二章概述及综合实验课题四、五由卜荣宗执笔。基本实验九、十五由周永明、陈耀华合写，综合实验课题一由卜荣宗、陈耀华合写，最后由主编修改定稿。

本书由重庆大学熊良仕副教授主审。经审定后认为本书符合国家教委工科电工课程指导委员会电子线路课程指导小组提出的《脉冲与数字电路实验的基本要求》，在内容上加强了中、大规模集成电路，注重典型性、实用性、趣味性，比较新颖，反映了部分科研和毕业设计成果，有较大的实用价值。

重庆邮电学院、中国人民解放军后勤工程学院、西南师范大学、重庆建筑工程学院、渝州大学等兄弟院校的谭孝华、陶永揆、谭道鸿副教授、钱天华高级工程师和包明讲师参加了集体审定，一致同意主审意见并提出了许多宝贵建议。在本书整理、定稿和出版过程中，承有关单位和院校老师杨克栋、邱平凯、徐少华、万沛霖、林松桥、肖仁德、李复生等对征求意见稿提出的修改意见和大力支持，在此一并致以诚挚的谢意。

鉴于时间仓促、编著者水平有限，如有不妥之处，恳请读者批评指正。

编 著 者

1988年12月11日

目 录

第一章 基本实验

实验一	晶体管开关特性测试	(4)
实验二	集成逻辑门测试	(7)
实验三	三态门、OC门的功能测试及其应用	(15)
实验四	组合逻辑电路的设计及功能测试	(20)
实验五	译码器及其应用	(24)
实验六	数据选择器及其应用	(31)
实验七	半加器、全加器及其应用	(34)
实验八	集成触发器	(38)
实验九	移位寄存器和移存型计数器及其应用	(44)
实验十	计数器及其应用	(50)
实验十一	序列检测器的设计与测试	(58)
实验十二	脉冲信号的产生与整形电路	(61)
实验十三	锯齿电压波发生器	(67)
实验十四	555定时器及其应用	(71)
实验十五	累加/减器和算术逻辑运算单元	(76)
实验十六	大规模集成存储器RAM和ROM	(85)
实验十七	数模和模数转换器	(94)

第二章 综合实验

课题一	数字电子钟	(110)
课题二	数字频率计	(117)
课题三	数字电压表	(121)
课题四	保密数字电子锁	(128)
课题五	射击自动报靶器	(132)
课题六	智力竞赛抢答器	(136)
课题七	TTL 集成电路自动检测器	(139)
课题八	十字路口的交通灯控制器	(141)

第三章 实验基本知识及常用仪器

第一节	TTL 器件和 CMOS 器件使用规则	(143)
第二节	TTL 器件、CMOS 器件、运算放大器之间的接口电路	(145)
第三节	实验注意事项及常见故障检查	(148)

第四节	数字显示器判别法及使用注意	(151)
第五节	数字逻辑实验箱	(152)
第六节	双踪示波器	(154)
第七节	逻辑笔	(163)

附 录 部分常用集成电路手册

附录一	数字集成电路型号介绍	(165)
附录二	国外TTL集成电路规范	(167)
附录三	国内外部分集成器件型号对照表	(168)
附录四	部分常用集成电路汇编	(173)
附录五	部分常用中规模集成电路功能表、真值表和时序波形	(191)

第一章 基本实验

概 述

随着科学技术的发展,脉冲与数字技术在各个科学领域中都得到了广泛的应用,它是一门实践性很强的技术基础课,在学习中,不仅要掌握基本原理和基本方法,更重要的是学会灵活应用。因此,需要配有一定数量的实验,才能掌握这门课程的基本内容,熟悉各单元电路的工作原理、各集成器件的逻辑功能和使用方法,从而有效地培养学生理论联系实际和解决问题的能力。为此,本章根据该门课程的内容顺序,编排了17个基本实验。以数字电路为主,TTL和CMOS集成电路并重,加强了中规模集成电路的内容,适当选编了单片RAM、ROM、A/D与D/A转换器等大规模集成电路的实验。本章所述的实验原理,是为实验单独设课的需要,并与理论教材相辅相成,具有自身的系统性,文理通顺,启发性强,深入浅出,便于自学。每个实验编排了较多的实验内容,除满足必作需要外,可供学生选作参考。通过本章实验,要求达到:

1. 掌握脉冲波形参数的测量和双踪示波器的正确使用。
2. 掌握锯齿波、脉冲信号的产生和整形的方法,以及555定时器的典型应用。
3. 掌握组合与时序逻辑电路的一般分析和设计方法;学会正确选用中规模集成器件,熟悉其逻辑功能,并能灵活用它来实现某些特定的功能,从而提高实验技术和实验研究能力。
4. 了解常用大规模集成电路的功能、测试方法和应用。
5. 初步掌握分析、寻找和排除数字电路中常见故障的方法。
6. 培养实事求是、严谨的科学实验作风,能写出符合要求的实验报告,为第二章综合实验或课程设计以及今后开展科研工作打下基础。

为了使实验顺利进行,现对几个有关问题介绍如下:

(1) 数字逻辑实验箱简介

本章实验除验证单元电路原理和集成器件的逻辑功能外,主要是验证所设计的逻辑电路的功能,进行必要的测试和调整,以完善电路的性能。这些实验通常都是在一种称为数字逻辑实验箱的设备上进行的。

数字逻辑实验箱型式多种,但基本结构相似,其面板布置如图1-0-1所示。面板的一端是数码管和逻辑电平显示灯。前者由8、4、2、1输入插孔、BCD码译码器和数码管等组成数字显示器;后者由多个输入插孔和其对应的发光二极管等组成逻辑显示器。中间是一块或多块多孔插座板(俗称面包板),供插接元、器件搭试电路之用。另一端是电源、信号供给板。一般包括有,

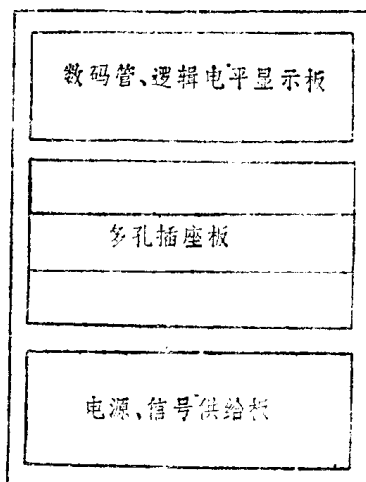


图1-0-1 实验箱面板布置图

- 1) 多个机械式接“0”(地)或接“1”(高电平)的数据开关;
- 2) 按钮式单次 $\cap$ 或 $\sqcup$ 的CP信号输出插孔;
- 3) 连续时钟信号CP输出,一般有高、低两个频率可供选择,或者是连续脉冲的2、4、8分频信号输出。有的还有粗调、微调连续时钟脉冲频率的旋钮。
- 4) 利用市电经变压、整流、稳压后输出的固定5伏和可调的8~18伏直流电压源,或多个电压源以及接地端插孔等。

使用实验箱时,只需将电源、有关信号等用导线接到被测集成电路的引脚即可。

数字逻辑实验箱具有不需焊接、不易损坏器件、使用方便、灵活等优点,因此在实验和科研中得到了广泛的应用。有关电路的工作原理详见第三章第五节。

需要注意的是,在使用实验箱时,应特别注意数据开关、单次CP和连续CP三种信号的区别,以便恰当选用,方能得到正确的结果。

(2) 实验预习、记录和实验报告

1) 实验预习:认真预习是作好实验的关键。预习好坏,不仅关系到实验能否顺利进行,而且直接影响实验效果。预习应按本书各实验预习要求进行,按实验任务要求设计好电路,并对如何着手实验以及对实验预期的结果有所估计,做到心中有数。此外,通过预习还应作好实验前的准备,其内容包括:

绘出设计好的实验电路逻辑图,并在该图上标出器件型号(若仅使用器件一个独立单元,则可标上 $\frac{1}{2}$ 或 $\frac{1}{4}$,其后再附型号)、使用的引脚号及元件数值。必要时,必须用文字来说明。

列出元、器件清单。

拟定实验方法和步骤。

拟好记录实验数据的表格和波形坐标等。

2) 实验记录:实验记录是实验过程中获得的第一手资料。测试过程中测试的数据和波形有必然、偶然以及干扰信号。因此,对记录的数据和波形允许修改,但必须清楚、合理、正确。若不正确,则要重复测试,以便在写报告时加以分析。实验记录应包括如下内容:

实验任务名称及内容。

实验数据和波形以及实验中出现的现象。从记录中应能初步判断实验的正确性。

记录波形时,应注意输入、输出波形的时间相位关系,在坐标中应上下对齐。

实验中实际使用的仪器型号及编号。

3) 实验报告:实验报告是培养学生的科学实验总结能力和分析思维能力,也是培养基本功的一个重要环节。它能有效地巩固实验成果,加深对基本理论的认识和理解,从而进一步扩大知识面。

实验报告是一份技术总结,要求文字简洁,内容清楚,图表工整。报告内容应包括实验目的、实验用仪器、实验内容和结果以及讨论等。其中实验内容与结果是报告的主要部分,它应包含实际完成的全部(必作和选作的)实验,并且要按实验任务逐个书写,每个实验任务应有如下内容:

实验课题的方框图、逻辑图(或测试电路)、状态图、真值表以及文字说明等。对于设计性课题,还应有整个设计过程和关键的设计技巧说明。

实验记录和经过整理的数据、表格、曲线和波形图。其中表格、曲线和波形图应充分利用专用实验报告本中的简易坐标格，并用三角板、曲线板等工具描绘，力求画得准确，不得随手示意画出。

实验结果的分析、讨论及其结论。对讨论的范围，没有严格要求，一般应对重要的实验现象、结论加以讨论，以便进一步加深理解。此外，对实验中的异常现象、体会等，可作一些简要说明。

(3) 注意和学会资料的查阅方法

在第三章和附录中有TTL器件和CMOS器件的使用规则及其接口电路、实验注意事项及故障排除、常用仪器的使用方法以及部分常用集成电路手册等，可供学习、设计电路和实验时参考，从而有助于理解和掌握本章内容。

实验一 晶体管开关特性测试

一、实验目的

1. 熟悉双踪示波器的使用方法。
2. 理解晶体二极管的开关特性。
3. 熟悉晶体管反相器的性能测试方法。

二、实验原理

1. 晶体二极管的开关特性

晶体二极管（简称二极管）的主要特点是具有单向导电性。在低频电路中，常将二极管当作理想开关，即当正极和负极之间的电压为正时，二极管导通，相当于开关短路；反之，相当于开关开路。但在数字电路中，二极管经常工作于开关状态，而且开关频率有时高达每秒一百万次以上，因此，就不能简单的视为理想开关了。必须分析二极管在导通与截止状态之间快速转化的过渡过程。二极管的开关过程，实际上是结电容效应和存贮电荷建立与消散的过程。因而，二极管的导通与截止不可能在瞬时完成，即二极管由截止转为导通时必须经历正向恢复过程。这一过程相当快，一般可忽略不计。相反，当二极管从导通转为截止时，必须经历反向恢复过程。这一过程所需的时间叫反向恢复时间 t_R ， $t_R = t_s + t_f$ ，其中 t_s 为存贮时间， t_f 为下降时间，而且 $t_s \gg t_f$ ，如图1-1-1所示。图1-1-1中充分体现了二极管的主要开关特性。 t_R 值的大小直接影响二极管的开关速度，要提高二极管的开关速度，就必须减小二极管的 t_R 值。因 $t_s \gg t_f$ ，所以要尽量减小 t_s 值。通常的方法是：除了生产厂家从内部采取措施外，还必须从外电路设法缩短存贮时间 t_s ，例如，适当减小二极管的正向电流，适当加大二极管的反向偏压来缩短 t_s ，以提高二极管的开关速度。

2. 晶体管反相器

晶体管反相器（简称反相器）既是一种重要的开关电路，又是组成各种脉冲单元电路的基本单元。因此，在脉冲与数字电路中，它是最基本的、很重要的电路。

反相器就是将信号的极性变反的电路。如图1-1-2(a)所示。其基本工作原理是：当输入电压为低电平（即 $v_i = v_L$ ）时，三极管截止，则输出为高电平（即 $v_o = v_H$ ）；当输入电压为高电平（即 $v_i = v_H$ ）时，三极管饱和，则输出为低电平（即 $v_o = v_L$ ）。在脉冲与数字电路中所需要的波形往往是边沿陡峭的，而且在高速的数字电路系统中，波形的上升、下降时间太长，会严重地影响电路工作速度。因此，对反相器的基本技术要求是：①开关速度要高，以保证波形无畸变。②带负载能力应足够大。

我们知道，根据晶体管的开关特性，当晶体管工作在开关状态时，由于管内结电容效应

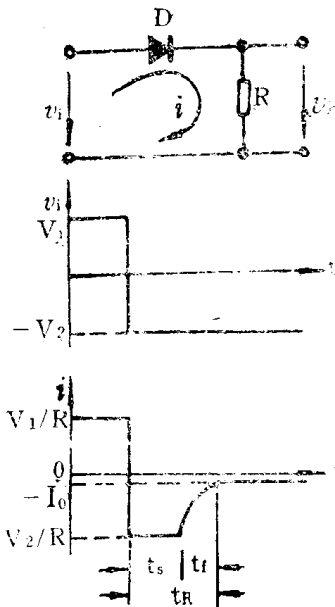


图1-1-1 二极管开关特性

和扩散电容效应的作用,相应就要产生晶体管的开启时间 t_{on} 和关闭时间 t_{off} , 如图 1-1-2(b) 所示。同时由于电路的分布电容和负载电容的影响,会使输出波形的边沿产生畸变,而且随输入信号频率增高,所受影响也就更严重。在本实验中,我们将主要针对上述问题进行研究。

通常提高开关速度的方法有两种: (i) 在输入支路 R_b 上并接一个 $10 \sim 200 \text{PF}$ 的电容 C_i , 一般称它为加速电容,其作用是,当输入信号瞬变时,能加快管子的饱和与截止之间的转换,以缩短晶体管的开关时间 t_{on} 和 t_{off} , 使波形边沿变陡。 C_i 的取值与输入信号频率有关,频率越高, C_i 的值越小。(ii) 在输出支路晶体管的集电极加二极管箝位电路,以解决输出端分布电容和负载电容所引起的输出电压波形边沿时间长的问題。加箝位电路的目的是,充分利用电容充电时其端电压上升起始部分较陡,从而使输出电压波形的上升时间缩短。

三、实验设备与器件

- | | |
|-------------------------|----|
| 1. 双踪示波器 | 一台 |
| 2. 直流稳压电源 | 一台 |
| 3. 脉冲信号发生器 | 一台 |
| 4. 万用表及工具 | 一套 |
| 5. 实验电路板(面包板) | 一块 |
| 6. 器件: 2CP22一只, 2CK2一只, | |
| 3DK3一只, 1K电位器一只 | |

四、实验任务及步骤

1. 观察二极管的反向恢复时间

实验电路按图 1-1-3(a) 连接, 图中二极管选用开关时间长的 2CP22 为宜。

将脉冲信号发生器输出的矩形脉冲信号加到实验电路的输入端, 其信号频率 f 调为 200KHz 左右, 脉宽调到 $5 \mu\text{s}$ 左右, 幅度调为 4 伏左右, 观察输出 v_o 的波形。用偏移旋钮改变脉冲信号发生器输出的直流电平, 观察波形的 t_s 与 t_f 的变化规律。如果所使用的脉冲信号发生器的输出直流电平不可调, 则可按图 1-1-3(b) 连接实验电路, 然后改变偏压 E (由 0 伏变化到 3 伏), 观测输出 v_o 波形的 t_s 与 t_f 。记录结果并进行分析。

2. 晶体管反相器的静态测试

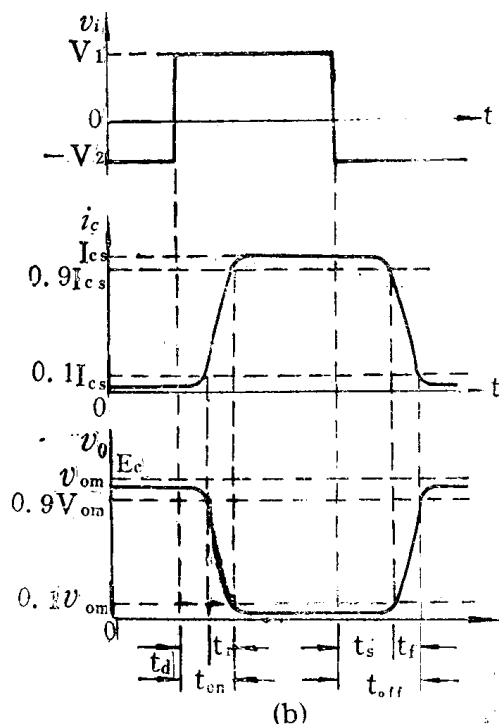
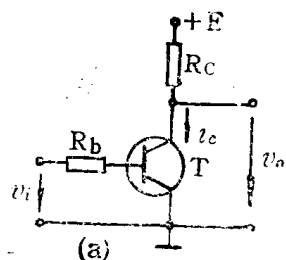


图 1-1-2 晶体管电路及其瞬态开关特性

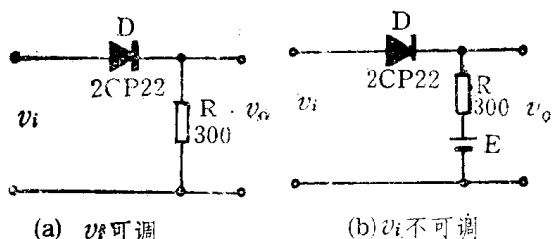


图 1-1-3 观测二极管反向恢复时间电路

在实验板上按图1-1-4接好线路并接通 E_c 和 $-E_b$ (不接通 E_Q)。

(1) 调节电位器 W , 使反相器输入端 v_i 的电压为 3 伏 (用万用表测量), 再量出 v_o 的直流电压, 分析晶体管的工作状态, 并将测量和分析结果填入表1-1-1中。

表1-1-1 反相器静态测试表

输入电压 v_i	输出电压 v_o	晶体管工作状态
3 伏		
0 伏		

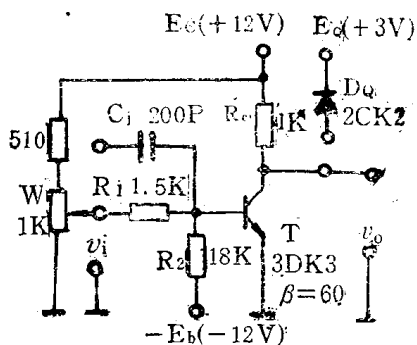


图1-1-4 晶体管反相器性能测试电路

(2) 将反相器输入端短路, 使 $v_i = 0$ 伏, 重复步骤 (1)。

3. 晶体管反相器的动态测试

断开输入端与电位器的连线, 接通箝位电源 E_Q , 将脉冲信号发生器的输出端与反相器的输入端连接, 调节脉冲信号发生器有关旋钮, 使其输出幅度 $V_m = 3$ V, $f = 1$ MHz。

(1) 用双踪示波器同时观察并记录输入、输出波形, 从输出波形上测出开启时间 t_{on} 、存储时间 t_s 和关闭时间 t_{off} 。

(2) 分别接上加速电容 C_i 和箝位电路, 重测 t_{on} 和 t_{off} 。

(3) 同时接上加速电容 C_i 和箝位电路, 再次测 t_{on} 和 t_{off} 。

最后列表比较分析 t_{on} 和 t_{off} 的四次测量结果。

五、预习要求

1. 阅读双踪示波器的使用方法, 见第三章第六节。
2. 复习晶体二极管、三极管的开关特性。
3. 复习晶体管反相器的工作原理和性能改善措施。

六、思考题

1. 产生二极管反相恢复时间的条件和原因是什么?
2. 为什么加速电容能缩短晶体管开关时间?
3. 如何提高晶体管反相器带负载能力?

实验二 集成逻辑门测试

一、实验目的

1. 熟悉TTL与非门和CMOS或非门主要参数的含义及其测试方法, 并通过功能测试确定其好坏。

2. 熟悉数字逻辑实验箱的使用方法。

二、实验原理

集成逻辑门是数字电路中应用十分广泛的最基本的一类器件。为了合理地使用和充分利用其功能, 必须对它的主要参数和逻辑功能进行测试。本实验采用TTL中速4输入端双与非门T063(同74LS20)和2输入端四或非门C039(或CC4001)进行测试。T063与非门的内部电路和引脚排列如图1-2-1所示。

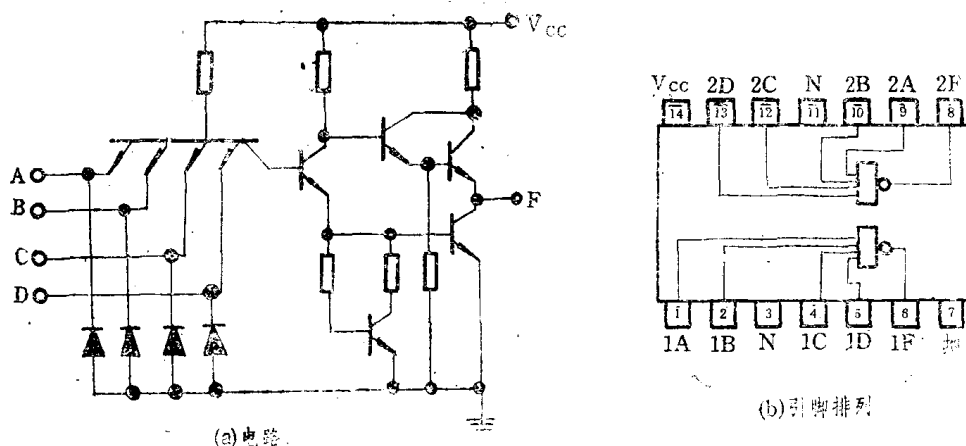


图1-2-1 T063与非门

1. TTL与非门的主要参数

(1) 通电源电流 I_{CCL} : 通电源电流又叫空载导通电流, 是指输入端全部悬空、输出端空载、与非门工作在导通状态时电源供给的电流。 I_{CCL} 的大小标志着门电路的功耗 P_L 的大小, $P_L = V_{CC} \cdot I_{CCL}$ 。由于门电路导通时的功耗大于截止时的功耗, 因此手册中的规范值通常只列出 I_{CCL} 的数值。T063的 $I_{CCL} \leq 14\text{mA}$ 。

(2) 低电平输入电流 I_{IL} : 低电平输入电流又叫输入短路电流, 是指当一个输入端接地、其余输入端悬空时流出接地输入端的电流。 I_{IL} 的大小直接影响前级门电路带负载的个数。一般 $I_{IL} \leq 1.6\text{mA}$ 。

(3) 高电平输入电流 I_{IH} : 高电平输入电流又称输入漏电流, 是指当一个输入端接高电平而其余输入端接地时流入接高电平输入端的电流, 该电流主要为前级门输出为高电平时的拉电流。T063的 $I_{IH} \leq 50\mu\text{A}$ 。

(4) 输出高电平 V_{OH} : V_{OH} 是指与非门有一个以上输入端接地或接低电平时的输出电平值。此时门电路工作于截止状态。如果输出空载, V_{OH} 约为3.6V; 若输出接拉流负载, V_{OH} 将下降。T063的 $V_{OH} \geq 2.4\text{V}$ 。

(5) 输出低电平 V_{OL} : V_{OL} 是指与非门的所有输入端均接高电平时的输出电平值。此时门电路工作于导通状态。 V_{OL} 的大小主要由 T_s 管的饱和深度与外接负载来决定。如输出空载, V_{OL} 约为0.1V; 若输出接灌流负载, 因负载向门电路灌入电流, 使 T_s 管的饱和程度变浅, V_{OL} 将上升。T063的 $V_{OL} \leq 0.4V$ 。

(6) 开门电平 V_{on} : V_{on} 是指与非门带等效额定负载, 且输出处于额定低电平时允许输入高电平的最小值。只要输入电平 $v_i \geq V_{on}$ 时, 与非门必定导通。测量时可取 $V_{OL}=0.4V$ 所对应的输入电平作为 V_{on} 。一般 $V_{on} \leq 1.8V$ 。

(7) 关门电平 V_{off} : V_{off} 是指与非门输出处于高电平状态时允许输入低电平的最大值。测量时用 $V_{OH}=2.7V$ (或2.4V) 所对应的输入电平作为 V_{off} 。T063的 $V_{off} \geq 0.8V$ 。

(8) 阈值电平 V_T : V_T 是指与非门的工作点处在电压传输特性, 输出电平迅速变化区中点的输入电平值。通常又称为门槛电压。一般 $V_T \approx 1.35V$ 。

与非门的 V_{OH} 、 V_{OL} 、 V_{on} 、 V_{off} 和 V_T 等参数可根据定义按厂家测试的条件测出, 但实验中通常是从测绘的电压传输特性曲线上直接读出这些参数值 (两者测试条件虽不一样, 但数值非常接近)。这里所说的电压传输特性, 是在输出端开路条件下, 输入电压 v_i 从零电平逐渐升到高电平时, 输出 v_o 随输入 v_i 的变化曲线。在电压传输特性中, 若 V_{on} 和 V_{off} 的值越靠近, 则门电路的抗干扰能力愈强。因低电平噪声容限 $V_{NL}=V_{off}-V_{IL}$; 高电平噪声容限 $V_{NH}=V_{IH}-V_{on}$ 。式中 V_{IH} 通常取3V, V_{IL} 取0.35V。

(9) 扇出系数 N_o : N_o 是指门电路所能驱动同类电路门的数目, 它是用来衡量门电路负载能力的一项参数, 其大小主要受输出低电平时输出端允许灌入的最大负载电流的限制。如灌入的负载电流超过门电路所允许的数值, 将使输出低电平显著上升。T063的 $N_o \geq 8$, 取 $V_{OL}=0.4V$ 。

(10) 平均传输延迟时间 t_{pd} : 平均延迟时间是与非门的一个瞬态参数。它是指与非门输出波形边沿的0.5 V_m 点相对于输入波形对应边沿的0.5 V_m 点的时间延迟, 如图1-2-2所示。其中 t_{pdL} 为导通延迟时间, t_{pdH} 为截止延迟时间。于是门电路的平均延迟时间为 $t_{pd} = \frac{1}{2}(t_{pdL} + t_{pdH})$ 。平均延迟时间是衡量门电路开关速度的一个重要指标, 按平均延迟时间的不同, TTL门电路有中速、高速和超高速之分, 一般中速门电路的 t_{pd} 为10~50ns, 高速为2~10ns, 超高速的 $t_{pd} \leq 2ns$ 。

T063中速双与非门主要电参数规范如表1-2-1所示。

2. CMOS或非门的主要参数

CMOS电路是由NMOS和PMOS管组成, 通称为互补MOS电路。它具有功耗低, 电源电压范围宽, 输出逻辑电平摆幅大, 噪声容限高, 输入阻抗高, 可靠性好, 价格便宜等优点, 所以在各种电子系统中的应用愈来愈广泛。

CMOS门电路是最基本的逻辑电路之一, 尽管内部结构与TTL不同, 但它们的逻辑功能却完全一样。CMOS门电路的特性也有直流 (静态) 和交流 (动态) 两种, 其参数含义大体上也与TTL相似。手册中一般都给出各器件电参数的规范值和测试条件。这里以CMOS

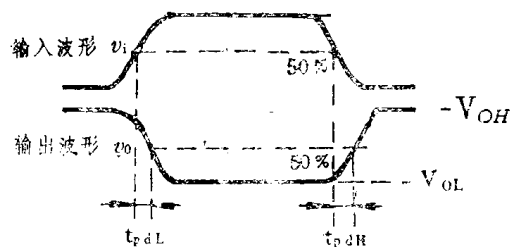


图1-2-2 门电路的延迟时间

表1-2-1

T063中速双与非门参数规范

参数名称和符号		规范值		单位	测试条件
		T063A	T063B		
直流参数	通导电源电流	I_{ccL}	≤ 14	mA	$V_{CC}=5.5V$, 输入端悬空, 输出端空载。
	低电平输入电流	I_{iL}	≤ 1.6	mA	$V_{CC}=5.5V$, 被测输入端接地, 其它输入端悬空, 输出端空载。
	高电平输入电流	I_{iH}	≤ 50	μA	$V_{CC}=5.5V$, 被测输入端 $V_{in}=2.4V$, 其它输入端接地, 输出端空载。
			≤ 1	mA	$V_{CC}=5.5V$, 被测输入端 $V_{in}=5.5V$, 其它输入端接地, 输出端空载。
	输出高电平	V_{OH}	≥ 2.4	V	$V_{CC}=4.5V$, 被测输入端 $V_{in}=0.8V$, 其它输入端悬空, $I_{OH}=400\mu A$ 。
	输出低电平	V_{OL}	≤ 0.4	V	$V_{CC}=4.5V$, 输入端 $V_{in}=2.0V$, $I_{OL}=12.8mA$ 。
交流参数	扇出	N_O	≥ 8		同 V_{OH} 和 V_{OL} 。
	平均传输延迟时间	t_{pd}	≤ 40 ≤ 20	ns	$V_{CC}=5.0V$, 被测输入端输入信号: $V_{in}=2.0V$, $f=2MHz$, $t_r, t_f=10\sim 15ns$, $t_w=0.25\mu s$; 其它输入端接 $2.4V$, $R_L=300\Omega$, $C_L=21pF$, BG为3DK3B(bc短接)。

或非门为例, 说明几个主要参数的特点。

(1) 功耗: CMOS门电路的静态功耗非常低, 一般为微瓦数量级, 这是它的一个突出优点。动态工作时虽然在输出状态转换过程中, 电源要对负载电容充、放电, 动态功耗要增加, 但总的功耗还是很低的, 一般在毫瓦数量级。

(2) 电压传输特性: 电压传输特性, 通常是在门电路输出端开路情况下测出的。从传输特性曲线上, 可以读出输出高电平 V_{OH} 和输出低电平 V_{OL} 的数值。 $V_{OH} \approx V_{DD}$, $V_{OL} \approx V_{ss} \approx 0V$ 。噪声容限 $V_N \approx 40\% V_{DD}$ 。

(3) 扇出系数: CMOS电路输入阻抗极高, 大致相当于 12^{12} 欧姆和 $5PF$ 电容相并联。一个CMOS门驱动另一个CMOS门几乎不需要静态输入电流, 所以它的直流扇出实际上是无限的。但在动态工作时, 对后级门电路的输入电容充、放电需要电流, 使扇出系数 N_O 受到一定限制。一般取 $N_O=10\sim 20$ 。

(4) 传输延迟时间: CMOS器件的传输延迟时间比TTL器件长得多, 其典型值是在特定容性负载下测得的, 约 $200ns$ 。如果负载电容增大, 传输延迟时间就增加。设计时可凭经验估计, 每个CMOS门输入端为 $5PF$ 再加上 $5\sim 15PF$ 的杂散布线电容。

3. 逻辑功能

(1) 与非门的逻辑功能: 当所有输入端均为高电平时, 输出为低电平; 一个或一个以