

高等学校教材

数字逻辑

鲍家元 李 跃 毛文林 编著

高等教育出版社

高等学校教材

数字逻辑

鲍家元 李 跃 毛文林 编著

高等教育出版社

(京)112号

内 容 提 要

本教材是由国家教育委员会高等学校理科计算机科学教学指导委员会计算机及应用教材建设组评选推荐出版。

全书共分九章。第一、二章作为数字逻辑的理论基础,讨论了数制、编码和逻辑代数基础。第三、四、五、六章在小规模集成电路分析和设计的基础上,讨论组合逻辑和时序逻辑技术中的基本概念、基本方法以及工程实践中文档和设计中的问题。并以较大篇幅介绍了一些常用的、具有代表性的 MSI 器件原理、设计和应用。第七章讨论了可编程逻辑器件 PLD,以可编程阵列逻辑 PAL 为重点讨论其逻辑结构,并较详细介绍了一种广为应用的编程语言 ABEL 及其编程应用。第八章对系统级逻辑设计的方法及描述工具 ASM 和 MDS 作了介绍,并以数字系统控制器设计为重点,讨论了系统设计思想及描述工具的应用。第九章是数字系统逻辑设计更高级设计方法和专用集成电路 ASIC 的概述。

本书可作为本科计算机专业、电子工程类专业及应用数字技术的各类专业的教材。

图书在版编目(CIP)数据

数字逻辑/鲍家元等编著. —北京:高等教育出版社,
1997

高等学校教材

ISBN 7-04-005947-9

I. 数… I. 鲍… III. 数字逻辑-高等学校-教材 IV. T
P302.2

中国版本图书馆 CIP 数据核字(97)第 04456 号

*

高等教育出版社出版

北京沙滩后街 55 号

邮政编码:100009 传真:64014048 电话:64054588

新华书店总店北京发行所发行

三河科教印刷厂印装

*

开本 787×1092 1/16 印张 29.5 字数 730 000

1997 年 7 月第 1 版 1997 年 7 月第 1 次印刷

印数 0001—2 310

定价 23.30 元

凡购买高等教育出版社的图书,如有缺页、倒页、脱页等
质量问题者,请与当地图书销售部门联系调换

版权所有,不得翻印

前 言

本教材是由国家教育委员会高等学校理科计算机科学教学指导委员会计算机及应用教材建设组评选推荐出版。

本教材是按照 1992 年召开的全国数字逻辑教材详细大纲审定会制定的“数字逻辑教材详细大纲”,并参考美国《ACM/IEEE-CS 91 教程》中“数字逻辑”及“数字系统”知识单元所提出的专题及主要概念编写而成。

数字逻辑课程是计算机专业、电子工程专业及主要应用数字技术的各类专业的技术基础课程。它的先修课程是“电子技术基础”及“程序设计语言”,后续课程有“计算机组成原理”、“微机原理与接口技术”等。

数字逻辑是数字技术实践的基础。它涉及数字技术中的基本原理、基本分析与设计方法,具有很强的工程实践性。因此,本教材是按照数字逻辑设计原理及实践的指导思想进行编写的。本教材与国内已出版的同类教材在编写上有以下三点差异:其一,在重点讨论数字逻辑的基本原理、基本分析和设计方法的基础上,辅以大量的工程实践举例(特别是中、大规模集成电路设计及应用举例),使读者更好地理解 and 掌握基本分析和设计方法并灵活应用,更好地培养工程实践能力;其二,强调硬件逻辑设计及软件逻辑设计的结合,这是近十年来数字逻辑设计的发展趋势;其三,在讨论基本原理之后,给出一些推演性问题及应用举例,而且教材中有意不作详细讨论,留给读者去思考、去完善,以培养学生独立分析问题和解决问题的能力。在编写本教材时,力求反映当代已在工程实践中应用的数字逻辑新技术。

全书共分九章。第一、二章作为数字逻辑的理论基础,讨论了数制、编码和逻辑代数基础。第三、四、五、六章在小规模集成电路分析和设计的基础上,讨论组合逻辑和时序逻辑技术中的基本概念、基本方法以及工程实践中文档和设计中的问题,并以较大篇幅介绍了一些常用的、具有代表性的 MSI 器件原理、设计和应用。第七章讨论了可编程逻辑器件 PLD,以可编程阵列逻辑 PAL 为重点讨论其逻辑结构,并较详细介绍了一种广为应用的编程语言 ABEL 及其编程应用。第八章对系统级逻辑设计的方法及描述工具 ASM 和 MDS 作了介绍,并以数字系统控制器设计为重点,讨论了系统设计思想及描述工具的应用。第九章是数字系统逻辑设计更高一级设计方法和专用集成电路 ASIC 的概述。在本书中,除突出讨论了数字逻辑中的一系列概念、原理和方法外,还在全书中反复强调了标准化,信号按时间排序,抽象模型,系统的模块化,大系统的复杂性、可靠性,次佳设计和折衷等概念。这些都是实际工程设计中必须建立的重要思想。

本书中逻辑符号采用国标(GB4728.12—85)及国外常用逻辑符号(MIL-STD-806 标准)两种表示方法,目的是使读者熟悉两种符号,便于查阅国内外技术文献。

本书是作者根据长期从事教学及工程实践的体会编写而成。本书力求保持数字逻辑在内容上的完整性、先进性及工程实践性。本书中至少有三分之一的内容(如大量的应用举例)不必在课堂上讲授而让学生自学,以培养学生的自学能力及独立钻研能力。全书的授课时数约为70学时。对计算机软件专业,可将目录中打“*”号的章、节删去,这样授课时间大约需要45学时。

本书第一章由毛文林提出初稿,第二至九章由李跃提出初稿,鲍家元对第二至六章和第八章的初稿进行了大幅度的修改、补充并统编全书。本书在编写的指导思想和编写大纲上得到清华大学王尔乾教授的许多帮助;本书稿承北京理工大学刘明业教授审阅,刘教授以其深厚的理论造诣和丰富的实践经验对书稿提出了许多宝贵修改意见;在此一并表示衷心的感谢。

由于未能收集到更多的国内外最新教材和参考文献,加之限于作者水平,本书中错误及不妥之处难以避免,敬请读者和专家指正。

鲍家元

1996年5月

于西安交通大学

目 录

第一章 数制和编码	1	2.3.1 逻辑代数的基本公理	31
1.1 进位计数制	1	2.3.2 逻辑代数的基本定理	31
1.2 进位计数制的相互转换	3	2.3.3 逻辑代数的基本规则	32
1.2.1 多项式替代法	3	2.4 逻辑函数的性质	33
1.2.2 基数乘法	4	2.4.1 复合逻辑	34
1.2.3 任意两种进制之间的转换	6	2.4.2 逻辑函数的基本表达式	37
1.2.4 直接转换法	6	2.4.3 逻辑函数的标准形式	38
1.2.5 数制转换时小数位数的确定	7	2.5 逻辑函数的化简	42
1.3 带符号数的代码表示	8	2.5.1 代数法化简	43
1.3.1 原码	8	2.5.2 卡诺图法	45
1.3.2 反码	9	2.5.3 利用无关项简化函数表达	56
1.3.3 补码	9	2.5.4 输入无反变量的函数的化简	57
* 1.3.4 十进制数的补码	9	* 2.5.5 多输出函数的化简	61
1.4 带符号数的加、减运算	11	* 2.5.6 Quine-Meclusley 法(Q-M 法)	68
1.5 十进制数的常用代码	12	习题	87
1.5.1 “8421”码	12	第三章 组合逻辑电路的分析和设计	91
1.5.2 “2421”码	13	3.1 逻辑电路设计文档标准	91
1.5.3 余3码	14	3.1.1 框图	92
1.6 可靠性编码	14	3.1.2 门的符号标准	93
1.6.1 格雷码	14	3.1.3 信号名和有效级	95
1.6.2 奇偶校验码	17	3.1.4 引脚的有效级	96
1.6.3 海明校验码	18	3.1.5 引脚有效级的变换	99
1.7 数的定点及浮点表示	20	3.1.6 图面布局及总线	102
1.7.1 数的定点表示法	20	3.1.7 时间图	104
1.7.2 数的浮点表示法	21	3.2 组合电路分析	106
* 1.7.3 数的定点和浮点表示的比较	22	3.2.1 穷举法	106
习题	23	3.2.2 逻辑代数法	107
第二章 逻辑代数基础	26	3.2.3 利用德·摩根定律分析	109
2.1 逻辑代数中的几个概念	26	3.3 组合电路设计的一般方法	111
2.2 逻辑代数的基本运算	28	3.3.1 根据逻辑问题的描述	111
2.2.1 与运算(逻辑乘)	29	写出逻辑表达式	111
2.2.2 或运算(逻辑加)	29	3.3.2 逻辑电路的变换	115
2.2.3 非运算(逻辑非)	30	3.4 组合电路中的竞争与险象	119
2.3 逻辑代数的基本定理及规则	31	3.4.1 竞争现象	119

3.4.2 险象	120	4.5.1 并行寄存器	222
3.4.3 险象的判别	122	4.5.2 移位寄存器	223
3.4.4 险象的消除	124	4.5.3 MSI 寄存器应用举例 ——数据串、并行的转换	228
3.5 常用 MSI 组合逻辑器件及其应用	127	4.6 节拍分配器	230
3.5.1 译码器	127	4.6.1 计数型节拍分配器	231
3.5.2 编码器	136	4.6.2 移位型节拍分配器	232
3.5.3 三态缓冲器	141	4.6.3 MSI 节拍分配器举例	234
3.5.4 多路选择器	145	习题	236
3.5.5 奇偶校验电路	160	第五章 同步时序电路的设计	240
3.5.6 比较器	164	5.1 建立原始状态表	241
3.5.7 加法器	170	5.2 状态化简	245
习题	180	5.2.1 完全给定同步时序电路 状态表的化简	245
第四章 同步时序电路的分析	185	5.2.2 不完全给定同步时序电路 状态表的化简	249
4.1 时序电路概述	185	5.3 状态分配	254
4.1.1 时序电路的一般形式	185	5.3.1 状态编码的一般问题	254
4.1.2 时序电路的分类	186	5.3.2 相邻状态分配法	257
4.1.3 时序电路的描述方法	187	5.4 触发器类型的选择及 激励函数和输出函数的确定	261
4.2 双稳态元件	189	5.4.1 触发器类型的选择	261
4.2.1 S-R 锁存器	189	5.4.2 激励函数和输出函数的确定	261
4.2.2 /S-/R 锁存器	191	5.5 设计举例	263
4.2.3 带使能端的 S-R 锁存器	192	习题	271
4.2.4 D 锁存器	193	第六章 异步时序电路的分析与设计	275
4.2.5 边沿触发 D 触发器	193	6.1 脉冲异步时序电路概述	275
4.2.6 主从 S-R 触发器	195	6.2 脉冲异步时序电路的分析	277
4.2.7 主从 J-K 触发器	195	6.3 脉冲异步时序电路的设计	281
4.2.8 边沿触发 JK 触发器	197	6.4 电平异步时序电路概述	284
4.2.9 T 触发器	198	6.4.1 电平异步时序电路的模型 及稳态的判断	284
4.3 同步时序电路的分析方法	199	6.4.2 流程表及总态图	285
4.4 计数器	208	6.5 电平异步时序电路的分析	289
4.4.1 二进制串行计数器	209	* 6.6 电平异步时序电路的设计	294
4.4.2 二进制同步计数器	210	6.6.1 建立原始流程表	294
4.4.3 用跳越的方法实现任意模数 的计数器	212	6.6.2 状态化简	297
4.4.4 强置位计数器	213		
4.4.5 预置位计数器	214		
4.4.6 修正式计数器	216		
4.4.7 MSI 计数器及应用	217		
4.5 寄存器	222		

6.6.3 状态分配	298	第八章 数字系统设计	394
6.6.4 确定激励函数表达式	305	8.1 数字系统的基本模型	394
6.6.5 时序险象及其避免	306	8.1.1 信息处理单元的构成	395
6.6.6 设计举例	309	8.1.2 控制单元的构成	395
习题	316	8.2 数字系统设计的描述工具	396
第七章 可编程逻辑器件 PLD	320	8.2.1 方框图	397
7.1 PLD 概述	320	8.2.2 定时图(时序图)	398
7.1.1 PLD 的电路结构及分类	320	8.2.3 逻辑流程图	399
7.1.2 PLD 的编程工艺及描述 的逻辑规则和符号	321	8.2.4 ASM 图	401
7.1.3 PLD 的设计过程及主要优点	323	8.2.5 MDS 图	407
7.2 只读存储器	324	8.3 自顶向下设计和自底向上的集成	410
7.2.1 ROM 的内部结构	325	8.3.1 自顶向下的设计	410
7.2.2 用 ROM 实现组合逻辑设计	327	8.3.2 自底向上的集成	413
7.2.3 常用的 LSI ROM	330	8.4 逻辑设计技术及应用	414
7.2.4 ROM 容量的扩展	332	8.4.1 定义设计要求	414
7.3 可编程逻辑阵列	334	8.4.2 确定系统方案及逻辑划分	417
7.4 可编程阵列逻辑	335	8.4.3 控制单元的设计及实现	419
7.4.1 组合 PAL 器件	335	8.4.4 定时单元的设计及实现	420
7.4.2 时序 PAL 器件	341	8.4.5 信息处理单元的设计及实现	422
7.4.3 PAL 器件的系列分类	347	8.5 异步信号输入和系统控制器的结构	424
7.4.4 PAL 的时间说明	348	8.6 以 MSI 时序器件为核心的 控制器设计	428
7.5 PLD 编程语言 ABEL 概述	349	8.6.1 以多 D 触发器为核心的 控制器设计	428
7.5.1 ABEL 语言的一般结构	350	8.6.2 以移位寄存器为核心的 控制器的设计	430
7.5.2 极性控制	353	习题	434
7.5.3 逻辑等式与二级逻辑	354	* 第九章 数字系统 CAD 技术及 其他设计技术概述	436
7.5.4 字符串、常量及数字的表示	355	9.1 数字系统 CAD 技术概述	436
7.5.5 集合	356	9.1.1 数字系统 CAD 设计的一般过程	436
7.5.6 时序逻辑的表示	360	9.1.2 功能描述	436
7.6 PAL 器件的应用	366	9.1.3 逻辑综合与逻辑划分	438
7.6.1 PAL 器件应用的准备工作	366	9.1.4 逻辑模拟	438
7.6.2 组合 PAL 的应用	366	9.1.5 印刷电路板的布局和布线	439
7.6.3 时序 PAL 器件的应用	377	9.1.6 测试	440
7.7 通用逻辑阵列概述	385	9.2 可测性设计	441
7.7.1 GAL 器件的主要特点	385	9.2.1 简化测试的简单措施	441
7.7.2 GAL 器件的基本结构	386		
7.7.3 GAL 器件的命名及分类	391		
习题	392		

9.2.2 附加测试用逻辑改善可测性	442	9.4.6 ASIC 技术的发展对	
9.2.3 可测性结构设计	443	数字系统设计的影响	450
9.3 容错设计	444		
9.4 专用集成电路(ASIC)概述	445	附录一 TTL/SSI 电路的型号	452
9.4.1 ASIC 的分类及设计	445	附录二 某些 TTL/MSI 集成电路产品	455
9.4.2 全定制专用集成电路	446	附录三 某些 74LS 系列器件引脚图 ...	457
9.4.3 半定制专用集成电路	447	附录四 某些 PLD、ROM、RAM 器件	
9.4.4 可编程门阵列	447	引脚图	460
9.4.5 ASIC 设计中的考虑	449	主要参考文献	462

第一章 数制和编码

1.1 进位计数制

在各种进位计数制中,十进计数制(十进制)是我们最熟悉的。分析十进计数制,我们可以总结出以下特点:

- (1) 必须具有 10 个有序的数字符号:0,1,2,3,4,5,6,7,8,9 和小数点符号“.”。
- (2) 遵循“逢十进一”的计数规则。

十就是这种计数制的进位基数,或称基数。这样的若干符号并列在一起就可以表示一个十进制数。例如,378.65 共有 5 位数字,最左面为百位(3 代表 300),第二位为十位(7 代表 70),第三位为个位(8 就代表 8),小数点右边的第一位为十分位(6 代表 6/10),小数点右边第二位为百分位(5 代表 5/100)。可见,数字符号在不同的位置代表着不同的数值,即有着不同的“权”(Weight)。378.65 实质上可以表示成下列形式:

$$378.65 = 3 \times 10^2 + 7 \times 10^1 + 8 \times 10^0 + 6 \times 10^{-1} + 5 \times 10^{-2} \quad (1-1)$$

上式左边的形式,我们称之为十进制数的位置记数法,也叫并列表示法。上式右边的形式,我们称之为十进制数的多项式表示法,也叫按权展开式。

一般来说,任何一个十进制数 N ,可以表示成:

$$(N)_{10} = (K_{n-1}K_{n-2} \cdots K_1K_0.K_{-1}K_{-2} \cdots K_{-m})_{10} \quad (1-2)$$

其中, n 表示整数位数, m 表示小数位数, K_i 是十进制中十个数字中的任何一个,即

$$0 \leq K_i \leq 9$$

括号外的下标为进位制的基数,本例“10”代表十进制。

同样,数 N 也可用多项式表示法写为:

$$\begin{aligned} (N)_{10} &= K_{n-1}(10)^{n-1} + K_{n-2}(10)^{n-2} + \cdots + K_1(10)^1 + K_0(10)^0 \\ &\quad + K_{-1}(10)^{-1} + K_{-2}(10)^{-2} + \cdots + K_{-m}(10)^{-m} \\ &= \sum_{i=-m}^{n-1} K_i \cdot 10^i \end{aligned} \quad (1-3)$$

对其他进位计数制来说,也具有上述特点。如基数为 R 的进位计数制,必须满足:

- (1) 具有 R 个有序的数字符号:0,1,2,..., $R-1$ 及小数点“.”。
- (2) 遵循“逢 R 进一”的计数规则。

对 R 进制中的数 N ,可用位置计数法表示为:

$$(N)_R = (A_{n-1}A_{n-2} \cdots A_1A_0.A_{-1}A_{-2} \cdots A_{-m})_R \quad (1-4)$$

该数 N 也可用多项式表示法写为:

$$\begin{aligned} (N)_R &= (A_{n-1}R^{n-1} + A_{n-2}R^{n-2} + \cdots + A_1R^1 + A_0R^0 \\ &\quad + A_{-1}R^{-1} + A_{-2}R^{-2} + \cdots + A_{-m}R^{-m})_R \end{aligned}$$

$$= \left(\sum_{i=-m}^{n-1} A_i \cdot R^i \right)_R \quad (1-5)$$

其中, n 表示整数位数, m 表示小数位数, A_i 是 R 进制中的数字符号之一, 即

$$0 \leq A_i \leq R-1$$

因而, (1-5) 式中括号里的 R , 在写成 R 进制的数字符号时, 已不能用一位数字符号来表示, 而应记作“10”。括号外的 R , 是计数制的基数标志, 用十进制数字表示。如 $R=10$, 则括号和记数标志均可省去。

表 1-1 列出几种进位制整数数列前面的一部分。从这个表上可以比较出这几种进位制数值的对应关系。例如:

$$(14)_{10} = (1110)_2 = (112)_3 = (32)_4 = (16)_8 = (E)_{16}$$

表 1-1 数制表(整数)

R=10	R=2	R=3	R=4	R=8	R=16
0	0	0	0	0	0
1	1	1	1	1	1
2	10	2	2	2	2
3	11	10	3	3	3
4	100	11	10	4	4
5	101	12	11	5	5
6	110	20	12	6	6
7	111	21	13	7	7
8	1000	22	20	10	8
9	1001	100	21	11	9
10	1010	101	22	12	A
11	1011	102	23	13	B
12	1100	110	30	14	C
13	1101	111	31	15	D
14	1110	112	32	16	E
15	1111	120	33	17	F
16	10000	121	100	20	10
17	10001	122	101	21	11
⋮	⋮	⋮	⋮	⋮	⋮

基数 $R=2$, 是二进位计数制(二进制)。由于二进制中仅有两个数字符号 0 和 1, 所以很容易用电子元件特性来表示, 因而它是计算机的基础。在二进制中, 相应的运算规则有:

加法

$$0+0=0$$

$$0+1=1+0=1$$

$$1+1=10$$

乘法

$$0 \times 0 = 0$$

$$0 \times 1 = 1 \times 0 = 0$$

$$1 \times 1 = 1$$

这种运算的简便性导致了完成运算的电路的简化和控制的简化。

掌握二进制数的一个基本要求, 是熟悉二进制的权(2 的幂), 必须像熟悉 10 的幂那样熟悉 2 的幂。表 1-2 列出了部分常用的二进制的权。

表 1-2 二进制($R=2$)各位的权(R^i)

i	R^i	i	R^i	i	R^i
-7	0.0078125	0	1	7	128
-6	0.015625	1	2	8	256
-5	0.03125	2	4	9	512
-4	0.0625	3	8	10	1024
-3	0.125	4	16	11	2048
-2	0.25	5	32	12	4096
-1	0.5	6	64	13	8192

1.2 进位计数制的相互转换

将一个数从一种进位计数制表示法转换成另外一种进位计数制表示法,称为数制转换。除了基数为 2^k 的进位制之间转换可用直接转换法外,均需采用数学计算的方法来转换。通常用于数制转换的两种方法是多项式替代法和基数乘法,这两种方法有不同的应用范围。

1.2.1 多项式替代法

若将 α 进制(基数 $R=\alpha$)的数 $(N)_\alpha$ 转换成 β 进制(基数 $R=\beta$)的数 $(N)_\beta$,即从 $(N)_\alpha$ 求得 $(N)_\beta$,可以先用公式(1-5)将 $(N)_\alpha$ 写成多项式:

$$(N)_\alpha = (A_{n-1}10^{n-1} + A_{n-2}10^{n-2} + \cdots + A_1 10^1 + A_0 10^0 + A_{-1}10^{-1} + \cdots + A_{-m}10^{-m})_\alpha \quad (1-6)$$

式中 10 即 α 进制中的基数 α 。将上式右边的所有数值符号 A_i ($0 \leq A_i \leq \alpha-1$)和 10 替换成 β 进制中的相应值,并按 β 进制的计算规则计算,所得结果就是 $(N)_\beta$,即:

$$(N)_\beta = (A_{n-1}\alpha^{n-1} + A_{n-2}\alpha^{n-2} + \cdots + A_1\alpha^1 + A_0\alpha^0 + A_{-1}\alpha^{-1} + \cdots + A_{-m}\alpha^{-m})_\beta \quad (1-7)$$

例 1 将 $(1CE8)_{16}$ 转换为十进制。

$$\begin{aligned} N &= (1 \times 10^3 + C \times 10^2 + E \times 10^1 + 8 \times 10^0)_{16} && \text{括号中 } 10 \text{ 为 } 16 \text{ 进制基数} \\ &= (1 \times 16^3 + 12 \times 16^2 + 14 \times 16^1 + 8 \times 16^0)_{10} && \text{转换成十进制符号} \\ &= (7400)_{10} && \text{十进制计算结果} \\ &= 7400 && \text{十进制基数符号可省} \end{aligned}$$

例 2 将 $(121.2)_3$ 转换为二进制。

$$\begin{aligned} N &= (1 \times 10^2 + 2 \times 10^1 + 1 \times 10^0 + 2 \times 10^{-1})_3 \\ &= (1 \times 11^{10} + 10 \times 11^1 + 1 \times 11^0 + 10 \times 11^{-1})_2 \\ &= (1001 + 110 + 1 + 0.101010\cdots)_2 \\ &= (10000.101010\cdots)_2 \end{aligned}$$

其中计算是按二进制计算规则进行的,如:

$$10 \times 11^{-1} = 10 \div 11 = 0.101010\cdots$$

是循环小数,故 $(121.2)_3 = (10000.101010\cdots)_2$

从上面两例可以看出,用多项式替代法实现 $(N)_\alpha$ 转换为 $(N)_\beta$,计算是在 β 进制中进行的,因此我们必须熟悉 β 进制的运算。换句话说,把其他进制的数转换为十进制数时,采用多项式

替代法就很方便。如要把十进制数转换为其他进制数时,我们可以采用基数乘法。

1.2.2 基数乘法

与多项式替代法相反,用基数乘法将 $(N)_\alpha$ 转换成 $(N)_\beta$ 时,计算是在 α 进制中进行的。整数的转换和小数的转换方法不同,整数转换要用基数除法;而小数的转换要用基数乘法。若一个数包括整数和小数两部分,可以将它们分别转换,然后合并起来。

1. 整数转换(基数除法)

假设 α 进制表示的整数 $(N)_\alpha$ 转换为 β 进制的整数 $(N)_\beta$ 的并列记数法表示为:

$$(N)_\beta = (b_{n-1} \cdots b_1 b_0)_\beta$$

若用多项式表示法表示应为:

$$(N)_\beta = (b_{n-1} \cdot 10^{n-1} + \cdots + b_1 \cdot 10^1 + b_0 \cdot 10^0)_\beta$$

如果把其中的 $b_i (0 \leq b_i \leq \beta - 1)$ 和 10 都换成 α 进制的相应值,则这个数在 α 进制中可以表示为:

$$(N)_\alpha = (b_{n-1} \cdot \beta^{n-1} + \cdots + b_1 \cdot \beta^1 + b_0 \cdot \beta^0)_\alpha \quad (1-8)$$

上式左右两边都表示是在 α 进制中。如通过 α 进制的计算,确定每个 b_i ,再分别转换为 β 进制的相应值,就求出了在 β 进制中的 $(N)_\beta$ 。

为了方便起见,我们把(1-8)式表示为:

$$N = (\cdots (b_{n-1}) \cdot \beta + b_{n-2}) \cdot \beta + \cdots \cdot \beta + b_1) \cdot \beta + b_0 \quad (1-9)$$

将上式除以 β ,可得 $(\cdots (b_{n-1}) \cdot \beta + b_{n-2}) \cdot \beta + \cdots \cdot \beta + b_1$ 和余数 b_0 ;若将所得商再除以 β ,又可得余数 b_1 ;重复以上过程,直至求得最后一个余数 b_{n-1} 。

例1 将十进制的179转换成二进制数。

$179 \div 2 = 89$	余 $1 \cdots \cdots b_0$
$89 \div 2 = 44$	余 $1 \cdots \cdots b_1$
$44 \div 2 = 22$	余 $0 \cdots \cdots b_2$
$22 \div 2 = 11$	余 $0 \cdots \cdots b_3$
$11 \div 2 = 5$	余 $1 \cdots \cdots b_4$
$5 \div 2 = 2$	余 $1 \cdots \cdots b_5$
$2 \div 2 = 1$	余 $0 \cdots \cdots b_6$
$1 \div 2 = 0$	余 $1 \cdots \cdots b_7$

即 $(179)_{10} = (10110011)_2$

例2 将 $(3417)_{10}$ 转换成十六进制数。

我们可将上例的除法表示简化为:

$16 \overline{)3417}$	余 $9 \cdots \cdots b_0$
$16 \overline{)213}$	余 $5 \cdots \cdots b_1$
$16 \overline{)13}$	余 $13(\text{即 } D) \cdots b_2$
0	

即 $(3417)_{10} = (D59)_{16}$

2. 小数转换(基数乘法)

从一种进制转化到另一种进制时,小数的位数变化是很大的,有时甚至不可能用有限位数

准确地实现转换。如 $1/3$ 在三进制中仅一位小数,而在十进制中则是无限循环小数,即:

$$(0.1)_3 = (0.3333\cdots)_{10}$$

当小数 $(N)_\alpha$ 采用基数乘法转换为 $(N)_\beta$ 时, $(N)_\beta$ 的小数位数到底应取多少呢? 这里有两种情况:

一是 β 进制的小数位数已确定,如人为规定或设备限定,则应根据要求转换。

二是要使 $(N)_\beta$ 的精度不低于 $(N)_\alpha$ 的精度,即要根据 $(N)_\alpha$ 的位数来确定 $(N)_\beta$ 的位数(见本节 1.2.5)。

现设小数 $(N)_\alpha$ 转换为 β 进制后记作 $(N)_\beta$, 并取 m 位,用位置记数法和多项式表示法记为:

$$(N)_\beta = (0.C_{-1}C_{-2}\cdots C_{-m})_\beta$$

和

$$(N)_\beta = (C_{-1} \cdot 10^{-1} + C_{-2} \cdot 10^{-2} + \cdots + C_{-m} \cdot 10^{-m})_\beta \quad (1-10)$$

如将式(1-10)中的 C_{-i} ($1 \leq i \leq m, 0 \leq C_{-i} \leq \beta - 1$) 和 10 转换成 α 进制中的相应值 C_{-i} 和 β , 则 $(N)_\beta$ 在 α 进制中可表示为:

$$(N)_\alpha = (C_{-1} \cdot \beta^{-1} + C_{-2} \cdot \beta^{-2} + \cdots + C_{-m} \cdot \beta^{-m})_\alpha \quad (1-11)$$

由于式(1-11)左右两边均以 α 进制表示,所以可通过 α 进制的计算,求出每个 C_{-i} ,再把它们分别转换成 β 进制的相应值,也就求出了 $(N)_\beta$ 。下面在确定 C_{-i} 的过程中,为了方便起见,我们省略了进制的下标,并把原数称为 N_0 。

用 β 乘式(1-11)两边,得

$$\beta \cdot N_0 = C_{-1} + C_{-2} \cdot \beta^{-1} + \cdots + C_{-m} \cdot \beta^{-m+1}$$

可知上式的整数部分即是 C_{-1} ,再令小数部分为 N_1 :

$$N_1 = C_{-2} \cdot \beta^{-1} + C_{-3} \cdot \beta^{-2} + \cdots + C_{-m} \cdot \beta^{-m+1} \quad (1-12)$$

再用 β 乘式(1-12)两边,得

$$\beta \cdot N_1 = C_{-2} + C_{-3} \cdot \beta^{-1} + \cdots + C_{-m} \cdot \beta^{-m+2}$$

上式右边的整数部分即是 C_{-2} 。

重复上述乘法运算,即可依次求得 C_{-i} ,直至 C_{-m} ;再将所有的 C_{-i} 转换成 β 进制的相应值,并用位置记数法列出,即是所求的 $(N)_\beta$ 。

上述计算过程中,如还未求到 C_{-m} ,小数部分已为零。表示此数已精确转换,余下位数均为零;如求到 C_{-m} 时,小数部分仍不为零,这表示 $(N)_\beta$ 为 $(N)_\alpha$ 的近似值,即转换有误差。

例 3 将 $(0.4321)_{10}$ 转换为十六进制(取小数四位),即

$$N_0 = 0.4321$$

$$\beta = 16$$

$$\beta \cdot N_0 = 16 \times 0.4321 = 6.9136; \quad N_1 = 0.9136, \quad C_{-1} = 6$$

$$\beta \cdot N_1 = 16 \times 0.9136 = 14.6176; \quad N_2 = 0.6176, \quad C_{-2} = 14 \text{ (即 E)}$$

$$\beta \cdot N_2 = 16 \times 0.6176 = 9.8816; \quad N_3 = 0.8816, \quad C_{-3} = 9$$

$$\beta \cdot N_3 = 16 \times 0.8816 = 14.1056; \quad N_4 = 0.1056, \quad C_{-4} = 14 \text{ (即 E)}$$

即

$$(0.4321)_{10} \approx (0.6E9E)_{16}$$

例 4 将 $(0.375)_{10}$ 转换成二进制数。

计算过程可用下列算式表示:

$$\begin{array}{r}
 0.375 \\
 \times 2 \\
 \hline
 [0].750 \quad \dots\dots C_{-1}=0 \\
 \times 2 \\
 \hline
 [1].500 \quad \dots\dots C_{-2}=1 \\
 \times 2 \\
 \hline
 [1].000 \quad \dots\dots C_{-3}=1
 \end{array}$$

即 $(0.375)_{10} = (0.011)_2$

1.2.3 任意两种进制之间的转换

通过上面两节的介绍,我们已经知道:将 $(N)_\alpha$ 转换成 $(N)_\beta$ 时,如果我们熟悉 α 进制的运算规则就采用基数乘法;如果我们熟悉 β 进制的运算规则就采用多项式替代法。

如果 α 进制和 β 进制的运算规则我们均不熟悉,则可利用十进制作为桥梁。

一般说来,若需将 α 进制的数转换成 β 进制的数,可先用多项式替代法将 $(N)_\alpha$ 转换成 $(N)_{10}$,再用基数乘法将 $(N)_{10}$ 转换成 $(N)_\beta$,这样,所有的计算均在十进制中进行。

例 把 $(1023.231)_4$ 转换成五进制数。

第一步:采用多项式替代法将该数转换成十进制数:

$$\begin{aligned}
 N &= 1 \times 4^3 + 0 \times 4^2 + 2 \times 4^1 + 3 \times 4^0 + 2 \times 4^{-1} + 3 \times 4^{-2} + 1 \times 4^{-3} \\
 &= 64 + 0 + 8 + 3 + 0.5 + 0.1875 + 0.015625 \\
 &= 75.703125
 \end{aligned}$$

即 $(1023.231)_4 = (75.703125)_{10}$

第二步:采用基数乘法将该数从十进制转换成五进制数:

整数部分	小数部分
5 <u>75</u>0	0.703125
5 <u>15</u>0	$\times 5$
5 <u>3</u>3	<u>[3].515625</u>
0	$\times 5$
	<u>[2].578125</u>
	$\times 5$
	<u>[2].890625</u>
	$\times 5$
	<u>[4].453125</u>
	$\vdots$

即 $(75.703125)_{10} \approx (300.3224)_5$ (取小数四位)

$(1023.231)_4 \approx (300.3224)_5$ (取小数四位)

1.2.4 直接转换法

要将 α 进制的数转换成 β 进制的数时,如果基数 α, β 都是 2^k (k 为正整数)时,可以进行直接转换。

二进制在电子计算机和数字逻辑系统中获得广泛应用,但它写起来很长,不易读不易记。基数为 2^k 的进位制实质上是将一个二进制的字符串用一个数字字符来表示,这样读、写、记录都很方便。如八进制的一个数字字符可以表示三位二进制字符串,而十六进制的一个数字字符可以表示四位二进制字符串。因而,基数为 2^k 的进位制与二进制之间的数制转换,可以用划分相应字符串的方法直接转换。

如八进制数转换为二进制数时,将每位八进制数字符号展开为相应的三位二进制字符串,舍去多余的 0(整数部分最高位的 0 和小数部分最低位的 0)即可。

二进制数转换为八进制数时,整数部分应从小数开始向左数,每三位对应八进制一位,最高有效位不足三位时,可在高位加 0 补足三位。小数部分则应从小数点向右数,每三位对应八进制一位,最低有效位不足三位时,应在低位加 0 补足三位。

例 1 将 $(372.34)_8$ 转换成二进制数。

$$\begin{array}{ccccccc} \text{八进制数:} & 3 & & 7 & & 2 & . & 3 & & 4 \\ & 011 & 111 & 010 & . & 011 & 100 \end{array}$$

$$\text{二进制数: } 11111010.0111$$

$$\text{即 } (372.34)_8 = (11111010.0111)_2 \quad \text{或写成} \quad (374.34)_O = (11111010.0111)_B$$

式中下标 O 表示 Octal——八进制,下标 B 表示 Binary——二进制。

例 2 将 $(10101100.11)_2$ 转换成八进制数。

$$\begin{array}{ccccccc} \text{二进制数:} & 010 & 101 & 100 & . & 110 \\ \text{八进制数} & 2 & 5 & 4 & . & 6 \end{array}$$

$$\text{即 } (10101100.11)_B = (254.6)_O$$

十六进制与二进制之间的转换方法相同,只是每一位十六进制数对应四位二进制数而已。十六进制与八进制之间的转换,可以通过二进制的过渡,重新分组后直接转换。

例 3 将 $(AF.16C)_{16}$ 转换为八进制。

$$\begin{array}{ccccccc} \text{十六进制:} & A & & F & . & 1 & 6 & & C \\ \text{二进制:} & 01010111 & 10001011 & 01100 & . & 00010110 & 1100 \\ \text{八进制:} & 2 & 5 & 7 & . & 0 & 5 & 5 & 4 \end{array}$$

$$\text{即 } (AF.16C)_{16} = (257.0554)_8 \quad \text{或写成} \quad (AF.16C)_H = (257.0554)_O$$

式中下标 H 表示 Hexadecimal——16 进制。

1.2.5 数制转换时小数位数的确定

设 α 进制小数有 k 位,转换成 β 进制后维持相同的精度需要 j 位,这时应有:

$$(0.1)_{\alpha}^k = (0.1)_{\beta}^j$$

在十进制中可表示为:

$$\left(\frac{1}{\alpha}\right)^k = \left(\frac{1}{\beta}\right)^j$$

$$\text{即} \quad \alpha^k = \beta^j$$

两边取对数:

$$\lg \alpha^k = \lg \beta^j$$

即

$$k \cdot \lg \alpha = j \cdot \lg \beta$$

所以

$$j = k \cdot \frac{\lg \alpha}{\lg \beta}$$

由于要求转换后的精度不低于原精度, j 应取符合下列不等式的整数:

$$k \cdot \frac{\lg \alpha}{\lg \beta} \leq j < k \cdot \frac{\lg \alpha}{\lg \beta} + 1 \quad (1-13)$$

例如, 将 $(0.4321)_{10}$ 转换为十六进制时, 小数位数应取多少?

由于原数精度为: $(0.1)_{10}$, j 应满足下列不等式:

$$4 \cdot \frac{\lg 10}{\lg 16} \leq j < 4 \cdot \frac{\lg 10}{\lg 16} + 1$$

即 $3.320 \leq j < 4.320$

所以, 将 $(0.4321)_{10}$ 转换为十六进制时, 小数位数应取 4 位。

1.3 带符号数的代码表示

以上我们所讨论的数都没有涉及符号, 可以认为都是正数。本节我们将讨论带符号的二进制数的表示。通常我们在表示带符号数时, 是在数值(绝对值)前面加上符号, 正数用“+”(也可以省略), 负数用“-”, 如:

$$(+5)_{10} = (+101)_2$$

$$(-7)_{10} = (-111)_2$$

上述这种表示, 我们称之为带符号的“真值”。所谓带符号数的“代码表示”是指带符号数的数值部分和符号部分都用统一的代码形式(仅取 0 和 1 两种数字符号)表示。本节主要介绍三种代码表示: 原码、反码和补码。

1.3.1 原码(True form)

带符号二进制数的原码表示与它的真值表示是极其相似的。在数值位(Magnitude bits)左面加上符号位(Sign bit)。对于正数, 符号位记 0; 对于负数, 符号位记 1。因此, 原码表示又叫符号-数值表示法。

数值零在原码中有两种表示方法: “+0”和“-0”, 其值是一样的。

我们可以很容易地写出, 由 8 位二进制代码串表示的原码所对应的十进制数值:

$$(01010101)_2 = (+85)_{10}$$

$$(11010101)_2 = (-85)_{10}$$

$$(01111111)_2 = (+127)_{10}$$

$$(11111111)_2 = +(-127)_{10}$$

$$(00000000)_2 = (+0)_{10}$$

$$(10000000)_2 = (-0)_{10}$$

显然, 在原码系统中所能包含的正数和负数的数值是一样的。一个 n 位原码系统的数值范围是从 $-(2^{n-1}-1)$ 到 $+(2^{n-1}-1)$, 其中包括两种零的表示方法。

按下列公式变换真值 X , 所得代码即为原码, 记为 $[x]_{\text{原}}$:

$$[x]_{\text{原}} = \begin{cases} x & 0 \leq x < 2^n \\ 2^n - x & -2^n < x \leq 0 \end{cases} \quad (1-14)$$

假如我们要建立一个原码加法的数字逻辑电路, 此电路必须首先判断加数的符号, 才能确定进行何种操作。如果加数的符号相同, 它就将两数的真值相加, 然后给结果加上相同的符号;