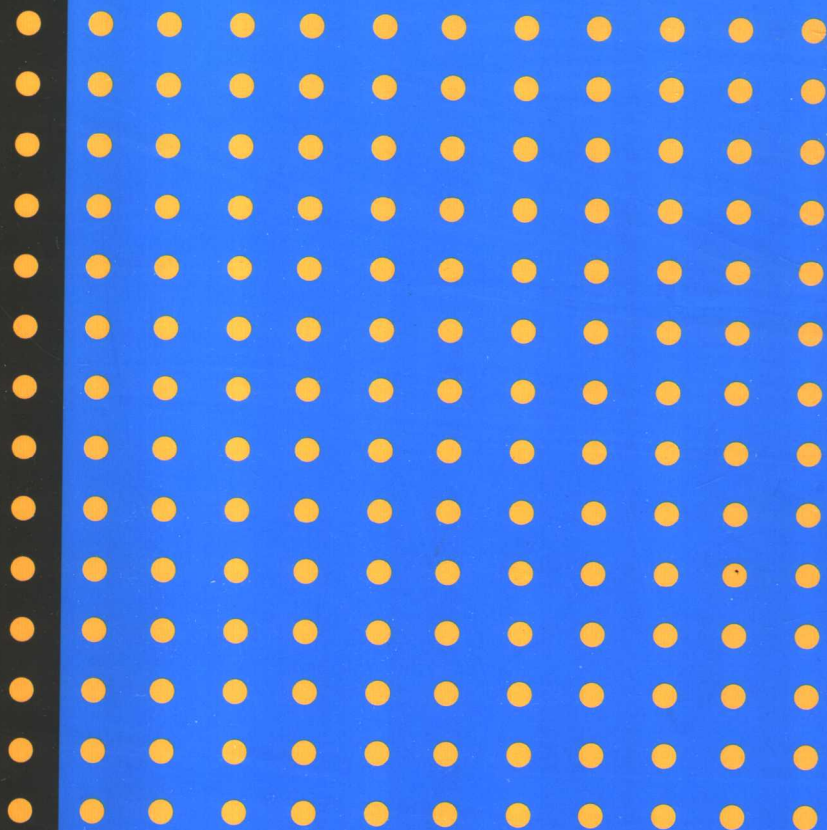


重点大学计算机专业系列教材

汇编语言程序设计

——从DOS到Windows

张雪兰 谭毓安 李元章 编著



清华大学出版社

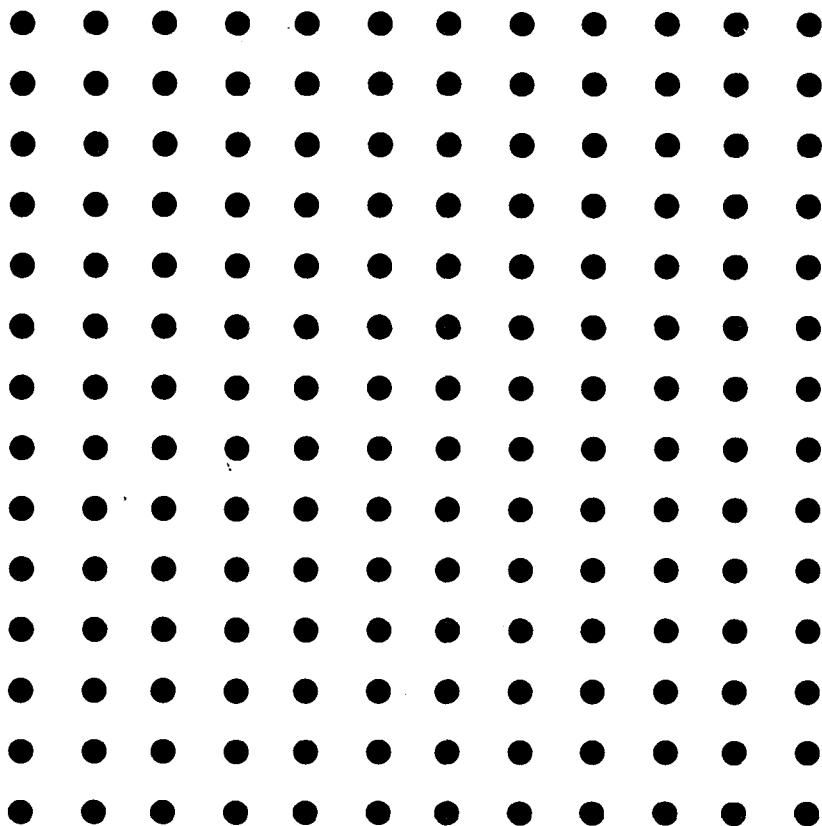


重点大学计算机专业系列教材

汇编语言程序设计

——从DOS到Windows

张雪兰 谭毓安 李元章 编著



清华大学出版社
北京

内 容 简 介

本书选择了当今广为流行的以 Intel 80x86 系列为 CPU 的 PC 及其兼容机作为硬件平台,以 DOS 和 Windows 两种操作系统作为软件平台,深入讨论实模式和保护模式的汇编语言程序设计。全书共分 12 章,由两部分组成。第 1 部分介绍 Intel 80x86 系列微处理器的基础知识、实模式汇编语言程序设计等,主要内容包括:预备知识、微处理器的基础知识、寻址方式及指令集、汇编语言程序组织、程序的基本结构及其程序设计、子程序与宏指令设计、实模式 I/O 程序设计、汇编语言高级编程技巧等。第 2 部分介绍基于 Windows 的保护模式程序设计,主要内容包括:32 位 CPU 及 Windows 基础、Windows 汇编语言程序设计基础、深入 Windows 汇编编程、保护模式及其应用等。本书内容由浅入深、循序渐进、实例丰富,许多完整程序都是有一定难度的实际应用,很有参考价值。本书每章后均附有习题,以便读者检查及巩固所学知识。

本书既可作为高等院校计算机科学与技术专业及其相关专业的本科教材,也可供从事计算机开发及研究的工程技术人员参考。

版权所有,翻印必究。举报电话:010-62782989 13501256678 13801310933

本书封面贴有清华大学出版社防伪标签,无标签者不得销售。

本书防伪标签采用特殊防伪技术,用户可通过在图案表面涂抹清水,图案消失,水干后图案复现;或将表面膜揭下,放在白纸上用彩笔涂抹,图案在白纸上再现的方法识别真伪。

图书在版编目(CIP)数据

汇编语言程序设计:从 DOS 到 Windows/张雪兰,谭毓安,李元章编著. —北京:清华大学出版社,2006.4
(重点大学计算机专业系列教材)

ISBN 7-302-12436-1

I. 汇… II. ①张… ②谭… ③李… III. 汇编语言—程序设计—高等学校—教材 IV. TP313

中国版本图书馆 CIP 数据核字(2006)第 005682 号

出 版 者:清华大学出版社 地 址:北京清华大学学研大厦
http://www.tup.com.cn 邮 编:100084
社 总 机:010-62770175 客户服务:010-62776969

组稿编辑:索 梅

文稿编辑:李玮琪

印 刷 者:北京市清华园胶印厂

装 订 者:三河市李旗庄少明装订厂

发 行 者:新华书店总店北京发行所

开 本:185×260 印张:29.75 字数:702 千字

版 次:2006 年 4 月第 1 版 2006 年 4 月第 1 次印刷

书 号:ISBN 7-302-12436-1/TP·7975

印 数:1~4000

定 价:38.00 元

出版说明

随着国家信息化步伐的加快和高等教育规模的扩大,社会对计算机专业人才的需求不仅体现在数量的增加上,而且体现在质量要求的提高上,培养具有研究和实践能力的高层次的计算机专业人才已成为许多重点大学计算机专业教育的主要目标。目前,我国共有 16 个国家重点学科、20 个博士点一级学科、28 个博士点二级学科,它们多数都集中在教育部部属重点大学,这些高校在计算机教学和科研方面具有一定优势,并且大多以国际著名大学计算机教育为参照系,具有系统完善的教学课程体系、教学实验体系、教学质量保证体系和人才培养评估体系等综合体系,形成了培养一流人才的教学和科研环境。

重点大学计算机学科的教学与科研氛围是培养一流计算机人才的基础,其中专业教材的使用和建设则是这种氛围的重要组成部分,一批具有学科方向特色优势的计算机专业教材作为各重点大学的重点建设项目成果得到肯定。为了展示和发扬各重点大学在计算机专业教育上的优势,特别是专业教材建设上的优势,同时配合各重点大学的计算机学科建设和专业课程教学需要,在教育部相关教学指导委员会专家的建议和各重点大学的大力支持下,清华大学出版社规划并出版本系列教材。本系列教材的建设旨在“汇聚学科精英、引领学科建设、培育专业英才”,同时以教材示范各重点大学的优秀教学理念、教学方法、教学手段和教学内容等。

本系列教材在规划过程中体现了如下一些基本组织原则和特点。

1. 面向学科发展的前沿,适应当前社会对计算机专业高级人才的培养需求。教材内容以基本理论为基础,反映基本理论和原理的综合应用,重视实践和应用环节。

2. 反映教学需要,促进教学发展。教材要能适应多样化的教学需要,正确把握教学内容和课程体系的改革方向。在选择教材内容和编写体系

时注意体现素质教育、创新能力与实践能力的培养,为学生知识、能力、素质协调发展创造条件。

3. 实施精品战略,突出重点,保证质量。规划教材建设的重点依然是专业基础课和专业主干课;特别注意选择并安排了一部分原来基础比较好的优秀教材或讲义修订再版,逐步形成精品教材;提倡并鼓励编写体现重点大学计算机专业教学内容和课程体系改革成果的教材。

4. 主张一纲多本,合理配套。专业基础课和专业主干课教材要配套,同一门课程可以有多本具有不同内容特点的教材。处理好教材统一性与多样化的关系,基本教材与辅助教材以及教学参考书的关系,文字教材与软件教材的关系,实现教材系列资源配套。

5. 依靠专家,择优落实。在制定教材规划时要依靠各课程专家在调查研究本课程教材建设现状的基础上提出规划选题。在落实主编人选时,要引入竞争机制,通过申报、评审确定主编。书稿完成后要认真实行审稿程序,确保出书质量。

繁荣教材出版事业,提高教材质量的关键是教师。建立一支高水平的以老带新的教材编写队伍才能保证教材的编写质量,希望有志于教材建设的教师能够加入到我们的编写队伍中来。

教材编委会

FOREWORD

前言

汇编语言是一种程序设计语言,是当今时空性最好、直接控制硬件底层能力最强的语言。通过它可以对计算机系统中所发生的事件进行精确控制,把系统的功能发挥到淋漓尽致。汇编语言是一种符号化了的机器语言,与硬件系统密切相关,面对目前 CPU 越来越强大、越来越复杂的功能,使用汇编语言编写高性能的程序极具挑战性。

汇编语言程序设计是高等院校计算机科学与技术专业本科生的一门必修课。它不仅能够训练学生编写高效率、直接控制硬件的汇编源程序及掌握程序设计技术,而且对于学生了解计算机内部运行机制、加深对相关课程的理解、运用调试工具准确分析程序错误、剖析可执行程序(因商业机密等原因无法获得源程序)的关键代码、程序优化等都有着很重要的作用。

由于汇编语言本身的特点,学习汇编语言离不开实际的计算机系统,因此,选择一个典型的系统,不仅对于组织教材是重要的,而且对于理论联系实际地进行教学也是十分必要的。本教材选择了当今广为流行的以 Intel 80x86 系列为 CPU 的 PC 及其兼容机作为硬件平台,深入讨论汇编语言程序设计。众所周知,Intel CPU 经历了从 16 位的 8086 到 32 位的 80386~Pentium,直到 64 位的 Itanium。在体系结构发展、指令集与寄存器扩充的同时,运行模式也从实模式发展到保护模式。为了体现时代性,本教材介绍两种工作模式的编程,并把内容组织成两部分。第 1 部分介绍 Intel 80x86 系列微处理器的基础知识、实模式汇编语言程序设计等,它不仅可以满足目前大部分控制硬件的编程需要及程序短小紧凑的要求,还是学习保护模式编程的基础。另外,由于 Intel CPU 系列良好的向下兼容性,绝大多数的实模式程序可以不加改变而直接运行在虚拟 8086 模式下。因此,到目前为止,实模式编程仍然有广泛的应用领域。第 2 部分介绍了基于 Windows 的保护模式程序设计及其技术基础,保护模式程序突破了实模式只能访问常规内存等许多局限,可以充分发挥 80386 及其以上 CPU 的强大功能。全书

共分 12 章,内容包括:预备知识、微处理器的基础知识、实模式的寻址方式及指令集、汇编语言程序组织、程序基本结构及其程序设计、子程序与宏指令设计、实模式 I/O 程序设计、汇编语言高级编程技巧、32 位 CPU 及 Windows 基础、Windows 汇编语言程序设计基础、深入 Windows 汇编编程、保护模式及其应用等,并在附录中给出了汇编语言伪指令和操作符、DEBUG 调试工具、DOS 系统功能调用、BIOS 中断调用、DEBUG 调试工具的参考资料,以方便读者查阅。书中提供了大量具有一定难度的程序实例,很有参考价值。这些例子均能在采用 Intel P4 和 AMD 等兼容 CPU 的微型计算机上正确运行。另外,本书每章后均附有习题,便于读者检查及巩固所学知识。

本书的第 2 章、第 4 章~第 8 章由张雪兰教授编写,第 9 章~第 12 章由谭毓安副教授编写,第 1 章、第 3 章及附录由李元章编写,全书由张雪兰统稿。在编写过程中,作者不仅融汇了多年主讲本课程的教学经验和科研积累,还得到了许多同志的热情帮助和建议,在此深表谢意,并对所参考的国内外教材和资料的原作者表示衷心的感谢。

对书中的错误和不妥之处,敬请读者批评指正。

本书配有配套的电子课件,读者可到清华大学出版社网站(www.tup.tsinghua.edu.cn)上免费下载。

编者

2006 年 2 月

目录

第1部分 实模式编程

第1章 预备知识	3
1.1 进位记数制及不同数制间的转换	3
1.1.1 什么是进位记数制	3
1.1.2 计算机中常用的进位记数制	3
1.1.3 不同进位记数制之间的转换	4
1.2 二进制数的算术和逻辑运算	5
1.2.1 二进制数的算术运算	5
1.2.2 二进制数的逻辑运算	6
1.3 数和字符在计算机中的表示方法	7
1.3.1 整数在计算机中的表示	7
1.3.2 字符编码	8
1.3.3 BCD 码	9
习题 1	10
第2章 微处理器的基础知识	11
2.1 Intel 80x86 系列微处理器简介	11
2.1.1 Intel 80x86 系列微处理器	11
2.1.2 3 种运行模式	14
2.2 程序可见寄存器组	17
2.3 存储器	21
2.3.1 基本概念	21
2.3.2 存储器分段管理	22

2.3.3 实模式存储器寻址	23
2.4 PC 操作系统的发展	24
2.4.1 MS-DOS	24
2.4.2 桌面 Windows 系统	25
2.4.3 Windows NT 系列	25
2.4.4 Linux	26
2.5 DOS 内存布局	27
2.6 外部设备及 I/O 地址空间	28
2.7 汇编语言概述	29
2.7.1 程序设计语言概述	29
2.7.2 汇编语言概述	29
习题 2	32
第 3 章 寻址方式及指令集	34
3.1 Intel 80x86 指令集的发展	34
3.2 与数据有关的寻址方式	35
3.3 数据传送指令	41
3.4 算术运算指令	51
3.4.1 二进制算术运算指令	51
3.4.2 十进制算术运算指令	61
3.5 逻辑指令	65
3.6 程序控制指令	70
3.6.1 与转移地址有关的寻址方式	70
3.6.2 程序控制指令简介	72
3.7 处理机控制指令	81
3.8 串操作指令	82
3.9 条件字节设置指令	87
习题 3	88
第 4 章 汇编语言程序组织	91
4.1 汇编语言语句格式	91
4.2 汇编语言源程序结构	92
4.2.1 典型的 .exe 文件结构	92
4.2.2 典型的 .com 文件结构	96
4.3 常用伪指令	98
4.3.1 数据定义伪指令	99
4.3.2 LABEL 伪指令	100

4.3.3	符号定义伪指令	101
4.3.4	对准伪指令	102
4.3.5	结构伪指令	103
4.3.6	微处理器伪指令	107
4.4	汇编语言操作符	108
4.5	汇编语言程序上机过程	111
4.5.1	.exe 文件上机过程	111
4.5.2	.com 文件上机过程	118
4.5.3	高版本——集汇编与连接一起的 ML.exe	118
4.6	调用 ROM BIOS 或 DOS 中断实现数据的输入输出	119
4.6.1	使用 ROM BIOS 中断调用	120
4.6.2	使用 DOS 系统功能调用	128
4.7	简化段定义	132
	习题 4	135
第 5 章	程序基本结构及其程序设计	138
5.1	顺序结构及简单程序设计	138
5.2	分支结构及程序实现	139
5.3	循环结构及程序实现	149
	习题 5	156
第 6 章	子程序与宏指令设计	158
6.1	子程序结构及设计方法	158
6.1.1	含有子程序的程序结构	158
6.1.2	设计子程序时应注意的问题	160
6.2	子程序参数传递	161
6.2.1	通过寄存器传递	161
6.2.2	同模块中的子程序可直接访问模块中的变量	162
6.2.3	通过地址表传递参数地址	163
6.2.4	通过堆栈传递参数或参数地址	165
6.3	嵌套与递归子程序	171
6.4	宏指令	174
6.4.1	宏定义、宏调用、宏扩展	174
6.4.2	LOCAL 伪指令	177
6.4.3	宏指令嵌套	178
6.4.4	宏操作符	180
6.4.5	列表伪指令	184

6.5 宏指令库	185
6.5.1 建立宏指令库	185
6.5.2 包含与删除——INCLUDE 和 PURGE 伪指令	189
6.5.3 使用宏指令库中的宏指令	189
6.5.4 宏指令与子程序的区别	190
6.6 重复伪指令	191
6.6.1 重复伪指令 REPT	191
6.6.2 不定重复伪指令	193
6.7 条件伪指令	195
习题 6	199
第 7 章 实模式 I/O 程序设计	202
7.1 概述	202
7.2 程序查询方式	203
7.3 中断传送方式	208
7.3.1 中断的基本概念	208
7.3.2 中断分类	209
7.3.3 可屏蔽中断的进一步讨论	211
7.3.4 中断优先级与中断嵌套	212
7.3.5 实模式中中断处理过程	213
7.3.6 存取中断向量	215
7.3.7 中断处理子程序的设计步骤	215
7.3.8 中断程序设计举例	216
7.4 DMA 方式简介	223
7.5 磁盘文件存取技术	225
7.5.1 文件命名	225
7.5.2 DOS 的句柄式文件管理功能	226
7.5.3 利用句柄存取文件的程序举例	230
7.5.4 字符设备句柄式输入输出	238
习题 7	239
第 8 章 汇编语言高级编程技巧	241
8.1 模块化程序设计	241
8.1.1 模块通信	242
8.1.2 模块连接	248
8.1.3 模块组织建议	252
8.1.4 模块程序设计上机步骤	253

8.1.5 综合举例	254
8.2 汇编语言程序与高级语言程序的连接	260
8.2.1 在 C 程序中直接嵌入汇编代码	260
8.2.2 在 C 程序中直接调用汇编子程序	262
8.2.3 汇编语言程序调用 C 函数	269
8.3 使用 DOS EXEC 功能执行程序	269
8.3.1 DOS 的内存分配与释放功能简介	269
8.3.2 使用 DOS EXEC 功能加载并执行程序	270
8.4 TSR 程序设计	276
习题 8	282

第 2 部分 保护模式编程

第 9 章 32 位 CPU 及 Windows 基础	285
9.1 保护模式基础	285
9.1.1 32 位 CPU 内部结构	285
9.1.2 程序不可见寄存器组	287
9.2 内存管理	289
9.2.1 分段内存管理	289
9.2.2 分页内存管理	295
9.2.3 寻址方式的增强	299
9.3 Windows 环境	301
9.3.1 Windows 程序的执行环境	301
9.3.2 Windows 的保护机制	303
9.3.3 32 位堆栈	305
习题 9	307
第 10 章 Windows 汇编语言程序设计基础	309
10.1 Windows 汇编环境	309
10.1.1 Windows 下的 MASM 与 LINK	309
10.1.2 Windows 汇编源程序的格式	311
10.1.3 图形界面与字符界面	320
10.2 Windows 下的子程序设计与函数调用	321
10.2.1 通过全局变量及寄存器传递参数	321
10.2.2 C 函数的参数传递方式 cdecl	324
10.2.3 伪指令 invoke	326

10.2.4	Windows 中汇编与 C 的相互调用	328
10.2.5	在汇编中调用 Windows 的 API	335
10.2.6	C++ 与汇编	337
10.3	使用 Visual C 编译调试汇编程序	345
10.3.1	建立工程	345
10.3.2	设置调试选项	347
10.3.3	常用调试命令	350
习题 10		351
第 11 章	深入 Windows 汇编编程	352
11.1	汇编高级语法	352
11.1.1	条件测试表达式	353
11.1.2	分支伪操作	355
11.1.3	循环伪操作	357
11.2	程序优化	360
11.2.1	运行时间的优化	360
11.2.2	占用空间的优化	366
11.3	文件操作	371
11.3.1	文件操作的基本函数	371
11.3.2	文件处理实例	374
11.4	结构化异常处理	381
11.4.1	捕捉程序中的异常	381
11.4.2	汇编程序中的异常处理	383
习题 11		386
第 12 章	保护模式及其应用	388
12.1	特权级保护	388
12.1.1	对数据访问的保护	388
12.1.2	对程序转移的保护	390
12.1.3	门	392
12.2	任务	395
12.2.1	任务状态段	395
12.2.2	任务切换	399
12.2.3	输入输出保护	403
12.3	中断和异常	415
12.3.1	中断和异常的类型	415
12.3.2	中断门和陷阱门	422

12.3.3 中断和异常的处理过程	424
12.3.4 外部中断源	428
12.3.5 通过任务门的转移	431
12.4 虚拟 8086 模式	434
12.5 操作系统类指令	437
习题 12	438
附录 A 汇编语言伪指令和操作符	442
附录 B DEBUG 调试工具	444
附录 C INT 21H DOS 系统功能调用中断	447
附录 D BIOS 中断调用	456
参考文献	460

第 1 部分 实模式编程

Intel CPU 经历了从 16 位的 8086 到 32 位的 80386~Pentium,直到 64 位的 Itanium。在体系结构发展、指令集与寄存器扩充的同时,工作模式也从实模式发展到保护模式。实模式是上述 CPU 均支持的一种工作模式,每次机器冷启动或复位都隐含地以实模式开始工作。实模式也是 DOS 操作系统所依赖的工作模式,DOS 自身、BIOS、I/O 服务程序、设备驱动程序、TSR 程序、DOS 应用程序等都被设计成在实模式下工作。实模式下的编程技术成熟,程序短小紧凑,运行速度快,有很高的灵活性,它不仅可以满足目前大部分控制硬件的编程需要,而且还是学习保护模式编程的基础。另外,由于 Intel CPU 系列良好的向下兼容性,绝大多数的实模式程序可以不加改变而直接运行在虚拟 8086 模式下。因此到目前为止,实模式编程仍然有着广泛的应用领域。本部分包括预备知识、Intel 80x86 系列微处理器基础知识、实模式汇编语言程序设计等,这些基础知识、实模式编程思想及技巧对保护模式程序设计同样适用。

预备知识

第1章

1.1 进位记数制及不同数制间的转换

1.1.1 什么是进位记数制

进位记数制是指用一组固定的数字符号和统一的规则表示数的方法。讨论进位记数制要涉及到两个基本问题：基数和权。在进位记数制中，一种计数制允许选用基本数字符号的个数叫做基数。例如人们习惯使用的十进制，是采用0~9这10个数字表示的，它的基数是10。在一个数中，数字在不同的数位所代表的值是不同的，每个数字所表示的数值等于它本身乘以与所在数位有关的常数，把这个常数叫做位权，简称权。例如十进制数个位的位权是1，十位的位权是10，百位的位权是100，千位的位权是1000……。相邻两位权的比值就等于基数。一个数的数值大小就等于它的各位数码乘以相应位权的总和。例如：

$$\text{十进制数 } 2698 = 2 \times 1000 + 6 \times 100 + 9 \times 10 + 8 \times 1$$

在日常生活中，人们经常使用十进制、十二进制、六十进制等。

1.1.2 计算机中常用的进位记数制

在计算机中，常使用的有二进制、八进制、十进制、十六进制，具体见表1-1。

1. 十进制

十进制数的特点是用10个数码(0~9)表示所有的数，10为基数，计数方法是逢10进1。例如十进制数3678.5可以表示为：

$$3678.5 = 3 \times 10^3 + 6 \times 10^2 + 7 \times 10^1 + 8 \times 10^0 + 5 \times 10^{-1}$$