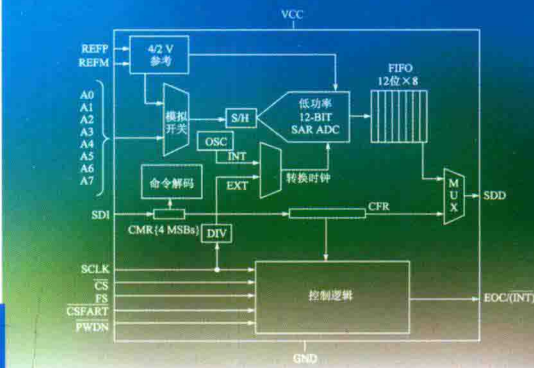
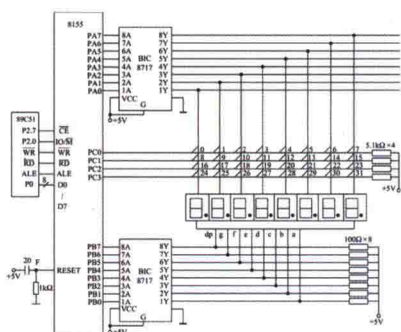




国家电工电子教学基地系列教材



单片机原理及接口技术

◎ 汪毓铎 梅丽凤 王艳秋 编著



清华大学出版社
<http://www.tup.com.cn>



北京交通大学出版社
<http://www.bjtp.com.cn>

国家电工电子教学基地系列教材

单片机原理及接口技术

汪毓铎 梅丽凤 王艳秋 编著

清华大学出版社
北京交通大学出版社

· 北京 ·

内 容 简 介

本书以 AT89S52 单片机为样机,全面、详细地介绍了 AT89S52 单片机的硬件、软件及应用技术。全书主要包括:第 1 章绪论,第 2 章 AT89S52 单片机的结构和原理,第 3 章 AT89S52 单片机的指令系统,第 4 章汇编语言程序设计,第 5 章定时器/计数器,第 6 章串行接口,第 7 章中断系统,第 8 章 AT89S52 单片机的系统扩展,第 9 章 AT89S52 单片机的接口技术,第 10 章 AT89S52 单片机应用举例,第 11 章 I²C 串行总线及单总线技术,第 12 章单片机应用系统的抗干扰技术设计。本书的特点:选材新颖、内容丰富、由浅入深、循序渐进、编排顺序合理,可读性好,实用性强。有丰富的例题及习题。

本书既可以作为高等院校、高等职业学校及成人高等学校的单片机原理课程的教材,也可供从事单片机应用的工程技术人员学习参考或作为培训教材。

本书封面贴有清华大学出版社防伪标签,无标签者不得销售。

版权所有,侵权必究。侵权举报电话:010-62782989 13501256678 13801310933

图书在版编目(CIP)数据

单片机原理及接口技术/汪毓铎,梅丽凤,王艳秋编著. —北京:北京交通大学出版社:清华大学出版社,2017.5

国家电工电子教学基地系列教材

ISBN 978-7-5121-3179-8

I. ①单… II. ①汪… ②梅… ③王… III. ①单片微型计算机-基础理论-高等学校-教材 ②单片微型计算机-接口技术-高等学校-教材 IV. ①TP368.1

中国版本图书馆 CIP 数据核字(2017)第 058076 号

单片机原理及接口技术

DANPIANJI YUANLI JI JIEKOU JISHU

责任编辑:韩 乐

出版发行:清华大学出版社 邮编:100084 电话:010-62776969 <http://www.tup.com.cn>
北京交通大学出版社 邮编:100044 电话:010-51686414 <http://www.bjtup.com.cn>

印刷者:北京时代华都印刷有限公司

经 销:全国新华书店

开 本:185 mm × 230 mm 印张:23.75 字数:532 千字

版 次:2017 年 5 月第 1 版 2017 年 5 月第 1 次印刷

书 号:ISBN 978-7-5121-3179-8/TP·842

印 数:1~3 000 册 定价:48.00 元

本书如有质量问题,请向北京交通大学出版社质监组反映。对您的意见和批评,我们表示欢迎和感谢。

投诉电话:010-51686043, 51686008; 传真:010-62225406; E-mail: press@bjtu.edu.cn。

国家电工电子教学基地系列教材

编审委员会成员名单

主 任 谈振辉

副主任 张思东 赵乐沅 孙雨耕

委 员 (以姓氏笔画为序)

王化深 卢先河 刘京南 朱定华 沈嗣昌

严国萍 杜普选 李金平 李哲英 张有根

张传生 张晓冬 陈后金 邹家驷 郑光信

屈 波 侯建军 贾怀义 徐国治 徐佩霞

廖桂生 薛 质 戴瑜兴

总 序

当今信息科学技术日新月异,以通信技术为代表的电子信息类专业知识更新尤为迅猛。培养具有国际竞争能力的高水平的信息技术人才,促进我国信息产业发展和国家信息化水平的提高,都对电子信息类专业创新人才的培养、课程体系的改革、课程内容的更新提出了富有时代特色的要求。近年来,国家电工电子教学基地对电子信息类专业的技术基础课程群进行了改革与实践,探索了各课程的认识规律,确定了科学的教育思想,理顺了课程体系,更新了课程内容,融合了现代教学方法,取得了良好的效果。为总结和推广这些改革成果,在借鉴国内外同类有影响教材的基础上,决定出版一套以电子信息类专业的技术基础课程为基础的“国家电工电子教学基地系列教材”。

本系列教材具有以下特色:

- 在教育思想上,符合学生的认知规律,使教材不仅是教学内容的载体,也是思维方法和认知过程的载体。
- 在体系上,建立了较完整的课程体系,突出了各课程内在联系及课群内各课程的相互关系,体现微观与宏观、局部与整体的辩证统一。
- 在内容上,体现现代与经典、数字与模拟、软件与硬件的辩证关系,反映当今信息科学与技术的新概念和新理论,内容阐述深入浅出,详略得当。增加工程性习题、设计性习题和综合性习题,培养学生分析问题和解决问题的素质与能力。
- 在辅助工具上,注重计算机软件工具的运用,使学生从单纯的习题计算转移到基本概念、基本原理和基本方法的理解和应用,提高了学习效率和效果。

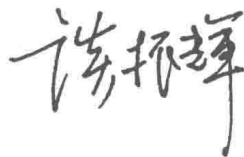
本系列教材包括:《基础电路分析》《现代电路分析》《电路分析学习指导及习题精解》《模拟集成电路基础》《信号与系统》《信号与系统学习指导及习题精解》《模拟电子技术》《模拟电子技术学习指导与习题精解》《电子测量技术》《微机原理与接口技术》《电路基础实验》《电子电路实验及仿真》《数字实验一体化教程》《数字信息处理综合设计实验》《电路基本理论》《现代电子线路》《电工技术》《单片机原理及接口技术》。

本系列教材的编写和出版得到了教育部高等教育司的指导、北京交通大学教务处及电子与信息工程学院的支持，在教育思想、课程体系、教学内容、教学方法等方面获得了国内同行们的帮助，在此表示衷心的感谢。

北京交通大学

“国家电工电子教学基地系列教材”

编审委员会主任

Handwritten signature in black ink, reading '谈振辉' (Tan Zhenhui).

前 言

单片微型计算机自 20 世纪 70 年代问世以来, 已经对人类经济社会与科技事业的发展产生了巨大的影响。尤其是以美国 Intel 公司 MCS-51 系列单片机为内核的单片机, 具有集成度高、功能强大、系统结构简单、价格低廉、稳定可靠等优点, 得到市场普遍认可, 并得以推广使用。时至今日, 以 MCS-51 系列单片机为内核的单片机仍是我国单片机应用领域的主流机型。因此, 市场上也出现了大量的有关单片机普及与使用的教材, 这些教材的推出, 也为单片机的推广使用起了巨大的推动作用。

由梅丽凤、王艳秋、汪毓铎等编写的《单片机原理及接口技术》自 2004 年出版以来, 经过两次修订, 深受各大专院校同行的认可, 广受广大读者的喜爱, 在此, 作者谨致诚挚的谢意。鉴于单片机技术的发展和 C 程序设计技术的普及, 根据广大读者的反馈意见和实际情况需要, 现推出本教材。

本教材以 MCS-51 系列单片机的主流机型 AT89S52 为样机, 其主要特点如下。

从原理上, 详细阐述了 MCS-51 系列单片机的组成原理、硬件结构和指令系统, 并对单片机硬件资源和软件资源做了详尽的解析和说明; 从系统扩展上, 在介绍原理的基础上, 安排了大量的有关单片机硬件资源和软件资源调动管理的实用实例, 包括系统硬件资源的扩展和软件子程序的设计等, 可以进一步帮助读者消化理解单片机的相关基础知识; 从实际应用上, 结合作者的工程实践经历, 书中给出了大量的经过工程实践检验的工程实例, 凸显了本书的实用性和典型性, 赋予读者的不再是有关单片机智能化设计的空想和遐想; 从工程角度, 本书还安排了工程设计中常用的设计技巧, 包括系统抗干扰设计以及软件陷阱等设计技巧, 大大增加了本书使用的实用性。同时, 全书给出了大量 C 程序设计实例, 便于读者使用 C 进行实用程序设计。

各章习题解答及题库, 可参考《单片机原理及接口技术习题集与实验指导》。

全书共分为 12 章。第 1 章至第 3 章详细介绍了 MCS-51 系列单片机的硬件结构和指令系统; 第 4 章至第 7 章介绍了 MCS-51 系列单片机硬件资源的管理与应用; 第 8 章和第 9 章介绍了单片机硬件资源的扩展方法与接口技术; 第 10 章和第 11 章给出了单片机应用系统设计过程和实际工程案例; 第 12 章则给出了单片机应用系统的抗干扰设计一般方法和设计原则。

本教材由北京信息科技大学汪毓铎教授、辽宁工业大学梅丽凤教授和王艳秋教授共同编写完成，其中，第1、2、6、8章由王艳秋教授编写，第3、4、7、11章由梅丽凤教授编写，第5、9、10、12章由汪毓铎教授编写，全书由汪毓铎教授策划和统稿。

本教材的编写，得到了全国各高校同行专家与学者的热情帮助，他们提出了许多宝贵的意见；在教材的编写过程中，也参考了国内外大量的参考文献和教材。在此，谨向给予我们支持和帮助的单位、个人及作者致以最诚挚的谢意。

由于编者学时、水平有限，书中一定有许多疏漏、不妥乃至错误之处，恳请读者给予批评指正。另外，有需要配套课件的教师，请通过邮箱 wangyuduo@bistu.edu.cn 联系。

编者
2017年4月

目 录

第 1 章 绪论	(1)
1.1 单片机的特点及应用领域	(1)
1.1.1 单片机的特点	(1)
1.1.2 单片机的应用领域	(2)
1.2 常用单片机系列介绍	(3)
1.2.1 Intel 公司 MCS-51 系列单片机	(3)
1.2.2 51 系列单片机命名规则	(4)
1.2.3 AT89 系列单片机	(4)
思考题与习题	(6)
第 2 章 AT89S52 单片机的结构及原理	(7)
2.1 AT89S52 单片机的主要特性	(7)
2.2 AT89S52 单片机的内部总体结构	(7)
2.3 AT89S52 单片机的引脚功能	(9)
2.3.1 AT89S52 单片机引脚功能	(9)
2.3.2 三总线结构	(11)
2.4 AT89S52 单片机的主要组成部分	(12)
2.4.1 CPU	(12)
2.4.2 存储器	(12)
2.4.3 并行 I/O 口	(19)
2.5 时钟电路与 CPU 的时序	(21)
2.5.1 振荡器和时钟电路	(22)
2.5.2 CPU 的时序及有关概念	(22)
2.5.3 CPU 的取指令和执行指令时序	(23)
2.5.4 访问外部 ROM 的操作时序	(25)
2.5.5 访问外部 RAM 的操作时序	(25)
2.6 单片机的复位状态与复位电路	(26)
2.6.1 单片机的复位状态	(26)

2.6.2 单片机的复位电路	(27)
2.7 低功耗工作方式	(29)
2.7.1 低功耗工作方式的机理	(29)
2.7.2 低功耗工作方式的进入与退出	(30)
思考题与习题	(31)
第3章 AT89S52 单片机的指令系统	(33)
3.1 指令系统简介	(33)
3.1.1 指令概述	(33)
3.1.2 指令格式	(33)
3.1.3 指令中常用符号说明	(34)
3.2 寻址方式	(35)
3.2.1 立即寻址	(35)
3.2.2 直接寻址	(35)
3.2.3 寄存器寻址	(35)
3.2.4 寄存器间接寻址	(36)
3.2.5 变址寻址	(36)
3.2.6 相对寻址	(37)
3.2.7 位寻址	(37)
3.3 数据传送类指令	(38)
3.3.1 内部 RAM 数据传送指令	(38)
3.3.2 访问外部 RAM 的数据传送指令	(40)
3.3.3 程序存储器向累加器 A 传送数据指令	(41)
3.3.4 数据交换指令	(42)
3.3.5 堆栈操作指令	(43)
3.4 算术运算类指令	(43)
3.4.1 加法指令	(43)
3.4.2 带进位加法指令	(44)
3.4.3 带借位减法指令	(45)
3.4.4 加 1 指令	(46)
3.4.5 减 1 指令	(46)
3.4.6 乘、除法指令	(46)
3.4.7 十进制调整指令	(47)
3.5 逻辑运算及移位类指令	(49)
3.5.1 逻辑与运算指令	(49)

3.5.2 逻辑或运算指令	(49)
3.5.3 逻辑异或运算指令	(50)
3.5.4 累加器清零、取反指令	(50)
3.5.5 循环移位指令	(51)
3.6 控制转移类指令	(52)
3.6.1 无条件转移指令	(52)
3.6.2 条件转移指令	(54)
3.6.3 子程序调用及返回指令	(57)
3.6.4 空操作指令	(60)
3.7 位操作类指令	(60)
3.7.1 位变量传送指令	(60)
3.7.2 位置位、清零指令	(61)
3.7.3 位逻辑运算指令	(61)
3.7.4 位控制转移指令	(62)
思考题与习题	(63)
第4章 汇编语言程序设计	(67)
4.1 程序设计概述	(67)
4.1.1 程序设计语言简介	(67)
4.1.2 汇编语言程序设计步骤	(68)
4.2 汇编语言源程序的编辑和汇编	(68)
4.2.1 伪指令	(69)
4.2.2 源程序的编辑和汇编	(70)
4.3 汇编语言程序设计	(71)
4.3.1 顺序程序设计	(72)
4.3.2 分支程序设计	(73)
4.3.3 循环程序设计	(78)
4.3.4 子程序设计	(85)
4.3.5 运算类程序设计	(92)
思考题与习题	(106)
第5章 定时器/计数器	(108)
5.1 定时/计数器0和1的结构和工作原理	(108)
5.1.1 定时/计数器0和1的结构	(108)
5.1.2 定时/计数器0和1的工作原理	(109)

5.2	定时/计数器 0 和 1 的控制	(110)
5.2.1	工作模式寄存器 TMOD	(110)
5.2.2	控制寄存器 TCON	(110)
5.3	定时/计数器 0 和 1 的工作模式	(111)
5.3.1	模式 0	(111)
5.3.2	模式 1	(112)
5.3.3	模式 2	(112)
5.3.4	模式 3	(113)
5.4	定时/计数器 0 和 1 的应用	(114)
5.4.1	定时/计数器 0 和 1 的使用方法	(114)
5.4.2	定时/计数器模式 0 的应用	(115)
5.4.3	定时/计数器模式 1 的应用	(115)
5.4.4	定时/计数器模式 2 的应用	(116)
5.4.5	定时/计数器 0 和 1 的门控位 GATE 应用	(117)
5.4.6	运行中读定时/计数器	(118)
5.5	定时/计数器 T2	(118)
5.5.1	T2 控制寄存器	(119)
5.5.2	T2 模式寄存器	(120)
5.5.3	T2 的工作模式	(120)
5.6	定时监视器	(124)
5.6.1	AT89S52 的定时监视器	(124)
5.6.2	辅助功能寄存器 AUXR	(125)
	思考题与习题	(126)
第 6 章	串行接口	(127)
6.1	串行通信的基础知识	(127)
6.1.1	串行通信的两种基本方式	(127)
6.1.2	串行通信的数据传送方式	(128)
6.1.3	串并转换和串行接口	(129)
6.2	AT89S52 单片机的串行接口	(129)
6.2.1	AT89S52 单片机串行口的结构	(129)
6.2.2	AT89S52 单片机串行口的控制	(130)
6.2.3	波特率设计	(132)
6.3	串行口工作模式	(134)
6.3.1	模式 0	(134)

6.3.2	模式1	(134)
6.3.3	模式2	(135)
6.3.4	模式3	(136)
6.4	串行口应用举例	(136)
6.4.1	用串行口扩展 I/O 口	(136)
6.4.2	单片机双机通信技术	(139)
6.4.3	单片机多机通信技术	(146)
	思考题与习题	(147)
第7章	中断系统	(148)
7.1	中断概述	(148)
7.1.1	中断的概念	(148)
7.1.2	中断技术的优点	(148)
7.1.3	中断系统的功能	(149)
7.2	AT89S52 单片机的中断系统	(150)
7.2.1	中断源	(150)
7.2.2	中断请求标志	(152)
7.2.3	中断允许控制寄存器 IE	(153)
7.2.4	中断优先级控制寄存器 IP	(153)
7.3	中断处理过程	(154)
7.3.1	中断响应	(154)
7.3.2	中断处理	(155)
7.3.3	中断返回	(156)
7.3.4	中断请求的撤除	(157)
7.3.5	中断响应时间	(158)
7.4	中断系统的应用	(158)
	思考题与习题	(177)
第8章	AT89S52 单片机的系统扩展	(178)
8.1	程序存储器的扩展	(178)
8.1.1	程序存储器的分类	(178)
8.1.2	典型程序存储器芯片介绍	(179)
8.1.3	典型程序存储器的扩展方法	(185)
8.1.4	典型程序存储器扩展电路	(188)
8.2	数据存储器的扩展	(192)

8.2.1	典型数据存储器的扩展方法	(193)
8.2.2	典型数据存储器的扩展电路	(193)
8.3	AT89S52 单片机片选方法简介	(201)
8.3.1	线选法	(201)
8.3.2	译码法	(202)
8.4	Flash 存储器的扩展	(204)
8.4.1	Flash 存储器的分类	(205)
8.4.2	典型 Flash 存储器芯片简介	(205)
8.4.3	典型 Flash 存储器的扩展	(208)
8.5	并行 I/O 接口的扩展	(210)
8.5.1	I/O 接口电路的功能	(210)
8.5.2	简单并行 I/O 接口的扩展	(211)
8.5.3	可编程接口电路的扩展	(213)
	思考题与习题	(223)
第9章	AT89S52 单片机的接口技术	(224)
9.1	人机通信接口技术	(224)
9.1.1	键盘接口技术	(224)
9.1.2	显示接口技术	(232)
9.1.3	键盘、显示器组合接口举例	(237)
9.2	A/D 转换器	(241)
9.2.1	A/D 转换器技术指标与选择原则	(241)
9.2.2	A/D 转换器 MAX197	(243)
9.2.3	A/D 转换器 ADC 0809	(248)
9.2.4	A/D 转换器 TLV2548	(252)
9.3	D/A 转换器	(260)
9.3.1	D/A 转换器技术指标	(260)
9.3.2	D/A 转换器 DAC 0832	(261)
9.3.3	D/A 转换器 MAX508	(267)
9.3.4	D/A 转换器 TLV5630	(270)
9.4	开关量输入/输出接口	(274)
9.4.1	开关量输入接口	(275)
9.4.2	开关量输出接口	(275)
	思考题与习题	(279)

第 10 章 AT89S52 单片机应用举例	(281)
10.1 单片机应用系统的一般设计过程	(281)
10.1.1 硬件系统设计原则	(281)
10.1.2 应用软件设计特点	(281)
10.1.3 应用系统开发过程	(282)
10.2 应用系统结构及其设计内容	(283)
10.2.1 应用系统的结构特点	(283)
10.2.2 应用系统的典型通道接口	(284)
10.2.3 应用系统设计内容	(285)
10.3 交通信号灯模拟控制	(285)
10.3.1 交通信号灯模拟控制的硬件设计	(286)
10.3.2 交通信号灯模拟控制的软件设计	(286)
10.4 步进电动机控制	(287)
10.4.1 步进电动机控制原理	(288)
10.4.2 步进电动机接口技术与软件设计	(289)
10.5 电力系统负载电流的数据采集与远端再现	(295)
10.5.1 电力系统负载电流的数据采集	(295)
10.5.2 电力系统负载电流的远端再现	(297)
10.6 倒计时的设计	(299)
10.6.1 实时日历时钟芯片 DS12C887 简介	(299)
10.6.2 倒计时的硬件电路设计	(303)
10.6.3 倒计时的软件设计	(303)
思考题与习题	(305)
 第 11 章 I²C 串行总线及单总线技术	 (306)
11.1 I ² C 串行总线扩展技术	(306)
11.1.1 I ² C 串行总线概述	(306)
11.1.2 I ² C 总线的数据传送	(308)
11.1.3 I ² C 总线数据传送的模拟	(313)
11.1.4 I ² C 总线应用程序设计实例	(320)
11.2 单总线及其应用	(322)
11.2.1 单总线简介	(322)
11.2.2 DS18B20 构成的单总线测温系统	(323)
思考题与习题	(332)

第 12 章 单片机应用系统的抗干扰技术设计	(334)
12.1 干扰源	(334)
12.1.1 串模干扰	(334)
12.1.2 共模干扰	(335)
12.1.3 电源干扰	(336)
12.2 硬件抗干扰设计	(336)
12.2.1 共串模干扰的抑制	(336)
12.2.2 共模干扰的抑制	(338)
12.2.3 输入/输出通道干扰的抑制	(339)
12.2.4 电源与电网干扰的抑制	(341)
12.2.5 地线系统干扰的抑制	(341)
12.3 软件抗干扰设计	(342)
12.3.1 程序执行过程中的软件抗干扰	(342)
12.3.2 系统的恢复	(346)
思考题与习题	(348)
 附录 A ASCII 表	 (349)
 附录 B AT89S52 单片机指令系统表	 (351)
 附录 C 常用芯片引脚图	 (357)
 参考文献	 (361)

第1章 绪 论

单片机的出现是计算机发展史上的一个重要里程碑，开辟了嵌入式计算机领域。目前单片机已经成为工控领域、军事领域及日常生活中应用最广泛的计算机。

1.1 单片机的特点及应用领域

1.1.1 单片机的特点

微处理器（micro processing unit, MPU）是一种大规模集成电路器件，包括计算机控制部件和运算部件，具有控制和运算功能，微处理器又称为中央处理器（central processing unit, CPU）。

微型计算机（microcomputer, MC）是由微处理器加上同样采用大规模集成电路制成的程序存储器（ROM、EPROM、Flash ROM）和数据存储器（RAM），以及与外围设备相连接的输入/输出（I/O）接口电路等构成，图 1-1 所示为微型计算机的组成。

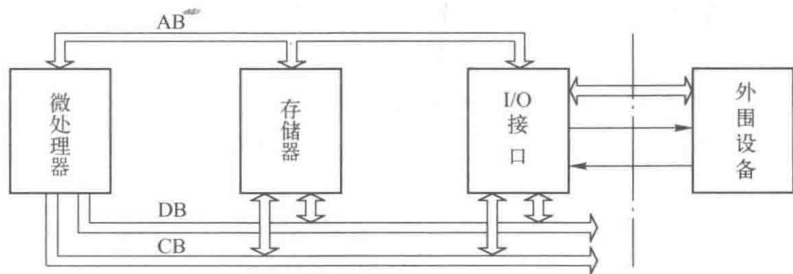


图 1-1 微型计算机组成框图

微型计算机系统是指由微型计算机与外围设备、电源和系统软件一起构成的系统。

单片微型计算机简称单片机。它是在一块芯片上集成了中央处理器（CPU）、一定容量的 RAM 和 ROM（或 EPROM、Flash ROM）、定时/计数器及 I/O 接口电路等部件，构成一个完整的微型计算机。

由于单片机的结构及其所采用的半导体工艺，使之具有显著的特点，其主要特点可以归纳如下。