

21世纪高等学校规划教材 | 电子信息

数字电路与逻辑设计

(第3版)

林红 主编

张士军 杨桦 杨凡 周鑫霞 编著



清华大学出版社

21世纪高等学校规划教材 | 电子信息



数字电路与逻辑设计

(第3版)

林红 主编
张士军 杨桦 杨凡 周鑫霞 编著

清华大学出版社
北京

内 容 简 介

《数字电路与逻辑设计》一书本着简洁、通俗、先进和实用的原则精心编写,重点着眼于方法和能力的培养。本书主要内容有数字逻辑电路基础知识、逻辑门、逻辑代数与逻辑函数、组合逻辑电路、触发器、时序逻辑电路、半导体存储器和可编程逻辑器件、脉冲波形的产生与变换、数模和模数转换器。

本书每章有小结、习题(或思考题),最后有自测试卷,并附有部分习题答案和自测试卷答案,便于教学和自学。

本书可作为高等学校和成人高等教育各专业数字电路课程的教材(40~60学时)。本书也可供工程技术人员自学和参考。

本书封面贴有清华大学出版社防伪标签,无标签者不得销售。

版权所有,侵权必究。侵权举报电话:010-62782989 13701121933

图书在版编目(CIP)数据

数字电路与逻辑设计/林红主编.--3版.--北京:清华大学出版社,2014
21世纪高等学校规划教材·电子信息
ISBN 978-7-302-37368-1

I. ①数… II. ①林… III. ①数字电路—逻辑设计 IV. ①TN79

中国版本图书馆CIP数据核字(2014)第163208号

责任编辑:魏江江 薛 阳

封面设计:傅瑞学

责任校对:焦丽丽

责任印制:何 芊

出版发行:清华大学出版社

网 址: <http://www.tup.com.cn>, <http://www.wqbook.com>

地 址:北京清华大学学研大厦A座 邮 编:100084

社总机:010-62770175

邮 购:010-62786544

投稿与读者服务:010-62776969, c-service@tup.tsinghua.edu.cn

质 量 反 馈:010-62772015, zhiliang@tup.tsinghua.edu.cn

课 件 下 载: <http://www.tup.com.cn>, 010-62795954

印 刷 者:北京富博印刷有限公司

装 订 者:北京市密云县京文制本装订厂

经 销:全国新华书店

开 本:185mm×260mm 印 张:23 字 数:554千字

版 次:2004年7月第1版 2014年12月第3版 印 次:2014年12月第1次印刷

印 数:1~2000

定 价:39.50元

产品编号:056993-01

出版说明

随着我国改革开放的进一步深化,高等教育也得到了快速发展,各地高校紧密结合地方经济建设发展需要,科学运用市场调节机制,加大了使用信息科学等现代科学技术提升、改造传统学科专业的投入力度,通过教育改革合理调整和配置了教育资源,优化了传统学科专业,积极为地方经济建设输送人才,为我国经济社会的快速、健康和可持续发展以及高等教育自身的改革发展做出了巨大贡献。但是,高等教育质量还需要进一步提高以适应经济社会发展的需要,不少高校的专业设置和结构不尽合理,教师队伍整体素质亟待提高,人才培养模式、教学内容和方法需要进一步转变,学生的实践能力和创新精神亟待加强。

教育部一直十分重视高等教育质量工作。2007年1月,教育部下发了《关于实施高等学校本科教学质量与教学改革工程的意见》,计划实施“高等学校本科教学质量与教学改革工程”(简称“质量工程”),通过专业结构调整、课程教材建设、实践教学改革、教学团队建设等多项内容,进一步深化高等学校教学改革,提高人才培养的能力和水平,更好地满足经济社会发展对高素质人才的需要。在贯彻和落实教育部“质量工程”的过程中,各地高校发挥师资力量强、办学经验丰富、教学资源充裕等优势,对其特色专业及特色课程(群)加以规划、整理和总结,更新教学内容、改革课程体系,建设了一大批内容新、体系新、方法新、手段新的特色课程。在此基础上,经教育部相关教学指导委员会专家的指导和建议,清华大学出版社在多个领域精选各高校的特色课程,分别规划出版系列教材,以配合“质量工程”的实施,满足各高校教学质量和教学改革的需要。

为了深入贯彻落实教育部《关于加强高等学校本科教学工作,提高教学质量的若干意见》精神,紧密配合教育部已经启动的“高等学校教学质量与教学改革工程精品课程建设工作”,在有关专家、教授的倡议和有关部门的大力支持下,我们组织并成立了“清华大学出版社教材编审委员会”(以下简称“编委会”),旨在配合教育部制定精品课程教材的出版规划,讨论并实施精品课程教材的编写与出版工作。“编委会”成员皆来自全国各类高等学校教学与科研第一线的骨干教师,其中许多教师为各校相关院、系主管教学的院长或系主任。

按照教育部的要求,“编委会”一致认为,精品课程的建设工作从开始就要坚持高标准、严要求,处于一个比较高的起点上。精品课程教材应该能够反映各高校教学改革与课程建设的需要,要有特色风格、有创新性(新体系、新内容、新手段、新思路,教材的内容体系有较高的科学创新、技术创新和理念创新的含量)、先进性(对原有的学科体系有实质性的改革和发展,顺应并符合21世纪教学发展的规律,代表并引领课程发展的趋势和方向)、示范性(教材所体现的课程体系具有较广泛的辐射性和示范性)和一定的前瞻性。教材由个人申报或各校推荐(通过所在高校的“编委会”成员推荐),经“编委会”认真评审,最后由清华大学出版

社审定出版。

目前,针对计算机类和电子信息类相关专业成立了两个“编委会”,即“清华大学出版社计算机教材编审委员会”和“清华大学出版社电子信息教材编审委员会”。推出的特色精品教材包括:

(1) 21世纪高等学校规划教材·计算机应用——高等学校各类专业,特别是非计算机专业的计算机应用类教材。

(2) 21世纪高等学校规划教材·计算机科学与技术——高等学校计算机相关专业的教材。

(3) 21世纪高等学校规划教材·电子信息——高等学校电子信息相关专业的教材。

(4) 21世纪高等学校规划教材·软件工程——高等学校软件工程相关专业的教材。

(5) 21世纪高等学校规划教材·信息管理与信息系统。

(6) 21世纪高等学校规划教材·财经管理与应用。

(7) 21世纪高等学校规划教材·电子商务。

(8) 21世纪高等学校规划教材·物联网。

清华大学出版社经过三十多年的努力,在教材尤其是计算机和电子信息类专业教材出版方面树立了权威品牌,为我国的高等教育事业做出了重要贡献。清华版教材形成了技术准确、内容严谨的独特风格,这种风格将延续并反映在特色精品教材的建设中。

清华大学出版社教材编审委员会

联系人:魏江江

E-mail: weijj@tup.tsinghua.edu.cn

第三版前言

我们所处的时代是信息瞬息万变的时代,电子技术、计算机技术均在迅猛地发展,这对传统的教育体制和人才培养提出了新的挑战。21世纪的高等教育正在对专业结构、课程体系、教学内容、教学方法及教材建设进行系统的改革。如何为社会培养具有创新能力、解决实际问题能力和高素质的技术研究人才,是高等教育的重要任务之一。随着教改的不断深入,在教材的使用过程中,我们深感其仍存在某些不尽如人意的地方,希望加以改进和完善。本教材第三版就是在第二版的基础上修订而成的。

在第三版的修订工作中,仍依据教育部(原国家教委)1995年颁发的“高等工业学校电子技术基础课程教学基本要求”,同时,继续遵循本书第一版的编写原则,即“保证基础,精选内容,加强方法,突出应用,由浅入深,利于自学”,在内容和体系上做了如下修订。

首先,为了适应现代电子技术的飞速发展,能够较好地面对向未来的需求,面向数字化和专用集成电路的新时代,在保证基本概念、基本原理和基本方法的前提下,删除了一些次要内容。

其次,在本书中,为了更好地理解集成门电路的工作原理,增加了一些简单的基本电路的介绍。为了突出综合能力的培养和训练,增加了中规模集成电路芯片应用的方法实例,加强了逻辑电路的设计部分。

最后,在修订时,注意保持和发扬原书的风格和特点,力求简明扼要,深入浅出,便于自学。在内容的安排和介绍中不仅思路清晰,而且注意归纳提出的问题 and 解决问题的步骤,注重教学效果,为此,第三版增加了重要内容的例题、习题及答案,对书后所附的三套试卷也做了重新调整。

本书可作为高等学校电信、计算机应用、自动化、电子、电力、机械、化工、建筑等专业的本科或专科电子技术基础课程的教材。

本书第三版由林红主编,张士军、杨桦、杨凡、周鑫霞担任编著,参加编写的人员还有李群、蒙向阳、张艳艳、徐海林、郭典、程萍、张德芳。

本书在修订过程,得到有关专家和教师的指导和帮助,在此表示衷心地感谢。

由于编者水平所限,书中难免疏漏,恳请各位读者批评指正,帮助我们不断改进。

编者

第二版前言

《数字电路与逻辑设计》一书自 2004 年出版以来,被许多院校和培训部门选为教材,得到了广大读者的关心。随着电子技术、计算机技术的迅猛发展及教改的进一步深入,原书中的一些内容需要进一步完善,同时,在课程体系和讲授方面也需要做必要的调整和改进。因此,本书在初版的基础上进行了修改,以便更好地适应当前数字电子技术课程教学的需要。

在本书第二版的修订工作中,仍依据教育部(原国家教委)1995 年颁发的“高等工业学校电子技术基础课程教学基本要求”,同时,继续遵循本书第一版的编写原则“保证基础,精选内容,加强方法,突出应用,由浅入深,利于自学”,在内容和体系上做了如下修订。

首先,为了适应现代电子技术迅速发展的需要,能够较好地面向 21 世纪,面向数字化和专用集成电路的新时代,在保证基本概念、基本原理和基本方法的前提下,突出综合能力的培养和训练以及集成电路逻辑特性的介绍。

其次,在本书中,为了更好地理解集成门电路的工作原理,增加了半导体二极管、晶体管和 MOS 管的开关特性。为了突出应用,增加了方法应用的实例,加强了逻辑电路的设计部分。

最后,在修订时,注意保持和发扬原书的风格和特点,力求简明扼要,深入浅出,便于自学。在内容的安排和介绍中不仅思路清晰,而且注意归纳提出的问题和解决问题的步骤,注重教学效果,为此,增加了重要内容的例题、习题、习题答案和自测试卷。

本书可作为高等学校通信、计算机应用、自动化、电子、电力、机械、化工、建筑等专业的本科或专科电子技术基础课程的教材。

本书第二版由林红主编,张士军、周鑫霞担任编著,参加编写的人员还有李群、蒙向阳、杨凡、张艳艳、徐海林、杨桦、郭典、程萍、张德芳。

本书在修订过程,得到有关专家和教师的指导和帮助,在此表示衷心的感谢。

由于编者水平所限,书中难免疏漏,恳请各位读者批评指正。

编者

2009 年 3 月

第一版前言

《数字电路与逻辑设计》一书按照 1995 年教育部(原国家教委)颁发的“高等工业学校电子技术基础课程教学基本要求”进行编写。

随着现代科学技术的迅猛发展,特别是由于微电子技术、电子计算机技术的迅猛发展,本课程已成为许多专业开设的一门技术基础课程。由于这门课程面向全国各类高校,学校各有特点,专业各有不同,为适应不同需要,在总结多年教学实践的基础上编写了本教材。

本课程的主要任务是为学生学习专业课程和从事技术工作奠定数字电子技术的理论基础,并使他们受到这方面必要基本技能的训练。为此,对传统的内容作了精选和更新,避开了高深的理论,简明扼要地介绍学生最需要的基础知识和技术,通过通俗易懂的语言讲授计算机专业技术知识,对集成电路的讨论强化“外部”、淡化“内部”,并着眼于方法和能力的培养。此外,在内容上吸收了新技术和新的研究成果,使学生能了解目前应用较广或带有方向性的新技术。本书还通过实例、例题和习题说明理论的实际应用,以加深学生对本书内容的掌握和理解。

注意到各层次学生的需要,本书的实际内容超过教学学时数,以便教师在讲授时根据专业需要、学时多少和学生实际水平来决定取舍。本书可作为高等学校电信、计算机应用、自动化、电子、电力、机械、化工、建筑等专业的本科或专科电子技术基础课程的教材。

本书由林红、周鑫霞主编,参加编写的工作人员有杨凡、蒙丹阳、杨桦、程萍。

本书在编写过程中,得到有关专家和教师的指导和帮助,在此表示衷心的感谢。

由于编者水平所限,书中难免疏漏,恳请各位读者批评指正。

编者

目 录

第 1 章 数字逻辑电路基础知识	1
1.1 数字电路的特点	1
1.2 数制	2
1.2.1 十进制.....	2
1.2.2 二进制.....	2
1.2.3 十六进制.....	3
1.2.4 不同进制数的表示符号.....	3
1.3 不同进制数之间的转换	3
1.3.1 二、十六进制数转换成十进制数	3
1.3.2 二进制与十六进制数之间的转换.....	4
1.3.3 十进制数转换成二、十六进制数	4
1.4 二进制代码	6
1.4.1 自然二进制代码.....	6
1.4.2 二-十进制代码	6
1.4.3 ASCII 码.....	7
1.5 基本逻辑运算	8
1.5.1 与逻辑运算.....	8
1.5.2 或逻辑运算	10
1.5.3 非逻辑运算	11
1.6 小结.....	11
习题	11
第 2 章 逻辑门电路	13
2.1 开关元件的开关特性.....	13
2.1.1 二极管的开关特性	13
2.1.2 晶体管的开关特性	14
2.2 基本逻辑门电路.....	15
2.2.1 与门电路	15
2.2.2 或门电路	16
2.2.3 非门电路	17
2.2.4 复合逻辑门	18
2.2.5 正逻辑和负逻辑	19

2.3	TTL 数字集成逻辑门电路	20
2.3.1	基本 TTL 与非门工作原理	20
2.3.2	TTL 与非门的主要外部特性参数	22
2.3.3	TTL 集电极开路门	26
2.3.4	三态门	28
2.3.5	TTL 常用集成电路芯片	31
2.4	ECL 逻辑门电路	33
2.4.1	电路的基本结构	33
2.4.2	ECL 门的工作特点	35
2.5	MOS 逻辑门电路	35
2.5.1	MOS 场效应管及其开关特性	35
2.5.2	CMOS 逻辑电路	37
2.5.3	CMOS 集成电路的主要特点	39
2.6	数字集成电路使用中应注意的问题	40
2.6.1	电源	40
2.6.2	输出端的连接	40
2.6.3	不用输入端的处理	41
2.6.4	CMOS 电路的储电防护	41
2.6.5	CMOS 电路与 TTL 电路的电平匹配	41
2.6.6	负载能力的匹配	41
2.7	小结	43
	习题	43
第 3 章	逻辑代数与逻辑函数	50
3.1	逻辑代数的基本运算	50
3.1.1	基本运算公式	50
3.1.2	基本运算定律	50
3.1.3	基本运算规则	51
3.2	逻辑函数的变换和化简	52
3.2.1	逻辑函数变换和化简的意义	52
3.2.2	逻辑函数的代数法变换	53
3.2.3	逻辑函数的代数法化简	53
3.3	逻辑函数的卡诺图法化简与变换	55
3.3.1	最小项	55
3.3.2	逻辑函数的最小项表达式	56
3.3.3	卡诺图	57
3.3.4	逻辑函数的卡诺图表示	58
3.3.5	逻辑函数的卡诺图化简	59
3.3.6	逻辑函数的卡诺图变换	63

3.4	逻辑函数门电路的实现	64
3.5	各种逻辑函数表示方法的特点及转换	66
3.6	小结	69
	习题	69
第4章	组合逻辑电路	73
4.1	组合逻辑电路的分析与设计	73
4.1.1	组合逻辑电路的分析	73
4.1.2	组合逻辑电路的设计	75
4.2	组合逻辑电路的竞争冒险	79
4.2.1	竞争现象	79
4.2.2	冒险现象	79
4.2.3	竞争冒险的检查方法	80
4.2.4	竞争冒险的消除方法	83
4.3	编码器	83
4.3.1	编码器的工作原理	83
4.3.2	中规模集成通用编码器	85
4.4	译码器	90
4.4.1	唯一地址译码器	90
4.4.2	数字显示器	96
4.5	数据分配器与数据选择器	98
4.5.1	数据分配器	98
4.5.2	数据选择器	100
4.6	加法器与算术逻辑单元	106
4.6.1	半加法器	106
4.6.2	全加法器	107
4.6.3	多位加法器	108
4.7	数值比较器	111
4.7.1	比较器的构成原理	111
4.7.2	集成数值比较器	111
4.8	小结	115
	习题	116
第5章	触发器	123
5.1	RS 触发器	123
5.1.1	基本 RS 触发器	123
5.1.2	同步 RS 触发器	127
5.1.3	主从 RS 触发器	129
5.1.4	集成 RS 触发器	131

5.2 JK 触发器	132
5.2.1 主从 JK 触发器	132
5.2.2 边沿 JK 触发器	135
5.2.3 集成 JK 触发器	137
5.3 边沿 D 触发器与 T 触发器	138
5.3.1 边沿 D 触发器	138
5.3.2 边沿 T 触发器	141
5.4 触发器的建立时间和保持时间	141
5.5 触发器的功能转换	142
5.6 小结	143
习题	145
第 6 章 时序逻辑电路	152
6.1 时序逻辑电路的基本概念	152
6.1.1 时序逻辑电路的基本结构及特点	152
6.1.2 时序逻辑电路的分类	153
6.1.3 时序逻辑电路功能的描述方法	153
6.2 时序逻辑电路的分析	154
6.2.1 分析时序逻辑电路的一般步骤	155
6.2.2 同步时序逻辑电路的分析举例	155
6.2.3 异步时序逻辑电路的分析举例	161
6.3 同步时序电路的设计方法	163
6.3.1 同步时序逻辑电路设计的一般步骤	163
6.3.2 同步时序逻辑电路设计举例	165
6.4 计数器	172
6.4.1 小规模集成电路计数器	172
6.4.2 中规模集成计数器	179
6.5 寄存器	190
6.5.1 数据寄存器	191
6.5.2 移位寄存器	191
6.5.3 移位寄存器型计数器	192
6.5.4 多功能寄存器	198
6.6 算法状态机	203
6.6.1 ASM 图	203
6.6.2 设计举例	206
6.7 小结	212
习题	212

第 7 章 半导体存储器和可编程逻辑器件	224
7.1 半导体存储器概述	224
7.1.1 半导体存储器的分类	224
7.1.2 半导体存储器的基本结构	224
7.1.3 半导体存储器的技术指标	226
7.2 随机存取存储器	226
7.2.1 RAM 存储单元	226
7.2.2 集成 RAM 简介	229
7.2.3 RAM 存储容量的扩展	231
7.3 只读存储器	235
7.3.1 存储数据的基本原理	235
7.3.2 读数原理	237
7.4 可编程逻辑器件	239
7.4.1 PLD 电路表示法	239
7.4.2 可编程阵列逻辑器件	243
7.4.3 可编程通用阵列逻辑器件	244
7.4.4 可编程逻辑阵列	252
7.5 小结	254
习题	255
第 8 章 脉冲波形的产生与变换	259
8.1 概述	259
8.1.1 脉冲波形的产生与变换电路的组成	259
8.1.2 555 定时器	259
8.2 多谐振荡器	261
8.2.1 由非门组成的多谐振荡器	261
8.2.2 石英晶体时钟脉冲发生器	263
8.2.3 由 555 定时器组成的多谐振荡器	265
8.3 单稳态触发器	268
8.3.1 由与非门组成的单稳态触发器	268
8.3.2 由 555 定时器组成的单稳态触发器	270
8.4 施密特触发器	273
8.5 小结	276
习题	277
第 9 章 数模和模数转换器	280
9.1 D/A 转换器	280
9.1.1 权电阻型 D/A 转换器	280

9.1.2	倒 T 形电阻网络 D/A 转换器	282
9.1.3	D/A 转换器的主要技术参数	284
9.1.4	集成 D/A 转换器	284
9.2	A/D 转换器	286
9.2.1	采样-保持电路	287
9.2.2	并行 A/D 转换器	287
9.2.3	逐次逼近式 A/D 转换器	289
9.2.4	双积分式 A/D 转换器	292
9.3	小结	295
	习题	295
附录 A	国家标准 GB 4728.12—85	297
附录 B	常用逻辑符号对照表	304
附录 C	TTL 和 CMOS 逻辑门电路的技术参数	306
附录 D	国家标准 GB 3430—82《国产半导体集成电路型号命名法》	307
	部分习题答案	309
	自测试卷	331
	自测试卷答案	344
	参考文献	349

第 1 章

数字逻辑电路基础知识

现在,众多的电子系统,诸如,电子计算机、通信系统、自动控制系统、影视音响系统无一不使用数字电路。数字电路同模拟电路一样,由电子管和半导体分立元件组成的分立器件电路发展而成,在微小的芯片上集成半导体器件及无源器件的集成电路。但是对数字电路而言,这种电路的集成度已达到超大规模集成电路的水平,因而提高了数字电路的可靠性,缩小了系统的体积,更有利于大批量生产,达到提高产品技术经济指标的目的。本章首先讨论数字电路的特点,然后讨论数字电路常用的数制、码制,最后介绍基本的逻辑运算。

1.1 数字电路的特点

模拟电路处理的信号是模拟信号,其时间变量是连续的,因而也称它为连续时间信号。数字电路处理的信号是数字信号,而数字信号的时间变量是离散的,这种信号也常称为离散时间信号。与模拟电路相比,数字电路具有以下特点。

(1) 数字信号常用二进制数来表示。每位数有两个数码,即 0 和 1。将实际中彼此联系又相互对立的两种状态,例如电压的有和无、电平的高和低,以及开关的通和断、灯泡的灭和亮等状态抽象出来用 0 和 1 来表示,称为逻辑 0 和逻辑 1。而且在电路,可用电子器件的开关特性来实现,由此形成数字信号,所以数字电路又可称为数字逻辑电路。

(2) 数字电路中,器件常工作在开关状态,即饱和或截止状态,而模拟电路器件经常工作在放大状态。

(3) 数字电路研究的对象是电路输入与输出的逻辑关系,即逻辑功能,而模拟电路研究的对象是电路对输入信号的放大和变换功能。

(4) 数字电路的基本单元电路是逻辑门和触发器,而模拟电路的基本单元是放大器。

(5) 数字电路的分析工具是逻辑代数,表达电路的功能主要用功能表、真值表、逻辑表达式、波形图和卡诺图等,而模拟电路采用的分析方法是图解法和微变等效电路法。

(6) 数字信号常用矩形脉冲表示。其波形如图 1.1.1(a)所示,特征参数有脉冲幅度 U_M (表示脉冲幅值); 脉冲宽度 t_w (表示脉冲持续作用的时间); 周期 T (表示周期性的脉冲信号前后两次出现的时间间隔); 占空比 q (表示脉冲宽度 t_w 占整个周期 T 的百分数), 即

$$q = \frac{t_w}{T} \times 100\%$$

在实际的数字系统中,脉冲波形并不是立即上升(正跳)或下降(负跳)的,如图 1.1.1(b)所示,因此脉冲波形特征参数又有了上升时间 t_r 和下降时间 t_f 。 t_r 定义为从脉冲幅度的 10% ~ 90% 所经历的时间。 t_f 定义为从脉冲幅度的 90% ~ 10% 所经历的时间。脉冲宽度 t_w 则

表示为一个脉冲波形上脉冲幅度为 50% 的两个点所对应的两个时间间隔的时间。

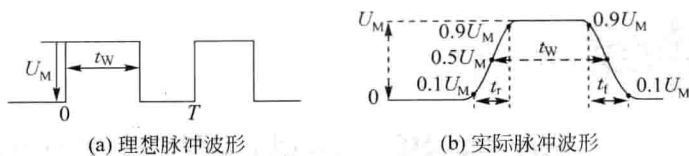


图 1.1.1 矩形脉冲

1.2 数制

日常生活中,最常用的进位记数制(简称为进制)是十进制。而在数字系统中,多采用二进制数,有时也采用八进制数或十六进制数。为了总结归纳各种进制数的共同特点,首先总结归纳十进制数的特点。

1.2.1 十进制

十进制(Decimal)数的特点如下。有 0, 1, ..., 9 这 10 个数码;“逢 10 进 1”。一个数的大小决定于数码的位置,即数位。数码相同,所在的位置不同,则数的大小也不同。例如,十进制数 1995 可写成展开式

$$1995 = 1 \times 10^3 + 9 \times 10^2 + 9 \times 10^1 + 5 \times 10^0$$

式中,10 称为基数, $10^0, 10^1, 10^2, 10^3$ 称为各位数的“权”。十进制数的个位的权为 1, 十位的权为 10, 百位的权为 100, 任何一个十进制数 N_D 可表示为

$$\begin{aligned} N_D &= d_{n-1} \times 10^{n-1} + d_{n-2} \times 10^{n-2} + \dots + d_1 \times 10^1 + d_0 \times 10^0 + \dots + d_{-m} \times 10^{-m} \\ &= \sum_{i=-m}^{n-1} d_i \times 10^i \end{aligned}$$

式中, d_i 为各位数的数码; 10^i 为各位数的权, 各位数所对应的数值为 $d_i \times 10^i$ 。

1.2.2 二进制

二进制(Binary)数的特点如下。只有 0, 1 两个数码,且“逢 2 进 1”。任意一个二进制数 N_B 的展开式为

$$\begin{aligned} N_B &= b_{n-1} \times 2^{n-1} + b_{n-2} \times 2^{n-2} + \dots + b_1 \times 2^1 + b_0 \times 2^0 + \dots + b_{-m} \times 2^{-m} \\ &= \sum_{i=-m}^{n-1} b_i \times 2^i \end{aligned}$$

式中,2 称为基数; 2^i 为各位数的权; b_i 为各位数的数码。例如一个二进制数 1101.101 可展开为

$$1101.101 = 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 0 \times 2^{-2} + 1 \times 2^{-3}$$

从二进制数的特点可以看到它具有的优点。第一,只有两个数码,只需反映两种状态的元件就可表示一位数。因此,构成二进制数电路的基本单元结构简单。第二,储存和传递可靠。第三,运算简便。所以在计算机中都使用二进制数。

在数字系统中,二进制数的加、减运算使用最多。十进制数的加、减运算规则是逢 10 进

1,借1还10。同理,二进制的加、减运算规则是逢2进1,借1还2。例如计算二进制数1101+1110和11101-10110,计算过程如下。

被加数	1101	被减数	11101
加 数	<u>+1110</u>	减 数	<u>-10110</u>
和	11011	差	00111

1.2.3 十六进制

用二进制表示一个较大的数,位数太多,书写和阅读均不方便,因此在计算机中还常常使用十六进制(Hexadecimal)数。十六进制的特点如下。有16个数码0~9,A~F;“逢16进1,借1还16”。一个十六进制数 N_H 可展开为

$$\begin{aligned} N_H &= h_{n-1} \times 16^{n-1} + h_{n-2} \times 16^{n-2} + \dots + h_1 \times 16^1 + h_0 \times 16^0 + h_{-1} \times 16^{-1} + \dots \\ &\quad + h_{-m} \times 16^{-m} \\ &= \sum_{i=-m}^{n-1} h_i \times 16^i \end{aligned}$$

式中,16称为基数; 16^i 为各位数的权; h_i 为*i*位数的数码。例如一个十六进制数DFC.8可展开为

$$\begin{aligned} \text{DFC.8} &= \text{D} \times 16^2 + \text{F} \times 16^1 + \text{C} \times 16^0 + 8 \times 16^{-1} \\ &= 13 \times 16^2 + 15 \times 16^1 + 12 \times 16^0 + 8 \times 16^{-1} \end{aligned}$$

上述表示方法可以推广到任意的*R*进制。在*R*进制中有*R*个数码,基数为*R*,其各位数码的权是*R*的幂。因而一个*R*进制数可表示为

$$\begin{aligned} (N)_R &= a_{n-1} \dots a_0 a_{-1} \dots a_{-m} \\ &= a_{n-1} \times R^{n-1} + a_{n-2} \times R^{n-2} + \dots \\ &\quad + a_0 \times R^0 + a_{-1} \times R^{-1} + \dots + a_{-m} \times R^{-m} \\ &= \sum_{i=-m}^{n-1} a_i \times R^i \end{aligned}$$

1.2.4 不同进制数的表示符号

在不同应用场合用不同进制表示同一个数时,为了区别出不同进位制表示的数,常用下标或尾符予以区别。用D、B、H分别表示十、二、十六进制,例如

$$(1995)_D = (7CB)_H = (11111001011)_B$$

或

$$1995D = 7CBH = 11111001011B$$

对于十进制数可以不写下标或尾符。

1.3 不同进制数之间的转换

1.3.1 二、十六进制数转换成十进制数

按照已十分熟悉的十进制运算法则,将二进制数或十六进制数的每位数码乘以权,再求