

软件设计师

考试考眼分析与样卷解析

主 编 童爱红 李 霞
副主编 杨 山 胡 波

2015版

2014

2013

2012

2011

2010

2009

2008

新大纲

强化辅导 • 真题精解
模拟试卷 • 实战演练
专家答疑 • 考点分析

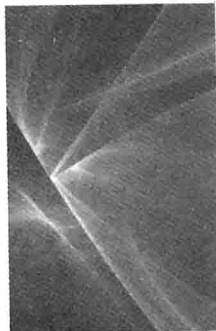


机械工业出版社
China Machine Press

软件设计师

考试考眼分析与样卷解析

2015版



主 编 童爱红 李 霞
副主编 杨 山 胡 波



机械工业出版社
China Machine Press

图书在版编目 (CIP) 数据

软件设计师考试考眼分析与样卷解析：2015版 / 童爱红, 李霞主编. -- 北京：机械工业出版社, 2015.3

ISBN 978-7-111-49759-2

I. ①软… II. ①童… ②李… III. ①软件设计-工程技术人员-资格考试-自学参考资料

IV. ①TP311.5

中国版本图书馆CIP数据核字 (2015) 第059295号

本书根据最新版软考大纲, 参考最新真题考点分布、指定教程, 以近4年的真题为基础, 并结合编者多年从事与软件设计师考试相关的阅卷及培训辅导的实际工作经验编写而成。全书分为3个部分, 第1部分包括: 上午考试科目的计算机组成与结构, 程序语言, 操作系统, 软件工程基础知识, 系统开发与运行, 网络与多媒体知识, 数据库技术, 算法与数据结构, 面向对象技术, 标准化和知识产权, 专业英语; 第2部分包括: 下午考试科目的数据流图, UML分析与设计, 数据库设计, 数据结构及算法设计, C++程序设计, Java程序设计; 第3部分提供8套模拟试卷, 紧扣最新考试大纲, 试卷的命题形式、考点分布、难易程度均与真实考试相当。

本书旨在通过透彻地分析考点、详尽地讲解典型例题、丰富而合理地编排样卷, 帮助有关考生顺利通过考试, 同时也可以作为高等院校或培训班的教辅。

软件设计师考试考眼分析与样卷解析 (2015版)

出版发行: 机械工业出版社 (北京市西城区百万庄大街22号 邮政编码: 100037)

责任编辑: 夏非彼 迟振春

印刷: 中国电影出版社印刷厂

版次: 2015年5月第1版第1次印刷

开本: 188mm×260mm 1/16

印张: 40.75

书号: ISBN 978-7-111-49759-2

定价: 79.00元

凡购本书, 如有缺页、倒页、脱页, 由本社发行部调换

客服热线: (010) 88378991 88361066

投稿热线: (010) 82728184 88379604

购书热线: (010) 68326294 88379649 68995259

读者信箱: hzsj@hzbook.com

版权所有·侵权必究

封底无防伪标均为盗版

本书法律顾问: 北京大成律师事务所 韩光/邹晓东

前 言

全国计算机技术与软件专业技术资格（水平）考试（以下简称“软考”）是我国原人事部和信息产业部领导下的国家级“以考代评”考试。它自实施起至今已经历了十多年，其权威性和严肃性得到社会及用人单位的广泛认同。

为了适应我国信息化发展的需求，我国原人事部和信息产业部在2004年对软考进行了一系列改革，在此基础上又于2009年对软件设计师考试大纲进行重新调整，增加了一些较新的知识点，剔除了部分应用较少的知识点，并统一规范了大纲中相同知识点的描述。为了引导考生顺利通过考试，我们根据最新考试大纲的要求，结合最近4年连续8次的考题，按最新指定的教材《软件设计师教程（第3版）》的篇章结构，特别编写了本书。

本书特色

- ☑ **围绕真题，考点浓缩精讲。**全书分为3个部分，第1、2部分对考点、重点、难点内容进行细致解释与剖析，针对常考题型精选出历年真题进行解析，突出体现考试用书的针对性、实用性；第3部分提供8套模拟试卷，紧扣最新考试大纲，试卷的命题形式、考点分布、难易程度等均与真题相似，全面模拟真实考试，预测考点，应试导向准确。
- ☑ **按节细化，两大特色板块。**本书章节安排与指定教程同步，按节细化，每节对应两大板块（考什么，怎么考）。实践表明，这种方式更能激发考生兴趣，方便考生高效复习。“考什么”归纳出本节的核心知识点，具体体现在两点上：一是对大纲中的考点进行透解；二是对教材中的知识点进行浓缩，使考生明白“考什么”，突出针对性。“怎么考”增强学生解题能力，让考生彻底搞清楚“考什么”中的内容是“怎么考”的，突出实用性。
- ☑ **把握方向，揭示命题规律。**通过分析、研究近几年的考题，统计出各章所占的分值和考点的分布情况，引导考生把握命题规律。
- ☑ **契合考试，上下午科目拆分。**根据考试时所考题型不同，本书将上午与下午考试科目内容分开讲解。上午科目为填空题，填空题考查零碎知识点，因此将真题分布于第1部分的每个章节，紧随知识点；下午科目为综合题，其具有完整性的特点，因此这一部分以真题为依据对知识点进行重组。这样，便于考生从细节和全局两个角度全面掌握知识。

读者对象

本书以全国计算机技术与软件专业技术资格（水平）考试——软件设计师考生为主要读者对象，特别适合临考前冲刺复习使用，同时可以作为各类软考培训班的教辅，以及大、中专院校师生的参考书。



本书作者

本书是多人智慧的结晶,由童爱红、李霞任主编,杨山、胡波任副主编,此外,参与编写、资料整理和命题分析工作的还有何光明、陈海燕、王珊珊、李为健、陈玉旺、陈智、李海、耿翠红、王璐璐、史国川、姚昌顺、赵传申、杨明、许勇、吴婷、卢振侠、周海霞、毛幸甜、李芹、赵梅、钱妍池、刘敏名等。

由于作者水平有限,书中难免有错误与疏漏之处,恳请广大读者予以批评指正。如遇到疑难问题,可通过以下方式与我们联系(QQ群):100292924。

编者

2015年2月

目 录

前 言

第1部分 上午考试科目

第1章 计算机组成与结构.....	2
考纲解读.....	2
考纲要求.....	2
历年考点分布.....	2
考点分析与预测.....	3
考点1 计算机基本工作原理.....	3
考点2 存储系统.....	10
考点3 输入输出系统.....	14
考点4 总线系统.....	16
考点5 计算机体系结构.....	17
考点6 系统性能评测和可靠性基础.....	24
考点7 信息安全和病毒防护.....	26
第2章 程序语言.....	37
考纲解读.....	37
考纲要求.....	37
历年考点分布.....	37
考点分析与预测.....	37
考点1 程序设计语言基本概念.....	38
考点2 汇编、编译、解释系统.....	46
考点3 文法分析.....	51
第3章 操作系统.....	58
考纲解读.....	58
考纲要求.....	58
历年考点分布.....	58
考点分析与预测.....	58
考点1 定义、分类及功能.....	59
考点2 进程管理.....	61

考点3 存储管理.....	70
考点4 设备管理.....	76
考点5 文件管理.....	79
考点6 作业管理.....	82
第4章 软件工程基础知识.....	85
考纲解读.....	85
考纲要求.....	85
历年考点分布.....	85
考点分析与预测.....	86
考点1 软件工程概述.....	86
考点2 软件开发项目管理.....	90
考点3 软件工具与开发环境.....	102
考点4 软件过程管理.....	102
考点5 软件质量管理.....	109
第5章 系统开发与运行.....	117
考纲解读.....	117
考纲要求.....	117
历年考点分布.....	117
考点分析与预测.....	117
考点1 结构化分析和设计.....	118
考点2 系统设计知识.....	121
考点3 系统的测试与维护.....	124
第6章 网络与多媒体基础知识.....	137
考纲解读.....	137
考纲要求.....	137
历年考点分布.....	137
考点分析与预测.....	138



考点1 ISO/OSI网络体系结构	138
考点2 网络互连硬件	140
考点3 网络协议	144
考点4 Internet应用	148
考点5 网络安全	155
考点6 声音及其数字化	159
考点7 图形和图像	161
考点8 动画与视频	166
考点9 多媒体计算机	167
考点10 多媒体网络	169

第7章 数据库技术 171

考纲解读	171
考纲要求	171
历年考点分布	171
考点分析与预测	171
考点1 基础知识	172
考点2 关系代数	174
考点3 E-R模型和关系模型	178
考点4 SQL语言	181
考点5 关系数据库的规范化	188
考点6 控制功能	190

第8章 算法与数据结构 193

考纲解读	193
考纲要求	193
历年考点分布	193
考点分析与预测	194
考点1 线性结构	194

考点2 数组、矩阵和广义表	201
考点3 树	202
考点4 图	211
考点5 查找算法	215
考点6 排序算法	219
考点7 算法分析及常用算法	222

第9章 面向对象技术 232

考纲解读	232
考纲要求	232
历年考点分布	232
考点分析与预测	233
考点1 面向对象的基本概念	233
考点2 面向对象程序设计	240
考点3 面向对象开发技术	242
考点4 面向对象分析与设计方法	244
考点5 设计模式	258

第10章 标准化和知识产权 268

考纲解读	268
考纲要求	268
历年考点分布	268
考点分析与预测	268
考点1 标准化	269
考点2 知识产权	270

第11章 专业英语 278

考点分析	278
试题分析	278

第2部分 下午考试科目

第12章 数据流图 286

考点分析	286
历年考点分布	286

第13章 UML分析与设计 309

考点分析	309
历年考点分布	309

第14章 数据库设计 330

考点分析	330
历年考点分布	330

第15章 数据结构及算法设计 352

考点分析	352
历年考点分布	352

第16章 C++程序设计 378

考点分析 378

历年考点分布 378

第17章 Java程序设计 408

考点分析 408

历年考点分布 408

第3部分 模拟试题

第18章 模拟试卷及详解 432

模拟试卷一（上午试题） 432

模拟试卷一（下午试题） 438

模拟试卷二（上午试题） 449

模拟试卷二（下午试题） 454

模拟试卷三（上午试题） 465

模拟试卷三（下午试题） 471

模拟试卷四（上午试题） 479

模拟试卷四（下午试题） 485

模拟试卷五（上午试题） 494

模拟试卷五（下午试题） 500

模拟试卷六（上午试题） 509

模拟试卷六（下午试题） 515

模拟试卷七（上午试题） 524

模拟试卷七（下午试题） 529

模拟试卷八（上午试题） 539

模拟试卷八（下午试题） 545

模拟试卷一（上午试题）详解 554

模拟试卷一（下午试题）详解 563

模拟试卷二（上午试题）详解 567

模拟试卷二（下午试题）详解 575

模拟试卷三（上午试题）详解 579

模拟试卷三（下午试题）详解 587

模拟试卷四（上午试题）详解 590

模拟试卷四（下午试题）详解 598

模拟试卷五（上午试题）详解 602

模拟试卷五（下午试题）详解 609

模拟试卷六（上午试题）详解 612

模拟试卷六（下午试题）详解 619

模拟试卷七（上午试题）详解 622

模拟试卷七（下午试题）详解 628

模拟试卷八（上午试题）详解 632

模拟试卷八（下午试题）详解 638

第 1 部分

上午考试科目

- 计算机组成与结构
- 程序语言
- 操作系统
- 软件工程基础知识
- 系统开发与运行
- 网络与多媒体基础知识
- 数据库技术
- 算法与数据结构
- 面向对象技术
- 标准化和知识产权
- 专业英语

第1章

计算机组成与结构

■ ■ ■ 考纲解读 ■ ■ ■

考纲要求

- 二进制、十进制和十六进制等常用数制及其相互转换。
- 数的表示（原码、反码、补码、移码表示，整数和实数的机内表示，精度和溢出）。
- 非数值表示（字符和汉字表示、声音表示、图像表示）。
- 校验方法和校验码（奇偶校验码、海明校验码、循环冗余校验码）。
- 计算机中的二进制数运算方法。
- 逻辑代数的基本运算和逻辑表达式的化简。
- 命题逻辑、谓词逻辑、形式逻辑的基础知识。
- 常用数值计算（误差、矩阵和行列式、近似求解方程、插值、数值积分）。
- 排列组合、概率论应用、应用统计（数据的统计分析）。
- 运算基本方法（预测与决策、线性规划、网络图、模拟）。
- CPU和存储器的组成、性能和基本工作原理。
- 常用I/O设备、通信设备的性能，以及基本工作原理。
- I/O接口的功能、类型和特性。
- I/O控制方式（中断系统、DMA、I/O处理机方式）。
- CISC/RISC，流水线操作，多处理机，并行处理。
- 主存-Cache存储系统的工作原理。
- 虚拟存储器基本工作原理，多级存储体系的性能价格。
- RAID类型和特性。
- 系统可靠性分析评价。
- 计算机系统性能评测方式。

历年考点分布

年份	试题分布	分值	考核要点
2014.05	1~9、31	10	CPU、机器字长符号位、海明码、内存、寻址方式、病毒、防火墙、容错系统
2014.11	1~9	9	总线系统、CPU、存储器、精简指令集计算机、病毒、防火墙

(续表)

年份	试题分布	分值	考核要点
2013.05	1~9	9	存储器、中断、DMA、内存容量计算、认证技术、防火墙、病毒
2013.11	1~9	9	Cache地址映像、指令寄存器、逻辑运算、指令流水线、RISC体系、寻址范围、DoS攻击、PKI体制、加密算法
2012.05	1~9	9	Cache、内存地址、相联存储器、寻址方式、流水线、数字签名、Windows用户、身份验证
2012.11	1~9	9	CPU、循环冗余校验码、数的表示方法、相联存储器、输入输出技术、系统总线、安全协议、数字证书
2011.05	1~8、31、32	10	程序计数器、补码、浮点数、总线结构、寻址方式、可靠度、可靠性、公钥、宏病毒
2011.11	1、3~9	8	程序计数器、指令寄存器、指令译码、地址映像、总线复用、漏洞扫描系统、特洛伊木马、私钥
2010.05	1~6、8、9、20	9	程序计数器、逻辑表达式、补码、计算机系统中断、微处理器、计算机指令、可靠度、病毒
2010.11	1~5、7、9、66、67	9	补码、程序计数器、地址单元、DMA地址总线、拒绝服务攻击、数据加密、私钥

考点分析与预测

本章内容考查的面越来越广，复习时应注重基础知识的掌握，同时还要对相关的硬件知识予以重视。体系结构、流水线技术、存储器地址及容量的计算和计算机可靠度分析是考查重点，应着重掌握。另外，对信息安全和数据加密技术应有较好理解。

考点1 计算机基本工作原理

◎ 考什么 ◎

一、计算机中数据的表示

1. 定点数与浮点数

(1) 定点数

约定机器中所有数据的小数点位置是固定不变的。通常采用两种简单的约定：将小数点的位置固定在数据的最高位之前，或者是固定在最低位之后。前者为定点小数，后者为定点整数。当数据小于定点数能表示的最小值时，计算机将它们处理为0，称为“下溢”；大于定点数能表示的最大值时，称为“上溢”，统称为“溢出”。

(2) 浮点数

一个机器浮点数应当由阶码和尾数及其符号位组成，如图1-1所示。

阶符	阶码	数符	尾数
----	----	----	----

图 1-1 浮点数



其中,尾数决定精度,阶码决定表示范围,最适合表示浮点数阶码的数字编码是移码。

2. 数的机器码表示

(1) 原码表示法

符号位表示该数的符号,“0”表示正数,“1”表示负数,而数值部分仍保留着其真值的特征。零的原码的表示有“+0”和“-0”之分,故有两种形式: $[+0]_{\text{原}}=000\cdots 000$, $[-0]_{\text{原}}=100\cdots 000$ 。

(2) 反码表示法

符号的表示法与原码相同。正数的反码与正数的原码形式相同;负数的反码符号位为1,数值部分通过将负数原码的数值部分各位取反(0变1,1变0)得到。

(3) 补码表示法

补码表示法是最适合进行数字加减运算的数字编码。对于0,在补码情况下只有一种表示形式,即 $[+0]_{\text{补}}=[-0]_{\text{补}}=000\cdots 000$ 。

(4) 移码表示法

移码表示法是在数X上增加一个偏移量来定义的,常用于表示浮点数中的阶码。如果机器字长为n,规定偏移量为 2^{n-1} ,则移码定义如下:若X是纯整数,则 $[X]_{\text{移}}=2^{n-1}+X$ ($-2^{n-1}\leq X<2^{n-1}$);若X是纯小数,则 $[X]_{\text{移}}=1+X$ ($-1\leq X<1$)。

3. 校验码

(1) 奇偶校验码

通过在编码中增加一位校验位来使编码中1的个数为奇数(奇校验)或者为偶数(偶校验),从而使码距变为2。

常用的奇偶校验码有三种:水平奇偶校验码、垂直奇偶校验码和水平垂直校验码。

(2) 海明码

海明码的构成方法是:在数据位之间插入k个校验码,通过扩大码距来实现检错和纠错。假设数据位是n位,校验位是k位,则n和k必须满足关系: $2^k-1\geq n+k$ 。

(3) 循环冗余校验码(CRC)

循环冗余校验码广泛应用于数据通信领域和磁介质存储系统中。它利用生成多项式的k个数据位和产生的r个校验位来进行编码,其编码长度为k+r。

4. 各种数制之间的转换

常用的数制有二进制(基数为2)、八进制(基数为8)、十进制(基数为10)和十六进制(基数为16),其间的转换关系如下:

(1) 十六进制与二进制

十六进制表示法是用16个二进制数组成的,每4位二进制数字表示一位十六进制数,十六进制的数字表示从0~9、A~F共16个字符组成。十六进制与二进制的转换就是一个十六进制字符与四位二进制数字的相互转换过程。

(2) 十进制与二进制

十进制向二进制转换分两步进行：首先把该数的整数部分和小数部分转换为二进制，然后再把这两部分合并起来即可。十进制的整数部分向二进制转换是通过对十进制不断地除2取余数得到，十进制小数部分通过乘2取整的方法获得，直到小数部分为0，所得到的整数部分就形成了二进制编码。

(3) 八进制与二进制

二进制向八进制转换的方法是从小数点开始分别向左右每三位二进制数编成一组，若不够3位，则小数点左侧的最高位和右侧的最低位用“0”补充，每一组用对应的八进制的数码表示即可；八进制向二进制转换的方法是从小数点开始，把每一位八进制的数码转换成对应的3位二进制即可，其小数点左侧的最高位或右侧的最低位的0可以省去。

二、计算机组成和中央处理器 CPU

1. 计算机组成 (如图1-2所示)

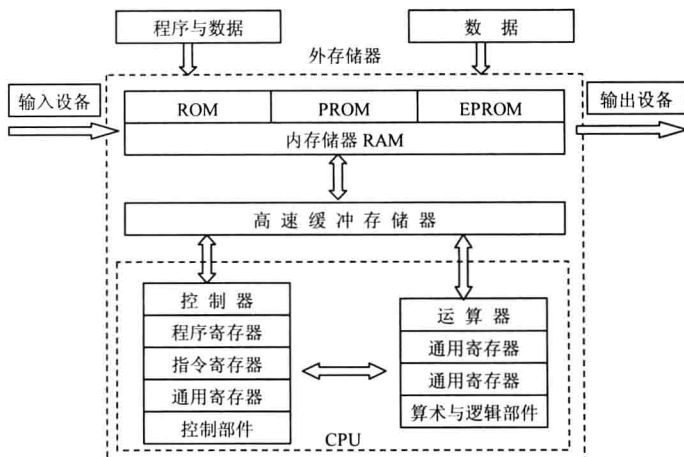


图 1-2 计算机的组成

2. 中央处理器

中央处理器是指运算器和控制器的合称，即CPU，主要功能有指令控制、操作控制、时间控制和数据加工。

(1) 运算器

运算器由算术逻辑单元 (Arithmetic and Logic Unit, ALU)、累加寄存器、数据缓冲寄存器和状态条件寄存器组成，它是数据加工处理部件，完成计算机的各种算术和逻辑运算。相对控制器而言，运算器接受控制器的命令而进行动作，即运算器所进行的全部操作都是由控制器发出的控制信号来指挥的，所以它是执行部件。

运算器有如下两个主要功能：

- ① 执行所有的算术运算，如加、减、乘、除等基本运算及附加运算。
- ② 执行所有的逻辑运算并进行逻辑测试，如与、或、非、零值测试或两个值的比较等。

(2) 控制器

运算器只能完成运算,而控制器用于控制整个CPU的工作,它决定了计算机运行过程的自动化。它不仅要保证程序的正确执行,而且要能够处理异常事件。控制器一般包括指令控制逻辑、时序控制逻辑、总线控制逻辑和中断控制逻辑等几个部分。

指令控制逻辑要完成取指令、分析指令和执行指令的操作,其过程分为取指令,指令译码,按指令操作码执行,形成下一条指令地址等步骤。

①指令寄存器(IR)。当CPU执行一条指令时,先把它从内存存储器取到缓冲寄存器中,再送入IR暂存,指令译码器根据IR的内容产生各种微操作指令,控制其他的组成部件工作,完成所需的功能。

②程序计数器(PC)。PC具有寄存信息和计数两种功能,又称为指令计数器。程序的执行分两种情况,一是顺序执行,二是转移执行。在程序开始执行前,将程序的起始地址送入PC,该地址在程序加载到内存时确定,因此PC的内容即是程序第一条指令的地址。执行指令时,CPU将自动修改PC的内容,以便使其保持的总是将要执行的下一条指令的地址。由于大多数指令都是按顺序来执行的,所以修改的过程通常只是简单地对PC加1。当遇到转移指令时,后继指令的地址根据当前指令的地址加上一个向前或向后转移的位移量得到,或者根据转移指令给出的直接转移的地址得到。

③地址寄存器(AR)。AR保存当前CPU所访问的内存单元的地址。由于内存和CPU存在着操作速度上的差异,所以需要使用时AR保持地址信息,直到内存的读/写操作完成为止。

④指令译码器(ID)。指令分为操作码和地址码两部分,为了能执行任何给定的指令,必须对操作码进行分析,以便识别所完成的操作。指令译码器就是对指令中的操作码字段进行分析解释,识别该指令规定的操作,向操作控制器发出具体的控制信号,控制各部件工作,完成所需的功能。

时序控制逻辑要为每条指令按时间顺序提供应有的控制信号。总线逻辑是为多个功能部件服务的信息通路的控制电路。中断控制逻辑用于控制各种中断请求,并根据优先级的高低对中断请求进行排队,逐个交给CPU处理。

(3) 寄存器组

寄存器组可分为专用寄存器和通用寄存器。运算器和控制器中的寄存器是专用寄存器,其作用是固定的。通用寄存器用途广泛并可由程序员规定其用途,其数目因处理器的不同而有所差异。

◆ 怎么考 ◆

【试题1-1】2014年11月真题1

三总线结构的计算机总线系统由____(1)____组成。

- | | |
|--------------------|--------------------|
| A. CPU总线、内存总线和IO总线 | B. 数据总线、地址总线和控制总线 |
| C. 系统总线、内部总线和外部总线 | D. 串行总线、并行总线和PCI总线 |

解析:总线线路都可以归为三类:即数据总线、地址总线和控制总线。

【答案: B】

【试题1-2】2014年11月真题3

属于CPU中算术逻辑单元的部件是(3)_____

- | | |
|----------|----------|
| A. 程序计数器 | B. 加法器 |
| C. 指令寄存器 | D. 指令译码器 |

解 析：算术逻辑运算单元ALU (Arithmetic and Logic Unit) 主要完成对二进制数据的定点算术运算(加减乘除)、逻辑运算(“与”、“或”、“非”、“异或”)以及移位操作。

【答 案：B】

【试题1-3】2014年5月真题1

在CPU中, 常用来为ALU执行算术逻辑运算, 并提供数据, 暂存运算结果的寄存器是 (1)。

- A. 程序计数器 B. 状态寄存器 C. 通用寄存器 D. 累加寄存器

解 析：在运算器中, 累加寄存器是专门存放算术或逻辑运算的一个操作数和运算结果的寄存器, 能进行加、减、读出、移位、循环移位和求补等操作, 是运算器的主要部分。

【答 案：D】

【试题1-4】2014年5月真题2

某机器字长为 n , 最高位是符号位, 其定点整数的最大值为 (2)。

- A. $2^n - 1$ B. $2^{n-1} - 1$ C. 2^n D. 2^{n-1}

解 析：由于最高位是符号位, 因此最大的定点整数是:

$$\underbrace{011111 \cdots 111}_{n-1 \text{ 个 } 1}$$

最高位0表示正数, 值为 $2^0 + 2^1 + 2^2 + \cdots + 2^{n-2} = 2^{n-1} - 1$ 。

【答 案：B】

【试题1-5】2014年5月真题3

海明码利用奇偶性检错和纠错, 通过在 n 个数据位之间插入 k 个检验位, 扩大数据编码的码距。若 $n=48$, 则 k 应为 (3)。

- A. 4 B. 5 C. 6 D. 7

解 析： n 和 k 满足关系: $2^k - 1 \geq n + k$, 题中 $n=48$, k 为6可满足上述关系式。

【答 案：C】

【试题1-6】2013年11月真题2

指令寄存器的位数取决于 (2)。

- A. 存储器的容量 B. 指令字长
C. 数据总线的宽度 D. 地址总线的宽度

解 析：当CPU执行一条指令时, 先把它从内存储器读取到缓冲寄存器中, 再送入指令寄存器IR暂存, IR是用来存放要执行的指令的, 所以很明显跟指令的长度有关。

【答 案：B】

【试题1-7】2013年11月真题3

若计算机存储数据采用的是双符号位(00表示正号、11表示负号), 两个符号相同的数相加时, 如果运算结果的两个符号位经 (3) 运算得1, 则可断定这两个数相加的结果产生了溢出。

- A. 逻辑与 B. 逻辑或 C. 逻辑同或 D. 逻辑异或

解 析：本题考查逻辑运算, 两个相同符号位经过异或可以得到1, 说明符号位不同, 发生了变化, 因此可以判断这两个数相加的结果产生了溢出。**【答 案：D】**



【试题1-8】2012年11月真题1

在CPU中, (1) 不仅要保证指令的正确执行, 还要能够处理异常事件。

- A. 运算器 B. 控制器 C. 寄存器组 D. 内部总线

解析: 控制器负责完成协调和指挥整个计算机系统的操作, 是发布命令的决策机构。运算器是数据加工部件, 负责执行算术运算和逻辑运算。寄存器一般用来保存程序的中间结果, 为随后的指令快速提供操作数, 从而避免把中间结果存入内存, 再读取内存的操作。内部总线将处理器内部的所有结构单元相连。

【答案: B】

【试题1-9】2012年11月真题2

循环冗余校验码(CRC)利用生成多项式进行编码。假设数据位为 k 位, 校验位为 r 位, 则CRC码的格式为 (2)。

- A. k 个数据位之后跟 r 个校验位 B. r 个校验位之后跟 k 个数据位
C. r 个校验位随机加入 k 个数据位中 D. r 个校验位等间隔地加入 k 个数据位中

解析: 循环冗余校验码利用生成多项式为 k 个数据位产生 r 个校验位来进行编码, 其编码长度为 $k+r$ 。编码的格式为:



【答案: A】

【试题1-10】2012年11月真题3

以下关于数的定点表示和浮点表示的叙述中, 不正确的是 (3)。

- A. 定点表示法表示的数(称为定点数)常分为定点整数和定点小数两种
B. 定点表示法中, 小数点需要占用一个存储位
C. 浮点表示法用阶码和尾数来表示数, 称为浮点数
D. 在总位数相同的情况下, 浮点表示法可以表示更大的数

解析: 定点数是小数点位置固定不变的数。定点数分定点整数和定点小数, 前者约定小数点在最低有效值位之后, 后者约定小数点在最高有效值位之前。可见, 在定点表示法中, 小数点不需要占用存储位。

【答案: B】

【试题1-11】2011年11月真题1

若某条无条件转移汇编指令采用直接寻址, 则该指令的功能是将指令中的地址码送入 (1)。

- A. PC (程序计数器) B. AR (地址寄存器)
C. AC (累加器) D. ALU (逻辑运算单元)

解析: 由于是采用直接寻址, 指令所要的操作数存放在内存中, 在指令中直接给出该操作数的有效地址EA, 即内存地址, 该地址与指令的操作码一起存放在内存的代码段, 但操作数一般存放在数据段中, 所以必须先求出操作数的物理地址, 然后才能在数据段中取得操作数。如操作数在数据段中, 则物理地址= $16 \times (DS) + EA$ 。【答案: A】

【试题1-12】2011年11月真题5

在CPU的寄存器中, (5) 对用户是完全透明的。

- A. 程序计数器 B. 指令寄存器 C. 状态寄存器 D. 通用寄存器

解析: 作为高速存储单元, 微处理器内部有多种寄存器, 用于暂时存放程序执行过程中的代码和指令。

有些寄存器对应用人员来说是不可见的,不能直接控制。例如,保存指令代码的指令寄存器。所以它们被称为透明寄存器。这里的“透明”(Transparency)是计算机学科中常用的一个专业术语,表示实际存在,但从某个角度看好像没有。【答案: B】

【试题1-13】2011年11月真题6

CPU中译码器的主要作用是进行(6)。

- A. 地址译码
- B. 指令译码
- C. 数据译码
- D. 选择多路数据至ALU

解析: 译码器是控制器中的主要部件之一。计算机能且只能执行“指令”。指令由操作码和操作数组成。操作码表示要执行的操作性质,即执行什么操作,或做什么;操作数是操作码执行时的操作对象,即对什么数进行操作。计算机执行一条指定的指令时,必须首先分析这条指令的操作码是什么,以决定操作的性质和方法,然后才能控制计算机其他各部件协同完成指令表达的功能。这个分析工作由译码器来完成。

【答案: B】

【试题1-14】2011年5月真题1

在CPU中用于跟踪指令地址的寄存器是(1)。

- A. 地址寄存器(MAR)
- B. 数据寄存器(MDR)
- C. 程序计数器(PC)
- D. 指令寄存器(IR)

解析: 程序计数器是用于存放下一条指令所在单元的地址的地方,执行指令时,CPU将自动修改程序计数器的内容,因此,在CPU中用于跟踪指令地址的寄存器就是程序计数器。地址寄存器保存当前CPU所访问的内存单元的地址;当CPU要执行一条指令时,先把它从内存取到数据缓冲寄存器中,再送入指令寄存器IR暂存,指令译码器根据IR的内容产生各种微操作命令,控制其他的组成部件工作,完成所需的功能。

【答案: C】

【试题1-15】2011年5月真题4

原码表示法和补码表示法是计算机中用于表示数据的两种编码方法,在计算机系统中常采用补码来表示和运算数据,原因是采用补码可以(4)。

- A. 保证运算过程与手工运算方法保持一致
- B. 简化计算机运算部件的设计
- C. 提高数据的运算速度
- D. 提高数据的运算精度

解析: 使用补码,可以将符号位和其他位统一处理,同时,减法也可以按照加法来处理。另外,两个用补码表示的数相加时,如果最高位有进位,则进位会被舍弃。可见,采用补码可以简化运算及其电路。

【答案: B】

【试题1-16】2011年5月真题5

计算机中的浮点数由三部分组成:符号位S,指数部分E(称为阶码)和尾数部分M。在总长度固定的情况下,增加E的位数或减少M的位数可以(5)。

- A. 扩大可表示的数的范围同时降低精度
- B. 扩大可表示的数的范围同时提高精度
- C. 减小可表示的数的范围同时降低精度
- D. 减小可表示的数的范围同时提高精度

解析: 浮点数能表示的数值范围主要由阶码决定,所表示数值的精度由尾数决定。可见在总长度固定的情况下,增加阶码的位数、减少尾数的位数可以扩大数值的范围同时降低精度。

【答案: A】