

简明英汉微型计算机 词典

刘盛红 李崇贵 译
杨明 校审

北方妇女儿童出版社

译 者 序

本词典由美国 SYBEX 出版的《国际微型计算机词典》- 的最新版本译出。微型计算机的出现标志了计算机技术的发展进入一个新的阶段，与此同时，微型计算机的专用词汇也迅速增加。

本词典收有1300多个微机词汇（或缩写），其中有大量的新词汇，对这些新词汇的介绍有助于读者阅读最新的微机资料。

我们希望这本小巧玲珑的词典能成为读者朋友的真正袖珍，但限于译者的水平，必有错漏，恳请读者不吝赐教。

1988年1月

A

A 累加器。或者是地址线。或是十进制数字10的十六进制符号的表示。

$$A_{16} = 10_{10} = 12_8 = 1010_2。$$

Å Angstrom 符号（埃），它等于 10^{-10} 米。

absolute loader 绝对地址装入程序。把程序装入固定的数字地址存储器的程序。

absolute value 绝对值。用以表达一个数的值。用两条垂直线夹起一个数。这样不管此数的代数符号如何，这个值都是正的。如果一个数 x 是正数或零： $|x| = x$ 。如果 x 是负数的话： $|x| = -x$ 。

A--bus 地址总线。任何处理机中到ALU（算术及逻辑运算部件）的主要的内部总线。

ac 交流电。

AC 累加器。

ACC 累加器。

access time 存取时间。从存储器请求取一个

字的时间。

accumulator 累加器。存放 ALU 运算结果的一种专用寄存器。运算结果被放在这里。在中央处理机中有多个这样的累加器。见 ALU、CPU。

ACIA 异步通信接口适配器。UART（通用异步接收发送器）motorola公司的术语。

ACK 是 ASC II 码中确认符。其代码为 06₁₆。

acknowledge 确认。用来完成一个建立同步交换顺序的一个控制信号。ACK 信号指示出那个信息已被接收。

ACM 计算机协会（美）。

acoustic coupler 声耦合器。一种用电话调节手段和数据通信设备（DCE）连接的装置。

ACT 累加器，暂存（8080微处理机中的部件）。

A/D [“A to D”] 模数转换器。

把传感器的模拟电压和电流转换成计算机系统使用的数字。配有A/D的计算机。它能直接检测来自于外部的信息。

Ada 一种高级语言，原称 DOD 语言。用于实时系统程序设计。

ADC 模拟数字转换器。

ADCCP 高级数据通信控制规程。

adder 加法器。处理机中具有二进制运算性能的一种装置。

add-on 附加电路。可附加到一个计算机里并能增大存储量或存贮性能的电路或系统。

address 地址。指示一个字在存储器中的位置的数。16位地址范围是0到64K。

address mark 地址标志。一种专用8位代码（事实上，8位用于时钟，8位用于数据），用在一个磁道专用场（字段、信息组）的开头。例如：下标（索引）ID，标志数据，作废数据。

AIM-65 由Rockwell制造的，以6502微处理机为基础的一个单板计算机。

ALGOL [“al-gall”] ALGOL 算法语言。早在1960年提出的具有上下文无关结构的一种高级程序设计语言。

algorithm 算法。用有限次数逐步完成题目的解答。问题状态化后，算法将对解法进行划分。最终以按框图编出的程序表示出来。

alpha numeric 字母数字。是由26个字母和数字字符组成的集合。

alterable memory 可变存储器。具有可写入介质的存储器。

alternating current 交流电。随时间而改变的电流。它通常意味着那个电流随时在不断地改变极性。

Altos 以Z80微处理器为基础的商业事务计算机制造者。

ALU 算术逻辑运算部件。

AM 限幅器调制。或是地址标记。

AMD 近代测微设备制造者。

AMI 美国微系统公司制造商。

ampere 安培。电流单位。与每秒通过一已知点的实际电子数有关。

amplifier 放大器。一个设备或电路，这个电路能放大一个信号的功率。

AN/UYK[“ann—yuck”] 陆军/海军通用数字计算机。

analog 模拟（量）。相对数字来说，具有连续的电压范围或连续电流值的（量）。

analyser analyzer 分析机(器)程序。为审查方便、监督部件,板或系统和监督当前数据的各种装置。见:数据分析程序。

AND “与”。逻辑运算术语。其定义为:如果A AND B是1,则C是1,否则C是0。

$10000100 \text{ AND } 10110111 = 10000100$ 。

ANSI [“ann—see”] 美国国家标准学会。

APL 一种程序设计语言。一种由 Kenneth Iverson 发明的高级程序设计语言,用于算法交互(式)(会话式)程序设计。

append 附加。添加到一个结构的末端,作为增补,把一个字符添到一个字符串上,或把一个项添到一个表上。

arbitration 仲裁,判断。多道系统或处理机,在有限资源的情况下,为满足竞争要求的管理。尤其是总线判断。它在各种子系统部件中分配系统总线。诸如:CPU 存储器,磁盘控制器和其它外部的设备。

architecture 体系结构。指的是系统中主要部件的选择,设计和相互联接,如MPU;寄存器的功能和数量,指令寻址方式和总线结

构及分时。从程序设计者的角度，具有相同结构而不同硬件实现的计算机可以公用软件。

arithmetic logic unit 算术逻辑部件。它能在中央处理机里执行基本数据操作。通常ALU能做加法、减法、补码、非、循环（替换），与和或等运算。

arithmetic statement 算术语句。专为算术运算的指令。

ARQ 自动重复要求。

ASC II [“ask—ee”] 美国信息交换标准代码。用于非IBM设备的代码表示。见：Baudot EBCDIC, ISO。

ASC II keyboard ASC II 键盘。一种键盘。这种键盘包括ASC II 字符组中的所有字符的键。通用的包括三种情况，每一个字母符的大写、小写和控制。（CNTYL）

ASR 自动发送接收机。相对于：KSR。一个终端除了键盘和打印机外，还有自动阅读记录设备。诸如：盒式磁带设备或纸带阅读机和穿孔机。

assembler 汇编程序。是一种翻译程序。这种程序能够处理用记忆符写成的汇编程序语言。为了执行汇编语言程序，把汇编程序的记忆符转换成二进制（目标）代码，然后执行之。这个程序的作用相当一个机器语言的编译程序。

assembly language 汇编语言。与硬件关系十分密切的符号语言。通常这种符号语言与机器语言指令有着大致一对一的对应关系。

asynchronous 非同步。指的是：一个事件或一个设备与CPU（或其它处理机）分时不同步。

ATE 自动测试装置。

AT & T 美国电话电报公司。

Atari 一家著名的以微处理机为基础的游戏机和个人计算机系统的制造商。

attenuation 衰减。信号振幅的减小。

AU 运算部件。见：ALU。

auto-answer 自动回答。当人们拨动电话网络码盘时，调制解调器可以自动地在一个计算机和一个远程设备之间建立电话联系。

即：接收端在无人干预下对发送端所发信号自动产生回答信号，例如：卫星上或导弹上的应答机，在收到地面控制台的指示时，能自动发出回答信号。

AV available 可用的。可得到的，买到的，现有的，存在的，适用的，通用的，便利的。

B

B 总线。或十进制数 11 可写成十六进制数 B。

$$B_{16} = 11_{10} = 13_8 = 1011_2$$

或是 Motorola (莫托洛拉) 公司 6800 微处理机的第二种累加器。

background 后台程序。在多道程序设计中的低优先级程序。此程序当处理机没有其它事情可做时才能执行。该程序对响应时间要求不高，当前台程序运行时，它处于等待状态。

back plane 底板。系统中可插入器件板的位置。它通常包含印刷电路或线扎形式的总线。也叫做母板。

backup copy 副本。文件或数据集的副本，在原始数据或数据集受到破坏时，它可以提供给用户使用。

bank 存储单元（体）、存储器的逻辑部件（通常64K）。

bank select 体选择。扩充计算机的RAM存储器方法。它通过把所有的存储器都响应同样地址的许多存储体中选择一个存储体的方法。

bar code 条形码。是一种由用户生成的信息代码。这种代码可通过光笔阅读来改变条形码粗细程度。

base register 基地址寄存器，变址寄存器。该寄存器能为位移定移系统存放基地址。最终的有效地址是通过把一个位移量加到基地址寄存器的内容上来获得。见：index register。

BASF Badische Anilin and soda Fabrik 的

缩写。磁性存储（器）媒体制造商。

BASIC["basic"] Beginner's ALL—purpose

Symbolic instruction code 初学者通用符号指令代码。一种流行的计算机语言，是英国海军学校为教学而缩写的，简单易学，易用的语言。它和Fortran最相似。现在几乎所有的微处理机系统中都可以使用之。也有小（微）BASIC_s，它仅有该语言的精华。通用的BASIC_s通常是英国海军学校的BASIC的某些形式。还有超BASIC_s，它吸收了其它语言的特点。在各种各样的BASIC_s语言之间，有着一系列的兼容问题。

batch processing 成批处理。计算机执行程序的一种方式。在这种方式下，任何提交给计算机的程序。要么是运行、完成，要么失败。用户和程序之间无交互性的，对话式的通信。也就是说，一个程序执行完了之后，才开始执行下一个程序。

battery 电池。通过化学方法产生电能的一个设备。

battery backup 电池备份（后援）。在电源出故障期间，用电池作为辅助电源以便维持存储器中易变内容的一种方法。

baud 波特。传输的比特（bit）数。实际上，每秒传输二进制信息的单位。电传打字机以11波特传输。每一个字符是11比特，这样TTY每秒传输10个字符。

Baudot 一个旧式通信代码，以发明者的名字命名。用于5级（孔）电传打字机和telex机。所用其它代码是ASC II和EBCDIC，这些都是8级代码。

baud rate generator 波特率发生器。一个振荡（动）器，通常是可调的，为提供外围时钟信号，典型的速率是110，300直到9600波特。

BB Burr Brown D/A和A/D产品的制造商。

B—bus 在2条或3条总线处理机中ALU的第二源总线。

BCD 二进制码的十进制表示。4位二进制代表一个十进制数字。从0到9。（16的6个代码A、B、C、D、E、F不用）需用十进

制调整指令来矫正二进制加法。1 编码 0001, 9 编码1001。两个 BCD 数字通常放在一个字节里。

BCP 字节控制协议。

BDLC Burroughs' 数据连接控制。

Bell laboratories 贝尔实验室。建于英吉利海峡中岛上的研究实验室,它在电子和计算机领域有许多著明发现。

benchmark program 基准程序。一种专用程序,以便在一个适当的定义情况下校准计算机的速度,或打出计算结果。即做科学的数字压缩,分类,或编译。

bidirectional 双向。数据可在线上的两个方向流动。在每一个线的末端,都有收发机做双向接收和传送。公用双向总线是采用三态或开集电极晶体管—晶体管逻辑。

bidirectional printing 双向打印可改变打印方向。一行从右到左打印,跟着一行从左到右的打印。这避免了通常回车延迟,提高打印效率。

binary counter 二进制计数器。一种电子装

置，它可以输出升序或降序的二进制数字。
binary number 二进制数。用“0”和“1”
序列表示的数。

binary search 对分检索。在每次迭代时，检索区间都除以2的一种技术。

BIOS 基本输入/输出系统。CP/M操作系统的一部分。此系统管理串行外围装置。

bipolar 双极性。集成电路的制造工艺。用于转换和放大时，电路中的主要负荷多半采用晶体管开关元件。

bistable 双稳态。此设备总是处于两种可能稳定的状态中的一种。

bistable multivibrator 双稳态多谐振荡器。
触发器。

BISYNC [“by—sink”] 双同步通信。

bit 位，比特。一个bit²是一个0或是一个1。

bit 通常在电子系统中用来编码信息。（指令和数据。）bit 可组成一些稍大的单位，诸如半字节（四位），字节（8位），字（16字节，24，32，86或更多的）。

bit—parallel 位并行。数据传输的一种方法。

这种传输把二进制数的每一位都同时发送到各自的分隔线上去。

bit—slice 位片。计算机的一块片子。这个组件构造 n 片传统 CPU，通常 $n = 4$ 。一块位片实现一条完全的数据路径。它包括多路转换器，ALU移位装置，寄存器和累加器。

blanking 留空格。在CRT上没有显示一个字符。

block 信息组。在逻辑记录中，一种实际的信息单位。Block 的大小通常用字节数来表示。

BNPF representation BNPF 表示法。一个旧式数据编码格式。PROM 编程人员使用这种格式、字符 B = 开始，F = 完成，N = 负（1），P = 正（0）。例如，字节11110000，可表示为：BNNNNPPPPF。

board, breadboard 板，实验板。为安装集成电路所用的用纤维玻璃或压缩纸张造成的安装板。元件之间的相互连接可以用导线或其它接合物连接。当把收音机元件按线路插在实验板上时，这时实验板能提供收音机的临

时样机。

board—tester 板检测器。是一种电计算机控制的装置，此装置可对印刷电路板进行检测。

Boolean Logic 布尔逻辑。用 George Boole 的名字命名。George 定义了逻辑代数。诸如：AND、OR、NOT，这种代数仅有两个值，要么是真，要么是假。

boot 引导。通常在启动计算机时使用引导程序。见：引导。

bootstrap 引导程序。用于计算机启动的程序，清内存，确立 I/O 设备，并且从 ROM 磁盘或磁带录音机中装入操作系统。

bouncing 跳动；振动。机器开关接触时的振动，这种振动导致短时间的间断导电。

bound 界限。见：处理机—界限，I/O—界限。

bpi 每英吋位数，用于说明磁带或磁盘上记录的数据密度。

branch 转移。这是一条跳转指令。即，把控制转移到另一程序去执行。

breakpoint 断点。在此点上，处理机将停止程