

专利文献通报

计 算 机

ZHUANLI WENZIAN TONGBAO 1984 4

专利文献出版社

专利文献通报

计 算 机

(双月刊)总字第4期

1984年第4期

1984年7月18日出版

定价: 2.10元

编辑者: 中国专利局文献服务中心

出版者: 专利文献出版社

印刷者: 外文印刷厂

定发行处: 新华书店北京发行所

科技书目: [83年66—56]

统一书号: 17242·106

说 明

《专利文献通报》以文摘和题录混编形式报道美国 (US)、英国 (GB)、日本公开 (JP)、联邦德国 (DE)、法国 (FR)、苏联 (SU)、瑞士 (CH) 等国及欧洲专利组织 (EP) 和国际专利组织 (WO) 的专利文献。

本《通报》所报道的专利文献, 中国专利局均收藏有说明书原文。读者如有需要可向中国专利局借阅或函托复制和代译。

本刊各条目的著录格式:

⑤IPC 类号	⑯国家或组织代码	⑪文献号	本刊序号
⑤4 发明名称——副标题			
⑤7 文摘			
..... (× 页)			
⑦1 申请者 (或发明者⑦2)			②2 申请日期

注1. ⑤1、①9、①1、⑤4、⑤7、⑦1、⑦2、②2均为INID代码, 在正文中暂不加。

注2. 本刊序号由七位数字组成, 前两位数字为出版年份, 后五位数字为各条目的年出版序号。

《专利文献通报》编辑部

目 录

一、电子计算机和数据处理 (G06f)	(1)
零部件 (G06f-1/00)	(1)
数据输入输出, 单元间连接 (G06f-3/00, G06f-13/00)	(4)
转换, 程序控制, 误差监视及检测 (G06f-5/00, G06f-9/00, G06f-11/00)	(40)
数据处理 (G06f-7/00, G06f-15/00)	(68)
二、模拟机及混合运算装置 (G06g、G06j)	(102)
模拟机 (G06g-7/00)	(102)
数字和模拟混合运算 (G06g-1/00, G06g-3/00, G06g-5/00 G06j-1/00, G06j-3/00)	(118)
三、数据的识别及显示, 记录体及处理 (G06k)	(119)
字符, 图表的阅读和识别 (G06k-9/00, G06k-11/00)	(119)
数据的读出和显示 (G06k-7/00, G06k-15/00)	(131)
标记, 印出, 传送, 穿孔卡等 (G06k-1/00, G06k-3/00, G06k-5/00, G06k-13/00, G06k-19/00, G06k-21/00)	(137)
四、其它 (G06c, d, m, p, q)	(139)

一、电子计算机和数据处理 (G06f)

零部件 (G06f-1/00)

★G06f-1/00 DE3116471 8404436
多连接器装置的编码

在装置上连接器/插入地址针的数目对应于串行信息的地址位数。每块母板/插座有一个用开关接地(低)或不接地(高)形成的硬布线地址。当装置插入母板,地电位硬布线地址经过用装置电源电压提供的电阻器连到装置的计算机/比较器。计算机把硬布线连接器地址与进来的串行地址相比较。符合有关信号的编址被装置为进一步计算而接收。(7页)

TELEFONBAD & NORMALZEIT
1981.4.25

G06f-1/00 JP58-1219 8404437
集成电路元件

通过将组件总体的形状置成五角以上的多边形状态,同时把带电源端子等的总体形状设成四边形形状,认此减少了实际装配时的方向错误,且增强了机械冲击性。(4页)

シャープ 1982.5.13

G06f-1/00 JP58-1220 8404438
集成电路元件

通过把电源端子沿着元件宽度的一方取出的同时,其他信号端子在与电源端子不同的一方取出的构造,以简化按装处的衬底图形,且减少了实际装配电源端子的接触电阻。(4页)

シャープ 1982.5.13

G06f-1/00 JP58-4418 8404439
数据处理装置的复位方法

通过在程序中预先嵌入复位指令(微指令),由执行复位指令来实现系统初始化,因而不需控制台操作就可以进行OS(操作系统)的转换处理等。(4页)

富士通 1981.6.30

G06f-1/00 JP57-5819 8404440
电源控制装置

具有选择判别电路,以判别各外围电路是否需要,当不必要的外围电路出了故障时,本装置开始判别,从而提高电子装置的工作效率。(4页)

日本電気 1981.7.3

G06f-1/00 JP58-27218 8404441
逻辑装置的电源标准信号发生器

由比较器把电源输入电压和基准电压进行比较,此比较器由电容器的充电电压而动作,并把其输出作为电源标准信号,这样当电源接通或切断时,不需要作特别操作,故电路简单。(5页)

日本電気 1981.8.10

G06f-1/00 JP58-27219 8404442
供电装置

输入输出控制器处于工作状态时,由控制器输出的控制信号使和电源开关并联的继电器导通,输入输出设备工作时电源开关即使打开也能向其提供必要的电能。(3页)

三菱電機 1981.8.10

G06f-1/00 JP58-33734 8404443
分线装置的端子模块结构

采取使由水平机架支持的两个托架能沿导轨前后滑动的结构,以使得端子模块的垂直投影位置能保持规定的间隔。(3页)

富士通 1981.8.21

G06f-1/00 JP58-33735 8404444
电子装置

通过在装置主体的主要功能部分与电源部分之间配设附加单元,减小信号的恶化,防止对电源方面的妨害和对其他设备所不需要的辐射。(6页)

ソニー 1981.8.24

- G06f-1/00 JP58-33736 8404445**
计算机电源的远距离起动装置
 通过设置由外部输入起动信号门锁, 由计算机输出门解除信号复位的门电路, 可以仅当必要时用门电路的输出远距离起动和停止计算机的电源。(6页)
 トヨタ自動車 1981.8.21
- G06f-1/00 JP58-33737 8404446**
复位控制方式
 通过确实保证由中央处理装置来的复位, 并且无故障地进行这种复位, 可以保护信息处理装置免受意外的复位操作。(4页)
 キヤノン 1981.8.21
- G06f-1/00 JP58-37723 8404447**
防止卡片误插入卡片存储器中的装置
 在印刷配线板上, 设置防止卡片误插入的指示灯和指示用的电源, 并设置与装置板插座相对应的插头, 卡片插入时, 点亮指示灯, 从而可防止卡片误插入。(4页)
 山武ハネウエル 1981.8.28
- G06f-1/00 JP58-37724 8404448**
微处理机用复位电路
 用齐纳二极管构成基准电压, 在比较基准电压和操作电压的比较电路中, 由于输出了复位信号, 因而即使操作电压暂时降低也能供给必要的脉冲幅度的复位信号。(3页)
 東京芝浦電気 1981.8.28
- G06f-1/00 JP58-48127 8404449**
计算机的冷却方法
 对计算机中发热量最大的部分, 除空气冷却外, 还采取其他冷却措施, 以减小风扇的热负荷, 采用小型风扇, 减小噪音。(3页)
 三菱電機 1981.9.18
- G06f-1/00 JP58-50028 8404450**
计算机等设备防震的支持方法
 把设备本身固定在底座上, 并加入平板材料和耐震支持材料, 这样体积小, 又能获得足够的耐震强度。(5页)
 日本通信建設 1981.8.31
- G06f-1/00 JP58-50029 8404451**
停电检测装置
 在备用半导体存储器规定的区域里, 预先写入规定的停电检测用数据, 电源接通时由CPU读出该数据, 检测是否停电。由此可防止仪表等装置的误动作。(3页)
 千野製作所 1981.9.18
- G06f-1/00 JP58-50030 8404452**
电子计算机系统的电源控制装置
 在规定时间内响应中断时, 由软件命令来切断电源, 在规定时间内没有响应中断时, 应立即切断电源, 确保电源切断。(3页)
 三菱電機 1981.9.21
- G06f-1/00 JP58-51324 8404453**
易失性存储器内容的保护系统
 由电压比较器、单稳装置等检出电源停电, 并驱动高速继电器, 使运行中的程序转移至初始设定状态。从而得到由高速停电检出装置构成的程序保护系统。(3页)
 自動車公害安全機器技術研究組合 1981.9.24
- G06f-1/00 JP58-54416 8404454**
计算机的运行方法
 对缓冲寄存器内数据执行程序, 同时还显示缓冲寄存器内的数据, 这样, 事先不用作出相应于此业务的程序, 而可直接使计算机工作。(5页)
 リード電算機システム 1981.9.28
- G06f-1/00 JP58-54417 8404455**
电子设备
 当没有外部电源给易失性存储器供电时, 由于备有一种不准取出电池电源的措施, 故更换电池时, 存储器数据不会消失。(3页)
 キヤノン 1981.9.28
- G06f-1/00 JP58-54418 8404456**
中断处理方法
 在电源接通或主机重新启动时, 在事先准备好的多个中断向量地址中, 操作者可选择规定的中断向量地址, 就有可能实现由地址示出的中断处理。(5页)
 日立製作所 1981.9.28

- G06f-1/02 JP58-3011 8404457**
圆弧形成方法
 由半径R和x, y座标轴上各微小增量 Δx 、 Δy 的增量来比较判别 $y^2 > R^2 - \Delta x^2$ 的条件是否成立, 从而通过简单的硬件结构和快速运算可获得圆弧的轨迹。(5页)
 富士通 1981.6.30
- G06f-1/02 SU898407 8404458**
计算机用的随机处理发生器
 发生器有一个功能转换器, 它模拟随机过程的给定的双变量密度。从随机信号检测器来的信号接入比较器, 比较器也接收转换器输出, 比较器输出通过受比较器控制的第一个开关至存储元件及一个扫描单元, 其输出接入计数器, 计数器也接收输入信号和一个基准信号。计数器输出至第一个开关且经第二个开关至存储器。后者把正比于双变量概率密度的成族讯号馈入转换器。存储单元输出经最后一个开关馈入存储单元和记录器, 而存储元件和存储单元输出也被馈入转换器。(4页)
 N-W EXTRAMURAL POLY 1979.4.27
- G06f-1/04 EP65711 8404459**
改善双重时钟工作可靠性的设备
 两个时钟的每一个都有两个多数表决逻辑电路。第一个多数逻辑电路接收时钟脉冲, 第二个多数逻辑电路接收来自三个时基的同步信号。多数时钟脉冲经过滤波器和脉冲整形器后, 产生一个重建时钟信号。判断电路接收这两个重建的时钟信号, 产生一个输出时钟信号, 送到一个接受多数同步信号的一位寄存器。输出时钟信号又被时间信号处理器分成一个时间序列。判断电路由两个相同的由D型触发器接成的处理电路和三个与非门组成。判断电路的输出接到输出或门。输出和领先的重建时钟信号相对应, 除非(直到)该信号失效或被另一信号取代。(17页)
 TELIC ALCATEL SA 1981.5.20
- G06f-1/04 JP58-31429 8404460**
时钟脉冲抽取电路
 由倍脉冲幅生成电路输出的倍脉冲幅信号, 通过选通时钟脉冲, 抽取出任意多个时钟脉冲, 稳定而且可靠地进行时钟脉冲的抽取。(4页)
 富士通 1981.8.19
- G06f-1/04 JP58-35620 8404461**
时钟停止电路
 使 LSI 内振荡电路所输出的两组时钟信号, 在LSI的不工作期间, 一组固定为“0”, 另一组固定为“1”, 使之暂时地停止振荡, 由此而使在 LSI 的不工作周期时减低电流消耗。(6页)
 東京芝浦電気 1981.8.27
- G06f-1/04 JP58-48128 8404462**
时钟产生方式
 根据对主时钟计数的计数器输出逻辑值, 对存贮器寻址并读出存贮器; 当给出输出各位逻辑值的时刻表时, 设定存贮器内容, 使其与该时刻表一致。由此得到廉价的时钟电路。(4页)
 リコー 1981.9.17
- G06f-1/04 JP58-50031 8404463**
计算机的时间校正方式
 将总校正量分配给各次校正且每次校正单位校正量; 由此保证处理的均匀及精确度。(4页)
 日立製作所 1981.9.21
- G06f-1/04 JP58-51325 8404464**
互补型半导体集成电路装置
 在一个半导体集成电路装置中设有多个功能块, 供给功能块的时钟信号可自由选择, 并装有切换电路, 这样可获得装配效率高, 功能低的设备。(4页)
 日立製作所 1981.9.24
- G06f-1/04 JP58-54419 8404465**
时钟停止脉冲校准方式
 在时钟控制电路中设置一电路, 它按一定时间间隔发出校准用的停止脉冲, 由此能准确地进行示波器的同步。(4页)
 富士通 1981.9.26
- G06f-1/04 JP58-54420 8404466**
多层时钟控制方式
 即使对复杂的时钟控制电路及再生电路也能进行单发时钟控制, 这样能进行多层时钟控制。(5页)
 富士通 1981.9.26

G06f-1/04 JP58-54421 8404467

实际时间产生方式

根据平均指令执行时间设定器中的设定值,运算为实际时间发生所规定的例程循环数,并预设定;这样,即使系统的指令执行时间发生变化也不必改变程序。(4页)

富士通 1981.9.29

和从级计数器中的石英晶体继续振荡不会使相位信息有重大丢失,这是由于石英晶体的机械间隙高的缘故。不同晶体的这种机械间隙被用于本发明的系统中,使系统能连续指示绝对时间而不管与各个晶体的振荡周期比较的长度发生中断。

SINGER CO 1979.5.1

G06f-1/04 SU898408 8404468

用于计算机的同步单元

这个单元能产生多相输出信号,能使计算机的结构更趋完美,工作时更加有效,它具有一个脉冲发生器,线路块,将脉冲信号馈入相位成形器。成形器中的输出信号通过一个开关和触发器进入时间间隔发生器和直接进入后部线路。时间间隔发生器的输出信号馈入匹配元件和二模工加法器,而它们的输出信号经过“或”门元件到脉冲宽度鉴别器。后者将信号输至触发器的次级输入,匹配元件的输出信号也输入控制开关的一个次级触发器中。(4页)

CONTROL COMPUTE MAC 1979.12.11

G05f-1/64 JP58-48125 8404471

开关型调节器

使用具有两个一次线圈的倒相变压器,分别在低输入和高输入时切换驱动的一次线圈,可在较广的输入范围,获得十分稳定的直流输出。(4页)

松下電器産業 1981.9.17

**数据输入输出, 单元间连接
(G06f-3/00 G06f-13/00)**

G06f-1/04 SU898409 8404469

用于判定元件测试的脉冲分配器

为测试集成的判定元件,分配器使得用单个测试装置能代替几个测试装置。控制信号馈入许多相互连接的“或”元件,“非”元件和第一个“与”元件。“与”元件输出讯号借助时钟脉冲馈入二个位置的移位寄存器。移位寄存器输出通过分离的“与”元件经过一个“或”元件馈入分配器输出并直接至其他输出。从第一个“与”元件来的输出也通过“非”元件馈入一个公共的“与”元件块,该“与”元件也接收从一个n位置移位寄存器来的信号。后者也发送信号通过下一个“与”元件至附加的分配器输出。(6页)

TAGANROG WIRELESS ENG 1980.4.7

★G06f-3/00 DE3112693 8404472

模块结构的分散数据处理系统

该系统由任何要求数量的具有相同的优先数的独立的计算机模块和具有相等优先权的独立的外围模块组成,在每一个模块中均保持有一个有局部总线 and 存储器的计算机。计算机模块可以借助至少一个程序语言来独立地算出用户和服务程序,而外围模块可以独立地执行输入输出指令,或者指令链,以及一个接在公共异步总线上的通用存储器。操作在各模块之间分割,这样每一个模块只包括一个需要完成它的特殊功能的指令。一个模块本身不能执行的指令经总线被传送到另一个专为此用途的模块。(40页)

TRIUMPH ADLER AG 1981.3.31

G06f-1/04 US4358839 8404470

用于核弹的绝对数字时钟

时钟系统包括一级主石英晶体振荡器和串联的若干计数器级,每级计数器包括一个二进制计数器,从而使频率向下计数到更低频率,且每一个包括一个具有二进制计数器的锁相晶体振荡器,并在低频处产生一信号。在周期时间内,当辐射对适当的电子运行太大时,主级

G06f-3/00 DE3112767 8404473

诊断妇女避孕周期方法用的家用计算机

此设备(一台家用计算机)包括一台显示器和输入/输出“简单使用”键盘。用微片中央处理机来测定,并把数据存入非易失的存储器以防电源故障。附加的性能是可互换的ROM以允许转换到另一种语言、带其它计算机或打印机的接口和独立于计算机电源的太阳能电池。唯一的传感器是一个电子温度计/A-D转换器,它将身体的温度直接送入计算机以避免

用户的错误。来自输入温度/日期和贮存的数据, 在一个键请求下, 显示器能为避免用途和其它妇科诊断(不育、怀孕数据等), 给出能生育的信息。(11页)
STEINSCHULTE W 1981.3.31

G06f-3/00 DE3119209 8404474
便携式数据终端

本数据终端第一部分是键盘, 第二部分是显示, 两部分沿一边组装, 所以打开或合拢时都象一本书。显示能以任意角度放置, 不需要用挡蓬遮光。当合上时, 两部分就锁上, 终端类似一个旅行箱, 连接两部分的电缆通过终端每边的柔性软管, 软管内也有将两部分铰键在一起的联接杆, 键盘倾斜安装在第二部分的内侧面上。(12页)
BOSCHR GMBH 1981.5.14

G06f-3/00 FR2502814 8404475
安全处理机的输入测试电路

一测试单元通过测试线中的诸电阻器在控制线上提供第三种逻辑状态。该逻辑状态介于逻辑0和逻辑1的电压电平之间。电阻器与寻址电路中的其他电阻器形成分压器, 以便通过控制到测试单元的测试线来降低高寻址电压。寻址电路中的编码电路证实究竟选择了特殊控制线与否。地址信号分离器和控制线之间的诸缓冲器对每条控制线上的信号提供独立的形状。这样, 一个故障仅影响一条线。若处理机频繁地影响输入的读数和测试, 简单的故障很快就可检测出来。(12页)
AERO ETUD CONSE 1981.3.30

G06f-3/00 GB2097156 8404476
终端处理和控制系统

该终端控制系统由控制设备和一组终端构成。放在控制设备中的处理程序由装入程序装入到完成数据处理的各个终端中, 每个终端有一个存贮器用于存贮使程序修改后有另一种功能的修改数据, 所以, 从控制设备装入终端的处理程序可通过对终端提供另一个功能的修改数据而修改为另一种程序, 终端的原始功能可以通过这个修正程序加以修正和改进。(11页)
HITAEHI KK 1981.3.13

G06f-3/00 JP58-2919 8404477
电子设备的连接检测电路

将此电子设备的输出阻抗大得多的阻抗元件连接在设备的输出端, 通过对阻抗元件连接端和另一端外加额定电压进行连接检测, 以正确地判断有无连接。(3页)
安立電気 1981.6.30

G06f-3/00 JP58-2920 8404478
信息处理装置间信号接续方式

利用光信号进行超低温装置与常温装置之间的信号授受, 从而防止热量从常温部流向超低温部。(3页)
日本電信電話公社 1981.6.29

G06f-3/00 JP58-2921 8404479
数据总线缓冲器电路

数据总线的预充电中, 通过减少控制这个预充电的电路的电量消耗, 以达到电源容量的小容量化及减轻对散热的要求。(4页)
富士通 1981.6.29

G06f-3/00 JP58-2922 8404480
装置和计算机之间用于交换数据的缓冲器和方法

为了在计算机之间进行数据交换, 而设置带有复数个的传票内容和复数个的控制接收内容的缓冲器, 从而达到有效地进行数据传送。(10页)
ベンディックス CORP 1982.6.11

G06f-3/00 JP58-2923 8404481
系统构成控制方式

在两台以上的装置之间, 当各个装置所具有的构成控制信息的内容在装置间不一致时, 把该状态通知系统, 从而使系统余部正确地进行动作。(4页)
富士通 1981.6.29

G06f-3/00 JP58-3016 8404482
接口监视器

通过对上位装置、下位装置间传送的接口信号进行监视, 和系统所需信号的传送, 可开始或停止接口信号的记录。(3页)
富士通 1981.6.30

G06f-3/00 JP58-4419 8404483

总线诊断方式

从现用系统中切断有故障的总线并使用预处理装置诊断已造成故障原因的第二群的输入输出设备来, 检出故障, 从而不干扰现用系统, 且迅速地进行系统的再构造。(4页)
富士通 1981.6.30

G06f-3/00 JP58-4420 8404484

数据传输方式

总线设有固定寄存器, 通过适当选择在总线和各寄存器的时钟定时, 从而只要用每单元位门电路数较少的锁定电路就能传输数据。(5页)
富士通 1981.6.30

G06f-3/00 JP58-4422 8404485

转换程序控制方法

在应用程序部中, 根据其业务的内容来约定逻辑部件连接在哪一个协议, 从而逻辑部件被连接在预期的协议上进行逻辑动作。(4页)
富士通 1981.6.30

G06f-3/00 JP58-5820 8404486

数据传送电路的控制方式

在三态缓冲器的输出开始和结束之点, 三态缓冲器的输出部分所连接的总线, 短时间地向逻辑电路充电, 以提高数据传送效率。(3页)
富士通 1981.7.3

G06f-3/00 JP58-5821 8404487

公用总线连接方法

从装在扩充单元内的控制电路机盘中, 把该控制电路机盘的选择信号输入到总线驱动器, 从而能方便地调换机盘。(3页)
富士通 1981.7.3

G06f-3/00 JP58-5822 8404488

输入输出数据传送方法及装置

利用 I/O 存贮器把输入输出数据从中央装置中分离开, 通过 I/O 复写装置进行输入输出匹配装置与 I/O 存贮器之间的数据传送, 从而提高可靠性。(6页)
CHエレベーター 1981.6.30

G06f-3/00 JP58-5823 8404489

通道处理设备

不利用主存贮器装置直接进行输入输出装置间的数据传送, 从而达到减轻中央处理装置的负荷, 减少对主存贮器访问的竞争。(5页)
富士通 1981.7.3

G06f-3/00 JP58-5824 8404490

通道间数据传送方式

在各通道中, 设立指定容量或超出该容量的缓冲器, 通过在通道间进行直接传送, 有效地运用系统。(3页)
富士通 1981.7.3

G06f-3/00 JP58-14235 8404491

磁泡存储装置

在控制器寄存组的最始端配置指令寄存器, 并用直接存取的方式发出磁泡存储器的动作指令, 以此来缩短起动时间。当起动信号从 CPU 加到直接存取(DMA)控制器上时, DMA 控制器就从 RAM 向磁泡存储装置的寄存器组设定 DMA 传输所需的数据。而当指令寄存器上一出现命令, 磁泡存储装置就启动, 并且, 其数据输入输出寄存器与 RAM 之间的开始 DMA 传输。(3页)。
富士通 1981.7.20

G06f-3/00 JP58-24925 8404492

双向总线的控制方式

在第一延迟装置中, 把控制信号和从第二延迟装置反送来的控制信号的逻辑积输出到三态门并予以控制, 以防止发生争抢总线现象。(3页)
富士通 1981.8.6

G06f-3/00 JP58-24926 8404493

可编程序控制器系统

在控制装置内的 MCU 或 DMA 控制装置的管理下, 通过设置可编程序控制器的存贮器, 而实现可编程序控制器与人机方面的接口控制装置的高速性。(6页)
日立製作所 1981.8.7

G06f-3/00 JP58-24927 8404494

信息处理装置

响应低档处理装置来的指示,把低档处理装置转接到外设上,以执行控制手段解读通道程序,使外设工作,从而可高效地运用信息处理装置。(4页)

日本電気 1981.8.6

G06f-3/00 JP58-27220 8404495

读数误差修正功能的试验方法

用半导体存储器代替输入输出设备的读数媒体,当发生误差的次数达到规定的次数时进行修正,这样用仿真输入输出设备就可以对读数误差进行修正,容易试验。(4页)

富士通 1981.8.8

G06f-3/00 JP58-27221 8404496

数据处理设备

读入从外部设备来的数据时,对各总线进行检验,同时由外部设备内的奇偶校验位输出电路对内部接口总线进行检验。(4页)

東京芝浦電気 1981.8.10

G06f-3/00 JP58-27223 8404497

直接存取方式

有多个DMA存储器,通过交替转换存取连接线路,从而在DMA期间内,处理机也能自由地对DMA存储器进行存取。(3页)

富士電機製造 1981.8.10

G06f-3/00 JP58-27226 8404498

延迟写入同步方式

对来自执行程序的输出处理和执行程序的内部处理并行进行,以减少工作量。(3页)

富士通 1981.8.8

G06f-3/00 JP58-29031 8404499

自编程序输入方式

在双重系统中的自编程序输入方式中,由于两个系统的程序能自动输入,能防止操作错误引起的系统效率的降低,并缩短启动时间。(4页)

日立製作所 1981.8.17

G06f-3/00 JP58-29032 8404500

数据传输方式

在数个处理装置之间的数据传输方式中,输出定时信息信号停止对方运算处理装置的操作之后,进行数据传输,可使构造简易,价格降低。(3页)

日立製作所 1981.8.14

G06f-3/00 JP58-29033 8404501

输入/输出接口

在数据传输系统的输入/输出接口中,由于在输入/输出控制装置中控制了选通脉冲信号的幅度和时间间隔,因而可不需要时滞补偿的专用时延电路,并使控制容易。(4页)

日本電気 1981.8.13

G06f-3/00 JP58-29034 8404502

输入/输出接口

在数据传输系统的输入/输出接口中,也可利用规定选通脉冲信号的激励期间的电路作为时滞补偿的时延电路,因而可以不用时滞补偿的特别电路,实现较为简易的控制。(5页)

日本電気 1981.8.13

G06f-3/00 JP58-29035 8404503

输入/输出接口

在数据传输系统的输入/输出接口中,由于在输入/输出装置中控制了选通脉冲信号的幅度和时间间隔,因而可不需要时滞补偿的专用电路,并使控制容易。(4页)

日本電気 1981.8.13

G06f-3/00 JP58-29036 8404504

输入/输出接口

在数据传输系统的输入/输出接口中,由于输入/输出控制部件能控制选通脉冲信号的幅度和时间间隔,因而不需要时滞补偿的专用电路,使控制简易化。(5页)

日本電気 1981.8.13

G06f-3/00 JP58-29037 8404505

输入控制装置

采用硬件判断输出缓冲器几台大小不同的输入终端装置间的优先度,并进行数据大小的

变换,可减轻数据处理装置内的微处理机的负担。(3页)
松下電工 1981.8.14

G06f-3/00 JP58-31430 8404506

传输数据检查方式

数据从存储器到输入/输出控制装置的传输中,由于增设了检查位,从而可提高多重错的差错的检出能力,并提高可靠性。(4页)
富士通 1981.8.19

G06f-3/00 JP58-33738 8404507

微程序控制装置

把指定的输入/输出状态字作为输入/输出指令执行完毕时的输入/输出状态字报告给上位装置,可以使对于软件的输入/输出指令容易发生模拟的故障。(3页)
日本電氣 1981.8.20

G06f-3/00 JP58-33739 8404508

总线驱动电路

连接正反馈电路,使总线电位稍稍偏离预充电电位时即增大其变化;由此可不增加集成电路片的大小而高速驱动总线。(6页)
東京芝浦電氣 1981.8.21

G06f-3/00 JP58-33740 8404509

数字输入电路中混触的检知方式

通过在输入电路部分增加简单的测试电路,在中央处理装置方面增加对测试结果的判断功能,就能以较少的试验次数,高速地,并在任意同步时刻检知随时发生的混触。(4页)
富士電機製造 1981.8.24

G06f-3/00 JP58-33741 8404510

数字式输入电路的动作确认方式

在电源断开的状态对各输入线群顺次进行选择,再加上试验用的仿真信号,用处理装置接受信号并进行处理,可以检查核实输入电路的动作,或检查出不良部件。(4页)
富士電機製造 1981.8.24

G06f-3/00 JP58-33742 8404511

计算机接口检查装置

通过接口把第二个与门的与输出反馈给中央处理装置,以判断接口的好坏,这样可使电

路结构简单,减少人工。(3页)
新日本電氣 1981.8.25

G06f-3/00 JP58-33743 8404512

计算机接口的检查装置

比较电路输出信号通过接口,加到中央处理单元,从而判断接口是否良好,这是一种节省人力,效率又高的判断方法,还能明确判断故障部位。(2页)
新日本電氣 1981.8.25

G06f-3/00 JP58-33744 8404513

信息处理机

根据要求产生的顺序,存贮处理要求,并以这些要求的存贮顺序,读出处理要求,这样可提高各个中央处理单元的效率。(5页)
キヤノン 1981.8.21

G06f-3/00 JP58-33745 8404514

数据传输控制方式

通过设置暂时存贮多个数据的顺次写入和顺次读出式存贮装置以及控制数据优先级的的手段,使得易于进行大量数据的传输,并能处理优先级。(3页)
日本電氣 1981.8.21

G06f-3/00 JP58-35622 8404515

信号电缆连接方式

当用信号电缆连接两个装置时,在信号电缆的两端把电缆连接的状态予以发光显示,就可以用肉眼观察连接状态,使核实工作既方便又准确。(4页)
東京芝浦電氣 1981.8.25

G06f-3/00 JP58-35624 8404516

双向母线诊断方法

通过由各装置自身在双向母线上进行数据反覆试验,可以容易地进行双向母线和母线接口电路的故障诊断。(5页)
日本電氣 1981.8.26

G06f-3/00 JP58-35625 8404517

数字输入/输出卡

使运行指令信号与外部来的运行状态信号互相校对,来判断有无故障,并把判断结果送

给内部的中央处理单元 (CPU) 和外部的被控设备, 可以使数字控制器内部的软件处理简化。(3页)
三菱電機 1981.8.27

G06f-3/00 JP58-35626 8404518
对抢占母线进行控制的方式

以保存输出作为对通往优先级别最高的装置的母线的使用请求输入, 自动地禁止对母线的抢占, 可以简单的逻辑, 与高速母线相应地进行连接。(4页)
東京芝浦電気 1981.8.26

G06f-3/00 JP58-35627 8404519
存贮器数据先取控制方式

在对存贮器数据进行先取的过程中, 当存贮器地址计数器显示出超越了主存贮器的最终存贮器地址的地址时, 通过使D型双稳的倒相输出为零, 就可使对主存贮器的数据先取停止。(6页)
東京芝浦電気 1981.8.26

G06f-3/00 JP58-37725 8404520
总线占有控制方式

将发送地址信息的同步信号输送到各单元装置, 与此同时, 比较从高位按位顺序传输地址信息的优先级, 因而可用一根在线控制线, 就可进行占有控制。(5页)
東京芝浦電気 1981.8.31

G06f-3/00 JP58-48129 8404521
数据处理器

设置模拟量输入输出装置, 当接口确定信号断开时送出接口检查信号, 表示奇偶校验不当; 这样, 可在输入输出装置的奇偶校验中发现设计问题。(4页)
日立製作所 1981.9.18

G06f-3/00 JP58-48130 8404522
母线优先权控制装置

把接到母线上的模件划分为若干块, 各个块内的模件采取串行方式连接, 而各块之间则采取并行方式连接, 以缩短决定母线优先权的时间。(4页)
三菱電機 1981.9.17

G06f-3/00 JP58-50032 8404523
通道控制方式

两个通道“或”用输入/输出接口的输入信号线, 并作分时扫描; 这样, 使通道插件或大规模集成电路的输入插脚数减少一半, 并可公用行测试电路, 减少门电路数。(5页)
日立製作所 1981.9.18

G06f-3/00 JP58-51327 8404524
输入输出控制系统

在通道内设有部件, 能保存从主存贮器取出的通道命令字副本, 基于保存的内容, 就有可能再运行, 当通道命令字丢失时, 也不必停止系统。(4页)
富士通 1981.9.22

G06f-3/00 JP58-51328 8404525
电源断电处理方式

当从属装置电源反常时, 由靠主装置方面的电源工作的从属装置方面的电源监视电路, 向主装置方面的接口部分发出停止接受信息的信号, 以切实防止当从属装置方面电源反常时主装置的混乱。(3页)
富士通 1981.9.24

G06f-3/00 JP58-52712 8404526
数据传输处理机

数据传输时对高速传送的数据进行检查, 发生故障时, 计数器停止计数, 这样提高了可靠性。(4页)
日本電気 1981.9.25

G06f-3/00 JP58-52713 8404527
数据传输方式

在用少量硬件进行数据传输的同时, 使得能对分割的数据进行传输, 而与它究竟是数据的前半部还是后半部无关, 以简化数据传输方式。(6页)
富士通 1981.9.24

G06f-3/00 JP58-52714 8404528
外围处理装置

通过能进行同步复位, 可以在能进行写入的存贮手段上设置微指令的外围处理装置中进行完全的复位动作。(4页)
日本電気 1981.9.25

G06f-3/00 JP58-54422 8404529
总线优先权电路

通过单元的加入和取出,就能自动地断开或接通后面板的信号线,这样,大大提高自由度,并减少操作步数。(3页)

富士通 1981.9.28

G06f-3/00 JP58-54423 8404530
控制系统的伪响应方法

即使当输入/输出功能块不受中央处理单元控制时,伪响应电路通常可代替输入/输出功能块,将确认的信号传送给中央处理单元,防止系统全部处于停止状态。(4页)

立石電機 1981.9.26

G06f-3/00 JP58-54424 8404531
终端装置的程序装入方法

利用终端控制,对终端装置的磁缓冲寄存器逐步输送程序,缩短装置的加速时间。(7页)

富士通 1981.9.28

G06f-3/00 JP58-54425 8404532
缓冲器管理方式

使用分配给用户程序的缓冲器,将其一部分用于与输入输出装置间的数据传送,其余部分可作为作业区等使用;由此,可在被分配的缓冲器中自由使用用户程序。(6页)

富士通 1981.9.26

G06f-3/00 JP58-54426 8404533
数据传送方式

用一个未被用作传送数据的代码作为控制码,表示允许传送;经由两条传送线路,在确认可接收后能进行双向数据传送,且可防止传送出错。(4页)

日本ビクター 1981.9.26

G06f-3/00 JP58-54427 8404534
输入输出控制器

将装有微程序的输入输出控制器同标准化的基本部件及输入输出装置专用检制器分开,可以不变更基本硬件和微程序而附加专用控制部件。(5页)

日立製作所 1981.9.28

G06f-3/00 JP58-54428 8404535
输入/输出控制方式

由应用程序指定指令生成处理部分的功能,来获得目的指令列,这样不需要应用程序自己生成指令,就可以自身对输入/输出装置进行存取宏指令发信。(5页)

富士通 1981.9.26

G06f-3/00 JP58-54429 8404536
数据处理系统中遥控通路的方法

数台主处理机可共享文件,还使用位串行通路的方法,不要考虑电缆的信号线数量,就可自由延伸距离。(4页)

富士通 1981.9.25

G06f-3/00 JP58-54430 8404537
存贮器间的数据传输方法

使用硬件来完成中央处理单元存贮器和处理单元存贮器之间的数据传送,可解决用软件方法必然要延长数据传送时间的问题。(4页)

富士通 1981.9.26

G06f-3/00 US4355354 8404538
小型机与微型机间接口部件

该装置可使小型机与微型机之间的异步,并行数据传输速率至少达到每秒1.6兆位。它包含有若干个双向数据电路。这些电路并行连接于小型机和微型机之间。当小型机和微型机一方要向另一方传输数据时,就通过上述的双向数据电路传输。在小型机和微型机之间还装有数据传输控制电路。当任何一方要向对方发送数据时,使用两位控制信号送到对方计算机,表明发送数据的计算机要占用数据电路发送数据。这样来解决计算机之间经由接口装置传送数据的碰头问题。接受方计算机要回答信息以表明现已准备好,可以经由数据电路接收数据了。(7页)

STANDARD OIL CO 1978.6.29

G06f-3/02 DE3209715 8404539
电文处理系统中短划或线的形成电路

线路有四个键输入,一个开始操作,一个使它复位,余下两个确定水平或垂直方向。附带有虚数数据发生器和一个缓冲存储器装置。系统启动时,数据发生器将4位信号、各方向1位传送到缓冲存储器。线路通过触发器保持运

行直到复位信号加到开关触发器和禁止数据发生器的输出。包括方向数据的4位信息保持在一个编址缓冲存储器内直到访问显示器或记录输出。此线路比通常电文系统要求大为减少了的存储容量。(11页)
SHARP KK 1981.3.19

G06f-3/02 EP6267 8404340
以微处理机构成的电报处理协调系统

微处理机用来协调电报局的几个过程。它有一个兼用中断和查询方式的操作系统。操作系统的主要部份是排序程序,把对用户过程和输入/输出过程的各种控制和协调操作集中起来。排序程序能把各个用户过程和输入/输出过程分配给微处理机,或者是不派给微处理机,用这种方法管理微处理机的工作。这样做的好处在于能准同时地运行多个用户过程和输入/输出过程。(21页)
SIEMENS AG 1981.4.1

G06f-3/02 EP63800 8404541
屏蔽和接地装置的容性键盘

键盘装置包括两组用一个键阵列驱动可变电容器来连接的导体,这样每个电容器连接一个不同对的组成每组一个导体的导体。导体组被扫描以检测驱动的电容器。第一个导体组保持在参考电位。扫描检测器测定单个电位,调整它的操作,使得仅在导体处于不同电位的时间间隔期间每个导体信号被检测,扫描检测器包括一个带若干输出终端的信号分离器,它通常处于逻辑高电平状态并响应一台微处理机提供的一个地址信号而有选择地转向低电平状态。标准的参考电位是电接地。(16页)
HONEYWELL INC 1981.4.28

G06f-3/02 EP64592 8404542
金融交易执行系统中的终端设备

在终端设备上,有一块为客户交易用的键盘,它包括一架信用卡阅读器,终端设备设计成能以金融制度表,并根据信用卡上的数字鉴别特殊的规定。分段储存元件储存着许多信息片段。信息储存元件储存着包括一个或更多的信息片段鉴别的联合信息。在选择交易完成时,从信息存储器中鉴别产生的相应选择信息片段使代替鉴别信息片段,并将信息显示出来。显示信息在交易终端机的多路显示器上显示给顾客。用这种方法,可向顾客提供较多的

信息,使用终端设备也比较容易。(112页)
IBM CORP 1979.2.2

G06f-3/02 G32095305 8404543
声学键盘发送系统

操作键都固定在弹性接触杆的末端,接触杆则击向发送部件。在末端有一转换器,它接收产生的声频波并输出一个送到各个信号处理级的电信号。各个信号处理级里有一带参考输入端的比较器和用来接收按键输入的RC平滑电路。所产生的信号的可变幅度被转换成几个周期间隔的恒定幅度信号。逻辑电路里有一计数器,计算要产生的脉冲和识别码的总数。每个按键都产生一个特定的脉冲串,以便在打字机系统里提供含义明确的信号传输。(11页)
SCM CORP 1981.3.23

G06f-3/02 JP38-4425 8404544
字符串输入装置

作为罗马字类型打印机键盘,在其他空格键中空出空格的同时,通过设备空格键以表示打在前面的字已省略,从而力求减少按键次数。(2页)
東京芝浦電気 1981.7.1

G06f-3/02 JP58-4426 8404545
键盘的方式转换方法

由移位键从使用频率高的方式转换为使用频率低的方式;由功能键或数据键从使用频率低的方式转换为使用频率高的方式,以减少操作次数。(2页)
日本電気 1981.7.1

G06f-3/02 JP58-5830 8404546
键盘输入装置

在输入文字、符号信息之前,对其瞬间被检出的几个文字、符号进行光照,这样可迅速、正确地检出规定的文字、符号。(3页)
ブラザー工業 1981.7.3

G06f-3/02 JP58-14239 8404547
日语输入装置

利用日语输入装置的功能,指示纵横线的种类,从而只要进行简单的操作就能产生或消去纵横线图形。(5页)
富士通 1981.7.20

G06f-3/02 JP58-14240 8404548
带有划字下线键的日语输入装置

设置字下线发生/消除部分,用键盘上的键来控制字下线的显示或消除。这样,就能同假名键输入一样进行字下线的显示或消除。按下指针位置和字下线显示键,字下线发生/消除部分接受字下线显示指示和寄存器的内容。然后,字下线发生码和接收位置的信号供给显示器,在显示器上规定座标位置上显示字下线。设置想消去的寄存器内容的字下线座标位置后,一按下字下线消除键,字下线发生/消除部分就接受字下线消去指示和寄存器内容,显示器上规定座标位置的字下线就被消除。(4页)
 富士通 1981.7.20

G06f-3/02 JP58-14241 8404549
具有放大文字输出功能的日文输入装置

确保与打印机放大的文字大小相符合的范围,并在显示器的显示屏上显示,由此能使显示屏上的文字配置和打印机输出的文字配置很容易地对应起来。在设定放大显示模式时,触发器置位,“放大”信号为逻辑“1”。其结果“与门”打开,标记部分的内容导入放大控制部分,在放大控制部分,对应于标记部分各文字代码附上放大信号并输入到显示存储器,在显示器显示屏上,对应于打印机放大的输出进行显示。(5页)
 富士通 1981.7.20

G06f-3/02 JP58-14244 8404550
具有缩小文字显示功能的日文输入装置

在预备标准文字图象、数据的同时预备了缩小的文字的图象数据,用该数据读出字符发生器,从而减少了存储容量。在用标准文字大小显示时,触发器处于复位状态。编码器将从辞典存储器读出的文字代码进行编位,送入画面代码缓冲器。另外,在用缩小文字显示的场合,触发器处于置位状态。若直接供给来自辞典存储器或输入文字缓冲器的二种文字代码,则编码器进行编位,送入画面代码缓冲器。当显示控制部分周期地读出画面代码缓冲器时,则判别文字大小,存取字符发生器,用一种文字或两种文字的组输出。(4页)
 富士通 1981.7.20

G06f-3/02 JP58-16327 8404551
日语输入装置

用发音信息接连不断地输入混有汉字的日文,在适当的时机切换到汉字选择,充分利用显示画面显示输入的指定汉字的候选汉字,从而使用户能适当地迅速地输入。(12页)
 日本電気 1981.7.20

G06f-3/02 JP58-19931 8404552
输入设备

在连续执行同一作业时,只要预先输入一次作业键,则上位装置根据需要自动地输入作业代码,从而大幅度提高操作效率。(4页)
 日立製造所 1981.7.29

G06f-3/02 JP58-19932 8404553
外字输入装置

把存贮在图象存贮器内的内字图象,显示在画面上,对于所显示的图象进行编辑,这样可以简单而迅速地得到外字。(3页)
 東京芝浦電気 1981.7.28

G06f-3/02 JP58-19933 8404554
假名汉字变换装置

把变换候补合成字的选择信息,作为优先合成信息存贮起来,当以后进行所输入的同合成字的变换时,优先使用它,以有效地进行变换。(5页)
 東京芝浦電気 1981.7.29

G06f-3/02 JP58-19934 8404555
信息编成装置

把识别信息加到经过编辑处理的信息上去,当输出编成信息时,只使编辑处理的信息作特殊输出,这样能正确,迅速地检验编成信息。(3页)
 東京芝浦電気 1981.7.29

G06f-3/02 JP58-19937 8404556
文字处理机中的外文处理方法

文件存在外存储装置内时,把文中的外文图附加在文件里,并把外文图按和登记一样的地址读出,这样,能使外文按原样显示出来。(4页)
 横河電機制作所 1981.7.30

- G06f-3/02 JP58-22435 8404557**
多项目情报输入装置
 用片材夹具安装片状构件,使之装卸自如。将其构件的自由端大致配置在同一圆周上那样卷起来,从而简化了每个片状构件和全体的交换,使输入装置的结构简单。(6页)
 安立電気(株) 1981.7.31
- G06f-3/02 JP58-22436 8404558**
座标输入装置
 把多股电线平织呈片状体,而其片状体一面的各电极涂有绝缘层,通过电线平织消除各电线波状的绝缘层,可防止当电极很细时的断线、短路等故障。(4页)
 ソニー 1981.7.31
- G06f-3/02 JP58-24929 8404559**
汉字的分解再生方法
 通过把汉字分解成二十四种基本要素,把各要素用从A到y的字母加以编码的同时,使各字可具有各种变换要素,从而有效地对电子计算机输入输出汉字。(11页)
 TW 朱邦復 1981.4.6
- G06f-3/02 JP58-24930 8404560**
图象编目方式
 为了生成、修改图象、扩大图象的显示范围,和将显示这一图象变换成标准图象的范围设定在同一画面上,从而能简便地进行图象的编目操作,正确地修正图象。(5页)
 富士通 1981.8.6
- G06f-3/02 JP58-24932 8404561**
计算机简易日文输入装置
 把日语的发音和类型操作分解成音素,通过下端端部的同时操作且使用功能键有机地重新编辑日语输入,用内部的假名汉字变换编辑功能成为汉字混杂的字符,从而易于输入无误的常用字符。(9页)
 武井和夫 1982.4.16
- G06f-3/02 JP58-27227 8404562**
输入处理方式
 由MX排列的X、Y、Z三电极组成的两副动合接点中,首先扫描X和Z电极,其次扫描y电极,并取出接通状态,使特定位置的接通状态能迅速取出。(9页)
 日立製作所 1981.8.11
- G06f-3/02 JP58-27228 8404563**
输入装置
 使键的排列相对应,并把显示部分分成几级,由输入键盘顺次地对相应的大分类区和输入项目区的键进行操作,就可规定输入项目数据并输出。(5页)
 東京芝浦電気 1981.8.12
- G06f-3/02 JP58-27229 8404564**
日语文字处理机
 使平面型键盘的各个键具有制表的划线指示功能,从而使制表的操作方便。(4页)
 三洋電機 1981.8.11
- G06f-3/02 JP58-29038 8404565**
防止误输入电路
 在电键信息的扫描电路中,由于通过硬件判别输入的电键操作次序正确或者错误,可以减少主存储器的容量,并简化程序结构。(6页)
 富士通 1981.8.17
- G06f-3/02 JP58-29039 8404566**
信息处理系统的键盘
 在旋转式顺序移位计算机用的多级式键盘中,设置了右转和左转的两个移位键,初学者也很方便使用。(2页)
 田村勉 1981.8.17
- G06f-3/02 JP58-31433 8404567**
操作面板
 一次存储入反复进行的开关操作程序,并读出和再现这操作程序,从而无论几次都能正确地进行相同的操作。(5页)
 富士通 1981.8.18
- G06f-3/02 JP58-31435 8404568**
数据选择装置
 用同一操作装置的不同操作法,选择多种成串的字符,记号等数据,由于结构简单,故能很迅速地选择大量的数据。从控制端子A的一端,输出辨别开关不同转动方向的信号,当开关顺时针方向转动时,计数器数值增加,反