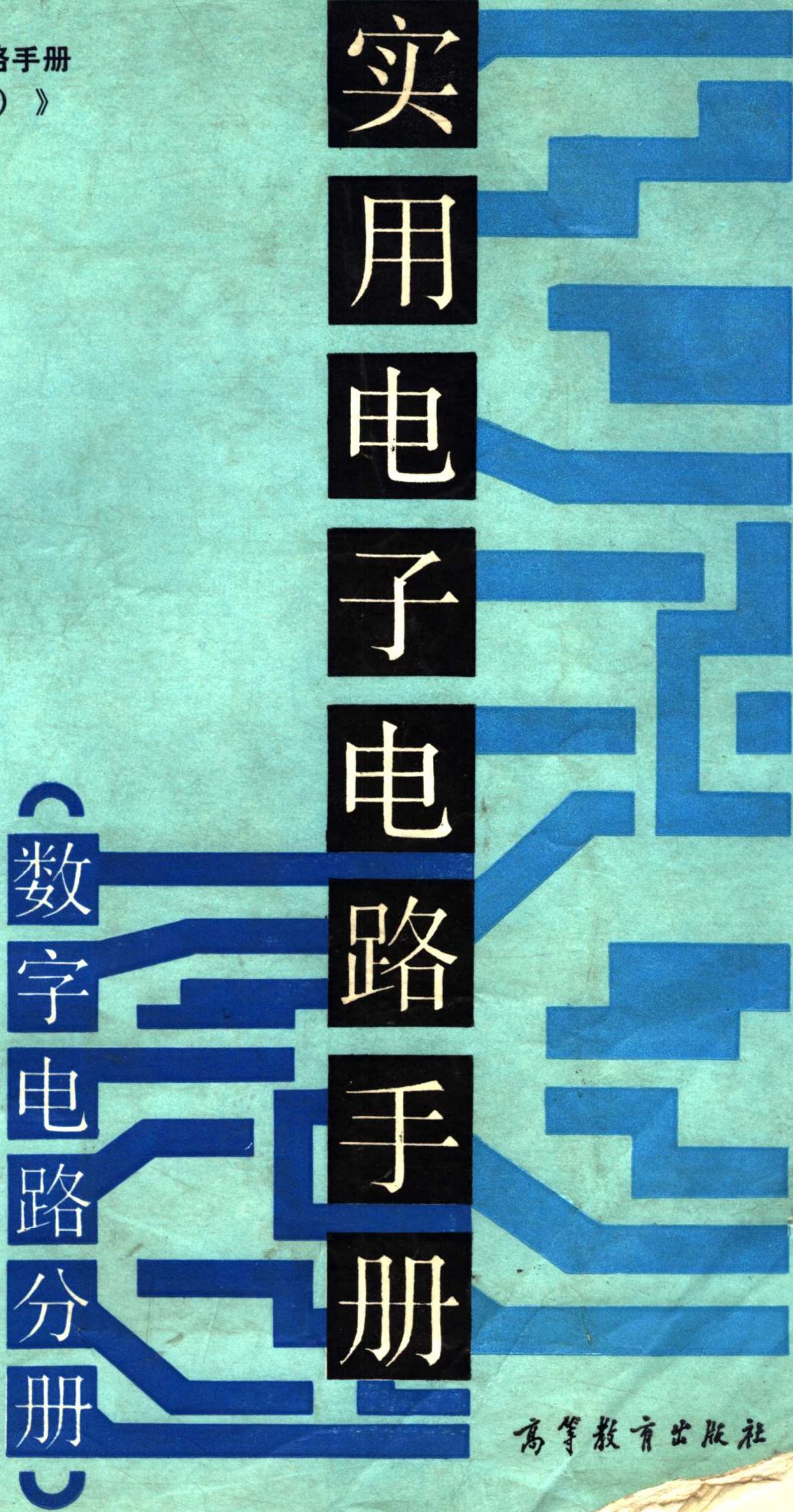


《实用电子电路手册
(数字电路分册)》
编写组 编

实用
电子
电路
手册

数字
电路
分册



高等教育出版社

实用电子电路手册

(数字电路分册)

《实用电子电路手册(数字电路分册)》编写组 编

高等教育出版社

(京)112号

内 容 提 要

本书从器件篇开始到附录结束，始终以功能电路为主要线索，介绍各种实用电路的基本原理、性能、特点及所用元、器件的选择。它既不同于一般集成电路产品手册，又不同于一般电路集锦。不仅为读者设计数字系统提供了大量可供选用的元、器件及实用电路的资料，而且还蕴涵了选用元、器件的原则及构成功能电路的方法。全书共分三部分。第一部分是器件篇，包括TTL、ECL及CMOS数字集成电路等三章内容。第二部分是功能电路，包括脉冲源、脉冲延迟、脉冲波形变换、计数分频、序列产生与变换、码变换、运算电路、数据存取、A/D与D/A转换、数字显示、数据录入、脉冲传送与总线驱动等十二类功能电路及其综合应用范例等十三章内容。第三部分是附录，包括常用元件、器件、接插件及导线，国内外主要电子厂家名称和标志及集成电路系列品种检索等内容。

本手册可作为高等工科院校本、专科生在学完相关课程内容后，进行课程设计、毕业设计、大型实验的教材或参考书，也可作为有关工程技术人员的实用工具书。

实用电子电路手册

(数字电路分册)

《实用电子电路手册(数字电路分册)》编写组 编

*

高等教育出版社出版

新华书店总店科技发行所发行

国防工业出版社印刷厂印刷

*

开本 787×1092 1/16 印张 43.5 字数 1 400 000

1992年10月第1版 1993年10月第2次印刷

印数 3 436—4 943

ISBN7-04-003919-2/TN·174

定价 22.35 元

主 编 张 端
编写组成员 杨颂华 徐武义
主 审 龚之春
审稿组成员 王毓银 万栋义 绳广基
责任编辑 张培东

前　　言

本手册是受国家教委高等学校工科电工课程指导委员会电子线路课程指导小组委托，按1988年课程指导小组主持召开的《实用电子电路手册》编审工作会议上所确定的大纲编写的。其目的是为高等工科院校本、专科学生学完相关课程内容后，进行大型实验、课程设计、毕业设计及今后实际工作提供一本实用性、先进性、引导性的工具书，以适应教学改革的需要和工业发展的现状，达到深化电子线路课程教学改革，推动集成电路广泛应用的目的。

本手册既不同于一般集成电路产品手册，又不同于一般电路集锦。本书从器件篇开始到附录结束，始终以功能电路为主要线索，介绍各种实用电路的基本原理、性能、特点及所用元、器件的选择。这样，不仅为读者设计数字系统提供了大量可供选用的元、器件及实用电路的资料，而且还蕴涵了选用元、器件的原则及构成功能电路的方法。使读者从中得到参考、借鉴和新的启迪，收到举一反三的效果。

全书共分三部分。第一部分是集成电路器件篇。其中包括TTL、ECL及CMOS数字集成电路等共三章。章内按功能分节，以便突出各类集成电路的功能及引脚，并以列表方式简明地给出了同类产品的主要参数及推荐工作条件。

第二部分是功能电路篇，也可以说是应用篇。从第四章到第十五章分别介绍了脉冲源、脉冲延迟、脉冲波形变换、计数分频、序列产生与变换、码变换、运算电路、数据存取、模/数与数/模转换、数字显示、数据录入以及脉冲的传送与总线驱动等十二类功能电路。每章功能电路按性能、电路结构特点分节，从而可归纳出在不同应用场合，构成该功能电路时，选择器件的原则和组成电路的方法，以便读者参考、借鉴，进而按实际技术性能指标设计出合理的功能电路。第十六章是前十五章中器件及功能电路的综合应用，为读者进行课程设计、毕业设计提供一些典型的范例。

第三部分是附录。附录Ⅰ包括常用线性元件（电阻器、电容器及电感器）、显示器件、开关器件、接插件及导线与电缆线。这部分内容是目前教学中缺少而工程实际必备的知识。附录Ⅱ是国内外主要电子厂家的名称及标志。附录Ⅲ为集成电路系列品种按序号排列的检索表。附录Ⅳ给出了常用图形符号与国标GB4728.12-81图形符号的对照表。

本手册第一、二、三、十一、十二、十五章由张端编写，第八、九、十、十六章由杨颂华编写，第十三、十四章及附录Ⅰ、Ⅱ由徐武义编写，第四、五、六、七章由张端、徐武义合写。张端负责了全书内容的安排、补充与修改。

电子线路课程指导小组对本手册的编写作了具体指导与安排。王毓银副教授对全书作了认真、细致的审阅，并对手册中的部分电路进行了实验验证；绳广基、万栋义副教授对本手册提出了不少宝贵意见；龚之春副教授对本手册作了全面细致的复审，并提出了宝贵意见。全国不少高校的老师为本手册的编写提供了好的电路。上海无线电19厂、上海无线电14厂、上海无线电7厂、航天部691厂、749厂、878厂、苏州半导体总厂、常州半导体厂、佛山市光电器材厂、北京显示器厂等为本手册的编写提供了产品手册及资料。西安交通大学、西安电子科技大学及空军导弹学院的有关同志为本手册绘制了大量图稿。对上述诸位同志，编者在此一并表示深切的感谢。

书中谬误与不妥之处，敬请读者批评指正。

编　　者

1991年5月

数字集成电路的型号组成

表(一) TTL 器件型号组成的符号及意义

第1部分		第2部分		第3部分		第4部分		第5部分	
型号前缀		工作温度范围		器件系列		器件品种		封装形式	
符号	意义	符号	意义	符号	意义	符号	意义	符号	意义
CT	中国制造的 TTL 类	54	-55 °C ~ +125 °C	H	标准	阿拉伯数字 (见附录III)	器件功能 (见附录III)	W	陶瓷扁平
SN	美国 TEXAS 公司	74	0 °C ~ +70 °C	S	高速			B	塑封扁平
:				LS	肖特基			F	全密封扁平
					低功耗			D	陶瓷双列直插
					肖特基			P	塑料双列直插
								J	黑陶瓷双列直插

示例: CT 74 LS 00 P

(1) (2) (3) (4) (5)

塑料双列直插封装

器件品种: 四 2 输入与非门

器件系列: 低功耗肖特基

温度范围: 0 °C ~ +70 °C

中国制造 TTL 类型

(a)

SN 74 S 195 J

(1) (2) (3) (4) (5)

黑陶瓷双列直插封装

器件品种: 4 位并行移位寄存器

器件系列: 肖特基

温度范围: 0 °C ~ +70 °C

美国 TEXAS 公司

(b)

74 195

(1) (2) (3) (4)

器件品种: 4 位并行移位寄存器

器件系列: 标准系列

温度范围: 0 °C ~ +70 °C

美国 SIGNETICS 公司

(c)

通常第5部分在产品型号中不予标注，也有不标注第1部分的。为简单醒目起见，本手册对TTL集成电路的型号采用示例(c)，即仅包含第2、3、4部分。

表(二) ECL、CMOS器件型号组成符号、意义

第1部分		第2部分		第3部分		第4部分	
器件前缀		器件系列		器件品种		工作温度范围	
符号	意义	符号	意义	符号	意义	符号	意义
CC	中国制造	40	系列符号	阿拉伯数字 (见附录III)	器件功能 (见附录III)	C	0℃ ~ 70℃
CD	CMOS类型	45				E	-40℃ ~ 85℃
CD	美国无线电公司产品	145				R	-55℃ ~ 85℃
TC	日本东芝公司产品					M	-55℃ ~ 125℃
CE	中国制造ECL类型						

示例: CC 40 25 M
(1) (2) (3) (4)

温度范围: -55℃ ~ +125℃

器件品种三3输入或非门

器件系列

中国制造 CMOS 器件

(a)

CE 10 131
(1) (2) (3)

器件品种: 双主从D触发器

器件系列

中国制造 ECL 器件

(b)

通常第四部分在产品型号中不予标注，而在推荐工作条件中予以说明。我国所采用的器件系列及器件品种的代号与国外一致。

常用国外器件型号前缀列于表(三)。

表(三) 一些国外公司产品型号前缀

国别	公司名称	简称	型号前缀	国别	公司名称	简称	型号前缀
美 国	美国无线电公司	RCA	CD	日本	日本日立公司	HITACHI	TD(双极性器件)
	美国半导体公司	NSC	CD				HD
	摩托洛拉半导体公司	MOTA	MC				H H(RAM)
	仙童公司	FSC	F				HN(ROM)
	特里达因公司		MM				
	得克萨斯公司	TEXAS	SN				HFE
日 本	东芝公司	TOSI	TC(CMOS器件)	荷兰	荷兰菲力浦		MD
				加拿大	密特尔公司		

目 录

第一篇 数字集成电路

第一章 TTL 数字集成电路	1
1.0 概述	1
1.0.1 分类及典型电路	1
1.0.2 电参数及其测量方法	3
A. 直流参数	3
B. 交流参数	3
C. 推荐工作条件	4
D. 测试方法及测试图	4
1.1 集成逻辑门	8
1.1.1 集成逻辑门系列品种及主要性能	8
1.1.2 直流参数及推荐工作条件	11
1.2 缓冲器及线驱动器	14
1.2.1 缓冲器及线驱动器系列品种及主要性能	14
1.2.2 直流参数及推荐工作条件	15
1.3 单稳态触发器	17
1.3.1 单稳态触发器系列品种及主要性能	17
1.3.2 单稳态触发器的功能及引脚图	18
A. 单稳态触发器(带施密特触发输入)	
—— 54/74121	18
B. 双单稳态触发器(带施密特触发输入)	
—— 54/74221、54/74LS221	18
C. 可重触发单稳态触发器 —— 54/74123、 54/74LS123	19
D. 可重触发单稳态触发器 —— 54/74122、 54/74LS122	19
1.3.3 电参数及推荐工作条件	19
1.4 锁存器	22
1.4.1 锁存器系列品种及主要性能	22
1.4.2 锁存器的功能及引脚图	22
A. 四R-S锁存器 —— 54/74279、54/74LS279	
.....	22
B. 4位D型锁存器 —— 54/7475、54/74LS75	
.....	23
C. 4位D型锁存器 —— 54/74LS77	23
D. 4位D型锁存器 —— 54/74LS375	23
E. 双4位锁存器 —— 74110、54/74LS110	
.....	23
F. 双4位锁存器 —— 54/74116	24
G. 八D型锁存器 —— 54/74LS363、 54/74LS373、54/74S373	24
H. 8位可寻址锁存器 —— 54/74LS259	25
1.4.3 直流参数及推荐工作条件	26
1.5 D型触发器	28
1.5.1 D型触发器系列品种及主要性能	28
1.5.2 D型触发器的功能及引脚图	29
A. 双D型触发器 —— 54/7474、 54/74H74、54/74S74、54/74LS74	29
B. 四D型触发器 —— 54/74175、 54/74S175、54/74LS175	29
C. 四D型触发器 —— 54/74LS171	29
D. 六D型触发器 —— 54/74174、 54/74S174、54/74LS174	30
E. 四D型触发器(带使能端) —— 54/74LS379	30
F. 六D型触发器(带使能端) —— 54/74LS378	31
G. 八D型触发器(带使能端) —— 54/74LS377	31
H. 八D型触发器(3S) —— 54/74LS364、 54/74LS374	31
1.5.3 D型触发器的直流参数及推荐工作条件	32
1.6 J-K触发器	36
1.6.1 J-K触发器系列品种及主要性能	36
1.6.2 J-K触发器的功能及引脚图	36
A. 与门输入主-从单J-K触发器 —— 54/7472、54/74H72	36
B. 双J-K触发器(有清除端) —— 54/7473、54/74LS73	37
C. 双J-K触发器(有置位、清除端) —— 54/7476、54/74LS76、54/74LS78	37
D. 双J-K触发器 —— 54/74107、 54/74LS107	38
E. 双J-K触发器 —— 54/74111	38
F. 双J-K边沿触发器 —— 54/74109、 54/74LS109	38
G. 双J-K触发器 —— 54/74S112、 54/74LS112	39
H. 双J-K触发器 —— 54/74LS113	39
I. 双J-K触发器 —— 54/74S114、 54/74LS114	40
J. 四J-K触发器 —— 54/74276	40

1.6.3 J-K 触发器的直流参数及推荐工作条件	40
1.7 译码器和编码器	42
1.7.1 译码器系列品种及主要性能	42
1.7.2 译码器的功能及引脚图	43
A. 双2线-4线译码器——54/74139, 54/74S139、 54/74LS139	43
B. 双2线-4线译码器/分配器—— 54/74155, 54/74LS155, 54/74LS156(OC)	44
C. 3线-8线译码器——54/74138, 54/74S138、 54/74LS138	45
D. 地址锁存3线-8线译码器/分配器—— 54/74LS137	45
E. 4线-10线译码器——54/7442, 54/74LS42、 54/7445, 54/74145, 54/74LS145	46
F. 4线-16线译码器——54/74154	47
G. BCD-七段译码器(共阴字形管)—— 54/7448, 54/74LS48, 54/7449, 54/74LS49、 54/74248, 54/74LS248, 54/74249(OC), 54/74LS249 (OC)	47
H. BCD-七段译码器/驱动器(OC) (共阳字形管)——54/7446(30V), 54/7447(15V), 54/74LS47, 54/74246、 54/74247, 54/74LS247, 54/74LS347	48
1.7.3 译码器的直流参数及推荐工作条件	49
1.7.4 编码器系列品种及主要性能	51
1.7.5 编码器的功能及引脚图	51
A. 10线-4线优先编码器——54/74147、 54/74LS147	51
B. 8线-3线优先编码器——54/74148、 54/74LS148, 54/74LS348	52
1.7.6 编码器的直流参数及推荐工作条件	53
1.8 数据选择器	53
1.8.1 数据选择器系列品种及主要性能	53
1.8.2 数据选择器的功能及引脚图	54
A. 8选1数据选择器——54/74152	54
B. 8选1数据选择器——54/74151、 54/74S151, 54/74LS151, 54/74251、 54/74S251, 54/74LS251	54
C. 8选1带地址锁存器的数据选择器—— 54/74LS354(3S), 54/74LS355 (OC), 54/74LS356 (3S), 54/74LS357(OC)	55
G. 双4选1数据选择器——54/74153, 54/74S153, 54/74LS153, 54/74LS253(3S)	57
E. 双4选1数据选择器——54/74LS352、 54/74LS353(3S)	57
F. 四2选1数据选择器——54/74157,	
54/74S157, 54/74LS157, 54/74S257(3S), 54/74LS257 (3S)	58
G. 四2选1数据选择器——54/74158、 54/74S158, 54/74LS158、 54/74S258(3S), 54/74LS258(3S)	58
H. 带存储四2选1数据选择器——54/74298、 54/74LS298	58
I. 16选1数据选择器——54/74150	59
1.8.3 数据选择器的直流参数及推荐工作条件	60
1.9 计数器	61
1.9.1 计数器系列品种及主要性能	61
1.9.2 计数器的功能及引脚图	62
A. 二-五-十进制异步计数器—— 54/74196, 54/74S196, 54/74LS196	
二-八-十六进制异步计数器—— 54/74197, 54/74S197, 54/74LS197, 54/74177	62
B. 二-五-十进制异步计数器——54/74LS90、 54/74290, 54/74LS290	63
C. 双十进制异步计数器——54/74LS390	64
D. 二-八-十六进制计数器——54/74LS93、 54/74293, 54/74LS293	65
E. 双4位二进制计数器——54/74393、 54/74LS393	66
F. 十进制同步计数器——54/74160, 54/74LS160, 54/74162, 54/74S162, 54/74LS162 4位二进制同步计数器——54/74161, 54/74LS161, 54/74163, 54/74S163, 54/74LS163	66
G. 十进制同步加/减计数器——54/74190、 54/74LS190	
4位二进制同步加/减计数器——54/74191、 54/74LS191	67
H. 十进制同步加/减计数器——54/74S168、 54/74LS168	
4位二进制同步加/减计数器—— 54/74S169, 54/74LS169	68
I. 十进制同步加/减计数器(双时钟)—— 54/74192, 54/74LS192	
4位二进制同步加/减计数器(双时钟)—— 54/74193, 54/74LS193	69
1.9.3 电参数及推荐工作条件	71
A. 异步计数器的直流参数及推荐工作条件	71
B. 同步计数器的直流参数及推荐工作条件	71

1.10 移位寄存器	76	E. 双进位保留全加器—— 54/74H183、 54/74LS183	98
1.10.1 移位寄存器系列品种及主要性能	76	F. 4 位二进制全加器—— 54/74283、 54/174S283 54/74LS283, 54/74LS83	98
1.10.2 移位寄存器的功能及引脚图	77	G. 4 位算术逻辑单元 / 函数产生器—— 54/74181, 54/74S181, 54/74LS181	99
A. 4 位移位寄存器(3S)—— 54/74LS395	77	H. 超前进位产生器—— 54/74182、 54/74S182	101
B. 5 位移位寄存器—— 54/74LS96	77	I. 算术逻辑单元 / 函数产生器—— 54/74S381, 54/74LS381, 54/74LS382	102
C. 8 位移位寄存器—— 54/74LS91	78	J. 4 位并行二进制累加器—— 54/74S281	104
D. 8 位移位寄存器—— 54/74164、 54/74LS164	79	K. 4 位串行加法器 / 减法器—— 54/74LS385	105
E. 8 位移位寄存器—— 54/74165、 54/74LS165	79	L. 2 位 \times 4 位并行二进制乘法器—— 54/74LS261	106
F. 8 位移位寄存器—— 54/74166、 54/74LS166	80	M. 4 位 \times 4 位并行二进制乘法器—— 54/74284, 54/74285	107
G. 8 位移位寄存器—— 54/74199	80	N. 4 位 \times 4 位二进制乘法器(3S)—— 54/74S274	108
H. 符号扩展 8 位移位寄存器—— 54/74LS322	82	O. 8 位 \times 1 位 2 的补码乘法器—— 54/74LS384	108
I. 8 位通用移位 / 存储寄存器—— 54/74LS323	82	P. 7 位位片华莱士树(3S)—— 54/74S275, 54/74LS275	108
J. 4 位并行移位寄存器—— 54/74195、 54/74S195, 54/74LS195	83	Q. 4 位数值比较器—— 54/7485、 54/74S85, 54/74LS85	109
K. 4 位双向移位寄存器—— 54/74194、 54/74S194, 54/74LS194	83	R. 8 位奇偶产生器 / 校验器—— 54/74180	110
L. 4 位并行双向移位寄存器—— 54/7495、 54/74LS95	85	S. 9 位奇偶产生器 / 校验器—— 54/74S280、 54/74LS280	111
M. 4 位并行双向移位寄存器—— 54/74LS295	86	1.11.3 运算电路的直流参数及推荐工作条件	111
N. 8 位通用移位 / 存储寄存器—— 54/74LS 299	86	A. 运算电路的直流参数及推荐工作条件	111
O. 8 位双向移位寄存器—— 54/74198	87	B. 奇偶产生器 / 校验器直流参数及推荐工 作条件	113
1.10.3 移位寄存器的直流参数及推荐工作条件	89	1.12 半导体存储器	114
A. 单、双向移位寄存器的直流参数及 推荐工作条件	89	1.12.1 随机存取存储器RAM	114
B. 三态输出双向移位寄存器的直流参数 及推荐工作条件	89	A. 4 \times 4 寄存器阵—— 74170、 54/74LS170, 54/74LS670	114
C. 符号扩展8位移位寄存器及8位通用 移位 / 存储寄存器的直流参数及推荐工作 条件	89	B. 8 字 \times 2 位寄存器阵—— 74172	117
1.11 运算电路	94	C. 16 字 \times 4 位 RAM —— 7489	119
1.11.1 运算电路系列品种及主要性能	94	D. 16 字 \times 4 位 RAM —— 3101A	121
1.11.2 运算电路功能及引脚图	96	1.12.2 只读存储器ROM	122
A. 四2输入异或门—— 54/7486, 54/74S86 54/74LS86, 54/74136 (OC)、 54/74LS136 (OC)、54/74LS386	96	A. 1k 字 \times 8 位 PROM —— 3628A(3S)、 82S181/82HS181(3S)	122
B. 四2输入异或非门—— 54/74LS266	97		
C. 四异或门 / 异或非门—— 54/74S135	97		
D. 4 位二进制原码 / 反码、O/I 单元—— 54/74H87	97		
	97		

<i>B. 2 k 字 × 8 位 PROM</i> —— 3636B,	
82S191、82HS191	123
<i>C. 4k 字 × 8 位 PROM</i> —— 3632,	
82S321、82HS321.....	123
<i>D. 可编程逻辑门阵列FPLA</i> ——	
82S100(3S)82S101(OC)	124
<i>E. 18 × 15 × 12 可编门阵列</i> —— 82S151(3S)	
.....	125
<i>F. 16 × 45 × 12 可编程定序器</i> —— 82S159	
.....	125
<i>G. PAL</i> —— 16H8、16L8、16P8、16R4、16R8 等	
.....	128
1.12.3 顺序存储器SAM	128
<i>A. FIFO 寄存器</i> —— C5/67401、C5/67402	
.....	129
<i>B. 64 × 5 FIFO 寄存器</i> —— 57/67413A	
.....	129
第二章 ECL 数字集成电路	131
2.0 概述	131
2.0.1 分类及典型电路	131
2.0.2 电参数及其测量方法	132
<i>A. 直流参数</i>	132
<i>B. 性能退化的极限定额值</i>	133
<i>C. 交流参数</i>	134
<i>D. 测试方法及测试图</i>	134
2.1 集成逻辑门	134
2.1.1 ECL 集成逻辑门系列品种功能及主要性能	134
2.1.2 驱动器及线接收器功能及引脚图	137
<i>A. 三线接收器</i> —— CE10116、CE10516、 CE10216	137
<i>B. 四线接收器</i> —— CE10115、CE1692	137
<i>C. 双线驱动器</i> —— CE10112	137
2.1.3 逻辑门的直流参数	138
2.2 ECL 触发器、锁存器	139
2.2.1 ECL 锁存器、触发器系列品种及主要性能	139
2.2.2 锁存器及触发器的功能及引脚图	140
<i>A. 双 R-S 触发器</i> —— CE1666	140
<i>B. 双 D 型锁存器(有 R-S 端)</i> —— CE1668	141
<i>C. 双 D 型锁存器</i> —— CE10130	141
<i>D. 三 D 型锁存器</i> —— CE100130	141
<i>E. 四 D 型锁存器</i> —— CE10133	142
<i>F. 五 D 型锁存器</i> —— CE10175	142
<i>G. 六 D 型锁存器</i> —— CE100150	142
<i>H. 高速 D 型触发器</i> —— CE11C06	143
<i>I. 单 D 型触发器(有 R-S 端)</i> —— CE11C70	
.....	143
<i>J. 高速 D 型主 - 从触发器</i> —— CE1615	
.....	144
<i>K. 高速 D 型主 - 从触发器</i> —— CE1690	
.....	145
<i>L. 双 D 型主 - 从触发器</i> —— CE1618	145
<i>M. 双 J-K 主 - 从触发器</i> —— CE10135	
.....	145
<i>N. 双 D 型主 - 从触发器</i> —— CE10131、 CE10531、CE10231 CE10631	146
<i>O. 三 D 型触发器</i> —— CE100131	146
<i>P. 六 D 型主 - 从触发器</i> —— CE10176	
.....	146
<i>Q. 高速单 D 型触发器</i> —— CE7670	147
2.2.3 ECL 锁存器、触发器的电参数	147
2.3 译码器、编码器	148
2.3.1 ECL 译码器、编码器系列品种及主要性能	148
2.3.2 译码器、编码器功能及引脚图	148
<i>A. 3 线 - 8 线译码器(输出为 0)</i> —— CE10161	148
<i>B. 3 线 - 8 线译码器(输出为 1)</i> —— CE10162	149
<i>C. 双 2 线 - 4 线译码器(输出为 0)</i> —— CE10171	149
<i>D. 双 2 线 - 4 线译码器(输出为 1)</i> —— CE10172	150
<i>E. 8 线 - 3 线优先编码器</i> —— CE10165	
.....	150
2.3.3 译码器、编码器的电参数	151
2.4 数据选择器	152
2.4.1 数据选择器系列品种及主要性能	152
2.4.2 数据选择器的功能及引脚图	152
<i>A. 双 2 选 1 数据选择器</i> —— CE10132	152
<i>B. 双 2 选 1 数据选择器</i> —— CE10134	152
<i>C. 4 位 2 选 1 数据选择器</i> —— CE10173	
.....	153
<i>D. 4 位 2 选 1 数据选择器</i> —— CE10158 (原码输出)、CE10159(反码输出)	153
<i>E. 双 4 选 1 数据选择器</i> —— CE10174	153
<i>F. 8 选 1 数据选择器</i> —— CE10164、 CE10564	154
2.4.3 数据选择器的电参数	155
2.5 计数器	156
2.5.1 ECL 计数器系列品种及主要性能	156
2.5.2 计数器的功能及引脚图	156

A . 4 位二进制加 / 减计数器——CE10136	156	第三章 CMOS 数字集成电路	176
B . 十进制计数器——CE10137	157	3.0 概述	176
C . 4 位二进制加法计数器——CE1654	157	3.0.1 分类及典型电路	176
D . 二—五—十进制加法计数器——CE1678	158	3.0.2 电参数及其测试方法	177
E . 4 位计数 / 移位寄存器——CE100136	158	A . 推荐工作条件	177
2.5.3 计数器的电参数	159	B . 直流(静态)参数	177
2.6 移位寄存器	160	C . 交流(动态)参数	179
2.6.1 移位寄存器的功能及引脚图	160	D . 测试方法及测试图	179
A . 4 位双向移位寄存器——CE10141	160	3.1 集成逻辑门	180
B . 4 位单向移位寄存器——CE1694	161	3.1.1 集成逻辑门系列品种的功能及主要性能	180
2.6.2 移位寄存器的电参数	162	3.1.2 直流参数及推荐工作条件	183
2.7 运算电路	162	3.2 电平转换电路	184
2.7.1 运算电路系列品种及主要性能	162	3.2.1 TTL、ECL、CMOS 集成电路的电平转换电路系列	184
2.7.2 运算电路的功能及引脚图	163	A . TTL/ECL 转换电路	184
A . 双 2 输入异或门——CE1616		B . ECL/TTL 转换电路	184
双 2 输入异或非门——CE1617	163	C . CMOS/TTL 转换电路	185
B . 三 2 输入异或门——CE1672		D . TTL/CMOS/CMOS 转换电路	185
三 2 输入异或非门——CE1674	163	3.2.2 电平转换电路的静态参数	186
C . 三 2 输入异或 / 异或非门——CE10107、		3.3 单稳态触发器	188
CE10507	163	3.3.1 单稳态触发器系列品种及主要性能	188
D . 五 2 输入异或 / 异或非门——CE100107		3.3.2 单稳态触发器的功能及引脚图	189
	164	A . 非可重触发双单稳态触发器——CC4098、	
E . 12 位奇偶校验 / 产生器——CE10160	164	CC14528、CC14538、CC74HC4538	189
F . 双 9 位奇偶校验 / 产生器——CE100160		B . 可重触发双单稳态触发器——	
	164	CC74HC123	189
G . 9 位奇偶校验 / 产生器——CE10170	165	3.3.3 单稳态触发器的电参数	190
H . 5 位数值比较器——CE10166	166	3.4 CMOS 锁存器	191
I . 9 位数值比较器——CE100166	166	3.4.1 CMOS 锁存器系列品种及主要性能	191
J . 超前进位产生器——CE10179	167	3.4.2 锁存器的功能及引脚图	191
K . 超前进位产生器——CE100179	168	A . 四 R-S 锁存器(或非 R-S 触发器)——	
L . 2 位加法 / 减法器——CE10180	169	CC4043	191
M . 快速 6 位加法器——CE100180	170	B . 四 R-S 锁存器(3S 与非 R-S 触发器)——	
N . 4 位算术逻辑单元 / 函数发生器——		CC4044	191
CE10181	170	C . 4 位锁定触发器——CC74HC75	192
O . 4 位二进制 / 二—十进制算术逻辑单元——CE100181	171	D . 四 D 型锁存器——CC4042	192
2.7.3 运算电路的电参数	171	E . 八 D 透明锁存器(3S)——CC74HC373	
2.8 随机存取存储器 RAM	172		192
2.8.1 位结构型 RAM	172	F . 八 D 透明锁存器(三态反相)——	
A . 1 k 字 ×1 位 RAM —— CE10415、		CC74HC563	193
CE100415	172	G . 八 D 型锁存器(三态反相)——	
B . 全译码 RAM —— CE863、CE859、		CC74HC533	193
CE855	173	H . 八 D 型锁存器(三态同相)——CC74HC573	
2.8.2 字结构型 RAM	175		193
1 k 字 ×4 位 RAM —— CE10474、CE100474	175	I . 8 位可寻址锁存器——CC74HC259	194
		J . 8 位可寻址锁存器——CC4724	

CC14099	194	C . CMOS 编码器的电参数及推荐工作条件	211
<i>K</i> . 8 位双向可寻址锁存器—— CC14599	195	3 . 7 数据选择器	214
3 . 4 . 3 锁存器的电参数及推荐工作条件	195	3 . 7 . 1 数据选择器系列品种及主要性能	214
3 . 5 CMOS 触发器	197	3 . 7 . 2 数据选择器的功能及引脚图	215
3 . 5 . 1 触发器系列品种及主要性能	197	<i>A</i> . 四 2 选 1 数据选择器—— CC4019	215
3 . 5 . 2 触发器的功能及引脚图	198	<i>B</i> . 双 4 选 1 数据选择器—— CC14529	215
<i>A</i> . 双 <i>D</i> 型触发器—— CC4013	198	<i>C</i> . 8 选 1 数据选择器—— CC4512	216
<i>B</i> . 高速双 <i>D</i> 型触发器—— CC74HC74	198	<i>D</i> . 高速CMOS 数据选择器系列	216
<i>C</i> . 高速四 <i>D</i> 型触发器—— CC74HC175	198	3 . 7 . 3 数据选择器的电参数及推荐工作条件	217
<i>D</i> . 六 <i>D</i> 型触发器—— CC14174、CC40174、 CC74HC174	198	3 . 8 计数器	218
<i>E</i> . 单 <i>J-K</i> 触发器—— CC4095、CC4096	198	3 . 8 . 1 CMOS 计数器系列品种及主要性能	219
<i>F</i> . 双 <i>J-K</i> 触发器—— CC4027	198	3 . 8 . 2 计数器的功能及引脚图	220
<i>G</i> . 高速CMOS 双 <i>J-K</i> 触发器—— CC74 HC107、CC74HC109、CC74HC112、CC74 HC113	198	<i>A</i> . 14 位二进制计数器—— CC4020、 CC74HC4020	220
3 . 5 . 3 触发器的电参数及推荐工作条件	199	<i>B</i> . 7 位二进制串行计数器—— CC4024	220
<i>A</i> . CMOS 触发器的电参数及推荐工作条件	199	<i>C</i> . 12 位二进制计数器—— CC4040、 CC74HC4040	221
<i>B</i> . HCMOS 触发器的电参数及推荐工作条件	199	<i>D</i> . 14 位二进制串行计数器—— CC4060、 CC74HC4060	221
3 . 6 译码器、编码器	203	<i>E</i> . 双十进制同步计数器—— CC4518 双 4 位二进制同步计数器—— CC4520	223
3 . 6 . 1 译码器、编码器系列品种及主要性能	203	<i>F</i> . 十进制同步计数器—— CC40160 4 位二进制同步计数器—— CC40161	223
3 . 6 . 2 译码器、编码器的功能及引脚图	204	<i>G</i> . 4 位二进制同步计数器—— CC40163 十进制同步计数器—— CC40162	224
<i>A</i> . 双 2 线—— 4 线译码器(0)—— CC4556、 CC74HC139	204	<i>H</i> . 2-N-40 进制减法计数器—— CC4522 二进制减法计数器—— CC4526	224
<i>B</i> . 双 2 线—— 4 线译码器(1)—— CC4555	204	<i>I</i> . 可预置 <i>N</i> 分频计数器—— CC4018	224
<i>C</i> . 高速 3 线—8 线译码器—— CC74HC138	204	<i>J</i> . 双 4 位BCD/二进制减法计数器—— CC14569	224
<i>D</i> . 4 线—10 线译码器—— CC4028、 CC14028	204	<i>K</i> . 可预置二—十进制(1/N)计数器—— CC14522 可预置数 4 位二进制(1/N)计数器 —— CC14526	225
<i>E</i> . 高速 4 线—10 线译码器—— CC74HC42	205	<i>L</i> . 十进制同步加/减计数器—— CC4510 4 位二进制同步加/减计数器—— CC4516	226
<i>F</i> . 高速 4 线—16 线译码器—— CC74HC154	205	<i>M</i> . 4 位二进制 / 十进制加 / 减计数器—— CC4029	227
<i>G</i> . 4 位锁存 /4 线—16 线译码器—— CC4514(1)、CC4515(0)	205	<i>N</i> . 十进制同步加 / 减计数器—— CC40192 4 位二进制同步加 / 减计数器—— CC40193	228
<i>H</i> . BCD—七段译码器(共阴字形管)—— CC14547	205	<i>O</i> . 十进制计数器 / 脉冲分配器—— CC4017	228
<i>I</i> . BCD—七段锁存译码器 / 驱动器—— CC4511、CC4513	205	<i>P</i> . 八进制计数器 / 脉冲分配器—— CC4022	228
<i>J</i> . BCD—七段锁存译码器 / 驱动器—— CC14544、CC14543	208	<i>Q</i> . HCMOS 计数器系列品种的功能及引脚图	228
<i>K</i> . BCD—七段液晶显示驱动器—— CC4055、CC4056	209	<i>R</i> . 二—六—十二进制计数器—— CC74 HC92	229
<i>L</i> . 10 线—4 线优先编码器—— CC40147	210	3 . 8 . 3 CMOS 计数器的电参数	230
<i>M</i> . 8 线—3 线优先编码器—— CC4532	211	<i>A</i> . CMOS 计数器的静态参数	230
3 . 6 . 3 译码器、编码器的电参数及推荐工作条件	211	<i>B</i> . CMOS 计数器的动态参数	230
<i>A</i> . 通用译码器的电参数	211		
<i>B</i> . CMOS 显示译码器的电参数及推荐工作 条件	211		

3.8.4 HCMOS 计数器的电参数	233	3.11.1 静态随机存取存储器	251
3.9 移位寄存器	234	A. 256 字 × 1 位静态随机存取存储器	
3.9.1 CMOS 移位寄存器系列品种及主要性能	235	CM14537	251
3.9.2 移位寄存器的功能及引脚图	235	B. 1024 字 × 1 位静态随机存取存储器	
A.18 位静态移位寄存器—— CC4006、 CC14006	235	2102	251
B. 双4 位静态移位寄存器—— CC4015	236	C. 256 字 × 4 位静态随机存取存储器	
C. 8 位静态移位寄存器—— CC4014、CC4021	236	CM5101	254
D. 4 位双向移位寄存器—— CC40194	237	D. 1024 字 × 4 位静态随机存取存储器	
E. 4 位并行移位寄存器—— CC40195	237	2114	255
F. 4 位移位寄存器—— CC4035	237	E. 2048 字 × 8 位随机存取存储器	
G. 8 位总线寄存器—— CC4034	238	2128	255
3.9.3 移位寄存器的电参数	239	3.11.2 动态随机存取存储器DRAM	258
3.10 运算电路	241	A. 16 k 字 × 1 位动态随机存取存储器	
3.10.1 运算电路系列品种及主要性能	241	2118	258
3.10.2 运算电路的功能及引脚图	242	B. 16k 字 × 1 位动态随机存取存储器	
A. 4 位数值比较器—— CC14585	242	2116, 4116	261
B. 4 位数值比较器—— CC74HC85	243	C. 64k 字 × 1 位动态随机存取存储器	
C. 4 位超前进位二进制全加器—— CC4008	243	2164	262
D. NBCD 全加器—— CC14560	243	3.11.3 随机存取存储器的扩展	263
E. 三串行加法器—— CC4032(正逻辑)、 CC4038(负逻辑)	244	A. 位扩展法	263
F. BCD 码求反器(9 的补码器)—— CC14561	244	B. 字扩展法	263
G. 超前进位发生器—— CC40182	245	C. 字位扩展法	265
H. 4 位算术逻辑单元 / 函数发生器—— CC40181	246	3.12 只读存储器ROM	266
I. BCD 比例乘法器—— CC4527	247	3.12.1 可编可擦只读存储器EPROM	266
J. 4 位二进制比例乘法器—— CC4089	249	A. 2k 字 × 8 位 EPROM —— Intell2716	266
K. 四2 输入异或门—— CC4070, CC74HC86	250	B. 4k 字 × 8 位 EPROM —— 2732	268
L. 四2 输入异或非门—— CC4077, CC74 HC266	250	C. 8k 字 × 8 位 EPROM —— 2764	268
M. 9 位奇偶产生器 / 校验器—— CC74 HC280	251	3.12.2 电可擦可编只读存储器E ² PROM	271
3.10.3 运算电路的电参数	251	A. 2k 字 × 8 位 E ² PROM —— 2815	271
3.11 随机存取存储器RAM	251	B. 2k 字 × 8 位 E ² PROM —— 2816	273

第二篇 应用电路

第四章 脉冲源	279
4.1 适用于不同频段的脉冲源	279
4.1.1 低频段脉冲源	279
A. 基本型CMOS 多谐振荡器	279
B. 改进型CMOS 多谐振荡器	280
C. 施密特触发器构成的振荡器	280

D. 环形振荡器	281
E. 单稳态触发器构成的振荡器	281
F. 定时器 555 构成的振荡器	282
4.1.2 中频段脉冲源	283
A. TTL 对称多谐振荡器	283
B. TTL 环形振荡器	283

C . TTL 单稳态触发器构成的方波发生器	284	A . D 触发器构成的键控脉冲源	301
D . LC 多谐振荡器	285	B . 用PLL 集成电路构成的键控脉冲源	301
4.1.3 高频段脉冲源	286	4.5 单脉冲源	302
A . 高频环形振荡器	286	4.5.1 异步单脉冲发生器	302
B . ECL RC 振荡器	286	A . 简单单脉冲发生器	302
4.2 晶振脉冲源	287	B . R-S 触发器型单脉冲发生器	303
4.2.1 CMOS 晶振脉冲源	287	C . 单稳态型单脉冲发生器(一)	303
A . 典型石英晶体振荡器	287	D . 单稳态(微分)型单脉冲发生器(二)	304
B . 改进型石英晶体振荡器	288	4.5.2 同步单脉冲发生器	304
C . 石英秒脉冲源	288	A . D 触发器型单脉冲发生器(一)	304
4.2.2 TTL 晶体振荡器	288	B . D 触发器型单脉冲发生器(二)	305
A . 最简石英晶体振荡器	289	C . D 触发器型单脉冲发生器(三)	305
B . 对称型石英晶体振荡器	289	D . D 触发器型单脉冲发生器(四)	306
C . 环形石英晶体振荡器	290	E . J-K 触发器型单脉冲发生器(一)	306
4.2.3 ECL 晶振脉冲源	290	F . J-K 触发器型单脉冲发生器(二)	307
A . ECL 石英晶体振荡器	290	G . J-K 触发器型单脉冲发生器(三)	307
B . 泛音晶体振荡器	290	4.6 多相脉冲源	308
4.2.4 集成晶体振荡器	291	4.6.1 多相时钟源	308
A . 74320 集成晶体振荡器	291	A . 两相时钟源	308
B . 74321 集成晶体振荡器	292	B . 四相时钟源	308
4.3 压控振荡器(VCO)	292	C . N 相时钟源	309
4.3.1 CMOS 压控振荡器	292	4.6.2 节拍脉冲源	309
A . 最简型压控多谐振荡器	292	A . 四相节拍脉冲源	309
B . 压控对称型多谐振荡器	292	B . 八相节拍脉冲源	310
C . 压控环形振荡器	293	C . N 相节拍脉冲源	310
D . 施密特触发器构成的压控振荡器	293	4.6.3 其它多相脉冲源	311
4.3.2 TTL 压控振荡器	294	A . 三相脉冲源(一)	311
A . 压控TTL 环形振荡器	294	B . 三相脉冲源(二)	312
B . 压控TTL 对称型多谐振荡器	294	C . 三相脉冲源(三)	312
4.3.3 ECL 压控振荡器	294	4.7 其它脉冲源	313
A . RC 压控振荡器	294	4.7.1 脉冲数可预置的脉冲源	313
B . 压控泛音振荡器	294	A . 脉冲数可预置的脉冲源(一)	313
4.3.4 集成压控振荡器	296	B . 脉冲数可预置的脉冲源(二)	313
A . 74124 双电压控制振荡器	296	C . 脉冲数及脉冲频率可预置的脉冲源	314
B . 74324 电压可控振荡器	297	4.7.2 脉冲宽度可预置的脉冲源	314
C . 74325、74326、74327 双电压可控振荡器	297	A . 脉冲宽度可预置的单脉冲源(一)	314
D . CE1648ECL 压控振荡器	297	B . 脉冲宽度可预置的单脉冲源(二)	315
4.4 起/止可控脉冲源	298	4.7.3 光电耦合器构成的脉冲源	316
4.4.1 门控起/止脉冲源	298	第五章 脉冲延迟	317
A . 门控起/止对称多谐振荡器	298	5.1 脉冲边沿延迟电路	317
B . 门控起/止晶体振荡器	298	5.1.1 脉冲前沿或后沿延迟电路	317
4.4.2 脉冲键控多谐振荡器	299	A . 脉冲前沿延迟电路(一)	317
A . 脉冲键控基本型多谐振荡器	299	B . 脉冲前沿延迟电路(二)	317
B . 脉冲键控环形振荡器	299	C . 脉冲前沿延迟电路(三)	318
C . 单稳态触发器型键控脉冲源(一)	300	D . 脉冲后沿延迟电路	318
D . 单稳态触发器型键控脉冲源(二)	300	E . 单稳态触发器型边沿延迟电路(一)	318
4.4.3 其它可控脉冲源	301	F . 单稳态触发器型边沿延迟电路(二)	319
		5.1.2 脉冲前、后沿延迟电路	320

A . CMOS TTL 延迟线	320	A . 积分型脉冲展宽电路	340
B . ECL 延迟线	320	B . 施密特触发型脉冲展宽电路	340
C . 施密特触发器延迟电路	321	C . 微分型脉冲展宽电路	341
D . 微、积分边沿延迟电路	322	D . 双RC网络型脉冲展宽电路	342
5.2 脉冲延迟电路	322	E . 微积分型脉冲展宽电路(一)	343
5.2.1 非可重触发脉冲延迟电路	322	F . 微积分型脉冲展宽电路(二)	343
A . TTL(CMOS)逻辑门构成的脉冲延迟 电路	322	G . ECL 微分型脉冲展宽电路	344
B . ECL 逻辑门构成的脉冲延迟电路	323	H . R-S 触发器脉冲展宽电路	344
C . 单稳态触发器构成的脉冲延迟电路	323	I . 集成单稳态触发器脉冲展宽电路	345
5.2.2 可重触发延迟电路	324	6.1.2 数控脉冲展宽电路	345
A . 上升前沿触发延迟电路	324	A . 数控RC 脉冲展宽电路	345
B . 下降前沿触发延迟电路	324	B . 计数器/分配器脉冲展宽电路	345
5.3 数字延迟电路	325	C . 数控脉冲展宽电路	346
5.3.1 节拍延迟电路	325	D . 可编程脉冲展宽电路	347
A . 串入/串出移位寄存型延迟电路	325	6.1.3 窄脉冲形成电路	347
B . 一字节延迟电路	325	A . 积分型窄脉冲形成电路	347
C . 一字节并入/并出延迟电路	327	B . ECL 积分型窄脉冲形成电路	348
D . 计数器/分配器型节拍延迟电路	327	C . 微分型窄脉冲形成电路	348
5.3.2 计数、译码型延迟电路	328	D . 施密特触发器窄脉冲形成电路	349
A . 计数、译码型延迟电路(一)	328	E . R-S 触发器窄脉冲形成电路	349
B . 计数、译码型延迟电路(二)	328	F . J-K 触发器窄脉冲形成电路	350
C . 计数、译码型延迟电路(三)	329	6.2 矩形波—锯齿波变换	350
5.3.3 分频延迟电路	330	6.2.1 积分变换电路	350
A . 固定分频系数延迟电路	330	A . 积分变换电路(一)	350
B . 可选分频系数的延迟电路	330	B . 积分变换电路(二)	350
C . 可编程序分频器延迟电路74LS 292	331	6.2.2 数/模变换法	351
5.3.4 比较器定时的延迟电路	332	A . 权电阻变换电路(一)	351
A . 比较器定时的延迟电路(一)	332	B . 权电阻变换电路(二)	352
B . 比较器定时的延迟电路(二)	333	C . 计数、译码型变换电路	352
5.4 长时间延迟	334	D . 计数器/分配器波形变换电路	353
5.4.1 长时间常数的延迟电路	334	E . 两路具有固定相位的锯齿波变换电路	354
A . 微分型延迟电路	334	6.3 方波—三角波变换电路	355
B . 积分型延迟电路	334	6.3.1 积分变换电路	355
5.4.2 多级级联的延迟电路	335	A . 积分变换电路(一)	355
A . 双单稳态触发器级联的延迟电路	335	B . 积分变换电路(二)	356
B . 定时器级联的延迟电路	335	6.3.2 数/模变换法	356
5.4.3 读/写存储延迟电路	336	A . 权电阻变换电路(一)	356
5.5 时钟选通延迟	336	B . 权电阻变换电路(二)	356
5.5.1 时钟电平选通延迟电路	336	C . 乘法型DAC 三角波产生电路	357
A . 组合电路的电平选通延迟电路	336	6.4 方波—其它波形变换	358
B . 锁存器延迟电路	337	6.4.1 方波—正弦波变换	358
5.5.2 时钟脉冲选通延迟电路	338	A . 移位寄存器型方波—正弦波变换电路	358
A . 带存储的数据选择器/多路开关	338	B . 计数器型方波—正弦波变换电路	358
B . 带使能端的D 触发器延迟电路	338	6.4.2 矩形波—抛物波变换	359
第六章 脉冲波形变换	340	第七章 计数与分频	361
6.1 矩形脉冲变换电路	340	7.1 异步n位二进制计数器	361
6.1.1 RC 脉冲展宽电路	340	7.1.1 n≤4 的异步2^n 进制计数器	361

<i>A</i> .1 位二进制计数器	361	<i>F</i> .进位输出置最小数的 N 进制计数器	
<i>B</i> .2 位二进制(模 4)计数器(一)	362	(控制直接 \overline{LD})	381
<i>C</i> .2 位二进制(模 4)计数器(二)	362	<i>G</i> .行波(动态)输出 Q_{CR} 置数的 N 进制	
<i>D</i> .3 位二进制(模 8)计数器	363	计数器	382
<i>E</i> .4 位二进制(模 16)计数器	364	<i>H</i> .置最大数的 N 进制计数器	382
7.1.2 $n > 4$ 的异步 2^n 进制计数器	364	7.4.2 $N \geq 17$ 的 N 进制计数器	383
<i>A</i> . $n \leq 6$ 的 2^n 进制计数器	365	<i>A</i> .二进制计数器与触发器级联的 N 进制	
<i>B</i> . $n > 6$ 的 2^n 进制计数器	365	计数器	383
7.2 异步 N 进制计数器	366	<i>B</i> .4 位二进制计数器串行级联的 N 进制	
7.2.1 触发器构成的异步 N 进制计数器	366	计数器	383
<i>A</i> . D 触发器构成的模 3、模 5 计数器	366	<i>C</i> .“借位输出”控制“使能”级联的 N 进制计数器	384
<i>B</i> . $J-K$ 触发器构成的模 3、模 5、模 6 计数器	367	7.5 分频器	384
7.2.2 十进制计数器构成的 N 进制计数器	367	7.5.1 移位寄存器型分频器	384
<i>A</i> .模 6 异步计数器	368	<i>A</i> .环形计数分频器	384
<i>B</i> .模 7 异步计数器	369	<i>B</i> .分频系数 $N \leq 8$ 的偶数分频器	385
<i>C</i> .模 9 异步计数器	369	<i>C</i> .分频系数 $N > 8$ 的偶数分频器	385
7.2.3 4 位二进制异步计数器构成的 N 进制计数器	370	<i>D</i> .分频系数 $N \leq 7$ 的奇数分频器	386
<i>A</i> .复位法的 N 进制计数器	370	<i>E</i> .分频系数 $N > 7$ 的奇数分频器	386
<i>B</i> .置 15 法的 N 进制计数器	371	7.5.2 计数器型分频器	387
7.2.4 $N \geq 17$ 的任意进制计数器	371	<i>A</i> .计数器与组合电路构成的分频器	387
<i>A</i> .任意进制计数器的级联	371	<i>B</i> .计数器与 $R-S$ 触发器构成的分频器	388
<i>B</i> .十进制计数器级联复位构成的 N 进制计数器	372	7.5.3 可编程分频器	388
<i>C</i> .4 位二进制计数器级联复位构成的 N 进制计数器	373	<i>A</i> .控制预置数的可编程分频器	388
7.3 n 位二进制同步计数器	374	<i>B</i> .控制计数器复位的可编程分频器(一)	389
7.3.1 $n \leq 4$ 的 2^n 进制计数器	374	<i>C</i> .控制计数器复位的可编程分频器(二)	389
<i>A</i> .触发器构成的 $n \leq 4$ 的 2^n 进制计数器	374	<i>D</i> .移位寄存器型可编程分频器	390
<i>B</i> .4 位二进制计数器	375	<i>E</i> .计数器、数据选择器构成的可编程分频器	391
7.3.2 $n > 4$ 的 2^n 进制计数器	375	<i>F</i> .EPROM 构成的可编程分频器	391
<i>A</i> .串行级联	375	7.5.4 分数分频器	392
<i>B</i> .行波级联	375	<i>A</i> .从某些计数器中取出非整数分频器	392
<i>C</i> .双时钟行波级联	376	<i>B</i> .触发器构成的 $1\frac{1}{2}$ 分频器	394
<i>D</i> .门控多级同步级联	376	<i>C</i> .计数分频器构成的 $N\frac{1}{2}$ 分频器	394
<i>E</i> .“行波进位”控制“使能”的同步级联	376	<i>D</i> .高精度分数分频	395
<i>F</i> .片间快速计数的同步级联	377	第八章 码变换	396
<i>G</i> .并行进位同步级联	377	8.1 二进制码与格雷码互换	396
<i>H</i> .双时钟并行级联	378	8.1.1 二进制码 - 格雷码变换	396
7.4 N 进制同步计数器($N \neq 2^n$)	378	<i>A</i> .4 位二进制码 - 格雷码变换电路	396
7.4.1 $N < 15$ 的同步计数器	378	<i>B</i> . $n+1$ 位二进制码 - 格雷码变换电路	396
<i>A</i> .异步复位 N 进制计数器	378	8.1.2 格雷码 - 二进制码变换	397
<i>B</i> .同步复位 N 进制计数器	379	<i>A</i> .4 位格雷码 - 二进制码变换电路	397
<i>C</i> .异步 \overline{LD} 置 0 法的 N 进制计数器	379		
<i>D</i> .同步 \overline{LD} 置 0 的 N 进制计数器	380		
<i>E</i> .进位输出置最小数的 N 进制计数器(控制同步 \overline{LD})	381		