

高等学校试用教材

# 电 工 学

中 册  
(电子技术)

大连工学院电工学教研室编

人民教育出版社

本书系根据一九七七年十二月高等学校工科基础课电工、无线电教材编写会议所通过的编写大纲编写的,经电工学教材审稿会议审查通过,可作为高等工科院校机械、动力类专业电工学课程的试用教材。

全书分上、中、下三册出版。中册为电子技术,包括电子器件、放大电路、正弦波振荡电路、脉冲数字电路和整流电路等内容。

本书也可供有关技术人员参考。

本书责任编辑是刘秉仁。

高等学校试用教材

**电 工 学**

中 册

(电子技术)

大连工学院电工学教研室编

\*

人民教育出版社出版

新华书店北京发行所发行

沈阳新华印刷厂印装

\*

开本 850×1168 1/32 印张 10.75 字数 257,000

1979年12月第1版 1980年6月第1次印刷

印数 00,001—14,500

书号 15012·0231 定价 1.05 元

# 目 录

## 第 二 篇

### 电 子 技 术

|                    |    |
|--------------------|----|
| 引言                 | 1  |
| 第六章 半导体器件          | 3  |
| 6-1 本征半导体和杂质半导体    | 3  |
| 6-2 PN 结           | 6  |
| 6-3 半导体二极管         | 10 |
| (一) 构造             | 10 |
| (二) 伏安特性           | 11 |
| (三) 主要参数           | 13 |
| 6-4 稳压管            | 14 |
| 6-5 晶体管            | 16 |
| (一) 基本结构           | 16 |
| (二) 放大作用           | 17 |
| (三) 特性曲线           | 19 |
| (四) 主要参数           | 23 |
| 6-6 场效应管           | 26 |
| (一) 结型场效应管         | 26 |
| (二) 金属-氧化物-半导体场效应管 | 31 |
| (三) 场效应管的主要参数      | 35 |
| 6-7 晶体闸流管          | 37 |
| (一) 基本结构           | 37 |
| (二) 工作原理           | 38 |
| (三) 阳极伏安特性         | 39 |

|                      |           |
|----------------------|-----------|
| (四) 主要参数             | 41        |
| 练习题                  | 41        |
| <b>第七章 放大电路</b>      | <b>45</b> |
| 7-1 晶体管单管低频电压放大器     | 45        |
| (一) 电路的组成            | 45        |
| (二) 工作情况的分析          | 48        |
| 7-2 共发射极放大器的小信号模型    | 58        |
| 7-3 放大器静态工作点的稳定      | 67        |
| 7-4 场效应管低频电压放大器      | 74        |
| (一) 电路的组成            | 75        |
| (二) 工作情况的分析          | 75        |
| (三) 小信号模型            | 78        |
| 7-5 阻容耦合放大器          | 81        |
| (一) 工作原理             | 83        |
| (二) 频率响应             | 85        |
| 7-6 功率放大器            | 88        |
| (一) 单管功率放大器          | 89        |
| (二) 推挽功率放大器          | 92        |
| (三) 无变压器推挽功率放大器      | 95        |
| 7-7 负反馈放大器           | 100       |
| (一) 反馈的基本概念          | 100       |
| (二) 负反馈对放大器性能的影响     | 102       |
| (三) 反馈的判别            | 106       |
| (四) 负反馈放大器的特例——射极输出器 | 108       |
| 7-8 直流放大器            | 112       |
| (一) 直接耦合直流放大器        | 113       |
| (二) 差动放大器            | 117       |
| 7-9 运算放大器            | 125       |
| (一) 运算放大器的组成         | 126       |
| (二) 基本数学运算的实现        | 127       |
| (三) 集成运算放大器          | 134       |
| (四) 集成运算放大器应用举例      | 141       |

|                     |     |
|---------------------|-----|
| 练习题                 | 147 |
| <b>第八章 正弦波振荡电路</b>  | 158 |
| 8-1 LC 振荡器          | 159 |
| (一) 工作原理            | 159 |
| (二) 基本电路            | 165 |
| (三) 应用举例——接近开关      | 168 |
| 8-2 RC 振荡器          | 170 |
| (一) RC 网络的频率特性      | 170 |
| (二) 典型电路            | 171 |
| 练习题                 | 173 |
| <b>第九章 脉冲数字电路</b>   | 175 |
| 9-1 脉冲的波形及其参数       | 175 |
| 9-2 基本的半导体开关电路      | 177 |
| (一) 二极管开关电路         | 177 |
| (二) 晶体管开关电路         | 178 |
| (三) 场效应管开关电路        | 182 |
| 9-3 门电路             | 182 |
| (一) 基本概念            | 182 |
| (二) 与门电路            | 184 |
| (三) 或门电路            | 185 |
| (四) 非门电路            | 187 |
| (五) 复合门电路           | 187 |
| 9-4 与非门集成电路         | 189 |
| (一) 高阈值与非门集成电路      | 189 |
| (二) 晶体管-晶体管与非门集成电路  | 193 |
| (三) MOS 场效应管与非门集成电路 | 196 |
| (四) 与非门集成电路的主要参数    | 197 |
| 9-5 环形多谐振荡器         | 199 |
| 9-6 单稳态触发器          | 203 |
| 9-7 双稳态触发器          | 206 |
| (一) R-S 触发器         | 206 |
| (二) 主-从触发器          | 210 |

|                      |            |
|----------------------|------------|
| (三) $J-K$ 触发器        | 211        |
| (四) $D$ 触发器和 $T$ 触发器 | 213        |
| 9-8 逻辑部件             | 215        |
| (一) 寄存器              | 215        |
| (二) 计数器              | 217        |
| (三) 译码器              | 225        |
| (四) 数码显示             | 227        |
| *9-9 数-模转换           | 231        |
| (一) 数/模转换器           | 231        |
| (二) 模/数转换器           | 234        |
| 9-10 应用举例——转速量测系统    | 238        |
| 练习题                  | 239        |
| <b>第十章 整流电路</b>      | <b>243</b> |
| 10-1 单相不控整流电路        | 243        |
| (一) 单相半波不控整流电路       | 243        |
| (二) 单相全波不控整流电路       | 247        |
| (三) 单相桥式不控整流电路       | 250        |
| 10-2 滤波器             | 252        |
| (一) 电容滤波器            | 253        |
| (二) 电感滤波器            | 258        |
| (三) 复式滤波器            | 260        |
| *(四) 晶体管滤波器          | 261        |
| 10-3 稳压电路            | 262        |
| (一) 硅稳压管稳压电路         | 262        |
| (二) 串联型晶体管稳压电路       | 266        |
| *(三) 开关型晶体管稳压电路      | 269        |
| 10-4 单相可控整流电路        | 270        |
| (一) 单相半波可控整流电路       | 271        |
| (二) 单相桥式可控整流电路       | 277        |
| 10-5 晶体闸流管的触发电路      | 283        |
| (一) 单结晶体管触发电路        | 283        |
| *(二) 晶体管触发电路         | 289        |

|                          |            |
|--------------------------|------------|
| *10-6 三相不控整流电路           | 291        |
| (一) 三相半波不控整流电路           | 292        |
| (二) 三相桥式不控整流电路           | 294        |
| *10-7 三相可控整流电路           | 296        |
| (一) 三相半波可控整流电路           | 296        |
| (二) 三相桥式半控整流电路           | 300        |
| 10-8 晶闸流管的选择与保护          | 305        |
| (一) 晶闸流管的选择              | 305        |
| (二) 晶闸流管的保护              | 308        |
| 练习题                      | 310        |
| <b>附录</b>                | <b>313</b> |
| <i>F-1</i> 数字电路中数的表示法    | 313        |
| <i>F-2</i> 逻辑代数          | 316        |
| <i>F-3</i> 国产半导体器件型号命名法  | 321        |
| <i>F-4</i> 几种常用半导体器件的参数表 | 322        |
| <i>F-5</i> 电阻器、电容器的标称系列值 | 326        |
| <b>练习题选答</b>             | <b>328</b> |
| <b>索引(中英名词对照)</b>        | <b>331</b> |

## 第二篇 电子技术

### 引 言

利用和控制电子在真空、稀薄气体或固体中的运动或能量状态的改变所引起的各种作用而制成的器件统称为电子器件。电子技术是研究电子器件的应用的科学。它是电工学中一个非常重要的组成部分,是在十九世纪末叶无线电发明之后才发展起来的。进入二十世纪,由于各种真空管的陆续研制成功,电子技术不仅引起了通讯技术的根本变革,而且逐步推广到国民经济的各个部门,进行物理量的量测,数据的运算与处理,能量的转换和控制,从而推动了测量技术、计算技术以及自动控制技术的迅速发展。

电子技术之所以能够在各个科学领域中占有十分重要的地位,是由于电子器件具有反应迅速、灵敏度高以及使用轻便等等优点的缘故。例如高速的电子计算机,每秒能进行上亿次的运算;精确的电子温度调节器,可以将温度的变化维持在千分之一度的范围以内。

到了二十世纪五十年代,人们又研制出了一种新型的电子器件——晶体管,它比真空管的体积更小,重量更轻,功耗更微,寿命更长,因而在许多领域内已经取代了各种真空管。晶体的出现,是电子技术发展的一个重要的里程碑。人们往往把真空管称为第一代电子器件,而把晶体管称为第二代电子器件。

随着电子计算机的广泛应用,宇宙航行的迅速发展,对电子线路的微型化和可靠性提出了越来越高的要求,于是进一步又研制



成了将各种半导体元件所组成的电路集合在一小块晶片上的集成电路,它被称为第三代电子器件。

科学总是不断地发展的,永远不会停止在一个水平上。今天,电子技术又从电路的集成朝着系统的集成迈进,这就是称为第四代电子器件的大规模集成电路。

作为电工学课程的一个部分,我们将要讨论的是各种半导体电路的基本原理及其在工业上的应用。全部内容都将涉及“管”和“路”两个方面:“管”就是半导体二极管、稳压管、晶体管、场效应管和晶体闸流管等;“路”就是由半导体管和电阻、电容、电感等元件所组成的放大、振荡、脉冲数字以及整流、滤波、稳压电路等。在学习时,对于“管”的问题,可着重研究它们的特性和使用;对于“路”的问题,必须从物理概念出发来了解一些典型电路的功能和各个元件所起的作用,要掌握看懂电路图的门径。

## 第六章 半导体器件

在引言里曾经提到,晶体管由于它所具有的优点,在电子技术中已逐渐取代了真空管。本章即将讨论包括晶体管在内的几种常用的半导体器件的基本结构、作用原理、运行特性和主要参数,作为今后学习各种半导体电路的基础。

在讨论具体的各种半导体器件之前,还将扼要说明一下半导体的导电机理。

### 6-1 本征半导体和杂质半导体

半导体的导电性能介于导体与绝缘体之间。目前,应用最广的半导体是硅和锗。在这里,我们以硅为例来说明半导体的导电机理。

物质的导电性能,取决于物质内部原子本身的结构以及原子与原子的结合方式。硅是四价元素,它的原子在最外层有四个价电子。将硅提炼成单晶体时,原子排列得非常整齐,彼此之间的距离都是相等的。每个原子最外层的四个价电子,既受自身原子核的约束,又跟周围的四个原子发生联系,每两个相邻的原子之间都共有一对价电子。这样的原子结合方式叫做共价键结构。纯净的半导体称为本征半导体。

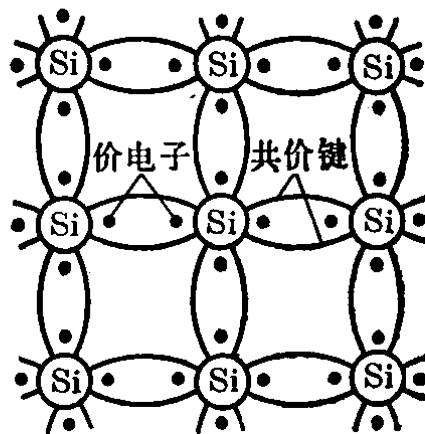


图 6-1 为单晶硅原子结构的示意图。图 6-1 单晶硅的原子结构示意图

温度接近绝对零度时,共价键中的价电子被束缚得很紧,半导体也就和绝缘体一样,不能导电。在室温( $300^{\circ}\text{K}$ )的情况下,共价

键中的价电子受到热的激励 (图 6-2), 有少量价电子能够挣脱共



图 6-2 热激励产生的电子空穴对

价键的束缚而成为自由电子, 同时在原来的位置上留下一个空位, 我们把它叫做空穴。空穴所在的地区呈现正电性, 自由电子存在的地区呈现负电性。在本征半导体中, 有了一个自由电子, 就必然有一个空穴, 两者的数量是相等的。自由电子和空穴不断地产生, 也不断地复合。

当有外电场的作用时, 本征半导体中的自由电子将沿着和外电场相反的方向运动, 同时在空穴邻近的另一个共价键中的价电子由于热运动(还未具有足以成为自由电子的能量)也受外电场的影响而来填充了这个空穴, 于是在另一共价键中留下一个新的空穴。这种情况犹如空穴移动到一个新位置上。由此可见, 本征半导体中的空穴, 在外电场的作用下也在依次运动, 它的方向则和自由电子的运动方向相反。因此, 我们可以把空穴看作是和一个带有正电荷的粒子一样。半导体之所以能够导电, 就是因为内部具有这两种载流子——自由电子和空穴的缘故。在本征半导体中, 自由电子和空穴的数量很少, 因而它的导电能力远远不如导体。就本征硅来说, 它在室温下的电导率为  $4.4 \times 10^{-4}$  西门子/米, 比铜的电导率  $5.8 \times 10^7$  西门子/米小得很多很多。

但是, 半导体的使用价值不因它的电导率低而受影响, 它的可贵之处在于具备这样两个性质: 第一, 半导体的载流子浓度, 也就是电导率, 随着温度的升高而按指数规律增长(常温下每增加  $1^{\circ}\text{C}$  约增加 5%)。热敏电阻就是利用这一性质制成的, 它在仪器制造

和控制方面应用很广，当电路的金属部分由于温度升高而电导率下降时，可用热敏电阻来补偿。第二，在本征半导体中掺入少量有用的杂质，就可以使电导率显著增大。这种掺有杂质的半导体就叫杂质半导体。由于所掺的杂质不同，杂质半导体分为以下两大类。现在还是以硅作为例子来加以说明。

如果我们在纯硅中加入少量的五价元素磷（也可以是砷或锑），当一个五价的磷原子取代一个四价的硅原子时（图 6-3），它的五个价电子中只有四个用来构成共价键，剩下的这个电子，只要给以少量的热能，就成了对导电极其有用的自由电子。由此可见，掺入一个五价元素的原子，就能提供一个自由电子，因而在单晶硅中掺入杂质之后，自由电子的数目比没有掺杂的要大得多。这些新出现的自由电子，数量远远超过原来未掺入杂质时自由电子与空穴的总和。因此，在全部载流子中，占压倒多数的是自由电子，而空穴的数量则很少，导电作用主要由自由电子决定，所以称自由电子为多数载流子，而空穴则是少数载流子。这种类型的杂质半导体叫做电子型半导体，简称N型半导体。在N型半导体中，由于五价元素磷提供了自由电子，因而把磷原子叫作施主原子。这时施主原子是不可动的正电荷（施主离子）与可动的负电荷（自由电子）的结合体（图 6-4）。

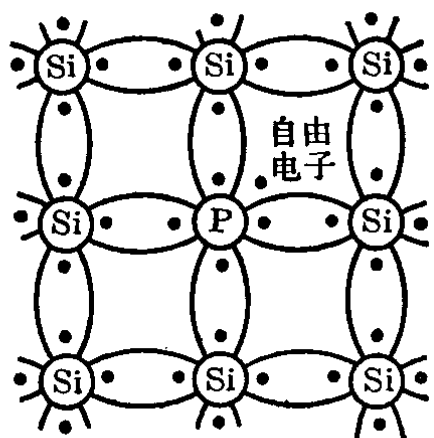


图 6-3 N 型半导体的晶体结构

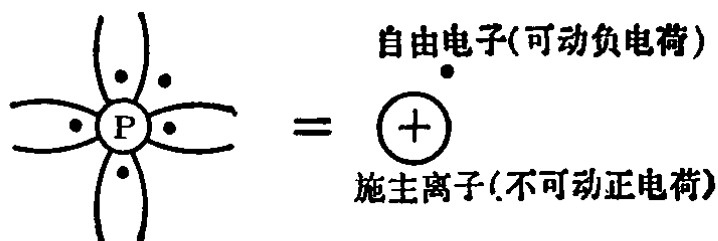


图 6-4 杂质半导体中的施主原子

另外，如果在纯硅中掺入少量的三价元素硼(也可以是铝、镓或铟)，当晶体中由一个三价的硼原子取代一个四价的硅原子时(图 6-5)，它只有三个价电子可以用来构成共价键，而在剩下的一个未填满的共价键中出现一个空穴。掺一个三价原子，就会出现一个空穴。这些新出现的空穴，数量远远超过未掺杂时原有的自由电子与空穴的总和。因此，全部载流子中占压倒多数的是空穴，而自由电子的数量则很少。所以这种掺杂半导体对导电起主要作用的是空穴。空穴是多数载流子，自由电子是少数载流子。这种类型的掺杂半导体叫做空穴型半导体，简称 P 型半导体。在 P 型半导体中，由于三价元素硼提供易于接受电子的空穴，因而把硼原子称为受主原子。受主原子的性质可以看作是不可动的负离子与可动的正电荷(空穴)的结合体(图 6-6)。

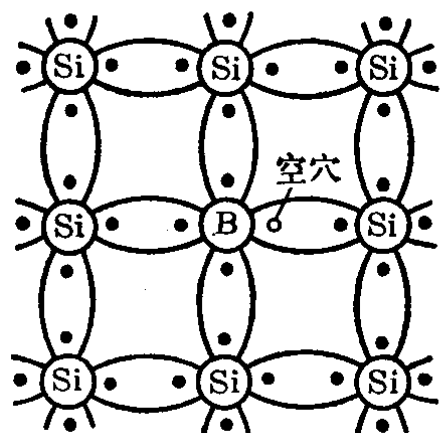


图 6-5 P 型半导体的晶体结构

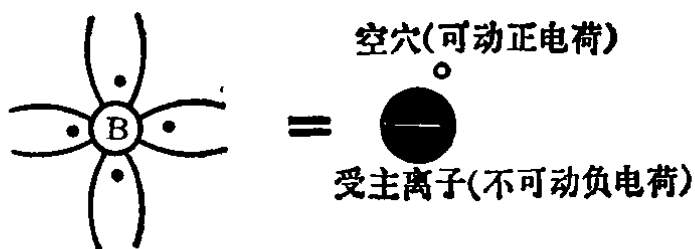


图 6-6 杂质半导体中的受主原子

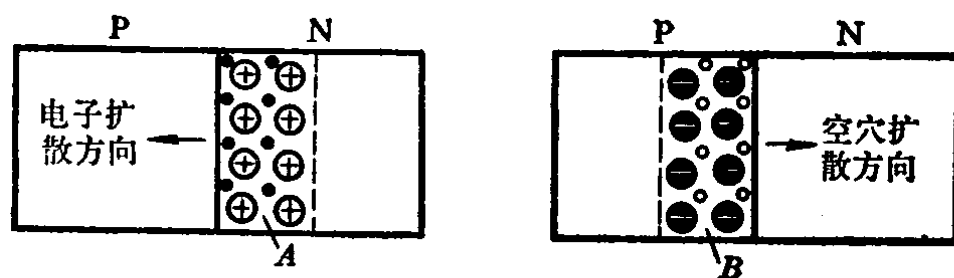
显然，改变杂质半导体中施主原子或受主原子的浓度，就能改变杂质半导体的电导率。理论计算的结果告诉我们，每一千万个硅原子中替换进一个受主原子，在室温下的电导率为 38.4 西门子/米，比未掺杂时的  $4.4 \times 10^{-4}$  西门子/米增大很多。

## 6-2 PN 结

单一的杂质半导体，通常只能制成电阻元件来使用。如果经

过特殊的工艺加工，将P型半导体和N型半导体紧密地结合在一起，则在两种半导体的交界处就会形成一个PN结。PN结是构成半导体二极管、三极管以及晶体闸流管等半导体器件的基础，因此讨论它是怎样形成和具有什么特性就显得十分必要了。

我们已经知道，N型半导体中有较多的自由电子，P型半导体中有较多的空穴。当两者结合在一起时，由于它们的载流子在浓度上的差异，N型半导体中的一部分电子将扩散到P型半导体中去，P型半导体中的一部分空穴也会扩散到N型半导体中来，结果将如图6-7所示，在N型半导体中因失去电子而形成一个带正电的离子层A，而在P型半导体中因失去空穴而形成带负电的离子层B。



(a) 电子由N区向P区扩散

(b) 空穴由P区向N区扩散

图6-7 载流子在半导体中的扩散

由于电子和空穴的扩散是同时进行的，所以正离子层A与负离子层B同时产生于N型和P型半导体交界面的两侧，因而在A、B两层之间产生了一个电场。这个电场的方向由N型半导体指向P型半导体[图6-8(a)]。很明显，由这个电场所产生的电场力将阻止P区的多数载流子(空穴)继续向N区扩散，同样也阻止N区的多数载流子(电子)继续向P区扩散。因此我们把离子层A、B叫做阻挡层，也就是PN结。值得注意的是PN结的电场力同时会使P区的少数载流子(电子)向N区移动，也使N区的少数载流子(空穴)向P区移动。为了使这种在电场力作用下产生的载流子运动区别于因浓度差而形成的扩散运动，我们把载流子在电场力作

用下的运动叫做漂移运动。由此可见，载流子在PN结的扩散运动与漂移运动是同时发生的。在PN结形成的过程中，刚开始时，扩散运动处于优势，阻挡层随着扩散运动的进行而加厚，电场力也就越来越大，于是扩散运动逐渐减弱而漂移运动逐渐增强，直到扩散运动与漂移运动的两种作用相等时，阻挡层的厚度不再增加，达到了动态平衡。这时离子层A、B上的正、负电荷量是相等的，有时把这个区间叫做空间电荷区，其中的电荷密度如图6-8(b)所示。由于离子层中可以自由移动的载流子都已经扩散完毕，因此这个区间又叫做耗尽区。如果N型半导体和P型半导体的掺杂浓度相等，离子层A和B的厚度也是相等的；如果两者的浓度不等，为了保持离子层A、B上的正负电荷量相等，掺杂浓度低的半导体一侧的离子层就要厚一些。换句话说，耗尽区向掺杂较少的半导体中延伸得多一些。

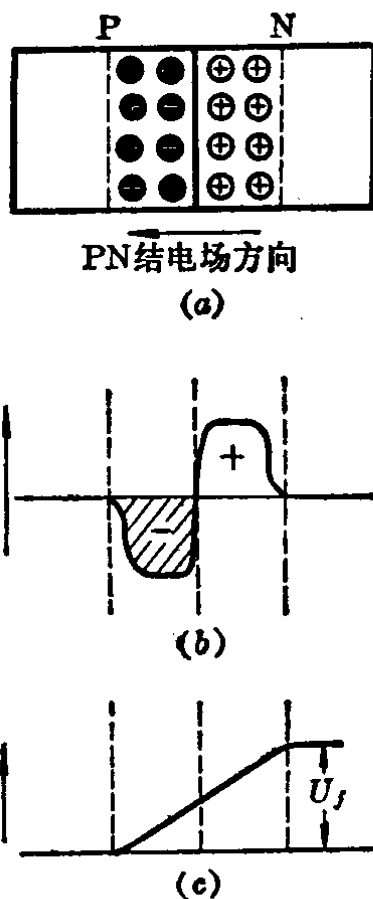


图 6-8 PN 结和它的电场

PN 结形成时，由于离子层 A、B 分别带有正电荷和负电荷，因而两者之间存在着电位差  $U_j$ 。电位的分布情况如图 6-8(c) 所示。PN 结两边的电位差  $U_j$  叫作内建电位差，它的大小与掺杂浓度有关。就单晶硅制成的 PN 结来说，一般  $U_j$  的数值为 0.5~0.8 伏。这个内建电位差不能用来产生外电流，但是它却阻碍 P 区和 N 区中多数载流子继续扩散，因此又把它叫做位垒。

PN 结的两个离子层带有正、负电荷，与极板带电时的电容器的作用相类似。PN 结的这种电容叫作结电容。结电容的数值不

大, 只有几个皮法。

如图 6-9(a) 所示, 若将 PN 结与一个电动势为  $E$  的理想电压源联接起来①, P 型半导体接到电源的正极上, N 型半导体接到电源的负极上, 这种联接法叫做 PN 结的正向联接, 又叫正向偏置, 加在 PN 结两端的电压为正向电压。这时电源  $E$  作用于 PN 结上的外电场与 PN 结本身的内电场方向相反, 使阻挡层的厚度由原来的  $\delta$  减小为  $\delta'$ , 位垒由  $U_j$  降低为  $U_j - E$ , PN 结两侧的多数载流子就能持续不断地越过 PN 结而在回路中形成较大的正向电流。此时 PN 结在电路中呈现的电阻称为正向电阻, 阻值较小。

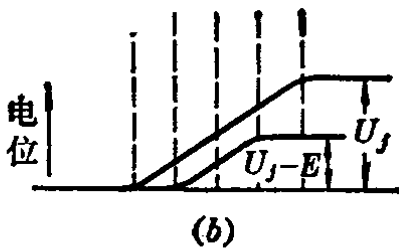
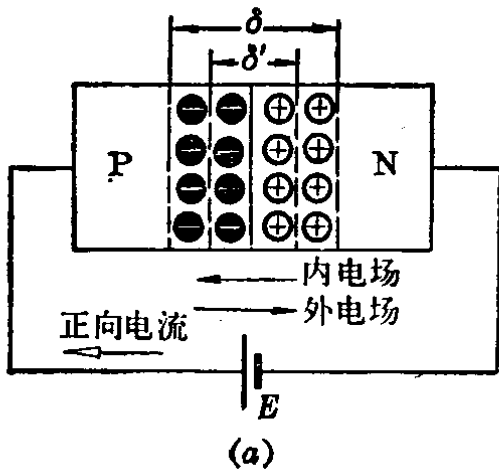


图 6-9 正向偏置的 PN 结

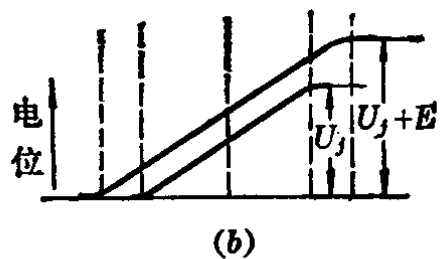
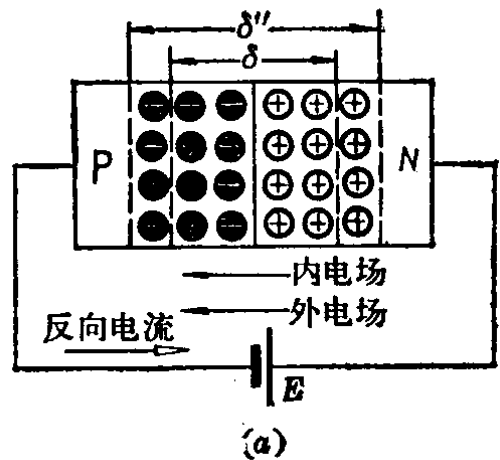


图 6-10 反向偏置的 PN 结

相反地, 如图 6-10(a) 所示, 若将 P 型半导体接到电源  $E$  的负极, 而将 N 型半导体接到正极, 这种接法叫做 PN 结的反向联接, 也叫反向偏置, 加在 PN 结两端的电压为反向电压。这时外电场的方向与内电场的方向相同, 使阻挡层的厚度由原来的  $\delta$  增大为

① 在这里, 假定电压源的电动势很低, 当它加在 PN 结两端时, 不足以引起过大的正向电流而使 PN 结损坏。



$\delta''$ , 位垒由  $U_j$  升高为  $U_j + E$ , PN 结两侧的多数载流子不能越过 PN 结, 少数载流子则能通过 PN 结在回路中形成非常微小的反向电流, PN 结在电路中呈现极大的反向电阻。

由此可见, PN 结在正向偏置时, 有较大的正向电流流动, 这种情况叫做导通; 反向偏置时, 只有极小的反向电流流动(通常可以略去不计), 这种情况叫做截止。PN 结所具有的这种特性叫做单向导电性。

### 6-3 半导体二极管

#### (一) 构造

半导体二极管实际上就是在 PN 结的两端接上电极引线作为管心, 再加管壳封装而成, 常见的几种半导体二极管的外形如图 6-11。

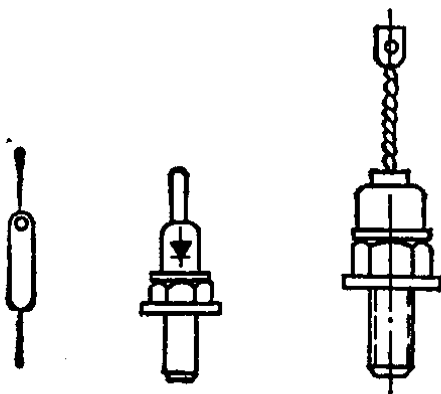


图 6-11 半导体二极管的外形

管心, 再加管壳封装而成, 常见的几种半导体二极管的外形如图 6-11。



图 6-12 半导体二极管的符号

半导体二极管的两个电极分别称为阳极(又称正极, 即 P 型半导体的引出线)和阴极(又称负极, 即 N 型半导体的引出线)。由于它具有单向导电性, 通常用如图 6-12 所示的符号表示, 箭头指的是正向电流的方向。

按照内部结构的不同, 半导体二极管分为点接触式和面接触式两种(图 6-13)。点接触式的二极管, P 型和 N 型半导体的接触面很小, 只能通过较小的电流(几十毫安以下), 但是由于它的结电容小, 因而可以作为高频检波和小电流的整流用。面接触式的接