

1973·4·20

長沙工学院研究所

441B-Ⅲ型便用手册

441B—III型

使用手册

长沙工学院研究所

一九七三年十月

说明

本手册是根据原 441B 一型使用手册（初稿）改编而成，以帮助在Ⅲ型机上称职的同志，较快地掌握Ⅲ型的使用方法。所以在改编时，关于机器的情况和管理程序的说明都写得比较简单，也没有涉及初学计算机所需要的一些基本知识。

由于我们使用Ⅲ型机时间短，缺乏经验，所以本手册一定有许多缺点错误，请读者在使用过程中多提批评意见。

目 录

§1. 441B-Ⅲ型计算机一般介绍	1
§2. Ⅲ型指令系统	6.
§3. 宏指令与控制字的使用	37
§4. 常理程序使用说明	49
§5. 标准子程序使用说明	53
§6. 怎样编写程序序	57
§7. 电传打字机的使用说明	63
附表 1：电传打字机输出信息明细表	71
附表 2：光电输入机与电传打字机编码表	96
附表 3：一些常数的Ⅲ型指令形式编码	101

§1. 441B—Ⅲ型计算机一般介绍

441B—Ⅲ型（以下简称Ⅲ型）是一台中型通用晶体管数字计算机。浮点 运算 每秒千—5万次；定点 运算 每秒5万次以上。它的主要特点：单地址，定、浮点，二进制，字长48位，阶码是补码存贮、补码运算，尾数是原码存贮，原码 运算。本机配有管理程序，能同时容纳四种程序，主机和外部设备能并行工作。地址系统除了 一般的利用变址加存储器地址外，还有间接型，先进后出型和单地址系统中的双地址运标。

本机不 大要 装配 特殊语言，标准语言和相承的管理程序。

一、主机部分

1. 运算器：由累加器L，乘商寄存器LS等八个部分组成。
2. 控制器：由中央寄存器J52，上界寄存器J5，下界寄存器J5X，状态寄存器，道号寄存器，追踪寄存器，第一中断寄存器

(40位)，第二中断寄存器(30位)，电传工作状态寄存器(共2位，第一位故障位，第二位忙闲位，忙时置1)，调试维护控制台等二十个部分组成。

3、存储器

(1) 磁心存储器：容量为32768单元，每个单元24位，存取周期6μs。每个单元编一个号，次序为0000—7FFF。每一个单元可放一条指令或一个定点数。每相邻两个单元(必须是先偶后奇)可存放一个浮点数。

(2) 地址存储器(又称为O¹存储器)：容量为64个单元，每个单元为24位。主要用来变址，在24位字长运算时又可用作工作单元。存取周期2.5μs。绝对号从00—3F。管理程序占用16个，编号0—F。四道目的程序各占12个单元，编号都是0—B。根据道号寄存器控制访问地址存储器的绝对地址。

二、外部设备

1、磁带存储器：是外存储器。共有四台。现用磁带每盒1024个小小区(管理程序规定可用1000个小区，每50小区称为一大区)，每个小区占1024个单元，用户可用一、二、三台，而第四台专用

存放管理程序、标准子程序、编辑程序库、编译程序库等。管理程序对一般用户，分配一大区磁带。使用时按小区读写。当目的程序要用磁带时，必须在初始输入的磁带上填上相应的信息（详见磁带头的说明）。

注：关于磁带读写错误的约定，对每控制字而言，只要磁带不是连续多次（读五次，写三次）错误，就认为正确。若连续读五次（或写三次）都错，才有信息从电传输出。

2、五一八单元光电输入机，共二台。用来输入穿孔纸带。输入方法有直接输入，纸带头输入，中间输入三种。每种都可同时采用指令、浮点、定点、符号四种形式穿孔。

3、串行打印机四台。用来打印内存内容。
4、笔绘仪一台。
5、宽行打印机一台。

6、穿孔输出机一台。
7、电传打字机一台。它是Ⅲ型主要的人——机通讯工具。作用是：(1)程序送标时，操作员拍入命令，通知管理程序执行相应

操作：(2) 主机启动以后由于种种需要（如主机、外设或程序，输入命令的检查及处理等）由管理程序将有关信息组合分析处理后从电传输出，通知外界。

- 8、时钟：用米计时。
- 9、辅助设备，如电源，空调等。

各种外设的使用指标列表如下：

指 标 项		名 称	磁 带 机	窄 带 机	打 字 机	行 机	光 电 机	输 入 机	笔 绘 仪	电 传 机	打 字 机	记 时 器
台 数		4	4	4	4	4	2	2	1	1	1	1
通 道		2	2	4	4	4	2	2	1	2	1	1
型 号		0(第4台为3)	4	4	4	4	8	8	A	E	F	F
编 对 号		0—3	0—3	4—7	4—7	4—7	8—9	8—9	A	E	E	F
与主机交接 信息的方式		四种：读带、写带、 引带、假读。	三种：指令， 命令，定集	三种：指令， 命令，定集	四种：指令，浮集， 定集，符号	四种：指令，浮集， 定集，符号	描绘	描绘	输出	输入	计时，停钟	二种：开始
控制字阶占 内存单元号		一通道20—21 二通道24—25	28—29, 2A— 2B, 2C—2D, 2E—2F.	30—31 32—33	30—31 32—33	34—35	出3C—3D 入3A—3B	3E—3F	3E—3F	3E—3F	3E—3F	3E—3F
非自动中断数		12	8	8	8	16	16	3	3	3	3	3

说 明：

- 所有外设上都有脱机按钮，如果某外设不能用，可手置该按钮。磁带
在某些情况下还能自动脱机。
- 类型号也称相对号，由计标人员使用，绝对号由管理程序使用。

§2. III型指令系统

一、简单介绍
III型指令系统规定了 55 种操作。若包括小操作码，则定义了 70 种操作，其中有：

- 1、算术运算指令 18 种。如各种加、减、乘、除指令。
- 2、存取指令。把信息存入 L、S、H 中，或从中取出信息。
- 3、逻辑运算指令。L 的内容与内存某单元内容作逻辑运算。
如逻辑加、逻辑乘等。
- 4、转移指令。使程序跳跃执行的指令，如直接、间接、无条件转移等。
- 5、变形指令。L 的内容按操作码要求变形。如移位、变符号等。
- 6、管理程序专用指令。计算机序不能使用。
- 7、宏指令。共分三类，简称宏一、宏二、宏三。它的作用相当于一个要求管理程序进行某种处理的申请单，宏指令发出后，管理程序就按本指令的申请作出相应的处理。宏指令本身的操作是很简单的。

举的。例如宏二是请求使用外读指令，它一出现，立即产生向磁中
断，机器自动进入自锁中断入口并将机器状态改为管理程序状态。
到此宏二的操作就完成了。以下的事情是由管理程序来完成的。

8、追踪指令。它的设置是为了在调整程序时，能随时打印出
程序中某些指令执行后的现场，以便对程序进行检查分析。

追踪指令可预先安排在程序中，或者临时由电传打入追踪命令。
空操作：它不做任何操作，只使中断计数器加1。它所在
单元地址码部分可用来存放必要的信息。

关于相对地址和绝对地址的说明：我们在编制目的程序时，用
的都是从0000号开始的相对地址，输入以后，管理程序将同的程
序分配到以JS(上界)为起始地址的一系列内存单元中。则同的程
序的第D号地址实际上是在内存的第JS+D号地址。称JS为相对地址；
称JS+D为绝对地址。

二、符号说明

L：累加器。共48位

C：累加器的阶码。共7位

Σ：累加器阶码符号位

- L_f：累加器符号位。第八位。
- L_w：累加器尾数部分。共40位。
- L_{w2-m}：累加器尾数部分的第L至第m位。
- S：移位寄存器或微商寄存器。
- S_f、S_{if}、S_f、S_w与L各相应下标符号含义相似。
- JSE：中央计数器。
- S₅：变址存贮器单元。
- S₃：变址存贮器的第3个单元。
- S₁：指令的操作地址，是经过变址后的相对地址。它还不是内存单元的绝对地址。
- C：指令的操作码。
- T：指令的变址特征位。
- D_o：指令的间接访问特征位。
- D_d：指令的地址码部分。
- 上述这些符号加上圆括弧“()”，则表示该部分所存在的内容。
- 二)：传送。

①：机器零或称约定零。阶码为 100000，尾数全为 0。

“0”：全零。即各位代码全是零。

三数的表示方法

游点数在乙中的表示如下图：

1	2	4	1	4	4	4	4	4	4	4	数
阶	符	阶	码	数	符	尾					

将点数放在以偶数处开始的相邻两单元中的表示与此相同。

十进制数 1000 的二进浮点形式是

0, 001010, 0, 1111, 1010 + 0000, 0000, 0000, ..., >

0000。编码为0,0A,0,0,FA000000。

1000 的二十一进制编码为 0, 04, 0, 10000000。

圖示如表之二

定点数在内存单元中表示是：第一位是数符，后面 23 位为尾数。

编码举例：十进制数 -0.8125 的二进制定点表示是：

1.1101, 0000, 0000, 0000, 0000。

编码形式是 1D000000。

四、字符

用连续六位二进制代码组成一个符号来代表一个字母（如 A、B、C 等）或数码（0, 1, 2, ..., 9）或其他任何符号（如 =、<、>、+ 等），不管它代表什么，称这六位代码表示一个字符。六位二进制代码共有 $2^6 = 64$ 种不同组合，可代表 64 个字符。微型机每个内存单元可以放四个字符，连命名如下图所示。

6	6	6	6
0 字符	1 字符	2 字符	3 字符
C	T	D	

五、指令的表示法

1. 一般型，特征位 T \equiv 0 (代码 00)

6 2 1 15

其中 D_0 称为间接访问特征位。

若 $D_0 = 0$, 则 $\bar{D} = D$, 表示直接型。

若 $D_0 = 1$, 则 $\bar{D} = (D)_D$ 表示间接型。如 $(\bar{D})_D$ 的 D_0 还是 1, 则继续间接访问, 直到 D_0 位等于 0 为止, 此时分还要取决于 $D_0 = 0$ 这条指令中 T 的值。

2、先进后出型, $T = 1$ (代码 01):

6	2	4	12
C	T	σ^-	d

(1) 对于双字写入指令 (L^\uparrow , σ^\uparrow , S^\uparrow):

$$\bar{D} = (\bar{D})_D + d + 2, \text{ 且 } (\bar{D})_D + 2 \Rightarrow \sigma$$

(2) 对于双字读出指令 ($+$, $-$, \times , \div , $+$, $-$, \times , \div , $1+1$, $1-1$, \neg , $\neg\neg$, V , \wedge , \vee , \neg , $\neg\neg$, $\neg\neg\neg$, L^\downarrow , $L_{\neg\neg}^\downarrow$)

$$\bar{D} = (\bar{D})_D + d, \quad \text{且 } (\bar{D})_D - 2 \Rightarrow \sigma.$$

- (3) 对于单字写入指令 (L^{\downarrow} , D^{\uparrow}) :
- $$\hat{D} = (D^{\downarrow})_D + d + 1, \text{ 且 } (D^{\downarrow})_D + 1 \Rightarrow D^{\downarrow}_o$$
- (4) 对于单字读出指令 ($\cdot+$, $\cdot-$, $\cdot \times$, $\cdot \div$, L^{\downarrow} , $C\odot$) :

$$\hat{D} = (D^{\downarrow})_D + d, \quad \text{且 } (D^{\downarrow})_D - 1 \Rightarrow D^{\downarrow}_o$$

3. 变址型, $T = 2$ (代码 10);

$$\hat{D} = (D^{\downarrow})_D + d_o$$

4. 地址型, $T = 3$ (代码 11) :

仅适用于单字长运算及逻辑, 逻辑, 全逻辑指令。其操作为:

$$(D^{\downarrow}) C(d) \Rightarrow L_f, \omega 18 \sim 40 \Rightarrow D^{\downarrow}_o$$

L 其余各位充“0”。当 $d \leq 3$ 时, d 就是 D^{\downarrow} 存贮器号码。
根据上述各类指令结构及其含义列表如下:

	C	T	$D_s(d)$	\tilde{D}	备注
第一类	C	0	0	D	
	C	0	1	D	$(D)_D$
	C 双写		*	$(D)_D + d + 2$	可多重向接访问
第二类	C 双读	1	C	$(D)_D + d$	$(D)_D + 2 \Rightarrow \tilde{D}$
	C 单写		d	$(D)_D + d + 1$	$(D)_D - 2 \Rightarrow \tilde{D}$
	C 单读			$(D)_D + d$	$(D)_D + 1 \Rightarrow \tilde{D}$
	C	2	C	$(D)_D + d$	$(D)_D - 1 \Rightarrow \tilde{D}$
	C	3	C	d	D, d
					$(D)_{C(D)} \Rightarrow L_{w(18-48)}$