

数字技术入门讲座

(日)桥本顺次著

蔡志明译

彭兴文校

上海无线电十九厂情报资料室

目 录

第 1 讲

- §1—1 二进制操作的基本概念..... 1
- §1—2 二进数..... 7

第 2 讲

- §2—1 布尔代数.....14
- §2—2 放宽要求的逻辑和.....14
- §2—3 数字集成电路中的或门.....16
- §2—4 用继电器组成的或电路.....22
- §2—5 3 输入及 4 输入或门.....23

第 3 讲

- §3—1 追究责任、严格管理的逻辑乘.....26
- §3—2 正逻辑、负逻辑和与门、或门.....33
- §3—3 用维恩(Venn)图表示的与、或.....36

第 4 讲

- §4—1 为了反对而反对的非门.....39
- §4—2 继电器触点的逻辑非概念和德·摩尔根定理...44
- §4—3 用维恩图表示非、与非、或非.....48

第 5 讲

- §5—1 布尔代数.....51
- §5—2 布尔代数定理及其在逻辑电路中的意义.....53

第 6 讲

- §6—1 布尔代数定理的对偶性……………65
- §6—2 从维恩图到维奇图和卡诺图……………68
- §6—3 画法最简单的桥本图……………75

第 7 讲

- §7—1 用卡诺图证明布尔代数定理……………79
- §7—2 布尔代数习题……………83

第 8 讲

- §8—1 采用 0 和 1 组成的编码……………94
- §8—2 使用最广的 8 4 2 1 码……………96
- §8—3 能查出错误的五中取二码……………96
- §8—4 邻近数码只有一位起变化的单位行程码……………101
- §8—5 供计算机使用的 ASCII 码和 ISO 码……………106

第 9 讲

- §9—1 奇偶校验位的逻辑式……………108
- §9—2 采用与非门的奇偶校验电路……………111
- §9—3 和之积的求法……………117
- §9—4 用卡诺图表示 P_o 、 P_e ……………119

第 10 讲

- §10—1 三位编码的奇偶校验位逻辑电路……………123
- §10—2 ASCII 码、ISO 码的奇偶校验位电路……………125
- §10—3 用继电器构成的奇偶校验位逻辑电路……………132

第 11 讲

- §11—1 以有效的线或连接化简电路……………136
- §11—2 不能线或的 DTL 与非门……………143

第 12 讲

- §12—1 采用线或化简逻辑电路……………149

§12—2	十进数~8421码编码器的逻辑设计	151
§12—3	8421~十进译码器的逻辑设计	157
§12—4	利用禁止组合化简	159
第 13 讲		
§13—1	8421码~五中取二码变换器的逻辑设计	164
§13—2	用卡诺图化简布尔函数	168
第 14 讲		
§14—1	五中取二码~8421码变换器的逻辑设计	177
§14—2	8421码~七段译码器的设计	184
第 15 讲		
§15—1	各种门	193
§15—2	用与非门表示各种门	196
§15—3	门逻辑的习题	199
§15—4	用圆圈符号移动法变换电路	201
§15—5	采用圆圈符号移动法及与 $\rightarrow$ 或变换法的 与非化技术	203
§15—6	采用卡诺图进行因子分解的与非化技术	204
第 16 讲		
§16—1	半加器的逻辑设计	208
§16—2	串行加和并行加	211
§16—3	并行全加器的设计	213
§16—4	用卡诺图进行因子分解设计并行全加器	219
第 17 讲		
§17—1	触发器	223
§17—2	T、D、R—S、J—K 和 RST 等各种 触发器	224
§17—3	数字集成电路触发器	229

§17—4	主—从触发器·····	234
第 18 讲		
§18—1	非同步与同步计数电路·····	238
§18—2	用 T 触发器组成的非同步式二进 n 位 计数器·····	241
§18—3	J—K——T、及 D—D 触发器的变换·····	247
§18—4	用 T 触发器组成的非同步式三进计数器·····	249
§18—5	用 T 触发器组成的非同步式五进计数器·····	253
§18—6	用 T 触发器组成的非同步式七进计数器·····	255
第 19 讲		
§19—1	用 D 触发器组成的非同步式计数电路·····	258
§19—2	将 JK 触发器变换成 D 触发器·····	259
§19—3	将 T 触发器变换成 D 触发器·····	262
§19—4	将 RS 触发器变换成 D 触发器·····	263
§19—5	将 RS 触发器(JK 触发器)变换成 T 触 发器·····	264
§19—6	将 T 触发器变换成 JK 触发器·····	265
§19—7	将 D 触发器变换成 JK 触发器·····	268
§19—8	将 RS 触发器变换成 JK 触发器·····	269
第 20 讲		
§20—1	将 T 触发器变换成 RS 触发器·····	273
§20—2	将 D 触发器变换成 RS 触发器·····	275
§20—3	将 JK 触发器变换成 RS 触发器·····	276
§20—4	用 D 触发器组成同步式三进计数器·····	277
§20—5	用 D 触发器组成同步式四进计数器·····	280
§20—6	由 JK 触发器变成 D 触发器和 $\bar{D}$ 触发器·····	281
§20—7	用 D 触发器组成同步式五进计数器·····	283

§20—8	用 D 触发器组成同步式七进计数器·····	285
第 21 讲		
§21—1	用 D 触发器和 JK 触发器组成移位寄存器···	287
§21—2	用移位寄存器和半加器组成串行全加器·····	291
§21—3	将数值寄存在寄存器内的逻辑电路·····	295
§21—4	二进二位串行加法器的设计·····	298
第 22 讲		
§22—1	有二个特点的 JK 触发器·····	302
§22—2	用 JK 触发器组成的同步式三进计数器的 设计·····	307
§22—3	同步式四进计数器的设计·····	309
§22—4	菲斯特-布兰肯贝克法与桥本法·····	310
§22—5	用 JK 触发器组成同步式五进计数器的 设计·····	313
第 23 讲		
§23—1	用 JK 触发器组成的同步式六进计数器的 逻辑设计·····	316
§23—2	用 JK 触发器组成的同步式七进计数器·····	319
§23—3	同步式十进计数器的逻辑设计·····	320
§23—4	十进加减法计数器·····	324
§23—5	解决触发器噪声的办法·····	327
第 24 讲		
§24—1	半减器的逻辑设计·····	329
§24—2	全减器的逻辑设计·····	332
§24—3	串行减法电路的设计·····	339
§24—4	使用 1 的补码的减法·····	340
第 25 讲		

§25—1	采用 2 的补码的减法·····	347
§25—2	计算机中的数字与加减法·····	350
§25—3	串行型 2 的补码器的设计·····	352
§25—4	并行型 2 的补码器的设计·····	357
第 26 讲		
§26—1	除法的运算方法·····	364
§26—2	除法逻辑线路的设计·····	369
§26—3	逐步比较式除法的运算方法·····	377
§26—4	应用二进位除法进行二进数~BCD 变换·····	380
§26—5	二进制乘法的运算方法·····	381
§26—6	应用二进乘法进行 BCD~二进数变换·····	385
§26—7	二进二位并行乘法器的逻辑设计·····	386
第 27 讲		
§27—1	关于 8421 码(BCD)加法·····	388
§27—2	BCD 加法电路的逻辑设计·····	392
§27—3	用加 6 校正的 BCD 加法的运算方法·····	398
§27—4	用减 6 校正的 BCD 减法的运算方法·····	400
第 28 讲		
§28—1	DTL 数字集成电路的规范和电特性·····	405
§28—2	TTL 数字集成电路的规范和电特性·····	412
§28—3	数字集成电路扇出 F_o 的概念·····	416
§28—4	含有线或、线与非的扇出概念·····	419
§28—5	解决噪声的重要办法·····不使用端的处理 法·····	426
§28—6	如何将与非门的扩展输入端当作“与”输出 使用? ·····	428
§28—7	晶体管电路与数字集成电路的接口·····	430

第1讲

本讲内容

二进制操作的基本概念

二进数

§1-1 二进制操作的基本概念

假如留心一下日常生活，就会发现我们所做的任何一桩事情都无非在作“是”或者“否”的选择。例如去公司上班还是不上班(休息)；吃早餐还是不吃早餐；带雨伞还是不带雨伞……等等。又如，在茶室看电视时，电视机的开关是开着还是关着；厨房里冰箱中的冷冻马达是在转动还是不转动。象这类决定二种状态或选择这二者中任何一种状态的各种操作方法都属于二进制操作。下面的表格中列出了开关、继电器、灯泡、电磁阀及晶体管等电子器件的二进制操作。

表 1-1

器 件 名 称	二 进 制 操 作 状 态	
开 关	开	关
灯 泡	亮	不 亮
继电器触点	接 触	不接触
电 磁 阀	打 开	关 闭
晶 体 管	通 导	截 止

从表 1-1 可清楚地看出类型不同的器件其操作方式也随之而异。如果表 1-2 中用 0 和 1 这两个数字表示表 1-1 中相应的操作，那末它的普遍性也就不难理解了。

表 1-2

0	1
开	关
亮	不亮
接触	不接触
⋮	⋮

即使将表 1-2 中的 0 和 1 对换一下也完全没有关系。因此在数字技术中这种 0 和 1 可以说是数字技术的基础，无论多么复杂的数字控制设备或数字计算机归根结蒂也不过是 0 与 1 的组合而已。

现在就举活塞式电磁调节器的位置控制问题作为不太复杂的数字操作的例子。请看图 1-1。

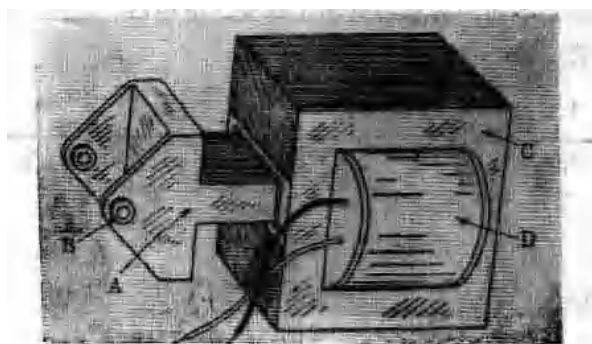


图 1-1 活塞式电磁铁

图中是一只称做为活塞式电磁铁的电磁调节器，A 是一根可以移动的塞柱，此活塞部分能在电磁调节器的定子 C 中自如地进退。D 是绕在定子外面的线圈，调节器当有电流流通时，A 被吸引，产生机械位移。所以只要用固定孔 B 把所要控制的工件固定牢就能进行各种位置控制。

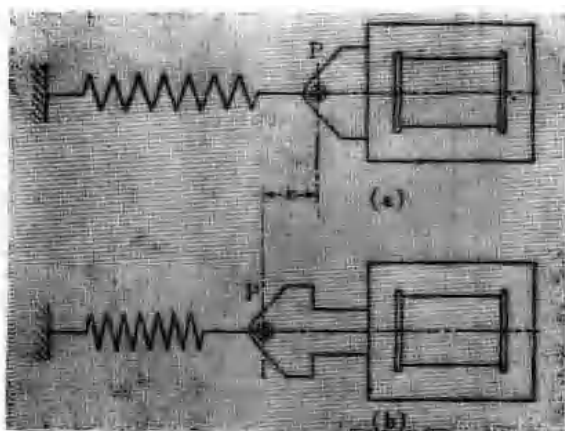


图 1-2 单活塞式电磁铁的位置控制

图 1-2 表示最简单的位置控制。(a) 为线圈通电时 P 点被电磁铁的吸引力吸引而向右移动。(b) 是线圈被切断电流后，由于塞柱不再被电磁吸力吸引，于是在弹簧的弹力作用下，P 点又向左面移动。图(a)和图(b)中 P 点之间的距离是塞柱运动的一个冲程 x 。图 1-2 仅为一个活塞式电磁铁。如采用多只活塞式电磁铁则能进行更复杂的控制。

图 1-3 是用 A 和 B 两只活塞式电磁铁所进行的位置控制，它可以得到 $2 \times 2 = 2^2 = 4$ 四种位置控制。假如塞柱 A 和 B 上的固定孔 a 与 d 之间连一杠杆 $\overline{ab}$ ，而 q 在杠杆的三分之一处，则可视为横杆 $\overline{pq}$ 固定在 q 点，而 p 点移动。

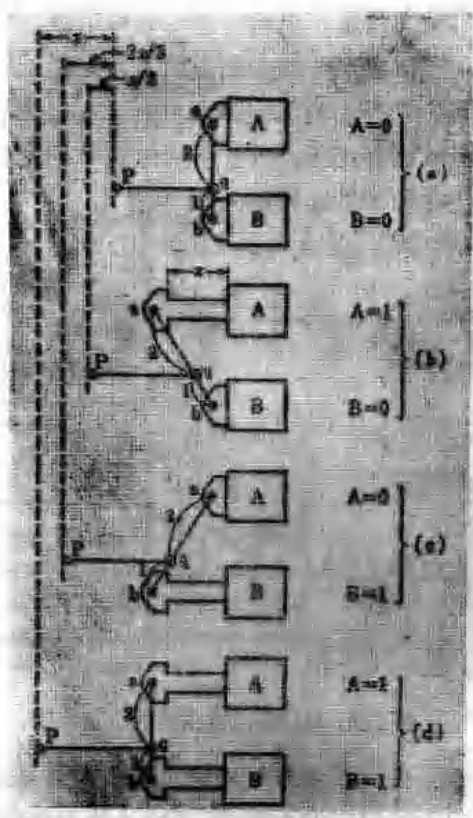


图 1-3 双活塞式电磁铁的位置控制

图 1-3(a)是电磁铁 A 和 B 的线圈都通上电流时, a 和 d 处在最右面的位置上。这时 p 点处于起始状态。(b) 为 A 线圈的电流被切断、B 线圈通电时, A 的塞柱 a 向左移动冲程 x 。b 仍然被吸引住, 状态与图 (a) 一样没有发生变化。因此 P 点 (q 点也同样) 只向左移动一个冲程 x 的三分之一即 $x/3$ 。图(c) 与图(b)刚好相反, A 通电时, 由于 $\overline{aq}:bq=2:1$, P 点向左移动 $2x/3$ 。最后, 图(d)表示 A 和 B 两只电磁铁电流都截断时, a

和 b 一齐向左移动 x ，这时 P 点即可获得最大位移 x 。

这里如以 0 表示电磁铁通电，以 1 表示断电，并将与位移的关系列成表格，便如表 1-3 所示。

表 1-3

位 移	A	B
0	0	0
$x/3$	1	0
$2x/3$	0	1
x	1	1

图 1-4 表示为了能进行八种位置控制，除了 A、B 两只活塞式电磁铁外又加了一只活塞式电磁铁 C。假如还是以 x 表示电磁铁的位移冲程，则 P'' (或 r) 的位置共计有 0、 $x/7$ 、 $2x/7$ 、 $3x/7$ 、 $4x/7$ 、 $5x/7$ 、 $6x/7$ 、 $7x/7$ (即 x) 八种变化。杠杆 ab 固定

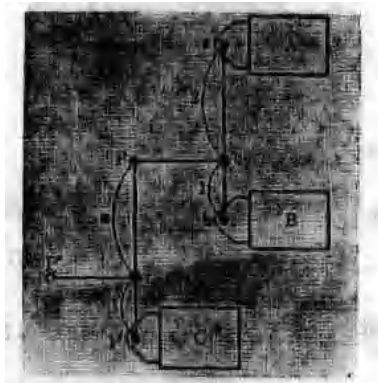


图 1-4 三只活塞式电磁铁的位置控制

在 A 和 B 的塞柱上面横杆 $\overline{Pq}$ 则固定在三分之一 ab 的 q 点上。这与图 1-3 一样。而 $\overline{P''r}$ 却固定在杠杆 $\overline{PP''}$ 分之 n 的 r 点上。

假使 P' 先移动, 则电磁铁 C 的冲程为 x 或 0 。此外, P 点的位移如图 1-3 所示, 共有 x 、 $2x/3$ 、 $x/3$ 、 0 这四种。如以 Y 表示 P 点的位移, 于是 r 点的位移即可从图 1-5 求出。图 1-5 中的 zsz' 也就是图 1-4 中的 $\overline{PrP'}$ 的位置, 即起始位置。

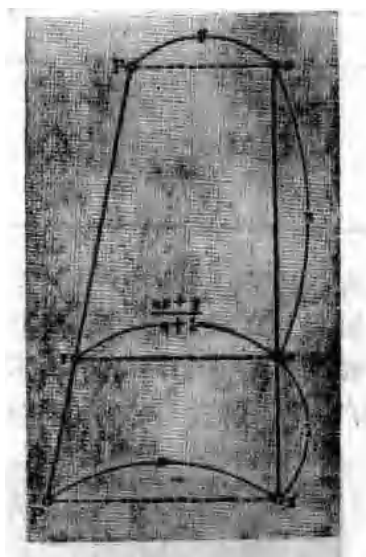


图 1-5 八种位置控制法

根据图 1-5 计算 r 点(图 1-4 的 P'')的位移便得下式

$$\overline{rs} = y + (x - y) \cdot \frac{n}{n+1} = \frac{nx + y}{n+1} \dots\dots\dots (1)$$

现假定 $x=0$, 并将 $y=0$, $y=x/3$, $y=2x/3$, $y=x$ 分别代入上式便得

$$\overline{rs} = 0$$

$$\overline{rs} = \frac{x}{3(n+1)}$$

$$\overline{rs} = \frac{2x}{3(n+1)}$$

$$\overline{rs} = \frac{3x}{3(n+1)}$$

下面令式(1)中 $y=0$ ，则 $\overline{rs} = \frac{nx}{n+1}$ ，再将 $y=x/3$ 、 $y=2x/3$ 、 $y=x$ 分别代入式(1)便得：

$$\overline{rs} = \frac{nx + \frac{x}{3}}{n+1}$$

$$\overline{rs} = \frac{nx + \frac{2x}{3}}{n+1}$$

$$\overline{rs} = \frac{nx + x}{n+1} = x$$

从上面计算 $\overline{rs}$ 的各个数值表明，由于 $\overline{rs}$ 在 0 、 $x/7^2$ 、 $2x/7$ 、 $3x/7 \cdots \cdots 7x/7$ 范围内变化，因而 $3(n+1)$ 必须等于 7 。所以 n 取 $4/3$ 还不如 $n+1$ 取 $7/3$ 更易理解。

图 1-3 或图 1-4 所示的数字位置控制可以应用于控制柴油机的燃料喷射量或印刷自动排浇机的字母选择。如将上述方法加以推广，即可获得 16 个或 32 个等 2^n 个位置控制。

§1-2 二进制

当初步了解了二进制的概念后，这里打算简单地介绍一种能够猜出年龄的卡片。请看图 1-6，这种卡片叫作猜年卡，它能猜出 1 岁到 15 岁的年龄。即使 16 岁以上的人只要根据他的年龄再减去 10 岁或者 20 岁，使之成为 15 岁以下，原则上猜年卡无论多大的年龄都能猜出。譬如，假如你的年龄是 23 岁，23 岁减 10 岁便是 13 岁。然后检出图 1-2 中四张卡片上写有 13 的

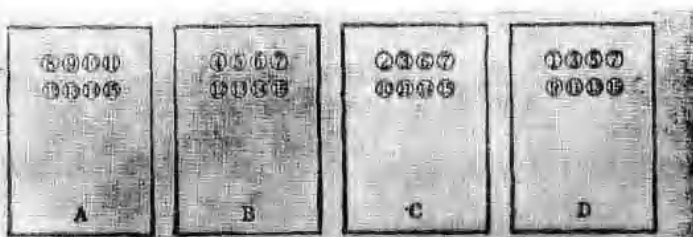


图 1-6 猜年卡

卡片。它们是 A、B、D 三张卡片。因此笔者算出 $8 + 4 + 1 = 13$ ，于是猜出你的年龄是 $13 \text{ 岁} + 10 \text{ 岁} = 23 \text{ 岁}$ 。其实，图 1-2 中的四张卡片分别具有表 1-4 所表示的数。

表 1-4

A.....	8
B.....	4
C.....	2
D.....	1

从 A、B、C、D 四张卡片中检出来几张卡片，留下未被检出的卡片。若将检出的卡片乘 1，未被检出的卡片乘 0，并求出四张卡片之和，则上例便为

$$A \cdot 1 + B \cdot 1 + C \cdot 0 + D \cdot 1 = 8 \cdot 1 + 4 \cdot 1 + 2 \cdot 0 + 1 \cdot 1 = 13$$

假如认为 $8=2^3$ 、 $4=2^2$ 、 $2=2^1$ 、 $1=2^0$ ，那末或许就会感到图 1-2 中的猜年卡运用了二进制操作。但我们将图 1-2 暂且放一下，而与读者一起制作一种更加新颖的猜年卡。

首先列出一个四位二进制数和十进制数相对应的表（表 1-2）。

表 1-5

A	B	C	D	十进位数
0	0	0	0	⑩
0	0	0	1	⑪
0	0	1	0	⑫
0	0	1	1	⑬
0	1	0	0	⑭
0	1	0	1	⑮
0	1	1	0	⑯
0	1	1	1	⑰
1	0	0	0	⑱
1	0	0	1	⑲
1	0	1	0	⑳
1	0	1	1	㉑
1	1	0	0	㉒
1	1	0	1	㉓
1	1	1	0	㉔
1	1	1	1	㉕

表中第一行从 0000 开始, 相应于十进位数的⑩。A、B、C、D 各张卡片上不写出对应的 0000, 十进数 (⑩) 就表示为 0000, 因此 4 张卡片上都未写⑩。下一位十进位数⑪是 0001, 如表 1-6 所示, 只有卡片 D 上有。

表 1-6

A	0	卡片上无 ⑩
B	0	卡片上无 ⑩
C	0	卡片上无 ⑩
D	1	卡片上有 ⑩

同样，数字②只有在卡片C上才有，数字③在卡片C、D上上都有，如法泡制，最后⑩为1111，所有卡片上都有。图1-6的猜年卡就是这样作出的。如用五位二进制数，用五张卡片可以猜到31岁，若用六位二进制数，用六张卡片能猜到63岁*。

从上面的叙述可以看出，猜年卡实际上只是0与1的简单运算。以表来表示，就是下面的形式。

表 1-7

检出有自己年龄的卡片……1
剔去无自己年龄的卡片……0

表 1-8

0……卡片上没有写出对应四位二进制数的十进数
1……卡片上写出了对应四位二进制数的十进数

这些就是数字技术的基本概念。运算中的典型例子为二进制乘法。下面试将二组四位二进制数 $abcd$ 和 $\alpha\beta\gamma\delta$ 分别相乘。

			a	b	c	d
	x		α	β	γ	δ
			$a\delta$	$b\delta$	$c\delta$	$d\delta$
		$a\gamma$	$b\gamma$	$c\gamma$	$d\gamma$	
	$a\beta$	$b\beta$	$c\beta$	$d\beta$		
$a\alpha$	$b\alpha$	$c\alpha$	$d\alpha$			
$a\alpha$	()	()	()	()	$(c\delta + d\gamma)$	$d\delta$

这样运算很麻烦，若 a 、 b 、 c 、 d 、 α 、 β 、 γ 、 δ 为0或1，运算就很简单。例如，设 $\alpha\beta\gamma\delta$ 为1010，这时它的运算如下：

* 译注：原文讲可猜到61岁。