

Z80 **指令手册**

长春邮电学院计算机教研室
邮电部第六实验工厂

前 言

据调查,目前国内35~50岁左右的广大、中专院校的教师和各行各业科技人员,学习、应用微型计算机的积极性非常高,而且他们在建设社会主义现代化过程中又是起着承上启下的重要作用。因此,为他们学习计算机技术创造更多有利条件,定将为促进四化建设产生积极作用。

考虑这些同志们的具体特点和需要,我们编写的这本《Z80指令手册》尽量以大号字大版面形式印刷,便于大家查阅。

《Z80指令手册》包括如下内容:

- 一、Z80指令系统总表;
- 二、Z80指令系统机器码对照表;
- 三、Z80指令影响标志位操作表;
- 四、Z80指令按功能分类表;
- 五、Z80指令的机器周期表;
- 六、Z80指令系统按字母顺序排列表;
- 七、Z80指令系统按目标代码大小顺序排列表;
- 八、Z80—CPU中断结构表;
- 九、Z80—PIO编程格式步骤简表;
- 十、Z80—CTC编程格式步骤简表;
- 十一、Z80—STO编程格式步骤简表;
- 十二、ASCII码表

关于上述诸表的使用简要说明如下:

《Z80指令系统总表》中,每条指令均用汉语简要说明其含义和功能;《Z80指令系统机器码对照表》是查找各指令的机器代码时使用的。如果了解某指令执行后,是否影响标志器?若有影响时,应影响哪位?请查阅《Z80指令影响标志器位操作表》。如果您要了解执行某指令时需要几个机器周期和几个T状态,请查阅《Z80指令按功能分类表》和《Z80指令的机器周期表》。

为了满足不同读者的需要,编写了《Z80指令按字母顺序排列表》和《Z80指令按目标代码大小顺序排列表》。

中断技术在微机应用中被广泛地采用,因此我们将Z80—CPU中断结构总结列表供编程时查阅。

Z80—PIO和Z80—CTC及Z80—SIO是可编程序的接口电路,将其编程所需要的各种控制字格式及编程步骤列成表,供编程序时参考。

ASCII码,是计算机中常用的一种字符代码,为使大家查阅方便亦列入本手册中。

编者

1984.5.10

目 录

一、Z80指令系统总表.....	(1)
二、Z80指令系统机器码对照表.....	(5)
三、Z80 指令影响标志位 操作表.....	(15)
四、Z80 指令系统按功能分类表.....	(17)
五、Z80 指令的机器周期表.....	(44)
六、Z80 指令系统按字母顺序排列表.....	(50)
七、Z80 指令系统按目标代码大小顺序排列表.....	(69)
八、Z80—CPU中断结构表.....	(88)
九、Z80—PIO 编程格式步骤简表.....	(89)
十、Z80—CTC编程格式步骤简表.....	(90)
十一、Z80—STO编程格式步骤简表.....	(91)
十二、ASCII码 表.....	(97)

一、Z-80指令系统总表 (表1)

ADC HL, SS	带进位把寄存器对SS加到HL
ADC A, S	带进位把运算数S加到ACC(累加器)
ADD A, n	把数n加到ACC(累加器)
ADD A, r	把寄存器r加到ACC(累加器)
ADD A, (HL)	把HL单元内容加到ACC(累加器)
ADD A, (IX + d)	把(IX + d)单元内容加到ACC(累加器)
ADD A, (IY + d)	把(IY + d)单元内容加到ACC(累加器)
ADD HL, SS	把寄存器对SS加到HL
ADD IX, PP	把寄存器对PP加到IX
ADD IY, rr	把寄存器对rr加到IY
AND s	数s和累加器ACC逻辑“与”
BIT b, (HL)	测试HL单元内容的b位
BIT b, (IX + d)	测试(IX + d)单元内容的b位
BIT b, (IY + d)	测试(IY + d)单元内容的b位
BIT b, r	测试寄存器r的b位
CALL cc, nn	如果条件cc成立, 转nn单元子程序
CALL nn	无条件调用nn单元子程序
CCF	进位标志求反
CP s	数s与累加器Acc比较
CPD	HL单元内容与累加器Acc比较, HL和BC减1
CPDR	HL单元内容与累加器Acc比较, HL和BC减1 重复到BC = 0 为止
CPI	HL单元内容与累加器Acc比较, HL加1, BC减1
CPIR	HL单元内容与累加器Acc比较, HL加1, BC减1 重复到BC = 0 为止
CPL	累加器Acc取反 (1 的补码)
DAA	累加器Acc十进制调整
DEC m	数m减1
DEC IX	IX减1
DEC IY	IY减1
DEC ss	寄存器对ss减1
DI	关中断
DJNZ c	B减1 和当B ≠ 0 相对转移
EI	开中断
EX (SP), HL	地址SP的内容与HL交换
EX (SP), IX	地址SP的内容与IX交换

EX (SP), IY	地址SP的内容与IY交换
EX AF, AF'	AF与AF'的内容交换
EX DE, HL	DE与HL的内容交换
EXX	BC, DE, HL同BC', DE', HL'的内容分别交换
HALT	HALT (等待中断或复位)
IM0	设置中断方式0
IM1	设置中断方式1
IM2	设置中断方式2
IN A, (n)	把交换口n的输入数据取到累加器Acc
IN r, (C)	把由C寄存器指定的交换口的输入数据取到寄存器r
INC(HL)	HL单元内容增1
INC IX	IX增1
INC (IX + d)	(IX + d)单元内容增1
INC IY	IY增1
INC (IY + d)	(IY + d)单元内容增1
INC r	寄存器r增1
INC ss	寄存器对ss增1
IND	把(C)口的输入传送到(HL), HL和B减1
INDR	把(C)口的输入传送到(HL), HL和B减1重复至B = 0为止
INI	把(C)口的输入传送到(HL), HL增1, B减1
INIR	把(C)口的输入传送到(HL), HL增1, B减1重复至B = 0为止
JP(HL)	无条件转移到(HL)
JP(IX)	无条件转移到(IX)
JP(IY)	无条件转移到(IY)
JP cc, nn	当条件cc成立时, 转移到nn单元
JP nn	无条件转移到nn单元
JR C, e	当进位 = 1, 相对转移到PC + e
JR e	无条件相对转移到PC + e
JR NC, e	当进位 = 0, 相对转移到PC + e
JR NZ, e	当Z = 0, 相对转移到PC + e
JR Z, e	当Z = 1, 相对转移到PC + e
LD A, (BC)	把(BC)传送到累加器Acc
LD A, (DE)	把(DE)传送到累加器Acc
LD A, I	把I传送到累加器Acc
LD A, (nn)	把nn单元内容传送到累加器Acc
LD A, R	把寄存器R的内容传送到累加器Acc
LD (BC), A	把累加器Acc传送到(BC)
LD (DE), A	把累加器Acc传送到(DE)
LD (HL), n	把数n传送到(HL)

LD dd, nn	把数nn传送到寄存器对dd
LD HL, r	把nn单元内容传送到HL
ID (HL),	把寄存器 r 传送到(HL)
LD I, A	把累加器Acc传送到I
LD IX, nn	把数nn传送到IX
LD IX, (nn)	把nn单元内容传送到IX
LD (IX + d), n	把数n传送到(IX + d)单元
LD (IX + d), r	把寄存器r传送到(IX + d)单元
LD IY, nn	把数nn传送到IY
LD IY, (nn)	把nn单元内容传送到IY
LD (IY + d), n	把数 n传送到(IY + d)单元
LD (IY + d), r	把寄存器 r传送到(IY + d)单元
LD (nn), A	把累加器 Acc传送到(nn)
LD (nn), dd	把寄存器对dd传送到(nn)
LD (nn), HL	把HL传送到(nn)
LD (nn), IX	把IX 传送到(nn)
LD (nn), IY	把IY 传送到(nn)
LD R, A	把累加器 Acc传送到 R
LD r, (HL)	把(HL)传送到寄存器r
LD r, (IX + d)	把(IX + d)传送到寄存器r
LD r, (IY + d)	把(IY + d)传送到寄存器 r,
LD r, n	把数n传送到寄存器r
LD r, r'	把寄存器 r 传送到寄存器 r'
LD SP, HL	把HL传送到SP
LD SP, IX	把IX 传送到 SP
LD SP, IY	把 IY 传送到 SP
LDD	把HL单元内容传送到(DE), DE, HL和BC减1
LDDR	把HL单元内容传送到(DE), DE, HL和BC减1 重复至BC = 0 为止
LDI	把 HL单元内容传送到(DE), DE, HL增1, BC减1
LDIR	把HL单元内容传送到(DE), DE, HL增1, BC减1 重复至BC = 0 为止
NEG	Acc取补 (2 的补码)
NOP	无操作
OR s	数s和累加器Acc逻辑或
OTDR	把HL单元内容传送到输出口 (C), HL和B减1, 重复至B = 0
OTIR	把HL单元内容传送到输出口(C), HL增1, B减1, 重复至B = 0
OUT C)	把寄存器r传送到输出口 (C)
OUT (n), A	把累加器Acc传送到输出口 (n)

OUTD	把HL单元内容传送到输出口 (C)，HL和B减1	09 01
OUTI	把HL单元传送到内容输出口 (C)，HL增1和B减1	11 01
POP IX	把栈顶传送到IX	23 01
POP IY	把栈顶传送到IY	27 01
POP qq	把栈顶传送到寄存器对qq	31 01
PUSH IX	把IX推进栈	35 01
PUSH IY	把IY推进栈	39 01
PUSH qq	把寄存器对qq推进栈	43 01
RES b, m	数m的d位清0	47 01
RET	从子程序返回	59 01
RET cc	当条件cc成立时，从子程序返回	63 01
RETI	从中断返回	67 01
RETN	从不可屏蔽中断返回	71 01
RL m	数m带进位左环移	75 01
RLA	累加器 Acc带进位左环移	79 01
RLC (HL)	(HL)左环移	83 01
RLC (IX + d)	(IX + d)左环移	87 01
RLC(IY + d)	(IY + d)左环移	91 01
RLC r	寄存器r左环移	95 01
RLC A	累加器 Acc左环移	99 01
RLD	累加器 Acc低半字连带 HL 单元中数进行字组左环移	03 02
RR m	数m带进位右环移	07 01
RR A	累加器 Acc带进位右环移	0B 01
RRC m	数m右环移	0F 01
RRCA	累加器 Acc右环移	13 01
RRD	累加器 Acc低半字连带 HL 单元中数进行字组右环移	17 02
RST b	在b单元重新启动	1B 01
SBC A, s	从累加器 Acc减去进位和减数s	1F 01
SBC HL, ss	从HL减去进位和减寄存器对ss	23 01
SDF	置进位标志 (C=1)	27 01
SET b, (HL)	置 (HL) 的b位为1	31 01
SET b, (IX + d)	置 (IX + d) 单元b位为1	35 01
SET b, (IY + d)	置 (IY + d) 单元b位为1	39 01
SET b, r	置寄存器r的b位为1	3D 01
SLA m	数m左算术移位	43 01
SRA m	数m右算术移位	47 01
RLS m	数m右逻辑移位	51 01
SUB s	从累加器 Acc 减去 s	55 01
XOR s	数s与累加器 Acc异或运算	59 01

二、Z80指令系统机器码表 (表2)

表 2. 1

8 位数据传送组 (LD)

(源)

		寄 存 器										寄存器间接			变 址		扩展寻址	立即
		I	R	A	B	C	D	E	H	L	(HL)	(BC)	(DE)	(IX+d)	(IY+d)	(nn)	n	
寄 存 器	A	ED 57	ED 5F	7F	78	79	7A	7B	7C	7D	7E	0A	1A	DD 7E d	FD 7E d	3A n n	3E n	
	B			47	40	41	42	43	44	45	46			DD 46 d	FD 46 d		06 n	
	C			4F	48	49	4A	4B	4C	4D	4E			DD 4E d	FD 4E d		0E n	
	D			57	50	51	52	53	54	55	56			DD 56 d	FD 56 d		16 n	
	E			5F	58	59	5A	5B	5C	5D	5E			DD 5E d	FD 5E d		1E n	
	H			67	60	61	62	63	64	65	66			DD 66 d	FD 66 d		26 n	
	L			6F	68	69	6A	6B	6C	6D	6E			DD 6E d	FD 6E d		2E n	
间 接 寄 存 器	(HL)			77	70	71	72	73	74	75							36 n	
	(BC)			02														
	(DE)			12														
变 址	(IX+d)			DD 77 d	DD 70 d	DD 71 d	DD 72 d	DD 73 d	DD 74 d	DD 75 d							DD 36 d n	
	(IY+d)			FD 77 d	FD 70 d	FD 71 d	FD 72 d	FD 73 d	FD 74 d	FD 75 d							FD 36 d n	
扩展寻址	(nn)			32 n n														
隐 含	I			ED 47														
	R			ED 4F														

表2.2 16位数据传送表。(LD,PUSH,POP,)

		寄 存 器							立即 扩充	扩展 地址	寄存器 间接
		AF	BC	DE	HL	SP	IX	IY	nn	(nn)	(SP)
目 的 地 址	寄 存 器	AF									F1
		BC							01 n n	ED 4B n n	C1
		DE							11 n n	ED 5B n n	D1
		HL							21 n n	2A n n	E1
		SP			F9		DD F9	FD F9	31 n n	ED 7B n n	
		IX							DD 21 n n	DD 2A n n	DD E1
		IY							FD 21 n n	FD 2A n n	FD E1
	扩展 地址	(nn)	ED 43 n n	ED 53 n n	22 n n	ED 7B n n	DD 22 n n	FD 22 n n			
压入指令 PUSH→	寄存器 间接	(SP)	F5	C5	D5	E5		DD E5	FD E5		

注：每次执行之后，压入与弹出指令调整SP（栈指示器）

弹出指令POP

表2.3

交 换 指 令

		隐 含 寻 址					
		AF'	BC'	DE' & HL'	HL	IX	IY
隐 含	AF	08					
	BC DE & HL			D9			
	DE				EB		
寄存器 间接	(SP)				E3	DD E3	FD E3

表2.4 数据块传送

		源	
		寄存器	间接
		(HL)	
目的地	寄存器间接 (DE)	ED	'LDI'—Load(DE)←(HL)
		AO	HL和DE增1, BC减1
		ED	'LDIR'—Load(DE)←(HL)
		B0	HL和DE增1, BC减1, 如此重复到BC = 0
		ED	'LDD'—Load—(DE)←(HL)
		A8	HL和DE减1, BC减1
		ED	'LDDR'—Load(DE)←(HL)
		B0	HL和DE减1, BC减1, 如此重复到BC = 0

注。寄存器对HL指向源地址。

寄存器对DE指向目的地址。

寄存器对BC是字节数计数器。

表2.5 数据块搜索指令

查找单元	
寄存器	间接
(HL)	
ED	'CPI'
A1	HL增1, BC减1
ED	'CPIR', Inc HL, Dec BC
B1	BC减1重复到BC = 0 或找到需要的字符
ED	'CPD' Dec HL, & BC
A9	HL和BC减1
ED	'CPDR' Dec HL & BC
B9	BC减1, 重复直到BC = 0 或找到需要的字符

注。HL指向存储器中与累加器A的内容相比较的存储单元。BC是字节数计数器。

表2.6 8 位 算 术 和 逻辑 操 作
(源)

	寄 存 器 寻 址								寄 存 器 接 口	变 址		立即
	A	B	C	D	E	H	L (HL)		(IX+d)	(IY+d)	n	
加 (ADD)	87	80	81	82	83	84	85	86	DD 86 d	FD 86 d	C6 n	
带进位加 (ADC)	8F	88	89	8A	8B	8C	8D	8E	DD 8E d	FD 8E d	CE n	
减 (SUB)	97	90	91	92	93	94	95	96	DD 96 d	FD 96 d	D6 n	
带进位减 (SBC)	9F	98	99	9A	9B	9C	9D	9E	DD 9E d	FD 9E d	DE n	
‘与’ (AND)	A7	A0	A1	A2	A3	A4	A5	A6	DD A6 d	FD A6 d	E6 n	
‘异’ (XOR)	AF	A8	A9	AA	AB	AC	AD	AE	DD AE d	FD AE d	EE n	
‘或’ (OR)	B7	B0	B1	B2	B3	B4	B5	B6	DD B6 d	FD B6 d	F6 n	
比较 (CP)	BF	B8	B9	BA	BB	BC	BD	BE	DD BE d	FD BE d	FE n	
增 量 (INC)	3C	04	0C	14	1C	24	2C	34	DD 34 d	FD 34 d		
减 量 (DEC)	3D	05	0D	15	1D	25	2D	35	DD 35 d	FD 35 d		

表2.7 通用 运 算 指 令

十进制调整累加器(DAA)	27
累加器变反(CPL)	2F
累加器变补(NEG)(2的补码)	ED 44
进位标志变反(CCF)	3F
置位进位标志(SCF)	37

表2.8 16 位 运 算 指 令

		(源)					
		BC	DE	HL	SP	IX	IY
目的地	(ADD)加	HL	09	19	29	39	
		IX	DD 09	DD 19		DD 39	DD 29
		IY	FD 09	FD 19		ED 39	FD 29
	(ADC)带进位和置位标志	HL	ED 4A	ED 5A	ED 6A	ED 7A	
	(SBC)带进位减和置位标志	HL	ED 42	ED 52	ED 62	ED 72	
增量(INC)			03	13	23	33	DD 23 FD 23
减量(DEC)			0B	1B	2B	3B	DD 2B FD 2B

表2.9 循 环 和 移 位 指 令

源和目的地

		A	B	C	D	E	H	L	(HL)	(IX+d)	(IY+d)	A
循环或移位的种类	'RLC'	CB 07	CB 00	CB 01	CB 02	CB 03	CB 04	CB 05	CB 06	DD CB d 06	FD CB d 06	
	'RRC'	CB 0F	CB 08	CB 09	CB 0A	CB 0B	CB 0C	CB 0D	CB 0E	DD CB d 0E	FD CB d 0E	'RLCA' 07
	'RL'	CB 17	CB 10	CB 11	CB 12	CB 13	CB 14	CB 15	CB 16	DD CB d 16	FD CB d 16	'RRCA' 0F
	'RR'	CB 1F	CB 18	CB 19	CB 1A	CB 1B	CB 1C	CB 1D	CB 1E	DD CB d 1E	FD CB d 1E	'RLA' 17
	'SLA'	CB 27	CB 20	CB 21	CB 22	CB 23	CB 24	CB 25	CB 26	DD CB d 26	FD CB d 26	'RRA' 1F
	'SRA'	CB 2F	CB 28	CB 29	CB 2A	CB 2B	CB 2C	CB 2D	CB 2E	DD CB d 2E	FD CB d 26	
	'SRL'	CB 3F	CB 38	CB 39	CB 3A	CB 3B	CB 3C	CB 3D	CB 3E	DD CB d 3E	FD CB d 3E	
	'RLD'								ED 6F			
	'RRD'								ED 67			

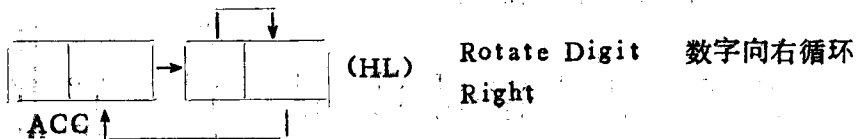
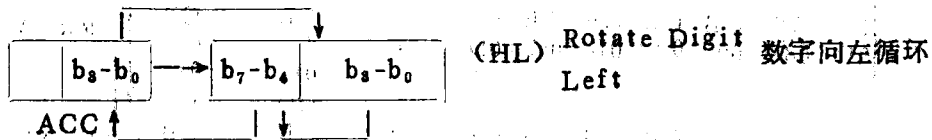
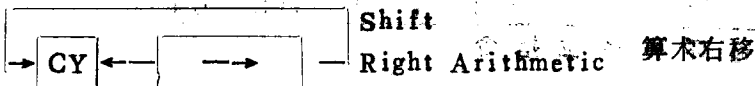
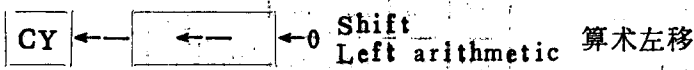
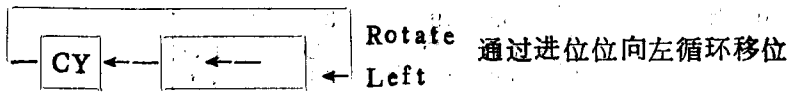
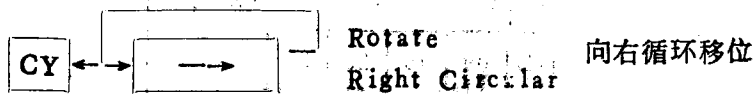
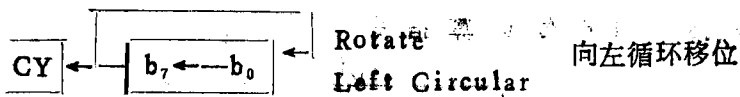


表2.10 位 操 作 指 令

位		寄 存 器 寻 址								寄存器 间 接	变 址	
		A	B	C	D	E	H	L	(HL)		(IX+d)	(IY+d)
位 测 试 (BIT)	0	CB 47	CB 40	CB 41	CB 42	CB 43	CB 44	CB 45	CB 46		DD CB d 46	FD CB d 46
	1	CB 4F	CB 48	CB 49	CB 4A	CB 4B	CB 4C	CB 4D	CB 4E		DD CB d 4E	FD CB d 4E
	2	CB 57	CB 50	CB 51	CB 52	CB 53	CB 54	CB 55	CB 56		DD CB d 56	FD CB d 56
	3	CB 5F	CB 58	CB 59	CB 5A	CB 5B	CB 5C	CB 5D	CB 5E		DD CB d 5E	FD CB d 5E
	4	CB 67	CB 60	CB 61	CB 62	CB 63	CB 64	CB 65	CB 66		DD CB d 66	FD CB d 66
	5	CB 6F	CB 68	CB 69	CB 6A	CB 6B	CB 6C	CB 6D	CB 6E		DD CB d 6E	FD CB d 6E
	6	CB 77	CB 70	CB 71	CB 72	CB 73	CB 74	CB 75	CB 76		DD CB d 76	FD CB d 76
	7	CB 7F	CB 78	CB 79	CB 7A	CB 7B	CB 7C	CB 7D	CB 7E		DD CB d 7E	FD CB d 7E
位复位 (RES)	0	CB 87	CB 80	CB 81	CB 82	CB 83	CB 84	CB 85	CB 86		DD CB d 86	FD CB d 86
	1	CB 8F	CB 88	CB 89	CB 8A	CB 8B	CB 8C	CB 8D	CB 8E		DD CB d 8E	FD CB d 8E
	2	CB 97	CB 90	CB 91	CB 92	CB 93	CB 94	CB 95	CB 96		DD CB d 96	FD CB d 96
	3	CB 9F	CB 98	CB 99	CB 9A	CB 9B	CB 9C	CB 9D	CB 9E		DD CB d 9E	FD CB d 9E

位	寄存器寻址							寄存器 间接	变址	
	A	B	C	D	E	H	L	(HL)	(IX+d)	(IY+d)
4	CB A7	CB A0	CB A1	CB A2	CB A3	CB A4	CB A5	CB A6	DD CB d A6	FD CB d A6
	5	CB A7	CB A8	CB A9	CB AA	CB AB	CB AC	CB AD	DD CB d AE	FD CB d AE
	6	CB B7	CB B0	CB B1	CB B2	CB B3	CB B4	CB B5	DD CB d B6	FD CB d E6
	7	CB B7	CB B8	CB B9	CB BA	CB BB	CB BC	CB BD	DD CB d BE	FD CB d BE
(SET)	0	CB C7	CB C0	CB C1	CB C2	CB C3	CB C4	CB C5	DD CB d C6	FD CB d C6
	1	CB C7	CB C8	CB C9	CB CA	CB CB	CB CC	CB CD	DD CB d CE	FD CB d CE
	2	CB D7	CB D0	CB D1	CB D2	CB D3	CB D4	CB D5	DD CB d D6	FD CB d D6
	3	CB D7	CB D8	CB D9	CB DA	CB DB	CB DC	CB DD	DD CB d DE	FD CB d DE
	4	CB E7	CB E0	CB E1	CB E2	CB E3	CB E4	CB E5	DD CB d E6	FC CB d E6
	5	CB E7	CB E8	CB E9	CB EA	CB EB	CB EC	CB ED	DD CB d EE	FD CB d EE
	6	CB F7	CB F0	CB F1	CB F2	CB F3	CB F4	CB F5	DD CB d F6	FD CB d E6
	7	CB F7	CB F8	CB F9	CB FA	CB FB	CB FC	CB FD	DD CB d FE	FD CB d FE

表2—13 输入指令

		端口地址		
		立即	寄存器间接	
		(n)	(c)	
输入目的地	输入(IN)	寄存器寻址		
		A	DB n ED 78	
		B	ED 40	
		C	ED 48	
		D	ED 50	
		E	ED 58	
		H	ED 60	
	L	ED 68		
输入, HL增1, B减1 (INI)		寄存器间接	(HL)	ED A2
输入, HL增1, B减1 如B ≠ 0 重复 (INIR)				ED B2
输入, HL减1, B减1 (IND)				ED AA
输入, HL减B减1, 如B ≠ 0 则重复 (INDR)				ED BA

数据块输入命令

表2.14 输出指令源

			寄存器							寄存器间接
			A	B	C	D	E	H	L	(HL)
输出(OUT)	立即	(n)	D3 _n							
	寄存器间接	(c)	ED 79	ED 41	ED 49	ED 51	ED 59	ED 61	ED 69	
输出, HL增1, B减1 (OUTI)	寄存器间接	(c)								ED A3
输出, HL增1, B减1 如B ≠ 0 则重复 (OTIR)	寄存器间接	(c)								ED A3
输出, HL B减1 (OUTD)	寄存器间接	(c)								ED AB
输出, HL减1, B减1 如B ≠ 0 则重复 (DTDR)	寄存器间接	(c)								ED BB

数据块输出命令

端口目的地址

表2.11 转移、调用和返回指令

			条件C		NC	Z	NZ	PE	PO	M	P	B ← 0
			进位	无进位				校验偶	校验奇	符号为负	符号为正	
转移(JP)	立即扩展	nn	C3 n	DA n	D2 n	CA n	C2 n	EA n	E2 n	FA n	F2 n	寄存器
转移(JR)	相对	PC + e	18 e-2	38 e-2	30 e-2	28 e-2	20 e-2					
转移(JP)	寄存器 间接	(HL)	E9									
转移(JP)		(IX)	DD E9									
转移(JP)		(IY)	FD E9									
调用 (CALL)	立即扩展	nn	CD n	DC n	D4 n	CC n	C4 n	EC n	E4 n	FC n	F4 n	
B减1,非零 转(DJNZ)	相对	PC + e										10 e-2
返回 (RET)	寄存器 间接	(SP)	C9	D8	D0	C8	C0	E8	E0	F8	F0	
从中断返回 (RETI)	寄存器 间接	(SP)	ED									
从不可屏蔽 中断返回 (RETN)	寄存器 间接	(SP)	ED									

注：某些标志有多于一个用途，详见Z80—CPU技术手册

表2.12 再启动指令

操作码	调用地址	
0000H C7	'RST 0'	
0008H CF	'RST 8'	
0010H D7	'RST' 16,	
0018H DF	'RST 24'	
0020H E7	'RST 32'	
0028H EF	'RST 40'	
0030H F7	'RST 48'	
0038H FF	'RST 56'	