

江苏省普通高校非计算机专业学生

计算机基础知识和应用能力等级考试

1998-2001年

Sanji

Huibian

Shijuan

三级考试试卷汇编



江苏省普通高校计算机等级考试中心 编

苏州大学出版社

江苏省普通高校非计算机专业学生
计算机基础知识和应用能力等级考试

三级考试试卷汇编

1998 ~ 2001 年

江苏省普通高校计算机等级考试中心 编

苏州大学出版社

图书在版编目 (CIP) 数据

江苏省普通高校非计算机专业学生计算机基础知识和
应用能力等级考试三级考试试卷汇编: 1998 ~ 2001 年/
江苏省普通高校计算机等级考试中心编. —苏州: 苏州
大学出版社, 2001. 5 (2002. 1 重印)

ISBN 7 - 81037 - 803 - 1

I. 江… II. 江… III. 电子计算机-高等学校-
水平考试-试卷-汇编 IV. TP3 - 44

中国版本图书馆 CIP 数据核字 (2001) 第 19419 号

江苏省普通高校非计算机专业学生
计算机基础知识和应用能力等级考试
三级考试试卷汇编
江苏省普通高校计算机等级考试中心 编
责任编辑 管兆宁

苏州大学出版社出版发行
(地址: 苏州市十梓街 1 号 邮编: 215006)
建湖县印刷厂印装
(地址: 建湖县人民北路 18 号 邮编: 224700)

开本 787 × 1092 1/16 印张 10.75 字数 268 千
2001 年 5 月第 1 版 2002 年 1 月第 2 次印刷
ISBN 7 - 81037 - 803 - 1/TP·42 定价: 12.00 元

苏州大学版图书若有印装错误, 本社负责调换
苏州大学出版社发行科 电话: 0512 - 5236943

前 言

江苏省普通高校计算机等级考试中心根据江苏省教育厅的指示,跟踪计算机新技术的发展,立足改革,探索研究非计算机专业计算机公共基础教育的方法、规律,使之适应我国经济建设、科技进步和人才培养的需要。经过几年来的努力,在全国率先编写和出版了《新编计算机应用基础》教材和实验指导书,实现了由 DOS 平台向 Windows 平台的转移,以“面向过程”为核心的程序设计课程体系正在向以“面向对象”为核心的程序设计课程体系发展。先后编写出版的新教材有 Visual FoxPro、Visual Basic、Visual C++、Java 等程序设计教程,在全省高校中普遍推广使用,为革新全省高校非计算机专业计算机基础教育教学手段、课程设置、课程体系、教学内容,提高广大学生的计算机基础知识水平、应用能力和综合素质,提高教师教学水平作出了一定的贡献。

为满足广大师生的要求,现将近三年来我省普通高校非计算机专业计算机等级考试试卷整理汇编出版,希望能为广大学生和教师提供一套学习计算机知识,深入开展计算机基础教育研究的实用参考资料。试卷汇编共分六册:

1. 新编一级考试试卷汇编(1998~2001 年)。
2. 二级考试试卷汇编(1998~2001 年),按不同语种分为四册:
 - (1) Visual FoxPro 程序设计试卷汇编分册;
 - (2) Visual Basic 程序设计试卷汇编分册;
 - (3) C 及 Visual C++ 程序设计试卷汇编分册;
 - (4) FORTRAN 程序设计试卷汇编分册。
3. 三级(偏硬、偏软)考试试卷汇编(1998~2001 年)。

本书是命题组、审题组教师 and 所有提供过题源的老教师们辛勤劳动的成果。这次汇编出版工作由于荣良老师负责收集整理,蔡绍稷、单启成、严明、牛又奇、孙建国、宋满英、张岳新、张萍、叶晓风、陈志明、江正战、沈志鸿等老师校阅了有关部分的书稿,经计算机等级考试中心领导统编后,由苏州大学出版社出版。在此一并致以衷心的感谢。

江苏省普通高校计算机等级考试中心
2001 年 5 月

目 录

三级偏硬

1998 年考试试卷(偏硬)	(1)
1999 年(春)考试试卷(偏硬)	(16)
1999 年(秋)考试试卷(偏硬)	(31)
2000 年(春)考试试卷(偏硬)	(45)
2000 年(秋)考试试卷(偏硬)	(59)
2001 年(春)考试试卷(偏硬)	(69)

三级偏软

1998 年考试试卷(偏软)	(79)
1999 年(春)考试试卷(偏软)	(91)
1999 年(秋)考试试卷(偏软)	(104)
2000 年(春)考试试卷(偏软)	(116)
2000 年(秋)考试试卷(偏软)	(128)
2001 年(春)考试试卷(偏软)	(140)
参考答案	(152)

1998 年考试试卷(偏硬)

(本试卷考试时间为 150 分钟)

说明:1. 本试卷题型分两类:选择题和填空题。

2. 选择题使用答题卡答题。每一选择题有 A,B,C,D 四个可供选择的答案,请将其中一个正确答案按题序涂写在答题卡的相应题号中。

3. 填空题使用答题纸答题。请将答案填入答题纸上的相应题号中,不得转行。

4. 请检查答题卡和答题纸上的学校和准考证号等是否已分别按规定填好。

一、选择题(共有 70 个空格,每格 1 分,共 70 分,请务必使用答题卡答题)

I. 计算机基础知识(10 分)

1. 处理器 Pentium(P5)和 Pentium Pro(P6)分别于 1993 年和 1995 年问世,而在 1997 年 Intel 公司又推出了 Pentium II,它包含有 1。

A. 多种联网技术

B. 多种图形技术

☒ C. 多媒体技术

D. 多种控制技术

2. 若在一般家庭中拥有 486 以上个人计算机,要想与 Internet 相连,必须配备 2。

☒ A. 网卡、Modem、电话

☒ B. Modem、电话

C. Modem、网卡

D. 电话、网卡

3. 已知 $[X]_{\text{原}} = 10101100B$, 则 $[(-1/2)X]_{\text{补}}$ 为 3。

A. 11101010

☒ B. 00010110

C. 01010110

D. 10101010

4. 若 $X = -63$, $Y = +127$, 则在 $[X - Y]_{\text{补}}$ 运算后,进位标志 C、符号标志 S 及溢出标志 O 应分别为 4。

A. 1,0,1

B. 1,0,0

C. 1,1,1

D. 0,0,1

5. 将 $(-25.25)_{10}$ 转换成二进制浮点规格化数(用补码表示),其中阶符、阶码共 4 位,数符(尾符)、尾数共 8 位,其结果为 5。

A. 001110010100

☒ B. 010110011011

C. 001111101100

D. 010111100101

6. 若在计算机内存中依次有 4 个字节 C8H, 37H, AFH, 16H, 则它们可能是 6。

A. 西文字符串

B. 西文、汉字混合字符串

☒ C. 其他类型的某个数据

D. 汉字字符

7. 由 9876H 得到 FFFFH, 可采用的逻辑运算是 7。

A. 与运算

B. 仅或运算

C. 求反

☒ D. 或,异或

8. 常用的微机总线标准有 ISA、MCA、EISA 和 PCI 等,其中 PCI 是一种 8。

A. 系统总线

B. 通信总线

C. 模板总线

☒ D. 局部总线

9. 以下所列依次含有输入设备、输出设备和存储设备的是 9。

A. CRT、激光打印机、CD-ROM

B. 键盘、鼠标器、磁盘

☒ C. 鼠标器、绘图仪、光盘

☒ D. 磁盘、打印机、光盘

10. 下列说法中不正确的是 10。

☒ A. Java 是面向过程的语言

B. 汇编语言是面向机器的语言

C. C++ 是面向对象的语言

D. 机器语言执行速度最快

II. 微机系统分析和应用(51 分)

11. (①、②任选一题)

① 8086/8088 下列关于指令队列不正确的说法是 11。

☒ A. 队列存放已经译码的指令

B. 8086 有 6 个字节而 8088 只有 4 个字节

☒ C. 队列属于 BIU

D. 队列中的指令未执行前有可能被清除

② 8051 单片机共有 4 个 I/O 口,但实际上可由用户无条件用作普通 I/O 接口的是 11。

A. P1 口

B. P2 口

C. P3 口

D. P0 口

12. (①、②任选一题)

① 8086/8088 设 SP 为 2F00H,若在代码段的 2248H 单元中存放一条软中断指令 INT 21H,则执行该指令后,(SP)/(SP+1)为 12。

A. 50H/22H

☒ B. 00H/2FH

C. FCH/2EH

☒ D. 4AH/22H

② 8051 执行定时器 T0 溢出中断时,其 SP 的值为 12。

A. -1

B. -2

C. +1

D. +2

13. (①、②任选一题)

① 8086/8088 在 12①题中,执行 INT 21H 后,IP 的值应为 13。

☒ A. (00085H)(00084H)

B. (00022H)(00021H)

C. 224AH

D. 2250H

② 8051 不可位寻址的特殊功能寄存器是 13。

A. TMOD

B. ACC

C. PSW

D. SCON

14. (①、②任选一题)

① 8086/8088 8086 最小模式和最大模式的主要区别是 14。

A. 存储空间大小不同

☒ B. 产生总线控制信号的方式不同

C. 可连接的 I/O 接口数目不同

D. 指令执行速度不同

☒ ② 8051 8031 不同于 8051 之处是 8031 14。

A. 没有内部 RAM

B. 没有内部 ROM

C. 没有定时器/计数器

D. 少一个 I/O 端口

15. (①、②任选一题)

① 8086/8088 在 8086 最小模式下,执行“IN AL,n”指令时, $\overline{M}/\overline{IO}$ 、 $\overline{WR}$ 、 $\overline{RD}$ 的信号电平依次为 15。

A. 0、0、1

B. 0、三态、0

☒ C. 0、1、0

D. 1、1、0

② 8051 传送类指令中,MOV、MOVX、MOVC 的作用范围依次为 15。

A. 外部数据存储器、内部数据存储器、外部存储器

- B. 数据存储器、程序存储器、SFR
C. 内部数据存储器、外部数据存储器、程序存储器
D. 内部 RAM 单元、SFR、程序存储器

$\frac{1}{5} \times 6$

16. (①、②任选一题)

① 8086/8088 设 CPU 时钟为 5MHz, 在访问外设时若在插入 2 个等待状态后, READY 才有效, 则该总线周期需要的时间为 16。

- A. $0.8\mu s$ B. $5\mu s$ C. $1\mu s$ D. $1.2\mu s$

② 8051 设时钟振荡频率为 12MHz, 则一个机器周期的时间为 16。

- A. $0.8\mu s$ B. $5\mu s$ C. $1.2\mu s$ D. $1\mu s$

17. (①、②任选一题)

① 8086/8088 存储器写周期中, 数据开始的状态是 17。

- A. T1 B. T2 C. T3 D. T4

② 8051 单字节或双字节的单周期指令, 其执行结束的时间是在 17。

- A. S1P2 ~ S2P1 B. S6P2 C. S4P2 ~ S5P1 D. S6P1

✓18. (①、②任选一题)

① 8086/8088 在基址加变址的寻址方式中, 基址、变址寄存器分别为 18。

- A. AX 或 CX、BX 或 CX B. BX 或 BP、SI 或 DI
C. SI 或 BX、DX 或 SI D. DX 或 DI、CX 或 SI

② 8051 片内 SFR 和片外数据存储器可用的寻址方式分别为 18。

- A. 寄存器间接寻址、直接寻址 B. 直接寻址、寄存器间接寻址
C. 直接寻址、寄存器寻址 D. 寄存器寻址、寄存器间接寻址

✓19. 下列指令中格式错误的是 19。(①、②任选一题)

① 8086/8088

- A. MOV BL, BH B. MOV DS, BLOCK[SI + BX]
C. MOV CS, 2000H D. IN AL, DX

② 8051

- A. MOV 10H, 30H B. SWAP A
C. MOV @DPTR, A D. DIV AB

20. 下列指令中, 错误指令的数目为 20。(①、②任选一题)

① 8086/8088

PUSH WORD PTR 30[BX + SI] ~~MOV~~ BYTE PTR[BX], 300
ADD AX, 300 MUL 30

② 8051

MOV 40H, 30H MOVX DPTR, # 10H
MOV 40H, # 30H SUB A, # 30H

- A. 1 B. 2 C. 3 D. 4

21. 下列指令或指令组中, 其功能及对标志影响均相同的有 21 种。(①、②任选一题)

① 8086/8088

ADD AL, 01H 与 INC AL; LOOP L1 与 DEC CX

JNZ L1;
 POP BX 与 MOV BP, SP LEA SI, DAT 与 MOV SI, OFFSET DAT
 MOV BX, [BP];
 A. 1 B. 2 C. 3 D. 4
 ② 8051
 ADD A, #01H 与 INC A; DJNZ R2, L1 与 DEC R2
 MOV A, R2
 JNZ L1;
 PUSH ACC 与 MOV B, A; ADD A, ACC 与 CLR C
 POP B RLC A

(注: ACC 与 A 均代表累加器, 以下同)

A. 3 B. 2 C. 1 D. 4

22. (①、②任选一题) 当 AH(或 A) 为 0FH 时, 下列指令组能正确转到 NEXT 的有 22 组。

① 8086/8088

TEST AH, 0FH XOR AH, 0FH
 JZ NEXT; JZ NEXT;

CMP AH, 0FH SUB AH, 0FH
 JZ NEXT; JZ NEXT

A. 1 B. 2 C. 3 D. 4

② 8051

ANL A, #0FH XRL A, #0FH
 JZ NEXT; JZ NEXT;

CJNE A, #0FH, L1 CLR C
 LJMP NEXT; SUBB A, #0FH
 JZ NEXT

A. 1 B. 2 C. 3 D. 4

23. 以下叙述中, 不正确的是 23。

A. 半导体存储器包括 RAM 和 ROM B. Flash 存储器是非易失性的
 C. Cache 是高速缓存 D. EPROM 使用电擦除方式

24. 一个 EPROM 芯片, 容量为 $32K \times 8$, 除电源和地外, 引脚数至少为 24。

A. 16 B. 24 C. 26 D. 30

25. 一个 SRAM 芯片, 有 14 条地址线和 8 条数据线, 问该芯片最多能存储 ASCII 码字符的个数为 25。

A. 16384 B. 32768 C. 256 D. 14

26. 采用与上题相同容量的 DRAM 芯片, 则该芯片的地址线条数为 26。

A. 14 B. 7 C. 9 D. 10

27. 下述产生片选信号 $\overline{CS}$ 的方法中,被选中芯片不具有唯一确定地址的是 27。

- A. 线选法或部分译码 B. 仅部分译码
C. 仅线选法 D. 全译码

28. (①、②任选一题)

在图 1 所示译码电路中,为了使每个输出端接到存储器芯片的 $\overline{CS}$ 端时,可以选中的地址范围为 4KB,则该图中 C, B, A 三端与 CPU 地址线的对应连接可为 28。

① 8086/8088

- A. 仅 A14, A13, A12
B. 仅 A12, A13, A14
C. 仅 A14, A12, A13
D. A12, A13, A14 任意组合

② 8051

- A. 仅 P2.6, P2.5, P2.4
B. 仅 P2.4, P2.5, P2.6
C. 仅 P2.6, P2.4, P2.5
D. P2.4, P2.5, P2.6 任意组合

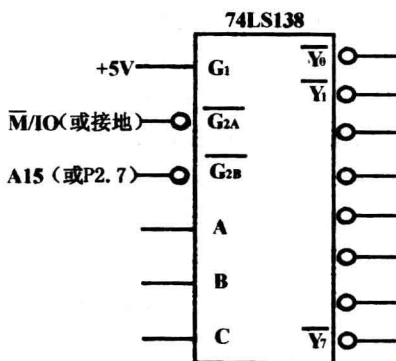


图 1

29. 在下列叙述中,正确的是 29。

- a. 光盘比磁盘线密度高
b. 光盘的读出方式是接触式的
c. 在恶劣的工业现场,常用半导体电子盘取代磁盘
d. 硬盘与软盘的写保护方法相同

- A. a, c B. a, b, c C. a, c, d D. b, c, d

30. 当采用存储单元与 I/O 端口统一编址时, CPU 的数据传送指令 30。

- A. 可以访问 I/O 端口和存储单元
B. 只能访问 I/O 端口
C. 既不能访问 I/O 端口又不能访问存储单元
D. 只能访问存储单元

31. (①、②任选一题)

① 8086/8088 中断类型为 40H 的中断服务程序入口地址存放在中断向量表中的起始地址是 31。

- A. DS:0040H B. DS:0100H
C. 0000:0100H D. 0000:0040H

② 8051 T0 溢出中断的入口地址是 31。

- A. 0003H B. 001BH
C. 000BH D. 可自由设定

32. (①、②任选一题)

① 8086/8088 响应不可屏蔽中断时,其中断类型号是 32。

- A. 由 CPU 自动产生 B. 从外设取得
C. 由指令 INT 给出 D. 由中断控制器提供

② 8051 外部中断的触发方式为 32。

- A. 低电平或下降沿触发 B. 仅下降沿触发
C. 仅低电平触发 D. 高电平触发

33. (①、②任选一题)

① 8086/8088 在一个外部中断服务子程序中第一条指令为 STI,其目的是 33。

- A. 允许响应高一级中断 B. 允许响应低一级中断
C. 允许响应所有可屏蔽中断 D. 允许响应同级中断

② 8051 响应中断后,需由用户采用软件来清除中断标志的是 33。

- A. TI, RI B. TF0, TF1 C. IE0, IE1 D. IE0, TF0

34. 接口电路中的双向数据缓冲器,还兼有 34 的作用。

- A. 驱动 B. 驱动、隔离 C. 锁存、驱动 D. 隔离

35. 当 8255 A口工作在方式 2 时,需要 PC3 ~ PC7 作为联络信号,则 35。

- A. B口只能工作在方式 0, PC0 ~ PC2 只能用作输出
B. B口只能工作在方式 0, PC0 ~ PC2 只能用作输入
C. B口只能工作在方式 1, PC0 ~ PC2 作为联络信号
D. B口可以工作在方式 0 或方式 1, PC0 ~ PC2 分别可作为 I/O 或联络信号

36 ~ 38. 设 8255 A口工作在方式 1,当外部设备准备好数据时,应向 8255 A口发 36 低电平信号,使外设的数据输入到 A口的输入数据缓冲器,于是 A口的 37 变为高电平。若此时 A口内部的中断允许 INTE 为 1,则 INTR 信号变为有效。此后,若 CPU 读取 8255 A口的数据亦即 RD 信号有效,该信号将使 38 复位,为再次输入数据作好准备。

36. A. $\overline{RD}$ B. $\overline{STB}$ C. $\overline{WR}$ D. IBF
37. A. IBF B. $\overline{RD}$ C. $\overline{STB}$ D. $\overline{WR}$
38. A. $\overline{RD}$ B. $\overline{STB}$ C. IBF D. $\overline{WR}$

39. 对于串行接口,其主要功能为 39。

- A. 仅串行数据到并行数据的转换
B. 仅并行数据到串行数据的转换
C. 输入时将并行数据转换为串行数据,输出时将串行数据转换为并行数据
D. 输入时将串行数据转换为并行数据,输出时将并行数据转换为串行数据

40. 在干扰信号又多又强的工业控制现场,当通信距离约 100m 时,应采用的串行接口是 40。

- A. 一般 RS-232C 接口 B. 具有 Modem 的 RS-232C 接口
C. 具有光电隔离的 20mA 电流环接口 D. IEEE-488 接口

41. 在异步串行通信中,相邻两帧数据的间隔是 41。

- A. 0 B. 任意的
C. 确定的 D. 与波特率有关

42. 设定定时器/计数器 8253 的 CLK 频率为 1MHz,要求其 OUT 端输出周期为 8ms 的信号,该芯片编程为 BCD 码计数且只读写高 8 位,则该芯片的计数初值应表示为 42。

- A. 8000H B. 8000 C. 80H D. 80

43. 设 8253 中的某个定时器/计数器工作于方式 2(分频),其定时时间的长短与 43 无关。

- a. 何时送方式字 b. 计数初值
c. BCD 或二进制计数 d. 门控电平何时起作用

☒ A. a, c, d B. a, b, d C. a, b, c D. b, c, d

44. 设 8253 的 CLK2 接 1MHz 的时钟信号,要求其 OUT2 端产生方波(方式 3),则方波高电平最大宽度为 44。

A. 65.536ms ☒ B. 32.768ms C. 65.536 μ s D. 32.768 μ s

45~46. 一个微机测控系统中,CPU 与 A/D 转换器之间可能接有 45,CPU 与 D/A 转换器之间可能接有 46。

45. A. 缓冲器、锁存器 B. 反向驱动器
☒ C. 缓冲器 D. 锁存器
46. A. 缓冲器 B. 驱动器
C. 缓冲器、锁存器 ☒ D. 锁存器、缓冲器、驱动器

47. 一个具有 16 键的简易键盘,只允许使用 8255 一个口作键盘接口电路,则应选择的口和键识别方法是 47。

- A. A 口,行扫描法 ☒ B. C 口,行扫描法或行反转法
C. C 口,仅行扫描法 ☒ D. B 口,行反转法

48. 一个七段 LED 显示器的段排列如图 2 所示,其阳极段 g~a 经接口电路接至系统数据总线 D6~D0,某同学在实验时用指令送段码 0EH,LED 应显示“F”,但结果显示为“4”,所采用的显示器及错误的原因是 48。

- A. 共阳,D2 与 D4 接反
B. 共阴,D0 与 D1 或 D0 与 D2 接反
☒ C. 共阳,D0 与 D1 或 D0 与 D2 接反,D1 与 D4 或 D2 与 D4 接反
D. 共阴,D0 与 D1 或 D4 与 D2 接反

49. 下面的存储单元定义伪指令正确的是 49。

(①、②任选一题)

① 8086/8088

☒ A. BUF: DW 99

B. BUF DB 25*60

☒ C. BUF DD 'ABCD'

☒ D. BUF DW 'D'

② 8051

A. BUF DW 99

B. BUF: DB 25*60

C. BUF: DD 'ABCD'

D. BUF: DW 'D'

50~51. 阅读下列程序段并回答有关问题。

(①、②任选一题)

① 8086/8088

ORG 0100H

X1 DB 25,'5'

X2 DW ?

Y1 EQU X1

② 8051

ORG 0100H

X1: DB 25,'5'

X2: DW 0

Y1 EQU X1

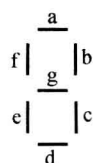


图 2

Y2 EQU \$ - Y1

⋮

MOV AL, Y1 + 1

⋮

Y2 EQU \$ - Y1

⋮

MOV A, Y1 + 1

⋮

50. 汇编后 Y2 的值为 50。

☒ A. 4 B. 3 C. 5 D. 6

51. 执行上述程序段后寄存器 AL(或 A)中的值为 51。

A. 19H B. 01H ☒ C. 35H D. 36H

52. 关于 IBM - PC/AT、IBM - PC/386 系统总线及有关总线兼容性的正确说法是 52。

- ☒ A. AT 为 ISA 总线, 386 为 ISA 或 EISA 总线, EISA 兼容 ISA
B. 都为 EISA 总线, EISA 兼容 ISA
C. 都为 ISA 总线, ISA 兼容 EISA
D. AT 为 EISA 总线, 386 为 ISA 总线, ISA 兼容 EISA

53. (①、②任选一题)

① 8086/8088 组成最小模式下的最小系统时, 除 CPU、ROM、RAM、I/O 接口外, 至少尚需的芯片类型为 53。

- a. 总线控制器 b. 地址锁存器 c. 时钟发生器 d. 总线收发器
A. a, b, c, d B. a, b, c ☒ C. b, c, d D. a, c, d

② 8051 用 8031 构成单片机最小系统时, 除 8031 外至少尚需的芯片类型为 53。

- a. RAM b. 地址锁存器 c. I/O 接口 d. EPROM
☒ A. a, b B. b, c, d C. b, d D. c, d

54. 计算机能配置的 I/O 设备的多少, 主要取决于 54。

- ☒ A. 系统提供的插槽数 ☒ B. 口地址数
C. 地址线数 D. 外中断数

55. 微型计算机系统启动时, 自检和系统初始化程序是由 55 提供。

(①、②任选一题)

① 8086/8088

- A. 硬盘 B. 软盘
C. RAM ☒ D. ROM BIOS

② 8051

- A. 片内特殊功能寄存器 SFR B. 片外 RAM
C. 片内 RAM D. EPROM 或 ROM

56. (①、②任选一题)

① 8086/8088 在 PC 系统中, 采用汇编语言程序时, 为了显示字符和打印字符, 56。

- A. 两者都必须采用系统功能调用
B. 两者都必须采用 BIOS 功能调用
C. 前者必须用系统功能调用, 后者必须用 BIOS 功能调用
☒ D. 两者都可用系统功能调用或 BIOS 功能调用

② 8051 一个带有键盘、显示器的单片机系统, 其监控程序至少依次包括 56。

A. 键扫描、键处理、显示

☒ B. 显示、键扫描、初始化

C. 初始化、键扫描、显示、键处理

D. 初始化、显示、键扫描、键处理

57. (①、②任选一题)

① 8086/8088 以下从汇编语言程序可返回 DOS 的方式中,正确的是 57。

a. PROC NEAR

b. $\vdots$

c. $\vdots$

☒ d. HLT

PUSH DS

MOV AX,4C00H

INT 20H

MOV AX,0

INT 21H

PUSH AX

$\vdots$

☒ RET

A. a,b,c,d

☒ B. a,b,c

C. a,c,d

☒ D. b,c

② 8051 若用户程序中有下面 4 种结尾方式,则执行后能返回监控程序的是 57。

a. $\vdots$

b. $\vdots$

c. $\vdots$

d. $\vdots$

SJMP \$

L: AJMP L

LJMP 0000H

RET

A. a,b,c

B. c

C. a,c,d

D. a,b,d

58. 有一器件,在温度为 $0^{\circ}\text{C} \sim 100^{\circ}\text{C}$ 时其输出电压为 $1\text{mV} \sim 50\text{mV}$,若用该器件测量的对象温度范围为 $10^{\circ}\text{C} \sim 80^{\circ}\text{C}$,则设计接口电路时至少必须包括 58。

A. 运算放大器

☒ B. 运算放大器及 A/D

C. A/D 及非线性补偿电路

D. 运算放大器及非线性补偿电路

59. 以下应用中需用到 D/A 转换器的是 59。

a. 雷达伺服系统

☒ b. 数控机床

☒ c. 智能波形发生器

d. 冰箱温度控制

A. a,b,c

☒ B. a,c

C. a,b

☒ D. a,c,d

60. 在无人驾驶汽车中采用的微机应用系统应包括 60。

A. 仅含 A/D 的输入通道

B. 仅含 D/A 的输出通道

☒ C. 既有 A/D 输入通道又有 D/A 输出通道,还可能有开关量输入/输出通道

D. 仅开关量输入/输出通道

61. 对无人驾驶汽车而言,它所采用的微机应用系统其实是 61。

A. 测量系统

☒ B. 开环程序控制系统

☒ C. 闭环控制系统

D. 数据处理系统

III. 软件基础和应用(9 分)

62. 对于存储同样一组数据元素而言, 62。

☒ a. 顺序结构比链式结构少占空间

b. 链式结构比顺序结构难于扩充空间

☒ c. 与顺序结构相比,链式结构更有利于对元素的插入、删除运算

d. 顺序结构与链式结构都要求占用整块空间

A. a,b

☒ B. a,c

C. c,d

D. a,b,c

63. 设循环队列的元素存放在一维数组 $\text{cq}[0..m]$ 中,队列初始时,队头指针 front 、队尾指针 rear

均为 0, 队列非空时, front 指向实际队头元素的前一位置, rear 指向实际队尾元素。如果 $\text{front} < \text{rear}$, 则元素出队赋给 x 的运算过程为 63。其中“ $\leftarrow$ ”为赋值号, mod 为取余运算符。

- A. $x \leftarrow \text{cq}[\text{front}];$
 $\text{front} \leftarrow (\text{front} + 1) \bmod (m + 1)$
 C. $\text{front} \leftarrow (\text{front} + 1) \bmod (m + 1);$
 $x \leftarrow \text{cq}[\text{front}]$
 B. $x \leftarrow \text{cq}[\text{front}];$
 $\text{front} \leftarrow (\text{front} - 1) \bmod (m + 1)$
 D. $\text{front} \leftarrow (\text{front} - 1) \bmod (m + 1);$
 $x \leftarrow \text{cq}[\text{front}]$

64. 设二维数组 $a[0..5, 0..6]$ 按行存储, 每个元素占 d 个存储单元, 如果每个元素改为 2d 个存储单元, 起始地址不变, 则元素 $a[2, 6]$ 的存储地址将要增加 64 个存储单元。

- A. 20d B. 21d C. 38d D. 39d

65. 设指针 p 指向双向循环链表的表头结点, 结点的左、右指针域为 left、right, 分别用 $p^{\wedge}.\text{left}$ 、 $p^{\wedge}.\text{right}$ 表示, 则初始化表头结点的语句为 65。其中“ $\leftarrow$ ”为赋值号。

- A. $p^{\wedge}.\text{left} \leftarrow p^{\wedge}.\text{right}$ B. $p^{\wedge}.\text{left} \leftarrow p; p^{\wedge}.\text{right} \leftarrow p$
 C. $p \leftarrow p^{\wedge}.\text{left}; p \leftarrow p^{\wedge}.\text{right}$ D. $p^{\wedge}.\text{left} \leftarrow \text{nil}; p^{\wedge}.\text{right} \leftarrow \text{nil}; p \leftarrow \text{nil}$

66. 采用下列排序算法对 n 个元素进行排序, 其排序趟数肯定为 $n - 1$ 趟的排序方法有 66。

- A. 选择和插入 B. 冒泡和快速 C. 插入和快速 D. 选择和冒泡

67. 系统分析阶段的主要任务是分析系统的综合要求, 其中对系统需要的存储量、健壮性、安全性和联机系统的响应时间等方面的要求属于 67。

- A. 环境要求 B. 功能要求 C. 性能要求 D. 运行要求

68. 结构化设计方法采用变换分析和事务分析技术实现 68。

- A. 从数据结构导出程序结构 B. 从模块结构导出程序结构
 C. 从模块结构导出数据结构 D. 从数据流图导出初始结构图

69. 在软件测试中, 确认(验收)测试主要用于发现 69 阶段的错误。

- A. 软件计划 B. 需求分析 C. 软件设计 D. 编码

70. 软件维护阶段是软件生存周期中持续时间最长的阶段, 它从 70 时算起。

- A. 产生可执行程序 B. 组装测试通过
 C. 软件交付使用 D. 用户提出第一份维护报告

二、填空题(71~75 题每格 2 分, 76~81 题每格 1 分, 共 30 分, 请务必使用答题纸答题)

I. 微机系统分析和应用(24 分)

$$71. \text{ 设函数 } Y = \begin{cases} 0 & \text{IF } X \leq 0 \\ 3X & \text{IF } 0 < X < 20 \\ X - 20 & \text{IF } 20 \leq X \end{cases}$$

其程序流程如图 3 所示, 其中 * * 判断框的表达式为 (1)。

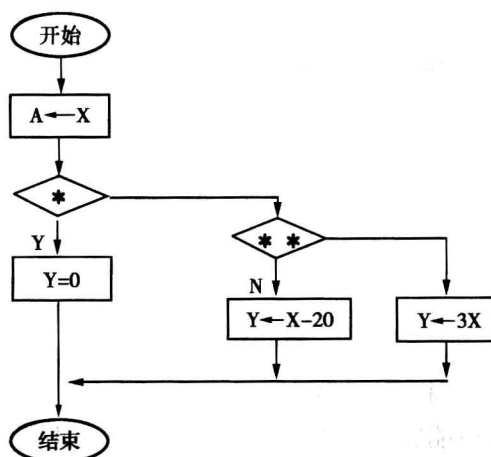


图 3

72. (①、②任选一题)

① 8086/8088

执行下列程序段之后, SP 及 CF 的值分别是____(2)____。

MOV SP, 6000H

PUSHF

POP AX

OR AL, 01H

PUSH AX

POPF

② 8051

执行下列程序段之后, SP 及 PSW.7 的值分别是____(3)____。

MOV SP, # 60H

PUSH PSW

POP ACC

ORL A, # 80H

PUSH ACC

POP PSW

73. 执行下列程序段后, 给出指定寄存器或存储单元的内容。(①、②任选一题)

① 8086/8088

MOV AX, 1234H

MOV BX, 5678H

ADD AL, BL

DAA

MOV CL, AL

MOV AL, AH

ADC AL, BH

DAA

AL 和 CL 寄存器的内容分别为____(4)_____。

② 8051

MOV A, # 34H

ADD A, # 78H

DA A

MOV R0, A

ADDC A, # 56H

DA A

A 和 R0 寄存器的内容分别为____(5)_____。

74. 填入适当指令,使程序段能实现将 AL(或 A)中低位十六进制数转换为 ASCII 码。(①、②
任选一题)

① 8086/8088

② 8051

⋮

AND AL, 0FH

ADD AL, 30H

CMP AL, 3AH

JL LP2

____(6)_____

LP2: ⋮

⋮

ANL A, # 0FH

MOV R2, A

ADD A, # 0F6H

MOV A, R2

JNC AD30

____(7)_____

AD30: ADD A, # 30H

75. 汇编语言程序设计。(①、②任选一题)

① 阅读下列 8086/8088 程序。

```
DATA          SEGMENT
BUF1          DW 1000H, 2000H, 3000H, 4000H
              DW 0001H, 0002H, 0003H, 0004H
BUF2          DW 0, 0
DATA          ENDS
CODE          SEGMENT
              ASSUME CS: CODE, DS: DATA
START:        MOV AX, DATA
              MOV DS, AX
              MOV SI, OFFSET BUF1
              MOV DI, OFFSET BUF2
              MOV CX, 8
LP0:          PUSH CX
              MOV CX, 3
              MOV BX, 0
              MOV AX, [SI]
```