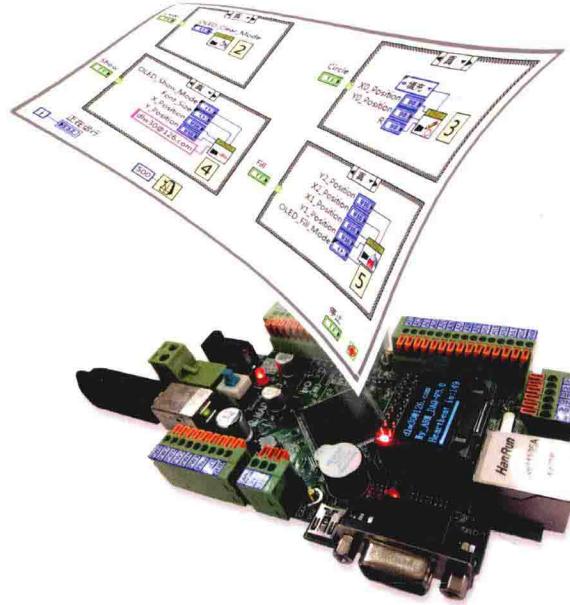




首本系统讲解如何使用LabVIEW直接开发STM32芯片的书——边缘创新。  
提供完整45课时的基础/高级/综合实验课程及其视频教程——易学易用。  
配套首款支持LabVIEW直接编程的STM32学习板/数采板/核心板——极致体验。



# STM32开发实战

## LabVIEW卷

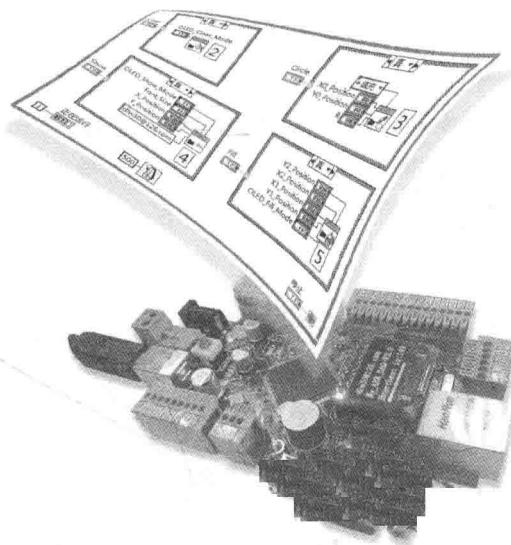
王电令 苏亚辉 苏彩红 编著



机械工业出版社  
China Machine Press



电子与嵌入式系统  
设计丛书



# STM32开发实战

## LabVIEW卷

王电令 苏亚辉 苏彩红 编著



机械工业出版社  
China Machine Press

## 图书在版编目 (CIP) 数据

STM32 开发实战: LabVIEW 卷 / 王电令, 苏亚辉, 苏彩红编著. —北京: 机械工业出版社, 2016.5  
(电子与嵌入式系统设计丛书)

ISBN 978-7-111-53642-0

I. S… II. ①王… ②苏… ③苏… III. 微处理器 - 系统设计 IV. TP332

中国版本图书馆 CIP 数据核字 (2016) 第 086960 号

# STM32 开发实战: LabVIEW 卷

出版发行: 机械工业出版社 (北京市西城区百万庄大街 22 号 邮政编码: 100037)

责任编辑: 陈佳媛

印 刷: 北京市荣盛彩色印刷有限公司

开 本: 186mm×240mm 1/16

书 号: ISBN 978-7-111-53642-0

责任校对: 殷 虹

版 次: 2016 年 6 月第 1 版第 1 次印刷

印 张: 33.75

定 价: 89.00 元

凡购本书, 如有缺页、倒页、脱页, 由本社发行部调换

客服热线: (010) 88379426 88361066

购书热线: (010) 68326294 88379649 68995259

投稿热线: (010) 88379604

读者信箱: hzit@hzbook.com

版权所有 · 侵权必究

封底无防伪标均为盗版

本书法律顾问: 北京大成律师事务所 韩光 / 邹晓东

# 前　　言

想要深入了解美国国家仪器公司（NI）在嵌入式系统领域今后重点投入和发展的用户，可以参考 Dr.T（NI 公司创始人兼 CEO）撰写的《2012 年嵌入式系统展望》和《2013 年嵌入式系统展望》两篇文章（<https://lumen.ni.com/nicif/zhs/infoembedsystrends/content.xhtml>）。在 2012 年的文章里面，Dr.T 回顾了传统的嵌入式开发，介绍了 NI 公司现在的嵌入式开发架构，以及将来完美的解决方案。下面让我们先通过下表来看看 NI 公司都支持哪些具体的嵌入式硬件开发及其特点与优势。

表 NI 嵌入式硬件支持概况

嵌入式硬件	主流芯片	优点	缺点	NI 软件工具包
微控制器	8051、MSP430 单片机	低成本、体积小、易于编程	在高性能的应用中会力不从心	C Generator Toolkit
微处理器	ARM7、ARM9、 M3、M4、M7	高时钟频率，可以完成高性能的应用，易于编程	高功耗、顺序处理结构	Embedded for ARM Toolkit
数字信号处 理专用器件	DSP (ADI、TI)	支持硬件浮点计算， 处理速度快	固有的顺序处理机制	Embedded for DSP Toolkit
通用计算处 理器	CPU (Intel、 AMD)	支持多核并行处理器 机制，处理速度极快	高功耗、系统中必须有 CPU	Real-time Module
现场可编程 门阵列	FPGA (Xilinx、 Altera)	可以通过软件定义的 高灵活性硬件，可重复 编程的电路 – 固有的并 行处理架构	成本高、功耗高	FPGA Module

从上表中可以看出，NI 公司支持的硬件非常广泛，基本上涵盖了所有种类（除 ASIC 外）的嵌入式通用芯片。其中对 ARM、FPGA 和 CPU 的支持持续更新；而单片机和 DSP 的更新则较慢，也很少在国内推广，仅限于高校使用；FPGA 的势头最猛，也是 NI 现在以及未来重点支持的五大方向之一；由于 ARM 内核的芯片近些年在移动市场占据了越来越多的份额，NI 公司也开始顺应潮流，开发出相应的工具包；DSP 这两年有被 FPGA 逐步取代的趋势，今后，NI 公司对 DSP 的支持度会逐年降低；CPU 在主频和多核领域有着无可替代的优势，因

此，NI 公司不会放弃它，产品具体体现在 PXI 平台和 cDAQ 机箱；而单片机性能相对较弱，NI 公司官方不会再支持。

图 1 显示的是 NI 公司的 LabVIEW 图形化软件所能支持的处理器和嵌入式操作系统的全部家族成员。

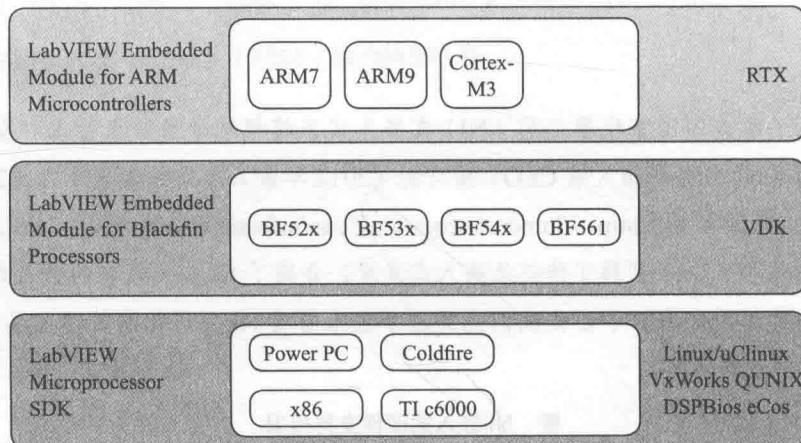


图 1 LabVIEW 支持的处理器和嵌入式操作系统家族成员

在国内，ARM7/ARM9 同样受到很多工程师的欢迎，这类 MCU 非常适合于 Windows CE 系统，因此，经作者对国内市场的分析，并结合 NI 的战略，计划推出 3 本有关 LabVIEW 嵌入式开发的书，本书就是其中之一。

本书重点介绍嵌入式家族中的 ARM Cortex-M3 成员，即如何利用 LabVIEW 图形化软件，帮助用户快速实现一个小型 ARM 嵌入式系统原型开发。

首先从 LabVIEW 这个闻名全球的图形化软件说起。提到 LabVIEW，相信很多工程师都不陌生，即使没有使用 LabVIEW 做过项目开发，或多或少也听说过 LabVIEW 的强大功能。对于想系统学习或者提高 LabVIEW 编程能力的学生和工程师，作者向大家推荐两本经典教材，分别是阮奇桢编著的《我和 LabVIEW》和陈树学编著的《LabVIEW 宝典》。

下面为大家简单介绍一下 LabVIEW。

LabVIEW 全称是 Laboratory Virtual Instrumentation Engineering Workbench，是由美国国家仪器公司（NI）于 1986 年发明的，最新的版本是 2015，以后的版本号均按年份命名，于每年的 8 月发布。NI 公司的 LabVIEW 之父 Jeff Kodosky 已经申请并获批 68 项 LabVIEW 专利。尽管 LabVIEW 还没有像 C 语言那样被 ISO 组织接受并认证，但它已经成为工业自动化和测试测量行业事实上的标准。

以 LabVIEW 为核心，配合不同行业的专用工具包，结合 NI 强大的硬件平台所构成的这

种“图形化设计”理念，已经快速渗透到各行各业，形成了一个完整的生态系统。尤其是在嵌入式应用、FPGA 设计、运动控制、图像处理、半导体测试、射频等领域，它将占据越来越多的市场份额。

图 2 显示的是 LabVIEW 针对各行各业的软件模块。

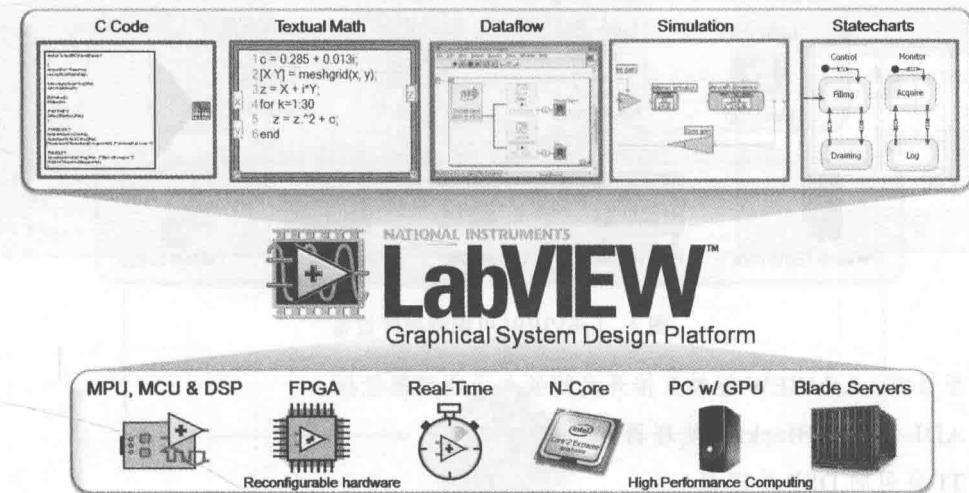


图 2 LabVIEW 所有软件模块

图 2 的上半部分展示上位机纯软件开发模块，具体说明如下：针对 C 语言编写的代码可以使用库函数节点来调用；针对 MATLAB 编写的算法可以使用 MathScript 节点来调用；针对 LabVIEW 自身则直接使用数据流思想进行编程；针对 Simulink 或者 HIL（硬件在环）可以使用 Simulation 模块来调用；针对工业自动化控制可以使用 Statecharts（状态图）模块来编程。

图 2 的下半部分展示下位机嵌入式软件开发模块，主要说明如下：针对 DSP/ARM 固件驱动开发可以使用 LabVIEW 嵌入式模块实现；针对 Xilinx FPGA 可以使用 NI FPGA 工具包进行开发；针对多核处理器可以使用 LabVIEW Real-Time 模块进行开发。

本书向大家介绍的正是 LabVIEW 在嵌入式领域中的应用。下面来了解一下 LabVIEW 在这个领域的嵌入式硬件产品。

图 3 显示的是 NI 公司针对嵌入式领域研发的一系列硬件设备，例如，LabVIEW Desktop 可以运行在 PC、笔记本电脑、工控机、PXI 控制器或者 cDAQ 机箱上；LabVIEW Real-Time 和 FPGA 模块可以用来开发 PXI 系统、cRIO、sbRIO，以及 MyRIO 等硬件设备；LabVIEW 嵌入式模块可以用来开发用户自定义功能的 DSP、ARM，或者可编程数据采集卡等硬件设备。

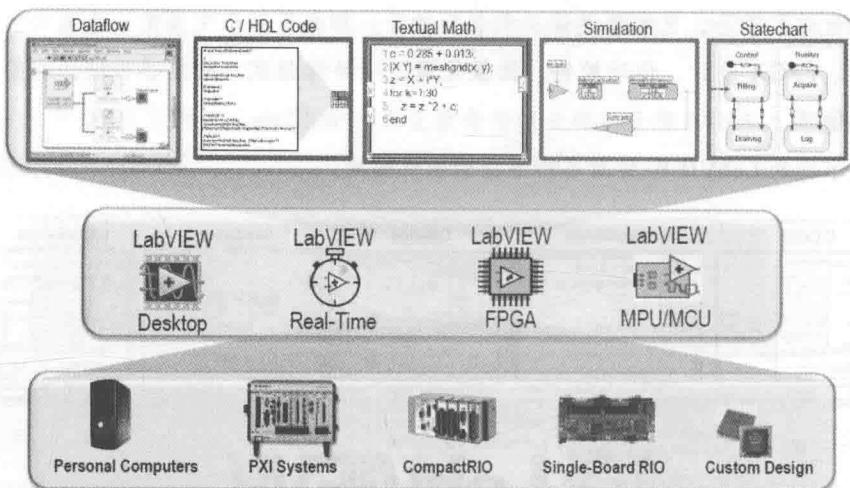


图 3 LabVIEW 可编程硬件设备

截至目前，LabVIEW 能够直接开发的嵌入式处理器包括：

- ADI 公司的 Blackfin 处理器。
- TI 公司的 DSP 处理器。
- ARM 公司的 ARM Cortex-M3、ARM7、ARM9 处理器。
- Xilinx 公司的 FPGA 处理器。

当然，除了以上这些种类的芯片外，LabVIEW 还支持任意一款 32 位 MCU 处理器，但是需要开发者具备非常丰富的软硬件知识和经验才能移植成功，工作量比较大。

LabVIEW 生成的 EXE 可以直接运行的嵌入式系统包括：

- Keil 公司的 RTX 实时操作系统。
- Lineo 公司的 uClinux 实时操作系统。
- RedHat 公司的 eCos 实时操作系统。
- Wind River System 公司的 VxWorks 实时操作系统。

当然，除了以上 4 类嵌入式操作系统外，LabVIEW 还可以运行于 Windows、Pharlap、UNIX、Linux 等操作系统。

本书重点向大家介绍如何利用 LabVIEW 快速、高效地开发可以运行于 ARM Cortex-M3 处理器上的应用程序。最近两年，ARM 内核的处理器在国内占据了越来越多的市场份额，这是因为这类微处理器在传统的中低端嵌入式领域有着非常高的性价比。目前应用最广的 ARM Cortex-M3 处理器又以意法半导体（ST）公司的 STM32F10x 和流明诺瑞公司（已被 TI 公司收购）的 LM3S8962 最为知名。因此，本书配套的实验平台选用的就是以 STM32 芯片

为核心而设计制作的学习板。

下面简单对比一下利用传统文本语言开发和利用 LabVIEW 图形化开发之间的差别，如图 4 所示。

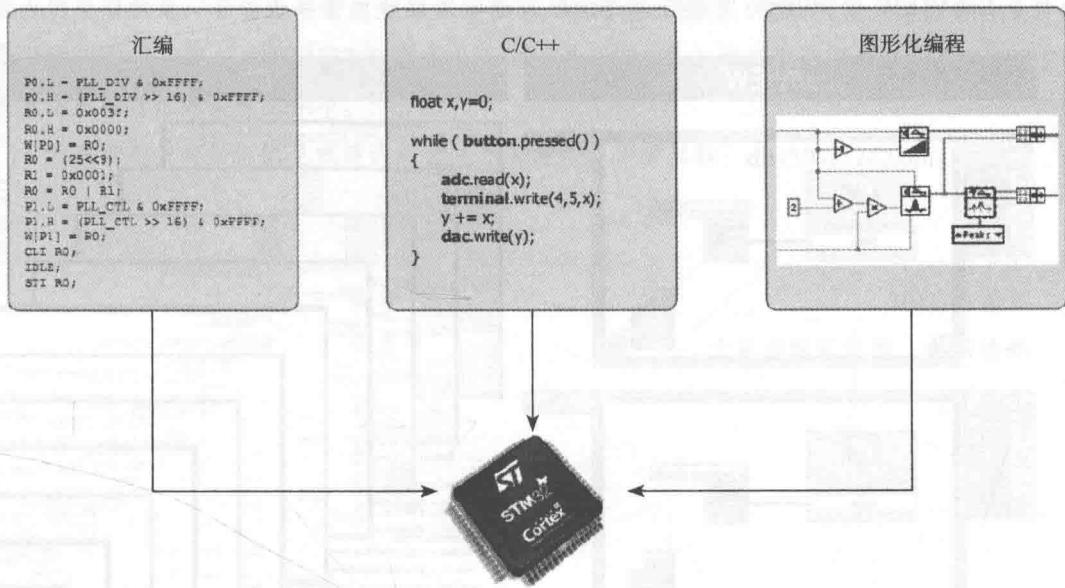


图 4 汇编语言、C/C++ 语言与第四代图形化编程语言之间的区别

从图 4 中读者或许感觉不到 LabVIEW 的优势所在，那么再来看看图 5 所显示内容，即如何在处理器和操作系统的基础上实现多线程编程。

从图 5 中应该可以明显地看出二者的优劣。对于使用 LabVIEW 的用户来说，在开发一个多线程多任务的程序时，只需要关注 LabVIEW 环境下的 while 循环结构和 case 条件结构，就能实现其所有的需求，并且 LabVIEW 支持前面板在线实时调试，无须再像传统开发方式那样通过串口打印、IDE 等工具来调试。这一切只要 LabVIEW 一个图形化软件就能轻松完成。

最后，设计嵌入式系统时选用 LabVIEW 的十大理由如下：

- 借助 LabVIEW 图形化设计环境，实现快速编程与部署。
- 重复使用传统嵌入式代码、C 语言库和官方汇编库。
- 借助内嵌实时操作系统，灵活应对严格实时需求。
- 借助内置调试、仿真和用户界面功能，实现快速原型开发。
- 集成数百种信号处理、数学分析、ARM 硬件驱动 VI。
- 不需要严格的计算机 C 语言训练，即可快速上手编程。

- 拥有丰富的实验例程和标准的范例模板程序。
- 确保软件投资收益，轻松部署硬件平台。
- 借助 LabVIEW 平台的通用性，灵活调用附加功能模块。
- LabVIEW 近 30 年的发展与改进，帮助全球工程师协作共进。

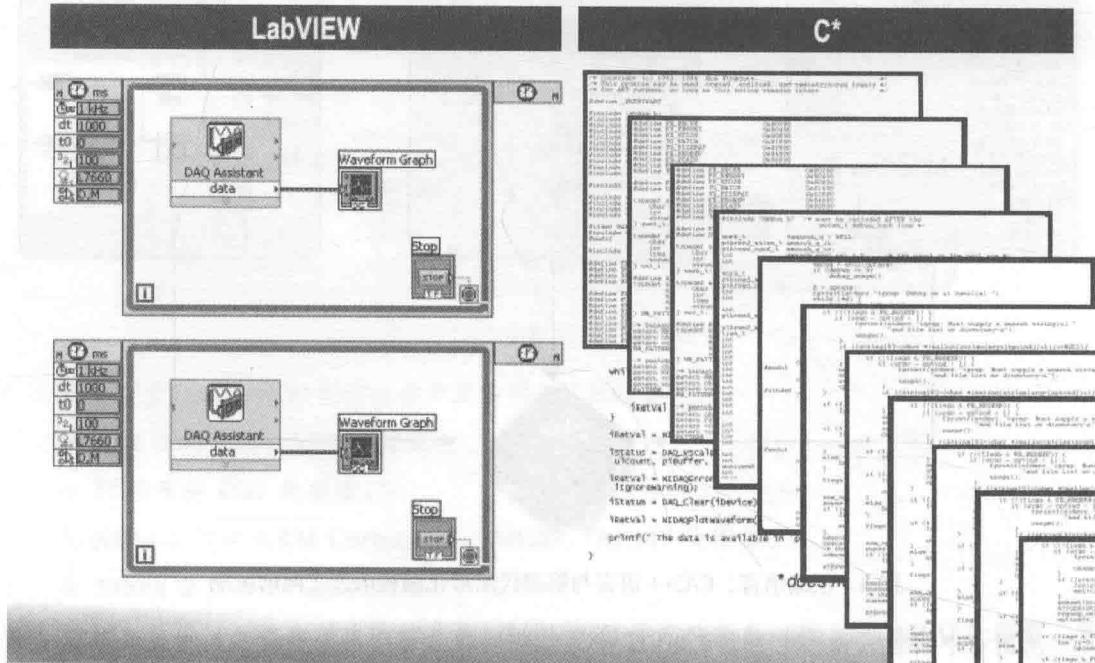


图 5 LabVIEW 与 C\* 两种语言的多线程编程

本书的配套资料中包含开发实验平台（STM32 学习板）所有相关的原理图以及完整的 LabVIEW 程序源代码，每个驱动 VI 都有详细的帮助文档，所有范例程序框图都添加了详细的注释。读者只需要点击 VI 运行按钮，就可以直接将 LabVIEW 程序框图下载到 STM32 芯片中进行图形化在线调试，而无须通过串口等调试工具，因此，可以极大地简化开发过程，缩短调试周期，提高项目开发效率。

关于软件的说明如下：

- 1) 本书涉及的所有开发软件、学习资料和视频教程均可以通过百度云盘免费下载和使用。云盘中的文件夹列表说明和具体的下载地址，请参考本书附录。
- 2) 对于没有网络或者网速较慢的用户，可以购买本书配套的 U 盘（16GB），里面包含了本书配套的开发软件、学习资料和视频教程。需要购买的用户可以通过邮箱 dlw30@126.com 与作者联系，也可以直接在淘宝 (<https://shop123596343.taobao.com/?spm=2013.1.100126.2>)

zifk17) 进行选购。

作者是一名 NI 资深软件架构工程师 (CLA)，对于写作并不擅长，书中错漏之处还望大家指正。同时作者也是一名 LabVIEW 爱好者，作为全球 LabVIEW 爱好者大家庭中的一员，最大的愿望就是，希望大家通过对本书的学习，按照基本原理、实验例程、案例分析这种循序渐进的学习方式，由 STM32 初学者成长为一名 ARM 嵌入式开发工程师，并将 LabVIEW 技术运用在自己的实际工作中。

读者对本书有任何意见或建议欢迎与作者联系，作者邮箱：dlw30@126.com。

王电令

2016 年 4 月

于美国国家仪器，中国总部

# 目 录

前言	1
致谢	2
<b>第 1 章 软件篇</b>	<b>1</b>
1.1 LabVIEW ARM 嵌入式模块介绍	1
1.2 Keil RealView MDK 软件介绍	4
1.3 Keil RTX 实时操作系统介绍	5
1.4 LabVIEW ARM Module 软件架构	7
1.5 LabVIEW ARM Module、RealView MDK、实验平台驱动软件安装	8
1.6 STM32 实验范例程序查找与 USB JLink-OB 驱动加载	14
<b>第 2 章 硬件篇</b>	<b>19</b>
2.1 ARM Cortex-M3 内核简介	19
2.2 实验平台介绍	20
2.2.1 My_ARM_Starter_Board 学习板介绍	22
2.2.2 My_ARM_Core_Board 核心板介绍	25
2.2.3 My_ARM_DAQ_Board 数据采集板介绍	27
2.3 实验平台资源说明	28
2.3.1 My_ARM_Starter_Board 平台资源简介	28
2.3.2 My_ARM_Core_Board 平台 资源简介	34
2.3.3 My_ARM_DAQ_Board 平台资源简介	35
2.3.4 My_ARM 实验平台总结	37
<b>第 3 章 基础模块篇</b>	<b>38</b>
3.1 GPIO	38
3.1.1 GPIO 介绍	38
3.1.2 GPIO 工作方式	39
3.1.3 GPIO 驱动 VI	45
3.1.4 两种驱动实现方式比较	55
3.1.5 GPIO 总结	56
3.2 ADC/DAC	56
3.2.1 ADC 介绍	57
3.2.2 ADC 驱动实现	58
3.2.3 DAC 介绍	62
3.2.4 DAC 驱动实现	63
3.3 中断	66
3.3.1 外部中断	67
3.3.2 外部中断驱动实现	69
3.3.3 内部中断	76
3.3.4 定时器中断驱动实现	78
3.4 PWM 生成	91
3.4.1 PWM 原理及应用	92

试读结束：需要全本请在线购买：[www.ertongbook.com](http://www.ertongbook.com)

3.4.2 PWM 驱动实现 .....	92	3.9.6 CAN 驱动实现 .....	145
3.4.3 PWM 参数设置技巧 .....	97	3.10 红外遥控 .....	148
3.5 看门狗 .....	97	3.10.1 红外遥控工作原理 .....	149
3.5.1 独立看门狗介绍 .....	98	3.10.2 红外遥控驱动实现 .....	150
3.5.2 独立看门狗驱动实现 .....	99	3.11 三轴加速度传感器 .....	153
3.5.3 窗口看门狗介绍 .....	100	3.11.1 三轴加速度传感器 工作原理 .....	154
3.5.4 窗口看门狗驱动实现 .....	101	3.11.2 三轴加速度传感器的 驱动实现 .....	155
3.6 TFTLCD 显示、触摸屏及 OLED 显示 .....	103	<b>第 4 章 高级模块篇 .....</b>	<b>157</b>
3.6.1 TFTLCD 显示原理 .....	104	4.1 SRAM .....	157
3.6.2 TFTLCD 显示驱动实现 .....	105	4.1.1 SRAM 读写与管理 .....	158
3.6.3 触摸屏工作原理 .....	109	4.1.2 SRAM 管理的驱动实现 .....	158
3.6.4 触摸屏驱动 VI .....	110	4.2 SD 卡 .....	161
3.6.5 OLED 工作原理 .....	112	4.2.1 SD 卡的应用 .....	161
3.6.6 OLED 驱动实现 .....	113	4.2.2 SD 卡驱动实现 .....	162
3.7 RTC 时钟 / 待机与唤醒 .....	114	4.3 FATFS 文件系统 .....	164
3.7.1 RTC 时钟介绍 .....	114	4.3.1 FATFS 文件系统介绍 .....	164
3.7.2 RTC 时钟驱动实现 .....	115	4.3.2 FATFS 文件系统驱动实现 .....	165
3.7.3 待机与唤醒 .....	118	4.4 中文显示 .....	170
3.7.4 待机与唤醒驱动实现 .....	119	4.4.1 中文显示原理 .....	171
3.8 IIC/SPI 总线 .....	120	4.4.2 中文显示的驱动实现 .....	174
3.8.1 IIC 协议介绍 .....	120	4.5 图片显示 .....	175
3.8.2 IIC 协议驱动实现 .....	122	4.5.1 图片显示原理 .....	176
3.8.3 EEPROM 驱动实现 .....	125	4.5.2 图片显示的驱动实现 .....	177
3.8.4 SPI 协议介绍 .....	129	4.6 音乐播放 .....	178
3.8.5 SPI 协议驱动实现 .....	131	4.6.1 音频播放原理 .....	179
3.8.6 Flash 驱动实现 .....	132	4.6.2 音频解码与播放的 驱动实现 .....	179
3.9 RS232/RS485/CAN 总线 .....	136	4.7 录音机 .....	182
3.9.1 RS232 协议介绍 .....	136	4.7.1 录音机工作原理 .....	182
3.9.2 RS232 驱动实现 .....	137	4.7.2 录音机的驱动实现 .....	182
3.9.3 RS485 协议介绍 .....	139		
3.9.4 RS485 驱动实现 .....	139		
3.9.5 CAN 协议介绍 .....	140		

4.8	FM 收发	184	5.2.4	实验总结	251
4.8.1	FM 收发设置	184	5.3	ADC/DAC 实验	251
4.8.2	FM 的驱动实现	185	5.3.1	ADC 温度采集报警实验	252
4.9	摄像头	188	5.3.2	DAC 正弦波生成实验	257
4.9.1	摄像头工作流程	190	5.3.3	实验总结	263
4.9.2	摄像头的驱动实现	190	5.4	中断实验	263
4.10	USB 通信	194	5.4.1	外部 I/O 中断实验	263
4.10.1	USB 设备开发流程	196	5.4.2	定时器更新中断实验	277
4.10.2	USB 通信的驱动实现	202	5.4.3	脉冲测量实验	286
4.11	2.4G 无线通信	204	5.4.4	编码器测量实验	295
4.11.1	无线通信模块介绍	205	5.4.5	实验总结	305
4.11.2	无线通信的驱动实现	206	5.5	PWM 实验	306
4.12	TCP/IP 网络传输	209	5.5.1	PWM 驱动舵机实验	306
4.12.1	TCP/IP 网络传输介绍	210	5.5.2	实验总结	313
4.12.2	TCP/IP 传输协议的 驱动实现	213	5.6	看门狗实验	313
4.13	Web 网页服务	216	5.6.1	独立看门狗实验	313
4.13.1	Web 服务开发流程	216	5.6.2	窗口看门狗实验	316
4.13.2	Web 服务的驱动实现	219	5.6.3	实验总结	322
<b>第 5 章 基础实验篇</b>		<b>220</b>	5.7	TFTLCD 显示 / 触摸屏 / OLED 实验	322
5.1	入门实验	220	5.7.1	TFTLCD 显示实验	322
5.1.1	循环实验	220	5.7.2	触摸屏实验	326
5.1.2	软件仿真	226	5.7.3	OLED 显示实验	330
5.1.3	硬件调试	229	5.7.4	实验总结	334
5.1.4	程序优化	230	5.8	RTC 时钟 / 闹钟与待机唤醒 实验	334
5.1.5	程序发布	235	5.8.1	RTC 时钟实验	334
5.1.6	程序架构	236	5.8.2	RTC 闹钟实验	342
5.1.7	实验总结	239	5.8.3	STM32 待机与唤醒实验	348
5.2	GPIO 实验	240	5.8.4	实验总结	355
5.2.1	流水灯实验	240	5.9	IIC/SPI 实验	355
5.2.2	蜂鸣器实验	245	5.9.1	EEPROM (IIC) 读写实验	355
5.2.3	按键捕捉实验	248	5.9.2	Flash (SPI) 读写实验	359

5.9.3 实验总结 .....	364	6.2.2 SD 卡插槽连接原理图 .....	399
5.10 RS232/RS485/CAN 实验 .....	364	6.2.3 编写主 VI 程序 .....	399
5.10.1 RS232 通信实验 .....	364	6.2.4 程序编译、下载、调试 .....	400
5.10.2 RS485 通信实验 .....	370	6.2.5 实际运行结果 .....	400
5.10.3 CAN 通信实验 .....	374	6.3 FATFS 文件系统实验 .....	401
5.10.4 实验总结 .....	378	6.3.1 软件架构设计 .....	402
5.11 红外遥控实验 .....	378	6.3.2 FATFS 文件系统硬件 原理图 .....	402
5.11.1 软件架构设计 .....	379	6.3.3 编写主 VI 程序 .....	403
5.11.2 红外接收头硬件连接 原理图 .....	381	6.3.4 程序编译、下载、调试 .....	403
5.11.3 编写主 VI 程序 .....	381	6.3.5 实际运行结果 .....	404
5.11.4 编写定时器 4 的中断 服务子 VI 程序 .....	382	6.4 中文显示实验 .....	405
5.11.5 程序编译、下载、调试 .....	384	6.4.1 软件架构设计 .....	405
5.11.6 实际运行结果 .....	387	6.4.2 中文显示硬件原理图 .....	406
5.12 三轴加速度传感器实验 .....	387	6.4.3 编写主 VI 程序 .....	406
5.12.1 软件架构设计 .....	388	6.4.4 程序编译、下载、调试 .....	407
5.12.2 3D 加速度传感器接口 原理图 .....	388	6.4.5 实际运行结果 .....	408
5.12.3 编写主 VI 程序 .....	390	6.5 图片显示实验 .....	409
5.12.4 程序编译、下载、调试 .....	391	6.5.1 软件架构设计 .....	409
5.12.5 实际运行结果 .....	391	6.5.2 图片显示硬件原理图 .....	410
<b>第 6 章 高级实验篇 .....</b>	<b>393</b>	6.5.3 编写主 VI 程序 .....	410
6.1 内存 SRAM 管理实验 .....	393	6.5.4 程序编译、下载、调试 .....	411
6.1.1 软件架构设计 .....	393	6.5.5 实际运行结果 .....	412
6.1.2 外部 SRAM 接口连接 原理图 .....	394	6.6 音乐播放实验 .....	412
6.1.3 编写主 VI 程序 .....	395	6.6.1 软件架构设计 .....	413
6.1.4 程序编译、下载、调试 .....	395	6.6.2 MP3 模块硬件原理图 .....	413
6.1.5 实际运行结果 .....	397	6.6.3 编写主 VI 程序 .....	415
6.2 SD 卡读写实验 .....	398	6.6.4 程序编译、下载、调试 .....	415
6.2.1 软件架构设计 .....	398	6.6.5 实际运行结果 .....	416
		6.7 录音机实验 .....	417
		6.7.1 软件架构设计 .....	418
		6.7.2 录音机硬件原理图 .....	418
		6.7.3 编写主 VI 程序 .....	420

6.7.4 程序编译、下载、调试	421	6.11.1 2.4G 无线通信程序 开发流程	450
6.7.5 实际运行结果	421	6.11.2 NRF24L01 发送方程序编写 (STM32)	450
6.8 FM 收发实验	422	6.11.3 NRF24L01 接收方程序编写 (STM32)	451
6.8.1 软件架构设计	423	6.11.4 NRF24L01 无线模块接口 硬件原理图	452
6.8.2 FM 模块硬件原理图	423	6.11.5 无线通信程序编译、 下载、调试	452
6.8.3 编写主 VI 程序	425	6.11.6 实际运行结果	454
6.8.4 程序编译、下载、调试	425	6.12 TCP 网络传输实验	456
6.8.5 实际运行结果	426	6.12.1 TCP 网络传输开发流程	456
6.9 摄像头视频拍照实验	427	6.12.2 TCP 服务器端程序编写 (下位机 STM32)	456
6.9.1 软件架构设计	428	6.12.3 TCP 客户端程序编写 (上位机 PC)	457
6.9.2 摄像头模块与 STM32 之间的硬件连接	430	6.12.4 ENC28J60 网络传输 模块硬件原理图	459
6.9.3 编写主 VI 程序	430	6.12.5 TCP 网络传输程序编译、 下载、调试	459
6.9.4 编写外部 I/O 的中断服务 VI 程序	431	6.12.6 实际运行结果	460
6.9.5 程序编译、下载、调试	432	6.13 Web 网页服务实验	462
6.9.6 实际运行结果	434	6.13.1 Web 服务器端程序编写 (下位机 STM32)	463
6.10 USB 通信实验	434	6.13.2 ENC28J60 网络传输模块 硬件原理图	464
6.10.1 USB 通信架构开发流程	434	6.13.3 Web 服务器程序编译、 下载、调试	466
6.10.2 USB 固件程序框架设计 (STM32)	435	6.13.4 实际运行结果	466
6.10.3 USB 设备硬件原理图 (STM32)	436	第 7 章 综合实验篇	469
6.10.4 USB 固件程序编写 (STM32)	437	7.1 3D 游戏手柄实验	470
6.10.5 USB 固件程序编译、 下载、调试	437		
6.10.6 USB 设备驱动文件生成 (主机 PC)	438		
6.10.7 USB 应用程序开发 (主机 PC)	445		
6.10.8 实际运行结果	448		
6.11 2.4G 无线通信实验	449		

7.1.1 软件架构设计 (标准状态机).....	471
7.1.2 My_ARM 学习板接口 连接原理图 .....	472
7.1.3 My_ARM 学习板接口 实物图 .....	473
7.1.4 编写主 VI 程序 .....	473
7.1.5 编写 I/O 中断服务 VI 程序 .....	476
7.1.6 程序编译、下载、调试 .....	476
7.1.7 USB 驱动生成安装 .....	479
7.1.8 上位机应用程序 APP .....	482
7.1.9 实际运行结果 .....	483
7.2 电机闭环控制实验 .....	484
7.2.1 软件架构设计 (标准状态机).....	485
7.2.2 My_ARM 学习板接口 连接原理图 .....	487
7.2.3 My_ARM 学习板接口 实物图 .....	488
7.2.4 编写主 VI 程序 .....	488
7.2.5 编写定时器中断服务 VI 程序 .....	494
7.2.6 程序编译、下载、调试 .....	495
7.2.7 PID 参数整定方法 .....	498
7.2.8 上位机应用程序 APP .....	502
7.2.9 实际运行结果 .....	504
7.3 音频信号在线监测实验 .....	505
7.3.1 软件架构设计 (标准状态机).....	508
7.3.2 My_ARM 学习板接口 连接原理图 .....	510
7.3.3 My_ARM 学习板接口 实物图 .....	511
7.3.4 编写主 VI 程序 .....	511
7.3.5 程序编译、下载、调试 .....	518
7.3.6 上位机应用程序 APP .....	520
7.3.7 实际运行结果 .....	520
附录 .....	522

# 第1章

## 软件篇

设计开发一个嵌入式系统或产品，通常分为软件和硬件两个部分。如何选择一款优秀的嵌入式开发软件成为当前许多软件工程师不可回避的问题，市场上充斥着各种各样的 IDE，各有各的优缺点，但是对于一个刚刚从事、没有任何嵌入式软件开发经验的工程师来说，从上手到熟练掌握成为他们的第一道门槛。

为此，很多年前 NI 公司就将其核心产品 LabVIEW 由 Windows 平台应用发展到嵌入式系统领域，在国外已经有很多工程师使用 LabVIEW 嵌入式工具包进行项目开发和产品研发。由于 LabVIEW 进入国内的时间相对比较晚，再加上软件本身的汉化等因素，导致使用 LabVIEW 在嵌入式开发领域知名度不高。本书的目的之一就是帮助大家学习如何应用 LabVIEW 从事嵌入式系统开发，提高大家的工作效率，使更多的工程师能够加入图形化系统设计的阵营中。

本章首先向大家介绍一下 NI 公司针对 ARM 处理器的嵌入式软件产品 LabVIEW Embedded Module for ARM Microcontrollers，之后介绍一下 Keil 公司（现已被 ARM 公司收购）的 RealView MDK IDE（RVMDK）软件与 RTX 实时操作系统。结合 LabVIEW、RVMDK 以及 RTX 这三者的优势，你会发现 NI 的这套软件架构具有非常高的开发与运行效率。本章还会介绍如何安装这些软件，以及安装过程中需要注意的地方。

### 1.1 LabVIEW ARM 嵌入式模块介绍

LabVIEW Embedded Module for ARM Microcontrollers 是 NI LabVIEW 嵌入式开发工具包之一，可为全球最热门的嵌入式 32 位精简指令集运算（RISC）微控制器（ARM 处理器）提供图形化编程。其完整的开发环境适用于 ARM7、ARM9 和 Cortex-M3 微控制器。

该模块由 NI 和 ARM 公司联合开发，集成了 Keil RealView MDK 微控制器 IDE 和 LabVIEW 嵌入式技术开发工具包，能够向用户提供无缝即时的嵌入式编程体验。该模块还包含了快速创建应用程序所需的所有工具，可帮助用户快速完成从概念到投入生产的全套设计流程。具体功能如下：

- 集成调试