

IBM PC BIOS

程式剖析

林書華 著

IBM PC BIOS

程式剖析

林書華 著

儒林圖書公司 印行

版權所有
翻印必究

IBM PC BIOS 程式剖析

著者：林書華
發行人：楊鏡秋
出版者：儒林圖書有限公司
地址：台北市重慶南路一段111號
電話：3812302 3110883 3140111
郵政劃撥：0106792-1號

吉豐印刷廠有限公司承印
板橋市三民路二段正隆巷46弄7號
行政院新聞局局版台業字第1492號

中華民國七十四年七月初版

定價新台幣 270 元正

前 言

此書是針對 IBM PC 的 BIOS 程式做細部的解析。BIOS 程式佔有 8K 位元組記憶體，位於實際位址 FE000H 到 FFFFFH。BIOS 程式內包括了自行測試 (power on self test) 和 BOOT 程式。這二個部分佔了大於 2K 位元組位址。其它的 6K 位元組位址放著一些有用的副程式，如 RS-232C、diskette、MONITOR、printer、keyboard 等副程式，這些副程式可以由 DOS 的裝置驅動程式或使用者自己所寫的程式來使用。

本書將 BIOS 內的程式分段畫成類似流程圖的步驟圖，以便說明解釋。在有必要介紹 LSI 和舉例時，本書都有詳盡的解說。

本書是解說 IBM PC 的 BIOS 程式，而非 IBM PC/XT 的 BIOS 程式。PC 和 PC/XT 的差異在於 PC/XT 可以加上硬式磁碟機，而 PC 不能。所以 PC/XT 的 BIOS 程式比 PC 的 BIOS 程式，多一段測試硬式磁碟機界面卡上的 ROM 是否存在的小程式，此小段程式只有 53 個位元組而已，而且相當簡單。若讀者將本書看完後，再來看此段程式時會覺得相當簡單。PC 和 PC/XT 的 BIOS 程式大部分是相同的，尤其是佔了 6K 位元組的副程式，幾乎一字未改。

目 錄

前 言	III
-----	-----

第一章 8088組合語言介紹	1
----------------	---

第二章 開機後自行測試	83
-------------	----

TEST.01	8088 測試	84
TEST.02	BIOS ROM 核對和測試 I	88
TEST.03	8237 直接記憶體存取控制器及初始化 測試	92
TEST.04	基礎 16K 記憶體測試	112
TEST.06	8259 中斷控制器測試	132
TEST.07	8253 時序控制器測試	142
TEST.05	BIOS ROM 核對和測試 II	151
TEST.08	6845 和界面卡的測試	152
TEST.09	在螢幕上設定顯示資料以測試顯示列	157
TEST.10	螢幕界面板測試	158
TEST.11	其他記憶體測試	161
TEST.12	鍵盤測試	175
TEST.13	錄音機測試	179
TEST.14	磁碟機測試	184
INT 19	啓動載入程式	194

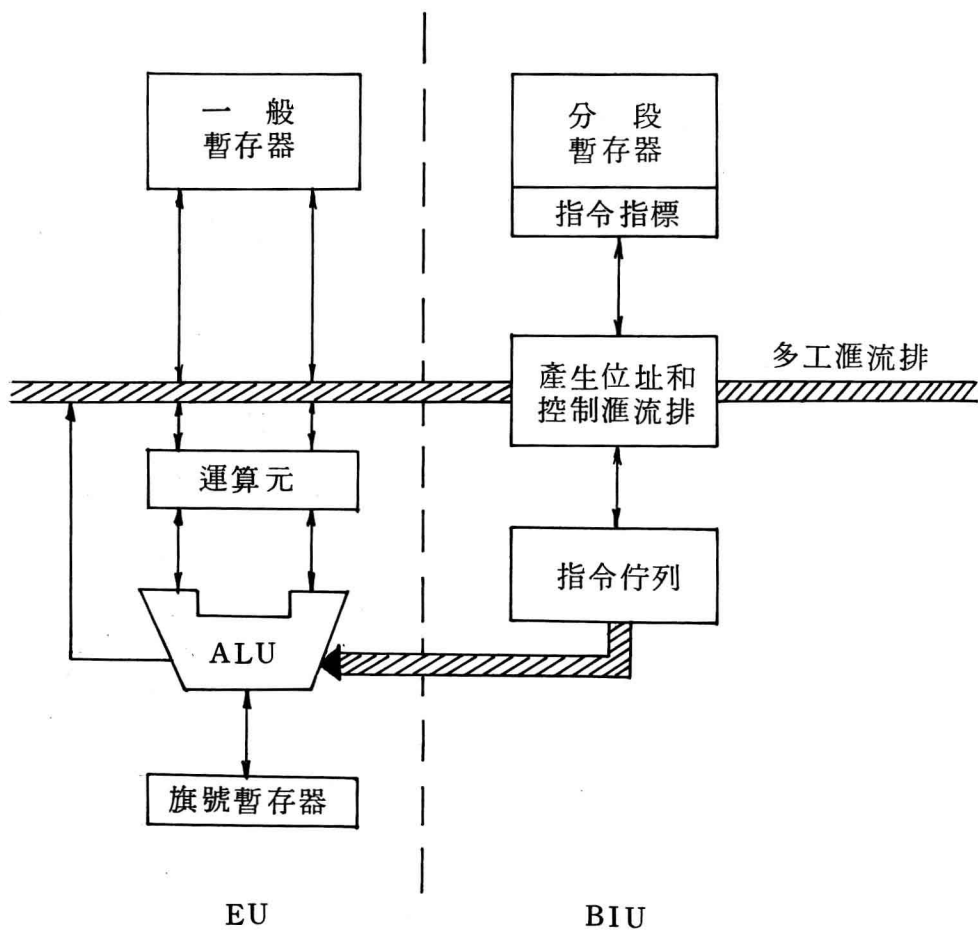
第三章	RS-232C	201
第四章	磁碟機	225
	UPD 765 介紹	225
	INT 13H 進入點	248
第五章	印表機	305
第六章	螢幕	315
第七章	鍵盤	445
第八章	其他副程式	455
	記憶體大小決定	455
	裝備決定	456
	時序	457
	列印螢幕	463
附錄	ROM BIOS LISTINGS	471

第一章

8088組合語言介紹

雖然 8088 的資料匯流排 (data bus) 只有 8 條，但其內的資料匯流排有 16 條，我們還是叫它 16 位元 (bit) 微處理機。因為內在的資料匯流排有 16 條，所以 8088 的暫存器都是 16 位元。雖然如此，8088 依然可以處理 8 位元的資料。我們知道 8088 的位址匯流排 (address bus) 有 20 條，所以它的記憶體最大容量可達一百萬個位元組 (1M byte)。8088 的特點是它的內部結構分為二個單元。其一為執行單元 (Execution Unit, EU)，它和外界是隔離的，它只執行指令，指令由匯流排界面單元 (Bus Interface Unit, BIU) 供給。另一單元為匯流排界面單元 (Bus Interface Unit)，它負責外界的溝通工作，放出位址線執行取指令碼或資料的存取。它有一個可暫時存放 4 個指令碼的指令佇列 (instruction queue)，8088 的匯流排界面單元 (BIU) 隨時將指令佇列填滿，以便供給執行單元 (EU) 執行，所以 8088 的匯流排是很“忙”的。

2 IBM PC BIOS 程式剖析



8088 的暫存器可以分爲：分段暫存器 (Segment Registers)、一般暫存器 (General Registers)、指令指標 (Instructions Pointer) 和旗號 (Flags) 暫存器。分別敘述如下：

分段暫存器

分段暫存器有 4 個，它們都是 16 位元。

15

0

CS
DS
SS
ES

程式分段 (code segment)

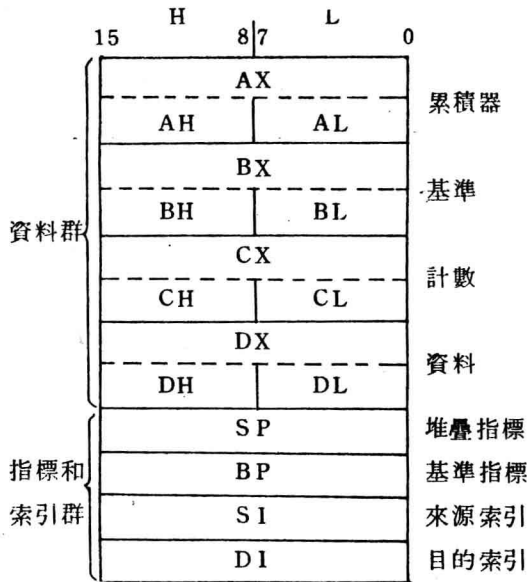
資料分段 (data segment)

堆疊分段 (stack segment)

額外分段 (extra segment)

8088 將一百萬位元組記憶體 (1M byte memory) 分割成 16 個 64K 位元組的段落。8088 可以同時進入其中 4 個段落。每個段落的基準位址 (base address) 存放在分段暫存器內。程式分段 (code segment, CS) 暫存器指著程式部分，指令碼由 CS 取來。堆疊分段 (stack segment, SS) 暫存器指著堆疊部分，有關堆疊的指令由 SS 處理。資料分段 (data segment, DS) 暫存器指著資料部分，它通常存放著程式的變數和資料。額外分段 (extra segment, ES) 暫存器指著額外部分，它通常用做資料的儲存。

一般暫存器



在資料群 (data group) (AX, BX, CX 和 DX) 中，每個 16 位元暫存器可以分為二個 8 位元暫存器 (AL, AH, BL, BH, CL, CH, DL 和 DH)。所以 8088 可以處理 8 位元的資料。指標和索引群 (pointer and index group) (SP, BP, SI 和 DI) 不能分成二個 8 位元暫存器，它們都是 16 位元暫存器。

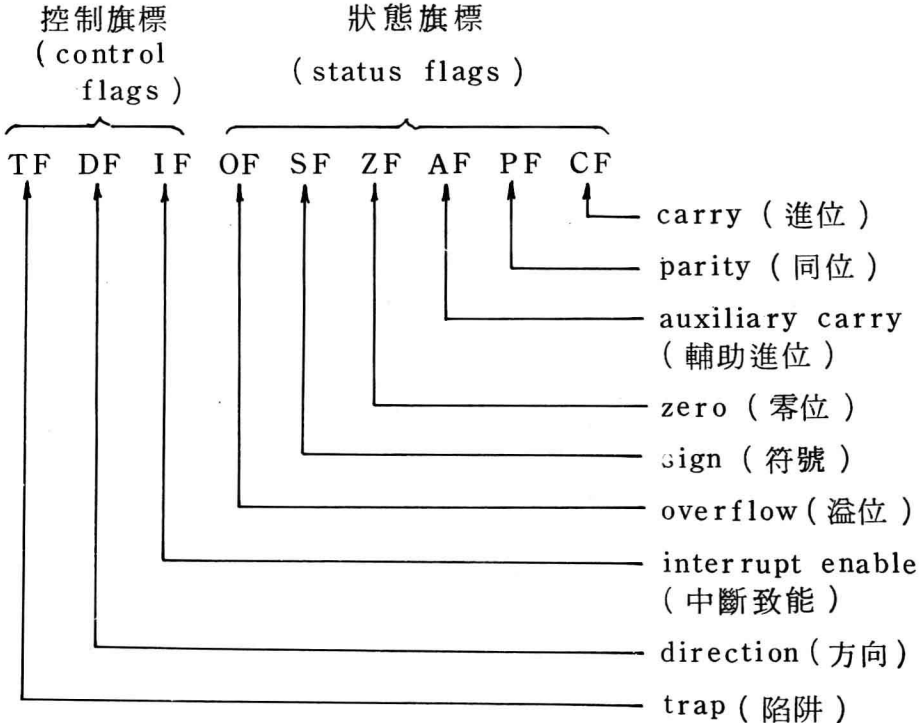
分段暫存器和一般暫存器在產生實際位址 (physical address generation)、定址模式 (addressing mode) 和組合語言 (assembly language) 中將有詳細的說明。

指令指標

它是一個 16 位元暫存器，其中放著相對於 CS 的間距 (offset)，指著下一個要取的指令碼。組合語言可以改變指令指標的

值，例如 JMP；也可以將指令指標存放到堆疊上，例如 CALL；也可以從堆疊上取回指令指標，例如 RET。

旗號暫存器

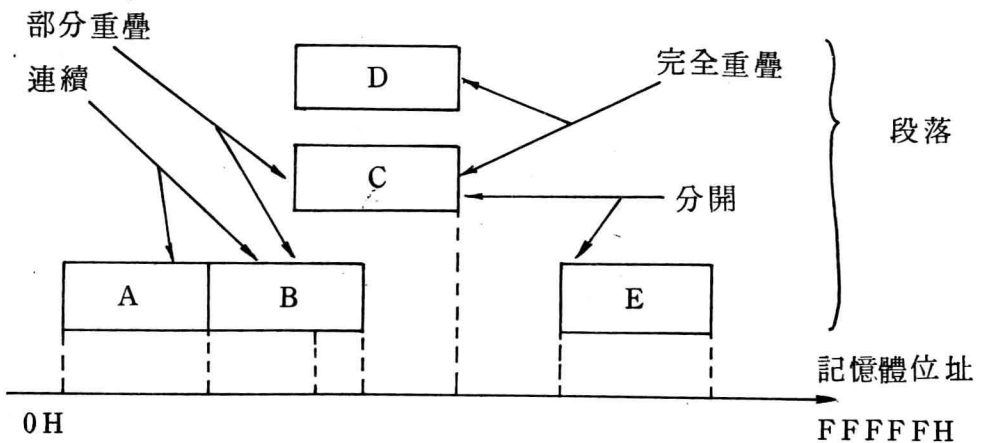


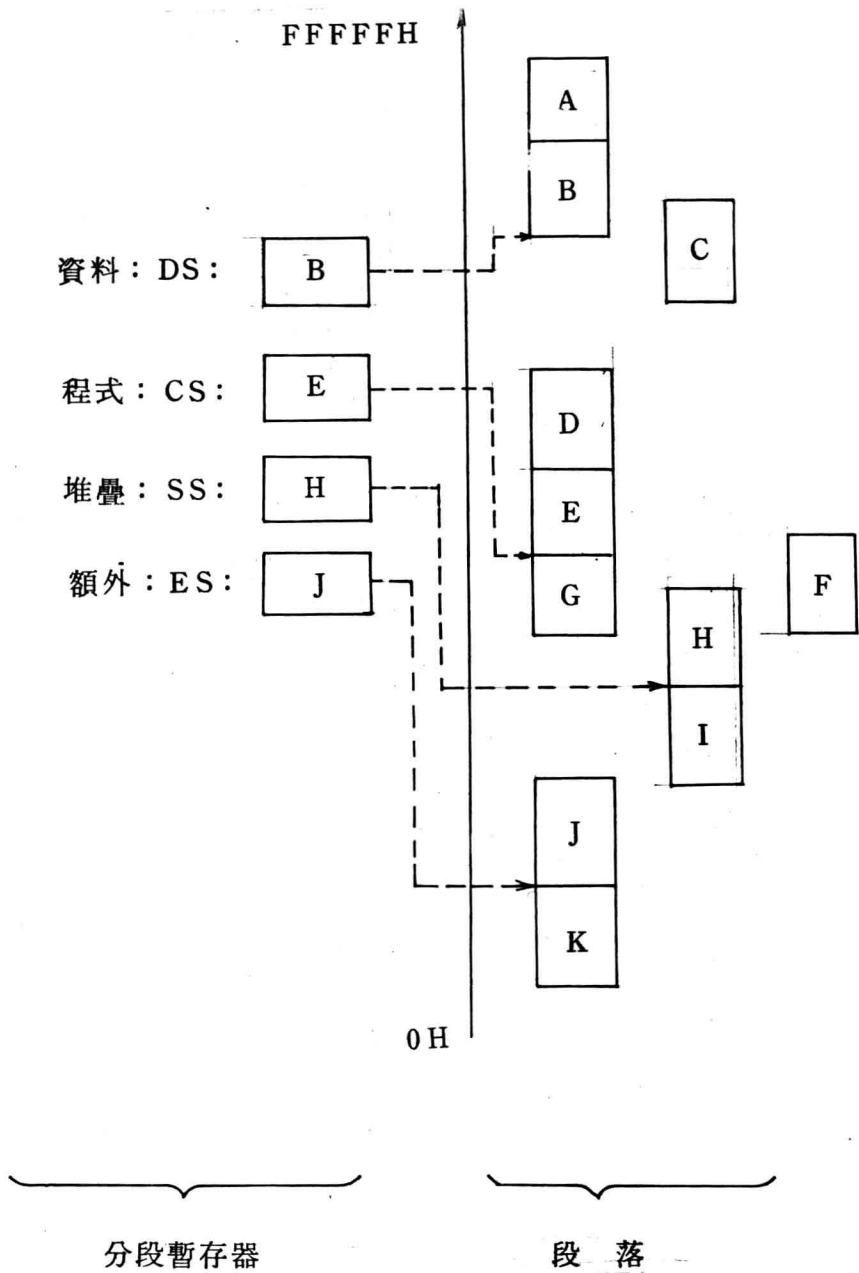
1. 如果 AF 為 1，就表示從低半位元組 (low nibble) (位元 0 到位元 3) 有 1 個進位到高半位元組 (high nibble) (位元 4 到位元 7)，或者是從高半位元組借位到低半位元組。AF 旗號通常用在十進位制的算術中。
2. 如果 CF 為 1，就表示有一進位或一借位進入結果的最高位元 (位元 7 或位元 15)，CF 旗號通常用在加和減的算術中；旋轉指令也用到 CF 旗號。
3. 如果 OF 為 1，就表示在算術中產生溢位 (overflow) 現

象，這時會產生溢位中斷信號。

4. 如果 SF 為 1，結果的最高位元（位元 7 或位元 15）為 1。
。SF 旗號代表著結果的正負號（0 表示正，1 表示負）。
5. 如果 ZF 為 1，結果為零。
6. 如果 DF 為 1，在字串指令（string instruction）中，索引指標（DI 和 SI）將會自動減少。如果 DF 為 0，在字串指令中，索引指標將會自動增加。
7. 如果 IF 為 1，就允許 8088 可以處理外來的可以遮罩的中斷信號。
8. 如果 IF 為 1，則 8088 就會進入單步驟模式，方便於除錯工作。

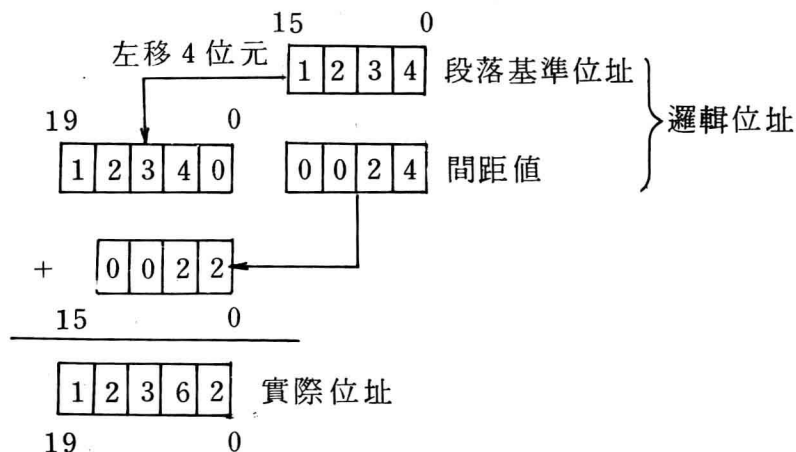
8088 將一百萬位元組（1 M byte）的記憶體分割成數個段落（segment），每一個段落有 64K 位元組容量。段落的基準位址保存在分段暫存器中（CS, ES, SS, DS），所以 8088 可以同時進入 4 個段落。段落可以相互重疊、連續或者分開，這個決定於分段暫存器內的起始位址。



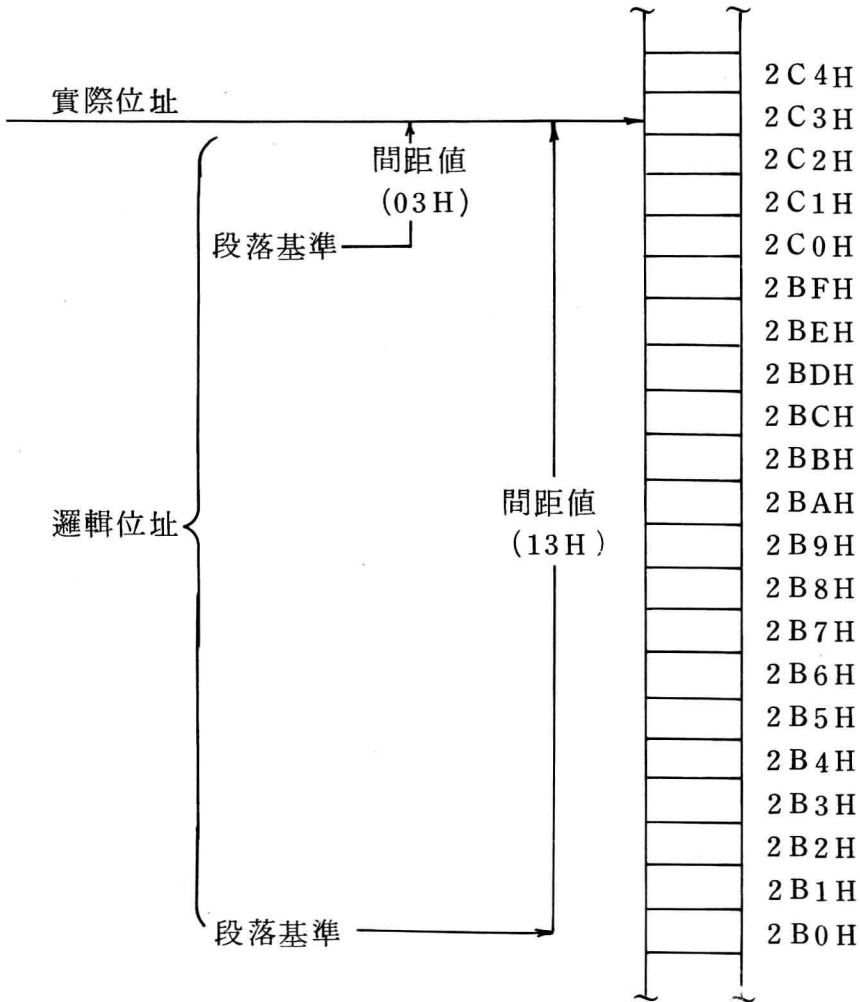


實際位址產生 (Physical Address Generation)

這裡所謂的實際位址，是爲了區分邏輯位址 (logical address) 之故。實際位址從零到 FFFFFH，也就是 8088 所能讀寫的記憶體位址。在設計硬體時，我們注意的是實際位址，在寫組合語言時，我們就得注意邏輯位址了。邏輯位址由分段暫存器內的基準位址和間距所組成。分段暫存器內的基準位址 (base address) 和間距都是 16 位元。請看下面的例子，實際位址和邏輯位址的關係。



不同的邏輯位址可能指向相同的實際位址，請看下例。



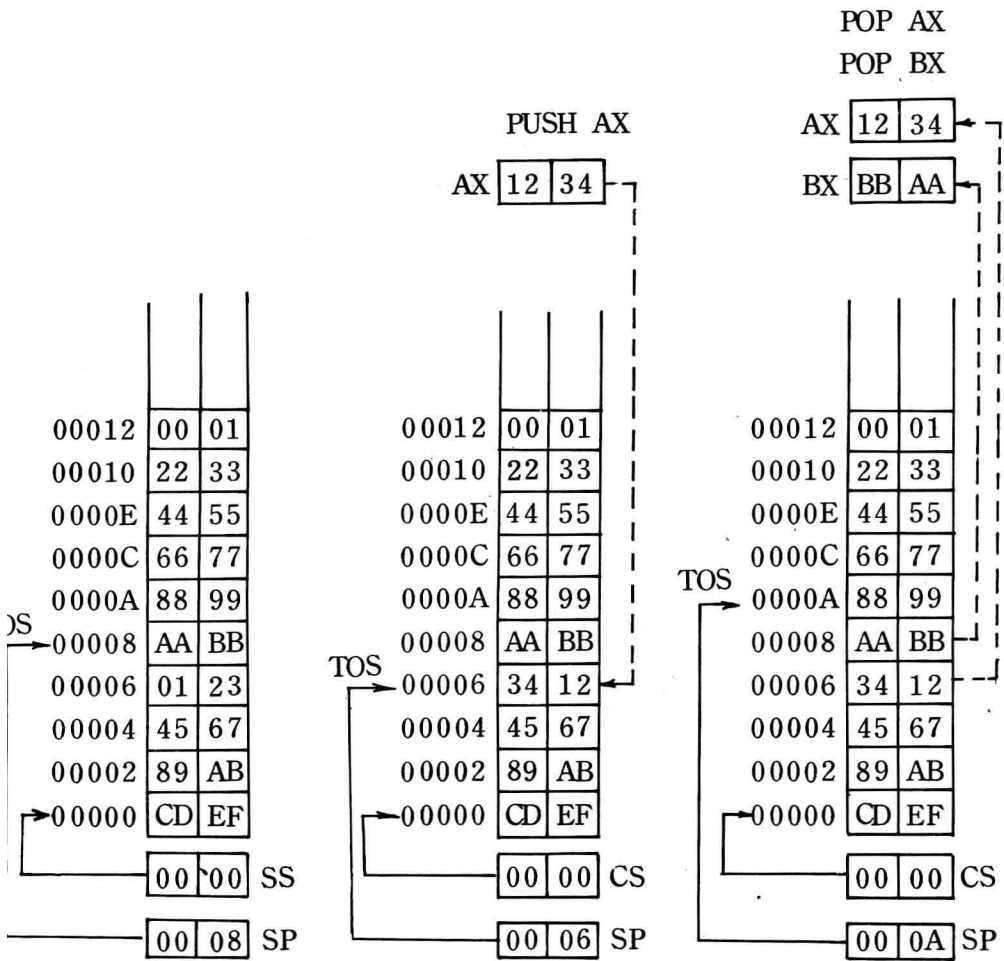
既然邏輯位址是由分段暫存器內的基準位址和一個間距值組成，那麼我們可以指令的功能來列出一個表格。這個表格很明白地告訴我們邏輯位址的組合和指令功能的關係。

指 令 功 能	CPU 預設的基準點分段暫存器	可代替的基準點分段暫存器	間 距
取指令 (instruction fetch)	CS	無	IP
堆疊 (stack)	SS	無	SP
變數 (variable)	DS	CS, ES, SS	EA *
字串源地 (string source)	DS	CS, ES, SS	SI
字串目的地 (string destination)	ES	無	DI
BP 被使用做基準暫存器	SS	CS, ES, DS	EA *

* EA (Effective Address): 有效位址。在定址模式中有詳細的說明。

上表中所謂的 CPU 預設的基準點分段暫存器 (default segment base register)，意思為若程式設計者不告訴 CPU 8088 需要使用其他的基準點分段，那麼 CPU 8088 就以其預設的分段暫存器內的位址為基準位址。上表中，可代替的基準點分段暫存器裡列出三個分段暫存器，表示程式設計者可以使用三個的其中一個。上表中，間距值也就是 IP, SP, SI, DI 各個暫存器內的值。EA 有效位址表示一個經過定址模式演算之後得到的位址間距。

下面的例子相當重要，它使我們了解堆疊的動作。如果堆疊分段暫存器 (stack segment register) 放著 0000H，堆疊指標放著 0008H，那麼堆疊指標 (TOS, TOP OF STACK) 指著 00008H 的位址，請注意每一個 PUSH 或 POP 後堆疊指標和堆疊指標的變化 (SS 不會改變)。注意：PUSH 和 POP 都是以二個位元組為單位。



由上面的例子，我們可以看出做 PUSH 之前，先將堆疊指標減 2，然後將暫存器 AX 內的低位元組放入低位址（00006H）內，高位元組放入高位址（00007H）內。POP 指令先將低位址內的資料放入暫存器的低位元組內，高位址內的資料放入暫存器的高位元組內，然後將堆疊指標加 2。所以堆疊指標（TOS）是指著已被佔用的位址。PUSH 和 POP 指令也可以用在分段暫存器和記憶體位址上。這裡只是為了解釋堆疊的動作，並不表示 PUSH 和 POP 指令只能用在一般暫存器上。BP 暫存器也可以當做堆疊的間距。