

世界著名计算机教材精选

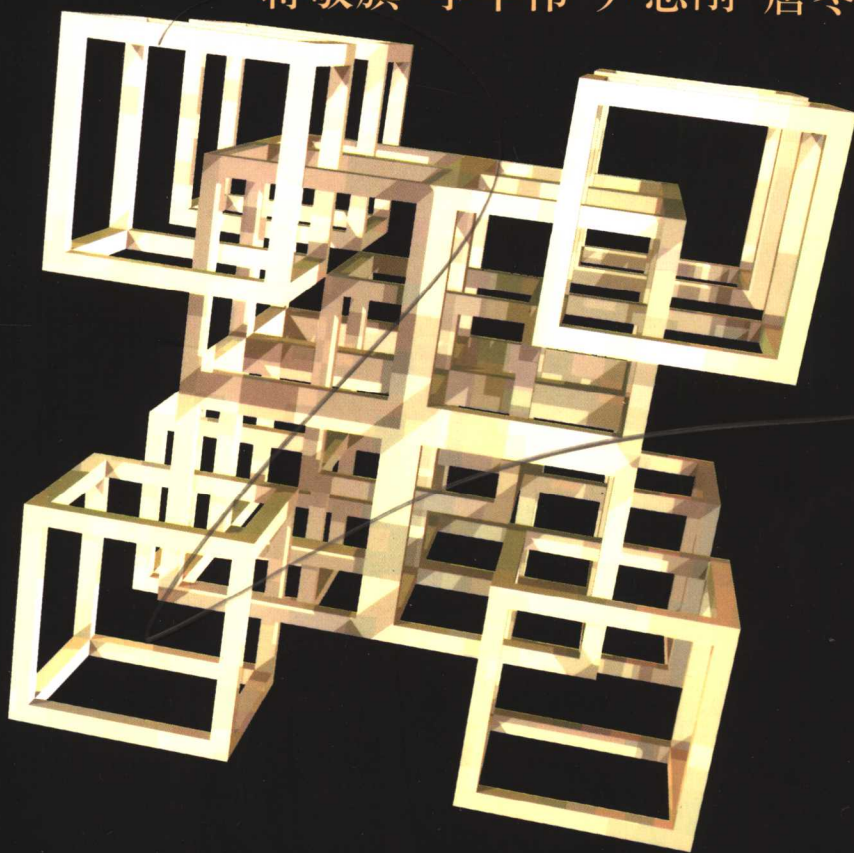


安腾体系结构

理解64位处理器和EPIC原理

James S. Evans, Gregory L. Trimper 著

蒋敬旗 李华伟 尹志刚 唐冬蕾 等译



Understanding 64-Bit Processors and EPIC Principles

ITANIUM[®] ARCHITECTURE FOR PROGRAMMERS



清华大学出版社



世界著名计算机教材精选

安腾体系结构

理解 64 位处理器和 EPIC 原理

James S. Evans Gregory L. Trimper 著
蒋敬旗 李华伟 尹志刚 唐冬蕾等 译

清华大学出版社
北 京

Simplified Chinese edition copyright © 2004 by PEARSON EDUCATION ASIA LIMITED and TSINGHUA UNIVERSITY PRESS.

Original English language title from Proprietor's edition of the Work.

Original English language title: Itanium® Architecture for Programmers: Understanding 64-Bit Processors and EPIC Principles, by James S. Evans, Gregory L. Trimper, Copyright © 2003

EISBN: 0-13-101372-6

All Rights Reserved.

Published by arrangement with the original publisher, Pearson Education, Inc., publishing as Prentice Hall, PTR.

This edition is authorized for sale only in the People's Republic of China(excluding the Special Administrative Region of Hong Kong and Macao).

本书中文简体翻译版由 Pearson Education(培生教育出版集团)授权给清华大学出版社在中国境内(不包括中国香港、澳门特别行政区)出版发行。

北京市版权局著作权合同登记号 图字: 01-2003-0855

版权所有,翻印必究。举报电话: 010-62782989 13901104297 13801310933

本书封面贴有 Pearson Education(培生教育出版集团)激光防伪标签,无标签者不得销售。

图书在版编目(CIP)数据

安腾体系结构: 理解 64 位处理器和 EPIC 原理/埃文斯(Evans, J. S.), 特林普尔(Trimper, G. L.) 著; 蒋敬旗等译. —北京: 清华大学出版社, 2005. 1

(世界著名计算机教材精选)

书名原文: Itanium® Architecture for Programmers: Understanding 64-Bit Processors and EPIC Principles

ISBN 7-302-09608-2

I. 安… II. ①埃… ②特… ③蒋… III. 微处理器—高等学校—教材 IV. TP332

中国版本图书馆 CIP 数据核字(2004)第 096939 号

出版者: 清华大学出版社

<http://www.tup.com.cn>

社总机: 010-62770175

地址: 北京清华大学学研大厦

邮编: 100084

客户服务: 010-62776969

策划编辑: 赵彤伟

责任编辑: 张 靓

印装者: 三河市春园印刷有限公司

发行者: 新华书店总店北京发行所

开本: 185×260 印张: 27.5 字数: 647 千字

版次: 2005 年 1 月第 1 版 2005 年 1 月第 1 次印刷

书号: ISBN 7-302-09608-2/TP·6664

印数: 1~3000

定价: 49.80 元

本书如存在文字不清、漏印以及缺页、倒页、脱页等印装质量问题,请与清华大学出版社出版部联系调换。联系电话: (010)62770175-3103 或(010)62795704

译者序

1994年6月HP公司与Intel开始合作研制面向高端服务器市场的安腾处理器,2001年合作推出第一代安腾产品。2002年7月Intel公司正式推出安腾2处理器。安腾2处理器的问世,使得IA-64体系结构的产品性能提升到了一个新的阶段。其支持超大内存、突破64GB限制的特性,更是在诸如数据库、电子商务、商业智能、技术和科学计算以及安全审核等各类关键性应用中获得突出的表现。

Intel®安腾2自推出以来,受到各方关注,支持的厂商日渐增多。厂家推出基于安腾2的服务器是源于对安腾2服务器市场已趋成熟的认识,同时也是为了更好地满足用户的不同需求。商业应用与方案移植是安腾2推广的关键,软件方案开发商是推广安腾2应用的关键力量。如何减少IT投入成本,降低IT复杂程度,更好地适应企业业务发展变化,提高企业IT投入的回报,一直是企业和解决方案提供商关注的问题。安腾2平台为企业应用提供了优秀的系统性能和特性,而投资成本更加低廉,具有强大的经济优势和良好的发展前景。

IA体系结构的成熟,给国产服务器厂商进入高端市场带来了机会。基于标准化和模块化的芯片和芯片组技术,使得一些在服务器领域有着多年经验积累的厂商,实现了在高端产品上的突破。随着IA-64体系结构的进一步成熟,服务器竞争将集中在高端领域,国内厂商将成为这一市场的新亮点。

本书由蒋敬旗和唐冬蕾翻译第1、2、9、13章,李华伟翻译第7、8、10、11章,尹志刚翻译第3、4、5、6、12章。汪劲强翻译附录A,卫晓东翻译附录B,蔡紫荣翻译附录C,罗英杰翻译附录D,王东生翻译附录E,钟晓庆翻译附录F。吴伟刚录入各章节中的参考文献,王立新制作书中的图表,贺庆华负责排版。此外,译者在书后新增了术语表。

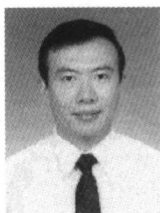
全书由蒋敬旗统稿并校对。

我们在翻译过程中力求翻译准确,但限于译者的水平,一定存在错误和不足之处,恳请读者批评指正。

译者

2004年2月

译者简介



蒋敬旗 男,1967年7月生。2001年在北京理工大学计算机科学与工程系获计算机应用技术专业工学博士学位。2001年1~6月在信息产业部数字技术研究中心任技术总监。2001年7月至2003年10月在中国科学院计算技术研究所做博士后研究工作。1993年曾获大学英语专业文学学士学位。现在海南省信息产业局、海口市科学技术与信息产业局工作,同时兼任海南大学信息技术学院教授,国经协经济研究院科学家、艺术家、企业家联谊会理事,中国自动化学会制造技术委员会常务委员,全国工业自动化系统与集成标准化技术委员会委员,全国集成电路标准化技术委员会委员,全国电气信息结构、文件编制和图形符号标准化技术委员会委员,中国科学院博士后联谊会资深理事,海南省电子商务协会顾问,海南省软件行业协会专家组成员,海南省博士·院士产业促进会专家组成员等职。发表学术论文20余篇,出版三部著作。



李华伟 女,1974年6月生。2001年在中国科学院计算技术研究所获计算机应用技术专业博士学位。现为中科院计算技术研究所副研究员,硕士生导师。在国内外刊物和学术会议上发表学术论文30余篇。



尹志刚 男,1976年11月生。1998年7月毕业于中国地质大学(武汉),获计算机及应用专业学士学位,2003年7月于中国科学院计算技术研究所获工学博士学位。现在中国科学院自动化所工作。



唐冬蕾 男,1983年1月生。目前就读于北京邮电大学。

前 言

本书旨在帮助计算机专业人员和大学水平的读者理解 64 位 Intel® Itanium® (安腾) 体系结构的特殊性能,掌握更广泛的现代体系结构原理。书中通过使用标准的命令行工具和示例程序,详细介绍了安腾汇编语言。

安腾体系结构不同于以前使用的体系结构。这种显式并行指令集计算机 (EPIC) 引入了通用寄存器栈并且充分使用谓词。Hewlett-Packard® 和 Intel 强强联合开发的这种新的体系结构获得了技术和财务决策者的广泛肯定。

处理器体系结构的设计和开发费用是很昂贵的。业界已联合宣称逐步淘汰基于三种 64 位 RISC 设计 (Alpha™、MIPS® 和 PA-RISC®) 的支持 Unix® 或 Linux® 操作系统的服务器和图形科学工作站的产品线;这些平台将由基于安腾处理器的新的产品线所取代。

除了在市场上短暂销售的 64 位版本的 Windows NT® 支持基于 Alpha 的系统以外, Microsoft® 并没有提升对 64 位服务器的开发。此外, Intel 在安腾处理器之前并没有推出商品化的 64 位平台。摩尔定律意味着,在更大的消费群和商用桌面市场中从 32 位寻址转换到 64 位寻址是不可避免的。实际上,可以将吉字节的物理 RAM 安装到高端笔记本电脑中,从而使用 1/4 的 32 位寻址性能。

本书是笔者编写的第二本讨论现代 64 位处理器的计算机体系结构和汇编语言编程的书籍。选择安腾体系结构的原因是因为它是一种全新的方法,还因为据预测它会在商业和教育方面获得广泛应用。事实上,安腾处理器产品线会像 Microsoft 操作系统平台、Hewlett-Packard 的 HP-UX® Unix、众多版本的 Linux,甚至像 FreeBSD 和 OpenVMS™ 一样茁壮成长。

在撰写本书的过程中,作者曾从以前的著作中总结出用于集中教学和具有实际经验的内容:

- Eckhouse, Richard H. and L. Robert Morris, *Minicomputer Systems: Organization, Programming, and Application (PDP-11)*. Englewood Cliffs, N.J. : Prentice Hall, Inc. , 1979.
- Levy, Henry M. and Richard H. Eckhouse, *Computer Programming and Architecture: The VAX*, 2nd ed. Bedford, Mass. : Digital Press, 1989.
- Evans, James S. and Richard H. Eckhouse, *Alpha RISC Architecture for Programmers*. Upper Saddle River, N.J. : Prentice Hall PTR, 1999.

以上著作分别针对具体的当代体系结构,通过总结在寄存器级分析和编程的教学经

验,建立了一个讨论计算机体系结构普遍原理的传统。在本书中,集中讨论安腾体系结构,并将它与其他体系结构进行对比,也继承了这种传统。

本书适合于不同的读者群。计算机专业人员,特别是想熟悉 64 位系统的专业人员,可以将它作为学习和参考的资料。学习计算机体系结构和汇编语言的大学生或研究生,可以将它作为专业主教材,计算机科学专业的高年级学生也可以将它用作补充教材。我们尽力使所讨论的内容和所推荐的习题能够保持一定的透明度,通过纸和笔可以进行练习,因为对复杂问题和差别细微的问题的深入理解最好建立在对简单问题真正掌握的基础之上。

本书从程序员的角度来讨论安腾体系结构的设计和性能。读者需要熟悉命令行编程环境,这样就可以亲自动手试一试书中所给出的实例程序。因此本书也描述了如何在标准的命令行编程环境(主要是 HP-UX 和 Linux 环境)中工作。

在劳伦斯大学(Lawrence University)的计算机体系结构课程中,曾经在为期 10 周的一个学期内首次介绍了简单的编程示例。在后续的班级讨论中,又给出了一些简短的演示程序作为例证,学生的作业通常包括对这些模型的修改和扩充。

这些例证程序的源文本可以从与本书相关的站点 <http://www.viika.com/itanium/> 得到。由于与安腾工作站或服务器上的 HP-UX 和 Linux 编程环境兼容,这些程序中的大部分可以使用支持安腾体系结构的 Hewlett-Packard 的 Ski 模拟器进行探索,可以免费下载 32 位 Linux 系统,如本书中附录 B 所述。

本书介绍了功能越来越强大的输入和输出技术,首先介绍的是简单的调试技术,随后介绍的是顺序文件的输入和输出。还介绍了符号调试程序,并将它作为通用工具供例程使用。

本书各章节所包含的内容可能比某些讲师在他们的课程中所介绍的内容更丰富,特别是本书对多个体系结构进行了比较,也对硬件组织结构的多个概念进行了比较。第 8 章介绍的浮点操作可以忽略,而并不影响内容的连续性,尽管它作为背景资料对于学习第 11 章是有帮助的。

有些人喜欢较早地处理过程调用,但这主要是为了完成输入输出。作者更喜欢首先使用调试程序(参见第 3~6 章),并且在第 6 章的末尾介绍了基于高级语言库例程的过程调用。在第 7 章中,首先讨论了安腾指令集和一些基本主题——例如寻址模式、栈以及谓词,然后详细描述了过程调用机制。随后,通过由 C 语言提供的一些输入和输出函数所给出的实例,阐明了寄存器级编程的原理。

仔细研究由高级语言编译程序产生的机器码是很有启发作用的。实际上,程序中包含高度的过程化(proceduralization)所需要的开销是令人惊讶的。这种经过探索得出的发现有助于理解汇编语言和计算机体系结构。

第 10 章和第 11 章分别介绍了一些优化技术。第 10 章主要讨论体系结构的固有特性,第 11 章主要对高级语言编译程序的输出进行观察。当处理与性能相关的问题时,本书使用的是经过实验验证的技术,而不是从理论家的角度考虑的技术。这两章代表了本书的特色。

最后两章介绍与安腾体系结构相关的其他主题,包括使用宽度少于 64 位的数据进行

加速计算的“并行”指令,为执行使用 32 位 Intel 指令的应用程序所作的准备,对计算机体系结构在以后的实现方法中所增加的扩展的概述。

每章中都列出了相关的参考文献,包括印刷品和电子资源。需要说明的是,某些电子资源可能会因故而自行消失。

每章中给出的练习题在类型(包括数字、论述及编程)和难度上各不相同。本书后面给出了大部分习题的答案和提示。

本书的几个附录包括一些有助于利用本书中的程序建立计算机系统的资料,如安腾体系结构的很多特征的参考材料, Linux 的 GNU 汇编程序中宏性能的处理方法,以及对直接插入式汇编的介绍。

作者简介

两位作者自 1988 年就已相识,并且在体现共同的个人爱好和职业兴趣的很多项目中密切合作。

James S. Evans 是劳伦斯大学(位于美国威斯康星州的阿普尔顿市)计算机专业专业和化学专业的教授,同时也是该校信息技术规划的负责人。他教授过实验计算、汇编语言、计算机体系结构、计算机硬件组织以及操作系统等课程。他还是“Alpha RISC Architecture for Programmers”(Prentice Hall PTR)一书的主要作者。他与另外一些来自威斯康星州其他私立和公立大学的技术负责人共同创建了 WiscNet 协会,为该州 500 家以上的教育和政府机构提供因特网连接的服务。Evans 博士从贝茨(Bates)大学和普林斯顿大学获得化学博士学位,曾是俄勒冈州立大学、牛津大学(英国)和伯明翰大学(英国)的访问学者。他还和伯明翰大学生物科学院的 B. A. Levine 博士共同合作开展一项研究工作。

Gregory L. Trimper 是 viika 公司(位于威斯康星州的阿普尔顿市)的负责人。该公司为各种规模的公司——从小公司到跨国公司——提供便携式技术及现场计算、软件设计与实现以及项目管理等方面的专业咨询和技术服务。他对广泛应用于教育、商业、制造业以及政府部门的基于 Intel、Macintosh 和 Unix 的系统具有广博的硬件、网络及软件开发经验。Trimper 先生获得劳伦斯大学计算机专业学士学位,并且在威斯康星大学麦迪逊分校从事进一步的研究。

目 录

第 1 章 体系结构和实现方法	1
1.1 类比:钢琴的体系结构	1
1.2 计算机语言的类型	2
1.3 为什么要学习汇编语言	3
1.4 二进制倍数的词头	4
1.5 指令集体系结构	4
1.6 计算机体系结构的生命周期	5
1.6.1 32 位 Intel® 体系结构及其先前结构	5
1.6.2 Alpha™ 体系结构及其先前结构	6
1.6.3 安腾体系结构及其先前结构	7
1.6.4 体系结构和实现方法的命名	8
1.7 SQUARES:第一个编程实例	9
1.7.1 C、FORTRAN 和 COBOL 语言描述	9
1.7.2 安腾体系结构的汇编语言描述	11
1.8 记数系统的回顾	13
1.8.1 位置系数和权值	13
1.8.2 二进制和十六进制表示	14
1.8.3 带符号整数	15
本章总结	16
参考文献	16
练习题	18
第 2 章 计算机结构和数据表示	20
2.1 计算机结构	20
2.1.1 中央处理器	21
2.1.2 存储器	21
2.1.3 输入输出系统	23
2.2 指令的执行	24
2.3 指令集体系结构的类别	25
2.4 向 64 位体系结构过渡	26
2.5 安腾体系结构的信息单位和数据类型	28
2.5.1 整数	29
2.5.2 浮点数	29
2.5.3 字母数字字符	32

本章总结	35
参考文献	35
练习题	36
第 3 章 汇编程序和调试程序	38
3.1 编程环境	38
3.2 程序开发步骤	39
3.3 比较源文件的不同	41
3.4 汇编语句的类型	42
3.4.1 语句格式	42
3.4.2 符号地址	43
3.4.3 汇编语言操作符的种类	43
3.5 符号汇编程序的功能	44
3.5.1 常量	44
3.5.2 符号或标识符	45
3.5.3 存储器分配	45
3.5.4 单元计数器	47
3.5.5 表达式	48
3.5.6 控制语句	49
3.5.7 清单文件的组成部分	49
3.6 汇编过程	51
3.7 连接过程	52
3.8 调试程序	55
3.8.1 调试程序的功能	55
3.8.2 使用 gdb(Linux® 和 HP-UX®) 运行 SQUARES	56
3.8.3 使用 adb(HP-UX) 运行 SQUARES	57
3.8.4 调试命令举例	58
3.9 编写程序的约定	61
本章总结	62
参考文献	62
练习题	63
第 4 章 安腾指令格式和寻址方式	65
4.1 安腾指令格式概述	66
4.1.1 指令包	66
4.1.2 指令位字段格式	67
4.1.3 安腾指令类型	67
4.2 整数算术指令	69
4.2.1 加法和减法	69
4.2.2 算术溢出	70
4.2.3 左移相加指令	71

4.2.4	算术操作的特殊情况	71
4.2.5	16 位带符号整数的乘法	72
4.2.6	全宽度的乘法和除法	73
4.3	安腾指令的位编码	73
4.4	HEXNUM:使用算术指令	76
4.5	数据存取指令	78
4.5.1	安腾高速缓存结构	78
4.5.2	整型存储指令	80
4.5.3	整型装入指令	80
4.5.4	长立即数传送指令	81
4.5.5	存取简单的记录结构	82
4.5.6	存取专用 CPU 寄存器	83
4.6	其他 ALU 指令	84
4.6.1	符号扩展指令	84
4.6.2	零扩展指令	85
4.6.3	宽度小于 64 位的指令	85
4.7	DOTPROD:使用数据存取指令	85
4.8	安腾寻址方式	88
4.8.1	立即寻址	88
4.8.2	寄存器直接寻址	88
4.8.3	寄存器间接寻址	88
4.8.4	自动增量寻址	89
4.8.5	安腾寻址方式小结	89
4.8.6	前面程序中的寻址细节	89
4.9	其他体系结构中的寻址	94
4.9.1	基于寄存器间接寻址的方式	94
4.9.2	基于偏移寻址的方式	94
4.9.3	体系结构寻址方式的比较	95
本章总结		96
参考文献		96
练习题		96

第 5 章	比较、转移和判断	99
5.1	控制流的硬件基础	99
5.1.1	条件码	100
5.1.2	状态管理方法	100
5.1.3	谓词寄存器	101
5.2	整数比较指令	102
5.2.1	带符号比较和等式	102
5.2.2	无符号比较	103
5.3	程序转移	104
5.3.1	普通转移指令	104

5.3.2	转移的时间考虑	105
5.3.3	if...then...else 结构	106
5.3.4	循环结构	108
5.3.5	转移的寻址范围	109
5.3.6	局部性和程序性能	109
5.4	DOTLOOP:使用计数循环	110
5.5	暂停、指令组和性能	111
5.5.1	DOTLOOP 中的暂停和分组	111
5.5.2	数据相关性的简化规则	113
5.5.3	安腾汇编程序处理暂停的方法	115
5.5.4	循环的局部标号	115
5.5.5	循环、转移和整体性能	115
5.6	DOTCLOOP:使用循环计数寄存器	115
5.7	其他结构化程序设计成分	117
5.7.1	无条件比较指令	118
5.7.2	嵌套的 if...then...else 结构	118
5.7.3	多路转移	119
5.7.4	简单的分情况结构	120
5.8	MAXIMUM:使用条件指令	122
	本章总结	123
	参考文献	124
	练习题	124

第 6 章	逻辑操作、移位操作和字节操作	126
6.1	逻辑函数	126
6.1.1	两个变量的布尔函数	126
6.1.2	逻辑指令	128
6.1.3	逻辑函数的应用	128
6.1.4	一位测试指令	129
6.1.5	并行(逻辑)条件	130
6.1.6	加法的逻辑基础	131
6.2	HEXNUM2:使用逻辑掩码	132
6.3	位操作和字段操作	134
6.3.1	移位指令	134
6.3.2	移位操作的应用	135
6.3.3	右移对指令	135
6.3.4	提取指令和存放指令	135
6.4	SCANTEXT: 处理字节	137
6.5	整数乘法和除法	138
6.5.1	乘法的 Booth 算法	138
6.5.2	无符号乘法	141
6.5.3	使用已知倒数的除法	141

6.6 DECNUM:将整数转换成十进制格式	143
6.7 使用C语言进行ASCII输入和输出	145
6.7.1 GETPUT:封装C函数	146
6.7.2 IO_C:一个简单的测试程序	146
6.7.3 其他概念	148
6.8 BACKWARD:使用字节操作	148
本章总结	150
参考文献	151
练习题	152

第7章 子例程、过程和函数	155
7.1 存储器栈	155
7.1.1 CISC体系结构的栈寻址	155
7.1.2 装入/存储体系结构的栈寻址	156
7.1.3 安腾体系结构的栈寻址	156
7.1.4 用户定义的栈	158
7.2 DECNUM2:使用栈操作	159
7.3 寄存器栈	161
7.3.1 SPARC®寄存器窗	162
7.3.2 安腾寄存器栈	163
7.3.3 alloc指令	163
7.3.4 寄存器栈引擎(RSE)	164
7.3.5 存储体寄存器	164
7.4 程序分段	165
7.4.1 源级模块性	165
7.4.2 传统子例程	166
7.4.3 协同例程	166
7.4.4 过程和函数	167
7.4.5 共享库函数	167
7.5 调用约定	167
7.5.1 寄存器竞争和使用约定	168
7.5.2 调用和返回转移指令	168
7.5.3 变元传送:位置	171
7.5.4 变元传送:方法	172
7.5.5 开始部分和结束部分	172
7.5.6 .regstk命令	176
7.6 DECNUM3和BOOTH:建立一个函数	176
7.6.1 定义接口	176
7.6.2 BOOTH:可调用的函数	177
7.6.3 DECNUM3:测试程序	178
7.6.4 位置独立的代码	180
7.7 整数商和余数	181

7.7.1 高级语言使用的例程	181
7.7.2 Intel 公司的开放源例程	182
7.8 RANDOM: 一个可调用的函数	182
7.8.1 选择一个算法	183
7.8.2 RANDOM: 函数的开发	183
7.8.3 高级语言调用程序	186
本章总结	187
参考文献	188
练习题	189

第 8 章 浮点操作	191
8.1 整数指令和浮点指令之间的并行性	191
8.2 浮点值的表示	192
8.2.1 IEEE 特殊值	192
8.2.2 安腾浮点寄存器中的值	193
8.3 复制浮点数据	194
8.3.1 浮点存储指令	194
8.3.2 浮点装入指令	195
8.3.3 浮点装入对指令	196
8.3.4 用于寄存器-寄存器复制的浮点伪指令	197
8.3.5 浮点合并指令	198
8.4 浮点算术指令	198
8.4.1 加法、减法和乘法	198
8.4.2 熔丝型乘-加和乘-减指令	199
8.4.3 规范化为另一个特例	200
8.4.4 最大值和最小值操作	200
8.4.5 舍入、异常和浮点控制	200
8.5 HORNER: 计算一个多项式	201
8.6 基于浮点值的判断	203
8.6.1 浮点比较指令	204
8.6.2 浮点类指令	204
8.7 浮点执行部件中的整数操作	205
8.7.1 数据转换指令	206
8.7.2 整数乘法指令	208
8.7.3 乘法策略	209
8.7.4 浮点逻辑指令	209
8.8 倒数和平方根的近似	209
8.8.1 浮点倒数的近似	210
8.8.2 倒数平方根的近似	211
8.8.3 浮点除法	211
8.8.4 Intel 公司的开放源例程	212
8.9 APPROXPI: 使用浮点指令	212

本章总结	216
参考文献	216
练习题	217
第 9 章 文本的输入和输出	219
9.1 文件系统	220
9.1.1 Unix® I/O 软件	220
9.1.2 Linux® I/O 软件	221
9.2 键盘和显示器 I/O	221
9.2.1 未格式化的 I/O 行	221
9.2.2 格式化的 I/O	222
9.3 SCANTERM: 使用 C 的标准 I/O	223
9.4 SORTSTR: 排序串	226
9.5 文本文件 I/O	230
9.5.1 目录级的访问	230
9.5.2 未格式化的 I/O 行	231
9.5.3 格式化的 I/O	232
9.6 SCANFILE: 文件的输入输出	232
9.7 SORTINT: 对文件中的整数进行排序	236
9.8 二进制文件	240
本章总结	241
参考文献	241
练习题	241
第 10 章 性能考虑	244
10.1 处理器级的并行性	244
10.1.1 简化的指令流水线	244
10.1.2 超标量流水线	245
10.1.3 安腾 2 处理器流水线	246
10.1.4 流水线冒险	247
10.2 指令级并行性	249
10.2.1 RISC 方法	249
10.2.2 VLIW 思想	250
10.2.3 EPIC: 体系结构发展的一个方向	250
10.3 安腾处理器中的显式并行性	250
10.3.1 指令模板	251
10.3.2 数据相关和猜测	254
10.3.3 控制相关和猜测	257
10.3.4 组合的控制和数据猜测	258
10.4 软件流水线循环	258
10.4.1 传统的循环展开	259

10.4.2	软件流水线	259
10.4.3	循环式寄存器	260
10.4.4	循环阶段	260
10.4.5	软件流水线的转移指令	261
10.5	按模调度一个循环	262
10.5.1	DOTCTOP:独立实现的调度	262
10.5.2	DOTCTOP2:安腾 2 处理器的调度	266
10.5.3	进一步的考虑	267
10.6	程序优化因素	269
10.6.1	指令宽度	269
10.6.2	寻址方式	270
10.6.3	指令能力	270
10.6.4	程序长度	270
10.6.5	将数据预取到高速缓存中	271
10.6.6	直接插入式函数的使用	271
10.6.7	指令重新排序	271
10.6.8	递归及相关因素	272
10.7	斐波纳契数	272
10.7.1	FIB1:使用递归的函数	273
10.7.2	FIB2:无递归的函数	275
10.7.3	FIB3:使用寄存器栈的函数	275
10.7.4	TESTFIB:显示递归的开销	276
	本章总结	278
	参考文献	278
	练习题	279
第 11 章	查看编译程序的输出	281
11.1	类 RISC 系统的编译程序	281
11.1.1	开放源码编译程序的优化级别	282
11.1.2	Intel 编译程序的优化级别	283
11.1.3	HP-UX 编译程序的优化级别	284
11.1.4	附加的优化可能性	284
11.2	编译一个简单程序	285
11.2.1	比较 gcc 和 ecc(Linux)的输出	286
11.2.2	比较 gcc 和 g77(Linux)的输出	289
11.2.3	比较 cc_bundled 和 f90(HP-UX)的输出	292
11.3	优化一个简单程序	295
11.3.1	比较 g77(Linux)的 -O1 级别和 -O2 级别的输出	296
11.3.2	编译程序信息	298
11.3.3	f90(HP-UX)的循环的长度和优化	299
11.4	直接插入式优化	304
11.5	剖面制导的优化或其他优化	306