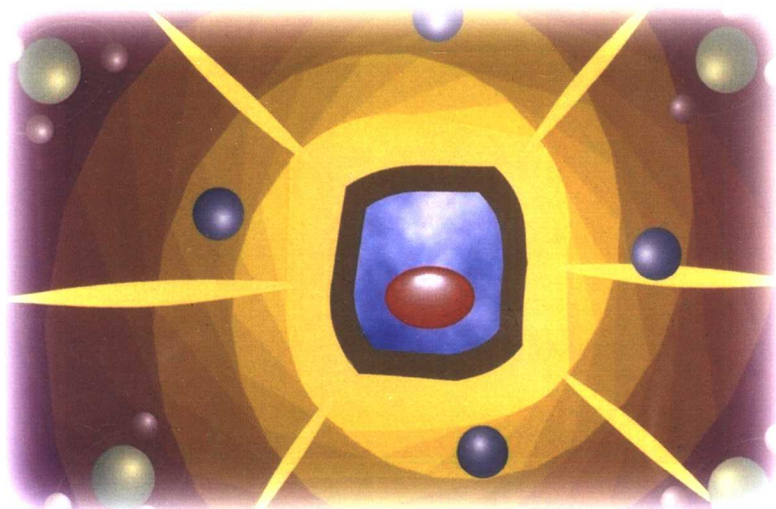




清华大学计算机基础教育课程系列教材

# 微型计算机系统 原理及应用 (第2版)

杨素行 等 编著



清华大学出版社



清华大学计算机基础教育课程系列教材

TP36  
Y272



郑州大学

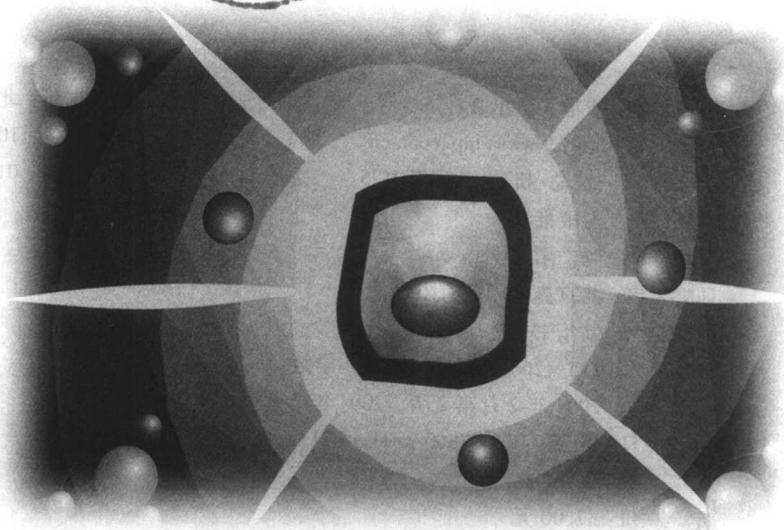
\*04010066456W\*

# 微型计算机系统 原理及应用(第2版)

杨素行 刘慧银 唐光荣 编著  
赵长德 黄益庄



TP36  
Y272



QJ32436)

清华大学出版社  
北京

## 内 容 简 介

本书结合大量实例讲述了微型计算机的系统原理及应用。全书正文共分六章,内容分别是:微型计算机基础,微型计算机指令系统,汇编语言程序设计,半导体存储器,数字量输入输出以及模拟量输入输出。附录中以列表形式给出了 8086/8088 指令系统、MASM 伪操作命令、DOS 系统功能调用以及 BIOS 功能调用等常用信息,以便于读者查阅。

本书可作为高等学校工科非计算机专业的研究生或本科生的教材,也可供工程技术人员参考。

版权所有,翻印必究。

本书封面贴有清华大学出版社激光防伪标签,无标签者不得销售。

### 图书在版编目(CIP)数据

微型计算机系统原理及应用/杨素行等编著. —2 版. —北京:清华大学出版社,2004  
(清华大学计算机基础教育课程系列教材)

ISBN 7-302-07860-2

I. 微… II. 杨… III. 微型计算机—高等学校—教材 IV. TP36

中国版本图书馆 CIP 数据核字(2003)第 121536 号

出 版 者: 清华大学出版社

<http://www.tup.com.cn>

社 总 机: 010-62770175

地 址: 北京清华大学学研大厦

邮 编: 100084

客户服务: 010-62776969

组稿编辑: 王敏稚

文稿编辑: 薛 阳

印 装 者: 北京鑫霸印务有限公司

发 行 者: 新华书店总店北京发行所

开 本: 185×260 印张: 30.25 字数: 692 千字

版 次: 2004 年 2 月第 2 版 2004 年 2 月第 1 次印刷

书 号: ISBN 7-302-07860-2/TP·5711

印 数: 1~6000

定 价: 37.00 元

---

本书如存在文字不清、漏印以及缺页、倒页、脱页等印装质量问题,请与清华大学出版社出版部联系调换。联系电话: (010)62770175-3103 或 (010)62795704

# 序

计算机科学技术的发展不仅极大地促进了整个科学技术的发展,而且明显地加快了经济信息化和社会信息化的进程。因此,计算机教育在各国备受重视,计算机知识与能力已成为 21 世纪人才素质的基本要素之一。

清华大学自 1990 年开始将计算机教学纳入基础课的范畴,作为校重点课程进行建设和管理,并按照“计算机文化基础”、“计算机技术基础”和“计算机应用基础”三个层次的课程体系组织教学:

第一层次“计算机文化基础”的教学目的是培养学生掌握在未来信息化社会里更好地学习、工作和生活所必须具备的计算机基础知识和基本操作技能,并进行计算机文化道德规范教育。

第二层次“计算机技术基础”是讲授计算机软硬件的基础知识、基本技术与方法,从而为学生进一步学习计算机的后续课程,并利用计算机解决本专业及相关领域中的问题打下必要的基础。

第三层次“计算机应用基础”则是讲解计算机应用中带有基础性、普遍性的知识,讲解计算机应用与开发中的基本技术、工具与环境。

以上述课程体系为依据,设计了计算机基础教育系列课程。随着计算机技术的飞速发展,计算机教学的内容与方法也在不断更新。近几年来,清华大学不断丰富和完善教学内容,在有关课程中先后引入了面向对象技术、多媒体技术、Internet 与互联网技术等。与此同时,在教材与 CAI 课件建设、网络化的教学环境建设等方面也正在大力开展工作,并积极探索适应 21 世纪人才培养的教学模式。

为进一步加强计算机基础教学工作,适应高校正在开展的课程体系与教学内容的改革,及时反映清华大学计算机基础教学的成果,加强与兄弟院校的交流,清华大学在原有工作的基础上,重新规划了“清华大学计算机基础教育课程系列教材”。

该系列教材有如下几个特色:

1. 自成体系:该系列教材覆盖了计算机基础教学三个层次的教学内容。其中既包括所有大学生都必须掌握的计算机文化基础,又包括适用于各专业的软、硬件基础知识;既包括基本概念、方法与规范,又包括计算机应用开发的工具与环境。

2. 内容先进:该系列教材注重将计算机技术的最新发展适当地引入教学中来,保持了教学内容的先进性。例如,系列教材中包括了面向对象与可视化编程、多媒体技术与应用、Internet 与互联网技术、大型数据库技术等。

3. 适应面广：该系列教材照顾了理、工、文等各种类型专业的教学要求。

4. 立体配套：为适应教学模式、教学方法和手段的改革，该系列教材中多数都配有习题集和实验指导、多媒体电子教案，有的还配有 CAI 课件以及相应的网络教学资源。

本系列教材源于清华大学计算机基础教育的教学实践，凝聚了工作在第一线的任课教师的教学经验与科研成果。我希望本系列教材不断完善，不断更新，为我国高校计算机基础教育做出新的贡献。



1999 年 12 月

---

注：周远清，曾任教育部副部长，原清华大学副校长、计算机专业教授。

# 第 2 版前言

《微型计算机系统原理及应用》一书,作为非计算机专业的研究生和本科生学习微型计算机课程的教材,自 1995 年出版以来,得到了广大读者的厚爱,被许多高等院校选为有关课程的教材,截止 2003 年 7 月,已经重印 16 次。

随着微型计算机技术的迅速发展,以及高等院校微型计算机课程建设的深入开展,本书的修订工作提上了日程。

本次修订的主要设想是,一方面,遵循原书的指导思想,使学生从理论和实践上掌握微型计算机的基本组成、工作原理、接口电路及硬件的连接,建立微型计算机系统的整体概念,使学生具有应用微型计算机系统软硬件开发的初步能力。另一方面,在保持原书的特点、风格和基本结构的基础上,努力跟上并尽量反映近年来微型计算机技术的发展;同时,要求更加符合教学的规律和需要,作为一本教材,在教学工作中更加好用。在具体内容方面,例如,在微型计算机基础部分,加强了 Pentium 系列微处理器的介绍。在半导体存储器部分,增加了高集成度 DRAM 和内存条、双口 RAM、串行 EEPROM 以及新一代可编程只读存储器 FLASH(“闪存”)的介绍。在模拟量输入输出部分,增加了高集成度数据采集系统的介绍。此次修订对“数字量输入输出”一章进行了比较大的修改,加强了对基本原理和基本概念的介绍。此外,为了便于教师布置课外作业,也为了便于自学本书的读者检测对教学内容的掌握程度,全书各章均给出了一定的练习题,同时,在书后附上了部分习题的参考答案。

本书可以作为高等学校理工类非计算机专业的研究生和本科生学习微型计算机课程的教材,也可供从事微型计算机硬件或软件技术工作的工程技术人员学习参考。

本书的修订工作仍由原来的五位作者完成,即第 1 章和第 3 章的 3.4 节由刘慧银修订,第 2 章和第 3 章的 3.1 节、3.2 节、3.3 节和 3.5 节由杨素行修订,第 4 章由赵长德修订,第 5 章由唐光荣修订,第 6 章由黄益庄修订。杨素行任主编,负责全书内容的最后定稿。以上作者均为清华大学教师,曾分别在自动化系、工程物理系、精密仪器系和电机工程与应用电子技术系等长期从事非计算机专业研究生或本科生的微型计算机课程教学工作以及有关微型计算机应用的科学研究工作。

由于作者的水平所限,本书第 2 版中仍将存在不少错误和缺点,敬请广大读者批评指正,帮助我们不断改进。

编 者

2003 年 10 月

# 初版前言

本书是根据作者多年从事高校非计算机专业研究生及本科生微机课程的教学实践,并参照国家教委制定的“高等学校工科本科非计算机专业《微机原理与应用》课程教学基本要求”的精神而编写的,可以作为高等学校工科非计算机专业的研究生或本科学生学习有关微型计算机系统原理及应用方面课程的教材,也可供从事微型计算机硬件或软件技术工作的工程技术人员参考。

微型计算机自问世以来,一直以令人目不暇接的态势飞速发展,新机型、新技术、新应用等层出不穷,日新月异,因此,微型计算机课程的教学内容需要不断更新和充实。然而要使教材随时跟踪微型计算机迅速更新换代的形势是十分困难的。对于微机课程来说,正如国家教委上述课程教学基本要求中所指出的,这是工科学生学习和掌握计算机硬件知识和汇编语言程序的入门课程,课程的任务是使学生从理论和实践上掌握微型计算机的基本组成、工作原理、接口电路及硬件的连接,建立微机系统的整体概念,使学生具有应用微机系统软硬件开发的初步能力。本着上述指导思想,本书以 IBM PC 系列微机中的基础机型 IBMPC/XT 为背景机,阐述微机系统的基本组成、工作原理和典型应用,在此基础上,适当介绍 80286、80386、80486 以及 Pentium 等的发展和特点,以便帮助学生掌握基本原理,培养分析问题和解决问题的能力,通过学习举一反三,将来能够适应微型计算机不断发展的形势。在内容的取舍方面,着重从非计算机专业的特点出发,注重应用,叙述力求深入浅出,尽量多举实例。由于微机课程是一门实践性十分强的课程,在采用本书作为教材时,还应注意加强实践环节,通过大量的上机实验,培养学生使用微机作为工具,进行实验研究的能力以及软硬件方面的实际动手能力。

本书第一章和第三章的第四节由刘慧银编写,第二章和第三章的第一、二、三、五节由杨素行编写,第四章由赵长德编写,第五章由唐光荣编写,第六章由黄益庄编写。杨素行担任主编,负责全书内容的修改和最后定稿。以上作者均长期从事非计算机专业研究生或本科生的微型计算机课程教学工作。

在本书编写过程中,清华大学吴秋峰、周宝全、刘学斌、张曾科、李九龄和邓丽曼等专家教授多次参加了大纲的讨论,提出了许多宝贵意见,彭毅在早期也参加了第五章的编写工作,谨在此一并表示深切的谢意。

本书的编写工作自始至终得到了清华大学研究生院的关心,正是由于研究生院的指导、帮助和全力支持,使本书得以顺利完成并交付出版。

由于编者水平的限制,加之时间比较仓促,书中一定存在错误或不妥之处,请读者不吝指正。

编 者

一九九五年五月



# 目 录

|                          |    |
|--------------------------|----|
| 第 1 章 微型计算机基础            | 1  |
| 1.1 概述                   | 1  |
| 1.2 计算机中的数制和编码           | 3  |
| 1.2.1 无符号数的表示及运算         | 3  |
| 1.2.2 带符号数的表示及运算         | 7  |
| 1.2.3 二进制编码              | 11 |
| 1.2.4 计算机中数的定点表示和浮点表示    | 12 |
| 1.3 微型计算机系统的组成、分类和配置     | 14 |
| 1.3.1 微型计算机系统的组成         | 14 |
| 1.3.2 微型计算机的分类           | 16 |
| 1.3.3 IBM PC 及 PC/XT 的配置 | 17 |
| 1.4 微处理器                 | 18 |
| 1.4.1 Intel 8086/8088    | 18 |
| 1.4.2 Intel 8087 协处理器    | 28 |
| 1.4.3 Intel 80286        | 33 |
| 1.4.4 Intel 80386        | 35 |
| 1.4.5 Intel 80486        | 39 |
| 1.4.6 Pentium 系列微处理器     | 41 |
| 习题                       | 50 |
| 第 2 章 微型计算机指令系统          | 52 |
| 2.1 寻址方式                 | 52 |
| 2.1.1 立即寻址               | 52 |
| 2.1.2 寄存器寻址              | 53 |
| 2.1.3 直接寻址               | 53 |
| 2.1.4 寄存器间接寻址            | 54 |
| 2.1.5 变址寻址               | 55 |
| 2.1.6 基址寻址               | 56 |
| 2.1.7 基址-变址寻址            | 56 |
| 2.2 8086/8088 指令系统       | 60 |
| 2.2.1 数据传送指令             | 61 |
| 2.2.2 算术运算指令             | 73 |
| 2.2.3 逻辑运算和移位指令          | 90 |



|            |                      |            |
|------------|----------------------|------------|
| 2.2.4      | 串操作指令                | 102        |
| 2.2.5      | 控制转移指令               | 108        |
| 2.2.6      | 处理器控制指令              | 118        |
| 2.3        | 80286、80386 扩充与增加的指令 | 120        |
| 2.3.1      | 80286 扩充与增加的指令       | 120        |
| 2.3.2      | 80386 扩充与增加的指令       | 125        |
|            | 习题                   | 130        |
| <b>第3章</b> | <b>汇编语言程序设计</b>      | <b>136</b> |
| 3.1        | 概述                   | 136        |
| 3.2        | 汇编语言源程序的格式           | 137        |
| 3.2.1      | 分段结构                 | 138        |
| 3.2.2      | 汇编语言语句的类型和组成         | 138        |
| 3.2.3      | 名字                   | 139        |
| 3.2.4      | 助记符和伪操作              | 139        |
| 3.2.5      | 操作数                  | 140        |
| 3.2.6      | 注释                   | 144        |
| 3.3        | 伪操作命令                | 144        |
| 3.3.1      | 处理器方式伪操作             | 145        |
| 3.3.2      | 数据定义伪操作              | 147        |
| 3.3.3      | 符号定义伪操作              | 152        |
| 3.3.4      | 段定义伪操作               | 154        |
| 3.3.5      | 过程定义伪操作              | 160        |
| 3.3.6      | 模块定义与连接伪操作           | 161        |
| 3.3.7      | 宏处理伪操作               | 163        |
| 3.3.8      | 条件伪操作                | 169        |
| 3.3.9      | 列表伪操作                | 172        |
| 3.3.10     | 其他伪操作                | 173        |
| 3.4        | DOS 和 BIOS 调用        | 174        |
| 3.4.1      | 概述                   | 174        |
| 3.4.2      | DOS 软中断及系统功能调用       | 176        |
| 3.4.3      | BIOS 调用              | 187        |
| 3.5        | 汇编语言程序设计举例           | 204        |
|            | 习题                   | 221        |
| <b>第4章</b> | <b>半导体存储器</b>        | <b>224</b> |
| 4.1        | 概述                   | 224        |
| 4.1.1      | 存储器的分类               | 224        |

|                                |            |
|--------------------------------|------------|
| 4.1.2 半导体存储器的分类·····           | 224        |
| 4.1.3 半导体存储器的主要指标·····         | 226        |
| 4.2 随机读写存储器(RAM)·····          | 227        |
| 4.2.1 静态 RAM ·····             | 227        |
| 4.2.2 动态 RAM ·····             | 229        |
| 4.2.3 双口 RAM ·····             | 232        |
| 4.3 只读存储器(ROM)·····            | 235        |
| 4.3.1 掩膜 ROM ·····             | 235        |
| 4.3.2 可擦可编程只读存储器(EPROM) ·····  | 236        |
| 4.3.3 电可擦可编程 ROM(EEPROM) ····· | 240        |
| 4.3.4 新一代可编程只读存储器 FLASH ·····  | 245        |
| 4.4 CPU 与存储器的连接·····           | 251        |
| 4.4.1 连接时应注意的问题·····           | 251        |
| 4.4.2 典型 CPU 与存储器的连接 ·····     | 252        |
| 4.4.3 IBM PC/XT 中的存储器 ·····    | 254        |
| 4.5 微型计算机的扩展存储器及其管理 ·····      | 257        |
| 4.5.1 存储器体系的分级结构·····          | 257        |
| 4.5.2 高速缓冲存储器·····             | 258        |
| 4.5.3 微型计算机的内存配置·····          | 262        |
| 4.5.4 存储器管理·····               | 263        |
| 习题·····                        | 268        |
| <b>第 5 章 数字量输入输出</b> ·····     | <b>271</b> |
| 5.1 概述 ·····                   | 271        |
| 5.1.1 I/O 信号的形式 ·····          | 271        |
| 5.1.2 I/O 接口 ·····             | 271        |
| 5.1.3 I/O 编址 ·····             | 274        |
| 5.1.4 I/O 的控制方式 ·····          | 275        |
| 5.2 系统总线及接口 ·····              | 277        |
| 5.2.1 总线概述·····                | 277        |
| 5.2.2 系统总线标准·····              | 278        |
| 5.2.3 总线信号与接口的连接·····          | 286        |
| 5.3 中断控制系统 ·····               | 292        |
| 5.3.1 中断的基本概念·····             | 292        |
| 5.3.2 可编程中断控制电路·····           | 297        |
| 5.3.3 Intel 8259A 的应用 ·····    | 305        |
| 5.3.4 高档微机的中断系统·····           | 308        |
| 5.4 计数定时接口 ·····               | 309        |

|                      |                     |     |
|----------------------|---------------------|-----|
| 5.4.1                | 基本概念                | 309 |
| 5.4.2                | 可编程计数/定时电路          | 310 |
| 5.4.3                | Intel 8253 的应用      | 317 |
| 5.4.4                | 其他可编程计数/定时电路        | 320 |
| 5.5                  | 并行输入输出接口            | 320 |
| 5.5.1                | 可编程并行接口 Intel 8255A | 321 |
| 5.5.2                | Intel 8255A 的应用     | 327 |
| 5.6                  | 串行输入输出接口            | 328 |
| 5.6.1                | 基本概念                | 328 |
| 5.6.2                | 可编程串行接口电路 Ins 8250  | 333 |
| 5.6.3                | Ins 8250 的应用举例      | 342 |
| 5.7                  | 直接存储器存取 DMA         | 344 |
| 5.7.1                | DMA 控制器基本功能         | 344 |
| 5.7.2                | 可编程 DMA 控制器         | 345 |
| 5.7.3                | Intel 8237 的应用      | 354 |
| 5.8                  | 高档微机中的 I/O 接口电路     | 355 |
| 5.8.1                | 82380 的结构           | 355 |
| 5.8.2                | 82380 的 DMA 功能      | 356 |
| 5.8.3                | 82380 的中断功能         | 357 |
| 5.8.4                | 82380 的定时器          | 358 |
| 习题                   |                     | 358 |
| <b>第 6 章 模拟量输入输出</b> |                     | 362 |
| 6.1                  | 模拟量的输入与输出通道         | 362 |
| 6.1.1                | 模拟量输入通道的组成          | 362 |
| 6.1.2                | 模拟量输出通道的组成          | 363 |
| 6.2                  | D/A(数/模)转换器         | 364 |
| 6.2.1                | D/A 转换器的工作原理        | 364 |
| 6.2.2                | D/A 转换器的主要技术指标      | 367 |
| 6.2.3                | 典型的 D/A 转换器芯片       | 368 |
| 6.2.4                | D/A 转换器与微处理器的接口     | 372 |
| 6.3                  | A/D(模/数)转换器         | 376 |
| 6.3.1                | A/D 转换器工作原理         | 376 |
| 6.3.2                | A/D 转换器的主要技术性能      | 378 |
| 6.3.3                | 典型的 A/D 转换器芯片       | 380 |
| 6.3.4                | A/D 转换器与 CPU 的接口    | 385 |
| 6.3.5                | V/F(电压/频率)转换器       | 389 |
| 6.4                  | 多路转换器               | 391 |

|                                |     |
|--------------------------------|-----|
| 6.4.1 多路转换器的作用和要求              | 391 |
| 6.4.2 几种常用的多路开关集成电路芯片          | 392 |
| 6.4.3 多路开关的主要技术参数              | 394 |
| 6.5 采样保持器                      | 395 |
| 6.5.1 采样保持器的工作原理               | 396 |
| 6.5.2 常用的采样保持器集成芯片             | 396 |
| 6.5.3 采样保持电路的主要技术参数含义          | 397 |
| 6.6 数据采集系统(DAS)                | 398 |
| 6.6.1 模拟量输入通道的技术要求             | 398 |
| 6.6.2 PC-ADC 模拟量输入模块简介         | 399 |
| 6.6.3 高集成度的数据采集系统(DAS)         | 403 |
| 6.7 采样定理                       | 405 |
| 习题                             | 406 |
| 附录                             | 409 |
| 附录 1.1 IBM PC ASCII 码字符表       | 409 |
| 附录 2.1 8086/8088 指令系统          | 410 |
| 附录 2.2 8086/8088 指令的机器码        | 430 |
| 附录 2.3 按十六进制顺序排列的 8086/8088 指令 | 434 |
| 附录 2.4 8087 指令系统               | 443 |
| 附录 3.1 MASM 伪操作命令表             | 445 |
| 附录 3.2 DOS 系统功能调用(INT 21H)     | 449 |
| 附录 3.3 BIOS 调用                 | 454 |
| 附录 3.4 IBM PC 键盘扫描码            | 459 |
| 附录 3.5 字符的扩充码                  | 459 |
| 附录 5.1 IBM PC/XT 的中断矢量表        | 460 |
| 部分习题参考答案                       | 462 |
| 参考文献                           | 467 |

# 第 1 章

## 微型计算机基础

### 1.1 概述

自 1946 年世界上第一台电子计算机问世以来,计算机技术得到了突飞猛进的发展。短短 40 多年的时间,已经历了四代的更替:电子管计算机、晶体管计算机、集成电路计算机和大规模、超大规模集成电路计算机。20 世纪 80 年代初日本和美国又分别宣布了第五代“非冯·诺依曼”计算机和第六代“神经”计算机的研制计划。

计算机按其性能、价格和体积的不同,一般分为 5 大类:巨型机、大型机、中型机、小型机和微型计算机。

微型计算机是 20 世纪 70 年代初研制成功的。一方面是由于军事、空间及自动化技术的发展需要体积小、功耗低、可靠性高的计算机,另一方面,大规模集成电路技术的不断发展也为微型计算机的产生打下了坚实的物质基础。

微处理器是微型计算机的核心芯片,通常简称为  $\mu\text{P}$  或  $\text{MP}$  (MicroProcessor),它是将计算机中的运算器和控制器集成在一片硅片上制成的集成电路。这样的芯片也被称为中央处理单元,简称为  $\text{CPU}$  (Central Processing Unit)。

微型计算机简称为  $\mu\text{C}$  或  $\text{MC}$  (Micro Computer),它是由微处理器、适量内存和 I/O 接口电路组成的计算机。

30 多年来,微处理器和微型计算机获得了极快的发展,几乎每两年微处理器的集成度翻一番,每 2~4 年更新换代一次,现已进入第六代。

#### 1. 第一代(1971—1973 年)4 位或低档 8 位微处理器

1971 年美国 Intel 公司研制成功的 4004 是集成度为 2000 个晶体管/片的 4 位微处理器。1972 年 Intel 公司推出低档 8 位的 8008 也属于第一代微处理器产品。

第一代微处理器的指令系统比较简单,运算能力差、速度慢(基本指令的执行时间为 10~20 $\mu\text{s}$ ),但价格低廉。软件主要使用机器语言及简单的汇编语言。

#### 2. 第二代(1974—1978 年)中高档 8 位微处理器

微处理器问世后,众多公司纷纷研制微处理器,逐步形成以 Intel 公司、Motorola 公司、Zilog 公司产品为代表的三大系列微处理器。1973 年到 1975 年,中档微处理器以 Intel 8080、Motorola 的 MC6800 为代表。1976 年到 1978 年,出现高档 8 位微处理器,典型产品为 Intel 8085、Z80 和 MC6809。

第二代微处理器比第一代有了较多改进,集成度提高 1~4 倍,运算速度提高 10~15

倍,指令系统相对比较完善,已具有典型的计算机体系结构以及中断、存储器直接存取(DMA)功能。软件除汇编语言外,还可使用 BASIC、FORTRAN 以及 PL/M 等高级语言。后期开始配上操作系统,如 CP/M(Control Program/Monitor)操作系统,它运用于以 8080A/8085A、Z80、MC6502 为 CPU,带有磁盘及各种外设的微型计算机系统。

### 3. 第三代(1978—1981 年)16 位微处理器

1977 年左右,超大规模集成电路工艺研制成功,一片硅片上可集成一万个以上的晶体管,16Kb 和 64Kb 半导体存储器也已出现。微处理器及微型计算机从第二代发展到第三代。三大公司陆续推出 16 位微处理器芯片,如 Intel 8086 的集成度为 29000 晶体管/片,Z8000 为 17500 晶体管/片,MC68000 为 68000 晶体管/片。这些微处理器的基本指令执行时间约为  $0.15\mu\text{s}$ 。以各项性能指标看,比第二代微处理器提高了很多,已达到或超过原来中、低档小型机的水平。用这些芯片组成的微型计算机有丰富的指令系统、多级中断系统、多处理机系统、段式存储器管理以及硬件乘除运算等。除此以外,还配备了功能较强的系统软件。为方便原 8 位机用户,Intel 公司很快推出 8088,其指令系统完全与 8086 兼容,内部结构仍为 16 位,但外部数据总线是 8 位。并以 8088 为 CPU 组成了 IBM PC、PC/XT 等准 16 位机。由于其性能价格比高,很快占领了世界市场。与此同时,Intel 公司在 8086 基础上研制出性能更优越的 16 位微处理器芯片 80286,以 80286 为 CPU 组成 IBM PC/AT 高档 16 位机。

以上介绍的是 16 位微型计算机发展的一条途径,即在原 8 位机的基础上发展而来。另一条途径是将已流行的 16 位小型计算机微型化,例如美国 DEC 公司将 PDP-11/20 微型化为 LSI-11,将中档 PDP-11/34 微型化为 LSI-23,又如 NOVA 机微型化为 Micro NOVA 等等。

### 4. 第四代(1985 年后)32 位高档微处理器

1985 年,Intel 公司推出了 32 位微处理器芯片 80386。80386 有两种结构:80386SX 和 80386DX。这两者的关系类似于 8088 和 8086 的关系。80386SX 内部结构为 32 位,外部数据总线为 16 位,采用 80287 作协处理器,指令系统与 80286 兼容。80386DX 内部结构、外部数据总线皆为 32 位,采用 80387 作为协处理器。

1990 年,Intel 公司在 80386 基础上研制出新一代 32 位微处理器芯片 80486。它相当于把 80386、80387 及 8KB( $2^3 \times 2^{10}$  Byte)高速缓冲存储器集成在一块芯片上,性能比 80386 大大提高。

### 5. 第五代(1993 年后)64 位高档微处理器

1993 年 3 月,Intel 公司推出 64 位微处理器芯片 Pentium(80586,P5),它的外部数据总线为 64 位,地址总线为 32 位,内存寻址空间为  $2^{32}\text{B}=4\text{GB}$ ,工作频率为 66MHz,以它为 CPU 的 Pentium 机是一种 64 位高档微机。IBM、Apple 和 Motorola 三公司合作生产的 Power PC 芯片是又一种优异的 64 位微处理器芯片,以它为 CPU 的微型计算机型号为 Macintosh。

### 6. 第六代(1995 年后)64 位高档微处理器

1995 年,Intel 公司推出第六代微处理器 PentiumPro(P6)。它采用了  $0.6\mu\text{m}$  工艺,集成了 550 万只晶体管。它有数据线 64 位,地址线 36 位,寻址范围为  $2^{36}\text{B}=64\text{GB}$ 。工作频率达

200MHz。随后, Intel 公司陆续推出了 P6 的系列产品: PentiumⅡ、PentiumⅢ、Pentium 4 等。这些产品采用了多项先进技术, 如: RISC 技术、超级流水线技术、超标量结构技术(每个时钟周期可启动并执行多条指令)、MMX 技术、动态分支预测技术、超顺序执行技术、双独立总线 DIB 技术; 一级高速缓冲存储器(L1)采用双 cache 结构(独立的指令 cache 和数据 cache)、二级高速缓冲存储器(L2)达 256KB 或 512KB; 支持多微处理器等。

第六代微处理器性能优异, 适应当前对多媒体、网络、通信等多方面的要求。随着科学技术的发展, 将会不断地对微处理器提出新的需求, 新型、新概念的微处理器定会层出不穷。

## 1.2 计算机中的数制和编码

日常生活中, 人们使用各种进制来表示数, 如二进制、八进制、十进制、十六进制等等。由于用电子器件表示两种状态比较容易实现, 所以, 电子计算机中一般采用二进制。但人们又习惯于使用十进制数, 因此在学习和掌握计算机的原理之前, 需要了解二进制、十进制、十六进制等表示法及其相互关系和转换。

计算机中的数有两种表示法, 即定点表示和浮点表示, 相应地有定点数和浮点数之分, 本节将对这些内容作简单介绍。

另外, 人们经常使用的字母、符号、图形以及汉字, 在计算机中也一律用二进制编码来表示, 这些编码也是本节介绍的内容。

### 1.2.1 无符号数的表示及运算

#### 1. 无符号数的表示法

##### (1) 十进制数的表示法

十进制计数法的特点是:

- 以 10 为底, 逢 10 进位。
- 需要 10 个数字符号 0, 1, 2, ..., 9。

任何一个十进制数  $N_D$  可以表示为:

$$N_D = \sum_{i=-m}^{n-1} D_i \times 10^i \quad (1.1)$$

其中,  $m$  表示小数位的位数,  $n$  表示整数位的位数,  $D_i$  为十进制数字符号 0~9。例如:  $135.7D = 1 \times 10^2 + 3 \times 10^1 + 5 \times 10^0 + 7 \times 10^{-1}$ 。

上式中的后缀 D 表示十进制数(Decimal), 但 D 可以省略。

##### (2) 二进制数的表示法

二进制计数法的特点是:

- 以 2 为底, 逢 2 进位。
- 需要两个数字符号 0, 1。

一个二进制数可以表示为如下形式:

$$N_B = \sum_{i=-m}^{n-1} B_i \times 2^i \quad (1.2)$$



例如:  $1101.1B = 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1}$

上式中后缀 B 表示二进制数(Binary)。

### (3) 十六进制数的表示法

十六进制计数法的特点是:

- 以 16 为底,逢 16 进位。
  - 需要 16 个数字符号 0,1,2,...,9,A,B,C,D,E,F。其中 A~F 依次表示 10~15。
- 一个十六进制数可表示为如下形式:

$$N_H = \sum_{i=-m}^{n-1} H_i \times 16^i \quad (1.3)$$

例如:  $E5AD.BFH = 14 \times 16^3 + 5 \times 16^2 + 10 \times 16^1 + 13 \times 16^0 + 11 \times 16^{-1} + 15 \times 16^{-2}$

上式中后缀 H 表示十六进制数(Hexadecimal)。

## 2. 数制转换

### (1) 任意进制数转换为十进制数

二进制、十六进制、以至任意进制的数转换为十进制数的方法简单,可按式(1.2)、(1.3)等展开求和即可。

### (2) 十进制数转换为二进制数

#### ① 十进制整数转换为二进制整数。

任何一个十进制数转换为二进制数后,都可以表示成为式(1.2)的形式。问题的核心在于求出  $n$  及  $B_i$ 。

下面通过一个简单的例子分析一下转换的方法。例如:已知

$$13D = 1101B = 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0$$

$\begin{array}{cccc} \uparrow & \uparrow & \uparrow & \uparrow \\ B_3 & B_2 & B_1 & B_0 \end{array}$

上式也可以表示为:

$$\begin{aligned} 13D = 1101B &= (1 \times 2^2 + 1 \times 2) \times 2 + 0 \times 2^1 + 1 \times 2^0 \\ &= ((1 \times 2 + 1) \times 2 + 0) \times 2 + 1 \end{aligned}$$

$\begin{array}{cccc} \uparrow & \uparrow & \uparrow & \uparrow \\ B_3 & B_2 & B_1 & B_0 \end{array}$

可见,要确定 13D 对应的二进制数,只须从右到左分别确定  $B_0$ 、 $B_1$ 、 $B_2$  和  $B_3$  即可。显然,从上式可以归纳出以下转换方法,用 2 连续去除十进制数,直至商等于零为止。逆序排列余数便是与该十进制相应的二进制数各位的数值。过程如下:

$$\begin{array}{rcl} 2 & \overline{) 13} & \\ 2 & \overline{) 6} & \cdots 1 (\text{商 } 6 \text{ 余 } 1) \rightarrow B_0 \\ 2 & \overline{) 3} & \cdots 0 (\text{商 } 3 \text{ 余 } 0) \rightarrow B_1 \\ 2 & \overline{) 1} & \cdots 1 (\text{商 } 1 \text{ 余 } 1) \rightarrow B_2 \\ 0 & & \cdots 1 (\text{商 } 0 \text{ 余 } 1) \rightarrow B_3 \end{array}$$

所以  $13D=1101B$ 。

用与此类似的方法可以完成十进制数至十六进制数的转换,不同的是用16连续去除而已。

## ② 十进制小数转换为二进制小数。

根据(1.2)式,

$$\begin{aligned} 0.8125D &= B_{-1} \times 2^{-1} + B_{-2} \times 2^{-2} + B_{-3} \times 2^{-3} + B_{-4} \times 2^{-4} \\ &= 2^{-1}(B_{-1} + 2^{-1}(B_{-2} + 2^{-1}(B_{-3} + 2^{-1} \times B_{-4}))) \end{aligned}$$

由上式可以看出,十进制小数转换为二进制小数的方法是,连续用2去乘十进制小数,直至乘积的小数部分等于“0”。顺序排列每次乘积的整数部分,便得到二进制小数各位的系数  $B_{-1}, B_{-2}, B_{-3}, \dots$ 。若乘积的小数部分永不为“0”,则根据精度的要求截取一定的位数即可。0.8125D的转换过程如下:

|                            |                 |
|----------------------------|-----------------|
| $0.8125D \times 2 = 1.625$ | 得出 $B_{-1} = 1$ |
| $0.625D \times 2 = 1.25$   | 得出 $B_{-2} = 1$ |
| $0.25D \times 2 = 0.5$     | 得出 $B_{-3} = 0$ |
| $0.50D \times 2 = 1.0$     | 得出 $B_{-4} = 1$ |

所以,  $0.8125D = 0.1101B$ 。

## (3) 二进制数与十六进制数之间的转换

因为  $2^4=16$ ,故二进制数转换为十六进制数只须以小数点为起点,向两端每4位二进制用1位十六进制数表示即可。例如,

$$1101110.01011B = \underline{0110} \ \underline{1110} . \underline{0101} \ \underline{1000} B = 6E.58H$$

二进制数书写冗长易错,因此一般用十六进制表示数,这样比较简洁、方便。

## 3. 二进制数的运算

### (1) 二进制数的算术运算

#### ① 二进制加法。

二进制加法运算规则为:

$$\begin{aligned} 0+0 &= 0 \\ 0+1 &= 1 \\ 1+0 &= 1 \\ 1+1 &= 0(\text{进位 } 1) \end{aligned}$$

#### ② 二进制减法。

二进制减法运算规则为:

$$\begin{aligned} 0-0 &= 0 \\ 1-1 &= 0 \\ 1-0 &= 1 \\ 0-1 &= 1(\text{有借位}) \end{aligned}$$

#### ③ 二进制乘法。

二进制乘法运算规则为: