

全国计算机等级考试

笔试考试习题集

三级PC技术

2005

National Computer Rank Examination

全国计算机等级考试命题研究组 编

National Computer Rank Examination
National Computer Rank Examination
National Computer Rank Examination



南开大学出版社

全国计算机等级考试

笔试考试习题集

三级 PC 技术

全国计算机等级考试命题研究组 编

南开大学出版社

天 津

图书在版编目(CIP)数据

全国计算机等级考试笔试考试习题集. 三级 PC 技术
/ 全国计算机等级考试命题研究组编. —天津: 南开大
学出版社, 2005. 4

ISBN 7-310-02274-2

I. 全... II. 全... III. ①电子计算机—水平考试
—习题②个人计算机—水平考试—习题 IV. TP3-44

中国版本图书馆 CIP 数据核字(2005)第 005864 号

版权所有 侵权必究

南开大学出版社出版发行

出版人: 肖占鹏

地址: 天津市南开区卫津路 94 号 邮政编码: 300071

营销部电话: (022)23508339 23500755

营销部传真: (022)23508542 邮购部电话: (022)23502200

*

南开大学印刷厂印刷

全国各地新华书店经销

*

2005 年 4 月第 1 版 2005 年 4 月第 1 次印刷

787×1092 毫米 16 开本 15.125 印张 376 千字

定价: 24.00 元

如遇图书印装质量问题, 请与本社营销部联系调换, 电话: (022)23507125

出版者的话

信息时代,计算机与软件技术日新月异,在国家经济建设和社会发展的过程中,发挥着越来越重要的作用,已经成为不可或缺的关键性因素。国家教育部考试中心自1994年推出“全国计算机等级考试”以来,已经经过了十年,考生近千万人,其中,有350多万考生获得了不同级别的证书。

计算机等级考试需要考察考生的实际操作能力以及理论基础。因此,经全国计算机等级考试委员会专家的论证,以及教育部考试中心有关方面的研究,我社于2002年编写出版了《全国计算机等级考试上机考试习题集》,供考生考前学习使用。该习题集的编写、出版和发行,对考生的帮助很大,自出版以来就一直受到广大考生的欢迎。为配合社会各类人员参加考试,能顺利通过“全国计算机等级考试”,我们组织多年从事辅导计算机等级考试的专家在对近几年的考试深刻分析、研究的基础上,结合上机考试习题集的一些编写经验,并依据教育部考试中心最新考试大纲的要求,编写出这套“全国计算机等级考试笔试考试习题集”。

编写这样一套习题集,是参照上机考试习题集的做法,其内容同实际考试内容接近,使考生能够有的放矢地进行复习,希望考生能顺利通过考试。

南开大学出版社

2005年1月

目 录

第1套	(1)
第2套	(11)
第3套	(22)
第4套	(34)
第5套	(45)
第6套	(55)
第7套	(67)
第8套	(77)
第9套	(89)
第10套	(99)
第11套	(110)
第12套	(119)
第13套	(129)
第14套	(138)
第15套	(147)
第16套	(156)
第17套	(165)
第18套	(175)
第19套	(185)
第20套	(195)
第21套	(204)
附录 参考答案	(213)

第 1 套 ***** 每套有选择题和填空题 2 种题型 *****

一、选择题

1. 下面是 8086/8088 微处理器有关操作的描述:

- ① 计算有效地址
- ② 分析指令, 产生控制信号
- ③ 计算物理地址, 传送执行过程中需要的操作数或运行结果
- ④ 预取指令至指令队列缓冲器

其中由总线接口部件 BIU 完成的操作是 ()。

- A. ① B. ③ C. ①和② D. ②和④

2. 地址码长度为二进制 24 位时, 其寻址范围是 ()。

- A. 512KB B. 1MB C. 16MB D. 24MB

3. 所谓“变号操作”是指将一个有符号整数变成绝对值相同, 但符号相反的另一个整数。假设使用补码表示的 8 位速数 $x=10010101$, 则 x 经过变号操作后结果为 ()。

- A. 01101010 B. 00010101 C. 11101010 D. 01101011

4. 当 RESET 信号为高电平时, 8086/8088 微处理器中寄存器的初始值为 FFFFH 的是 ()。

- A. CS B. IP C. BP D. ES

5. 下面是关于 Pentium 微处理器工作模式的叙述:

- ① Pentium 微处理器一旦进入保护模式就不能返回到实模式
- ② 虚拟 8086 模式是保护模式下的一种特殊工作方式, 因此也有 4 个特权等级
- ③ 实模式只能工作在特权等级 0
- ④ Pentium 微处理器复位后总是先进入实模式

其中叙述正确的是 ()。

- A. ①和② B. ②和③ C. ②和④ D. ④和①

6. 在下列指令中, 不影响标志位的指令是 ()。

- A. SUB AX, BX B. ROR AL, 1
C. JNC Lable D. INT n

7. 指令队列的作用是 ()。

- A. 暂存操作数地址 B. 暂存操作数

C. 暂存指令地址

D. 暂存预取指令

8. 下面关于超文本的叙述中, 不正确的是 ()。

A. 超文本是由节点和链组成的

B. 超文本采用一种非线性的网状结构来组织信息

C. 超文本的节点只能是 ASCII 文本

D. 超文本中的节点分布在因特网的不同 WWW 服务器中

9. Intel 8086 CPU 中计算物理地址时, 给定的段寄存器中数是 3816H, 有效地址是 4000H, 则它的物理地址是 ()。

A. 10160H

B. 30160H

C. 3C160H

D. 42160H

10. 工作在保护模式下的 Pentium 微处理器出现中断调用时, 中断服务程序的段描述符在 ()。

A. 在 GDT 中

B. 在 LDT 中

C. 在 GDT 或 LDT 中

D. 在 IDT 中

11. 若定义 DAT DW 'A', 则 (DAT) 和 (DAT+1) 两个相邻的地址单元中存放的数据是 ()。

A. 0041H

B. 4100H

C. $\times\times 41\text{H}$

D. $41\times\times\text{H}$

12. Windows 98 提供了 15 个故障检修向导 (也称为“疑难解答”) 帮助用户解决一些使用 Windows 98 过程中可能遇到的问题。下面 () 项没有包含在这些故障检修向导中。

A. Network (网络)

B. Memory (内存)

C. MS-DOS 程序

D. Windows 程序

13. 算术移位指令 SAL 用于 ()。

A. 带符号数乘 2

B. 带符号数除 2

C. 无符号数乘 2

D. 无符号数除 2

14. 80586 (Pentium) 与 80486 DX 相比, () 不是其新特点。

A. 80586 的片内高速缓存采用了分离式结构

B. 80586 具有高性能的浮点运算部件

C. 外部数据总线 64 位

D. 内部数据总线 32 位

15. 若 (AX) = 0122H, 四个标志位 CF、SF、ZF、OF 的初始状态为 0, 问执行指令 SUB AX, 0FFFH 后, 这 4 个标志位的状态是 ()。

A. ZF=0, SF=0, CF=0, OF=0

B. ZF=0, SF=1, CF=1, OF=0

- C. ZF=1, SF=0, CF=0, OF=1
D. ZF=1, SF=1, CF=1, OF=1

16. 下列指令中操作数在代码段中的是 ()。

- A. MOV AL, 25H B. ADD AH, BL
C. INC DS: [25H] D. CMP AL, BL

17. 在现行 PC 机中, 常用存储器地址线中的低 10 位作输入/输出口地址线。设某接口芯片内部有 16 个端口, 该接口芯片的片选信号由地址译码器产生, 则地址译码器的输入地址线一般应为 ()。

- A. 全部 10 位地址线 B. 其中的高 8 位地址线
C. 其中的高 6 位地址线 D. 其中的高 4 位地址线

18. 假设 CD 光盘片的存储容量为 600MB, 上面存放的数字图像能以每秒 25 幅画面 (每幅画面为 $360 \times 240 \times 65536$ 色的分辨率) 播放 1 小时, 则 CD 盘片一的数字图形的压缩比大约是 ()。

- A. 25 倍 B. 10 倍 C. 50 倍 D. 100 倍

19. 如果有多个中断同时发生, 系统将根据中断优先级响应优先级最高的请求。若要调整中断事件的响应次序, 可以利用 ()。

- A. 中断向量 B. 中断响应 C. 中断嵌套 D. 中断屏蔽

20. 假设由 CALL 指令调用的某子程序使用段内返回指令 RET4, 问该子程序执行到 RET4 指令时 () 实现返回操作?

- A. 返回到 CALL 指令下面一条指令继续执行主程序
B. 按照 (SP) 和 (SP+1) 中存放的地址执行返回操作
C. 按照 (SP+4) 和 (SP+5) 中存放的地址执行返回操作
D. 返回到 CALL 指令下面第 4 条指令继续执行主程序

21. 执行返回指令, 退出中断服务程序, 这时返回地址来自 ()。

- A. ROM 区 B. 程序计数器 C. 堆栈区 D. CPU 的暂存寄存器

22. 80386 有 4 个总线周期定义信号, 分别为 W/R、D/C、M/IO 和 LOCK; 其中前 3 个是主要的总线周期定义信号在存储器数据读取周期, 各总线周期定义信号为 ()。

- A. W/R=L 低电平, D/C=H 高电平, M/IO=H 高电平
B. W/R=L 低电平, D/C=H 高电平, M/IO=L 低电平
C. W/R=H 高电平, D/C=L 低电平, M/IO=H 高电平
D. W/R=L 低电平, D/C=L 低电平, M/IO=H 高电平

23. 网卡的功能是将 PC 机或服务器连接到网络上, 下面关于以太网网卡的叙述中, 不

正确的是 ()。

- A. 每块网卡都有一个全球唯一的网络地址 (网卡的物理地址)
- B. 以太网网卡采用 CSMA/CD 介质访问控制方法
- C. 目前使用最多的以太网网卡是 10/100M 自适应网卡
- D. 百兆速度的以太网网卡采用 BNC 细同轴电缆接口

24. 8086/8088 系统中, 每个逻辑段最多为 () 存储单元。

- A. 1MB
- B. 64KB
- C. 256KB
- D. 根据程序的设置而定

25. 在下列指令中, 隐含使用 AL 寄存器的指令有 ()。

SCASB; XLAT; MOVSB; DAA; REP; MUL BH;

- A. 1 条
- B. 2 条
- C. 4 条
- D. 5 条

26. JMP FAR PTR ABCD (ABCD 是符号地址) 是 ()。

- A. 段内间接转移
- B. 段间间接转移
- C. 段内直接转移
- D. 段间直接转移

27. 80286 在保护模式下的虚拟空间大小以及实际地址空间大小分别是 ()。

- A. 1GB、32MB
- B. 16MB、2MB
- C. 1GB、16MB
- D. 16MB、1MB

28. 办公自动化(OA)是目前广泛开展的一项计算机应用。按分类, 它应属于下列 () 类应用。

- A. 实时控制
- B. 科学计算
- C. 数据处理
- D. 计算机辅助设计

29. 下列指令中, 不影响标志寄存器 CF 位的指令是 ()。

- A. DIV CX
- B. SAR DX, 1
- C. ADD BL, CH
- D. SUB BX, 1000

30. 假设 VAR 为变量, 指令 MOV BX, OFFSET VAR 中源操作数的寻址方式是 ()。

- A. 直接寻址
- B. 间接寻址
- C. 立即寻址
- D. 存储器寻址

31. 58. 下列指令中, 有语法错误的是 ()。

- A. MOV [SI], [DI]
- B. IN AL, DX
- C. JMP WORD PTR [BX+8]
- D. PUSH WORD PTR 20 [BX+SI-2]

32. PC 机的运算速度是指它每秒钟所能执行的指令数目, 提高运算速度的有效措施是 ()。

- ① 增加 CPU 寄存器的数目

- ② 提高 CPU 的主频
- ③ 增加高速缓存 (Cache) 的容量
- ④ 扩充 PC 机磁盘存储器的容量
- A. ①和③ B. ①、②和③ C. ①和④ D. ②、③和④

33. 汇编语言源程序经汇编后不能直接生成 ()。

A. EXE 文件 B. LST 文件 C. OBJ 文件 D. CRF 文件

34. 若 (BX) = 1000H, (DS) = 2000H, (21000H) = 12H, (21001H) = 34H, 执行 LEA SI, [BX] 指令后, SI 寄存器的内容是 ()。

A. 1234H B. 3412H C. 1000H D. 0010H

35. 下面是 8086/8088 微处理器中有关寄存器的叙述:

- ① 通用寄存器 AX、BX、CX、DX 既可以存放 8 位或 16 位数据, 也可以作为偏移地址寄存器访问存储器单元
- ② 指针和变址寄存器 SP、BP、SI 和 DI 只能存放偏移地址
- ③ 段寄存器只能存放段地址
- ④ IP 寄存器只能存放指令的偏移地址

其中 () 叙述是正确的。

- A. ①和② B. ②和③ C. ③和④ D. ④和①

36. 在一段汇编程序中多次调用另一段程序, 用宏指令比用子程序实现 ()。

- A. 占内存空间小, 但速度慢 B. 占内存空间大, 但速度快
- C. 占内存空间相同, 速度快 D. 占内存空间相同, 速度慢

37. 计算机中“处理器”的基本功能是: 从存储器中取出指令, 按指令的要求, 对数据进行算术或逻辑运算, 并把运算结果留在处理器中或送回存储器。下面关于处理器的叙述中, 不正确的是 ()。

- ① 处理器主要由运算器和控制器组成, 它包含若干“寄存器”, 用来临时存放数据
- ② 大规模集成电路的出现使得处理器的所有组成部分都能集成在一块半导体芯片上

③ 日常用的 PC 机中只有一个处理器, 它就是中央处理器 (CPU)

④ 处理器在一条指令没有执行完毕之前, 不能开始执行新的指令

- A. ①, ③ B. ②, ③ C. ②, ④ D. ③, ④

38. 从下列叙述中选出正确的叙述 ()。

- A. RAM 是非易失性存储器, 即使电源关断, 其内容也不会丢失
- B. ROM 只可用作微程序设计计算机的控制存储器
- C. 条形码可用于商品、图书管理等方面的编码
- D. 磁盘的优点是容量比磁带大

47. 通常情况下, 一个外中断服务程序的第一条指令是 **STI**, 其目的是 ()。
- A. 开放所有屏蔽中断 B. 允许低一级中断产生
C. 允许高一级中断产生 D. 允许同一级中断产生

48. 调制解调器的主要作用是 ()。
- A. 实现并行数据与串行数据之间的转换
B. 实现用模拟通信传输数字信息
C. 实现高速的数字信号的传输
D. 实现高速的同步数据通信

49. 指令 **ADD AX, [SI+54H]** 中源操作数的寻址方式是 ()。
- A. 基址寻址 B. 变址寻址
C. 相对的变址寻址 D. 基址和变址寻址

50. 若用户设置堆栈位于存储区 **10000H~1FFFFH**, 则 **SP** 的初始值应该是 ()。
- A. 0000H B. 0FFFFH C. 1000H D. 1FFFFH

51. 分别执行 **ADD AX, 1** 和 **INC AX** 指令后, **AX** 寄存器中将会得到同样的结果, 但是在执行速度和占用内存空间方面存在着差别, 试问下面说法正确的是 ()。

- A. **ADD AX, 1** 指令比 **INC AX** 指令执行速度快, 而且占用较小的内存空间
B. **ADD AX, 1** 指令比 **INC AX** 指令执行速度慢, 而且占用较大的内存空间
C. **ADD AX, 1** 指令比 **INC AX** 指令执行速度快, 但占用的内存空间却较大
D. **ADD AX, 1** 指令比 **INC AX** 指令执行速度慢, 但占用的内存空间却较小

52. 已知中断类型号为 **14H**, 它的中断向量存放在存储器的向量单元 () 中。

- A. 00050H, 00052H, 00052H, 00053H
B. 00056H, 00057H, 00056H, 00059H
C. 0000: 0056H, 0000: 0057H, 0000: 0058H, 0000: 0059H
D. 0000: 0055H, 0000: 0056H, 00000057H, 0000: 0058H, 0000: 0059H

53. 8086/8088 系统中, 每个逻辑段最多存储单元为 ()。

- A. 1MB B. 根据程序的设置而定
C. 256KB D. 64KB

54. 执行下列指令后, **(CX) = ()**。

```
TABLE DW 10H, 20H, 30H, 40H, 50H
X      DW 3
      LEA BX, TABLE
      ADD BX, X
```

MOV CX, [BX]

A. 0030H B. 0003H C. 3000H D. 2000H

55. 已知 (AX) = 1000H, (BX) = 2000H, 依次执行 PUSH AX, PUSH BX、POP AX 指令后, AX 寄存器中的内容是 ()。

A. 1000H B. 0010H C. 2000H D. 0020H

56. CPU 通过接口电路向液晶显示器输出数据时, 在接口电路中 ()。

A. 数据可以直接输出到显示器 B. 数据只需经过三态门输出到显示器
C. 数据经反相器后输出到显示器 D. 数据经锁存后输出到显示器

57. 80386 有 4 个总线周期定义信号分别为 W/R、D/C、M/IO 和 LOCK, 其中前 3 个是主要的总线周期定义信号, 在 I/O 写周期, 各总线周期定义信号为 ()。

A. W/R=H 低电平, D/C=H 高电平, M/IO=H 高电平
B. W/R=L 低电平, D/C=H 高电平, M/IO=L 低电平
C. W/R=H 高电平, D/C=H 低电平, M/IO=L 高电平
D. W/R=H 低电平, D/C=L 低电平, M/IO=H 高电平

58. 下列说法中正确的是 ()。

A. Windows 98 不能提供 Novell NetWare 服务器的远程访问
B. IP 地址是 TCP/IP 网络中计算机的标识
C. 只要正确设置了 IP 地址和子网掩码, 就可以和局域网以外的计算机进行通信了
D. 主网络登录如果设置为 “Windows 登录” 将支持网络连接

59. 某处理器具有 128GB 的寻址能力, 则该处理器的地址线有 ()。

A. 27 根 B. 32 根 C. 37 根 D. 128 根

60. 在汇编语言程序设计中, 若调用其他模块中的过程, 则对该过程必须用下面的伪操作命令 () 进行说明。

A. PUBLIC B. COMMON C. EXTRN D. ASSUME

二、填空题

1. 若符号定义语句如下, 则 L = _____。

```
BUF1 DB 1, 2, '12'  
BUF2 DB 0  
L EQU BUF2-BUF1
```

2. 阅读下面的程序段, 请填空。

```

1  TAB  DB  10H, 20H, 30H, 40H, 50H
2  P1   DD  02001000H
3  P2   DD  TAB
4  LDS  DI,  P1
5  LES  SI,  P2

```

执行 4 指令后, (DS) = _____。

3. 输入/输出端口有两种编址方法: I/O 端口与存储单元统一编址和 I/O 单独编址。前一种编址的主要优点是不需要专门设置_____指令和对 I/O 的操作功能强。后一种编址的主要优点是专门的输出/输出指令执行快和不影响整个_____空间。

4. 8259A 多片级联时使用 1CW3, 写入主 8259A 和写入从 8259A 的 ICW3 的格式是不同的。例如, 如果仅有一片从 8259A 的 INT 接到主 8259A 的 IRQ2 端, 则主 8259A 的 ICW3 = 00000100B, 从 8159A 的 ICW3 = _____

5. 对于指令 XCHG BX, [BP+SI], 如果指令执行前, (BX) = 6F30H, (BP) = 0200H, (SI) = 0046H, (SS) = 2F00H, (2F246H) = 4154H, 则执行指令后, (BX) = _____, (2F246H) = _____。

6. 8086/8088CPU 的数据线和地址线是以_____方式轮流使用的。

7. 在 7 位 ASCII 编码的最高位增加一位奇校验位就构成 8 位奇校验编码。若大写字母 K 的十六进制奇校验编码为 CBH, 则大写字母 E 的十六进制奇校验编码为_____。

8. 在 T_2 、 T_3 、 T_w 、 T_4 状态时, S_6 为_____, 表示 8088/8086 当前连在总线上。

9. 若 APG1×模式的数据传输率为 2666MB/s, APG 2×模式的数据传输率为 533.2 MB/s, 则 APG 4×模式的数据传输率为_____。

10. 所有 I/O 端口与 CPU 之间的数据传送都是由_____和_____指令来完成的。

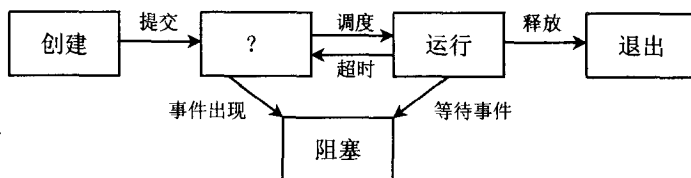
11. 采用级联方式使用 8259 中断控制器, 可使它的硬中断源最多扩大到_____个。

12. CPU 从 I/O 接口的_____中获取外部设备的“准备好”、“忙”或“闲”等状态信息。

13. DMA 控制器一次最多仅能传输 64KB 数据。为了能对 16MB 内存进行数据传输, 需要增加一个形成页面地址的寄存器, 如果定义 64KB 为 1 页, 则存放页面地址的寄存器的位数是_____位。

14. 一个有 16 位字的数据区，它的起始地址为 70A0: DDF6，那么该数据区的最后一个字单元的物理地址为_____ H。

15. 进程是一个具有一定独立功能的程序在一个数据集合上的一次动态执行过程。进程从创建到终止其状态分为 5 种，它在执行过程中不断地在这几种状态之间切换，并且状态的转换是有一定的条件和方向的。在以下的进程状态及其状态转换示意图中，问号（？）所指的状态应为_____。



16. 在中断驱动 I/O 方式中，当外设要和 CPU 交换数据时，它就通过硬件电路给 CPU 一个信号，这个信号叫做_____信号。

17. 若定义 DATA DW 1234H，执行 MOV BL, BYTE PTR DATA 指令后，(BL) =_____。

18. 在异步工作方式时，当存储器的读出时间大于 CPU 所要求的时间时，为了保证 CPU 与存储器时序的正确配合，就要利用_____信号，使 CPU 插入一个_____状态。

19. 执行下列指令后，写出寄存器的值，(AX) =_____。

```
TABLE DW 10, 20, 30, 40, 50
ENTRY DW 3
...
MOV BX, OFFSET TABLE
ADD BX, ENTRY
MOV AX, [BX]
```

20. 图像文件的种类很多，例如 JPG 文件、BMP 文件、GIF 文件、TIFF 文件、PNG 文件等。目前，在 Web 网页中应用广泛，提供了数据压缩功能和图像累进显示功能，且可将多幅图画保存在一个文件中的图像文件，其类型（文件扩展名）是_____。

第 2 套 ***** 每套有选择题和填空题 2 种题型 *****

一、选择题

1. 目前采用奔腾处理器的 PC 机, 其局部总线大多数是 ()。
A. VESA 总线 B. ISA 总线 C. EISA 总线 D. PCI 总线
2. 8086 有 4 个数据寄存器, 其中 AX 除用作通用寄存器外, 还可用作 ()。
A. 累加器 B. 计数器 C. 基址寄存器 D. 段寄存器
3. Intel 8086 CPU 中计算物理地址时, 给定的段寄存器中的数是 2988H, 有效地址是 8000H, 则它的物理地址是 ()。
A. 10980H B. 30980H C. 36980H D. 82980H
4. 关于指令操作数寻址说明不正确的是 ()。
A. 目的操作数不能为立即操作数
B. 目的操作数不能为代码段寄存器 CS
C. 目的操作数不能为附加段寄存器 ES
D. 在同一条指令中源操作数和目的操作数不能同时为存储器操作数
5. 分别执行 ADD AX, 1 和 INC AX 指令后, AX 寄存器中将会得到同样的结果, 但是在执行速度和占用内存空间方面存在差别, 试问下面叙述正确的是 ()。
A. ADD AX, 1 指令比 INC AX 指令执行速度快, 而且占用较小的内存空间;
B. ADD AX, 1 指令比 INC AX 指令执行速度慢, 而且占用较大的内存空间;
C. ADD AX, 1 指令比 INC AX 指令执行速度快, 而占用的内存空间却较大;
D. ADD AX, 1 指令比 INC AX 指令执行速度慢, 而占用的内存空间却较小;
6. 执行下面的程序段后, AL 寄存器中的内容应该是 ()。

```
MOV AL, 03H
MOV BL, 09H
SUB AL, BL
AAS
```

- A. 0FAH B. 04H C. 06H D. 86H
7. 微处理器 8086 存放当前数据段地址的寄存器是 ()。

A. CS

B. DS

C. ES

D. SS

8. 在 PC 机中, I/O 口常用的 I/O 地址范围是 ()。

A. 0000H~FFFFH

B. 0000H~7FFFH

C. 0000H~3FFFH

D. 0000H~03FFFH

9. 下列描述正确的是 ()。

A. 汇编语言是由若干条指令语句构成的

B. 汇编语言包括指令语句和伪指令语句

C. 指令语句和伪指令语句的格式是完全相同的

D. 指令语句和伪指令语句需经汇编语言翻译成机器代码后才能运行

10. 在 32 位微处理器指令系统中, PUSH EAX 指令的目的操作数寻址方式是 ()。

A. 立即寻址

B. 寄存器寻址

C. 寄存器相对寻址

D. 存储器直接寻址

11. 存储器物理地址形成规则是 ()。

A. 段地址+偏移量

B. 段地址左移 4 位+偏移量

C. 段地址 $\times 16H$ +偏移量D. 段地址 $\times 10$ +偏移量

12. 下列指令中, 不影响标志寄存器中的标志位 CF 的指令是 ()。

A. DIV BX

B. ADD BL, DL

C. SUB AH, 30H

D. SHL BX, CL

13. 从下列叙述中选出正确的一项 ()。

A. DMA 方式的地址修改和传送数据量计数是由硬件电路完成的

B. ROM 可用作输入/输出缓冲区

C. 主存储器和 CPU 之间增加高速缓冲存储器的目的是为了扩大主存储器的容量

D. 带有缓冲区的打印机可以看成是一种辅助存储器

14. 能完成字节数据搜索的串指令是 ()。

A. MOVSB

B. CMPSB

C. SCASB

D. LODSB

15. 假设 CS: 1000H 处有一条指令 JNC Label, 它的机器代码是 73FCH, Label 是标号, 当前 CF=0。问执行该指令后, IP 的值是 ()。

A. 0FFE H

B. 10FE H

C. 10FCH

D. 1002H

16. 采用级联方式使用 8259 中断控制器, 可使它的硬中断源最多扩大到 ()。

A. 64 个

B. 32 个

C. 16 个

D. 15 个