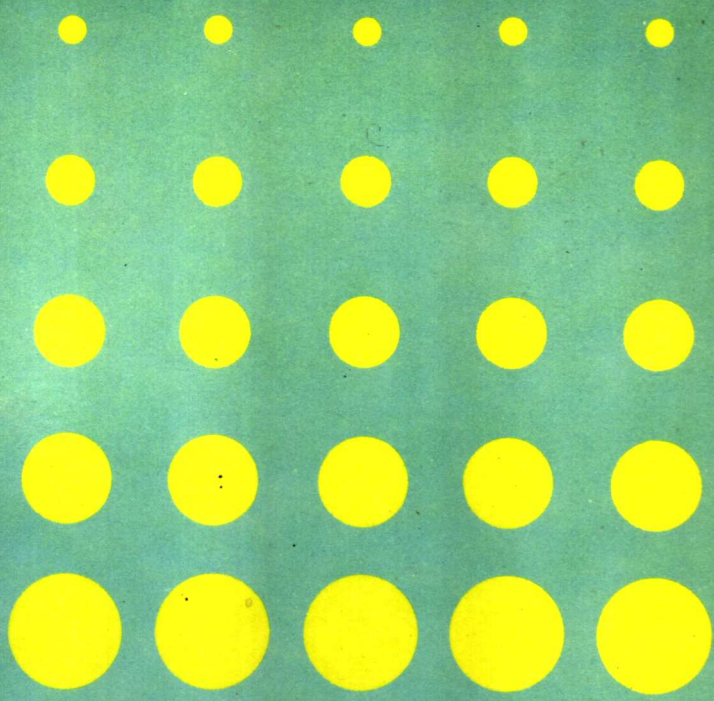


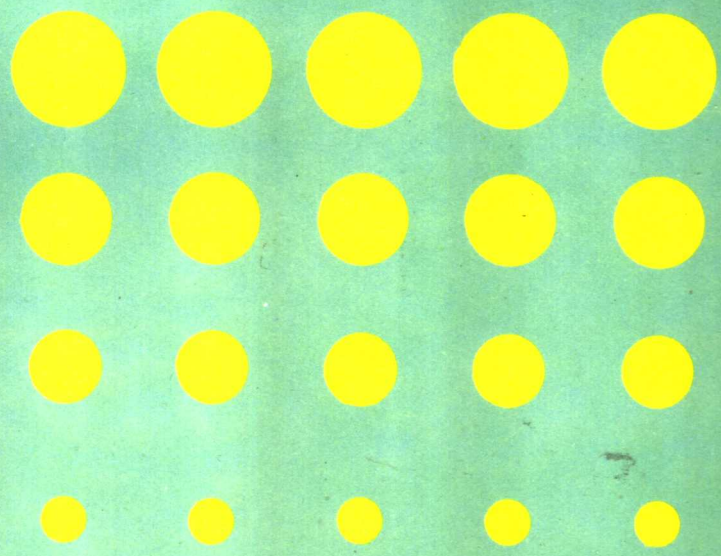


高等学校
试用教材



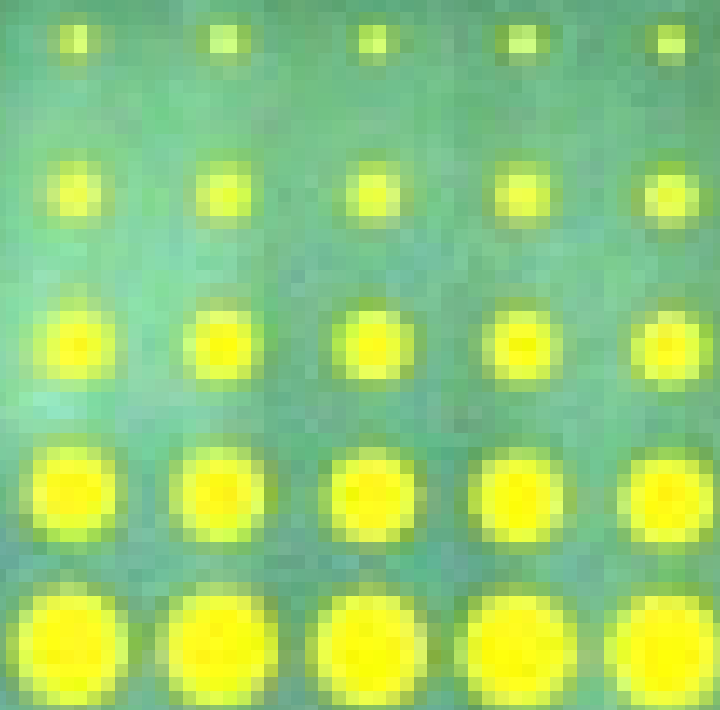
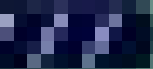
数字逻辑

王玉龙 编



高等教育出版社

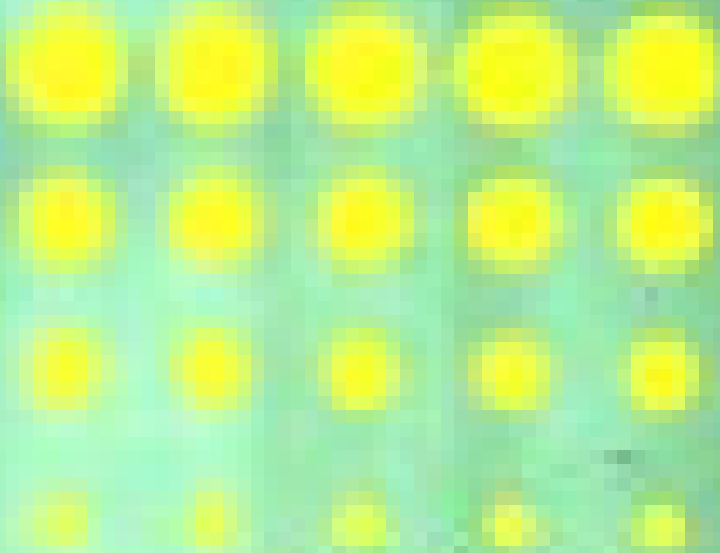




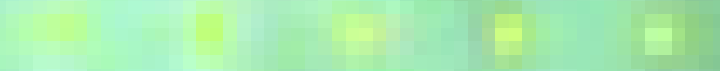
THE
BOOK

THE BOOK

THE BOOK



THE BOOK



高等学校试用教材

数 字 逻 辑

王 玉 龙 编

高等教育出版社

(京)112 号

内 容 提 要

本书系统地介绍了数字电路逻辑设计的基本理论和方法。全书共十章。第一二两章介绍了数字设计的基本理论,第三至第七章系统地介绍了小规模集成电路的数字设计,这一部分既是本书的重点,也是学习其它数字设计方法的基础。最后三章则分别介绍了采用中、大规模集成电路和微处理器进行的数字设计,以及用计算机辅助设计逻辑线路的基本概念和方法。

本书是在作者使用多年的“数字逻辑”讲义的基础上,增加了某些有关数字设计的新技术编写而成的。取材较新,逻辑性较强。在讲述方法上,注意了知识的循序渐进,叙述清楚易懂。为便于读者领会所讲内容,书中给出了大量例题,每章后还附有一定数量的练习题。

本书可作为高等学校有关专业的教材或参考书,也可供科技人员参考。

图书在版编目(CIP)数据

数字逻辑/王玉龙编. —北京:高等教育出版社, 1998
重印

ISBN 7-04-001605-2

I. 数… II. 王… III. 数字逻辑—高等学校—教材 IV.
TP302.2

中国版本图书馆 CIP 数据核字(95)第 20496 号

*

高等教育出版社出版

新华书店北京发行所发行

中国科学院印刷厂印装

*

开本 787×1092 1/16 印张 28 字数 642 000

1987 年 5 月第 1 版 1998 年 3 月第 10 次印刷

印数 68 750—78 759

定价 20.70 元

前 言

“数字逻辑”是“数字电路逻辑设计”的简称，其内容是讲述应用数字电路进行数字系统逻辑设计(简称数字设计)的方法。随着微电子技术的迅速发展和微处理器的广泛应用，数字设计出现了两种截然不同的方式：硬接线逻辑和程序逻辑，并可用下列五种方法实现：

1. 应用小规模集成电路(SSI)的门和触发器。
2. 应用中、大规模集成电路(MSI 和 LSI)的功能块。
3. 应用中、大规模集成电路的只读存储器(ROM)。
4. 应用大规模集成电路的可编程序逻辑阵列(PLA)。
5. 应用微处理器的程序。

本书是以原教育部制订的计算机专业的“数字逻辑”教学大纲为基础，并考虑到上述数字设计的发展方向编写而成的。全书包括下列六部分：数字设计的基础理论(第一、二章)，组合线路的分析与设计(第三、四章)，时序线路的分析与设计(第五～七章)，采用中大规模集成电路进行的数字设计(第八章)，用微处理器的程序实现的数字设计(第九章)及计算机辅助逻辑设计(第十章)。全书用了五章(第三～七章)的篇幅讲述小规模集成电路的数字设计，其目的在于为学习其它几种数字设计方法打下坚实的基础。第八章集中介绍了用中大规模集成电路实现数字设计的三种方法。第九章则以 8080 微处理器的指令系统为背景，介绍了用程序逻辑实现数字设计的方法。为便于读者理解，也为了作为数字系统的一个实例，本章的开始部分还简要介绍了微计算机的基本组成及其工作原理。第十章介绍了用计算机辅助设计逻辑线路的基本概念和方法，以便使读者对数字设计的这一新手段有一个初步了解。

作为一本教材或教学参考书，除尽可能地反映这一领域里的最新技术外，还要着眼于培养学生分析问题和解决问题的能力。为此，本书作了如下考虑：在内容组织上，以讲述“方法”为重点，力求为学生提供独立分析和设计逻辑线路的“工具”，而不是向学生灌输各种各样的逻辑线路；在讲述方法上，力求作到一个问题的提出，着重于思路的分析，尽量避免就事论事，以使学生了解其来龙去脉，从而启发学生独立解决问题的能力；在文字叙述上，力求作到叙述流畅，说理清楚，以便于学生自学。当然，上述这些考虑是否能够真正实现，还有待于教学实践的检验。

在选用本书作为“数字逻辑”课的教材或教学参考书时，或许会遇到内容众多与学时甚少的矛盾。我们建议可根据教学计划的要求，删去某些章节。如目录中带 * 号的部分。当然，也可以把这些部分作为选学的内容。我们编写本书的一个指导思想是尽可能保持“数字逻辑”在内容上的完整性，并为不同程度的学生提供因材施教的条件。

在本书编写过程中，曾得到北京航空学院计算机科学和工程系的陈望梅和杨文龙两位教授的大力支持和帮助。在本书的最后整理过程中又得到邵洪余等同志的帮助，在此，向他们表示衷心的感谢。

本书虽是在多次使用的“数字逻辑”讲义的基础上改编而成，但由于笔者水平所限，书中仍难免有错误和不妥之处，敬请读者批评指正。

1986 年 1 月于北方工业大学计算机系

目 录

第一章 数制及编码	1	2.3 逻辑代数的主要定理及常用公式	57
1.1 进位计数制	1	2.3.1 逻辑代数的主要定理	57
1.2 进位制数的相互转换	3	2.3.2 逻辑代数的常用公式	61
1.2.1 算法 1: 多项式替代法	4	2.3.3* 定理及常用公式的应用举例	63
1.2.2 算法 2: 基数除/乘法	4	2.4 逻辑函数的化简	66
1.2.3 算法 3: 混合法	8	2.4.1 逻辑函数最简式的定义	66
1.2.4 算法 4: 直接转换法	9	2.4.2 代数化简法	67
1.2.5 转换位数的确定	10	2.4.3 卡诺图化简法	68
1.3 数的定点及浮点表示	12	2.4.4* 列表化简法 (Quine-McCluskey 法)	76
1.3.1 定点表示法	12		76
1.3.2 浮点表示法	13	练习题 2	85
1.3.3* 定点与浮点表示的比较	15	第三章 门电路及组合线路分析	89
1.4 数的原码、反码及补码表示	17	3.1 门电路的逻辑符号及外部特性	89
1.4.1 机器数与真值	18	3.1.1 简单门电路	89
1.4.2 原码、反码及补码的定义	19	3.1.2 复合门电路	90
1.4.3 原码、反码及补码性质的进一步说明	21	3.1.3 小规模 TTL 集成门电路的主要外部特性参数及型号	92
1.5* 补码的补充说明	23	3.2 正、负逻辑的基本概念	95
1.5.1 模数系统	23	3.2.1 正、负逻辑的定义	95
1.5.2 十进制数的补码	25	3.2.2 正、负逻辑的变换定理	98
1.5.3 补码运算中的常用公式	26	3.3 组合线路分析方法概述	100
1.6 计算机中数的二进制表示法小结	28	3.4 组合线路分析举例	102
1.7 编码	28	3.4.1 全加器	102
1.7.1 十进制数的常用代码	28	3.4.2 译码器	105
1.7.2 可靠性代码	31	3.4.3 奇偶校验器	106
1.7.3* 字符代码	39	练习题 3	107
练习题 1	42	第四章 组合线路的设计	112
第二章 逻辑代数基础	45	4.1 组合线路的设计方法概述	112
2.1 逻辑变量及其基本运算	45	4.2 逻辑问题的描述	114
2.2 逻辑函数及其标准形式	47	4.3 逻辑函数的变换	116
2.2.1 逻辑函数的定义	47	4.3.1 逻辑函数的“与非”门实现	117
2.2.2 逻辑函数的表示法	47	4.3.2 逻辑函数的“与或非”门实现	118
2.2.3 逻辑函数的标准形式	49	4.3.3 逻辑函数的“或非”门实现	118
2.2.4* 逻辑函数三种表示法的关系	53	4.4 可利用任意项的线路设计	120
2.2.5 逻辑函数的“相等”概念	56	4.4.1 何谓任意项	120

4.4.2 设计举例	121	6.5.1 状态编码的一般问题	227
4.5* 无反变量输入的线路设计	127	6.5.2 次佳编码法	229
4.5.1 设计无反变量输入线路的特殊问题	127	6.6 同步时序线路的设计举例	230
4.5.2 设计举例	129	6.6.1 同步二进制串行加法器的设计	230
4.6 多输出函数的线路设计	132	6.6.2 串行 8421 码检测器的设计	232
4.6.1 设计多输出函数线路的特殊问题	132	练习题 6	237
4.6.2 设计举例	133	第七章* 异步时序线路的设计	243
4.7* 考虑级数的线路设计	135	7.1 脉冲异步时序线路的设计方法	243
4.7.1 压缩级数的线路设计	136	7.2 电位异步时序线路原始状态表的构成	247
4.7.2 增加级数的线路设计	140	7.2.1 设计电位异步时序线路的特殊问题	247
4.8 组合线路设计举例	143	7.2.2 构成原始状态表的方法	248
练习题 4	152	7.3 电位异步时序线路的竞争现象	253
第五章 时序线路的分析	155	7.3.1 竞争现象的定义、分类及防止	253
5.1 何谓时序线路	155	7.3.2 消除临界竞争的状态编码法	255
5.2 触发器	156	7.4 电位异步时序线路的冒险现象	260
5.2.1 触发器的逻辑符号及外部特性	157	7.4.1 组合险象及其消除	261
5.2.2* 各类触发器的相互演变	163	7.4.2 时序险象及其消除	265
5.3 时序线路的分析方法	166	7.5 电位异步时序线路的设计	271
5.3.1 同步时序线路的分析举例	166	练习题 7	278
5.3.2* 异步时序线路的分析举例	173	第八章 采用中、大规模集成电路的数字设计	282
5.3.3* 同步与异步时序线路的比较	183	8.1 应用多路器的数字设计	282
5.4 计算机中常用的时序线路	184	8.1.1 多路选择器的组成	282
5.4.1 寄存器	184	8.1.2 用多路选择器实现逻辑函数	283
5.4.2 计数器	187	8.1.3 多路分配器的组成	290
5.4.3 节拍发生器	191	8.2* 应用 MSI 功能块的数字设计	291
练习题 5	195	8.3 应用存储器(RAM/ROM)的数字设计	298
第六章 同步时序线路的设计	202	8.3.1 存储器的组成与分类	298
6.1* 时序机的基本模型	202	8.3.2* 用 RAM 实现时序逻辑	300
6.1.1 时序机的定义	202	8.3.3 用 ROM 实现组合逻辑	307
6.1.2 米里型和摩尔型时序机的相互转换	203	8.4 应用可编程逻辑阵列(PLA)的数字设计	312
6.2 同步时序线路的设计方法概述	205	练习题 8	322
6.3 构成原始状态表的方法	210	第九章* 用微处理器的数字设计	326
6.3.1 直接构图法	210	9.1 微计算机概述	326
6.3.2* 信号序列法	213	9.1.1 微计算机的基本组成	327
6.4 状态表的化简	215	9.1.2 微计算机的简单工作原理	327
6.4.1 状态表化简的基本原理	215	9.1.3 8080 微处理器的基本结构	331
6.4.2 完全定义状态表的化简方法	218	9.2 8080 微处理器的指令系统	334
6.4.3* 不完全定义状态表的化简方法	222		
6.5 状态编码	227		

9.2.1 指令的格式.....	334	10.3 同步时序线路的计算机辅助设计	391
9.2.2 指令的寻址方式.....	335	10.3.1 状态化简的算法.....	392
9.2.3 指令的种类.....	337	10.3.2 状态编码的算法.....	396
9.2.4 简单程序的编制.....	341	练习题 10	397
9.3 用微处理器实现数字设计的基本方法.....	345	附录	400
9.3.1 门电路及组合线路的程序实现.....	346	附录 1 补码加法规则的证明.....	400
9.3.2 触发器及时序线路的程序实现.....	349	附录 2 布尔代数简介.....	401
9.3.3 用微处理器实现数字设计举例.....	353	附录 3 TTL/SSI 门电路的型号	404
练习题 9.....	359	附录 4 某些现有的集成单元触发器型号.....	406
第十章* 计算机辅助逻辑设计初步	362	附录 5 某些现有 TTL/MSI 集成电路产品.....	407
10.1 多维体及其基本运算.....	362	附录 6 某些 TTL/MSI 和 MOS/LSI 存储器和 PLA 产品	408
10.1.1 逻辑函数的多维体表示法.....	362	附录 7 8080 的指令系统.....	409
10.1.2 多维体的基本运算.....	364	附录 8 求素项和最小覆盖的源程序.....	412
10.1.3 多维体运算的计算机实现.....	373	附录 9 状态化简和状态编码的源程序.....	421
10.2 组合线路的计算机辅助设计.....	383	主要参考资料	439
10.2.1 求素项(PI)的算法.....	383		
10.2.2 求最小覆盖的算法.....	388		

第一章 数制及编码

通常,一个数值可用两种不同的方法表示:即按“值”表示和按“形”表示。按“值”表示要求在选定的进位制中表示出正确的数值,如对于数值“正十五点三”和“负四点八”,在十进制中可分别表示为+15.3和-4.8。按“形”表示则是按照一定的编码方法形式地表示出数值,如用ASCII码表示数值“正十五点三”,其形式为

2B 31 35 2E 33

由上例不难看出,采用按“值”表示的方法时,需要解决三个问题:一是恰当地选用“数字符号”(或称数码)及其组合规则;二是正确地给出小数点的位置;三是正确地表示出数的正、负符号。本章的前几节将分别讨论这三个问题在计算机中是怎样解决的。采用按“形”表示时,先要确定编码的规则,然后按此规则编出所需的代码。本章的最后一节将介绍几种计算机中常用的编码。

1.1 进位计数制

要表示一个数,首先要选择适当的数字符号并规定其组合规律,也就是确定所选用的进位计数制。所谓进位计数制,顾名思义,就是一种按进位方式实现计数的制度,简称进位制。常用的进位制有十进制、二进制或八进制等。在十进制中,任何数都是用十个数字符号(0,1,2,3,4,5,6,7,8,9)按逢十进一的规则组成的;在二进制中,任何数都是用两个数字符号(0,1)按逢二进一的规则组成的;在八进制中,任何数都是用八个数字符号(0,1,2,3,4,5,6,7)按逢八进一的规则组成的。尽管这些进位制所采用的数字符号及其进位规则不同,但有一个共同的特点,即数是按进位的方式计量的。表1.1列出了十进制、二进制及R进制的特点,及根据这些特点组成的表示式。

不难看出,每种进位制都有一个基本特征数,被称为进位制的“基数”,基数表示了进位制所具有的数字符号的个数及进位的规则。显然,十进制的基数为“十”,二进制的基数为“二”,R进制的基数为“R”,它们在各自的进位制中都表示为“10”(见表1.1),读作“么零”。

在同一个进位制中,不同位置上的同一个数字符号所代表的值是不同的。例如:

	1	1	1	1	•	1	1
	↓	↓	↓	↓		↓	↓
十进制中	10^3	10^2	10^1	10^0		10^{-1}	10^{-2}
二进制中	2^3	2^2	2^1	2^0		2^{-1}	2^{-2}

为了描述进位制数的这一性质,定义某一进位制数中各位“1”所表示的值为该位的“权”,或称“位权”。

基数和权是进位制的两个要素,正确地理解了它们的含义,便可掌握进位制的全部内容。例如,根据基数和权的概念,可列出不同进位制数的相互关系,如表 1.2 所示;还可列出二进制数各位的权,如表 1.3 所示。

表 1.1 进位制数

	十 进 制	二 进 制	R 进 制
特点	1. 具有十个数字符号0,1,2,...,9。 2. 由低位向高位是逢十进一。	1. 具有两个数字符号0,1。 2. 由低位向高位是逢二进一。	1. 具有R个数字符号0,1,...,(R-1)。 2. 由低位向高位是逢R进一。
举例	$1982.31=1\times10^3+9\times10^2+8\times10^1+2\times10^0+3\times10^{-1}+1\times10^{-2}$	$1011.01=1\times2^3+0\times2^2+1\times2^1+1\times2^0+0\times2^{-1}+1\times2^{-2}$	设R=8(八进制) $1075.42=1\times8^3+0\times8^2+7\times8^1+5\times8^0+4\times8^{-1}+2\times8^{-2}$
一般式	$S=(K_{n-1}K_{n-2}\cdots K_0K_{-1}K_{-2}\cdots K_{-m})_{10}$ $=\sum_{i=n-1}^{-m}K_i(10)^i_{10}$ 式中,m,n为正整数,K _i =0,1,2,...9。	$S=(K_{n-1}K_{n-2}\cdots K_0K_{-1}K_{-2}\cdots K_{-m})_2$ $=\sum_{i=n-1}^{-m}K_i(2)^i_{10}$ 式中,m,n为正整数,K _i =0,1。	$S=(K_{n-1}K_{n-2}\cdots K_0K_{-1}K_{-2}\cdots K_{-m})_R$ $=\sum_{i=n-1}^{-m}K_i(R)^i_{10}$ 式中,m,n为正整数,K _i =0,1,2,...,(R-1)。
基数	(10) ₁₀	(10) ₂ =(2) ₁₀	(10) _R =(R) ₁₀
第 i 位的权	(10) ₁₀ ⁱ	(10) ₂ ⁱ =(2) ₁₀ ⁱ	(10) _R ⁱ =(R) ₁₀ ⁱ

表 1.2 不同基数的进位制数

数值	R=10	R=2	R=3	R=4	R=8	R=16
零	0	0	0	0	0	0
一	1	1	1	1	1	1
二	2	10	2	2	2	2
三	3	11	10	3	3	3
四	4	100	11	10	4	4
五	5	101	12	11	5	5
六	6	110	20	12	6	6
七	7	111	21	13	7	7
八	8	1000	22	20	10	8
九	9	1001	100	21	11	9
十	10	1010	101	22	12	A
十一	11	1011	102	23	13	B
十二	12	1100	110	30	14	C
十三	13	1101	111	31	15	D
十四	14	1110	112	32	16	E
十五	15	1111	120	33	17	F
十六	16	10000	121	100	20	10
十七	17	10001	122	101	21	11
十八	18	10010	200	102	22	12
十九	19	10011	201	103	23	13
二十	20	10100	202	110	24	14

表 1.3 二进制数各位的权

第 i 位	权 2^i	对应二进制数	第 i 位	权 2^i	对应二进制数
0	$2^0=1$	1			
1	$2^1=2$	10	-1	$2^{-1}=0.5$	0.1
2	$2^2=4$	100	-2	$2^{-2}=0.25$	0.01
3	$2^3=8$	1000	-3	$2^{-3}=0.125$	0.001
4	$2^4=16$	10000	-4	$2^{-4}=0.0625$	0.0001
5	$2^5=32$	100000	-5	$2^{-5}=0.03125$	0.00001
6	$2^6=64$	1000000	-6	$2^{-6}=0.015625$	0.000001
7	$2^7=128$	10000000	-7	$2^{-7}=0.0078125$	0.0000001
$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$
$n-1$	2^{n-1}	$\underbrace{10\dots\dots 0}_{n-1}$	$-m$	2^{-m}	$\underbrace{0.0\dots\dots 0 1}_{m-1}$

由上可知,任何进位制数都可表示为两种形式。例如,在十进制中,数值“一千九百八十二点三二”可表示为

$$1982.32$$

或 $1 \times 10^3 + 9 \times 10^2 + 8 \times 10^1 + 2 \times 10^0 + 3 \times 10^{-1} + 2 \times 10^{-2}$

一般地,在 R 进制中可有

$$(S)_R = (K_{n-1}K_{n-2}\dots K_0K_{-1}K_{-2}\dots K_{-m})_R \quad (1.1)$$

$$= K_{n-1}R^{n-1} + K_{n-2}R^{n-2} + \dots + K_0R^0 + K_{-1}R^{-1} + K_{-2}R^{-2} + \dots + K_{-m}R^{-m}$$

$$= \sum_{i=n-1}^{-m} K_i R^i \quad (1.2)$$

式中, n 表示整数的位数, m 表示小数的位数, $K_i = 0, 1, \dots, (R-1)$ 中的任何一个。

通常,我们把式(1.1)称为并列表示法或位权记数法,把式(1.2)称为多项式表示法或按权展开式。

1.2 进位制数的相互转换

由前一节可知,同一个数值可以用不同进位制数表示,其形式是不同的。例如,数值“十一”,由表 1.2 可知,它可表示为

$$\begin{aligned} (11)_{10} &= (1011)_2 = (102)_3 \\ &= (23)_4 = (13)_5 \\ &= (B)_{16} \end{aligned}$$

式中,圆括号外的下标表示进位制,这就是说,不同进位制只是描述数值的不同“手段”,因而它们可以相互转换,转换的前提是保证转换前后所表示的数值相等。

那么,怎样实现进位制数的相互转换呢?下面介绍四种常用算法,并说明怎样保证转换精度。

1.2.1 算法 1: 多项式替代法

在介绍这种算法的规则之前,我们先来看一个简单例子。

例 将二进制数 1011.101 转换为十进制数。

即 $(1011.101)_2 = (?)_{10}$

将二进制数的并列表示法转换为多项式表示法,则得

$$(1011.101)_2 = [1 \times (10)^{11} + 0 \times (10)^{10} + 1 \times (10)^1 + 1 \times (10)^0 + 1 \times (10)^{-1} + 0 \times (10)^{-10} + 1 \times (10)^{-11}]_2$$

将等式右边的所有二进制数转换为等值的十进制数,则得

$$(1011.101)_2 = [1 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 + 1 \times 2^{-1} + 0 \times 2^{-2} + 1 \times 2^{-3}]_{10}$$

在十进制中计算等式右边之值,则得

$$(1011.101)_2 = [8 + 2 + 1 + 0.5 + 0.125]_{10} = (11.625)_{10}$$

可见,将二进制数转换为十进制数的方法是,将二进制数的各位在十进制中按权展开相加。这一方法可推广到任何两个 α, β 进制数之间的转换,其算法如图 1.1 所示。

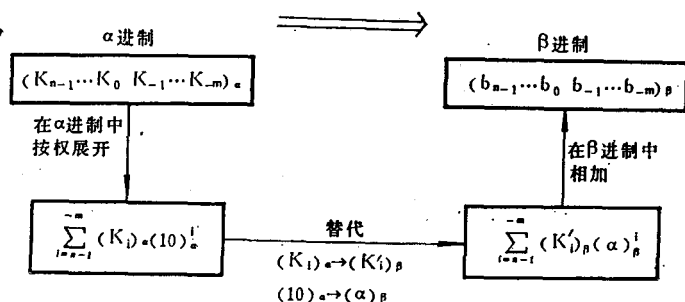


图 1.1 多项式替代法的算法示意图

1.2.2 算法 2: 基数除/乘法

基数除/乘法实际包括基数除法及基数乘法两种,前者适用于整数转换,后者适用于小数转换。下面分别介绍这两种方法,我们都从简单的例子讲起,再引入算法的一般规则。

一、基数除法

引例 将十进制整数 92 转换为二进制数,即 $(92)_{10} = (?)_2$

设转换结果为

$$(92)_{10} = (b_{n-1}b_{n-2}\cdots b_0)_2 = [b_{n-1}2^{n-1} + b_{n-2}2^{n-2} + \cdots + b_02^0]_{10}$$

在十进制中计算该式,两边除以 2,则得

$$\frac{92}{2} = \frac{1}{2}(b_{n-1}2^{n-1} + b_{n-2}2^{n-2} + \dots + b_02^0)$$

$$46 = \underbrace{(b_{n-1}2^{n-2} + b_{n-2}2^{n-3} + \dots + b_12^0)}_{\text{整数}} + \underbrace{\frac{b_0}{2}}_{\text{分数}}$$

两数相等, 则其整数与分数部分必分别相等, 故有

$$46 = b_{n-1}2^{n-2} + b_{n-2}2^{n-3} + \dots + b_12^0 \quad (1.3)$$

$$0 = \frac{b_0}{2} \quad b_0 = 0$$

将式(1.3)两边分别除以 2, 可得

$$\frac{46}{2} = \frac{1}{2}(b_{n-1}2^{n-2} + b_{n-2}2^{n-3} + \dots + b_12^0)$$

$$23 = \underbrace{(b_{n-1}2^{n-3} + b_{n-2}2^{n-4} + \dots + b_22^0)}_{\text{整数}} + \underbrace{\frac{b_1}{2}}_{\text{分数}}$$

故

$$23 = b_{n-1}2^{n-3} + b_{n-2}2^{n-4} + \dots + b_22^0$$

$$0 = \frac{b_1}{2} \quad b_1 = 0$$

可见, 所要求的二进制数 $(b_{n-1}b_{n-2}\dots b_1b_0)_2$ 的最低位 b_0 是十进制数 92 除 2 所得的余数。次低位 b_1 是所得的商 46 再除以 2 得到的余数, 依此类推, 继续用 2 除, 直除到商为 0 时止, 各次所得的余数即为要求的二进制数的 b_2 到 b_{n-1} 之值。整个计算过程如下:

2 92	余数
2 46	0
2 23	1
2 11	1
2 5	1
2 2	1
2 1	0
0	1

商为 0 止 →

转换结果为 $(92)_{10} = (1011100)_2$

上述将十进制整数转换为二进制整数的方法可推广到任何两个 α, β 进制数之间的转换, 其算法如图 1.2 所示。

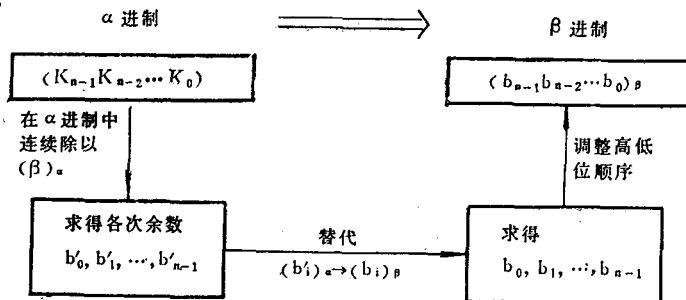


图 1.2 基数除法的算法示意图

二、基数乘法

引例 将十进制小数 0.6875 转换为二进制数, 即 $(0.6875)_{10} = (?)_2$

设转换结果为

$$\begin{aligned}(0.6875)_{10} &= (0.b_{-1}b_{-2}\cdots b_{-m})_2 \\ &= (b_{-1}2^{-1} + b_{-2}2^{-2} + \cdots + b_{-m}2^{-m})_{10}\end{aligned}$$

在十进制中计算该式, 两边乘以 2, 则得

$$\begin{aligned}0.6875 \times 2 &= b_{-1} + (b_{-2}2^{-1} + b_{-3}2^{-2} + \cdots + b_{-m}2^{-m+1}) \\ 1.3750 &= \underbrace{b_{-1}}_{\text{整数}} + \underbrace{(b_{-2}2^{-1} + b_{-3}2^{-2} + \cdots + b_{-m}2^{-m+1})}_{\text{小数}}\end{aligned}$$

两数相等, 则其整数部分与小数部分必分别相等, 故有

$$\begin{aligned}b_{-1} &= 1 \\ 0.3750 &= b_{-2}2^{-1} + b_{-3}2^{-2} + \cdots + b_{-m}2^{-m+1}\end{aligned}\quad (1.4)$$

将式(1.4)两边再分别乘以 2, 可得

$$\begin{aligned}0.3750 \times 2 &= b_{-2} + (b_{-3}2^{-1} + b_{-4}2^{-2} + \cdots + b_{-m}2^{-m+2}) \\ 0.75 &= b_{-2} + (b_{-3}2^{-1} + b_{-4}2^{-2} + \cdots + b_{-m}2^{-m+2})\end{aligned}$$

故

$$\begin{aligned}b_{-2} &= 0 \\ 0.75 &= b_{-3}2^{-1} + b_{-4}2^{-2} + \cdots + b_{-m}2^{-m+2}\end{aligned}$$

可见, 要求的二进制数 $(0.b_{-1}b_{-2}\cdots b_{-m})_2$ 的最高位 b_{-1} 是十进制数 0.6875 乘 2 所得的整数部分, 其小数部分再乘以 2 所得的整数部分即为 b_{-2} 之值。依此类推, 继续用 2 乘, 每次所得之乘积的整数部分就是要求的二进制数的 b_{-3} 至 b_{-m} 之值。整个计算过程如下:

0.6875	
$\times \quad 2$	整数
$\hline 1.3750\cdots$	1
0.3750	
$\times \quad 2$	
$\hline 0.7500\cdots$	0
0.7500	
$\times \quad 2$	
$\hline 1.5000\cdots$	1
0.5000	
$\times \quad 2$	
$\hline 1.0000\cdots$	1

$\downarrow b_{-1}(\text{高位})$

 $\downarrow b_{-4}(\text{低位})$

乘积为 0 结束 $\rightarrow 0.0000$

故转换结果为 $(0.6875)_{10} = (0.1011)_2$

上述将十进制小数转换为二进制小数的方法可推广到任何两个 α, β 进制数之间的转换, 其算法如图 1.3 所示。

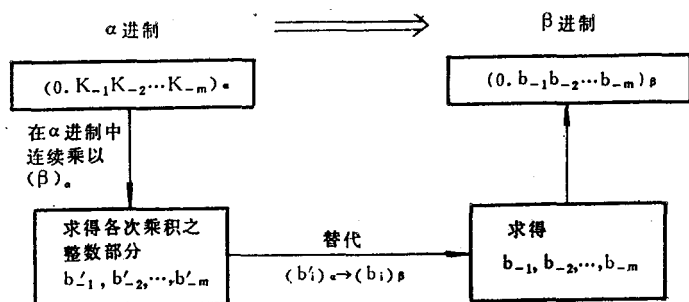


图 1.3 基数乘法的算法示意图

三、小结

由前讨论可知,基数除/乘法适用于任何 α, β 进制数之间的转换,而转换过程的主要计算在 α 进制中进行。采用基数除/乘法将 α 进制数转换为 β 进制数时,整数部分用“除基取余”,即把要转换的 α 进制整数连续用 β 进制的基数 (β_α) 除,各次所得的余数即为所求的 β 进制数由低位到高位之值;小数部分则用“乘基取整”,即把要转换的 α 进制小数连续用 β 进制的基数 (β_α) 乘,各次所得的乘积的整数即为所求的 β 进制数由高位到低位之值。转换所得的 β 进制数的位数是这样确定的:整数的位数由商等于 0 确定,小数的位数或由乘积等于 0 或由所需精度确定。怎样根据精度要求确定小数的位数,我们将在本节的最后介绍。

下面,再举两个例子说明基数除/乘法的应用。

例 1 将十进制数 1025.25 转换为二进制数。

计算过程如下:

2	1 0 2 5	
2	5 1 2 1	↓ 低位
2	2 5 6 0	
2	1 2 8 0	
2	6 4 0	
2	3 2 0	
2	1 6 0	
2	8 0	
2	4 0	
2	2 0	
2	1 0	
	0 1	↑ 高位

	0. 2 5
×	2
0 0	5 0
×	2
1 1	0 0

转换结果为 $(1025.25)_{10} = (10000000001.01)_2$

例 2 将十进制数 39.125 转换为四进制数。

计算过程如下：

$$\begin{array}{r}
 4 \overline{) 39} \\
 \underline{4 9} \dots\dots 3 \\
 4 \overline{) 2} \dots\dots 1 \\
 \underline{0} \dots\dots 2
 \end{array}
 \quad
 \begin{array}{c}
 \boxed{} \\
 \text{高位} \quad \sqrt{} \text{低位}
 \end{array}
 \quad
 \begin{array}{r}
 0.125 \\
 \times 4 \\
 \hline
 0.500 \\
 \times 4 \\
 \hline
 2.000
 \end{array}$$

转换结果为 $(39.125)_{10} = (213.02)_4$

1.2.3 算法 3: 混合法

前面介绍的两个算法虽然都适用于任何 α, β 进制数之间的转换,但转换过程的计算却是在不同进制中进行的。多项式替代法是在 β 进制中进行计算,基数除/乘法是在 α 进制中进行计算。由于人们非常熟悉十进制,因而都设法使进位制数之间的转换在十进制中进行计算,这就是二进制数到十进制数的转换都采用多项式替代法,而十进制数到二进制数的转换都采用基数除/乘法的原因。

如果 α, β 进制都不是人们所熟悉的进位制,则采用前述两种算法进行数制转换就很不方便。此时,我们可以采用混合法,即先把 α 进制数转换为十进制数;再把十进制数转换为 β 进制数,从而使 α 到 β 进制的转换过程的计算都在十进制中进行。所谓混合法,就是多项式替代法和基数除/乘法的综合,其规则是

1. 用多项式替代法将 α 进制数 $(S)_{\alpha}$ 转换为十进制数 $(S)_{10}$ 。
2. 用基数除/乘法将十进制数 $(S)_{10}$ 转换为 β 进制数 $(S)_{\beta}$ 。

该算法如图 1.4 所示。

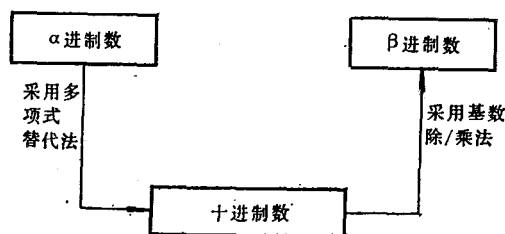


图 1.4 混合法的算法示意图

例 将四进制数 1023.231 转换为五进制数。

用多项式替代法,将四进制数转换为十进制数:

$$\begin{aligned}
 (1023.231)_4 &= (1 \times 4^3 + 0 \times 4^2 + 2 \times 4^1 + 3 \times 4^0 + 2 \times 4^{-1} + 3 \times 4^{-2} + 1 \times 4^{-3})_{10} \\
 &= (64 + 0 + 8 + 3 + 0.5 + 0.1875 + 0.015625)_{10} \\
 &= (75.703125)_{10}
 \end{aligned}$$

用基数除/乘法,将所得的十进制转换为五进制数:

