



普通高等教育“十五”国家级规划教材

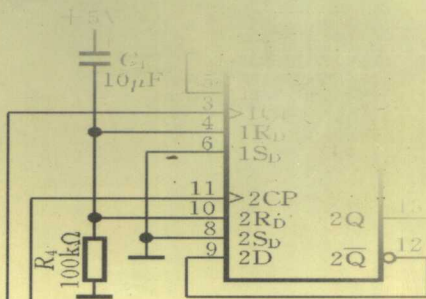
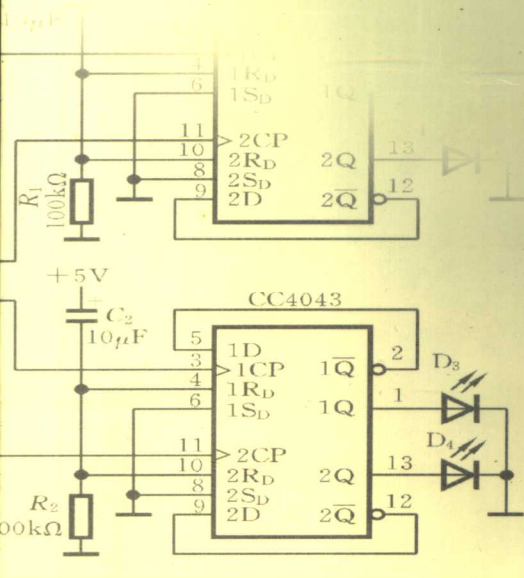
*Electronic Circuit Design
& Experiment & Measure*



电子线路 设计 · 实验 · 测试

(第三版)

主编 谢自美



华中科技大学出版社
<http://www.hustp.com>



普通高等教育“十五”国家级规划教材

*Electronic Circuit Design
& Experiment & Measure*

电子线路 设计 · 实验 · 测试

江苏工业学院图书馆 (第二版)

主编 谢自美

编著 谢自美 罗杰 赵云娣

藏小献章

华中科技大学出版社

图书在版编目(CIP)数据

电子线路设计·实验·测试(第三版)/谢自美 主编
武汉:华中科技大学出版社,2006年8月
ISBN 7-5609-3782-9

I.电…

II.谢…

III.① 电子电路-电路设计-高等学校-教材

② 电子电路-实验-高等学校-教材

③ 电子电路-测试技术-高等学校-教材

IV. TN710

电子线路设计·实验·测试(第三版)

谢自美 主编

责任编辑:沈旭日

封面设计:潘群

责任校对:陈骏

责任监印:熊庆玉

出版发行:华中科技大学出版社

武昌喻家山 邮编:430074 电话:(027)87557437

录排:华中科技大学惠友文印中心

印刷:湖北新华印务有限公司

开本:787×1092 1/16

印张:27.75

字数:625 000

版次:2006年8月第3版

印次:2006年8月第16次印刷

ISBN 7-5609-3782-9/TN·101

定价:39.80元

(本书若有印装质量问题,请向出版社发行部调换)

内 容 简 介

本书是普通高等教育“十五”国家级规划教材,是在第二版的基础上修订完成的。第二版是“九五”国家级重点教材,并于2002年获全国普通高等学校优秀教材二等奖。

全书共11章。第1~4章为基础性实验。第1章介绍了测量误差的基本理论和实验数据处理的基本方法;第2章介绍了晶体二极管、三极管、MOS场效应管及集成运算放大器等器件的性能参数的测试方法和基本应用电路;第3章介绍了集成逻辑门、集成触发器、集成电路555及中小规模的组合逻辑电路和时序逻辑电路等的性能参数、逻辑功能测试与基本应用电路的设计方法。第4章介绍了OrCAD9.2版教学软件的操作方法及12个低频电路、数字逻辑电路、高频电路、模/数混合电路等的仿真示例。第5~7章分别为低频电路、高频电路、数字逻辑电路等的设计性实验,其中低频、高频电路的设计课题15个,数字电路设计课题7个。这些设计课题中,介绍了以定量估算和实验为基础的电子线路的传统设计方法与测试技术,旨在加强对学生进行工程设计的基础训练。第8章硬件描述语言,介绍了Verilog HDL的基本语法规则、程序的基本结构、和门级、行为级建模的方式,给出了12个程序设计示例。第9章介绍了两种可编程逻辑器件,即CPLD和FPGA的基本结构和编程方法,给出了在开发MAX+PLUSⅡ下实现工程项目设计的操作流程和芯片下载的示例。通过这两章的学习,可掌握可编程逻辑器件的EDA设计方法和芯片下载。第10章介绍了4个综合性电子线路系统设计的示例。第11章介绍了通用电子仪器的应用技术。

本书可作为高等学校电工、电子、通信类专业本、专科学生电子技术与电子线路实验课或课程设计教材,亦可供从事电子设计工作的工程技术人员参考。

第三版前言

本书是一本实验课教材,自第一版于1994年问世以来,已经历了11年。本书的宗旨是,紧跟时代的步伐,反映电子技术领域的新技术、新方法和教学改革的新成果。第一版于1996年获得第三届全国工科电子类专业优秀教材电子工业部一等奖。第二版于2002年获得全国普通高等学校优秀教材二等奖。第三版是普通高等教育“十五”国家级规划教材,在第二版教材的基础上,进行了较大调整和修订。调整内容如下。

1. 将第二版的内容调整为《电子线路设计·实验·测试》(第三版)与《电子线路综合设计》两本教材。其中,《电子线路综合设计》主要以电子设计大赛的赛题为背景,介绍电子线路综合性课题的设计与实现方法,并将第二版的部分综合性设计课题移至该书。因此,《电子线路综合设计》可作为学生课程设计、毕业设计及电子设计大赛等的培训教材。

2. 本书(第三版)加强了基础性实验教学内容,将晶体管、运算放大器、中小规模数字逻辑电路等基本器件的性能测试和基本应用的实验电路独立为三章:模拟电子线路基础实验、数字逻辑电路基础实验、电子线路计算机辅助分析与设计。这些内容为后面的设计性实验奠定了基础。

3. 本书(第三版)加强了电子设计自动化(EDA)部分的教学内容,将硬件描述语言、可编程逻辑器件的开发与应用独立为两章,并运用了目前较新的教学软件,如硬件描述语言 Verilog HDL、FPGA 器件及其开发软件 MAX+PLUS II。

4. 增加了性价比较高的器件的应用,如运算放大器 NE5532、集成功率放大器 LM386、集成电路数字混响延时器 M65831、集成电路 MC3361 调频接收机等组成的电路设计与实验课题。

参加本书编写修订工作的有谢自美、罗杰、杨小献等。谢自美编写了第1、2、3、5、6(6.1~6.6)、7(7.2、7.4、7.5、7.7)、10(10.1、10.3、10.4)章,罗杰编写了第7(7.1)、8、9、10(10.2)章,杨小献编写了第4章,阎树兰编写了第7(7.3、7.6)、11章,赵云娣编写了第6(6.7、6.8)章,朱如琪参加了第3章的编写工作,郑汉麟、曾喻江参加了本书的实验研究工作。谢自美任本书主编,负责全书的统稿与定稿工作。

本书第三版编写修订工作得到了华中科技大学教务处的关怀和大力支持。国家级精品课程“电子线路设计与测试”课程组的各位老师十分关心本版修订工作,给予了热情支持并提出了许多修改意见。在本书出版之际,谨向他们致以最诚挚的谢意。

感谢读者多年来对本书的关心与支持。本书的实践性很强,我们尽量为读者提供有一定参考价值的电路图与实验参数。为此,我们做了大量实验研究工作。在使用本书时,如果因实验条件不同,出现实验参数有些偏差,这是正常现象。如果差距很大,或者发现电路图中有错误,恳请读者给予批评指正。

编 者

2005年9月于华中科技大学

第二版序

当今,回顾百年来电子技术和电子工业发展的成就,举世瞩目。可以看到,从国民经济到日常生活中的各个方面,电子产品无所不在,具体事例毋庸枚举,其发展前景未可限量。

高等学校是培养人才的学府,电子技术人才也不例外。作为高技术龙头的电子技术,需要大量的高素质的电子技术人才来进行研究与开发,要求他们既精通电子技术理论,更要掌握电子电路设计、实验研究和调试技术。谢自美教授所主编的《电子线路设计·实验·测试》(第二版)一书,是针对上述培养目标,在第一版的基础上修订而成的。该教材在以下几个方面具有明显的特色:

内容先进 本书取材充分考虑了内容的先进性。在模拟电路设计方面,广泛地采用模拟集成电路,特别是集成运算放大器和若干专用芯片,例如模拟乘法器、锁相环等;而在数字电路设计方面,则大量地采用中、大规模集成电路,特别是可编程逻辑器件进行设计,如使用 GAL 和 CPLD 器件,借助 ABEL-HDL 硬件描述语言和相关的软件进行仿真分析和设计,反映了当代数字系统设计的新方向。

适应教学 本书的读者对象是高校电子类专业的学生,因而内容的组织注意到了适应当前的教学实际。将低频电路、高频电路、数字电路和电子测量等几部分融合于一体,用理论指导实践,解释实验现象,实验内容由浅入深、由单一到综合,每一实验有原理、设计举例、设计任务、实验与思考题,便于学生阅读以达到预期的训练目的。

实践性强 全书按实验教学的体系来安排,将全部实验划分为四个层次,即基础性实验、设计性实验、综合性实验和设计研究性实验。实验内容以工程设计训练为主,系统地、科学地培养学生的实际动手能力、工程设计能力、分析问题和解决实际问题的能力。

启发创新 在前述四个层次的实验教学模式中,特别是后二种模式,为学生发挥创造思维能力解决实际问题提供了舞台。有的实验课题让学生真刀真枪地干出来,成为一个电子小产品的为数不少。特别是在 EDA 实验中,舞台空间广阔,在教师的启发指导下,充分发挥学生的创造能力,大有作为。在历届全国大学生电子设计竞赛中,从本实验室冲出去夺得较好名次的不乏其人。

综观全书,内容丰富、主题新颖、思路清晰、文字流畅、便于自学、图形符号规范。该教材从整体上具有内容先进、适应教学、实践性强、启发创新等特色;它的再版发行无疑将更加受到广大师生的欢迎,并将为培养 21 世纪电子技术人才发挥积极的作用。应作者之嘱托,谨作此序。

康华光

2002 年 5 月 31 日于

华中科技大学

第二版前言

本书是在全国高校电子工程专业教学指导委员会,于1996年7月召开的第一次全体委员会议上审议通过,并报请国家教委批准(教高[1997]16号文件)列入“九五”国家级重点教材的。根据国家教委与专业教学指导委员会对教材的要求,为培养适应我国21世纪国民经济发展需要的电子设计人才,本书及时吸收了我校承担的国家教委面向21世纪电工电子课程体系改革和电工电子工科教学基地建设两项教学改革研究成果;反映了我国当前在电子电路实验教学体系、内容和方法上的改革思路和教学水平,这就是在加强以传统电子设计方法为基础的工程设计训练的同时,力求使学生尽快掌握现代电子设计自动化(Electronic Design Automation, 即EDA)技术的新方法、新工具和新手段,使电子电路实验教学的目标定位在系统地、科学地培养学生的实际动手能力、理论联系实际的能力、工程设计能力与创新设计能力上。为此,我们在第一版的基础上,对其内容作了较大的调整和修改。主要有以下几点:

1. 加强了数字电路基础实验的设计,将验证性的基础实验改为设计性实验。通过设计举例来介绍设计方法。如在小规模时序电路设计中,介绍了已知状态转换表、状态转换图和波形图等三种方式来设计典型实用的时序逻辑电路的方法。在布置设计任务时,要求学生安装电路、测试性能指标。力求理论与实际紧密联系,提高学生对基础实验的兴趣。
2. 增加了第六章“综合性电子线路系统设计”。介绍了如集成电路数字锁相环、高频锁相环、低频锁相环的应用电路设计,无线多路遥控发射/接收系统设计,电子琴音乐的产生与演奏电路设计,步进电机驱动控制系统设计等7个综合性课题。这些将模拟与数字电路混合、硬件与软件相结合的电子系统的设计课题,将有利于学生拓宽知识面,提高综合性应用电路设计的能力。
3. 增加了第七章“全国大学生电子设计竞赛作品评析”。对优秀作品进行画龙点睛的评析,有利于启发学生的思维与创新设计思想。
4. 增加了第三篇“电子线路设计自动化”。该篇包括电子线路 PSpice 辅助分析与设计、Protel for Windows 印刷电路板自动设计、通用阵列逻辑器件 GAL 的应用设计、用 ABEL-HDL 硬件描述语言设计典型数字逻辑电路的方法、Altera 公司生产的 MAX7000S 系列和 FLEX10K 系列的内部结构及其开发环境 MAX+plusII 的使用方法。通过简捷的操作训练,使学生尽快掌握现代电子设计的新工具、新方法。
5. 对常用电子仪器的应用部分作了较大的改动,结合本书相关课题来介绍仪器的使用方法与测试技术。增加了 TDS210 数字示波器、HP8640 高频信号发生器、EE5113 无线电综合测试仪等,这是我校电工电子工科教学基地的新设备。

本版全书分为四篇共11章。每章有内容提要,每节有学习目的与教学要求。可按照基础性实验—设计性实验—综合设计性实验—设计研究性实验等四层次的教学模式,选择相关内容组织教学。其中第三篇电子线路设计自动化的部分内容,如 PSpice 辅助分析,Protel for Windows 印刷电路板自动设计以及通用阵列逻辑器件 GAL 等可在基础实验—设计性实验阶段进行,使学生在掌握以定量估算和电路实验为基础的传统设计方法的同时,了解现代电子设

计的新方法、新手段。经教学实践证明,采用这种四层次的实验教学模式,并将传统电子设计方法与现代电子设计方法相结合,能调动学生学习的积极性,有利于系统地、科学地培养学生的实际动手能力、工程设计能力及创新设计能力。

本书可与康华光主编的《电子技术基础》(第四版)、张肃文主编的《高频电子线路》(第三版)教材配套使用。也可以作为电子线路实验独立设课或课程设计的教材,面向电工、电子类专业本、专科学生开课。

参加本版修订工作的有谢自美、阎树兰、赵云娣、朱如琪、罗杰。谢自美撰写了第一、二、三章及第四章的第一至第六节,第五章的第五、七、八、十节,第六章的第一、五、六节,第七章,第八章;赵云娣撰写了第四章的第七、八节,第六章的第三、四节,第十一章的第一、三、四节;朱如琪撰写了第五章的第一至第三节,第九章的第一节;罗杰撰写了第五章的第四节,第六章的第二、七节,第九章的第二至第四节;阎树兰撰写了第五章的第六、九节,第十章及第十一章的第二节,附录。谢自美同志任主编,负责全书的统稿与定稿工作。杨小献同志参加了第八章的文档整理工作。郑汉麟、杨小献同志参加了实验的研究工作。

华中科技大学电子与信息工程系姚天任教授担任本书责任编辑,对全书的体系结构、内容等方面给予了悉心指导并把关。武汉大学张肃文教授担任本书主审,仔细地审阅了全部书稿并提出了许多宝贵意见。本版修订工作一直得到了华中科技大学康华光教授、邹寿彬教授的热情支持和指导,承蒙康华光教授亲自为本书作序。在此谨致衷心的感谢。

本版修订工作得到了华中科技大学教务处、设备处及电子与信息工程系的关怀和大力支持。电子技术教研中心的各位老师十分关心本版修订工作,给予了热情支持并提出了许多修改意见。在本书出版之际,谨向他们致以最诚挚的谢意。

本书的实践性很强,我们尽量为读者提供有一定参考价值的电路图与实验参数。为此,我们做了大量实验研究工作。在使用本书时,如果因实验条件不同,出现实验参数有些偏差,这是正常现象。如果差距很大,或者发现电路图中有错误,恳请读者给予批评指正。

编 者

2002年7月于华中科技大学

第一版前言

本书是一本设计性的实验课教材,目的在于将低频电子线路、高频电子线路、数字逻辑电路等课程的理论与实际有机地联系起来,旨在加强学生实验基本技能的综合训练,培养和提高学生的工程设计能力与实际动手能力。

本书着重介绍低频电子线路、高频电子线路、数字逻辑电路的工程设计方法与测试技术。书中的每个设计课题,均以电路的基本理论为基础,介绍电路的设计、装调及性能参数的测试方法。每个课题中都有设计举例及设计任务。学生通过自学或给予适当的指导,均可以独立完成。这种集低频电子线路、高频电子线路、数字逻辑电路及电子测量技术等课程的基本理论和实践于一体的设计性实验教材,具有体系结构新颖、知识综合运用性强、理论紧密联系实际、能启发思考、易于自学等特点。经过对多届学生的教学实践证明:教材的内容既有利于加强每门课程理论与实际的联系,又能系统地培养学生对多门课程的知识综合运用的能力,逐步提高实际动手能力与工程设计能力,以适应当前电子技术迅速发展与广泛应用的需要。此外本教材还避免了几门课程的有些实验内容多次重复,解决了实验课学时数不够的问题。本书是编者从事上述多门课程的教学、科研与实践经验的总结,是在几轮讲义及多届学生教学实践的基础上修改、补充与完善而写成的。

全书共分成三篇:

第一篇 电子线路实验基础。介绍电子线路测试中的测量误差分析与实验数据处理、常用电子器件的测试与应用,基本电路的功能与应用。本篇内容是进行电子线路设计的基础。

第二篇 电子线路设计课题。该篇是全书的重点,共有 23 个设计性课题,分成三个部分:低频电子线路设计课题 8 个,高频电子线路设计课题 6 个,数字逻辑电路设计课题 9 个。

每个部分都是从最基本最典型的单元电路的设计开始,逐步加深与扩展,直到较为复杂的小型电子线路系统的设计与装调。如同堆积木一样,可以对一个设计课题单独进行设计装调与实验研究,还可以将几个相关课题组合,进行电子线路的系统设计。如低频电子线路部分的音响放大器设计课题就是由场效应管源极跟随器设计课题,RC 有源滤波器的快速设计课题及第一篇的集成运算放大器的基本应用电路组成的。高频电子线路部分的小功率调频发射机设计课题就是由 LC 调频振荡器设计课题与高频功率放大器设计课题组成的。数字逻辑电路部分的多功能数字钟电路设计课题则是由 M 进制计数器设计课题和中规模集成电路组成的,……有些课题还具有一定的综合性,如数字频率计、数字电压表、通用示波器的字符显示电路等设计课题,则将低频电路、高频电路、数字逻辑电路中的一些功能电路,进行了组合与应用。这种实验模块化的结构特点,既符合由简到繁、循序渐进的教学规律,又能引起学生对电子线路设计的兴趣。

实现上述设计课题所采用的元器件,以分立器件为基础,集成电路(数字电路以中大规模集成电路)为主干,突出地使用了目前较为流行的一些集成电路的新器件,如模拟延时集成电路 MN3207 及其配套的时钟电路 MN3102,集成电路模拟乘法器 MC1496、集成电路定时器 555/556,大规模集成电路 ADC CC7106/CC7107、CC14433、DAC0832 及单片机 8031、可编程只读存储器 EPROM、随机存储器 RAM 及可编程逻辑器件 GAL16V8 等等。

利用计算机进行电子线路辅助设计可以缩短设计周期,提高设计的可靠性、经济性。计算机将成为电子线路设计者们进行电路设计、调试等工作时不可缺少的常规工具。为此,本书第一篇介绍了计算机辅助分析测量误差及实验数据的处理方法,并提供了在 IBM-PC 机上通过的参考程序。第二篇介绍了电子线路原理图、印刷电路板的计算机辅助设计软件及可编程逻辑器件 GAL16V8 的计算机开发软件 and 多功能编程器的编程操作。这些,无疑会给电子线路设计工作带来极大的方便。第三篇介绍了十多种电子线路测试中的常用仪器。简述了这些仪器的主要特性、工作原理及使用方法,既可以满足本书 23 个设计课题进行电路测试的需要,也可以作为学生使用仪器时的操作指南。

本书每个设计课题的后面均安排了一定数量的实验与思考题,以帮助学生分析、思考实验中的问题,深化和拓宽知识,进一步提高实际动手能力。

编写本书时参照了高等院校工科无线电、电子类专业对“低频电子线路”、“高频电子线路”及“脉冲数字电路”三门课程及其实验课的教学大纲,因此本书的使用对象与使用方法如下。

1. 可供无线电工程、电子工程、计算机工程、自动化工程、信息工程等专业的本、专科学生及工程技术人员使用。

2. 可作为“低频电子线路”、“高频电子线路”及“脉冲数字电路”等课程实验独立设课的实验课教材,亦可作为这三门课的实验课指导书和课程设计参考书。

3. 使用方法如下。

(1) 作为本科实验独立设课教材时,总学时约 120,其中 20 学时讲授设计课题的难点,进行课题总结与讨论,100 学时用于电路设计、测试与实验研究。平均每人可完成 15 个设计课题。为与低频电路、高频电路及数字逻辑电路的理论课衔接与联系,设计课题的内容应稍滞后理论课相应的内容。可以将基本元器件、实验面包板及安装的电路工具发给学,电路的设计计算、元器件的安装等工作可在课外进行。提倡并鼓励学生广开思路,拓宽知识,充分发挥他们的主动性和创造性,不受教材的限制,设计出更优化的电路。采取以实践为主的考核方式。

(2) 作为专科学生或三门课的实验课教材时,总学时约 100,实验电路可以选用每个设计课题中的设计举例电路。

(3) 需要说明的是:书中所用图形符号,系我国国家标准局于 1986 年颁布的国家标准图形符号。附录三提供了新旧常用电气图形符号对照表,供读者查阅和参考。学习本教材之前,学生应进行电工实习,掌握电子元器件的基本焊接技术。

本书由谢自美同志主编。第一篇、第二篇由谢自美执笔,第三篇及附录由阎树兰执笔。

参加本书各章节中的实验研究工作的同志如下。阎树兰:第三章二、五节,第五章三、五、九节及第三篇仪器操作实验。丑洁文:第三章一、三、四节,第五章四、七节。冯雷:第三章六、七节,第四章一、二、五节。苏利:第四章三、四节。林卫:第四章第六节。蔡梅英:第五章第八节。谢自美:第三章第八节,第五章第二、六、十、十一节。阎树兰、丑洁文对全书的电路图进行加工与整理。

在本书的编写过程中,得到了华中理工大学电子与信息工程系领导的关心与支持,系中心实验室同志对本书的编写给予了大力支持和帮助。在此一并表示感谢。

因时间仓促,书中错误在所难免,恳请广大师生及读者不吝指正。

编 者

1992 年 12 月 15 日

目 录

第 1 章 测量误差分析与实验数据处理

1.1 测量误差分析	(1)	实验与思考题	(8)
1.1.1 测量误差的定义	(1)	1.2 实验数据处理	(8)
1. 绝对误差 2. 相对误差		1.2.1 实验数据的整理	(8)
3. 满度相对误差 4. 分贝误差		1. 误差位对齐法 2. 有效数字表示法	
1.1.2 测量误差的分类	(2)	1.2.2 实验曲线的绘制	(9)
1. 系统误差 2. 随机误差		1. 平滑法 2. 分组平均法	
3. 粗大误差与可疑数据		1.2.3 实验数据的函数表示	(9)
1.1.3 测量误差的计算机辅助分析 ..	(4)	1. 最小二乘法 2. 回归分析法	
1.1.4 误差传递公式及其应用	(6)	1.2.4 实验数据的插值法	(11)
1. 误差传递公式		实验与思考题	(12)
2. 误差传递公式应用举例			

第 2 章 模拟电子线路基础实验

2.1 二极管的参数测试与基本应用	(13)	2.3.1 场效应管的主要参数及其测试	(20)
2.1.1 二极管的主要参数及其测试	(13)	2.3.2 场效应管的基本应用	(20)
2.1.2 二极管的基本应用	(13)	实验与思考题	(21)
1. 普通二极管的应用		2.4 集成运算放大器及其基本应用	(21)
2. 发光二极管的应用		2.4.1 集成运算放大器的内部结构	(21)
3. 稳压二极管的应用		2.4.2 主要性能参数的测试方法 ..	(22)
4. 变容二极管的应用		2.4.3 使用集成运算放大器时的注意	(25)
实验与思考题	(17)	1. 粗测运放好坏	
2.2 三极管的参数测试与基本应用	(17)	2. 调零消除失调误差	
2.2.1 三极管的主要参数及其测试	(17)	3. 相位补偿消除高频自激	
2.2.2 三极管的基本应用	(18)	4. 过载保护措施	
1. 晶体管低频电路		2.4.4 集成运算放大器的基本应用	(27)
2. 晶体管开关电路		1. 反相放大器	
3. 晶体管高频电路		2. 同相放大器和电压跟随器	
实验与思考题	(19)	3. 差动放大器 4. 加(减)法器	
2.3 场效应管主要参数测试与基本	(20)	5. 微分器 6. 积分器	
应用	(20)	7. 窗比较器 8. RC 正弦波振荡器	
		9. 方波发生器 10. 阶梯波发生器	

11. 自举式交流电压放大器
12. 单电源供电的交流电压放大器
- 2.4.5 实验任务 (34)

1. 实验内容 2. 实验要求
- 实验与思考题 (35)

第3章 数字逻辑电路基础实验

- 3.1 集成逻辑门及其基本应用 (36)
 - 3.1.1 TTL 门电路的主要参数及使用规则 (36)
 1. TTL 与非门电路的主要参数
 2. TTL 器件的使用规则
 - 3.1.2 CMOS 门电路的主要参数及使用规则 (37)
 1. CMOS 与非门电路的主要参数
 2. CMOS 器件的使用规则
 - 3.1.3 集成逻辑门的基本应用 (38)
 1. 门电路构成的时钟源
 2. 脉冲调制/解调器
 3. 门电路构成的触发器
 4. 集电极开路(OC)门和三态(TS)门的应用
 - 3.1.4 实验任务 (42)
 1. 实验内容 2. 实验要求
 - 实验与思考题 (42)
- 3.2 集成触发器及其基本应用 (42)
 - 3.2.1 集成触发器的触发方式与选用规则 (42)
 1. 触发方式 2. 选用规则
 - 3.2.2 D 触发器的基本应用 (43)
 1. 同步单脉冲产生电路
 2. $\div \left(N \frac{1}{2}\right)$ 分频电路
 - 3.2.3 JK 触发器的基本应用 (45)
 1. “1”检出电路 2. 八度音产生器
 - 3.2.4 单稳态触发器的基本应用 ... (46)
 1. 精密延时电路 2. 高通/低通滤波器
 3. 占空比可调的脉冲发生器
 - 3.2.5 实验任务 (49)
 1. 实验内容 2. 实验要求
 - 实验与思考题 (50)
- 3.3 集成电路定时器 555 及其基本应用 (50)
 - 3.3.1 555 的内部结构及性能特点 (50)
 - 3.3.2 555 组成的基本电路及应用
1. 实验内容 2. 实验要求
- 实验与思考题 (55)
- 3.3.3 实验任务 (55)
 1. 实验内容 2. 实验要求
- 实验与思考题 (56)
- 3.4 中规模(MSI)组合逻辑电路设计实验 (56)
 - 3.4.1 中规模组合逻辑电路 (56)
 1. 编码器(74LS148)
 2. 译码器(74LS138/154/47/48/CC4055)
 3. 数据选择器(74LS151/157)
 4. 模拟开关(CC4066/4051)
 5. 全加器(74LS83)
 - 3.4.2 电路设计举例 (62)
 - 3.4.3 组合逻辑电路竞争冒险的消除 (63)
 - 3.4.4 设计任务 (63)
 - 实验与思考题 (64)
- 3.5 小规模(SSI)时序逻辑电路设计实验 (64)
 - 3.5.1 SSI 时序逻辑电路设计原则和步骤 (65)
 - 3.5.2 应用电路设计举例 (65)
 - 3.5.3 时序逻辑电路初始状态的设置 (68)
 - 3.5.4 设计任务 (69)
 - 实验与思考题 (70)
- 3.6 中规模(MSI)时序逻辑电路设计实验 (70)
 - 3.6.1 MSI 时序逻辑电路 (70)
 1. 异步计数器(74LS90/92/93)
 2. 可编程 4 位二进制同步计数器(CC40161/40163)
 3. 单时钟加/减同步计数器(74LS190/191)
 4. 双时钟加/减同步计数器(74LS192/193)
 5. 顺序脉冲发生器(CC4017)

- 6. 4 位并行存取移位寄存器(74LS95)
- 3.6.2 应用电路设计举例 (77)
- 3.6.3 数字电路的安装与调试技术
..... (83)
- 1. 集成电路器件的功能测试
- 2. 集成电路器件的接插和布线方法
- 3. 数字电路的调试方法
- 4. 几种基本电路的测试方法
- 3.6.4 设计任务 (85)
- 实验与思考题 (86)

第 4 章 电子线路计算机辅助分析与设计

- 4.1 OrCAD 9.2 软件概述 (87)
 - 4.1.1 OrCAD 9.2 软件简介 (87)
 - 1. 电子线路计算机辅助分析与设计的基本流程
 - 2. OrCAD 9.2 简介
 - 4.1.2 Capture 界面及菜单介绍 (88)
 - 1. Capture 界面
 - 2. Capture 菜单
 - 4.1.3 PSpice A/D Lite Edition 界面及菜单 (91)
 - 1. PSpice A/D Lite Edition 界面
 - 2. PSpice A/D Lite Edition 菜单
 - 4.1.4 电路分析类型 (92)
 - 4.1.5 常用库及生成的文件 (93)
 - 1. 常用库
 - 2. 生成文件类型
- 4.2 OrCAD 9.2 电路设计仿真
分析的流程 (94)
 - 4.2.1 一般流程 (94)
 - 1. 新建设计项目
 - 2. 绘制电路图
 - 3. 电路指标仿真分析
 - 4.2.3 结果输出文件 (102)
 - 1. OUT 输出文件的查阅方法
 - 2. OUT 输出文件中存放的内容
- 4.3 OrCAD 9.2 电路分析示例
..... (103)
 - 4.3.1 模拟电路的分析示例 (103)
 - 1. 二极管电路
 - 2. 差分放大器
 - 3. 有源滤波器
 - 4. LC 振荡器
 - 5. 方波-三角波发生器
 - 6. 功率放大器
 - 7. 音调控制器
 - 8. 高频小信号谐振放大器
 - 4.3.2 A/D 混合电路的分析示例
..... (109)
 - 4.3.3 数字电路的分析示例 (110)
 - 实验与思考题 (111)

第 5 章 低频电子线路应用设计

- 5.1 晶体管放大器设计 (112)
 - 5.1.1 电路工作原理及基本关系式
..... (112)
 - 1. 工作原理
 - 2. 基本关系式
 - 5.1.2 性能指标与测试方法 (113)
 - 5.1.3 设计举例 (115)
 - 5.1.4 电路安装与调试 (116)
 - 1. 静态工作点测量与调整
 - 2. 性能指标测试与电路参数修改
 - 3. 测量结果验算与误差分析
 - 5.1.5 负反馈对放大器性能的影响
..... (118)
 - 1. 提高放大器增益的稳定性
 - 2. 扩展放大器的通频带
 - 3. 改变放大器的输入电阻与输出电阻
 - 5.1.6 设计任务 (119)
 - 实验与思考题 (120)
- 5.2 场效应管源极跟随器设计 (120)
 - 5.2.1 场效应管的特性 (120)
 - 1. 输出特性
 - 2. 转移特性
 - 5.2.2 场效应管主要参数的测试
..... (121)
 - 5.2.3 结型场效应管源极跟随器
..... (122)
 - 5.2.4 设计举例 (122)
 - 5.2.5 复合互补源极跟随器 (124)
 - 5.2.6 设计任务 (125)
 - 实验与思考题 (125)
- 5.3 差分放大器设计 (125)
 - 5.3.1 具有恒流源的差分放大器
..... (125)

1. 输入、输出信号的连接方式	1. 扩展固定式三端稳压器的输出电流
2. 静态工作点的计算	2. 扩展可调式三端稳压器的输出电流
5.3.2 主要特性参数及其测试方法	5.5.6 设计任务 (144)
..... (127)	实验与思考题 (144)
1. 传输特性 2. 差模特性	5.6 RC有源滤波器的快速设计
3. 共模特性	 (145)
5.3.3 设计举例 (129)	5.6.1 滤波器的传输函数与性能参数
5.3.4 设计任务 (131)	 (145)
实验与思考题 (131)	5.6.2 滤波器的快速设计方法 (145)
5.4 函数发生器设计 (132)	1. 已知条件与设计步骤
5.4.1 方波—三角波—正弦波函数	2. 注意事项
发生器设计 (132)	5.6.3 设计举例 (151)
1. 方波—三角波产生电路	1. 二阶低通滤波器设计
2. 三角波→正弦波变换电路	2. 二阶高通滤波器设计
5.4.2 单片集成电路函数发生器	3. 二阶带通滤波器设计
ICL8038 (135)	4. 二阶带阻滤波(陷波)器设计
5.4.3 函数发生器的性能指标 (136)	5.6.4 设计任务 (154)
5.4.4 设计举例 (136)	实验与思考题 (155)
5.4.5 电路安装与调试技术 (137)	5.7 音响放大器设计 (155)
1. 方波—三角波发生器的装调	5.7.1 音响放大器的基本组成 (155)
2. 三角波→正弦波变换电路的装调	1. 话筒放大器
3. 误差分析	2. 电子混响延时器 MN3207/M65831
5.4.6 设计任务 (138)	3. 混合前置放大器
实验与思考题 (139)	5.7.2 音调控制器 (159)
5.5 集成直流稳压电源设计 (139)	5.7.3 功率放大器 (162)
5.5.1 直流稳压电源的基本组成	1. 集成运放与晶体管组成的功放
..... (139)	2. 集成功放 LA4102
1. 电源变压器 2. 整流滤波电路	3. 集成功放 LM386
3. 稳压电路	5.7.4 音响放大器主要技术指标及
5.5.2 稳压电源的性能指标及测试	测试方法 (167)
方法 (140)	5.7.5 设计举例 (168)
5.5.3 集成稳压电源设计 (141)	5.7.6 电路安装与调试技术 (170)
1. 集成稳压器 2. 电源变压器	1. 合理布局, 分级装调
3. 整流二极管及滤波电容	2. 电路调试技术
5.5.4 设计举例 (142)	3. 整机功能试听
5.5.5 集成稳压器输出电流的扩展	5.7.7 设计任务 (171)
..... (143)	实验与思考题 (173)

第6章 高频电子线路应用设计

6.1 高频小信号谐振放大器设计	6.1.2 主要性能指标及测量方法
..... (174)	 (175)
6.1.1 电路的基本原理 (174)	6.1.3 设计举例 (177)

6.1.4 电路装调与测试	(179)	6.5.1 调频接收机的主要技术指标	(201)
6.1.5 设计任务	(179)	6.5.2 调频接收机设计	(202)
实验与思考题	(180)	1. 调频接收机的工作原理	
6.2 高频振荡器与变容二极管		2. 混频器电路设计	
调频电路设计	(180)	3. 集成电路调频/调幅收音机设计	
6.2.1 电路的基本原理	(180)	4. MC3361 调频接收机电路	
6.2.2 主要性能参数及其测试方法	(182)	6.5.3 设计举例	(206)
6.2.3 设计举例	(183)	6.5.4 设计任务	(209)
6.2.4 调频振荡器的装调与测试	(184)	实验与思考题	(209)
1. 安装要点 2. 测试点选择		6.6 集成电路模拟乘法器的应用	(209)
3. 调试方法		6.6.1 集成模拟乘法器 MC1496 的内部结构	(209)
6.2.5 设计任务	(185)	1. 内部结构 2. 静态工作点设置	
实验与思考题	(185)	6.6.2 集成模拟乘法器的应用	(211)
6.3 高频功率放大器设计	(186)	1. 振幅调制 2. 同步检波 3. 鉴频	
6.3.1 电路的基本原理	(186)	6.6.3 实验研究任务	(217)
1. 宽带功放 2. 丙类功放		实验与思考题	(217)
6.3.2 高频变压器的绕制	(190)	6.7 调幅发射机设计	(217)
6.3.3 主要技术指标及实验测试方法	(191)	6.7.1 调幅发射机的主要技术指标	(217)
6.3.4 设计举例	(191)	6.7.2 调幅发射机的工作原理	(218)
6.3.5 高频谐振功率放大器的调整	(194)	6.7.3 设计举例	(218)
1. 谐振状态的调整		6.7.4 电路装调与测试	(220)
2. 寄生振荡及其消除		1. 晶体振荡器的调试	
6.3.6 设计任务	(196)	2. 调制器的测试	
实验与思考题	(196)	3. 整机联调及其常见故障分析	
6.4 小功率调频发射机设计	(197)	6.7.5 设计任务	(222)
6.4.1 调频发射机及其主要技术指标	(197)	实验与思考题	(222)
6.4.2 设计举例	(198)	6.8 调幅接收机设计	(222)
6.4.3 整机联调时常见故障分析	(200)	6.8.1 调幅接收机的主要技术指标	(222)
1. 调频振荡级与缓冲级相联时的常见故障		6.8.2 调幅接收机的工作原理	(223)
2. 功放级与前级级联时的常见故障		6.8.3 设计举例	(224)
6.4.4 设计任务	(200)	6.8.4 电路安装与调试	(227)
实验与思考题	(201)	1. 分级安装与调试	
6.5 调频接收机设计	(201)	2. 整机联调时常见故障分析	
		6.8.5 设计任务	(229)
		实验与思考题	(229)

第7章 数字逻辑电路应用设计

- 7.1 多路智力竞赛抢答器设计 … (230)
 - 7.1.1 抢答器的功能要求 … (230)
 - 1. 基本功能 2. 扩展功能
 - 7.1.2 抢答器的组成框图 … (230)
 - 7.1.3 电路设计 … (231)
 - 1. 抢答电路设计 2. 定时电路设计
 - 3. 报警电路设计 4. 时序控制电路设计
 - 5. 整机电路设计
 - 7.1.4 设计任务 … (235)
 - 实验与思考题 … (235)
- 7.2 多功能数字钟电路设计 … (235)
 - 7.2.1 数字钟的功能要求 … (235)
 - 7.2.2 数字钟电路系统的组成框图
 - … (235)
 - 7.2.3 主体电路的设计与装调 … (236)
 - 1. 振荡器的设计 2. 分频器的设计
 - 3. 时分秒计数器的设计
 - 4. 校时电路的设计
 - 5. 主体电路的装调
 - 7.2.4 功能扩展电路的设计 … (238)
 - 1. 定时控制电路的设计
 - 2. 仿广播电台正点报时电路的设计
 - 3. 报整点时数电路的设计
 - 4. 触摸报整点时数电路的设计
 - 7.2.5 设计任务 … (242)
 - 实验与思考题 … (242)
- 7.3 数字频率计设计 … (242)
 - 7.3.1 数字频率计测频的基本原理
 - … (243)
 - 7.3.2 数字频率计的主要技术指标
 - … (243)
 - 7.3.3 数字频率计的电路设计与调试
 - … (244)
 - 1. 基本电路设计
 - 2. 扩展电路设计 3. 电路调试
 - 7.3.4 数字频率计测周期的基本原理
 - … (247)
 - 7.3.5 由 ICM7216D 构成的单片数字
 - 频率计设计 … (247)
 - 1. ICM7216D 的引脚功能
 - 2. 单片数字频率计电路
- 7.3.6 设计任务 … (248)
 - 实验与思考题 … (249)
- 7.4 可编程字符显示器设计 … (249)
 - 7.4.1 可编程字符显示电路的基本组成
 - 及工作原理 … (249)
 - 7.4.2 可编程字符(图案)显示器的
 - 电路设计 … (249)
 - 1. EPROM 存储器
 - 2. 发光二极管矩阵显示屏
 - 3. 列选线/行选线产生电路
 - 4. 地址计数器 and 时钟脉冲源
 - 7.4.3 字符显示程序设计 … (253)
 - 1. 手工绘制字符
 - 2. 计算机汉字库和 ASCII 字库编辑字符
 - 7.4.4 设计任务 … (255)
 - 实验与思考题 … (255)
- 7.5 码位交织和反交织电路设计
 - … (255)
 - 7.5.1 码位交织与反交织的基本原理
 - … (256)
 - 7.5.2 码位反交织电路设计 … (257)
 - 1. 码位反交织电路的组成框图
 - 2. 随机存储器 RAM 及其掉电保护电路
 - 3. 顺序地址与交织地址产生电路
 - 4. 输入/输出控制电路
 - 7.5.3 反交织电路的模拟实验 … (260)
 - 1. 静态逻辑功能测试
 - 2. 动态模拟实验电路
 - 7.5.4 设计任务 … (261)
 - 实验与思考题 … (261)
- 7.6 数字电压表设计 … (262)
 - 7.6.1 数字电压表的基本组成 … (262)
 - 7.6.2 数字电压表的主要技术指标
 - … (262)
 - 7.6.3 CC7106 构成的 $3\frac{1}{2}$ 位数字
 - 电压表设计 … (262)
 - 1. 双积分式 A/D 转换器 CC7106
 - 2. 设计举例 3. 电路调试

7.6.4 MC14433 构成的 $3\frac{1}{2}$ 位数字	
电压表设计	(267)
1. 双积分 A/D 转换器 MC14433	
2. 设计举例 3. 电路调试	
7.6.5 设计任务	(270)
实验与思考题	(270)
7.7 通用示波器字符显示电路设计	
.....	(270)
7.7.1 通用示波器的波形显示原理	
.....	(270)
7.7.2 数字存储示波器的波形显示	
原理	(270)
第 8 章 硬件描述语言及其应用	
8.1 Verilog HDL 概述	(277)
8.1.1 硬件描述语言 HDL 概述	
.....	(277)
8.1.2 Verilog HDL 程序的基本结构	
.....	(278)
1. 简单 Verilog HDL 程序实例	
2. Verilog HDL 程序的基本结构	
实验与思考题	(279)
8.2 Verilog HDL 语言的基本语法	
规则	(280)
8.2.1 词法规定	(280)
1. 间隔符 2. 标识符和关键词	
3. 注释符	
8.2.2 逻辑值集合	(280)
8.2.3 常量及其表示	(280)
8.2.4 变量的数据类型	(281)
1. 线网类型 2. 寄存器类型	
3. 存储器的表示	
实验与思考题	(284)
8.3 Verilog HDL 运算符	(284)
8.3.1 Verilog HDL 运算符的类型	
.....	(284)
8.3.2 算术运算符	(285)
8.3.3 相等与全等运算符	
.....	(285)
8.3.4 逻辑运算符	(286)
8.3.5 按位运算符	(286)
7.7.3 D/A 转换器的主要性能参数	
.....	(271)
7.7.4 DAC 0832 及其应用	(272)
1. DAC 0832 的内部结构	
2. DAC 0832 的基本工作方式	
7.7.5 通用示波器字符显示电路设计	
.....	(273)
1. 字符显示电路的组成框图	
2. 字符显示电路设计	
7.7.6 设计任务	(276)
实验与思考题	(276)
8.3.6 缩位运算符	(287)
8.3.7 位拼接运算符	(287)
实验与思考题	(287)
8.4 Verilog HDL 门级建模	(288)
8.4.1 Verilog HDL 内置的基本门级	
元件	(288)
8.4.2 多输入门	(288)
8.4.3 多输出门	(289)
8.4.4 三态门	(289)
8.4.5 设计举例	(290)
实验与思考题	(291)
8.5 Verilog HDL 行为级建模	(291)
8.5.1 数据流建模	(291)
1. 连续赋值语句 2. 数据流建模举例	
8.5.2 行为级建模基础	(292)
1. always 结构型说明语句	
2. 顺序语句块 3. 条件语句	
4. 多路分支语句 5. 循环语句	
8.5.3 行为级建模	(297)
1. 事件控制语句	
2. 行为级建模举例	
8.5.4 计数器的行为级建模	(299)
1. 二进制同步计数器	
2. 非二进制计数器	
8.5.5 状态图的行为级建模	(301)
8.5.6 数字钟电路的分层次设计	
.....	(304)