



中华人民共和国国家标准

GB/T 20296—2006/IEC TR 61352:2000

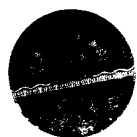
集成电路记忆法与符号

Mnemonics and symbols for integrated circuits

(IEC TR 61352:2000, IDT)

2006-07-13 发布

2007-01-01 实施



中华人民共和国国家质量监督检验检疫总局
中国国家标准化管理委员会

发布

中 华 人 民 共 和 国
国 家 标 准
集成电路记忆法与符号

GB/T 20296—2006/IEC TR 61352:2000

*

中国标准出版社出版发行
北京复兴门外三里河北街16号
邮政编码:100045

网址 www.spc.net.cn

电话:68523946 68517548

中国标准出版社秦皇岛印刷厂印刷
各地新华书店经销

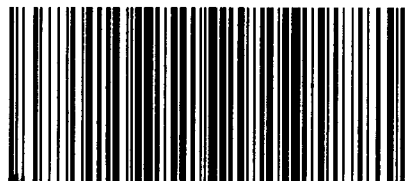
*

开本 880×1230 1/16 印张 2 字数 52 千字
2006年12月第一版 2006年12月第一次印刷

*

书号: 155066·1-28513 定价 16.00 元

如有印装差错 由本社发行中心调换
版权专有 侵权必究
举报电话:(010)68533533



GB/T 20296-2006

前 言

本标准等同采用 IEC TR 61352:2000《集成电路记忆法与符号》(英文版)。

本标准由全国电气信息结构、文件编制和图形符号标准化技术委员会提出并归口。

本标准负责起草单位:机械科学研究院中机生产力促进中心、国电华北电力设计院工程有限公司、中国航空综合技术研究所、中国电子技术标准化研究所、中冶京诚工程技术有限公司、中国航空工业规划设计研究院、中国电力科学研究院、凌海科诚电力电器制造有限责任公司、辽宁立德电力电子有限公司。

本标准主要起草人:郭汀、高惠民、沈兵、徐云驰、王宝友、曾幼云、陈泽毅、任丕德、王健斌、张玉良、王春海、高永梅。

本标准系首次发布。

目 次

前言 I

1 概述 1

2 功能记忆法和符号 1

3 与输入和输出相关的记忆法和限定符号 7

集成电路记忆法与符号

1 概述

本标准向集成电路的设计和制造人员推荐:使用器件的符号及记忆法宜与限定符号一致。预计达到两个目的,即:

- 对白盒子符号,给出标准名称;
- 对灰盒子符号,希望限制可能变化的范围。

白盒子符号:符号中元件的功能完全由标准化方法描述的符号,相关的规则 and 解释可在 GB/T 4728.12 的第一篇至第五篇和 GB/T 4728.13 的第一篇至第五篇及第六篇第 17 章、第 18 章中找到。

灰盒子符号:符号中元件的功能,通常由于其复杂性,有些用非白盒子符号所用的方法,特别是用可参照的支持文件描述的符号。相关的规则 and 解释见 GB/T 4728.12 中第六篇。

第 2 章表中,第二列是字母 W,表明相关的标记可用于白盒子符号也可用于灰盒子符号中;第二列是字母 G,意味着有关标记只能用于灰盒子符号中,或只能用于方框间的白盒子符号中(如[PDN]作为“电源关掉”的附加信息)。

在用字母 m 的地方,m 应按各种情况的要求用相应的值、标识号、周期时间、位数或顺序数代替(增益调节的 A_m 除外)。示出 $m_1 \times m_2$ 的地方, m_1 应由可存储最大字数代替, m_2 应由数据输出的数目代替,见 GB/T 4728.12 的第 50 章和第 51 章。

2 功能记忆法和符号

下面为元件功能的通用限定符号(GQS)和标记,只给出了部分数学函数(如 cot、exp 等并未给出)。

限定符号	W/G	说 明
∞	W	无穷增益(infinite gain)
$\triangleright$	W	放大器(amplifier)
$\cap$	W	模拟(相对于数字)(analogue (in contrast with digital))
#	W	数字(相对于模拟)(digital (in contrast with analogue))
$\cap/\#$	W	模拟/数字转换器(analogue-to digital convertor)
$\#/ \cap$	W	数字/模拟转换器(digital-to-analogue convertor)
//	W	电隔离(代替“/”)(galvanic isolation (instead of single/))
Σ	W	加法器(adder)
$\mathcal{I}$	W	滞后元件(element with hysteresis)
Φ	G	灰盒子(gray box)
Π	W	可再触发单稳元件(monostable element, retriggerable)
μC	G	微型计算机;微控制器(见 MUC)(micro computer; micro controller) (see MUC)
μP	G	微处理器(见 MUP)(micro processor)(see MUP)
Π	W	乘法器(multiplier)
$\int$	W	GB/T 4728.13:积分器(GB/T 4728.13: integrator)
d/dt	W	GB/T 4728.13:微分器(GB/T 4728.13: differentiator)
$f\phi$ -COMP	W	频率-相位比较器(frequency-phase comparator)

限定符号	W/G	说 明
φ -COMP	W	相位比较器(phase comparator)
≥ 1	W	或元件(or element)
$\geq m$	W	逻辑阈值元件(logic threshold element)
$> n/2$	W	多数元件(majority element)
! G	W	同步启动非稳态元件(astable element, synchronously starting)
! G!	W	同步启动、完成最后一个脉冲后停止的非稳元件(astable element, synchronously starting, stopping after completing the last pulse)
&	W	与元件(AND element)
1	W	缓冲器(无专门放大的)(buffer (without special amplification))
1 Π	W	非重复触发单稳元件(monostable element, non-retriggerable)
2k	W	偶数元件(EVEN element)
2k+1	W	奇数元件(ODD element)
=	W	逻辑恒等元件(logic identity element)
=1	W	异或元件(exclusive OR element)
=m	W	等于 m 元件(m and only m element)
ADC	W	模拟/数字转换器(推荐用 $\Pi/\#$)(analogue-to-digital converter ($\Pi/\#$ is preferred))
ALU	W	算术逻辑单元(arithmetic logic unit)
ART	W	异步接收/发射器(asynchronous receiver/transmitter)
ASCII	W	美国信息交换标准代码(american standard. code for information interchange)
BAM	G	总线仲裁模块(bus arbitration module)
BAUDOT	W	博多码(baudot code)
BBUC	G	备份电池控制器(battery back-up controller)
BCD	W	二进制编码(的)十进制(binary coded decimal)
BCR	G	条形码阅读器;成批卡阅读器(bar code reader; batch-card reader)
BCRC	G	条形码阅读器控制器;成批卡阅读控制器(bar-code reader controller; batch-card reader controller)
BIM	G	总线中断模块(bus interrupter module)
BIN	W	二进制(binary)
BTC	G	总线流量控制器(bus traffic controller)
CAM $m_1 \times m_2$	W	内容可寻址存储器(content-addressable memory)
CCO	G	电流控制振荡器(current-controlled oscillator)
CCD	G	电荷耦合器(charge-coupled device)
CHG	G	字符发生器(character generator)
CIA	G	(高级)通信接口适配器((advanced) communication interface adapter)
CIRG	G	循环寄存器(circulating register)
CLKGEN	G	时钟发生器(clock generator)
mCMPL	W	m-补码,如: 2CMPL = 2 的补码(m-complement, e. g. , 2CMPL = two's complement)
CODEC	G	编码/解码器(coder/decoder)

限定符号	W/G	说 明
COMP	W	幅值比较器(magnitude comparator)
CPG	W	先行进位发生器(进位、传播和生成)(look ahead carry generator (carry, propagate and generate))
CPROC	G	协处理器(co-processor)
CPT	G	计算机(computer)
CPU	G	中央处理单元(central processing unit)
CRC	G	循环冗余校验器(cyclic-redundancy checker)
CRG	G	控制寄存器(control register)
CRTC	G	阴极射线管控制器(cathode-ray tube controller)
CTRDIV _m	W	计数器(循环长度 m)(counter (cycle length m))
CTR _m	W	计数器(循环长度 2m)(counter (cycle length 2m))
DAC	W	数字/模拟转换器(推荐用 #/∩)(digital-to-analogue convertor (#/∩ is preferred))
DEC	W	十进制(decimal, 1-of-10)
DENC	G	数据加密转换器(data-encryption convertor)
DESU	G	数据加密标准单元(在 DES 算法之后)(data-encryption-standard unit (following DES algorithm))
DLC	G	(高级)数据链接控制器((advanced or high level) data-link controller)
DMAC	G	直接存储器访问控制器(direct-memory-access controller)
DMAI	G	直接存储器访问接口(direct-memory-access interface)
DPRAM	G	双端随机存取存储器(dual-port random-access memory)
DPY	W	显示元件(display element)
DRAM _{m1} × _{m2}	G	动态随机存取存储器(dynamic random-access memory)
DRAMC	G	动态 RAM 控制器(dynamic-RAM controller)
DRG	G	数据寄存器(data register)
DTMF	G	双音多频器件(dual tone multi frequency device)
DSP	G	数字信号处理器(digital signal processor)
DSRG _m	G	动态移位寄存器(dynamic shift register)
DX	W	多路输出选择器(demultiplexer)
EBCDIC	W	扩展二进制编码(的)十进制信息代码(extended binary coded decimal information code)
EDCU	G	错误检测与校正单元(error detection and correction unit)
EEPROM _{m1} × _{m2}	G	电可擦除可编程只读存储器(electrically erasable programmable read-only memory)
EPLD	G	可擦除可编程逻辑器件(erasable programmable logic device)
EEPLD	G	电可擦除可编程逻辑器件(electrically erasable programmable logic device)
EPROM _{m1} × _{m2}	G	可擦除可编程只读存储器(erasable programmable read-only memory)
EXP	W	GB/T 4728.13:指数函数(GB/T 4728.13; exponential function)
EX3	W	余 3 码(excess 3)
EX3GR	G	余 3 格雷码(excess 3 Gray)

限定符号	W/G	说 明
fCOMP	W	频率比较器(frequency comparator)
FDC	G	软盘控制器(floppy-disk controller)
FIFO $m_1 \times m_2$	W	先进先出存储器(first-in first-out memory)
FLL	G	频率锁定回路元件(frequency-locked loop element)
FPCP	G	浮点协处理器(floating-point co-processor)
FPGA	G	场可编程门阵列(推荐用 PLD)(field-programmable gate array (preferred: PLD))
FPLA	G	场可编程逻辑阵列(推荐用 PLD)(field-programmable logic array (preferred: PLD))
FPP	G	浮点处理器(floating-point processor)
FRAM	G	铁电随机访问存储器(ferro-electrical random-access memory)
FSK	G	频率移位键元件(frequency-shift keying element)
f/U	W	GB/T 4728.13:频率-电压转换器(GB/T 4728.13: frequency-to-voltage convertor)
f/V	W	GB/T 4728.13:频率-电压转换器(GB/T 4728.13: frequency-to-voltage convertor)
G	W	发生器、振荡器、非稳单元(generator, oscillator, astable element)
GPIB	G	通用接口总线元件(general purpose interface bus element)
G!	W	完成最后一个脉冲后停止的非稳元件(general purpose interface bus element completing the last pulse)
HDC	G	硬盘控制器(hard-disk controller)
HEX	W	十六进制(hexadecimal, 1-of-16)
HPIB	G	惠普仪器总线协议(hewlett Packard instrument bus protocol)
HPRI	W	最高优先级编码器(highest-priority, highest priority encoder)
I=0	W	电源打开时,内部 0 态的双稳元件(bistable element with internal 0-state at power on)
I=1	W	电源打开时,内部 1 态的双稳元件(bistable element with internal 1-state at power on)
IEC	G	IEC 协议(IEC protocol)
IEEE	G	IEEE 协议(IEEE protocol)
INTGEN	G	中断发生器(interrupt generator)
ISDN	G	综合业务数字网协议(如与 C:控制器组合)(integrated service digital network protocol (in combinations with, e. g., C:controller))
ISO-7	G	ISO 七位码(ISO 7-bit code)
ISO-8	G	ISO 八位码(ISO 8-bit code)
LANC	G	局域网控制器(local area network controller)
LIFO $m_1 \times m_2$	G	后进先出存储器(last-in first-out memory)
Log	W	GB/T 4728.13:对数函数(GB/T 4728.13: logarithmic function)
MANCH	G	曼切斯特代码(manchester code)
MARG	G	存储地址寄存器(memory address register)
MCRG	G	微码寄存器(microcode register)

限定符号	W/G	说 明
MDC	G	多磁盘控制器(multiple-disk controller)
MDX	W	多路转换/多路信号分离器(multiplexer/demultiplexer)
MFP	G	多功能外部元件(multi-function peripheral element)
MMU	G	存储器管理单元(memory management unit)
MODEM	G	调制解调器(modulator/demodulator)
MPCC	G	多协议通讯控制器(multi-protocol communication controller)
MPU	G	主处理单元(微处理单元用 μP)(main processing unit (for micro processing unit use μP))
MUC	G	微型计算机(推荐用: μC)(micro computer (preferred: μC))
MUP	G	微处理单元(推荐用: μP)(micro-processor (preferred: μP))
MUX	W	多路转换器(数字)(multiplexer (digital))
NAC	G	网络结构控制器(network architecture controller)
NVRAM	W	非易失 RAM(non-volatile RAM)
OCT	W	八进制(octal, 1-of-8)
OTP	G	可一次编程(作为前缀)(one-time programmable (as a prefix))
OTPROM	G	可一次编程 ROM(one-time programmable ROM)
P-Q	W	GB/T 4728. 12: 减法器(数字)(GB/T 4728. 12: subtractor (digital only))
PCI	G	可编程通讯接口(programmable communication interface)
PG	G	多项式发生器(polynomial generator)
PGA	G	可编程门阵列(推荐用 PLD)(programmable gate array (preferred: PLD))
PGC	G	多项式发生器和检查器(polynomial generator and checker)
PIO	G	并行 I/O 元件(parallel I/O element)
PIPO _m	G	并行进并行出寄存器(parallel-in parallel-out register)
PIPO _{m1} × m ₂	G	并行进并行出存储器(parallel-in parallel-out memory)
PISO _m	G	并行进串行出寄存器(parallel-in serial-out register)
PISO _{m1} × m ₂	G	并行进串行出存储器(parallel-in serial-out memory)
PIT	G	可编程相隔定时器(programmable interval timer)
PLA	G	可编程逻辑阵列(推荐用: PLD)(programmable logic array (preferred: PLD))
PLD	G	可编程逻辑器件(programmable logic device)
PLL	G	锁相环元件/单元(phase-locked loop element/unit)
PPI	G	可编程外部设备接口(programmable peripheral interface)
PRI	G	优先编码器(priority encoder)
PROC	G	处理器(processor)
PROM _{m1} × m ₂	W	可编程只读存储器(programmable read-only memory)
PSK	G	相位移位键入元件/单元(phase-shift keying element/unit)
PSRAM	G	伪静态随机访问存储器(pseudo-static random-access memory)
RAM _{m1} × m ₂	W	随机访问存储器(默认: 静态)(random-access memory (by default: static))

限定符号	W/G	说 明
REG	G	寄存器(组合中推荐用:RG)(register (in combinations preferred: RG))
ROM $m1 \times m2$	W	只读存储器(read-only memory)
RS232	G	RS232 协议(RS232 protocol)
RS366	G	RS366 协议(RS366 protocol)
RS422	G	RS422 协议(RS422 protocol)
RS423	G	RS423 协议(RS423 protocol)
RTCLK	G	实时时钟(real-time clock)
RTX	G	接收/发射器(receiver/transmitter)
RX	G	接收器(receiver)
SAR	G	逐次近似寄存器(successive approximation register)
SCC	G	串行通信控制器(serial communication controller)
SCSI	G	小型计算机系统接口控制器(small computer system interface controller)
mSEG	W	m-段编码,如:7SEG = 7-段编码(m-segment code, e. g. 7SEG = 7-segment code)
SEL	G	选择器(推荐用:MUX)(selector (preferred: MUX))
SH	W	采样和保持元件(sample-and-hold element)
SIO	G	串行 I/O 元件(serial I/O element)
SIPO m	G	串行进并行出寄存器(serial-in parallel-out register)
SIPO $m1 \times m2$	G	串行进并行出存储器(serial-in parallel-out memory)
SISO m	G	串行进串行出寄存器(serial-in serial-out register)
SISO $m1 \times m2$	G	串行进串行出存储器(serial-in serial-out memory)
SLAC	G	用户线音频处理电路(subscriber-line audioprocessing circuit)
SLIC	G	用户线接口电路(subscriber-line interface circuit)
SRG m	W	移位寄存器(shift register)
SSIO	G	同步串行 I/O 元件(synchronous serial I/O element)
STRG	G	状态寄存器(status register)
SYNC	G	同步器;同步(作前缀时用:S,如:SDLC,SSIO)(synchronizer;synchronous(as a prefix: S, e. g. , SDLC, SSIO))
TIMER	G	定时器(timer)
TRX	G	收发器;发射器+接收器;异频雷达收发机(transceiver; transmitter + receiver; transponder)
TX	G	发射器(transmitter)
UART	G	通用异步接收/发射器(推荐用:SIO)(universal asynchronous receiver/transmitter (preferred: SIO))
U/f	W	GB/T 4728. 13;电压频率转换器(GB/T 4728. 13: voltage-to-frequency convertor)
USART	G	通用同步/异步接收/发射器(推荐用:SIO)(universal sync/async receiver/transmitter (preferred: SIO))

限定符号	W/G	说 明
USCC	G	通用串行通信控制器(推荐用: SCC)(universal serial communication controller (preferred: SCC))
USRT	G	通用同步接收/发射器(推荐用: SSIO)(universal synchronous receiver/transmitter (preferred: SSIO))
V. 24	G	V. 24 协议(模拟为 V. 28 等)(follows V. 24 protocol (analogous for V. 28 etc.))
VCO	G	电压控制振荡器(voltage-controlled oscillator)
VDG	G	视频显示发生器(video display generator)
VFC	G	电压频率转换器(推荐用 V/f)(voltage-to-frequency convertor (V/f is preferred))
VFO	G	变频振荡器(variable-frequency oscillator)
VRAM	G	视频 RAM(video RAM)
VSP	G	视频信号处理器(video signal processor)
V/f	W	电压频率转换器(voltage-to-frequency convertor)
WORM	G	一次写,多次读(write once, read many times)
X. 21	G	X. 21 协议(X21 protocol)
X. 25	G	X. 25 协议(X25 protocol)
X+Y	W	GB/T 4728. 13: 加法器(模拟信号)(GB/T 4728. 13: adder (analogue only))
X-Y	W	GB/T 4728. 13: 减法器(模拟信号)(GB/T 4728. 13: subtractor (analogue only))
$\frac{X}{Y}$	W	GB/T 4728. 13: 除法器(模拟信号)(GB/T 4728. 13: divider (analogue only))
X/Y 或 X//Y	W	GB/T 4728. 12: 信号转换器,电平转换器或代码转换器(数字信号)(GB/T 4728. 12: signal converter, level converter or code converter (digital))
XO	G	晶体振荡器(crystal oscillator)
XTCO	G	晶体温度控制振荡器(crystal temperature-controlled oscillator)
XY	W	GB/T 4728. 13: 乘法器(模拟信号)(GB/T 4728. 13: multiplier (analogue))

3 与输入和输出相关的记忆法和限定符号

为区别输入和输出,终端功能的标记后面可跟 I 或 O,如,CASI:级联输入;CASO:级联输出。当终端交替用作输入和输出时用 I/O,如:BUS I/O 为总线输入和输出。

标记	W/G	说 明
→m	W	移位输入,从左到右或从上到下(shifting input, left to right or top to bottom)
←m	W	移位输入,从右到左或从下到上(shifting input, right to left or bottom to top)
!	W	相关存储器比较输出(compare output of associative memory)
?	W	相关存储器查询输入(query input of associative memory)

标记	W/G	说 明
“1”	W	固定模式输入(fixed-mode input)
+m	W	向上计数输入(counting-up input)
-m	W	向下计数输入(counting-down input)
ΣCY	G	和进位(sum carry)
ΣEV	G	和偶(sum even)
ΣODD	G	和奇(sum odd)
* REF	W	基准输入或输出,“*”由基准量符号如 U、I、f 代替(reference input or output; “*” to be replaced by the symbol for the reference quantity, e. g. , U, I, f)
A	W	受调幅输入决定的输入或输出(input or output affected by an am- input)
A *	W	调节终端:A * 由 ADJ 代替,或“*”由下面的指示之一代替:B,CL,f, H,m,OFS,P,SR,SYM, T,U,V,WF,Z, φ 或 ψ 。(adjustment terminal; A * to be replaced by ADJ, or “*” to be replaced by one of the following indications: B,CL, f, H, m, OFS, P, SR, SYM, T, U, V, WF, Z, φ 或 ψ)
Am	W	GB/T 4728. 12:地址输入(与地址相关)(GB/T 4728. 12: address input(with address dependency))
	W	GB/T 4728. 13:增益调节(这里“m”不应被代替)(GB/T 4728. 13: gain adjust (here the “m” should not be replaced))
A φ	W	GB/T 4728. 13:调节相位(GB/T 4728. 13: adjust phase)
AB	W	GB/T 4728. 13:调节偏差(GB/T 4728. 13: adjust bias)
AC	G	交流电源电压(a. c. supply voltage)
ACC	G	接受;被接受(accept; accepted)
ACG	G	寻址命令组(addressed command group)
ACK	G	确认收到(acknowledge)
ACL	W	GB/T 4728. 13:调节电流限制(GB/T 4728. 13:adjust current limit)
ACRS	G	接收器准备完毕状态(acceptor-ready state)
ACT	G	激励(activate)
AD	G	地址和数据(address and data)
AdB	W	GB/T 4728. 13:调节衰减(GB/T 4728. 13:adjust attenuation)
ADJ	W	GB/T 4728. 13:调节(GB/T 4728. 13:adjust)
ADR	G	地址(address)
ADS	G	接收数据状态(accept-data state)
Af	W	GB/T 4728. 13:调节频率(GB/T 4728. 13:adjust frequency)
AGR	G	访问同意(access granted)
AH	W	GB/T 4728. 13:调节滞后(GB/T 4728. 13:adjust hysteresis)
	G	接收器信息交换(acceptor handshake)
AIS	G	接收器空闲状态(acceptor-idle state)
ALC	G	地址锁存器(address-latch)
ALE	G	地址锁存启动(address-latch enable)

标记	W/G	说 明
ALI	G	报警禁止(alarm inhibit)
ALME	G	报警启动(alarm enable)
ANA	G	模拟(analogue)
ANRS	G	接收器非准备状态(acceptor-not-ready state)
AOFS	W	GB/T 4728.13:调节偏移(GB/T 4728.13: adjust offset)
AP	W	GB/T 4728.13:调节功率(GB/T 4728.13: adjust power)
APRS	G	肯定轮询响应状态(affirmative poll response state)
ARDY	G	异步准备(asynchronous ready)
ARG	G	地址寄存器(address register)
ARQ	G	访问请求(access request)
ASL	G	斜坡调节(slope adjustment)
ASR	W	GB/T 4728.13:调节斜率(GB/T 4728.13: adjust slew rate)
ASTR	G	地址选通脉冲(address strobe)
ASYM	W	GB/T 4728.13:调节对称(GB/T 4728.13: adjust symmetry)
ASYN	G	异步(asynchronously)
AT	W	GB/T 4728.13:调节温度(GB/T 4728.13: adjust temperature)
ATTN	G	引起注意信号(attention)
AU	W	GB/T 4728.13:调节电压(GB/T 4728.13: adjust voltage)
AV	G	可用(available)
	W	GB/T 4728.13:调节电压(如果混淆,推荐用 AU)(GB/T 4728.13: adjust voltage (if confusing, AU is preferred))
AVMA	G	前置(早期)VMA 信号(advanced (early) VMA signal)
AWF	W	GB/T 4728.13:调节波形(GB/T 4728.13: adjust waveform)
AWNS	G	接收器等待新循环状态(acceptor-wait-for-new-cycle state)
AX	G	地址, X 坐标(address, X-coordinate)
AY	G	地址, Y 坐标(address, Y-coordinate)
AZ	W	GB/T 4728.13:调节阻抗(GB/T 4728.13: adjust impedance)
BACK	G	总线确认(IEC 821)(bus acknowledge (IEC 821))
BAL	G	平衡(balance)
BAV	G	总线可用(bus available)
BCL	G	总线清零(bus clear)
BCR	G	缓冲计数器复位(buffer counter reset)
BCSEL	G	缓冲器芯片选择(buffer chip select)
BDA	G	总线数据地址(bus data address)
BEN	G	总线启动(bus enable)
BFE	G	缓冲器启动(buffer enable)
BG	W	借位发生输入或输出(borrow-generate input or output)
BGACK	G	总线准许确认(IEC 821)(bus grant acknowledge (IEC 821))
BGRQ	G	总线准许请求(IEC 821)(bus grant request (IEC 821))
BI	W	借位输入(borrow-in input)
BLACK	G	总线中断确认(IEC 821)(bus interrupt acknowledge (IEC 821))

标记	W/G	说 明
BIAS	W	偏差(bias)
BIRQ	G	总线中断请求(IEC 821)(bus interrupt request (IEC 821))
BIP	G	双极(bipolar)
BIT	G	位(二进制数字)(bit (binary digit))
BLNK	G	空(blank, blanking)
BLK	G	信息块(block)
BO	W	借位输出(borrow-out output)
BOFS	G	双极偏移(bipolar offset)
BP	W	借位传播输入或输出(borrow-propagate input or output)
BR	G	转移指令(branch)
BRC	G	波特率时钟(baud rate clock)
BRDG	G	桥(bridge)
BRP	G	总线回复(bus reply)
BRQ	G	总线请求(IEC 821)(bus request (IEC 821))
BRY	G	缓冲器准备(buffer ready)
BS	G	引导程序(bootstrap)
BST	G	总线状态(bus status)
BSYN	G	总线同步(bus synchronize)
BUF	G	缓冲器(buffer)
BUS	G	总线(bus)
BUSY	G	无空闲(busy)
BYTE	G	字节(byte)
BY	G	字节(仅用于组合中)(byte (in combinations only))
BYAV	G	可用字节(byte available)
BYP	G	旁路(bypass)
BYSEL	G	字节选择(byte select)
Cm	W	控制输入(与“控制”相关)(control input (with CONTROL dependency))
CACS	G	控制器激活状态(controller-active state)
CADS	G	控制器寻址确定状态(controller-addressed state)
CAR	G	进位(组合中也用;C)(carry (in combination also; C))
CAS	G	列地址选通(column address strobe)
CASC	G	级联(cascade)
CASCFB	G	级联反馈(cascade feedback)
CAWS	G	控制器有效等待状态(controller-active wait-state)
CC	G	条件码,状态码(condition code)
CD	G	代码(用于组合中)(code (in combinations))
CDSEL	G	代码选择(code select)
CE	G	芯片启动(推荐:FEN,EN 功能输入)(chip enable (preferred: FEN, function EN input))
Cf(x)	W	频率补偿;x 用被补偿的特性或数量的指标代替(frequency compensation; x to be replaced by indication of property or quantity for which should be compensated)

标记	W/G	说 明
CG	W	进位发生输入或输出(carry-generate input or output)
CH	G	通道(channel)
CHB	G	色度偏移(chroma bias)
CHK	G	检查(check)
CHSEL	G	频道选择(channel select)
CI	W	进位输入(carry-in input)
CIC	G	计数器增加(counter increment)
CIDS	G	控制器空闲状态(controller-idle state)
CIH	G	时钟抑制(clock inhibit)
CINT	W	内部补偿电容(internal capacitance, subsidiary)
CKE	G	时钟启动(clock enable)
CLA	G	先行进位(carry look ahead)
CLC	G	消除计数器(推荐用:CT=0)(clear counter (preferred: CT= 0))
CLK	G	时钟(clock)
CLR	G	清除(clear)
CLSEL	G	时钟选择(clock select)
CMD	G	命令(command)
CMP	G	比较(compare)
CMPL	G	补偿(见第 2 章 mCMPL)(complement (see for mCMPL chapter 2))
CMR	G	计数器主复位(counter master reset)
CNT	G	计数(count)
CNV	G	转换(convert)
CO	W	进位输出,行波进位输出(carry-out output; ripple carry output)
COFS	G	补偿偏移(compensate offset)
COL	G	列(column)
COLL	G	冲突(collision)
COM	G	公共(common)
CORR	G	正确的,校正过的(correct, corrected)
CP	G	进位传播输入或输出(carry-propagate input or output)
CPD	G	进位预计(carry predict)
CPG	G	进位传播和生成(carry propagate and generate)
CPN	W	补偿(compensate)
CPPS	G	控制器并行轮询状态(controller parallel poll state)
CPWS	G	控制器并行轮询等待状态(controller parallel poll wait state)
CR	G	控制寄存器(control register)
CRC	G	循环冗余校验(cyclic redundancy check)
CS	G	电流传感(模拟)(推荐用 ISNS)(current sense (analogue) (ISNS is preferred))
CS	G	芯片选择(chip select)
CSB	G	控制选通脉冲(control strobe)
CSBS	G	控制器待机状态(controller-stand-by state)

标记	W/G	说 明
CSEL	G	芯片选择(chip select)
CSL	G	列选择行(column select lines)
CSNS	G	控制器服务非请求状态(controller service not requested state)
CSRS	G	控制器服务请求状态(controller service requested state)
CSWS	G	控制器同步等待状态(controller synchronous wait state)
CT *	W	内容输出(见 GB/T 4728.12 中 12-09-46)(content output (see GB/T 4728 中 12-09-46))
CT=m	W	内容输入(content input)
CTD	G	向下计数(count down)
CTRL	G	控制、控制器(control, controller)
CTRS	G	控制器传输状态(controller transfer state)
CTS	G	消除以准备发送(CCITT V. 24, RS232C)(clear to send (CCITT V. 24, RS232C))
CTT	G	条件试验(conditional test)
CTU	G	向上计数(count up)
CU	G	电流(用于组合中)(current (in combinations))
CURR	G	电流(组合中也用 CU)(current (in combinations also CU))
CUST	G	电流状态, 当前状态(current status; present status)
CX	W	外部电容器(external capacitor)
CYC	G	周期、周期的(组合中也用 CY)(cycle, cyclic (in combinations also CY))
CY	G	周期、周期的(用于组合中)(cycle, cyclic (in combinations))
D	G	数据(仅用于组合中)(data (in combinations only))
mD	W	数据输入(和 CONTROL 相关)(data input (with CONTROL dependency))
DACC	G	数据接收(data accepted)
DACK	G	数据确认(data acknowledge)
DATA	G	数据(组合中:D)(data (in combinations; D))
DB	G	数据总线(data bus)
DBE	G	数据总线启动(data bus enable)
DBG	G	器件总线许可(device bus grant)
DBR	G	器件总线请求(device bus request)
DBY	G	数据字节(data byte)
DC	G	直流电源电压(d. c. supply voltage)
DCAS	G	器件消除带电状态(device clear active state)
DCD	G	数据载体探测(CCITT V. 24, RS232C)(data carrier detect (CCITT V. 24, RS232C))
DCIS	G	器件清零空闲状态(device clear idle state)
DCL	G	器件消除(device clear)
DDR	G	数据方向(data direction)
DEC	G	解码(decode)

标记	W/G	说 明
DECR	G	递减、减少(decrement; decrease)
DECRY	G	解密(decrypt)
DEN	G	数据可用(data enable)
DET	G	探测、探测器(detect; detector)
DEV	G	器件(device)
DEVSEL	G	器件选择(device select)
DI	G	数据输入(data in)
DIE	G	数据输入启动(data in enable)
DIO	G	数据输入/输出(data in/out)
DIR	G	方向(direction)
DIS	G	不可用(disable)
DIV	G	除、除法器(divide; divider)
DLY	G	延迟(delay)
DMA	G	直接存储器访问(direct memory access)
DMAACK	G	DMA 请求确认(DMA request acknowledge)
DMAG	G	DMA 许可(DMA grant)
DMARQ	G	DMA 请求(DMA request)
DO	G	数据输出(data out)
DOE	G	数据输出启动(data out enable)
DP	G	小数点(decimal point)
DPE	G	数据端口可用(data port enable)
DPTR	G	数据指针(data pointer)
DPY	G	显示(display)
DRDY	G	数据准备(data ready)
DRE	G	数据接收启动(data receive enable)
DRG	G	数据寄存器(data register)
DRQ	G	数据请求(data request)
DRV	G	驱动、驱动器(drive; driver)
DSTR	G	数据选通脉冲(data strobe)
DSK	G	磁盘(disk)
DSEL	G	数据选择(data select)
DSR	G	数据集准备(CCITT V. 24, RS232C)(data set ready (CCITT V. 24, RS232C))
DST	G	目标地(destination)
DTA	G	数据传输确认(data transfer acknowledge)
DTAS	G	器件触发带电状态(device trigger active state)
DTC	G	停滞时间控制(dead time control)
DTE	G	数据发射启动(data transmit enable)
DTIS	G	器件触发空闲状态(device trigger idle state)
DTR	G	数据终端准备(CCITT V. 24, RS232C)(data terminal ready (CCITT V. 24, RS232C))