



21 世纪大学本科
计算机专业系列教材

蒋本珊 编著

计算机组成原理

<http://www.tup.com.cn>

- 根据教育部高教司主持评审的《中国计算机科学与技术学科教程 2002》组织编写
- 与美国 ACM 和 IEEE/CS 《Computing Curricula 2001》同步



清华大学出版社

21世纪大学本科计算机专业系列教材

计算机组成原理

蒋本珊 编著

• • • • •
• • • • •

清华大学出版社
北京

内 容 简 介

本书系统地介绍了计算机的基本组成原理和内部工作机制。全书共分8章,主要内容分成两个部分:第1、2章介绍了计算机的基础知识;第3~8章介绍了计算机的各子系统(包括运算器、存储器、控制器、外部设备和输入输出子系统等)的基本组成原理、设计方法、相互关系以及各子系统互相连接构成整机系统的技术。

本书既介绍了计算机的一般原理,又注意与实际应用相结合。全书内容由浅入深,每章之后均附有习题,便于自学。

本书可以作为高等院校计算机及相关专业“计算机组成原理”课程的教材,也可供从事计算机工作的工程技术人员参考。

版权所有,翻印必究。

本书封面贴有清华大学出版社激光防伪标签,无标签者不得销售。

图书在版编目(CIP)数据

计算机组成原理/蒋本珊编著. —北京:清华大学出版社,2004

(21世纪大学本科计算机专业系列教材)

ISBN 7-302-08108-5

I. 计… II. 蒋… III. 计算机体系结构—高等学校—教材 IV. TP303

中国版本图书馆 CIP 数据核字(2004)第 011172 号

出 版 者: 清华大学出版社

<http://www.tup.com.cn>

社 总 机: 010-62770175

地 址: 北京清华大学学研大厦

邮 编: 100084

客户服务: 010-62776969

组稿编辑: 张瑞庆

文稿编辑: 霍志国

封面设计: 孟繁聪

印 刷 者: 清华大学印刷厂

装 订 者: 三河市化甲屯小学装订二厂

发 行 者: 新华书店总店北京发行所

开 本: 185×230 印张: 23 字数: 471 千字

版 次: 2004 年 3 月第 1 版 2004 年 3 月第 1 次印刷

书 号: ISBN 7-302-08108-5/TP·5863

印 数: 1~6000

定 价: 29.00 元

本书如存在文字不清、漏印以及缺页、倒页、脱页等印装质量问题,请与清华大学出版社出版部联系调换。联系电话: (010)62770175-3103 或 (010)62795704

21 世纪大学本科计算机专业系列教材编委会

名誉主任：陈火旺

主任：李晓明

副主任：钱德沛 焦金生

委员：(按姓氏笔画为序)

马殿富	王志英	王晓东	宁 洪	刘 辰
孙茂松	李大友	李仲麟	吴朝晖	何炎祥
宋方敏	张大方	张长海	周兴社	侯文永
袁开榜	钱乐秋	黄国兴	蒋宗礼	曾 明
廖明宏	樊孝忠			

秘书：张瑞庆

本书责任编辑：袁开榜

PREFACE

21 世纪是知识经济的时代,是人才竞争的时代。随着 21 世纪的到来,人类已步入信息社会,信息产业正成为全球经济的主导产业。计算机科学与技术信息产业中占据了最重要的地位,这就对培养 21 世纪高素质创新型计算机专业人才提出了迫切的要求。

为了培养高素质创新型人才,必须建立高水平的教学计划和课程体系。在 20 多年跟踪分析 ACM 和 IEEE 计算机课程体系的基础上,紧跟计算机科学与技术的发展潮流,及时制定并修正教学计划和课程体系是尤其重要的。计算机科学与技术的发展对高水平人才的要求,需要我们从总体上优化课程结构,精炼教学内容,拓宽专业基础,加强教学实践,特别注重综合素质的培养,形成“基础课程精深,专业课程宽新”的格局。

为了适应计算机科学与技术学科发展和计算机教学计划的需要,要采取多种措施鼓励长期从事计算机教学和科技前沿研究的专家教授积极参与计算机专业教材的编著和更新,在教材中及时反映学科前沿的研究成果与发展趋势,以高水平的科研促进教材建设。同时适当引进国外先进的原版教材。

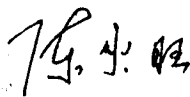
为了提高教学质量,需要不断改革教学方法与手段,倡导因材施教,强调知识的总结、梳理、推演和挖掘,通过加快教案的不断更新,使学生掌握教材中未及时反映的学科发展新动向,进一步拓宽视野。教学与科研相结合是培养学生实践能力的有效途径。高水平的科研可以为教学提供最先进的高新技术平台和创造性的工作环境,使学生得以接触最先进的计算机理论、技术和环境。高水平的科研还可以为高水平人才的素质教育提供良好的物质基础。学生在课题研究中不但能了解科学研究的艰辛和科研工作者的奉献精神,而且能熏陶和培养良好的科研作风,锻炼和培养攻关能力和协作精神。

进入 21 世纪,我国高等教育进入了前所未有的大发展时期,时代的进步与发展对高等教育质量提出了更高、更新的要求。2001 年 8 月,教育部颁发了《关于加强高等学校本科教学工作,提高教学质量的若干意见》。文件指出,本科教育是高等教育的主体和基础,抓好本科教学是提高整个高等教育质量的重点和关键。随着高等教育的普及和高等学校的扩招,在校大学本科计算机专业学生的人数将大量上升,对适合 21 世纪大学本科计算机科学与技术学科课程体系要求的,并且适合中国学生学习的计算机专业教材的需求量

也将急剧增加。为此,中国计算机学会和清华大学出版社共同规划了面向全国高等院校计算机专业本科生的“21 世纪大学本科计算机专业系列教材”。本系列教材借鉴美国 ACM 和 IEEE/CS 最新制定的《Computing Curricula 2001》(简称 CC2001)课程体系,反映当代计算机科学与技术学科水平和计算机科学技术的新发展、新技术,并且结合中国计算机教育改革成果和中国国情。

中国计算机学会教育专业委员会和全国高等学校计算机教育研究会,在清华大学出版社的大力支持下,跟踪分析 CC2001,并结合中国计算机科学与技术学科的发展现状和计算机教育的改革成果,研究出了《中国计算机科学与技术学科教程 2002》(China Computing Curricula 2002,简称 CCC2002),该项研究成果对中国高等学校计算机科学与技术学科教育的改革和发展具有重要的参考价值和积极的推动作用。

“21 世纪大学本科计算机专业系列教材”正是借鉴美国 ACM 和 IEEE/CS CC2001 课程体系,依据 CCC2002 基本要求组织编写的计算机专业教材。相信通过这套教材的编写和出版,能够在内容和形式上显著地提高我国计算机专业教材的整体水平,继而提高我国大学本科计算机专业的教学质量,培养出符合时代发展要求的具有较强国际竞争力的高素质创新型计算机人才。



中国工程院院士
国防科学技术大学教授
21 世纪大学本科计算机专业系列教材编委会名誉主任
2002 年 7 月

前 言

FOREWORD

“计算机组成原理”是计算机类各专业学生的必修核心课程之一,主要讨论计算机各大部件的基本组成原理,各大部件互连构成整机系统的技术。本课程在计算机学科中处于承上启下的地位,先修课程应包括计算机基础、数字电路等。本课程的参考教学时数为56~72学时。

全书共分8章:第1、2章介绍了计算机的基础知识(概论、数据的机器层次表示),第3~8章介绍了计算机的各子系统(指令系统、数值的机器运算、存储系统和结构、中央处理器、外部设备、输入输出系统)的基本组成原理。

本书的内容与教学时数允许的分量相比偏多一些,有些内容对某些专业来说可能已在先导课程中讨论过,因此,在使用本教材时,可根据各专业的具体情况在章节上有选择地进行取舍。

计算机组成原理类的教材在国内已有不少,本书在下列几个方面具有一定的特色。

首先,本书是中国计算机学会和清华大学出版社共同规划的面向全国高等院校计算机专业本科生的“21世纪大学本科计算机专业系列教材”之一,内容覆盖了《中国计算机科学与技术学科教程2002(CCC2002)》对本课程所列出的知识单元。

其次,本书既强调计算机的基本概念和基础知识,对计算机的各大基本部件的组成原理、设计方法及相互关系都进行了较详细的描述,又注意与实际应用相结合,具有一定的针对性,以避免理论和实际脱节。

第三,计算机技术的发展日新月异,作为一本专业基础课教材,不可能也没有必要处处体现先进技术;有时过于求新,反倒会使内容显得高深且难以理解。本书在阐述中注意由浅入深、循序渐进,在讲清基本原理的基础上,再提出先进技术和新的发展方向,以降低学习的难度。

第四,本书根据各章节内容的要求按横向方式组织课程实例,而不拘泥于某一种具体的机型,以减少局限性,扩大读者的视野和适用面。考虑到目前国内的实际情况,实例以微、小型计算机为主。

第五,为了帮助读者建立整机概念,本书中介绍了一个仅有十几条指令的模型机,试

图通过解剖这样一个小小的“麻雀”来介绍控制器的设计方法。

第六,各章内容相对独立,由浅入深,同时注意章节间内容的衔接,适合于自学。

总之,本书力求做到内容全面、概念清楚、通俗易懂,并注意到实用性和先进性。

本书每章后附有大量的习题,为读者提供较多的练习机会。

本书还附有配套的电子教案,以便于教学使用,需要的教师可直接与清华大学出版社联系索取。

在本书编写过程中得到了“21 世纪大学本科计算机专业系列教材”编委会的多次指导和建议。重庆大学计算机系袁开榜教授亲自仔细审阅了本书的全部内容,提出了许多宝贵的修改意见。清华大学出版社的编辑们也为本书的出版做了许多工作。在此对他们辛勤的工作和热情的支持表示诚挚的感谢!

由于时间的原因以及个人的水平限制,书上难免出现错误和不妥之处,欢迎同行和广大读者批评指正。如有问题可直接与作者联系,电子邮箱是:bsjiang@public.bta.net.cn。

作 者

2003 年 11 月



CONTENTS

第 1 章 概论	1
1.1 电子计算机与存储程序控制	1
1.1.1 电子计算机的发展	1
1.1.2 存储程序概念	2
1.2 计算机的硬件组成	3
1.2.1 计算机的主要部件	4
1.2.2 计算机的总线结构	5
1.2.3 大、中型计算机的典型结构	6
1.2.4 不同对象观察到的计算机硬件系统	7
1.3 计算机系统	9
1.3.1 硬件与软件的关系	9
1.3.2 系列机和软件兼容	10
1.3.3 计算机系统的多层次结构	10
1.3.4 实际机器和虚拟机器	12
1.4 计算机的工作过程和主要性能指标	12
1.4.1 计算机的工作过程	12
1.4.2 计算机的主要性能指标	13
习题	15
第 2 章 数据的机器层次表示	16
2.1 数值数据的表示	16
2.1.1 计算机中的数值数据	16
2.1.2 无符号数和带符号数	17
2.1.3 原码表示法	17
2.1.4 补码表示法	18

2.1.5	反码表示法	20
2.1.6	三种码制的比较与转换	21
2.2	机器数的定点表示与浮点表示	22
2.2.1	定点表示法	22
2.2.2	浮点表示法	24
2.2.3	浮点数阶码的移码表示法	26
2.2.4	定点、浮点表示法与定点、浮点计算机	28
2.2.5	浮点数尾数的基数	29
2.2.6	实用浮点数举例	30
2.3	非数值数据的表示	32
2.3.1	字符和字符串的表示	32
2.3.2	汉字的表示	34
2.3.3	统一代码	36
2.4	十进制数和数串的表示	36
2.4.1	十进制数的编码	37
2.4.2	十进制数串	38
2.5	现代微型计算机系统中的数据表示举例	39
2.6	数据校验码	41
2.6.1	奇偶校验码	41
2.6.2	海明校验码	44
2.6.3	循环冗余校验码	47
习题		49
第3章	指令系统	52
3.1	指令格式	52
3.1.1	机器指令的基本格式	52
3.1.2	地址码结构	53
3.1.3	指令的操作码	55
3.2	寻址技术	57
3.2.1	编址方式	58
3.2.2	指令寻址和数据寻址	59
3.2.3	基本的数据寻址方式	59
3.2.4	变型或组合寻址方式	65
3.3	堆栈与堆栈操作	68

3.3.1 堆栈结构	68
3.3.2 堆栈操作	70
3.4 指令类型	70
3.4.1 数据传送类指令	70
3.4.2 运算类指令	71
3.4.3 程序控制类指令	73
3.4.4 输入输出类指令	74
3.4.5 80x86 指令系统举例	75
习题	78
第4章 数值的机器运算	81
4.1 基本算术运算的实现	81
4.1.1 加法器	81
4.1.2 进位的产生和传递	82
4.1.3 并行加法器的快速进位	83
4.2 定点加减运算	86
4.2.1 原码加减运算	86
4.2.2 补码加减运算	87
4.2.3 补码的溢出判断与检测方法	89
4.2.4 补码定点加减运算的实现	91
4.3 带符号数的移位和舍入操作	92
4.3.1 带符号数的移位操作	93
4.3.2 带符号数的舍入操作	94
4.4 定点乘法运算	95
4.4.1 原码一位乘法	95
4.4.2 补码一位乘法	98
4.4.3 补码两位乘法	101
4.4.4 阵列乘法器	103
4.5 定点除法运算	104
4.5.1 原码除法运算	104
4.5.2 补码除法运算	109
4.5.3 阵列除法器	112
4.6 规格化浮点运算	112
4.6.1 浮点加减运算	112

4.6.2	浮点乘除运算	115
4.6.3	浮点运算器的实现	116
4.7	十进制整数的加法运算	117
4.7.1	一位十进制加法运算	117
4.7.2	十进制加法器	119
4.7.3	多位十进制加法	120
4.8	逻辑运算与实现	121
4.9	运算器的基本组成与实例	123
4.9.1	运算器结构	123
4.9.2	ALU 举例	125
4.9.3	浮点运算器举例	127
	习题	129
第 5 章	存储系统和结构	131
5.1	存储系统的组成	131
5.1.1	存储器分类	131
5.1.2	存储系统层次结构	133
5.2	主存储器的组织	134
5.2.1	主存储器的基本结构	134
5.2.2	主存储器的存储单元	135
5.2.3	主存储器的主要技术指标	136
5.2.4	数据在主存中的存放	137
5.3	半导体随机存储器和只读存储器	138
5.3.1	RAM 记忆单元电路	138
5.3.2	动态 RAM 的刷新	141
5.3.3	RAM 芯片分析	143
5.3.4	半导体只读存储器	146
5.3.5	半导体存储器的封装	148
5.4	主存储器的连接与控制	149
5.4.1	主存容量的扩展	149
5.4.2	存储芯片的地址分配和片选	151
5.4.3	主存储器和 CPU 的连接	154
5.4.4	主存的校验	156
5.4.5	PC 系列微型计算机的存储器接口	157

5.5 提高主存读写速度的技术	161
5.5.1 主存与 CPU 速度的匹配	161
5.5.2 FPM DRAM	161
5.5.3 EDO DRAM	162
5.5.4 SDRAM	162
5.5.5 DDR SDRAM	163
5.5.6 Rambus DRAM	163
5.6 多体交叉存储技术	164
5.6.1 并行访问存储器	165
5.6.2 交叉访问存储器	165
5.7 高速缓冲存储器	167
5.7.1 高速缓存工作原理	167
5.7.2 Cache 的读写操作	168
5.7.3 地址映像	168
5.7.4 替换算法	169
5.7.5 更新策略	170
5.7.6 PC 机中 Cache 技术的实现	171
5.8 虚拟存储器	172
5.8.1 虚拟存储器的基本概念	172
5.8.2 页式虚拟存储器	173
5.8.3 段式虚拟存储器	174
5.8.4 段页式虚拟存储器	174
5.8.5 快表与慢表	175
习题	176
第 6 章 中央处理器	179
6.1 中央处理器的功能和组成	179
6.1.1 CPU 的功能	179
6.1.2 CPU 中的主要寄存器	179
6.1.3 CPU 的组成	181
6.1.4 CPU 的主要技术参数	182
6.2 控制器的组成和实现方法	184
6.2.1 控制器的基本组成	184
6.2.2 控制器的硬件实现方法	186

6.3	时序系统与控制方式	187
6.3.1	时序系统	187
6.3.2	控制方式	189
6.3.3	指令运行的基本过程	190
6.3.4	指令的微操作序列	191
6.4	微程序控制原理	194
6.4.1	微程序控制的基本概念	194
6.4.2	微指令编码法	195
6.4.3	微程序控制器的组成和工作过程	198
6.4.4	微程序入口地址的形成	199
6.4.5	后继微地址的形成	200
6.4.6	微程序设计	200
6.5	控制单元的设计	203
6.5.1	简单的 CPU 模型	203
6.5.2	组合逻辑控制单元设计	206
6.5.3	微程序控制单元设计	211
6.6	流水线技术	214
6.6.1	重叠控制	214
6.6.2	先行控制原理	215
6.6.3	流水工作原理	216
6.7	精简指令系统计算机	218
6.7.1	从复杂指令系统到精简指令系统	219
6.7.2	RISC 的特点和优势	219
6.7.3	RISC 基本技术	220
	习题	221

第 7 章 外部设备 226

7.1	外部设备概述	226
7.1.1	外部设备的分类	226
7.1.2	外部设备的地位和作用	227
7.2	磁介质存储器的性能和原理	228
7.2.1	磁介质存储器的读写	228
7.2.2	磁介质存储器的技术指标	229
7.2.3	数字磁记录方式	231

7.2.4	编码方式的比较	233
7.3	磁介质存储设备	235
7.3.1	硬盘存储器的基本结构与分类	235
7.3.2	硬盘驱动器	235
7.3.3	硬盘的信息分布和磁盘地址	236
7.3.4	硬盘存储器的技术参数	238
7.3.5	硬盘控制逻辑	239
7.3.6	硬盘的分区记录	240
7.3.7	软磁盘存储器	242
7.4	磁盘阵列	243
7.4.1	RAID 简介	243
7.4.2	RAID 的分级	244
7.5	光盘存储器	245
7.5.1	光盘存储器的类型	245
7.5.2	光盘存储器的组成及工作原理	246
7.5.3	光盘驱动器	248
7.5.4	DVD	249
7.6	新型辅助存储器	250
7.6.1	大容量可移动存储器	251
7.6.2	闪存卡和 USB 电子盘	253
7.7	键盘输入设备	254
7.7.1	键开关与键盘类型	254
7.7.2	键盘扫描	255
7.7.3	微型计算机键盘	256
7.8	其他输入设备	259
7.8.1	鼠标器	259
7.8.2	其他定位设备	260
7.8.3	扫描仪	260
7.9	打印输出设备	263
7.9.1	打印机概述	263
7.9.2	打印机的主要性能指标	264
7.9.3	针式打印机工作原理	265
7.9.4	喷墨打印机工作原理	267
7.9.5	激光打印机工作原理	268



7.10 显示设备	269
7.10.1 显示器概述	269
7.10.2 CRT 显示器	270
7.10.3 字符显示器的工作原理	273
7.10.4 图形显示器的工作原理	276
7.10.5 LCD 显示器	278
7.10.6 视频显示标准	280
习题	281
第 8 章 输入输出系统	284
8.1 主机与外设的连接	284
8.1.1 输入输出接口	284
8.1.2 接口的功能和基本组成	285
8.1.3 外设的识别与端口寻址	287
8.1.4 输入输出信息传送控制方式	289
8.2 程序查询方式及其接口	290
8.2.1 程序查询方式	290
8.2.2 程序查询方式接口	292
8.3 中断系统和程序中断方式	294
8.3.1 中断的基本概念	294
8.3.2 中断请求和中断判优	296
8.3.3 中断响应和中断处理	300
8.3.4 多重中断与中断屏蔽	303
8.3.5 中断全过程	307
8.3.6 程序中断接口结构	307
8.4 DMA 方式及其接口	309
8.4.1 DMA 方式的基本概念	309
8.4.2 DMA 接口	310
8.4.3 DMA 传送方法与传送过程	313
8.5 通道控制方式	316
8.5.1 通道的基本概念	316
8.5.2 通道的类型与结构	317
8.5.3 通道程序	320
8.5.4 通道工作过程	322

8.6 总线技术	323
8.6.1 总线通信控制	323
8.6.2 总线管理	325
8.6.3 总线类型和总线标准	327
8.6.4 I/O 接口标准	330
习题	333
索引	336
参考文献	347