



装备科技译著出版基金

Secure Integrated Circuits and Systems

安全集成电路与系统

[比利时] 因格里德·M·R·维鲍维迪 主编

李雄伟 陈开颜 张阳 谢方方 李艳 王晓晗 译



国防工业出版社
National Defense Industry Press



Springer



装备科技译著出版基金

安全集成电路与系统

Secure Integrated Circuits and Systems

[比利时] 因格里德·M·R·维鲍维迪 主编

李雄伟 陈开颜 张阳 谢方方 李艳



国防工业出版社

著作权合同登记 图字:军-2016-058 号

图书在版编目(CIP)数据

安全集成电路与系统/(比)因格里德·M·R·维鲍
维迪主编;李雄伟等译. —北京:国防工业出版社,2019.4

书名原文:Secure Integrated Circuits and Systems

ISBN 978-7-118-11752-3

I. ①安… II. ①因… ②李… III. ①集成电路
IV. ①TN4

中国版本图书馆 CIP 数据核字(2019)第 025440 号

Translation from the English language edition:

Secure Integrated Circuits and Systems by Ingrid M. R. Verbauwhede.

Copyright © 2010 Springer US.

Springer US is a part of Springer Science+Business Media.

All rights reserved.

本书简体中文版由 Springer 授权国防工业出版社独家出版发行。

版权所有,侵权必究。

※

国防工业出版社出版发行

(北京市海淀区紫竹院南路 23 号 邮政编码 100048)

天津嘉恒印务有限公司印刷

新华书店经售

*

开本 710×1000 1/16 印张 15¼ 字数 270 千字

2019 年 4 月第 1 版第 1 次印刷 印数 1—2000 册 定价 85.00 元

(本书如有印装错误,我社负责调换)

国防书店:(010)88540777

发行邮购:(010)88540776

发行传真:(010)88540755

发行业务:(010)88540717

译 者 序

随着信息时代的到来,基于嵌入式设备的移动支付、物联网等已经渗透到工作中的各个方面。在给人们带来便捷的同时,其安全受到了越来越严重的威胁。通常采用密码算法构筑安全堡垒,密码算法具有较高的数学强度,在实践中取得了良好的应用效果。然而,以旁路攻击、物理攻击等为代表的新攻击方式针对密码算法的实现环节展开攻击,呈现出了强大的攻击能力,对嵌入式系统的安全性造成了严重威胁。

嵌入式系统安全性涉及密码学和系统设计两个方面。对于传统嵌入式系统设计人员而言,关注的要点在于使用更少的资源实现更快的运算,从而达到高效实现的目标。然而,系统设计人员对于密码算法的安全特点了解较少,难以达成安全实现的目标。本书尝试在高效实现和安全实现之间搭建桥梁,使得系统设计人员能够做到两者兼顾。本书从密码算法的基本原理入手,讨论了密码算法的各个基本模块和安全设计的基本方法,并进行了实际案例分析。本书涵盖了嵌入式系统安全从理论到实践的各个环节,提纲挈领地各环节要点呈现出来,引领读者逐步进入嵌入式系统安全设计的殿堂。

本书原著出版较早,难以涵盖最新的安全技术。然而,作为嵌入式系统安全设计的入门教程,本书所涵盖的主题较广,能够为读者进一步深入学习安全技术奠定良好的基础。同时,本书各个章节分别由 Christof Paar、Elisabeth Oswald 等业内知名学者撰写,对相关技术的脉络把握更为精准,起到了很好的引领作用。因此,在承担国家自然科学基金、河北省自然科学基金等相关项目的过程中,我们组织项目组主要成员翻译了本书,以期培养更多的嵌入式系统安全设计人员,从而推动我国信息安全的整体发展。

参加本书翻译的主要成员有李雄伟、陈开颜、张阳、谢方方、李艳、王晓晗等,李雄伟对全书进行了统稿和校对。

本书的翻译工作得到国家自然科学基金(编号:61271152、51377170、61602505)、河北省自然科学基金(编号:F2012506008)、装备科技译著出版基金的资助,深表感谢。

需要说明的是,本书涉及内容多、专业性强,且由多人翻译,限于水平和经验,加之有些概念译法本身就有难度,故而不妥之处在所难免,敬请读者见谅,并提出宝贵意见。

译 者

2018年6月

前 言

密码系统中的薄弱环节决定了其整体安全强度。自 20 世纪 70 年代末公钥密码学出现以来,几十年间密码算法的数学设计与分析取得了长足进步。密码算法的数学强度已经足够安全,攻击者转而将“实现”环节作为攻击目标。目前已经报道了很多针对软件和硬件实现进行攻击的案例。实际上,人为因素经常是最薄弱环节,因为人们经常忘记密码,或使用简单密码。

越来越多的信息处理使用嵌入式便携设备完成,使得密码系统的脆弱实现问题变得尤为突出。这些小巧设备通常价格低廉、轻便易携,但也容易丢失。人们对嵌入式安全的需求涵盖了生活中的方方面面,如手机、PDA、医疗设备、自动驾驶、消费电子、智能卡、RFID 标签、传感器节点等。

另外,计算和存储敏感信息的设备从个人计算机迁移到了中央服务器以及云端。在此情况下,高效安全的密码实现是保护安全与隐私的基础。

本书主要面向集成电路(IC)或嵌入式系统设计人员,使其从实现的角度了解安全与密码学的基本原理。设计人员在考虑高效实现(优化功耗、面积、吞吐量等)的同时,也应关注安全实现(抗攻击能力,尤其是抗旁路攻击^①),因而,本书同时涵盖了提高效率 and 抗旁路攻击的相关技术。

本书主要包含 4 个部分内容。

第一部分为基本原理,介绍了公钥密码算法的数学基础,并对旁路攻击进行了概述。

第二部分介绍了密码系统的基本模块。构建片上系统(SOC)等复杂系统时,设计者通常采用知识产权模块(IP)。这些模块包括对称密码算法、公钥密码算法、哈希函数等,也包括随机数生成器、不重数生成器以及物理不可克隆函数(PUF)等。

第三部分介绍了安全设计的基本方法。安全观念应贯穿于整个设计过程。从寄存器转移级(RTL)描述到布局的后端设计需要考虑安全,高层设计同样如此,如 GEZEL 设计环境可促进安全的软硬件协同设计。

^① 旁路攻击,side channel attack,也译为侧信道攻击。——译者注

第四部分是案例介绍,包括 RFID 安全、FPGA 终端安全以及 Flash 存储安全。

本书的主要读者为集成电路或嵌入式系统设计者,包括 ASIC、FPGA、嵌入式处理器以及嵌入式系统等设计人员。本书并未涵盖所有方面,只是设计者的入门教程,尝试为密码学的理论数学与设计之间搭建桥梁,从而使得安全实现更为可行。感谢本书的各位撰稿人,也感谢间接提供帮助的业内人士。

2009 年 7 月

Ingrid M. R. Verbauwheide

撰 稿 人

Lejla Batina 荷语天主教鲁汶大学,比利时鲁汶-海弗莱;内梅亨大学,荷兰。
电子邮箱:lejla.batina@esat.kuleuven.be

Guido Marco Bertoni 意法半导体公司,意大利阿格拉德布里昂扎蒂雷松纳勒
科莱奥尼中心,20041。电子邮箱:guido.bertoni@st.com

Tim Güneysu 波鸿鲁尔大学嵌入式安全讲座教授,德国波鸿。电子邮箱:
guneysu@crypto.rub.de

Helena Handschuh 荷语天主教鲁汶大学电子工程系计算机安全与工业密码
研究组(ESAT/COSIC),比利时鲁汶-海弗莱 Kasteelpark Arenberg 大街 10 号, B-
3001。电子邮箱:helenahandschuh@yahoo.fr

Miroslav Knežević 荷语天主教鲁汶大学 ESAT/COSIC,比利时鲁汶-海弗莱
Kasteelpark Arenberg 大街 10 号, B-3001。电子邮箱:miroslav.knezevic@esat.kuleuven.be

Yong Ki Lee 加州大学洛杉矶分校电子工程系,美国加利福尼亚州洛杉矶市西
木区 420 号, CA 90095-1594。电子邮件:jfirst@ee.ucla.edu

Roel Maes 荷语天主教鲁汶大学 ESAT/COSIC,比利时鲁汶-海弗莱
Kasteelpark Arenberg 大街 10 号, B-3001。电子邮箱:roel.maes@esat.kuleuven.be

Stefan Mangard 英飞凌科技公司,德国诺伊贝格市坎比昂 1-12 号, 85579。电
子信箱:stefan.mangard@infineon.com

Filippo Melzani 意法半导体公司,意大利阿格拉德布里昂扎蒂雷松纳勒科莱奥尼中心,20041。电子邮箱:filippo.melzani@st.com

Elisabeth Oswald 布里斯托大学计算机科学系,英国布里斯托市 Woodland 路 Venturers 大楼,BS8 1UB;格拉茨技术大学应用信息处理与通信研究所,奥地利格拉茨市英飞街 16 号,8010 Graz。电子邮箱:elisabeth.oswald@bristol.ac.uk

Christof Paar 波鸿鲁尔大学嵌入式安全讲座教授,德国波鸿。电子邮箱:christof.paar@rub.de

Kazuo Sakiyama 电气通信大学,日本东京。电子邮箱:saki@ice.uec.ac.jp

Patrick Schaumont 弗吉尼亚理工大学电子与计算机工程系,美国布莱克斯堡,VA 24061。电子邮箱:schaum@vt.edu

Dries Schellekens 荷语天主教鲁汶大学 ESAT/COSIC,比利时鲁汶-海弗莱 KasteelparkArenberg 大街 10 号,B-3001。电子邮箱:dries.schellekens@esat.kuleuven.be

Eric Simpson 弗吉尼亚理工大学电子与计算机工程系,美国布莱克斯堡,VA 24061。

Francois-Xavier Standaert 法语天主教鲁汶大学(UCL)密码研究组,比利时新鲁汶市黎凡特 3 号,B-1348。电子邮箱:fstandae@uclouvain.be

Berk Sunar 伍斯特理工学院电气与计算机工程系,美国伍斯特,MA 01609-2280。电子邮箱:sunar@wpi.edu

Kris Tiri 加州大学洛杉矶分校。电子邮箱:kris.tiri@gmail.com

Elena Trichina 意法半导体公司(罗塞特)先进系统科技部,法国。电子邮箱:

elena.trichina@st.com

Pim Tuyls Intrinsic-ID 公司, 荷兰埃因霍温。电子邮箱:pim.tuyls@intrinsic-id.com

Ingrid M. R. 荷语天主教鲁汶大学 ESAT/COSIC, 比利时鲁汶-海弗莱 KasteelparkArenberg 大街 10 号, B-3001。电子邮箱:ingrid.verbauwhede@esat.kuleuven.be

Pengyuan Yu 弗吉尼亚理工大学电子与计算机工程系, 美国布莱克斯堡, VA 24061.

目 录

第一部分 基本原理

第 1 章 公钥密码学的模整数运算	3
1.1 有限域中的模运算	6
1.2 域 F_p 的加密基础	9
1.2.1 F_p 的加法和减法运算	9
1.2.2 F_p 的乘法运算	11
1.2.3 F_p 上的快速约简运算	13
1.2.4 F_p 上的逆运算	15
1.3 域 F_{2^m} 的加密基础	17
1.3.1 F_{2^m} 上的乘法运算	18
1.3.2 F_{2^m} 上的平方运算	21
1.3.3 F_{2^m} 上使用 Itoh-Tsujii 算法进行求逆运算	22
1.4 总结	24
参考文献	24
第 2 章 旁路攻击简介	27
2.1 引言	27
2.2 旁路攻击的基本原理	28
2.2.1 信息泄漏机理	28
2.2.2 测量装置	30
2.2.3 典型攻击: SPA 与 DPA	30
2.3 针对 DES 的差分攻击示例	32
2.4 改进的旁路攻击	34
2.4.1 针对 DES 的模板攻击示例	35

2.5 防护.....	36
2.6 结论.....	37
附录 1 数据加密标准:案例分析	37
附录 2 功耗和电磁泄漏轨迹示例	38
参考文献	40

第二部分 加密模块与数学运算

第 3 章 密钥加密的实现	45
3.1 引言.....	45
3.2 分组密码和流密码.....	45
3.3 高级加密标准.....	46
3.4 工作模式.....	51
3.5 AES 的实现.....	56
3.5.1 软件实现	56
3.5.2 硬件实现	57
3.6 结论.....	59
参考文献	59
第 4 章 公钥密码学算术运算	62
4.1 引言.....	62
4.2 RSA 模幂运算	62
4.2.1 指数重编码	64
4.3 曲线密码学.....	67
4.3.1 有限域 $GF(p)$ 上的 ECC	67
4.3.2 有限域 $GF(2^m)$ 上的 ECC	71
4.3.3 复合域上的 ECC	73
4.3.4 超椭圆曲线加密	73
4.3.5 标量重编码	74
4.4 最新趋势.....	77
4.5 结论.....	79
参考文献	79

第 5 章 哈希函数的硬件设计	81
5.1 引言	81
5.2 常用哈希算法及其安全考量	82
5.3 基于 MD4 哈希算法高效硬件实现的通用技术	84
5.4 SHA1 算法的吞吐量优化架构	85
5.4.1 SHA1 哈希算法及其数据流程图	85
5.4.2 迭代边界分析	86
5.4.3 保留进位加法器迭代边界分析	87
5.4.4 重定时变换	88
5.4.5 展开变换	89
5.5 SHA2 算法的吞吐量优化架构	92
5.5.1 SHA2 压缩器的数据流程图	93
5.5.2 SHA2 扩展器的 DFG	96
5.6 RIPEMD-160 算法的吞吐量优化架构	97
5.7 哈希算法的实现	98
5.7.1 SHA1 算法的综合	98
5.7.2 SHA2 算法的综合	100
5.7.3 RIPEMD-160 算法的综合	101
5.8 硬件设计者对哈希设计者的建议	102
5.8.1 高吞吐量架构	102
5.8.2 紧凑架构	103
5.9 结论与后续工作	104
参考文献	104

第三部分 安全设计方法

第 6 章 集成电路和 FPGA 的随机数生成器	109
6.1 引言	109
6.2 随机性测试	110
6.2.1 统计测试	110
6.2.2 真随机测试	112
6.3 后处理技术	113

6.3.1	冯·诺伊曼校正器	114
6.3.2	加密哈希函数	115
6.3.3	提取器函数	115
6.4	RNG 设计杂谈	116
6.4.1	Intel RNG 设计	116
6.4.2	Tkacik 的 RNG 设计	117
6.4.3	Epstein 等人的 RNG 设计	117
6.4.4	Fischer-Drutarovský 设计	118
6.4.5	Kohlbrenner-Gaj 设计	119
6.4.6	环形设计	120
6.4.7	O'Donnell 等人基于 PUF 的 RNG 设计	121
6.4.8	Golić 的 FIGARO 设计	121
6.4.9	Dichtl 和 Golić 的 RNG 设计	122
6.4.10	基于模/数转换器的混沌 RNG 设计	123
	参考文献	124
第 7 章	基于工艺偏差的安全性:物理不可克隆函数	127
7.1	引言	127
7.1.1	背景	127
7.2	工艺偏差	129
7.3	物理不可克隆函数:PUF	130
7.3.1	涂层 PUF	131
7.3.2	固有 PUF	132
7.3.3	如何使用 PUF	136
7.4	辅助数据算法或模糊提取器	136
7.4.1	信息协调	136
7.4.2	保密增强	137
7.4.3	模糊提取器	137
7.4.4	量化	138
7.5	应用	139
7.5.1	安全密钥存储	139
7.5.2	IP 保护	140

7.6 结论	141
参考文献.....	141
第四部分 应 用	
第 8 章 抗旁路攻击的电路模式及其 IC 设计流程	145
8.1 前言	145
8.2 翻转无关功耗的要求	146
8.2.1 每个时钟周期单次翻转	146
8.2.2 每次翻转的电容相等	147
8.2.3 电容匹配精度	147
8.3 安全数字设计流程	148
8.3.1 行波动态差分逻辑	148
8.3.2 布局与布线方法	150
8.3.3 安全数字设计流程	152
8.4 原型 IC 和测量结果	153
8.5 结论	155
参考文献.....	156
第 9 章 抗能量分析攻击的掩码方法.....	158
9.1 引言	158
9.2 掩码	159
9.2.1 软件层	160
9.2.2 硬件-体系结构层	162
9.2.3 硬件-单元层	166
9.3 二阶 DPA 攻击及模板攻击	166
9.3.1 二阶 DPA 攻击	167
9.3.2 模板攻击	169
9.4 结论	171
参考文献.....	172
第 10 章 RFID 和传感器节点的紧凑公钥实现	174
10.1 引言.....	174
10.2 相关研究工作.....	175

10.3	相关基础	177
10.3.1	二进制域上的 ECC/HECC	177
10.3.2	算法选择与优化	178
10.3.3	ECC/HECC 运算算法	178
10.3.4	二进制域运算	180
10.4	面向低成本应用的曲线处理器	180
10.4.1	模算术逻辑单元	181
10.4.2	性能结果及分析	183
10.5	结论与挑战	187
	参考文献	188
第 11 章	嵌入式系统终端安全演示	190
11.1	嵌入式系统的终端安全	190
11.2	安全要求	192
11.3	安全视频系统体系结构	193
11.3.1	系统设计	194
11.3.2	启动信任链	194
11.3.3	SAM 协议	195
11.4	安全认证模块实现	197
11.4.1	体系结构	198
11.4.2	系统与 SAM 的通信	199
11.4.3	加载安全视频配置	200
11.4.4	安全视频外设	201
11.4.5	设计方法	202
11.5	实现结果	204
11.6	结论	205
	参考文献	206
第 12 章	从安全存储器到智能卡安全	207
12.1	引言	207
12.2	闪存技术及闪存设备的体系结构	208
12.2.1	存储单元体系结构	208
12.2.2	单元功能特性(编程和擦除及读取操作)	208

12.2.3 阵列组织	210
12.2.4 闪存用户接口	211
12.3 通用体系结构	212
12.4 安全存储器	213
12.5 从安全存储器到智能卡	217
12.6 高密度卡	218
12.6.1 HD-SIM 应用实例	219
12.7 智能卡防篡改	220
12.7.1 硬件攻击	220
12.7.2 硬件设计层面的应对措施	221
12.7.3 高密度卡面临的新型安全挑战	222
参考文献	223