

The Elements of Computing Systems

Building a Modern Computer
from First Principles



Noam Nisan and Shimon Schocken

The Elements of Computing Systems
Building a Modern Computer from First Principles

计算机系统要素

从 零 开 始 构 建 现 代 计 算 机

[美] Noam Nisan Shimon Schocken 著

周维 宋磊 陈曦 译 刘天田 审校



电子工业出版社

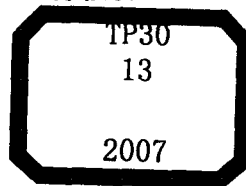
PUBLISHING HOUSE OF ELECTRONICS INDUSTRY
<http://www.phei.com.cn>

计算机系统要素

——从零开始构建现代计算机

The Elements of Computing Systems

Building a Modern Computer from First Principles



[美] Noam Nisan 著
Shimon Schocken

周 维 宋 磊 陈 曦 译

刘天田 审校

電子工業出版社

Publishing House of Electronics Industry

北京 • BEIJING

内容简介

本书通过展现简单但功能强大的计算机系统之构建过程,为读者呈现了一幅完整、严格的计算机应用科学大图景。本书作者认为,理解计算机工作原理的最好方法就是亲自动手,从零开始构建计算机系统。

通过 12 个章节和项目来引领读者从头开始,本书逐步地构建一个基本的硬件平台和现代软件阶层体系。在这个过程中,读者能够获得关于硬件体系结构、操作系统、编程语言、编译器、数据结构、算法以及软件工程的详实知识。通过这种逐步构造的方法,本书揭示了计算机科学知识中的重要成分,并展示其它课程中所介绍的理论和应用技术如何融入这幅全局大图景当中去。全书基于“先抽象再实现”的阐述模式,每一章都介绍一个关键的硬件或软件抽象,一种实现方式以及一个实际的项目。完成这些项目所必要的计算机科学知识在本书中都有涵盖,只要求读者具备程序设计经验。本书配套的支持网站提供了书中描述的用于构建所有硬件和软件系统所必需的工具和资料,以及用于 12 个项目的 200 个测试程序。

全书内容广泛、涉猎全面,适合计算机及相关专业本科生、研究生、技术开发人员、教师以及技术爱好者参考和学习。

© 2005 Massachusetts Institute of Technology

All rights reserved. No part of this book may be reproduced in any form by any electronic or mechanical means (including photocopying, recording, or information storage and retrieval) without permission in writing from the publisher.

CHINESE SIMPLIFIED language edition published by PUBLISHING HOUSE OF ELECTRONICS INDUSTRY, Copyright © 2006

本书中文简体版专有出版权由 MIT Press 授予电子工业出版社,未经许可,不得以任何方式复制或抄袭本书的任何部分。

版权贸易合同登记号:图字:01-2006-3844

图书在版编目(CIP)数据

计算机系统要素:从零开始构建现代计算机 / (美)尼萨(Nisan,N.), (美)锡肯(Schocken,S.)著;周维,宋磊,陈曦译. —北京:电子工业出版社,2007.2

书名原文: The Elements of Computing Systems: Building a Modern Computer from First Principles
ISBN 978-7-121-03336-0

I.计... II.①尼...②锡...③周...④宋...⑤陈... III.计算机系统 IV.TP30

中国版本图书馆 CIP 数据核字(2006)第 125896 号

责任编辑:周 筠

印 刷:北京智力达印刷有限公司

装 订:北京中新伟业印刷有限公司

出版发行:电子工业出版社

北京市海淀区万寿路 173 信箱 邮编 100036

开 本:787×980 1/16 印张:22.25 字数:380 千字

印 次:2007 年 2 月第 1 次印刷

定 价:45.00 元

凡所购买电子工业出版社图书有缺损问题,请向购买书店调换。若书店售缺,请与本社发行部联系,联系电话:(010) 68279077;邮购电话:(010) 88254888。

质量投诉请发邮件至 zlts@phei.com.cn,盗版侵权举报请发邮件至 dbqq@phei.com.cn。

服务热线:(010) 88258888。

前言

Preface

What I hear, I forget; What I see, I remember; What I do, I understand.

耳听为虚；眼见为实；实践出真知。

不闻不若闻之，闻之不若见之，见之不若知之，知之不若行之；学至于行之而止矣。¹

——孔子（公元前 551 ~ 公元前 479 BC）

过去，凡是计算机专业人员都对计算机的工作原理和工作方式了如指掌。计算机体系中的硬件、软件、编译器以及操作系统之间的交互既简单又透明，因此要把握计算机系统大局观并非难事。然而随着现代计算机技术的日趋复杂，这种明晰性不复存在：计算机科学领域里面大多数基本思想和技术都被隐藏在众多抽象接口以及私有实现的层面之下。这种复杂性导致了无法避免的结果，即领域专业化；这使得多门计算机科学领域应运而生，每个领域只涵盖整个学科中的某一个方面。

之所以要编写这本书，正是因为本书作者有感于：很多学习计算机科学的学生识木而不知林，疲于埋头学习程序设计、各种理论以及工程知识，却失去了对计算机系统整体的把握和理解，未曾停下来欣赏计算机系统大局观的美景。这个大局观为我们展示的是：硬件系统和软件系统如何经由隐藏的抽象、接口以及基于各种约定的实现所编织起来的网，从而紧紧地关联在一起。由于没有从表及里地透彻领略这个繁复大局观的魅力，使很多学生和计算机从业人员产生了不安的感觉，因为他们并没有完全透彻理解和掌握计算机的内部工作原理。

本书作者相信，理解计算机工作原理的最好方法就是亲自动手，从零开始构建计算机系统。由此我们提出了如下的概念：描述一种简单但功能较强的计算机系统，让学生从最基本的逻辑门开始构建其硬件平台和软件层级。要做就要把事情做好。之所以这么说是因

¹ 这句话出自荀子《儒效篇》。——审校者

为，从头开始构建完整的通用计算机系统是个艰巨的任务。因此，本书不仅阐述如何构建计算机系统，而且让读者亲自参与实践，了解如何有效地计划和管理大规模硬件/软件开发项目。此外，我们从最原始最基本的构建模块开始，通过递归向上和逻辑推理等手段，展示如何构建复杂且有用的系统。

范围 Scope

本书通过一系列的硬件和软件实践项目，向读者展示计算机科学中的大部分核心内容。这些实践项目将会为您展示计算机科学中的理论知识和应用技术是如何应用于工程实践中的。本书涵盖如下主题：

- **硬件：**逻辑门；布尔运算；multiplexor（多路复用器）；触发器（flip-flop）；寄存器（register）；RAM 单元；计数器；硬件描述语言（HDL, Hardware Description Language）；芯片的仿真及测试。
- **体系架构：**ALU/CPU 的设计与实现；机器代码；汇编语言程序设计；取址模式；I/O 内存映像。
- **操作系统：**内存管理；数学计算程序库；基本 I/O 驱动程序；屏幕管理；文件 I/O；对高级语言的支持。
- **程序设计语言：**基于对象（object-based）的设计和编程模式；抽象数据类型；作用域；语法和语义；引用（reference）机制。
- **编译器：**词法分析；自顶向下的语法分析；符号表（symbol table）；基于堆栈（stack-based）的虚拟机；代码生成；数组和对象的实现。
- **数据结构和算法：**堆栈；哈希表；链表；递归；算术算法；几何算法；运行效率。
- **软件工程：**模块化设计；接口/实现范式；API 设计和文档；主动式测试（即极限编程理论中的单元测试等）；广义的程序设计概念；质量保证体系。

介绍这些主题的目的只有一个：从零开始构建现代计算机系统。这同时也是我们选择讨论主题时所遵循的原则，即本书集中讨论构建具有完整功能的计算机系统所需要的最小集合。因此，该最小集合中包含了很多应用计算机科学中的基本思想。

课程

Course

本书的读者对象主要是高等院校的计算机科学以及其他工程学科的本科生和研究生。以本书为基础的课程与普通计算机科学课程是“纵向交叉”的，学生在普通课程中的任何时候都可以学习本书的内容。本书有两个明显的课程切入点，一个是“CS-2”（即学完程序设计之后），一个是“CS-199”（即学完所有相关课程之后，作为总结性的综合课程）。

“CS-2”课程可作为面向系统的计算机科学入门，而“CS-199”课程可作为全面的、面向项目的系统构建课程。此类课程可称为计算机科学的系统结构，或计算系统要素、数字系统构建、计算机系统构建，或是“让我们来构建计算机”等等。根据涵盖的主题以及教学进度计划，本书可以在一个学期内讲授，也可以分为两个学期进行讲授。

本书是完全与其他课程独立的，所需的预备知识仅仅是基本的编程能力（任何语言）。因此，本书不仅适用于计算机科学专业的学生，而且也适用于计算机实用技术专业（以此学习硬件结构、操作系统以及现代软件工程的基本知识）的学生。对于任何技术或科学专业的学生，只要学完一门程序设计课程之后，就可以利用本书以及本书配套的支持网站作为自学教程。

本书的结构

Structure

在开始的简介内容里，我们提出了构建的方法并预览了本书所讨论的主要硬件/软件抽象。这为第 1 至 12 章的阐述奠定了基础。从第 1 章到第 12 章，每章都要讨论三个内容：1) 一种关键的硬件抽象或软件抽象；2) 该抽象的实现原理；3) 一个实际项目，用来构建并测试所构建的系统。前 5 章主要讨论简单的现代计算机硬件平台的构建。第 6 至 12 章描述一个典型的多层（multi-tier）软件阶层体系的设计与实现，包括构建一门基于对象（object-based）的程序设计语言和一个简单的操作系统。图 P.1 展示了完整的构建计划。

本书遵循“先抽象再实现”的方式，每一章开头先有背景知识部分，用来描述相关概念和通用的硬件或者软件系统。接下来的规范详述部分提供了对系统抽象的明确描述，即

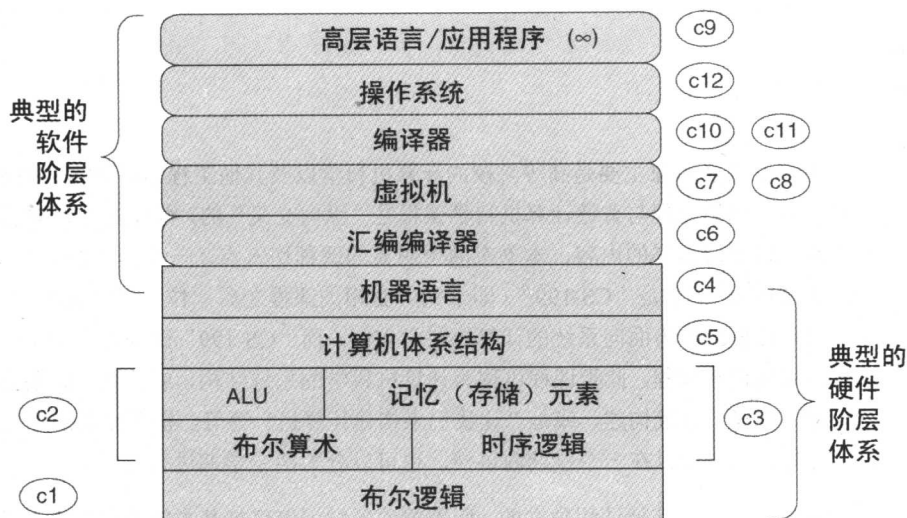


图 P.1 本书及课程概览，圆圈中显示了涉及到的章节

它能提供何种服务。再接下来的实现部分继续讨论如何实现抽象。之后的观点部分强调每章当中没有考虑却又值得注意的一些问题。每章的最后都是项目部分，提供了逐步进行构建的说明、测试程序和用于实际进行构建并进行单元测试的软件工具。

项目 Projects

本书介绍的计算机系统是实际可用的系统，可被实际地构建出来，并能够正常运作。只要读者跟随本书的脚步，逐步构建出这个计算机系统，就会对计算机系统有更透彻的理解，这与只阅读而不动手实践所达到的学习效果相比有天壤之别。因此，本书在内容的编排和选择上着重针对那些卷起袖子准备动手实践，从零开始构建计算机系统的读者。

每一章都完整阐述了一个单独的硬件或软件开发项目。用来构建计算机系统硬件平台的前四个项目（第 1 至 4 章的项目），是利用一个简单的硬件描述语言（HDL）来实现的，并可在与本书配套的硬件仿真器上进行模拟测试。后续第 5 至 9 章的 5 个项目（即汇编编

译器,虚拟机第 I 部分和虚拟机第 II 部分,以及编译器第 I 部分和编译器第 II 部分)可以采用任何现代编程语言来编写。最后第 10 至 12 章的 3 个项目(底层编程、高级编程和操作系统)则采用之前项目中实现的汇编语言和高级语言来编写。

项目提示 本书总共有 12 个项目。按照一般的大学课程安排,完成每个项目大约会占用一周课外作业时间。这些项目完全是各自独立的,学生可以按任何顺序来完成(或者选择其中的几个来完成)。当然,“完整的体验”则需要按照顺序来逐个实现,这只是其中一种选择而已。

在讲授这门课程的时候,我们会做两个大“让步”。首先,除非是一些关键的情况,否则我们不去考虑优化问题,这个重要课题还是留给相应的专业课程来涵盖。其次,在开发翻译器软件包(汇编编译器、VM 实现和编译器)的时候,我们提供了无错误的测试文件(源程序),以便让学生在翻译器的输入没有错误的前提下对自己构建的模块进行测试。因此,学生不必编写处理错误和异常的代码,从而使得软件项目更易于管理。当然,处理错误输入是一门重要课程,但我们认为学生可以在其他课程中学习这些相关的内容,比如专门的编程和软件设计课程。

软件 Software

本书的支持网站(www.idc.ac.il/tecs)提供了用于构建书中描述的所有硬件和软件系统所需的工具和资源。其中包括硬件仿真器、CPU 仿真器、VM 仿真器和汇编编译器的可执行版本,虚拟机、编译器,以及本书所介绍的操作系统。网站还提供了所有项目需要的资源——大约两百个测试程序和测试脚本,用于各个项目的开发和单元测试。提供的所有软件工具和项目资源都可以在任何装有 Windows 或 Linux 操作系统的计算机上使用。

致谢 Acknowledgments

本书中的所有软件都是由 Interdisciplinary Center Herzliya 的 Efi Arazi 计算机科学学院的学生们开发的。首席软件架构师是 Yaron Ukrainitz,开发人员包括 Iftach Amit、Nir Rozen、Assaf Gad 和 Hadar Rosen-Sior。与这些学生兼开发人员一起工作非常愉快,能够在他们的教育生涯中担任他们的老师,我们深感荣幸和自豪。也要感谢我们的助教, Muawyah Akash、David Rabinowitz、Ran Navok 和 Yaron Ukraintz,他们帮助我们针对这门课程作了很多前

期探索性的教学（这正是本书的基础蓝本）。还要感谢 Jonathan Gross 和 Oren Baranes，他们在 Danny Seidner 博士的精心指导下从事着相关项目的研究；感谢 Uri Zeira 和 Oren Cohen，他们为 Jack 语言设计了集成开发环境；感谢 Tal Aчитuv 在开源问题方面的建议；感谢 Aryeh Schnall 仔细阅读本书并提出了一些编辑方面的细致建议。

在编写本书的同时还要兼顾我们日常的教学任务是不太容易的，所以我们还要感谢 Efi Arazi 计算机科学学院的主任 Esti Romen 在困难时期为我们承担了很多责任。最后，我们要感谢那些使用过本书早期版本并帮助我们改正了很多错误的许多学生。希望他们在学习过程中领会到 James Joyce（詹姆斯·乔伊斯，著名作家）所洞察的真谛：“mistakes are the portals of discovery（错误是发现探索的温床）”。

Noam Nisan
Shimon Schocken

目录

Contents

前言	xv
介绍: Hello, World Below	1
第 1 章 布尔逻辑	7
1.1 背景知识	8
1.1.1 布尔代数	8
1.1.2 门逻辑	11
1.1.3 实际硬件结构	13
1.1.4 硬件描述语言 (HDL)	14
1.1.5 硬件仿真	17
1.2 规范详述	17
1.2.1 Nand 门	19
1.2.2 基本逻辑门	19
1.2.3 多位基本门	21
1.2.4 多通道逻辑门	23
1.3 实现	25
1.4 观点	26
1.5 项目	27
第 2 章 布尔运算	29
2.1 背景知识	30
2.2 规范详述	32
2.2.1 加法器	32
2.2.2 算术逻辑单元(ALU)	35
2.3 实现	38
2.4 观点	39
2.5 项目	40

第3章 时序逻辑	41
3.1 背景知识	42
3.2 规范详述	47
3.2.1 D 触发器	47
3.2.2 寄存器	48
3.2.3 存储	49
3.2.4 计数器	50
3.3 实现	50
3.4 观点	52
3.5 项目	54
第4章 机器语言	57
4.1 背景知识	58
4.1.1 机器	58
4.1.2 语言	59
4.1.3 命令	60
4.2 Hack 机器语言规范详述	62
4.2.1 概述	62
4.2.2 A-指令	64
4.2.3 C-指令	66
4.2.4 符号	69
4.2.5 输入/输出处理	70
4.2.6 语法规约和文件格式	71
4.3 观点	72
4.4 项目	73
第5章 计算机体系结构	79
5.1 背景知识	80
5.1.1 存储程序概念	80
5.1.2 冯·诺依曼结构	80
5.1.3 内存	81
5.1.4 中央处理器	82
5.1.5 寄存器	83
5.1.6 输入和输出	84

5.2 Hack 硬件平台规范详述	85
5.2.1 概述	85
5.2.2 中央处理器 (CPU)	87
5.2.3 指令内存	87
5.2.4 数据内存	87
5.2.5 计算机	91
5.3 实现	91
5.3.1 中央处理器	93
5.3.2 内存	96
5.3.3 计算机	96
5.4 观点	96
5.5 项目	99
第 6 章 汇编编译器	103
6.1 背景知识	104
6.2 Hack 汇编到二进制的翻译规范详述	107
6.2.1 语法规约和文件格式	107
6.2.2 指令	108
6.2.3 符号	110
6.2.4 范例	111
6.3 实现	112
6.3.1 Parser 模块	112
6.3.2 Code 模块	114
6.3.3 无符号程序的汇编编译器	114
6.3.4 SymbolTable 模块	115
6.3.5 有符号程序的汇编编译器	115
6.4 观点	117
6.5 项目	117
第 7 章 虚拟机 I：堆栈运算	121
7.1 背景知识	122
7.1.1 虚拟机范型	122
7.1.2 堆栈机模型	124
7.2 VM 规范详述，第 I 部分	127
7.2.1 概论	127

7.2.2	算术命令和逻辑命令	130
7.2.3	内存访问命令	130
7.2.4	程序流程控制命令和函数调用命令	133
7.2.5	Jack-VM-Hack 平台中的程序元素	133
7.2.6	VM 编程实例	135
7.3	实现	139
7.3.1	Hack 平台上的标准 VM 映射, 第 I 部分	139
7.3.2	关于 VM 设计实现的建议	143
7.3.3	程序结构	144
7.4	观点	146
7.5	项目	147
第 8 章	虚拟机 II: 程序控制	153
8.1	背景知识	153
8.1.1	程序控制流	155
8.1.2	子程序调用	155
8.2	VM 规范详述, 第 II 部分	159
8.2.1	程序控制流命令	159
8.2.2	函数调用命令	159
8.2.3	函数调用协议	160
8.2.4	初始化	161
8.3	实现	161
8.3.1	Hack 平台上的标准 VM 映射, 第 II 部分	161
8.3.2	范例	165
8.3.3	VM 实现的设计建议	168
8.4	观点	169
8.5	项目	170
第 9 章	高级语言	173
9.1	背景知识	174
9.1.1	范例 1: Hello World	174
9.1.2	范例 2: 过程化编程和数组处理	175
9.1.3	范例 3: 抽象数据类型	175
9.1.4	范例 4: 链表实现	179
9.2	Jack 语言规范详述	181

9.2.1	语法要素	181
9.2.2	程序结构	181
9.2.3	变量	183
9.2.4	语句	187
9.2.5	表达式	187
9.2.6	子程序调用	188
9.2.7	Jack 标准库	190
9.3	编写 Jack 应用程序	193
9.4	观点	195
9.5	项目	196
第 10 章	编译器 I：语法分析	199
10.1	背景知识	200
10.1.1	词法分析	202
10.1.2	语法	203
10.1.3	语法分析 (Parsing)	203
10.2	规范详述	207
10.2.1	Jack 语言语法	207
10.2.2	Jack 语言的语法分析器	207
10.2.3	语法分析器的输入	210
10.2.4	语法分析器的输出	210
10.3	实现	213
10.3.1	JackAnalyzer 模块	213
10.3.2	JackTokenizer 模块	214
10.3.3	CompilationEngine 模块	215
10.4	观点	217
10.5	项目	218
第 11 章	编译器 II：代码生成	223
11.1	背景知识	224
11.1.1	数据翻译	224
11.1.2	命令翻译	231
11.2	规范详述	232
11.2.1	虚拟机平台之上的标准映射	233
11.2.2	编译过程举例	235

11.3 实现	237
11.3.1 JackCompiler 模块	238
11.3.2 JackTokenizer 模块	238
11.3.3 SymbolTabel 模块	238
11.3.4 VMWriter 模块	240
11.3.5 CompilationEngine 模块	241
11.4 观点	241
11.5 项目	242
第 12 章 操作系统	247
12.1 背景知识	248
12.1.1 数学操作	248
12.1.2 数字的字符串表示	252
12.1.3 内存管理	252
12.1.4 变长数组和字符串	256
12.1.5 输入/输出管理	256
12.2 Jack OS 规范详述	263
12.2.1 Math	264
12.2.2 String	264
12.2.3 Array	265
12.2.4 Output	265
12.2.5 Screen	265
12.2.6 Keyboard	266
12.2.7 Memory	266
12.2.8 Sys	267
12.3 实现	267
12.3.1 Math	268
12.3.2 String	268
12.3.3 Array	269
12.3.4 Output	269
12.3.5 Screen	269
12.3.6 Keyboard	270
12.3.7 Memory	270
12.3.8 Sys	271

12.4 观点	272
12.5 项目	273
第 13 章 后记：发掘更多乐趣	277
13.1 硬件的实现	278
13.2 硬件的改进	278
13.3 高级语言	279
13.4 优化	279
13.5 通信	279
附录 A： 硬件描述语言（HDL）	281
A.1 范例	281
A.2 约定	282
A.3 将芯片加载到硬件仿真器	283
A.4 芯片描述头（接口）	284
A.5 芯片描述体（实现）	284
A.5.1 单元	284
A.5.2 管脚和连接	285
A.5.3 总线	286
A.6 内置芯片	287
A.7 时序芯片	289
A.7.1 时钟	289
A.7.2 时钟芯片和管脚	290
A.7.3 反馈环	291
A.8 芯片操作的可视化	292
A.9 已经提供的内置芯片与新的内置芯片	293
附录 B： 测试脚本语言	297
B.1 文件的格式和用法	298
B.2 在硬件仿真器中测试芯片	299
B.2.1 范例	299
B.2.2 数据类型和变量	299
B.2.3 脚本命令	301
B.2.4 内置芯片的方法和变量	304
B.2.5 范例	305

B.2.6 默认脚本.....	306
B.3 在 CPU 仿真器中测试机器语言程序.....	306
B.3.1 范例.....	308
B.3.2 变量.....	309
B.3.3 命令.....	309
B.3.4 默认脚本.....	309
B.4 在 VM 仿真器中测试 VM 程序.....	310
B.4.1 范例.....	311
B.4.2 变量.....	311
B.4.3 命令.....	313
B.4.4 默认脚本.....	313
索引	315