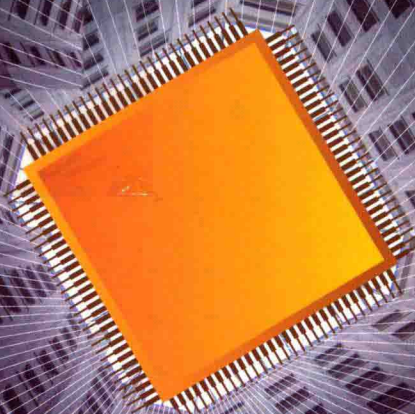




普通高校“十三五”规划教材



本书配套多媒体教学课件

嵌入式系统 原理与应用技术 (第3版)

主 编 袁志勇

副主编 王景存 刘树波 蔡贤涛



北京航空航天大学出版社
BEIHANG UNIVERSITY PRESS

“十三五”规划教材

嵌入式系统原理与应用技术

(第3版)

主 编 袁志勇

副主编 王景存 刘树波 蔡贤涛

北京航空航天大学出版社

内 容 简 介

本书以 S3C24xx 系列(S3C2410/S3C2440)嵌入式处理器为核心,介绍嵌入式系统硬件工作原理与接口应用技术、嵌入式程序设计及嵌入式 Linux 基础应用。主要内容有:嵌入式系统概论、ARM 体系结构、ARM 指令系统、时钟及电源管理、存储器与人机接口原理、DMA 技术、中断与定时技术、串行通信接口、网络接口、Linux 操作系统等。与旧版相比,本书增加了 ARM Cortex 基础知识、使用 RealView MDK 设计 I/O 接口程序,重新编写了 ARM Linux 程序设计基础,并对相关知识进行了更新。

本书既可作为高等院校计算机、电子信息、自动化等专业本科生和相关专业研究生的教材,也可作为从事嵌入式系统研究与开发的工程技术人员的参考书。

图书在版编目(CIP)数据

嵌入式系统原理与应用技术 / 袁志勇主编. -- 3 版
. -- 北京 : 北京航空航天大学出版社, 2019. 1
ISBN 978 - 7 - 5124 - 2923 - 9

I. ①嵌… II. ①袁… III. ①微型计算机—系统设计—教材 IV. ①TP360. 21

中国版本图书馆 CIP 数据核字(2019)第 015889 号

版权所有,侵权必究。

嵌入式系统原理与应用技术(第 3 版)

主 编 袁志勇

副主编 王景存 刘树波 蔡贤涛

责任编辑 董立娟

*

北京航空航天大学出版社出版发行

北京市海淀区学院路 37 号(邮编 100191) <http://www.buaapress.com.cn>

发行部电话:(010)82317024 传真:(010)82328026

读者信箱:emsbook@buaacm.com.cn 邮购电话:(010)82316936

涿州市新华印刷有限公司印装 各地书店经销

*

开本:710×1 000 1/16 印张:24 字数:511 千字

2019 年 1 月第 3 版 2019 年 1 月第 1 次印刷 印数:3 000 册

ISBN 978 - 7 - 5124 - 2923 - 9 定价:69.00 元

第 3 版前言

本书第 3 版由袁志勇教授任主编,王景存教授、刘树波教授、蔡贤涛副教授任副主编。第 1~3 章、第 9 章和附录由袁志勇编写,第 5~7 章由王景存编写,第 4 章和第 8 章由刘树波编写,第 10 章由蔡贤涛编写。袁志勇对全书进行了修订和完善。

本书对旧了如下修订和补充:

1. 修订了在第 2 版中发现的少量错误。
2. 将第 2 版人机接口的内容调到存储器与人机接口原理这一章。
3. 更新了 ARM Cortex 系列处理器和移动网络通信领域常用嵌入式操作系统知识的简介。
4. 补充了 ARM Cortex A 基础知识。
5. 补充了使用 RealView MDK 设计 I/O 接口程序及相关实例。
6. 重新编写了 ARM Linux 程序设计基础,包括 Linux 操作系统、Linux 程序设计,给出了 ARM Linux 驱动程序设计及相关实例。

本书前 2 版出版后,先后收到了不少读者的宝贵建议,为第 3 版修订、补充和完善提出了很多建设性意见,在此对这些读者表示衷心的感谢。

由于作者水平有限,本书还存在一些不妥之处,敬请广大读者和同行专家们批评指正。

作者

2019 年 1 月

第 2 版前言

本书第 2 版由袁志勇、王景存老师任主编，章登义、刘树波老师任副主编。第 1~3 章、第 9 章和附录由袁志勇编写，第 5~7 章、第 10 章由王景存编写，第 4 章和第 8 章由刘树波编写，第 11 章由章登义、陈旭辉编写。袁志勇对本书第 2 版进行了修订和补充。

本书第 2 版在第 1 版的基础上做了如下修订和补充：

- ▶ 对热心读者阅读本书第 1 版后提出的建设性意见和发现的少量错误进行了修订。
- ▶ 补充了 ARM Cortex 系列处理器和移动网络通信领域常用嵌入式操作系统知识的简介。
- ▶ 补充了 ARM 编程方面的基础知识，包括 ARM C 与 ARM 汇编混合编程技术知识。
- ▶ 补充了 ARM 汇编程序上机实验举例，以加深对 ARM 汇编语言的理解。

本书第 1 版出版后，得到了不少读者的关心，在此对本书提出宝贵意见的读者表示衷心的感谢。另，本书删除了嵌入式 Linux 软件设计、基于 QT/Embedded 的嵌入式 GUI 设计两方面内容，但是读者可以在配套多媒体教学课件中参考。

由于作者水平有限，本书还存在一些不妥之处，敬请广大读者和同行专家们批评指正。

作者

2014 年 1 月

第 1 版前言

使用单片机、FPGA/CPLD、DSP、ARM 等实现的产品都可以称为嵌入式产品。嵌入式系统具有软硬件结合和多学科交叉融合的特点,如基于嵌入式技术的智能机器人就是一个多学科交叉融合的例子。选择一款主流嵌入式处理器芯片,以点带面、循序渐进地进行嵌入式系统学习是一条有效的学习途径。鉴于这种考虑,本书以当前流行的 S3C2410 芯片为核心,重点介绍嵌入式系统硬件工作原理及接口应用技术、嵌入式程序设计及嵌入式 Linux 基础应用。现有的嵌入式书籍有些偏重理论,有些偏重介绍硬件或软件,本书是在嵌入式系统学习问卷调查结果的基础上形成的,它不仅兼顾了嵌入式系统硬件和软件基本知识,而且在内容取舍上充分考虑了学生的实际需求。问卷调查结果对本书内容取舍起到了很好的启发作用。

本书由袁志勇、王景存老师任主编,章登义、刘树波老师任副主编。第 1~3 章、第 9 章和附录由袁志勇编写,第 5~7 章、第 10 章由王景存编写,第 4 章和第 8 章由刘树波编写,第 11 章由章登义、陈旭辉编写。袁志勇、王景存对全书进行了修改和统稿。研究生鄢月圆、杨东东和邱远军参与了本书的程序调试与图表制作。欧志辉同学组织了本科生嵌入式系统课程学习的问卷调查并制作了本书的部分图表。

作者在编写过程中参考了大量的相关书籍和网站,学到了很多知识并从中受益,在此对参考文献中的作者表示衷心的感谢。感谢北京航空航天大学出版社领导的大力支持以及相关人员对本书出版所付出的辛勤劳动,感谢武汉大学、武汉科技大学等单位领导和教师对本书修改所提出的宝贵意见。

虽然作者有多年从事嵌入式系统教学与研究工作的经历,但由于水平有限,书中难免有错误和疏漏之处,敬请读者和同行专家们批评指正。有兴趣的读者可以发送电子邮件到 yzypcc@163.com,与作者进一步交流;也可以发送电子邮件到 xdhydc5@sina.com,与本书策划编辑进行交流。

作 者
2009 年 10 月

本教材还配有教学课件。需要用于教学的教师,请与北京航空航天大学出版社联系。北京航空航天大学出版社联系方式如下:

电 话: 010-82317035

传 真: 010-82317034

E-mail: emsbook@buaacm.com.cn

目 录

第 1 章 嵌入式系统概论	1
1.1 嵌入式系统简介	1
1.1.1 嵌入式系统的定义	1
1.1.2 嵌入式系统的组成	2
1.1.3 嵌入式系统的应用与发展	5
1.2 嵌入式微处理器	7
1.2.1 嵌入式微处理器分类	7
1.2.2 ARM 嵌入式微处理器	10
1.2.3 嵌入式微处理器选型	14
1.3 嵌入式操作系统	15
1.3.1 概 况	15
1.3.2 Windows CE 简介	16
1.3.3 嵌入式 Linux 简介	17
1.3.4 μ C/OS-II 简介	18
习 题	20
第 2 章 ARM 体系结构	21
2.1 ARM9 嵌入式微处理器	21
2.1.1 ARM9 的结构特点	21
2.1.2 ARM9 指令集特点	24
2.1.3 ARM9 工作模式	26
2.2 ARM9 存储器组织结构	28
2.2.1 大端存储和小端存储	28
2.2.2 I/O 端口的访问方式	30
2.2.3 内部寄存器	30
2.3 ARM9 异常	35
2.3.1 异常的类型及向量地址	36
2.3.2 异常的优先级	38
2.3.3 进入和退出异常	38
2.4 S3C2410 嵌入式微处理器	42

2.4.1	S3C2410 及片内外围简介	42
2.4.2	S3C2410 引脚信号	44
2.4.3	S3C2410 专用寄存器	49
2.4.4	ARM920T 总线接口单元简介	55
2.5	ARM Cortex	55
2.6	GPIO 端口	57
2.6.1	简介	57
2.6.2	GPIO 端口操作举例	58
	习 题	60
第 3 章	ARM 指令系统	61
3.1	ARM 指令集	61
3.1.1	ARM 指令分类及格式	61
3.1.2	ARM 指令寻址方式	63
3.1.3	常用 ARM 指令	69
3.2	ARM 汇编伪指令与伪操作	84
3.2.1	常用 ARM 汇编伪指令	84
3.2.2	常用 ARM 汇编伪操作	86
3.3	Thumb 和 Thumb2 指令集简介	91
3.4	ARM 编程基础	92
3.4.1	ARM 程序常用文件格式	92
3.4.2	ARM 预定义变量	93
3.4.3	C 语言与汇编混合编程	93
3.4.4	ARM 系统引导程序简介	97
3.5	使用 RealView MDK 设计 I/O 接口应用程序	99
3.5.1	RealView MDK 集成开发工具及实验平台简介	99
3.5.2	使用 RealView MDK 设计 I/O 接口程序举例	101
	习 题	109
第 4 章	时钟及电源管理	110
4.1	S3C2410 时钟结构	110
4.2	S3C2410 电源管理模式	110
4.3	相关特殊功能寄存器	115
4.4	常用单元电路设计	119
4.4.1	电源电路设计	119
4.4.2	晶振电路设计	121

4.4.3 复位电路设计	122
习 题	122
第 5 章 存储器与人机接口原理	123
5.1 存储器概述	123
5.1.1 SRAM 和 DRAM	124
5.1.2 NOR Flash 和 NAND Flash	130
5.2 存储系统机制	134
5.2.1 存储器接口方式	135
5.2.2 高速缓存机制(Cache)	135
5.2.3 存储管理单元(MMU)	137
5.3 S3C2410 存储系统	139
5.3.1 S3C2410 存储空间	139
5.3.2 S3C2410 存储器接口设计	142
5.4 典型的人机接口	147
5.4.1 键盘接口	147
5.4.2 LED 显示器	150
5.4.3 LCD 接口	152
5.4.4 ADC 和触摸屏接口	154
习 题	165
第 6 章 中断与定时技术	167
6.1 中断概述	167
6.1.1 中断向量	167
6.1.2 中断优先级	168
6.1.3 中断屏蔽	169
6.2 S3C2410 中断系统	170
6.2.1 概 述	170
6.2.2 中断控制寄存器	173
6.2.3 中断举例	183
6.3 定时器工作原理	186
6.3.1 概 述	186
6.3.2 工作原理	186
6.4 S3C2410 定时器	187
6.4.1 定时器及 PWM	187
6.4.2 看门狗定时器	197

6.4.3	RTC	199
习 题	209
第7章	DMA 技术	210
7.1	DMA 概述	210
7.1.1	DMA 简介	210
7.1.2	DMA 传输过程	210
7.2	S3C2410 DMA	212
7.2.1	DMA 请求源	212
7.2.2	DMA 模式	213
7.2.3	DMA 操作过程	214
7.2.4	DMA 时序	215
7.3	S3C2410 DMA 寄存器	217
7.3.1	传输控制寄存器	217
7.3.2	状态寄存器	221
7.4	DMA 操作编程	222
7.4.1	DMA 操作初始化	222
7.4.2	DMA 操作编程举例	222
习 题	224
第8章	串行通信接口	225
8.1	串行通信基础知识	225
8.1.1	串行数据传送模式	225
8.1.2	串行通信方式	226
8.1.3	RS-232C 串行通信接口	228
8.1.4	RS-422 和 RS-485 标准	230
8.2	S3C2410 串行接口	230
8.2.1	S3C2410 UART 结构	231
8.2.2	S3C2410 UART 工作原理	232
8.2.3	S3C2410 UART 专用寄存器	234
8.3	串行通信举例	241
8.3.1	RS-232C 接口设计	241
8.3.2	串口初始化	242
8.3.3	发送/接收程序举例	243
8.4	IIS 串行数字音频接口	245
8.4.1	IIS 接口总线格式	249

8.4.2 IIS 接口应用举例	250
习 题	253
第 9 章 网络接口	254
9.1 网络接口技术概述	254
9.1.1 分布嵌入式系统结构	254
9.1.2 分布嵌入式网络通信方式	256
9.2 IIC 接口	257
9.2.1 IIC 总线	257
9.2.2 S3C2410 IIC 接口	261
9.3 以太网接口	268
9.3.1 嵌入式以太网基础知识	268
9.3.2 S3C2410 以太网接口	275
9.3.3 socket 网络编程	281
9.3.4 嵌入式 Web 服务器程序设计	291
习 题	297
第 10 章 ARM Linux 程序设计基础	298
10.1 Linux 操作系统	298
10.1.1 Linux 的特点	298
10.1.2 Linux 内核的结构	299
10.1.3 Linux 设备管理	307
10.2 Linux 操作系统安装与使用	313
10.2.1 环境搭建	313
10.2.2 Linux 的使用	316
10.3 Linux 程序设计	323
10.3.1 Bootloader 引导程序	323
10.3.2 Linux 的移植	332
10.3.3 驱动程序开发	334
10.3.4 应用程序开发	336
10.4 ARM Linux 驱动程序设计实例	341
10.4.1 S3C2440 上 LED 驱动开发	342
10.4.2 S3C2440 上 ADC 驱动开发	350
习 题	359

附录 1	ARM 指令表	360
附录 2	ARM 汇编程序上机实验举例	363
实验一	ARM 汇编程序的上机过程实验	363
实验二	ARM 指令寻址方式实验	367
参考文献	371

第 1 章 嵌入式系统概论

嵌入式系统是后 PC 时代广泛使用的计算机平台。在日常生活、学习或工作中所接触到的许多仪器设备里都涉及嵌入式系统应用技术,如 MP4、智能手机和机顶盒等。本章简要介绍嵌入式系统基本知识,主要内容有:嵌入式系统基本概念及应用、嵌入式微处理器的分类及选型、嵌入式操作系统。

1.1 嵌入式系统简介

嵌入式系统已经广泛应用于科技领域和日常生活的各个角落,由于其自身的特性,使人们很难发现它的存在。本节从嵌入式系统的定义开始,阐述嵌入式系统的含义、组成及应用领域等,以使读者对嵌入式系统基本概念有比较完整的了解。

1.1.1 嵌入式系统的定义

嵌入式系统是一个较复杂的技术概念,目前国内外关于嵌入式系统尚无严格、统一的定义。*Computers as Components-Principles of Embedded Computing System Design* 一书的作者 Wayne Wolf 认为:如果不严格地定义,嵌入式计算系统是任何一个包含可编程的计算机设备,但是它本身却不是一个通用计算机。*Embedded Microcontrollers* 一书的作者 Todd D. Morton 认为:嵌入式系统是一种电子系统,它包含微处理器或者微控制器,但不认为它是计算机——计算机隐藏或者嵌入在系统中。*An Embedded Software Primer* 一书的作者 Davie E. Simon 认为:人们使用嵌入式系统这个术语,指的是隐藏在任一产品中的计算机系统。*An Introduction to the Design of Small Scale Embedded System with Example from PIC, 80C51 and 68HC05/08 Microcontrollers* 一书的作者 Tim Wilmshurst 认为:嵌入式系统的首要功能并不是计算,而是受嵌入到系统中的计算机控制的一个系统;“嵌入”暗示了它存在于整个系统中,从外部观察不到,形成了更大整体的一个完整部分。

根据美国电气与电子工程师学会 IEEE(Institute of Electrical and Electronics Engineers)的定义,嵌入式系统是用于控制、监视或辅助操作机器和设备的装置(原文: devices used to control, monitor, or assist the operation of equipment, machinery or plants)。需指出的是,本定义并不能充分体现嵌入式系统的精髓,从根本上说,嵌入式系统的概念应从应用的角度予以阐述。在国内的很多嵌入式网站和相关书籍中,一般都认为嵌入式系统是以应用为中心,以计算机技术为基础,并且软/硬件可裁

减,可满足应用系统对功能、可靠性、成本、体积和功耗有严格要求的专用计算机系统。

与通用计算机系统相比,嵌入式系统具有以下重要特征:

- ▶ 通常是面向特定应用的。具有功耗低、体积小和集成度高等特点。
- ▶ 硬件和软件都必须高效率地设计,量体裁衣,力争在同样的硅片面积上实现更高的性能,这样才能满足功能、可靠性和功耗的苛刻要求。
- ▶ 实时操作系统支持。尽管嵌入式系统的应用程序可以不需要操作系统的支持就能直接运行,但为了合理调度多任务、充分利用系统资源,用户可以自行选配实时操作系统开发平台。
- ▶ 嵌入式系统与具体应用有机结合在一起,升级换代也是同步进行。因此,嵌入式系统产品一旦进入市场,具有较长的生命周期。
- ▶ 为了提高运行速度和系统可靠性,嵌入式系统中的软件一般都固化在存储器芯片中。
- ▶ 专门开发工具的支持。嵌入式系统本身不具备自主开发能力,即使在设计完成以后,用户通常也不能对程序功能进行修改,必须有一套开发工具和环境才能进行嵌入式系统开发。

1.1.2 嵌入式系统的组成

嵌入式系统是指嵌入各种设备及应用产品内部的专用计算机系统,而非 PC 系统。嵌入式系统一般由嵌入式微处理器、外围硬件设备、嵌入式操作系统以及用户应用软件四个部分组成,用于实现对其他设备的控制、监视或管理等功能。

1. 嵌入式微处理器

嵌入式微处理器是嵌入式系统的核心。嵌入式微处理器通常把通用 PC 中许多由板卡完成的任务集成到芯片内部,这样可以大幅减小系统的体积和功耗,具有质量轻、成本低、可靠性高等优点。由于嵌入式系统通常应用于比较恶劣的工作环境中,因此嵌入式微处理器在工作温度、电磁兼容性及可靠性要求方面都比通用的标准微处理器要高。嵌入式微处理器可按数据总线宽度划分为 8 位、16 位、32 位和 64 位等不同类型,许多大的半导体厂商都推出了自己的嵌入式微处理器,目前比较流行的有 Power PC、MC68000、MIPS、ARM 等。

嵌入式微处理器的体系结构可以采用冯·诺依曼体系结构或哈佛体系结构,指令系统可以选用精简指令集系统 RISC(Reduced Instruction Set Computer)或复杂指令集系统 CISC(Complex Instruction Set Computer)。

(1) 冯·诺依曼体系结构

冯·诺依曼结构的计算机由 CPU 和存储器构成,其程序和数据共用一个存储空间,程序指令存储地址和数据存储地址指向同一个存储器的不同物理位置;采用单

一的地址及数据总线,程序指令和数据的宽度相同。

程序计数器(PC)是 CPU 内部指示指令和数据的存储位置的寄存器。CPU 通过程序计数器提供的地址信息,对存储器进行寻址,找到所需要的指令或数据,然后对指令进行译码,最后执行指令规定的操作。处理器执行指令时,先从存储器中取出指令译码,再取操作数执行运算,即使单条指令也要耗费几个甚至几十个周期,在高速运算时,在传输通道上会出现瓶颈效应。

目前使用冯·诺依曼结构的 CPU 和嵌入式微处理器品种有很多,如 Intel 公司的 80x86 系列及其他 CPU、ARM 公司的 ARM7、MIPS 公司的 MIPS 处理器等。

(2) 哈佛结构

哈佛(Harvard)结构的主要特点是将程序和数据存储在不同的存储空间中,即程序存储器和数据存储器是两个相互独立的存储器,每个存储器独立编址、独立访问。系统中具有程序的数据总线与地址总线,数据的数据总线与地址总线。这种分离的程序总线 and 数据总线可允许在一个机器周期内同时获取指令字(来自程序存储器)和操作数(来自数据存储器),从而提高执行速度,提高数据的吞吐率。又由于程序和数据存储器在两个分开的物理空间中,因此取指和执行能完全重叠,具有较高的执行效率。

目前,使用哈佛结构的嵌入式处理器和微控制器品种有很多,除 DSP 处理器外,还有 Freescale 公司的 MC68 系列、Zilog 公司的 Z8 系列、Atmel 公司的 AVR 系列,以及 ARM 公司的 ARM9、ARM10 和 ARM11 等。

(3) 精简指令集计算机

早期的计算机采用复杂指令集计算机(CISC)体系,如 Intel 公司的 80x86 系列 CPU,从 8086 到 Pentium 系列,采用的都是典型的 CISC 体系结构。采用 CISC 体系结构的计算机各种指令的使用频率相差悬殊,统计表明,大概有 20% 比较简单的指令被反复使用,使用量约占整个程序的 80%;而有 80% 左右的指令则很少使用,其使用量约占整个程序的 20%,即指令的 2/8 规律。在 CISC 中,为了支持目标程序的优化,支持高级语言和编译程序,增加了许多复杂的指令,用一条指令来代替一串指令。通过增强指令系统的功能,虽然简化了软件,却增加了硬件的复杂程度。而这些复杂指令并不等于有利于缩短程序的执行时间。在 VLSI 制造工艺中要求 CPU 控制逻辑具有规整性,而 CISC 为了实现大量复杂的指令,控制逻辑极不规整,给 VLSI 工艺造成很大困难。

精简指令集计算机 RISC(Reduced Instruction Set Computer)体系结构于 20 世纪 80 年代提出,RISC 是在 CISC 的基础上产生并发展起来的。RISC 的着眼点不是简单地放在简化指令系统上,而是通过简化指令系统使计算机的结构更加简单合理,从而提高运算效率。在 RISC 中,优先选取使用频率最高的、很有用但不复杂的指令,避免使用复杂指令;固定指令长度,减少指令格式和寻址方式种类;指令之间各字段的划分比较一致,各字段的功能也比较规整;采用 Load/Store 指令访问存储器,

其余指令的操作都在寄存器之间进行;增加 CPU 中通用寄存器数量,算术逻辑运算指令的操作数都在通用寄存器中存取;大部分指令控制在一个或小于一个机器周期内完成;以硬布线控制逻辑为主,不用或少用微码控制;采用高级语言编程,重视编译优化工作,以缩短程序执行时间。

尽管 RISC 架构与 CISC 架构相比有较多的优点,但 RISC 架构并不能取代 CISC 架构。事实上,RISC 和 CISC 各有优势。现代的 CPU 往往采用 CISC 的外围,内部加入了 RISC 的特性,如超长指令集 CPU 就是融合了 RISC 和 CISC 两者的优势,成为未来的 CPU 发展方向之一。在 PC 和服务器的领域,CISC 体系结构是市场的主流。在嵌入式系统领域,RISC 结构的微处理器将占有重要的位置。

2. 外围硬件设备

嵌入式硬件系统通常是以嵌入式微处理器为中心,包含电源电路、时钟电路和存储器电路的电路模块,其中操作系统和应用程序都固化在模块的 ROM/Flash 中。外围硬件设备是指在嵌入式硬件系统中,除嵌入式微处理器以外的完成存储、显示、通信、调试等功能的部件。根据外围硬件设备的功能可分为存储器(ROM、SRAM、DRAM 和 Flash 等)和接口(并行口、RS-232 串口、IrDA 红外接口、IIC、IIS、USB、CAN、以太网、LCD、键盘、触摸屏、A/D 和 D/A 等)两大类。

3. 嵌入式操作系统

嵌入式操作系统 EOS(Embedded Operating System)是一种用途广泛的系统软件,它负责嵌入式系统的全部软、硬件资源的分配、调度、控制和协调。嵌入式操作系统具有通用操作系统的基本特点,如能够有效管理越来越复杂的系统资源;能够把硬件虚拟化,使开发人员从繁忙的驱动程序移植和维护中解脱出来;能够提供库函数、驱动程序、工具集以及应用程序。

嵌入式操作系统除具备一般操作系统的最基本特点外,还具有以下特点:

- ▶ 强稳定性,弱交互性。嵌入式系统一旦开始运行就不需要用户过多的干预,这就要求负责系统管理的嵌入式操作系统具有很强的稳定性。
- ▶ 较强的实时性。嵌入式系统实时性一般较强,可用于各种设备的控制中。
- ▶ 可伸缩性。嵌入式系统具有开放、可伸缩性的体系结构。
- ▶ 外围硬件接口的统一性。嵌入式操作系统提供了许多外围硬件设备驱动接口。

由于嵌入式系统中的存储器容量有限,嵌入式操作系统核心通常较小。不同的应用场合,用户会选用不同特点的嵌入式操作系统,但无论采用哪一种嵌入式操作系统,它都有一个核心(kernel)和一些系统服务(system service)。嵌入式操作系统必须提供一些系统服务供应用程序调用,包括文件系统、内存分配、I/O 存取服务、中断服务、任务(task)服务和定时(timer)服务等,设备驱动程序(device driver)则是建立在 I/O 存取和中断服务基础之上的。有些嵌入式操作系统也会提供多种通信协议

以及用户接口函数库等。嵌入式操作系统的性能通常取决于核心程序,而核心的工作主要在任务管理(task management)、任务调度(task scheduling)、进程间通信(IPC)及内存管理(memory management)中。

在工业控制领域,一般对嵌入式系统有实时性方面的要求。根据响应时间的不同,嵌入式操作系统可分为以下 3 类:

① 强实时嵌入式操作系统(系统响应时间在微秒或毫秒级);

② 一般实时嵌入式操作系统(系统响应时间在毫秒至几秒数量级,实时性要求没有强实时系统要求高);

③ 弱实时嵌入式操作系统(系统响应时间在数十秒或更长)。

4. 应用软件

嵌入式系统的应用软件是设计人员针对专门的应用领域而设计的应用程序。通常,设计人员把嵌入式操作系统和应用软件组合在一起,作为一个有机的整体存在。

嵌入式系统软件的要求与 PC 有所不同,其主要特点如下:

▶ 软件要求固态化存储;

▶ 软件代码要求高效率、高可靠性;

▶ 系统软件(嵌入式操作系统)有较高的实时性要求。

1.1.3 嵌入式系统的应用与发展

嵌入式系统的应用已逐步渗透到金融、航天、电信、网络、信息家电、医疗、工业控制及军事等各个领域,以至于一些学者断言,嵌入式系统将成为后 PC 时代的主宰。形式多样的嵌入式系统与移动通信、传感器网络等技术一道,改变了现有的计算环境。

嵌入式系统的应用按照市场领域划分,可以分为以下几类。

1. 信息家电

信息家电是一种价格低廉、操作简便、实用性强,并带有 PC 主要功能的家电产品,是利用计算机、电信和电子技术与传统家电(包括白色家电:电冰箱、洗衣机、微波炉等;黑色家电:电视机、录像机、音响、VCD、DVD 等)相结合的创新产品,是为数字化与网络技术更广泛地深入家庭生活而设计的新型家用电器。信息家电包括 PC、机顶盒、HPC、DVD、超级 VCD、无线数据通信设备、视频游戏设备、WebTV 及网络电话等,所有能够通过网络系统交互信息的家电产品,都可以称为信息家电。目前,音频、视频和通信设备是信息家电的主要组成部分。另外,在目前传统家电的基础上,将信息技术融入传统的家电中,使其功能更加强大,使用更加简单、方便和实用,为家庭创造更高品质的生活环境,如模拟电视发展成数字电视,VCD 变成 DVD,电冰箱、洗衣机和微波炉等也将会变成数字化、网络化和智能化的信息家电。