

COMPUTER

<http://www.phei.com.cn>

高等学校计算机基础及应用教材

汇编语言、微机原理 及接口技术

初华 主编 胡景春 主审



电子工业出版社
PUBLISHING HOUSE OF ELECTRONICS INDUSTRY

0
高等学校计算机基础及应用教材

TP313-43
257

汇编语言、微机原理 及接口技术

郑初华 主编

胡景春 主审

副主编：石永革 熊茂华 赵文龙
编 著：郑初华 石永革 熊茂华
赵文龙 程从从 戴士明
万 文 湛洪茂

电子工业出版社

Publishing House of Electronics Industry

北京·BEIJING

内 容 简 介

本书由汇编语言、微机原理、接口技术、微机技术新发展及附录四个部分组成,适合作为理工类本科汇编语言、微机原理、接口技术以及它们的组合课程的教材,也可作为理工类高职高专教材或参考书。

本书主要内容有:快速进制转换,原值与补码直接转换、微型机硬件基础,8086/88 CPU 内部结构、引脚、时序以及指令系统,汇编语言及编程方法,内存的存储原理与 CPU 的连接, I/O 方式及编程,中断概念及实现,8255、8253 以及 8251 等接口芯片及其应用, A/D、D/A 转换以及工业自动化控制,键盘及接口,显示及接口,并口通信,串口通信,总线技术新发展概况,实用附录等。本书共有 16 章及 9 个附录。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。

版权所有,侵权必究。

图书在版编目(CIP)数据

汇编语言、微机原理及接口技术/郑初华主编. —北京:电子工业出版社, 2003. 2

ISBN 7-5053-8232-2

I. 汇… II. 郑… III. ①汇编语言—程序设计—自学参考资料②微型计算机—基础理论—自学参考资料③微型计算机—接口—自学参考资料 IV. ①TP313②TP36

中国版本图书馆 CIP 数据核字(2003)第 006118 号

责任编辑:秦 梅

印 刷:北京兴华印刷厂

出版发行:电子工业出版社 <http://www.phci.com.cn>

北京市海淀区万寿路 173 信箱 邮编 100036

经 销:各地新华书店

开 本:787×1092 1/16 印张:25 字数:640 千字

版 次:2003 年 2 月第 1 版 2003 年 2 月第 1 次印刷

印 数:5000 册 定价:29.00 元

凡购买电子工业出版社的图书,如有缺损问题,请向购买书店调换;若书店售缺,请与本社发行部联系。联系电话:(010) 68279077

前 言

本书由汇编语言、微机原理、接口技术、微机技术新发展及附录四个部分组成。本书融入多位老师的教学经验，重点突出，详略有序，有一些讲法其他同类教材未曾涉及的，如快速进制转换、原值与补码直接转换、指令 6 个方面等。本书适合作为理工类本科汇编语言、微机原理、接口技术以及它们的组合课程的教材，也可作为理工类高职高专教材或参考书。

本书共分 16 章，主要内容有：快速进制转换，原值与补码直接转换，微型机硬件基础，8086/88CPU 内部结构、引脚、时序以及指令系统，汇编语言及编程方法，内存的存储原理与 CPU 的连接，I/O 方式及编程，中断概念及实现，8255、8253 以及 8251 等众多接口芯片硬件设计及编程驱动，A/D、D/A 转换以及工业自动化控制，键盘及接口，显示及接口，并口通信，串口通信，总线技术，新发展概况，实用附录等。

本书由南昌航空工业学院郑初华主编，胡景春主审，第 1 章至第 6 章 6.3 节由郑初华编写，第 16 章以及附录由郑初华与江西农业大学戴士明共同编写，第 6 章 6.4 节、第 7 章和第 12 章由南昌大学石永革编写，第 8 章和第 9 章由南昌大学程从从编写，第 10 章和第 11 章由南昌航空工业学院赵文龙及东华理工学院湛洪茂共同编写，第 13 章、第 14 章和第 15 章由南昌航空工业学院熊茂华、万文共同编写。

本书由主编郑初华负责全面内容的规划、编排，由主编郑初华和主审胡景春共同审定，但由于时间紧，错误在所难免，欢迎各位老师和同学指正。

在此，对曾给本书的编写提出意见及参加校稿的黎明、陈敏、邬冠华、黄竹生、杨小芹、宋凯、张春华、黄河、徐坚、罗礼华、柴明钢、吴军发、艾骏、周建伟、涂伟波等同志一并表示感谢！

目 录

第一部分 汇编语言

第 1 章 进制及码元	(1)
1.1 进制转换及计算	(1)
1.1.1 进制	(1)
1.1.2 进制转换的一般方法	(1)
1.1.3 进制快速转换方法	(2)
1.1.4 进制计算	(3)
1.1.5 二进制数据的表示范围	(4)
1.2 码元及转换	(4)
1.2.1 BCD 码	(4)
1.2.2 ASCII 码	(4)
1.2.3 汉字内码	(5)
1.2.4 原码、反码和补码	(5)
1.2.5 真值与补码（无符号数）之间的直接转换	(5)
习题	(6)
第 2 章 微机硬件基础	(8)
2.1 计算机系统概述	(8)
2.2 微机发展概况	(9)
2.2.1 微机的发展史	(9)
2.2.2 微机的发展特点	(10)
2.2.3 微机的分类	(11)
2.2.4 评估微机性能的主要性能指标	(11)
2.2.5 微机的应用领域	(11)
2.3 8086/88 CPU 的编程结构	(12)
2.3.1 8086/88 CPU 的内部结构	(12)
2.3.2 8086/88 CPU 内部的寄存器	(13)
2.4 内存地址组织及存放次序	(14)
2.4.1 8086/88 系统的内存组织	(15)
2.4.2 内存物理地址的计算方法	(15)
2.4.3 内存单元数据的存放次序	(16)
2.5 接口、端口、端口地址	(16)
习题	(17)

第 3 章 寻址方式及指令系统	(18)
3.1 基本概念	(18)
3.2 寻址方式	(19)
3.2.1 操作数的寻址方式	(19)
3.2.2 转移指令的寻址方式	(23)
3.3 指令系统	(23)
3.3.1 传送类指令 (12 条)	(23)
3.3.2 算术运算类指令 (20 条)	(30)
3.3.3 位运算类指令 (12 条指令)	(36)
3.3.4 CPU 控制类指令 (12 条指令)	(38)
3.3.5 I/O 类指令 (2 条指令)	(39)
3.3.6 串操作类指令 (13 条)	(39)
3.3.7 转移类指令 (26 条)	(44)
3.4 常用 DOS 系统功能调用和 BIOS 中断调用	(49)
3.4.1 DOS 系统功能调用	(49)
3.4.2 常用 BIOS 中断	(51)
习题	(51)
第 4 章 MASM 汇编语言	(56)
4.1 汇编语句格式	(56)
4.2 表达式	(57)
4.2.1 算术运算	(57)
4.2.2 关系运算	(57)
4.2.3 逻辑运算	(57)
4.2.4 分析运算	(58)
4.2.5 合成运算	(58)
4.3 伪指令	(58)
4.3.1 符号常量定义	(59)
4.3.2 变量定义 (数据定义)	(59)
4.3.3 段定义	(60)
4.3.4 段对应	(60)
4.3.5 设定起始偏移	(60)
4.3.6 设定标题	(61)
4.3.7 取模块名	(61)
4.3.8 过程定义	(61)
4.3.9 宏定义、宏调用和宏展开	(61)
4.3.10 宏与子程序的比较	(62)
4.3.11 完整汇编程序的编程框架	(62)
4.4 完整汇编源程序的上机过程	(64)
4.4.1 上机主要步骤	(64)

4.4.2 其他会用到的 DOS 指令	(66)
习题	(67)
第 5 章 汇编程序设计	(69)
5.1 程序结构	(69)
5.2 顺序程序设计	(70)
5.3 分支程序设计	(70)
5.3.1 单分支程序设计	(70)
5.3.2 双分支程序设计	(71)
5.3.3 逻辑分解法多分支程序设计	(72)
5.3.4 转移表法多分支程序设计	(73)
5.3.5 地址表法多分支程序设计	(74)
5.4 循环程序设计	(76)
5.5 子程序设计	(78)
5.5.1 过程定义的基本格式	(79)
5.5.2 主程序调用子程序的一般方法	(79)
5.5.3 参数传递的方法	(79)
5.5.4 现场信息的保护和恢复方法	(80)
5.5.5 子程序的嵌套调用	(80)
5.6 综合应用举例	(81)
习题	(83)

第二部分 微机原理

第 6 章 Intel 8086/88 微处理器	(84)
6.1 8086/88 CPU 的内部结构	(84)
6.2 8086/88 引脚及其功能	(84)
6.2.1 8086 CPU 最小工作模式下的引脚	(84)
6.2.2 8088 引脚与 8086 的区别 (最小模式)	(85)
6.2.3 8086/88 最大模式的引脚与最小模式的区别	(86)
6.3 8086/88 CPU 子系统的基本配置	(86)
6.3.1 8284 时钟发生器	(86)
6.3.2 地址锁存器	(87)
6.3.3 数据收发器	(87)
6.3.4 最小模式的 CPU 子系统	(88)
6.3.5 8288 总线控制器	(88)
6.3.6 最大模式的 CPU 子系统	(89)
6.4 总线工作时序	(90)
6.4.1 指令周期、总线周期和时钟周期	(90)
6.4.2 基本的总线时序	(91)
习题	(97)

第7章 内存组成、原理与接口	(99)
7.1 微机存储系统概述	(99)
7.1.1 存储器的分类	(99)
7.1.2 半导体存储器的分类与特点	(99)
7.1.3 存储器的主要性能参数	(101)
7.1.4 微机存储系统结构	(102)
7.2 半导体存储器结构与原理	(102)
7.2.1 芯片基本结构	(103)
7.2.2 RAM存储原理	(104)
7.2.3 ROM存储原理	(105)
7.3 典型的半导体存储器芯片	(107)
7.3.1 SRAM芯片 HM6116	(107)
7.3.2 SRAM芯片 Intel 2114	(107)
7.3.3 DRAM芯片 Intel 4164	(108)
7.3.4 EPROM芯片 Intel $27 \times \times \times$	(109)
7.3.5 EEPROM芯片 28F010	(111)
7.3.6 内存条	(112)
7.4 内存组成及其与系统总线的连接	(113)
7.4.1 内存组成与接口设计的基本方法	(113)
7.4.2 用译码器实现芯片选择	(115)
7.4.3 实现芯片选择的三种方法	(116)
7.4.4 DRAM的连接	(117)
7.4.5 RAM的备份电源技术	(120)
7.5 PC系列微机的内存组织	(121)
7.5.1 内存分体结构	(121)
7.5.2 内存空间分配	(123)
习题	(124)
第8章 输入输出 (I/O) 系统	(127)
8.1 接口技术概述	(127)
8.1.1 接口的概念	(127)
8.1.2 接口的功能	(128)
8.1.3 CPU与外设之间传送的信息	(129)
8.1.4 端口地址的编址方式	(130)
8.2 I/O端口读写技术	(131)
8.2.1 I/O端口地址译码技术	(131)
8.2.2 I/O端口的读写控制	(134)
8.3 I/O设备数据传送控制方式	(136)
8.3.1 无条件传送方式	(137)
8.3.2 查询传送方式	(138)

8.3.3 中断传送方式	(142)
8.3.4 DMA (直接存储器存取) 方式	(143)
8.3.5 IOP (输入输出处理机) 方式	(145)
8.4 简单的输入/输出接口芯片	(145)
8.4.1 芯片功能简介	(145)
8.4.2 芯片应用举例	(148)
习题	(150)
第9章 中断技术	(153)
9.1 中断的基本原理	(153)
9.1.1 中断过程	(153)
9.1.2 中断优先权	(155)
9.1.3 中断嵌套 (多重中断)	(157)
9.2 8086/88 的中断系统	(158)
9.2.1 外部中断	(159)
9.2.2 内部中断	(160)
9.2.3 8086/88 的中断管理	(161)
9.3 可编程中断控制器 8259A (PIC)	(163)
9.3.1 8259A 的结构及逻辑功能	(163)
9.3.2 8259A 的引脚	(164)
9.3.3 端口区分	(165)
9.3.4 中断响应过程	(166)
9.3.5 8259A 的编程	(166)
9.3.6 8259A 的操作方式	(170)
9.4 8259A 在微机系统中的应用	(174)
9.4.1 8259A 在 IBM PC/XT 中的应用	(174)
9.4.2 8259A 在 PC/AT 中的应用	(175)
9.5 中断接口技术	(177)
9.5.1 中断源的接口设计	(177)
9.5.2 中断服务程序的编制	(178)
9.5.3 中断服务程序的装载	(179)
习题	(180)

第三部分 接口技术

第10章 可编程接口芯片及其应用	(182)
10.1 可编程并行接口芯片 8255A	(182)
10.1.1 8255A 的结构及引脚功能	(182)
10.1.2 8255A 端口的寻址	(184)
10.1.3 8255A 的工作方式及控制字	(184)
10.1.4 8255A 的初始化及应用举例	(190)

10.2 可编程的定时/计数器芯片 8253	(192)
10.2.1 8253 简介	(192)
10.2.2 8253 工作方式与操作时序	(194)
10.2.3 8253 的初始化	(198)
10.2.4 8253 的应用举例	(198)
10.3 可编程串行接口芯片 Intel 8251A	(199)
10.3.1 Intel 8251A 的基本性能	(200)
10.3.2 Intel 8251A 的内部结构及外部引脚	(200)
10.3.3 8251A 的控制字及初始化	(202)
10.3.4 8251 的应用举例	(204)
10.4 数据采集系统接口技术	(205)
10.4.1 概述	(205)
10.4.2 D/A 转换器 (DAC)	(206)
10.4.3 A/D 转换器 (ADC)	(211)
10.5 可编程接口芯片的综合应用	(220)
习题	(224)
第 11 章 总线技术	(226)
11.1 概述	(226)
11.1.1 总线的分类	(226)
11.1.2 总线信号的分类	(226)
11.1.3 总线的标准化	(226)
11.1.4 总线规范的基本内容	(227)
11.1.5 总线的发展趋势	(227)
11.2 系统总线概述	(227)
11.3 ISA 总线	(229)
11.3.1 PC 总线	(229)
11.3.2 ISA 总线	(229)
11.4 EISA 和 VESA 总线	(234)
11.4.1 EISA 总线	(234)
11.4.2 VESA 总线	(234)
11.5 PCI 总线	(235)
11.5.1 PCI 总线的特点	(235)
11.5.2 PCI 总线信号的定义	(235)
11.5.3 PCI 总线的系统结构	(237)
11.6 第三代总线 3GIO 介绍	(238)
11.6.1 3GIO 主要特点	(238)
11.6.2 3GIO 架构	(239)
11.6.3 I/O 标准之争	(239)
11.7 AGP 总线	(240)

11.7.1 AGP 总线接口的由来	(240)
11.7.2 AGP 总线技术配套	(241)
11.8 AMR、CNR、ACR 总线	(241)
11.9 IEEE-488 总线	(242)
习题	(242)
第 12 章 键盘接口	(244)
12.1 概述	(244)
12.1.1 键开关与键盘的分类	(244)
12.1.2 键盘接口的基本功能	(245)
12.2 非编码键盘接口及其控制	(246)
12.2.1 简单键盘接口与行扫描法	(246)
12.2.2 可编程接口与线反转法	(248)
12.3 IBM PC 的键盘接口	(249)
12.3.1 IBM PC 的键盘	(249)
12.3.2 PC 扩展键盘的接口电路	(252)
12.3.3 键盘中断服务与调用	(254)
习题	(255)
第 13 章 显示接口	(256)
13.1 LED 显示器件及其接口	(256)
13.1.1 概述	(256)
13.1.2 数码管显示接口分析/设计	(257)
13.1.3 用 MC14499 译码器扩展 LED 显示接口	(259)
13.2 液晶显示器 (LCD) 及其接口	(260)
13.2.1 液晶显示器的原理和结构	(260)
13.2.2 液晶显示器的分类	(260)
13.2.3 LCD 的驱动方式和驱动原理	(261)
13.2.4 LCD 显示器的接口	(262)
13.3 CRT 显示器及其接口	(266)
13.3.1 概述	(266)
13.3.2 单色显示适配器 (MDA)	(268)
13.3.3 彩色图形适配器 (CGA)	(269)
13.3.4 EGA、VGA、SVGA 图形显示适配器	(270)
习题	(270)
第 14 章 打印机及并口通信技术	(272)
14.1 打印机的主要类型与工作原理	(272)
14.1.1 打印机的主要分类	(272)
14.1.2 打印机的基本工作原理	(272)
14.1.3 打印机的指标和特性	(279)
14.2 打印机并行接口	(280)

14.2.1 并行接口标准 Centronic	(280)
14.2.2 打印机的工作过程及接口电路	(281)
14.3 并行打印机适配器	(282)
14.4 并行打印机接口转换成 GPIB-488 接口	(288)
14.4.1 GPIB-488 总线	(288)
14.4.2 并行打印机接口转换成 GPIB-488 接口电路	(291)
习题	(296)
第 15 章 串行通信技术	(298)
15.1 概述	(298)
15.1.1 并行和串行传输	(298)
15.1.2 同步通信与异步通信	(299)
15.2 RS-232 串行接口技术	(299)
15.2.1 Modem 调制解调	(299)
15.2.2 RS-232 串行接口	(302)
15.2.3 RS-422、RS-423 和 RS-485 标准接口	(309)
15.3 USB 接口技术	(312)
15.3.1 USB 接口的特点	(312)
15.3.2 USB 通用串行接口总线结构	(312)
15.3.3 USB 主机和 USB 设备	(315)
15.3.4 USB 数据流	(316)
习题	(317)

第四部分 微机技术新发展及附录

第 16 章 微机最新发展概述	(320)
16.1 微处理器	(320)
16.1.1 Intel Celeron 五代简述	(320)
16.1.2 Intel P4 CPU	(325)
16.1.3 Athlon XP CPU	(327)
16.2 主板芯片组	(330)
16.2.1 主板芯片组概述	(330)
16.2.2 Intel 最新芯片组	(334)
16.2.3 威盛芯片组	(337)
16.2.4 AMD 芯片组	(341)
16.3 内存	(342)
16.3.1 发展简史	(342)
16.3.2 内存 (DRAM) 在 x86 的架构下发展趋势	(342)
16.3.3 DRAM 产品的种类	(343)
16.3.4 DRDRAM 与 SRAM 特性比较	(345)
16.3.5 内存颗粒	(346)

16.3.6	DRAM 模组规格	(346)
16.4	显卡	(346)
16.4.1	显卡发展史回顾	(346)
16.4.2	显卡的基本结构	(348)
16.4.3	显卡的显示原理与性能	(348)
16.4.4	显示芯片及显卡的主要类型	(349)
16.4.5	显卡接口技术	(352)
附录 A	DOS 功能调用	(356)
附录 B	BIOS 中断	(365)
附录 C	汇编错误信息中英文对照表	(372)
附录 D	DEBUG 命令格式	(377)
附录 E	标准 ASCII 码表	(378)
附录 F	CMOS 参数特征	(379)
附录 G	P4 相对 8086/88 新增指令系统	(382)
参考文献		(386)

第一部分 汇编语言

第 1 章 进制及码元

计算机重要基础之一是进制和码元换算，因为计算机内采用的是二进制数值或编码，而在各种汇编语言中习惯使用十六进制，也可使用八进制、二进制和十进制，在 C 语言中也可使用八进制、十六进制和十进制，特别是调试程序时更要与进制和码元换算打交道。所以掌握进制和码元换算的快速方法，对学好有关计算机课程特别是汇编语言、微机原理及接口技术非常重要。

本章所介绍的进制快速转换方法可以完成十进制、二进制、十六进制及八进制之间的快速转换，一般可以在 10 秒内完成万以内的数值转换。此外，本章所介绍的真值（有符号数）与补码（或无符号数）之间的直接转换也是前人未曾述及的，负数与补码（或无符号数）之间转换也只要 10 秒左右。

1.1 进制转换及计算

本节主要讲解进制的快速转换方法，学会此法可在 10 秒内实现万以内的转换。

1.1.1 进制

现实生活中除了最常用的十进制外，还有秒分时之间的六十进制、月年之间的十二进制以及古代钱两斤之间的十六进制等，在计算机内主要采用的是二进制（后缀 B, Binary）、八进制（后缀 O 或 Q, Octal, O 易与 0 混淆，所以一般用 Q 替代 O）、十进制（后缀 D, Decimal, 或不要后缀）和十六进制（后缀 H, Hex）。

N 进制的每个数据位取值范围为 $0 \sim N-1$ ，进制算术运算规则同十进制，只不过是逢 N 进一、借一等于 N 而已。例如，二进制只有 0 和 1，逢 2 进 1，借 1 等于 2；十六进制有 $0 \sim 9, A \sim F$ （分别代表 $10 \sim 15$ ）16 个数字，逢 16 进 1，借 1 等于 16。

1.1.2 进制转换的一般方法

进制转换的一般方法如图 1.1 和图 1.2 所示。

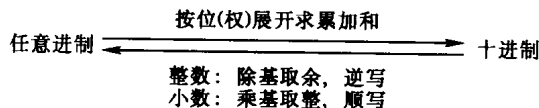


图 1.1 任意进制与十进制之间转换关系图

例 1.1 $(101101)_2 = 101101B = 1 \times 2^5 + 0 \times 2^4 + 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 = 45$

例 1.2 $156.4 Q = 1 \times 8^2 + 5 \times 8^1 + 6 \times 8^0 + 4 \times 8^{-1} = 110.5$

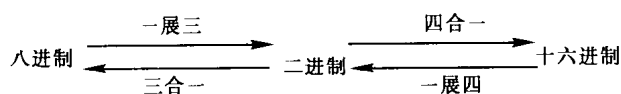


图 1.2 二、八、十六进制之间转换关系图

例 1.3 $6C.4H = 6 \times 16^1 + 12 \times 16^0 + 4 \times 16^{-1} = 108.25$

下式中 a_i 代表 b 进制的第 i 位，任意的 b 进制转化为十进制的一般式子：

$$(a_n a_{n-1} \cdots a_1 a_0 a_{-1} \cdots a_{-m})_b = a_n \times b^n + a_{n-1} \times b^{n-1} + \cdots + a_0 \times b^0 + a_{-1} \times b^{-1} + \cdots + a_{-m} \times b^{-m}$$

$$= \sum_{i=-m}^n a_i \times b^i$$

例 1.4 $123.25 = (1111011.01)_2 = (173.2)_8 = (7B.4)_{16}$

解题步骤如图 1.3 所示。

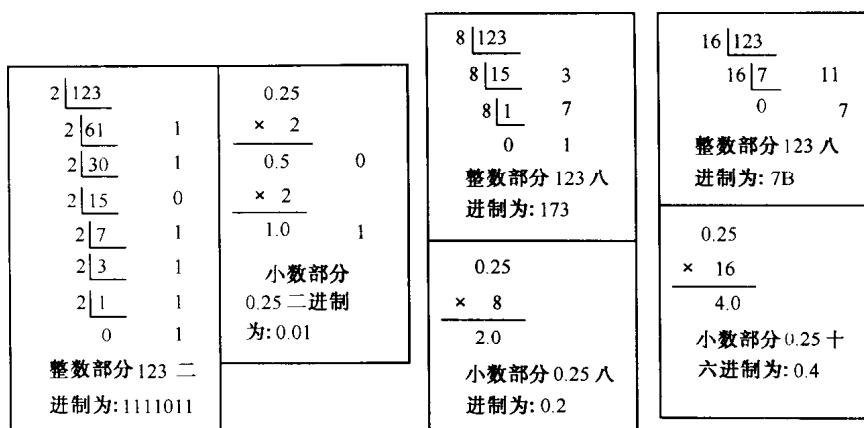


图 1.3 十进制转换为其他进制的一般方法

1.1.3 进制快速转换方法

掌握进制快速转换方法的前提是记住 16 的倍数或 2 的 n 次方。如表 1.1 所示。

在记住表 1.1 的主要数据后，进制转换就可以在 10 秒内转换完成，具体方法如下。

表 1.1 2 的指数及 16 的倍数表

n 的值	2^n	n 的值	$16 \times n$
-4	0.0625	1	16
-3	0.125	2	32
-2	0.25	3	48
-1	0.5	4	64
0	1	5	80
1	2	6	96
2	4	7	112
3	8	8	128

(续表)

n 的值	2^n	n 的值	$16 \times n$
4	16	9	144
5	32	10	160
6	64	11	176
7	128	12	192
8	256	13	208
9	512	14	224
10	1K (1024)	15	240
14	16K	1×16	256
16	64K	2×16	512
20	1M (1024K)	3×16	768
24	16M	4×16	1024 (1K)
30	1G (1024M)	8×16	2048 (2K)
40	1T (1024G)	16×16	4096 (4K)

将十进制转换为十六进制，只要把它拆成 16 的倍数之和还原成十六进制即可，再利用一展四转换为二进制，而后再用三合一转换为八进制（注：有时视情况可用 16 的倍数之差）。

例 1.5 $5000 = 4096 + 768 + 128 + 8 = 1388 \text{ H} = 1001110001000 \text{ B} = 11610 \text{ Q}$

例 1.6 $2000 = 2048 - 48 = 800 \text{ H} - 30 \text{ H} = 7\text{D}0 \text{ H} = 11111010000 \text{ B} = 3720 \text{ Q}$

例 1.7 $280 = 256 + 16 + 8 = 118 \text{ H} = 100011000 \text{ B} = 430 \text{ Q}$

将十进制转换为二进制，只要把它拆成 2 的 n 次方之和，有 n 次方的二进制位写成 1，无 n 次方的二进制位写成 0 即可，再利用四合一转换为十六进制及用三合一转换为八进制（注：有时视情况可用 2 的几次方之差）。

例 1.8 $5000 = 2^{12} + 2^9 + 2^8 + 2^7 + 2^3 = 1001110001000 \text{ B} = 1388 \text{ H} = 11610 \text{ Q}$

例 1.9 $2000 = 2^{10} + 2^9 + 2^8 + 2^7 + 2^6 + 2^4 = 11111010000 \text{ B} = 7\text{D}0 \text{ H} = 3720 \text{ Q}$

例 1.10 $280 = 2^8 + 2^4 + 2^3 = 100011000 \text{ B} = 118 \text{ H} = 430 \text{ Q}$

1.1.4 进制计算

进制计算主要有加减乘除等算术运算和与或非等逻辑运算。其他进制加减乘除等算术运算的运算方法与十进制的运算方法类似，要点是逢 N 进一、借一等于 N 。与或非等逻辑运算一般是指二进制的逻辑运算，将 1 当成真，将 0 当成假，与或非的真值表如图 1.4 所示。

A 与 B

A \ B	0	1
0	0	0
1	0	1

A 或 B

A \ B	0	1
0	0	1
1	1	1

非 A

A	0	1
$\bar{A}$	1	0

图 1.4 三种位逻辑运算真值表

在本书 3.3 节的汇编指令部分和 4.2 节的表达式部分将给出具体举例。

1.1.5 二进制数据的表示范围

二进制数据的表示范围要分有符号数还是无符号数。无符号数的所有二进制位 (bit) 均作为数值位; 有符号数的最高位代表符号位, 1 代表负、0 代表正, 其余位才是数值位。 n 位二进制无符号数的表示范围为 $0 \sim (2^n - 1)$ 。 n 位二进制有符号数的表示范围还要再看其用的是什么编码方案, 补码为 $-2^{n-1} \sim + (2^{n-1} - 1)$; 原码、反码的表示范围为 $- (2^{n-1} - 1) \sim + (2^{n-1} - 1)$ 。原码、反码、补码的概念在下一节介绍。计算机中内外存容量以字节 (B, Byte) 为单位, 一个字节由 8 个二进制位构成 (即 $1\text{ B} = 8\text{ b}$)。8 位二进制数 (1 字节) 的无符号表示范围为 $0 \sim 255$, 有符号补码表示范围为 $-128 \sim +127$; 16 位二进制 (2 字节) 的无符号表示范围为 $0 \sim 65\,535$, 有符号补码表示范围为 $-32\,768 \sim +32\,767$ 。

1.2 码制及其转换

本节介绍计算机使用的主要二进制编码, 重点讲解真值 (有符号数) 与补码 (或无符号数) 间的快速转换方法, 学会此法后, 8 位或 16 位二进制补码的求解会变得轻而易举。

1.2.1 BCD 码

常见的 BCD 码有 8421 码、2421 码以及余 3 码等, 一般使用 8421 码, 它又分为压缩 BCD 码和非压缩 BCD 码。压缩 BCD 码是用 4 位二进制代码表示一位十进制, 一个字节可以表示两位十进制 ($00 \sim 99$); 而非压缩 BCD 码是用 8 位二进制代码表示一位十进制, 高 4 位无效, 一个字节只能表示一位十进制 ($0 \sim 9$), 高 4 位为 0 时则叫标准非压缩 BCD 码。例如, 十进制数 35 的压缩 BCD 码为 35 H, 其标准非压缩 BCD 码为 0305 H。它们的比较示意图如图 1.5 所示。

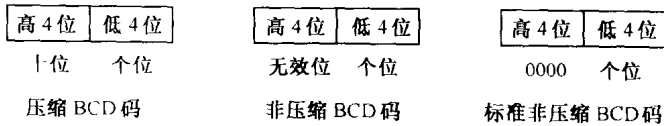


图 1.5 三种 8421BCD 码的比较

1.2.2 ASCII 码

基本 ASCII 码使用 7 位二进制编码, 占一个字节, 最高位为 0。重要的 7 个字符的 ASCII 码值如表 1.2 所示。

'0' ~ '9' 的 ASCII 码依次加 1, 'A' ~ 'Z' 的 ASCII 码依次加 1, 'a' ~ 'z' 的 ASCII 码也是依次加 1, 所以记住 '0'、'A' 以及 'a' 的 ASCII 码, 也就记住了 62 个字符的 ASCII 码。'0' ~ '9' 的 ASCII 码是一种特殊的非压缩 BCD 码。例如 '35' 是十进制数 35 的非压缩 BCD 码即 3335 H。

表 1.2 重要的 ASCII 字符

字 符	ASCII 码 十进制值	ASCII 码 十六进制值
LF (换行)	10	0A H
CR (回车)	13	0D H
SP (空格)	32	20 H
'\$'	36	24 H
'0'	48	30 H
'A'	65	41 H
'a'	97	61 H