

新编21世纪高等职业教育电子信息类规划教材·应用电子技术专业



DSP

原理与应用

——TMS320LF240x

唐俊英 主编



电子工业出版社

PUBLISHING HOUSE OF ELECTRONICS INDUSTRY

<http://www.phei.com.cn>

新编 21 世纪高等职业教育电子信息类规划教材·应用电子技术专业

DSP 原理与应用

——TMS320LF240x

唐俊英 主 编

韩会山 郭健 副主编

電子工業出版社

Publishing House of Electronics Industry

北京·BEIJING

内 容 简 介

DSP 是一种特别适合进行数字信号处理的微处理器,它的应用已越来越广泛。本书系统地介绍了 DSP 的基本原理、软硬件的设计方法和 DSP 的基本应用。本书首先介绍 DSP 芯片的基础知识、TMS320LF240x 芯片的基本原理;接着详细介绍 TMS320LF240x 芯片的指令系统、文件结构、片内外设模块及硬件设计方法,最后以 TMS320LF2407 为例,介绍 DSP 系统的一些基本应用。

本书的目的是使读者了解 DSP 的基本原理,初步掌握 DSP 系统的软硬件设计和应用系统的开发方法,具备从事 DSP 应用开发的初步能力。

本书可作为高职院校自动控制、电子技术应用、通信工程、计算机应用等专业的教材,也可作为 DSP 应用开发人员的初级培训教材。

未经许可,不得以任何方式复制或抄袭本书之部分或全部内容。

版权所有,侵权必究。

图书在版编目(CIP)数据

DSP 原理与应用: TMS320LF240x/唐俊英主编. —北京:电子工业出版社, 2008.1

(新编 21 世纪高等职业教育电子信息类规划教材,应用电子技术专业)

ISBN 978-7-121-05813-4

I. D… II. 唐… III. 数字信号—信号处理—微处理器—高等学校:技术学校—教材 IV. TN911.72

中国版本图书馆 CIP 数据核字 (2008) 第 006765 号

策划编辑:左 雅

责任编辑:贾晓峰

印 刷:北京季蜂印刷有限公司

装 订:三河市万和装订厂

出版发行:电子工业出版社

北京市海淀区万寿路 173 信箱 邮编 100036

开 本:787×1092 1/16 印张:14.75 字数:377 千字

印 次:2008 年 1 月第 1 次印刷

印 数:4 000 册 定价:23.00 元

凡所购买电子工业出版社图书有缺损问题,请向购买书店调换。若书店售缺,请与本社发行部联系,联系及邮购电话:(010) 88254888。

质量投诉请发邮件至 zltz@phei.com.cn, 盗版侵权举报请发邮件至 dbqq@phei.com.cn。

服务热线:(010) 88258888。

前 言

随着控制理论不断发展,人们对控制系统的要求也越来越高,主要表现在三方面,一是对控制系统的性能指标要求的提高,二是对控制系统的体积和功耗限制越来越严,三是对控制系统的成本要求越来越严,传统的、以 MCS-51 为代表的单片机越来越不能满足上述要求。

近些年,随着微电子技术的不断发展,一种具有特殊结构的单片机——DSP 应运而生,其价格越来越接近普通单片机,而其性能却远远超过单片机。在这类芯片的内部采用哈佛结构、广泛采用流水线操作、具有专门的硬件乘法器、提供特殊的 DSP 指令,可以用来快速地完成各种数字信号处理算法。

DSP 在诞生后的短短十多年时间里得到了飞速的发展。随着 DSP 的性价比和开发手段的不断提高, DSP 已广泛应用于航空航天、军事、通信、工业、医疗、家用电器等领域,成为一种十分重要的电子产品的核心部件。DSP 的原理和开发已成为从事自动控制、通信与电子类产品设计的工程技术人员必须掌握的重要技术,也是自动控制、电子工程、通信工程、信息工程等专业学生的必修内容。

本书重点介绍了 TI 公司具有代表性的 TMS320LF240x 系列 DSP 芯片的产品。该芯片的特点是定点、外设集成度高、价格低廉、适合于各种控制系统,尤其是小体积、低功耗、低价格、高可靠性能的电气伺服系统的设计。可以预见,在不久的将来,该系列 DSP 芯片在高性能伺服系统、智能化仪表、过程控制系统等领域将得到非常广泛的应用。

为满足高职院校 DSP 原理与应用教学的需要,我们在参考现有相关著作的基础上,根据高职院校的特点编写了本书。本书的内容共 6 章,第 1 章概述 DSP 系统和 DSP 芯片;第 2 章介绍 TMS320LF240x 系列 DSP 的基本原理,包括系统配置和中断的实现方法;第 3 章重点介绍 TMS320LF240x 系列 DSP 芯片的软件结构,包括寻址方式、指令系统、文件结构,并对定点 DSP 的数据定标、定点运算及非线性函数的处理方法进行了详细的讨论;第 4 章介绍 TMS320LF240x 系列 DSP 芯片的片内外设的功能设置,包括 I/O、事件管理器、ADC、SPI、SCI 及 WD 模块;第 5 章介绍 TMS320LF240x 系列 DSP 芯片的外设接口电路设计方法,包括电源、晶振、复位、JTAG 接口、电平转换、串/并行的 DAC、SRAM 接口;第 6 章通过几个完整的例子,介绍了 DSP 系统的设计方法。

本书由邢台职业技术学院唐俊英教授制定编写大纲,并编写了第 1、2、3 章、第 4 章的 1、2、3、4、5、7 节,第 4 章的第 6 节、第 6 章由韩会山编写,第 5 章由郭健编写。另外,在编写过程中参考了大量有关的文献资料,因此对书后参考文献中所列的作者深表谢意。

由于作者水平有限,书中难免存在错误与不足之处,恳请读者批评指正。

编 者

2007 年 8 月

凡在本社出版图书的作者，均须向本社提供真实、准确的个人资料，以便本社进行版权登记和维权工作。

反侵权盗版声明

本社郑重声明：凡在本社出版图书的作者，均须向本社提供真实、准确的个人资料，以便本社进行版权登记和维权工作。

电子工业出版社依法对本作品享有专有出版权。任何未经权利人书面许可，复制、销售或通过信息网络传播本作品的行为；歪曲、篡改、剽窃本作品的行为，均违反《中华人民共和国著作权法》，其行为人应承担相应的民事责任和行政责任，构成犯罪的，将被依法追究刑事责任。

为了维护市场秩序，保护权利人的合法权益，我社将依法查处和打击侵权盗版的单位和个人。欢迎社会各界人士积极举报侵权盗版行为，本社将奖励举报有功人员，并保证举报人的信息不被泄露。

举报人：(盖章) 举报日期： 年 月 日

举报电话：(010) 88254396; (010) 88258888

传 真：(010) 88254397

E-mail: dbqq@phei.com.cn

通信地址：北京市万寿路 173 信箱

电子工业出版社总编办公室

邮 编：100036

举报电话：(010) 88254396; (010) 88258888

举报电话：(010) 88254396; (010) 88258888

举报电话：(010) 88254396; (010) 88258888

举报电话：(010) 88254396; (010) 88258888

目 录

第 1 章 DSP 系统与 DSP 芯片	(1)
1.1 DSP 系统	(1)
1.1.1 DSP 概述	(1)
1.1.2 DSP 系统的特点	(1)
1.1.3 DSP 系统的设计过程	(2)
1.1.4 DSP 的应用	(3)
1.2 DSP 芯片	(4)
1.2.1 DSP 芯片的特点	(4)
1.2.2 DSP 芯片的基本结构	(4)
1.2.3 DSP 芯片的分类	(5)
1.2.4 DSP 芯片的选择	(5)
小结	(6)
习题	(7)
第 2 章 TMS320LF240x 的基本原理	(8)
2.1 TMS320LF240x 的硬件结构	(8)
2.1.1 TMS320LF240x 的硬件结构特点	(8)
2.1.2 TMS320LF240x 的引脚说明	(9)
2.2 TMS320LF240x 的片内主要功能模块	(13)
2.2.1 中央处理单元 (CPU)	(13)
2.2.2 辅助寄存器算术单元 (ARAU)	(15)
2.2.3 状态寄存器	(15)
2.3 存储器和 I/O 空间	(17)
2.3.1 程序存储器	(17)
2.3.2 数据存储器	(18)
2.3.3 I/O 空间	(19)
2.4 系统配置寄存器	(20)
2.4.1 系统配置寄存器 (SCSR1)	(20)
2.4.2 系统配置寄存器 (SCSR2)	(21)
2.5 系统的中断管理	(22)
2.5.1 中断简介	(22)
2.5.2 中断的过程	(23)
2.5.3 中断向量表和优先级分配	(23)
2.5.4 中断管理寄存器	(26)
2.5.5 中断的实现方法	(27)
2.5.6 中断的一些其他相关问题	(28)
小结	(29)

习题	(29)
第3章 TMS320LF240x 的软件结构	(30)
3.1 TMS320LF240x 的寻址方式	(30)
3.1.1 立即寻址方式	(30)
3.1.2 直接寻址方式	(31)
3.1.3 间接寻址方式	(33)
3.2 TMS320LF240x 的汇编指令	(34)
3.3 DSP 软件的文件结构	(82)
3.4 定点 DSP 芯片的数据定标及运算	(85)
3.4.1 数据的定标方法	(85)
3.4.2 定点算法	(86)
3.5 非线性函数的处理方法	(89)
小结	(92)
习题	(93)
第4章 TMS320LF240x 的片内外设	(95)
4.1 数字 I/O 端口	(95)
4.1.1 数字 I/O 端口概述	(95)
4.1.2 I/O 端口的复用控制寄存器	(95)
4.1.3 I/O 端口的数据和方向控制寄存器	(97)
4.1.4 I/O 端口应用	(99)
4.2 事件管理模块 (EV)	(101)
4.2.1 事件管理模块概述	(101)
4.2.2 事件管理器的中断管理	(105)
4.2.3 通用定时器	(110)
4.2.4 比较单元	(120)
4.2.5 脉宽调制电路 PWM	(123)
4.2.6 捕获单元	(132)
4.2.7 正交编码脉冲 (QEP) 电路	(138)
4.3 模数转换模块 (ADC)	(139)
4.3.1 模数转换模块的特性	(139)
4.3.2 自动排序器的工作原理	(140)
4.3.3 模数转换模块的寄存器	(143)
4.3.4 模数转换模块的转换时间、校准与自测	(146)
4.3.5 模数转换模块的应用	(147)
4.5 串行外设接口模块 (SPI)	(149)
4.5.1 串行通信概述	(149)
4.5.2 串行外设接口的基本结构	(150)
4.5.3 串行外设接口的操作	(151)
4.5.4 串行外设接口的中断控制	(152)
4.5.5 串行外设接口的数据格式、波特率设置和时钟模式	(152)

4.5.6	串行外设接口的初始化	(153)
4.5.7	串行外设接口的寄存器	(154)
4.5.8	串行外设接口应用	(156)
4.6	串行通信接口模块 (SCI)	(160)
4.6.1	串行通信接口特性	(160)
4.6.2	串行通信接口的基本工作原理	(161)
4.6.3	串行通信接口的数据格式	(162)
4.6.4	串行通信接口的异步通信	(162)
4.6.5	串行通信接口的中断控制	(164)
4.6.6	串行通信接口的波特率	(164)
4.6.7	串行通信接口的寄存器	(164)
4.6.8	串行通信接口应用	(168)
4.7	看门狗定时模块 (WD)	(172)
4.7.1	WD 的工作原理	(173)
4.7.2	WD 寄存器的配置	(173)
小结		(174)
习题		(174)
第 5 章	TMS320LF240x 的接口电路设计	(176)
5.1	DSP 电源电路	(176)
5.2	晶振、锁相环及复位电路	(178)
5.2.1	晶振电路	(178)
5.2.2	锁相环电路	(178)
5.2.3	复位电路	(179)
5.3	电平转换接口电路	(179)
5.4	JTAG 接口电路设计	(181)
5.5	DAC 接口电路	(182)
5.5.1	串行 D/A 接口	(182)
5.5.2	并行 D/A 接口	(182)
5.6	SRAM 接口电路	(183)
小结		(185)
习题		(185)
第 6 章	TMS320LF240x 应用实例	(186)
6.1	3 线-8 线译码器	(186)
6.1.1	设计思路	(186)
6.1.2	参考程序	(187)
6.1.3	注意问题	(188)
6.2	数字 PID 控制器	(188)
6.2.1	设计思路	(189)
6.2.2	硬件设计	(192)
6.2.3	程序设计	(192)

6.2.4 程序说明	(199)
小结	(199)
习题	(200)
附录 A TMS320LF240x 汇编指令速查表	(201)
附录 B TMS320LF240x 寄存器符号、名称和地址	(208)
附录 C TMS320LF240x 汇编程序寄存器头文件 F2407REGS.H	(214)
附录 D TMS320LF240x 的中断向量表和中断子向量表文件	(223)
参考文献	(226)
第 2 章 TMS320LF240x 的接口电路设计	2.1 DSP 电源电路
2.2 晶闸管整流电路	2.2.1 晶闸管
2.2.2 晶闸管整流	2.2.3 复位电路
2.3 电平转换接口电路	2.4 I/O 接口电路设计
2.5 DAC 接口电路	2.5.1 串行 D/A 接口
2.5.2 并行 D/A 接口	2.6 SRAM 接口电路
小结	习题
第 3 章 TMS320LF240x 应用实例	3.1 3 线 8 线转换器
3.1.1 设计思路	3.1.2 参数选择
3.1.3 程序流程图	3.2 PID 控制
3.2.1 设计思路	3.2.2 硬件设计
3.2.3 软件设计	

第1章 DSP 系统与 DSP 芯片

1.1 DSP 系统

1.1.1 DSP 概述

数字信号处理 (Digital Signal Processing, 简称 DSP) 是一门涉及多学科而又广泛应用于许多领域的新兴学科。20 世纪 60 年代以来, 随着计算机和信息技术的飞速发展, 数字信号处理技术应运而生并得到迅速发展。近几十年来, 数字信号处理技术已经在通信、自动控制、航空航天、仪器仪表、家用电器等众多领域得到越来越广泛的应用。

数字信号处理是利用计算机或专用处理设备, 以数字的形式对信号进行采集、变换、滤波、估值、增强、压缩、识别等处理, 以得到符合所需的信号形式。数字信号处理是围绕着数字信号处理的理论、实现和应用等几个方面发展起来的。数字信号处理在理论上的发展推动了数字信号处理应用的发展。反过来, 数字信号处理的应用又促进了数字信号处理理论的提高。数字信号处理的实现是理论和应用之间的桥梁。

数字信号处理是以众多学科为理论基础的, 它所涉及的范围极其广泛。例如, 在数学领域的微积分、概率统计、随机过程、数值分析等都是数字信号处理的基本工具, 它与网络理论、信号与系统、控制论、通信理论、故障诊断等也密切相关。近来新兴的一些学科, 如人工智能、模式识别、神经网络等, 都与数字信号处理密不可分。可以说, 数字信号处理把许多经典的理论体系作为自己的理论基础, 同时又使自己成为一系列新兴学科的理论基础。

过去, 数字信号处理通常采用通用计算机、单片机或专用计算机, 通用计算机的缺点是速度较慢, 单片机 (MCS-51、96 系列) 由于其自身资源的限制无法应用于复杂的数字信号处理, 专用计算机通用性很差且造价很高。随着专用和通用 DSP 技术的不断推广, 它极大地推动了数字信号处理技术的发展与成熟。其中, 专用 DSP 芯片一般是将一些特殊的数字算法在芯片内用硬件加以实现, 用户无须进行编程, 这样的芯片只应用于一些对信号处理速度要求极高的特殊场合, 且芯片价格昂贵; 而通用 DSP 芯片的通用性很强, 非常适合于构成运算速度较高、结构又比较复杂的系统, 因此它具有很好的应用前景。

虽然数字信号处理的理论已经有了长足的发展, 但由于硬件技术发展水平的限制, 数字信号处理的理论还得不到广泛的应用。直到 20 世纪 70 年代末 80 年代初世界上第一个单片可编程的 DSP 芯片诞生, 数字信号处理理论才将理论研究成果广泛应用于实际系统中。因此, 可以认为 DSP 芯片的诞生及发展对近 30 年以来的通信、计算机、控制等领域起到了十分重要的作用。

1.1.2 DSP 系统的特点

DSP 系统以数字信号处理为基础, 因此具有数字处理的全部优点。

(1) 接口方便。DSP 系统与其他以数字技术为基础的系统都是相互兼容的, 因此, 从接口的实现上要比模拟系统容易得多。

(2) 编程方便。可编程的 DSP 芯片可使设计者在开发过程中灵活方便地对软件进行修改和升级。

(3) 性能稳定。DSP 应用系统以数字信号处理为基础, 因而受环境温度及噪声的影响较小, 工作可靠性较高。

(4) 精度高。以 16 位 DSP 芯片构成的数字系统精度可达 10^{-5} 。

(5) 可重复性好。模拟系统的性能受元器件参数变化的影响较大, 而数字系统基本不受影响, 因此数字系统便于测试、调试和大规模生产。

(6) 集成方便。DSP 系统中的数字部件有高度的规范性, 便于大规模集成。

当然, 数字信号处理也存在一定的缺点。例如, 对于简单的信号处理, 如与模拟交换线的控制接口, 若采用 DSP 系统则可能会增加成本。另外, DSP 系统中的高速时钟可能会带来高频干扰和电磁辐射等问题, 而且, DSP 系统消耗的功率也较大。此外, DSP 技术需要有丰富的数学知识, 开发和调试工具还不尽完善。

虽然 DSP 系统存在着一些缺点, 但其突出的优点已经使其在通信、雷达、生物医学、工业控制、仪器仪表等许多领域得到越来越广泛的应用。

1.1.3 DSP 系统的设计过程

DSP 系统设计的一般过程如图 1-1 所示。

在设计之前, 第一步是根据系统的应用目标确定系统的性能指标、信号处理的要求, 通常可用数据流程图、数学运算序列、正式的符号或自然语言来描述。

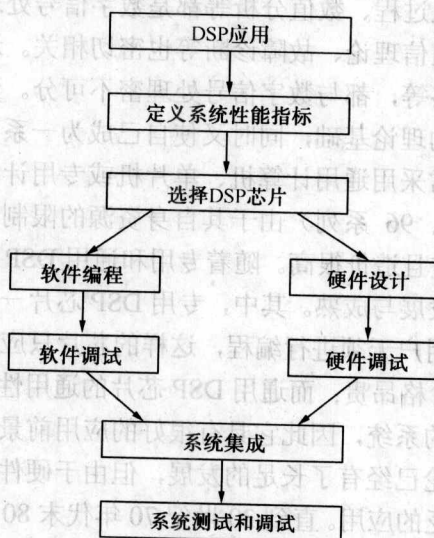


图 1-1 DSP 系统的设计流程

第二步是根据系统的要求进行高级语言的模拟。一般来说, 为了实现系统的最终目标, 需要对输入的信号进行适当的处理, 而处理方法的不同会导致不同的系统性能, 要得到最佳的系统性能, 就必须在这一步确定最佳的处理方法, 即数字信号处理的算法 (Algorithm), 因此这一步也称算法模拟阶段。例如, 语音压缩编码算法就是要在确定的压缩比条件下, 获得

最佳的合成语音。算法模拟所用的输入数据是实际信号经采集而获得的,通常以计算机文件的形式存储为数据文件。如语音压缩编码算法模拟时所用的语音信号就是实际采集而获得并存储为计算机文件形式的语音数据文件。有些算法模拟时所用的输入数据并不一定要是实际采集的信号数据,只要能够验证算法的可行性,输入假设的数据也是可以的。

第三步是进行实时 DSP 系统的设计。设计包括硬件设计和软件设计两个方面。硬件设计首先要根据系统运算量的大小、对运算精度的要求、系统成本限制及体积、功耗等要求选择合适的 DSP 芯片。然后设计 DSP 芯片的外围电路及其他电路。软件设计主要是根据系统的要求和所选的 DSP 芯片编写相应的 DSP 汇编程序,若系统运算量不大且有高级语言编译器支持,也可用高级语言(如 C 语言)编程。由于现有的高级语言编译器的效率还比不上手工编写汇编语言的效率,因此,在实际应用系统中常常采用高级语言和汇编语言的混合编程方法,即在算法运算量大的地方,用手工编写的方法编写汇编语言,而运算量不大的地方则采用高级语言。采用这种方法,既可缩短软件开发的周期,提高程序的可读性和可移植性,又能满足系统实时运算的要求。

当硬件和软件设计完成后,下一步就是进行硬件和软件的调试。软件的调试一般借助于 DSP 开发工具,如软件模拟器、DSP 开发系统或仿真器等。调试 DSP 算法时一般采用比较实时结果与模拟结果的方法,若实时程序和模拟程序的输入相同,则两者的输出应该一致。应用系统的其他软件可以根据实际情况进行调试。硬件调试一般采用硬件仿真器进行调试,如果没有相应的硬件仿真器,且硬件系统不是十分复杂,也可以借助于一般的工具进行调试。

当系统的软硬件分别调试完成后,就可以将软件脱离开发系统而直接应用系统上运行。值得注意的是, DSP 系统的开发,特别是软件开发是一个需要反复进行的过程,虽然通过算法模拟基本上可以知道实时系统的性能,但模拟环境不可能做到与实时系统环境完全一致,而且将模拟算法移植到实时系统时必须考虑算法是否能够实时运行的问题。如果算法运算量太大不能在硬件上实时运行,则必须重新修改或简化算法。

1.1.4 DSP 的应用

现在 DSP 技术已广泛应用于日常生活和生产的各个领域,而且应用领域仍在不断地扩大,其应用范围主要有以下几方面。

- (1) 信号处理。如数字滤波、快速傅里叶变换、谱分析、卷积、模式匹配、加窗、波形产生等。
- (2) 自动控制。如工业控制、引擎控制、声控、自动驾驶、机器人控制、磁盘控制等。
- (3) 通信。如数字移动电话、调制解调器、自适应均衡、数据加密、数据压缩、回波抵消、多路复用、传真、扩频通信、纠错编码、可视电话等。
- (4) 语音。如语音编码、语音合成、语音识别、语音增强、语音辨认、语音邮件、语音存储等。
- (5) 图形图像。如二维和三维图形处理、图像压缩与传输、图像增强、动画、机器人视觉等。
- (6) 军事。如保密通信、雷达处理、声纳处理、导航、导弹制导等。
- (7) 仪器仪表。如频谱分析、函数产生、锁相环等。
- (8) 医疗。如助听、超声设备、诊断工具、病人监护等。
- (9) 家用电器。如高保真音响、音乐合成、音调控制、玩具与游戏等。

随着 DSP 芯片性价比的不断提高, DSP 系统将会在更多的领域内得到更广泛的应用。

1.2 DSP 芯片

1.2.1 DSP 芯片的特点

DSP 芯片(也称数字信号处理器芯片)是一种具有特殊结构的微处理器,它可快速地完成各种数字信号处理算法。根据数字信号处理的要求, DSP 芯片一般具有如下的主要特点。

- (1) 在一个指令周期内可完成一次乘法和一次加法。
- (2) 程序和数据空间分开,可以同时访问指令和数据。
- (3) 片内具有快速 RAM,通常可通过独立的数据总线同时访问两块芯片。
- (4) 具有低开销或无开销循环及跳转的硬件支持。
- (5) 快速的中断处理和硬件 I/O 支持。
- (6) 具有在单周期内操作的多个硬件地址产生器。
- (7) 可以并行执行多个操作。
- (8) 支持流水线操作,使取指、译码和执行等操作可以并行执行。
- (9) 为适应一般系统的开发,片内具有一定容量的闪存(Flash Memory,简称 FLASH),可使得系统的体积更小。

1.2.2 DSP 芯片的基本结构

DSP 芯片一般包括以下 4 种基本结构。

(1) 哈佛结构。哈佛结构的主要特点是将程序和数据分别存储在不同的存储空间中,即程序存储器和数据存储器是两个相互独立的存储器,每个存储器独立编程,独立访问。与两个存储器相对应的是系统中设置了程序总线和数据总线,从而使数据的吞吐量提高了一倍。由于程序和数据存储在两个分开的空间中,因此取指和执行能完全重叠进行。

(2) 流水线操作。流水线与哈佛结构相关。 DSP 芯片广泛采用流水线,以减少指令执行的时间,从而增强了处理器的处理能力。处理器可以并行处理 2~4 条指令,每条指令处于流水线的不同阶段。如图 1-2 所示为一个三级流水线操作的例子。

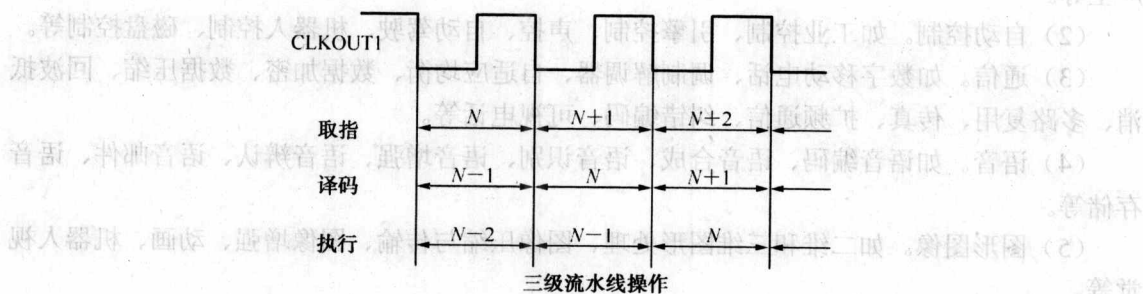


图 1-2 三级流水线操作示意图

(3) 专用的硬件乘法器。通用微处理器中的乘法指令往往需要多个指令周期,如 MCS-51 的乘法指令需 4 个周期。相比而言,由于 DSP 芯片具有专用的硬件乘法器,使得乘法可在一

个指令周期内完成,还可以与加法并行进行,即完成一个乘法和加法只需一个指令周期。可见,高速的乘法指令和并行操作大大提高了 DSP 处理器的性能。

(4) 特殊的 DSP 指令。DSP 芯片采用了一些特殊指令,这些特殊指令进一步提高了 DSP 芯片的处理能力。如 DMOV、LTD 指令等,均可完成一些特殊功能。

1.2.3 DSP 芯片的分类

DSP 芯片可以按照下列 3 种方式进行分类。

(1) 按基础特性分类。这是根据 DSP 芯片的工作时钟和指令类型来分类的。如果在某时钟频率范围内的任何时钟频率上, DSP 芯片都能正常工作,除计算速度有变化外,没有性能的下降,这类 DSP 芯片一般称之为静态 DSP 芯片。例如,日本 OKI 电气公司的 DSP 芯片、TI 公司的 TMS320C2XX 系列芯片属于这一类。如果有两种或两种以上的 DSP 芯片,它们的指令集和相应的机器代码及引脚结构相互兼容,则这类 DSP 芯片称为一致性 DSP 芯片。例如,美国 TI 公司的 TMS320C54x 就属于这一类。

(2) 按数据格式分类。这是根据 DSP 芯片工作的数据格式来分类的。数据以定点格式工作的 DSP 芯片称为定点 DSP 芯片,如 TI 公司的 TMS320C1X/C2X、TMS320C2XX/C5X、TMS320C54X/C62XX 系列,AD 公司的 ADSP21XX 系列,AT&T 公司的 DSP16/16A, Motorola 公司的 MC56000 等。以浮点格式工作的 DSP 芯片称为浮点 DSP 芯片,如 TI 公司的 TMS320C3X/C4X/C8X,AD 公司的 ADSP21XXX 系列,AT&T 公司的 DSP32/32C, Motorola 公司的 MC96002 等。不同浮点 DSP 芯片所采用的浮点格式不完全一样,有的 DSP 芯片采用自定义的浮点格式,如 TMS320C3X,而有的 DSP 芯片则采用 IEEE 的标准浮点格式,如 Motorola 公司的 MC96002、Fujitsu 公司的 MB86232 和 Zoran 公司的 ZR35325 等。

(3) 按用途分类。按照 DSP 的用途来分,可分为通用型 DSP 芯片和专用型 DSP 芯片。通用型 DSP 芯片适合普通的 DSP 应用,如 TI 公司的一系列 DSP 芯片属于通用型 DSP 芯片。专用 DSP 芯片是为特定的 DSP 运算而设计的,更适合特殊的运算,如数字滤波、卷积和 FFT。如 Motorola 公司的 DSP56200、Zoran 公司的 ZR34881、Inmos 公司的 IMSA100 等就属于专用型 DSP 芯片。

1.2.4 DSP 芯片的选择

设计 DSP 应用系统时,选择 DSP 芯片是非常重要的一个环节。只有选定了 DSP 芯片才能进一步设计其外围电路及系统的其他电路。总的来说, DSP 芯片的选择应根据实际的应用系统需要而确定。DSP 系统的应用场合和应用目的不同,对 DSP 芯片的选择也是不同的。一般来说,选择 DSP 芯片时应考虑如下因素。

1. 运算量

运算量是确定 DSP 处理能力的基础。若运算量小则可选用处理能力不是很强的 DSP 芯片,这样可以降低系统的成本。若运算量大则必须选用处理能力很强的 DSP 芯片,否则可能达不到处理要求,若使用一片芯片的处理能力还达不到要求,则可选用多片芯片并行处理。

2. 运算速度

运算速度是 DSP 芯片的一个最重要的性能指标,也是选择 DSP 芯片时所需要考虑的一个主要因素。DSP 芯片的运算速度可以用以下几种性能指标来衡量。

(1) 指令周期。即执行一条指令所需的时间,通常以 ns(纳秒)为单位。如 TMS320LF2407A

在主频为 40MHz 时的指令周期为 25ns。

(2) MAC 时间。即一次乘法加上一次加法的时间,如 TMS320LF2407A 的 MAC 时间就是 12.5ns。

(3) FFT 执行时间。即运行一个 N 点 FFT 程序所需的时间。由于 FFT 涉及的运算在数字信号处理中很有代表性,因此 FFT 运算时间常作为衡量 DSP 芯片运算能力的一个指标。

(4) MIPS。即每秒执行的百万条指令操作,如 TMS320LF2407A 的处理能力为 40MIPS。

(5) MOPS。即每秒执行的百万次操作。如 TMS320C40 的运算能力为 275MOPS。

(6) MFLOPS。即每秒执行的百万次浮点操作,如 TMS320C31 在主频为 40MHz 时的处理能力为 40 MFLOPS。

(7) BOPS。即每秒执行的十亿次操作,如 TMS320C80 的处理能力为 2 BOPS。

3. 价格

价格也是选择 DSP 芯片所需考虑的一个重要因素。如果选用的芯片价格昂贵,即使性能再高,其应用范围肯定会受到一定的限制,尤其是民用产品。因此应根据实际系统的应用情况,确定一个价格适中的 DSP 芯片。

4. 硬件资源

不同的 DSP 芯片所提供的硬件资源是不相同的,如片内 RAM、ROM 的数量、外部可扩展的程序和数据空间、总线接口、I/O 接口等。即使是同一系列的 DSP 芯片(如 TI 的 TMS320C24x 系列),系列中不同 DSP 芯片也具有不同的内部硬件资源,可以适应不同的需要。

5. 运算精度

一般的定点 DSP 芯片的字长为 16 位,如 TMS320 系列。但有的公司的定点芯片为 24 位,如 Motorola 公司的 MC56001 等。浮点芯片的字长一般为 32 位,累加器为 40 位。

6. 开发工具

在 DSP 系统的开发过程中,开发工具是必不可少的。如果没有开发工具的支持,要想开发一个复杂的 DSP 系统几乎是不可能的。如果有功能强大的开发工具的支持,则开发的时间就会大大缩短。

7. 功耗

在 DSP 的某些应用场合,功耗也是一个需要特别注意的问题。如便携式电子设备、野外应用的电子设备等对功耗有特殊的要求。目前,3.3V 供电的低功耗高速 DSP 芯片已大量使用。

8. 其他

选择 DSP 芯片还应考虑到封装的形式、质量标准、供货情况、生命周期等。例如有的 DSP 芯片采用 DIP、PGA、PLCC、PQFP、BGA 等多种封装形式。有些 DSP 系统的要求是工业级或军用级标准,在选择时就需要注意所选的芯片是否是工业级或军用级。如果所设计的 DSP 系统是需要批量生产并可能有几年甚至十几年的生命周期,那么需要考虑所选 DSP 芯片的供货是否也有同样甚至更长的生命周期等。

小 结

本章在介绍 DSP 概念基础上,重点介绍了 DSP 系统的特点、设计方法、芯片的选择等内容。通过学习和掌握这些基础知识,为后续内容的学习奠定了基础。

由于 DSP 芯片种类较多, 在一本书中不可能也无必要都介绍到。实际上, 各种 DSP 芯片的结构和开发方法基本类似, 因此在开始学习 DSP 芯片时, 可将某类 DSP 芯片作为重点。本书主要以 TMS320LF240x 作为重点进行介绍。

第 2 章 TMS320LF240x 的基本原理

1. 什么是 DSP? DSP 系统有何特点?
2. 简述 DSP 系统的一般设计过程。
3. 在开发 DSP 系统时如何选择 DSP 芯片?
4. 指出 DSP 系统的几种应用场合。

2.1 TMS320LF240x 的硬件结构

2.1.1 TMS320LF240x 的硬件结构特点

- 从硬件结构角度来看, TMS320LF240x 芯片具有以下几个特点。
- (1) 含有两个事件管理器 EVA 和 EVB, 每个事件管理器又包含两个 16 位的通用定时器。
 - (2) 采用静态 CMOS 技术, 使供电电压降至 3.3V, 30MHz 的时钟速率使得频率在 30MHz 时指令周期缩短 33ns。
 - (3) 含有可寻址的 192KB 外部存储器空间, 其中 64KB 为程序存储器空间, 64KB 为数据存储器空间, 64KB 为 I/O 寻址空间。
 - (4) 基于 TMS320C2x DSP 芯片的内核, 保证了 TMS320LF240x 的代码与 TMS320 系列的其他 DSP 芯片代码兼容。
 - (5) 含有高达 32KB 的 Flash 程序存储器, 1.2KB 的数据存储器 RAM, 2.4KB 的双口 RAM 和 2KB 的 I/O RAM。
 - (6) 含有可寻址半双工或全双工通信的串行通信接口 (SCI) 模块。
 - (7) 含有可寻址可编程复用的通用输入输出引脚共 40 个。
 - (8) 含有两个电动机驱动保护中断, 复位中断和两个可屏蔽外部中断。
 - (9) 含有 16 位的串行外设 (SPI) 接口模块, 提供了一个高速同步串行总线, 可寻址 SPI 接口的芯片连接。
 - (10) 含有 3 种低功耗转换模式的电源管理。
 - (11) 含有一个看门狗定时器模块。
 - (12) 含有基于锁相环的时钟发生器。
 - (13) 含有 10 位 A/D 转换器, 最小转换时间为 200ns, 可选择由两个事件管理器来触发两个 8 通道输入 A/D 转换器或一个 16 通道输入 A/D 转换器。
 - (14) 含有控制局域网 (CAN) 2.0B 模块。

第2章 TMS320LF240x 的基本原理

TMS320LF240x 芯片是 TI 公司的 TMS320C2000 系列下的一种定点 DSP 芯片,它集成了高性能的 DSP 内核和片内外设于一体,是传统的微控单元与昂贵的多片设计的一种廉价替代产品,特别适合对电机、逆变器、机器人、数控机床等设备的控制。本章主要介绍该芯片的基本结构,重点讨论芯片的 CPU、内部寄存器、I/O 空间和中断管理等内容。

2.1 TMS320LF240x 的硬件结构

2.1.1 TMS320LF240x 的硬件结构特点

从硬件结构角度而言, TMS320LF240x 芯片具有以下一些特点。

(1) 含有两个事件管理器 EVA 和 EVB。每个事件管理器又包含两个 16 位的通用定时器、8 个 PWM 通道、可编程的 PWM 死区控制、3 个捕获单元、正交编码脉冲电路、16 通道的 ADC 电路等。

(2) 采用静态 CMOS 技术,使得供电电压降为 3.3V, 30MIPS 的执行速度使得频率在 30MHz 时指令周期缩短 33ns。

(3) 含有可扩展的 192KB 外部存储器空间,其中 64KB 程序存储器空间, 64KB 数据存储器空间, 64KB I/O 寻址空间。

(4) 基于 TMS320C2xx DSP 芯片的内核,保证了 TMS320LF240x 的代码与 TMS320 系列的其他 DSP 芯片代码兼容。

(5) 含有高达 32KB 的 Flash 程序存储器, 1.5KB 的数据/程序 RAM, 544KB 的双口 RAM 和 2KB 的单口 RAM。

(6) 含有可实现半双工或全双工通信的串行通信接口 (SCI) 模块。

(7) 含有可单独编程或复用的通用输入/输出引脚共 40 个。

(8) 含有两个电动机驱动保护中断、复位中断和两个可屏蔽外部中断。

(9) 含有 16 位的串行外设 (SPI) 接口模块,提供了一个高速同步串行总线,可与带有 SPI 接口的芯片连接。

(10) 含有 3 种低功耗模式的电源管理。

(11) 含有一个看门狗定时器模块。

(12) 含有基于锁相环的时钟发生器。

(13) 它的 10 位 A/D 转换器最小转换时间为 500ns,可选择由两个事件管理器来触发两个 8 通道输入 A/D 转换器或一个 16 通道输入的 A/D 转换器。

(14) 含有控制器局域网络 (CAN) 2.0B 模块。