



全華圖書

法律顧問：陳培豪律師
版權所有 翻印必究

最新英漢萬用電腦辭典

劉寶鈞 主編

蕭國珍 莊興岩 編譯

發行者 詹 儀 正
總經銷 全華科技圖書股份有限公司

地址／台北市龍江路76巷20-2號2樓

電話／5811300（總機）

郵撥帳號／0100836-1號

門市部／全友書局

地址／台北市重慶南路一段49號7樓

電話／3612532・3612534

定價 新臺幣 600 元
再版／73年 8 月

行政院新聞局核准登記證局版台業字第〇二二三號

序

隨著科技的進步，電子計算機在世界各國已相當發達，其使用也甚為普遍，幾乎在各行各業及生活的各層面，都被廣泛地應用了。電子計算機在我國的發展與應用，雖然較遲，但這幾年來，在政府大力推動之下，也有快速的進步，受到社會普遍的重視。

一般電子計算機的專業人員，最感困擾的一點，是很多專有名詞，國內的譯詞頗為紛歧，而國人要吸改電子計算機知識，亦常感缺乏一本優良的詞典，以便很快瞭解某些電子計算機詞彙之明確意義。

本詞典集合國內數位電子計算機專業人員，參攷國內外的資料，日以繼夜的工作，歷經九個多月時間，才得完成。本詞典共蒐集12,000多個常用詞彙，全書共一百多萬字，每一英文詞彙除明確的中譯之外，且有適當的、精確的中文說明，某些詞彙並附有圖片。

「工欲善其事，必先利其器」，本詞典之編印極為優良，可供國人做為最佳之工具書，而裨益有關電子計算機知識之普及，是以特為介紹。

吳 鐵 雄

國立台灣師範大學電子計算機中心
中華民國七十二年二月

編 者 序

資訊時代的來臨，彷彿使國內的工業與經濟服下一劑苦藥。一方面全國上下冀望從資訊的發展，帶動台灣工業升級；但是在另一方面，資訊事業在紮根中，却充滿著矛盾與掙扎。由於資訊工業的先進國家，基本上都是字母語系，這個衝突的癥結就在於中文。

欲突破這個癥結，一則要克服中文的電腦輸入，再則需推廣資訊教育的中文化；兩者缺一不可。中文輸入的電腦化，各方矚目，是熱門事業；但是，資訊的中文化，影響深遠，却迄今未見重視。編者在指導初學者電腦知識時，總覺無法溝通意念，感觸良深。資訊化是全國的事業，難道不該有全民的中文資訊用語嗎？豈是不懂英語，就該被摒棄於資訊知識之外？

基於這種瞭解，深信一本中文的電腦用語詞典，的確是不可或缺的！

編譯這本書，網羅的成員包括學電腦科學的旅美準博士、國內外碩、學士等。此外，就是許多辛勤工作的幕後英雄。討論術語的中文譯名，佔去了太多的工作天，使得繁複的校對顯得匆促，或不免有疏忽之處，深感遺憾；但是，我們已經克服了最大的困難。

國內好的中文電腦辭典，鳳毛麟角。我們願意耗思耗資來開發這本書，祈對社會大眾盡點力量而已。更重要的是，要帶動中文資訊化，資訊中文化！

一、主文目錄

A.....	1	J.....	284	S.....	503
B.....	36	K.....	287	T.....	581
C.....	60	L.....	291	U.....	631
D.....	130	M.....	316	V.....	637
E.....	180	N.....	366	W.....	644
F.....	205	O.....	377	X.....	652
G.....	229	P.....	397	Y.....	653
H.....	238	Q.....	459	Z.....	653
I.....	246	R.....	463		

二、附錄：中文索引

使用說明

1. 辭典中所有詞彙均依英文字母之順序排列。
2. 複字詞彙以正常次序及反字次序之形式出現於兩處。
例如：analysis, numerical 與 numerical analysis 可分別在 A 及 N 處查到。
3. 同意之詞彙，以採取最受普遍應用者加以譯成中文。
4. 若一詞彙有兩個或兩個以上之意義時，則依其不同意義列出兩個或兩個以上之譯名。



ABA 美國銀行家協會

American Bankers Association之簡寫。

abacus 算盤

藉著撥動棒上的珠粒或等碼而計算數字的一種用具。是二五混合進制，計算器的早期（紀元前3000年）的型式。

ABA number ABA 號碼

由美國銀行家協會（ABA）指定給銀行的一種編碼，以協助票據之交換。

ABEND, unrecoverable

不可回復的（異常）終止

導致一程式異常終止的錯誤狀況，異於recoverable ABEND。

abort 異常結束（程式）

當不可回復的錯誤或動能故障發生時，結束程式執行的一種程序。

abort timer, communication

通訊用異常結束計時器

用來連續監控長途直接撥號（DDD）變調解調器以接受資訊的一種裝置，如果在呼叫建立之後的一段預定（可調整的）的時間內，尚未接收到資訊，則異常結束計時器將切斷（掛斷）此呼叫，而將調變解調器空下來以供其他使用者使用。

abrasiveness 耐磨性

一材料忍受擦、刮、磨的品質或特性。對光學符號辨認來講，這是非常重要的因素，因為對閱讀螢幕的損傷將有害於其閱讀過程，而導致拒絕率的增大。

absolute address 絕對位址

①—特定資料單位在記憶體中實際的位置；控制單位能直接解碼的位址。②—工程師指定給

電腦的一個特定儲存體的標記。③—一種由字元組成的樣式，不需進步的修改即可用以辨認一獨特儲存位置或裝置者。（與機器位址同義）

absolute addressing 絕對定址

一種發送信號或定位的方法，其指令的位址部分，即指示實際位址，而此位址部分即稱做絕對位址。

absolute assembler 絕對組合器程式

組合語言程式的一種特定型式，設計以產生二進制程序，而此種程式僅包括絕對位址和位址參考資料。

absolute code 絕對碼

參見code, absolute。

absolute coding 絕對編碼

以基本機器語言書寫指令的編碼法；即使用絕對運算子和絕對位址來編碼。這種編碼毋需經過處理，就能為電腦可接受。

absolute error 絕對誤差

不考慮代數符號的誤差，或不考慮方向的向量。

absolute instruction 絕對指令

參見instruction, absolute。

absolute language 絕對語言

同machine language。

absolute loader 絕對載入器（程式）

一種特殊的饋入常式，用來把絕對位址格式表示的程式和相關資料饋入系統記憶體中以供執行的程式。

absolute value 絕對值

一種特殊量，其大小為電腦所知，但與代數符號無關。

abstract 摘要

① 當名詞用，文件的簡短形式或綱領。② 當動詞用，縮短或摘錄一宗文件。

abstracting, automatic 自動摘要

依程式之設計，尋找出一個標準，藉此標準人類得以判定一文件中的那些部分應予以摘錄。

abstracting service 摘要服務機構

就一已知範疇，提供摘要資訊或摘要文件的機構（organization）。

abstract symbol 摘要服務

參見 symbol, abstract。

A-bus A 匯流排

在許多微電腦的 ALU 中主要的內部原始匯流排。（source bus.）

ACC

acceleration period 加速周期

讀卡機或打卡機將卡片移進，可以讀取卡片上資料的位置而所需的時間。

acceleration time 加速時間

介於指令的譯碼以讀出或寫入磁帶和資訊的轉移，兩者之間的時間距。資訊的轉移依情況之不同可以把資訊轉移入磁帶，或是從磁帶轉移到記憶體，或是從記憶體轉移到磁帶上去。

access 存取

將資料從記憶體中取出或存入的過程。

access-address, second-level

二階存取位址

同 address, indirect。

access, arbitrary 任意存取

參見 arbitrary access。

access coding, minimal 最快存取編碼

指一種程式編寫法，其目的在減少存取時間，並使文句從輔助記憶體轉移至主記憶體所需的時間減至最少。

access, direct 直接存取

一種記憶體裝置，其資訊的存取與該資訊位址在此記憶體中的位置無關。因此，記憶體中每個儲存位置的項目就可以同量的時間去定址或存取。所以，藉程式存取就與前一個被存取的位置無關。

access, disk 磁碟存取

參見 disk access。

access, immediate 立即存取

直接將資料取出或存入儲存裝置或暫存器，不會有由其他資料單位所引起的串列耽擱。而且，通常僅需相當短的時間。

access, instantaneous 即時存取

同 access, immediate。

access method 存取方法

程式必須被該程式移進到或移出自記憶體的資料之間的軟體連接方式。它由實體與邏輯檔案結構以及程式語言與作業系統的性質來定義。存取方法的例子有串列存取、虛擬循序存取法（VSAM）、索引或鍵控循序存取法（ISAM）或 KSAM）以及分級索引循序存取法。

access mode 存取模式

在商用程式語言（COBOL）中，從一個大量儲存記憶裝置的某一檔案去獲取一特定邏輯記錄，或將一特定邏輯記錄存入該檔案中的技術。

access, multiple 複式存取

有關一種系統的術語。從這種系統，可以接收或發送來自二個或更多位置的輸出或輸入資訊。

access, parallel 並行存取

從一儲存體取得資訊或將資訊存入儲存體中的程序，這種存取所需的時間端視把一已知儲位中一個字的所有元件，同時轉移而定。（與 simultaneous access 同義。）

access, queried 自動序列存取

指在程式的控制之下，將周邊設備間資料的傳送予以自動編序。

access, random 隨機存取

① 資訊出入儲存體的程序，這種存取的時間與最近從儲存體中取得的資訊或放入的資訊之位置無關。② 指一種裝置在其中，如①中所定義的隨意存取能夠達成，而毋庸花費太多的時間。

access, remote batch 遠程整批存取

遠程存入資訊及遠程取得資訊，是推動目前

數據通信成長和引起爭執的關鍵。最廣義的分時的觀念包括信息發送線路轉換、資料獲取、電腦間通訊、資料庫，以及大量低優先次序和低成本疊積工作處理的資料傳送和服務。

access scan 存取掃描

藉著搜尋每一資料項目，直到找到所要的那一個項目，而從檔案中將此資料取出的程序。

access, sequential 循序存取

參見 sequential-access storage。

access, serial 串列存取

將資料存入或取出自儲存體的一種程序。此種存取所需時間的長短視到達所要項目之前須依次處理儲存位置的多少而定。

access, simultaneous 並時存取

參見 access, parallel。

access storage devices, direct

直接存取儲存裝置

有直接及迅速在儲存體中存取能力的電腦設備單元。

access storage, immediate access

立即存取記憶體

參見 storage, immediate access。

access time 存取時間

① 資訊在記憶體中被呼叫的瞬間，直到資訊交送完成的瞬間，其間時間間隔，即（read）讀取時間。② 資訊準備好可以儲存的瞬間，直到儲存完成的瞬間，其間的時間間隔，即（write）寫入時間。

access time, reading 讀取時間

參見 reading access time。

access time, storage, zero

立即存取時間

參見 storage, zero-access。

access time, tape 磁帶存取時間

在磁帶讀取期間，自呼叫一資訊始，至完成該資訊的傳送止計經過的時間。

access, zero 立即存取

一裝置傳送資料進出儲存位置，其間並不發生延誤（指因其他資料單位而生的延誤）的能力。此種資料的轉移是採平行的或同時進行的

方式，而不是串列式的。

accounting 會計

有些執行系統有會計的功能，能將機器時間的使用保持一精確而平衡的記錄。記錄在一個專屬的輸出單位上的此種資訊，可根據使用者本身的需要而提供有關的情報。

accounting checks 會計核對

根據會計原則而有的，如控制總和、交錯總和、雜訊總和等的輸入資料的精確檢核。

accumulator 累積器

一電腦中邏輯算術單元中的一部分。能作為暫時儲存器，用以產生代數和或執行其他中間運算。參見 register（暫存器）。

accumulator jump instruction

累積器跳躍指令

一種指令，告知電腦當累積器達到某一狀況之時或之後，離開已建立好的程式序列。

accumulator register 累積暫存器

算術單元的一部分，其中或可暫存一運算的結果，或可暫存由儲存器取出之數字，或可將此處的數字存入儲存器。

accumulator, running

後進先出累積器

一種記憶裝置，已經程式化，使最後放入累積器的那一項為被取選的第一項。這種取選方法亦稱為後進先出表（下推表）。

accumulator shift instruction

累積器移位指令

一個電腦指令，能使暫存器的內容或左或右的將數位移置某特定次數（一次順序移置一位）。

accuracy 準確度

免於誤差的尺度。準確度與精確度（precision）不同，譬如：一個四位數數字，如計算得正確，即為準確；一個有誤差的六位數數字是比較精確，但非比較準確。

accuracy-control system 準確性控制系統

一個能偵測出誤差並加以控制的系統。

ac dump 交流電源切斷

有意、無意或因狀況需要而將一系統或組件

的所有交流電或電源除去。交流電源切斷通常導致所有動力的移除，因為直流電通常要經由整流器或變流器來供給的。

ac erasing 交流電拭除

利用一個由交流電供給動力的裝置，將磁性記錄材料加以清除。

acetate base 醋酸鹽基磁帶

用透明的醋酸纖維薄膜來襯背的磁帶。

ACIA 異步通信界面配接器

是 Asynchronous Communications Interface Adapter 的簡寫。一個 ACIA 能提供串列異步資料交流的資訊與匯流排結構系統間之界面的資料，格式編定和控制。某些系統的匯流排界面包括選擇、賦能、讀／寫、中斷及匯流排界面邏輯，以允許資料在各種不同的雙向資料匯流排之間的傳送。在許多系統、資料的傳送是以串列的方式進行；許多 MPU（微處理單位）的匯流排能以並行模式操作。藉著並行一到一串列和串列一到一並行的轉換，ACIA 提供 MPU 和外圍設備，（外圍設備如調變解調器，電傳打字設備、螢幕終端機、鍵盤／列印機及其他需要異步資料格式的設備）之間互通資訊的途徑。

ACK NAK transmission

認可字元／不認可字元傳輸

當一實施誤差檢查方案時，必須提供某些方法，以免新傳送發生錯誤的資料段，當接收器（者）收到沒有錯誤的資訊，可發出一個認可（ACK）的信號給發送器（者），否則接收器（者）就發生一個偵測到錯誤的不認可（NAK）信號給發送器（者）。對於遺漏的訊息，發送器（者）通常在收到一個 NAK 時，或當一特定時間過後，而卻仍未收到 NAK 時，會再重發一遍訊息。這是自動請求重發（ARQ）系統的一個形式。

ACM 計算機協會

Association for Computing Machinery 之簡寫。

A-conversion A轉換

一種 FORTRAN 指令，能將文數資料傳送

到記憶體中的變數，或者自記憶體中的變數傳送出來。

acoustic coupler 聲耦合器

藉一種電話聽筒，作為列印機或顯像終端機與一標準商用電話線間界面的一種裝置。電話聽筒安裝在一小盒中的兩個橡膠筒內。界面經常是完全的聲波式的，橡膠筒之一裝有擴音器，另一則裝麥克風。聲音耦合器電路通常將來自末端發送器的 EIA（電子工廠協會）級的數位信號轉換成驅動擴音器的頻移鍵控（fsk）聲調。同時它也能將來自麥克風的 fsk 聲調轉換成 EIA 級的信號以驅動末端接收器。

acoustic delay line 聲延遲線

利用聲波在某些傳輸媒體中（例如汞）的傳輸特性來使信號延遲以儲存資訊的一種裝置。

acoustic memory 聲延遲線記憶體

利用聲延遲線之電腦記憶體。

acoustic modem 聲調變解調器

任何形式的調變解調裝置，能將電子信號轉換成電話聲調，而且再反向轉換回來者稱之。此種轉換係經由聲耦合（將擴音器置近於電話），或直接耦合而至傳輸線的大部分調變解調器使用 RS-232C 界面標準。

acquisition, data 資料蒐集

參見 data acquisition。

acquisition system, data 資料蒐集系統

參見 data-acquisition system。

acronym 縮語

用名稱、術語、或片語中的字眼的第一個字母或為首的數個字母所構成的字；例如，SAGE 是 Semi-Automatic Ground Environment 的縮語，而 ALGOL 是 ALGOrithmic Language 的縮語。

AC signaling 交流電／信號傳送

使用交流電信號或聲調以完成資訊或控制信號的傳送。

action cycle 完整運算週期

資料上一個完整的運算。包括資料的產生、輸入、操作、輸出或儲存等基本步驟。

action line 作用線

在一陰極射線儲存管以串列方式操作的作用

期間內，所使用的光域線路。

action period 作用期間

參見 period, action。

action spot 作用光點

在一陰極射線管裡面，在射線管的屏幕上被用以儲存數位或符號的光域點。

activate key (button) 起動鍵 (鈕)

參見 button, initiate。

active element 主動元件

一電路或裝置，其所接收的能量係來自主輸入信號以外的來源。

active file 現用檔案

目前正使用中的檔案，在添加項目和參考使用上皆以現時狀況為依據。

active master file 現用主檔

包含相當活動的項目（非靜態或僅供參考的項目）之主檔。

active master item 主檔現用項目

主檔中依據資料使用頻率狀況來衡量而得的最活躍的項目。

activity 活性、活動率

①用以指示主檔中的一個記錄被使用、改變、或參考的情形的一個術語。②有關資料檔使用上的變動率的度量。例如，可以用檔的某部分或記錄的數目為衡量的對象。

activity level 活度級

一結構變數在程式問題求解中間或最後取得之值。

activity ratio 活性比率

當處理一檔案時，所有活動的記錄數對檔案中總記錄數的比率。

actual address 實際位址

參見 address, actual。

actual instruction 有效指令

參見 instruction, effective。

actual time 實際時間

同 time, real。

ACU. 自動呼叫單位

Automatic Calling Unit 之簡寫。指任何由通信媒體供應或在其他地方可買到撥號式

裝置，能允許商業機器和電腦在通信網路上自動撥號呼叫。

acyclic feeding 非週期性饋給

符號閱讀器在辨認符號時所採用的一種系統。此系統能察覺前一個文件的結尾，並自動饋給下一個文件，能依大小不定的文件的符號辨認工作。

A/D analog-digital converter

類比—數位轉換器

用來將類比形式的資訊轉換成數位形式者的電路，例如在數位伏特計及其他裝置中所使用者。

ADAPSO 美加資料處理協會

由美國及加拿大資料處理服務機構所組成之協會，其中包括一個軟體發展團體和行銷團體。

adapter, channel 通道配接器

把不同設備的各種資料通道連結起來的一種裝置，大部分裝置以速率較慢的通道的速率來傳送資料。

adapter unit, display 顯像配接單位

參見 display adapter unit。

adapting (adapting, self)

調適 (自我調適)

指一電腦系統順應環境而改變其性能特徵的能力。

adaptive channel allocation

調適性通道指配

一種多工化方法，通道的資訊容量並不預先設定，而是根據須要來指定的。

adaptive control action 調適性控制行動

使用自動方法來改變控制參數的形式和影響力，以改進控制系統性能的各種形式控制行動。

ADC 類比—數位轉換器

Analog-to-Digital Converter。將輸入類比電壓改變成相等的數位（二進制或二進編碼十進制）值，以便為數位處理器的記憶體所接受。

ADCCP 高等資料通訊控制程序

Advanced Data Communication Control Procedures之縮寫。

ADCON (address constant) 位址常數

用以計算真實的或虛擬的儲存器位址的值或程式。

A/D converter 類比—數位轉換器

一種在有限時間內執行信號量化和編碼作業的類比—數位轉換器，所需時間依賴轉換器的解析力和所採用的轉換方法之不同而定。各個狀況所需的轉換時間端視被轉換信號的時間變化和所需的解析量而定。一個衡量或一個轉換所需的時間通常稱為孔徑時間。

add, Boolean 布式加法

同集合理論中的「或」。同 OR gate, positive。

addend 加數

一個數字或數量被加到另一個數字或數量（即被加數）以產生一結果（和）者。

adder 加法器

一種裝置，能將兩個或多個輸入相加形成輸出。通常沒有保留資料的特性；即，只有當輸入信號存在時，輸出信號才會保留。

adder, analog 類比加法器

有輸出電壓的一種放大器（類比計算機），輸出電壓是輸入電壓的加權和。其高度與計數系統在地位上的重要性相當，並且與輸入導線的電路元件之電導成比率。

adder, digital 數位加法器

參見 digital adder。

adder-in memories 附加記憶體

有各種不同型式的用以擴充內部記憶體之記憶體。通用的有二種半導體形式者—雙極性的金屬氧化（MOS）。雙極的速度較快，但成本也較高它消耗較多的電力，因此也散發更多的熱量。MOS 記憶體比較堅實，其速度已足夠大多數的應用。

addition 加法

資料處理中，根據各種電路設計，處理數值變化的特定機器規則、以及進位運算的形態，而把各數量結合起來的一種功能。

additional character 附加字元

既非字母且非數字的字元，而經常是標點記號，%，*，#；即是特殊字母符號中的一種。這些符號有其特定的意義，以便使用它來傳達特殊的資訊。

addition, destructive 破壞性加法

以前曾佔據某一儲位的被加數消失，而由和數所取代。而加數則仍存在其原來的位址。

addition item 增添項目

一個將被加到已建好之檔案內的一特定位置項目。如果檔案是主檔，則增添項目應稱為主增添項目。

addition, nondestructive 非破壞性加法

置於一算術暫存器中的第一個運算元是被加數，次一運算元是加數，而取代被加數的和數則成為下一個加法運算的被加數。

addition record 附加記錄

在正在更新中的主檔案內，新建立的記錄，稱之。

addition, serial 串列加法

一特殊加法程序，由低階的數位開始，成對的個別處理。通常，進位狀況發生時即被傳送至高一階之位數。

addition table 加法表

指主儲存器中的一個區域，此區域保有一個用於加法上的表格掃描概念的數字表。

addition, zero access 零存取加法

與立即出入相似。加法運算的執行是將一個數目加到一個儲存在累積器中的數字上的，而這個和數並可供下一次加法運算時使用，此種加法並不需加數或和數儲存的出入時間。

add, logical 邏輯加法

兩個二進制數字的布林代數運算。如兩數中任一數或兩者皆為1，則結果為1；若兩數皆為0，則結果為0。

add operation 加法運算

其結果為和數的加法指令，而此結果通常出現在本為運算元之一所佔據的儲存位置中。

address 位址

① 識別儲存資訊的暫存器、位置或單元的標

記、名稱或數字。②一指令中的運算元部分。

③在通訊上，指一訊息的目的地的編碼表示法。

④從一記憶體中呼叫一特定資訊將之放入記憶體中。

addressable-pollable terminal

可定址一可詢問終端機

當一終端機有其獨特的識別號誌時，則稱之為可定址。在所有送到此終端機的資料之前皆應有它們的位址，可詢問的意思是此終端機能回應來自電腦的狀態詢問，電腦依次詢問系統中的每一部終端機，終端機回應詢問和識別本身的能力使它具有可被詢問性。

addressable register 可定址暫存器

擁有固定儲位和位址號碼的暫時儲存位置。

address, absolute 絕對位址

能指出確實儲存位置的位址，在該位址可找到有關的運算元，到實際的機器碼計數系統。（與特殊位址同義，並與絕對碼有關。）

address, actual 實際位址

由製造廠商建入電腦中當作儲存位置或暫存器的實際的或設計好的位址。毗鄰位址通常有毗鄰號碼。特定或機器位址是特別使用在診斷機器的錯誤上的。

address alignment 位址調整

當位址能被作某種調整時，大部分電腦即可提供有效率的字元資料操作。位址調整與機器指令定址資料的方式和資料從記憶體被傳送到處理器的方有關係。以處理機而言，通常是一字一字地傳送，但在位元組處理機，一次只能處理一位元組，或一次只能處理兩個位元組（由偶數位址開始，或在最快的機器上則一次能處理四個位元組（由可被8整除的位址開始））。這四種不同處理方式分別與下列四種調整對應：無調整、半字調整、全字調整、以及雙字調整。

address, arithmetic 算術位址

組合語言的一種技術，將一個位址修改數（包含一符號以及1至4位的十進位數）附加到一個符號標誌上，以便指示一記憶位址的位址，其位址與標誌所代表的位置相關。參見

relative address。

address, base 基底位址

①在一電腦指令中以位址面貌出現的一個數字，作為一種位址的基底、註標、起始點以修改隨後而至的位址。（與presumptive address與reference address同義。）②在符號編碼中用以和相對位址相連結的一個數字。

address, binary-coded 二進制編碼位址

以二進制形式表示的位址—有時缺乏絕對位址或機器位址。

address bus 位址匯流排

一單向匯流排，其上所顯示的數位資訊可識別一特定的記憶位置或一特定的輸出裝置。

address, calculated 計算位址

經常是由機器指令產生或發展出來的位址，而這種指令是包含在要使用到該位址的程式內，此位址可由某一程式或程序的結果來決定，而也可能視某一狀況或某一套標準而定。

address, checking file program

檔案檢驗程式位址

一檢驗位址的程式，當有寫在檔案上的巨指令下達時，它會監視該程式免得寫在錯誤的區域。

address code, single 單址指令碼

參見 code, single address。

address code, zero 零位址碼

參見 code, zero address。

address comparator 位址比較器

一查對讀取正確的位址的裝置，所作的比較是指將正在讀取的位址和既定的位址去比較。

address computation 位址計算

用以產生或修正一指令中的位址部分的計算。

address, constant 常數位址

參見 address, base。

address conversion 位址轉換

使用電腦及一組合程式或使用手操作的方式將符號位址或相對位址轉譯成絕對位址。

address, counter program register

程式計數暫存器

address, direct

同 address, program counter。

address, direct 直接位址

不必參考註標暫存器 (B 暫存器) 就能指示出所要尋找或所要儲存的有關運算元的位置。(與 first-level address 同義。)

address, direct reference 直接參考位址

不由間接地址法來修正而可由註標法來修正的虛擬位址。

address, double 雙重位址

同 address, indirect。

address, dummy 虛位址

一種人為位址, 用在舉例或指令上。

address location, specific

特定位址位置

用以輔助隨機出入, 資料能直接在特定位址位置上存取而不須像使用磁帶時的循序搜尋。

addressed location, specified

規定位址位置

同 addressed location, specific。

addressed memory 定址記憶體

包含個別暫存器的記憶段。

address, effective 有效位置

① 已修正的位址。② 被實際考慮用於一電腦指令的執行中的位址。③ 由一特定的註標暫存器之內容和一指令之位址結合而得的位址。

address, effective virtual

有效虛擬位址

只在間接定址或註標修正之後, 而在記憶體對映執行之前所得的虛擬位址值。

addresses of address 位址中的位址

主要使用在次常式的程式製作技術。

address field 位址欄

一個電腦字中特定的部分, 或包含運算元的位址, 或包含用以推行該位址所需之資訊。

address, first-level 首階位址

同 address, direct。

address, field, disk 磁碟位址欄

在某些系統, 一位址欄包含次一個磁扇的磁軌位址及磁扇位址。有一種形式, 四個位元組所組成, 其後跟隨著二個位元組的

循環冗餘核驗 (CRC) 字符。

address, floating 浮動位址

從前, 一位址以此種方式編寫, 以便藉註標、組合或其他方法很容易地將它轉換成機器位址。

address format 位址格式

一指令位址部分的排列, 陳式「加一」常被用來表示: 位址之一指明下一個將被執行的指令的位置。諸如: 二加一, 三加一, 四加一。

address, four 四位址法

標定運算元位置和指令位置的一種方法; 提示二運算元的儲存位置及運算結果的儲存位置, 也提示次一個將被執行的指令的儲存位置。

address, four plus one 四加一位址法

一指令位址部分的排列法。「加」表示位址之一陳述或標明次一個將被執行的指令的位置, 如一「加一」, 二「加一」等。

address, functional instruction

功能指令位址

參見 address instruction, functional。

address, generated 計算位址

同 address, calculated。

address, immediate 立即位址

一指令位址, 其指令的位址部分是運算元 (與 zero-level address 同義)。

address, indexed 索引位址

一位址, 將被或已被一註標暫存器或類似裝置修改者。(與 variable address 同義)。

address, indirect 間接位址

① 一個標明一儲存位置的位址, 該儲存位址的內容是一個間接位址。② 一個單指令位址, 此位址是另一位址的位址, 第二個位址是將被處理之資料的特定位址。這歸類為單階間接定址法。但是, 第二個位址也可以是間接位址, 如此就是第二階間接定址法。相同的程序可發展出第三階、第四階、第五階以及他階的間接定址法。

address, indirect reference

間接參考位址

指令中的參考位址, 此指令的零位置位元為

1, 某位置的虛擬位址, 此位置含直接位址。如果間接定址法被一指令所呼叫, 則參考位址欄被用來出入一個字位, 該位置含直接參考位址; 然後直接參考位址取代間接參考位址, 並被用作一運算元之位址值。間接定址法限用於一階, 並優先於註標法而執行(在某些電腦中)。

addressing 定址

任何記憶位置以下列三種格式定址: 直接、間接或註標定址。二進制定址的使用, 消除了以複雜的機器語言編碼規則去表示擴展結構形式的記憶位址的必要性。註標暫存器的使用不受任何限制。註標定址在所有指令格式中都是可行的。此外, 註標定址法被一個方便的迴路控制技術(能自動增值和測試註標暫存器之內容)所簡化。

addressing, common data bus

通用資料匯流排定址

某些系統於執行時, 在一定的記憶位址, 累積器或選定之暫存器存取, 程式中所定義的指令和資料。因為在某些微處理器, 其記憶體(讀/寫或惟讀)和外圍設備皆在一通用資料匯流排上, 任何用來定記憶體的位址的指令可用來定外圍設備之位址。

addressing, deferred 暫延定址

間接定址法的另一常用名稱, 其位址部指示出一個含有位址的位置, 而此位置的位址又指示出另一個含有位址的位置, 如次繼續下去, 直到最後找到所要的位置位址為止。終止指示器能設定一個預設好的或因狀況而定的重複次數。

addressing, direct 直接定址

藉某運算元在記憶體中的位置而特別引用此運算元的程序, 直接位址即是表示此儲存位置的數字。

addressing, disk file 磁碟檔案定址

在隨機存取檔案上指出資訊的操作。

addressing, file pockets 檔案袋定址

在一隨機檔案中, 保留一個或數個記錄的一小塊區域或一小袋, 這是保留有少量記錄的經

濟方法。

addressing, fixed-position

固定位置定址

允許磁帶資訊能行選擇性的更新, 如用於磁碟或磁鼓儲存裝置上。小如一個單一電腦字的資料可被儲存和記錄在磁帶上, 而不會干涉到毗鄰的資訊。資料段皆有編號而且完全可以定址的。由於記錄間的時間已消除, 因此增加了磁帶儲存的容量。

addressing, hash 雜湊定址

藉某種半試驗性函數以趨近一檔案中記錄位址的計算方法。

addressing, immediate 立即定址

一種能指出在同一儲存位置即在相同的位址中的運算元和指令的位置的特別系統, 這與正常的定址不同, 正常的定址中, 指令字是儲存在一個位址或位置, 指令字並且還包含儲存運算元的(另一個)位置的位址。

addressing, implied 隱含定址

同 addressing, repetitive。

addressing, indexed 索引定址

一種定址方式, 其中一指令的位址部分執行該指令時將為輔助(註標)暫存器的內容所修改。

addressing, indirect 間接定址

●電腦交錯參考的一種方法, 其中一記憶位置能找出可以找到主要資料的正確位址。●除了第一階直接定址之外的其他任何等階的定址法。●將符號指令轉譯成機器語言指令, 此種操作係在無此種程式的電腦上執行。

addressing level 定址等級

決定應用在一個程式的間接位址的步驟數。第一階是直接定址, 即指令字的位址部分有運算元在儲存器的位址。二階定址(間接定址), 指令字的位址部分指出一個儲存位置, 在此位置可以找到運算元的位址。

addressing, multilevel 多階定址

同 address, indirect。

addressing, one-ahead 單一先行定址

同 addressing, repetitive。

addressing, real-time 即時定址

同 addressing, immediate。

addressing, relative 相對定址

一種經過位址（真或假）修改而得到絕對位址之定位法；通常為指令之位址部分加上一個已知的數目而得。而此假設指令之位址部分即為相對位址（relative address）。

addressing, repetitive 重複定址

用於某些具有可變指令格式的電腦上的一種特定的定位方法。例如，零位址指令格式的指令會自動地再一次指向前一個已執行的指令所涉及的位置。

addressing, self-relative**自我相對定址**

相對定位的一種，其所加的數目要與相關指令之位址配合。

addressing, specific 特定位址

一種定址方法，其指令之位址部分即為指定的確實位址，此位址部分即所謂的指定位址或絕對位址。

addressing, stepped 梯階定址

參見 addressing, repetitive。

addressing, symbolic 符號定址

為一種程序，在一特別的程式中，以字母或文數字作為標號，來表示不同的儲存位址；而在程式執行前，此符號位址會被轉換成絕對位址。

addressing, three-level 三階定址

在一指令所成之字句（words）中含 A 位址，而 A 位址存著 B 位址，而 B 位址存著運算元的位址；亦即欲得到所希望的運算元須經過三次的採取。

addressing, two-level 二階定址

一種定址的程序，運算元位址的儲存位置的位址會被指令字所改變；當須涉及兩次位置的探索時，則須使用一個間接位址及一個第二階位址。

addressing types 定址型式

許多的微電腦擁有十個或更多的記憶體位址定址型式。這些定址型式有時甚至可表示在

64K 字句的記憶體內所有的字句，位元組，及個別位元的位址。定址型式有些為：直接定址，直接註標定址，間接定址，間接註標定址，程式相對定址，程式相對間接定址，基點相對定址，基點相對註標定址，基點相對間接/註標定址及實際定址。

addressing, virtual 虛擬定址

同 addressing, immediate。

addressing, zero-level 零階定址

同 addressing, immediate。

address, instruction 指令位址

儲存指令字的位址。而下一個要執行的指令是由指令位址的控制程式來決定的，而且，除非是跳過或分支或被其他的設計所引開，否則由機器控制自動地依順序指向這些位址。

address instruction, functional**功能位址指令**

為一個沒有特定運算部分的指令，因為其運算就由位址部分來表示；也就是說，某兩個被指定的位址，它們可能具附加性內容的兩個儲存位置。

address instruction, immediate**立即位址指令**

一種特別的指令，其位址部分所包含的並非運算元的位址，而是運算元之值，此大多用於累加一個固定數目於計算上，或屏蔽一個資料的部分字欄，或為了測試一個特別字元以視此字元與指令中有關的字元是否有相同的特性。

address instruction, operational**運算位址指令**

同 address instruction, functional。

address instruction, three 三位址指令

同 address, three。

address instruction, two-plus-one**二加一位址指令**

同 address, three。

addressless instruction format**無位址指令格式**

一種不包含位址部分的特殊指令型式，在不須要位址時或採用某種隱式位址時所使用。

address, machine 機器位址

一種絕對的、直接的、非註標的位址；可能直接地表示，或者是經過註標及其他過程完成後之結果。

address marks, disk 磁碟位址標誌

一種特別的位址標誌，由資料與時鐘位元的特定組合編碼而成。在某些磁碟上，此資料與時鐘位元的特別組合能被解碼成為任意的二進位型式，以引發對一個註標位址標誌，或一個識別位址標誌，或一個已刪除的位址標誌的辨認。

address, microprocessor 微處理機位址

微處理機之定位能力是此處理機所持有之位址線路數目的函數。最通常的位址數目大小為 65,536 個記憶體位置，稱為 64 K 或 65 K 字或位元組的記憶體。其中 K 代表 1024，這表示需要 16 個位元的位址訊息，以作 64 K 之定位。對一個 16 位元的機器而言，這是一個正常的大小。對一個 8 位元處理機，用兩個位元組來表示 16 位元的位址。有些 8 位元處理機只有 4 K，8 K，或 16 K 的位址。一個 4 位元處理機，通常只有有限的定位能力，範圍也許在 1 K 至 4 K 位元組之間。而一個微電腦之定位能力通常定義了記憶體儲存位置的數目及可資利用之輸出入元件的數目，因為許多微處理機是直接經過記憶體位址來使用輸出入元件的。

address modes, microprocessor**微處理機定址模式**

處理機之表位法包括連續的向前或向後定址，位址註標定址，間接定址，16 位元字定址，8 位元位元組定址，及疊式定址。可變長度指令格式的訂定決定 3 在每一種定址模式中，所要用的字句最小數目。如此可收有效利用程式儲存空間的效果。

address modification 位址修改

① 為一個經由用碼編成的指令，以改變機器指令的位址部分的過程。② 改變一個指令或命令的位址部分，而會使得（如果包含此指令或命令的常式被重複）電腦到一個新的位址或位

置去取資料或指令。參見 address computation。

address, multiple 多重位址

一種指令型式，能指示兩個或更多項目的位址，而此項目可能為計算單位輸入或輸出之位置的位址，或為用於控制單位上的指令之位置的位址。multiaddress 此名詞亦被用來表示電腦之特點，例如：2，3 或 4 一位址機器。（與 multiaddress 同義）。

address, Nth-level 第 N 階位址

一種間接的位址，可能為二階、三階位址等等，用來指示所要的運算元的位址。

address one 單位址

同 single address。

address, one-level 一階位址

同 direct address。

address, one plus one 一加一位址

為一種指令系統，其性質為每一個完整的指令包括一個運算及二個位址；一個為儲存體中暫存器位置之位址，此暫存器中含有運算中要用到的項目；另一個為下一個指令位置的位址。

address, operand 運算元位址

在間接的定位中，指令的位址所涉及的位置，其內容並非運算元，而是運算元的位址。此運算元之位址稱為間接位址，通常以出現一個額外的旗標位元做為一個間接位址的信號。

address, operand effective**運算元有效位址**

在電腦執行時，所得到的運算元實際位址。

address, P P 位址

程式分支所至的位置或轉放資料的位置（對某些設備而言）。

address, page 頁位址

一個虛擬位址（virtual address）或一個實際位址的 8 個高次位元。在某些電腦中它代表記憶體的一頁。

address part 位址部分

指令字的一部分，它定義暫存器或儲存位置的位址。

address, presumptive 基底位址

參見 address, base。

address, program counter 程式計數器位址

一個暫存器，其中記載著目前要被執行的指令的位址。

address, Q Q位址

在某些型態的設備，其內部儲存體中的一個原始位置。資料由此位置傳送出去。

address, quadruple 四重位址

同 address, four。

address, real-time 即時位址

同 address, immediate。

address, reference 參考位址

在電腦指令中出現以作為位址的一個數。它做為用以修改繼之出現的位址基底、註標或起點。(與 presumptive address)同義。

address, regional 區域位址

一種特定的位址，通常是一連串相鄰位址中的一個，例如：在A區中，稱為A區位址。

address register 位址暫存器。

可存放位址的暫存器。

address, register field

暫存器欄位的位址

一個指令字的一部分，該部份含有一暫存器的位址。

address, relative

1 相關位址 2 相對位址

依某字在其所在之常式或副常式中的位置關係，而用以識別該字的標記。相對位址加上某個特定的參考位址就譯成絕對位址，通常這個參考位址就是儲存此常式第一個字的所在。換句話說，如果一個相關位址的指令被指定一個位址N，而常式的第一個字的位址為K，則絕對位址即為N+K。

address, result 結果位址

用以移入算術處理結果的位址。

address, second-level

雙層位址，間接位址，二階位址

同 address, indirect。

address, single 單一位址

一機器指令系統，其中每一個完整的指令明確地描述一個操作並涉及一個儲存位置。(與 one-address, instruction 有關。)

address, single-level

單層位址，直接位址

同 direct address。

address size 位址大小

使用在直接定位記憶位址的指令中，最大的二進位數目。

address source, instruction

指令位址來源

同 address instruction, functional。

address, specific 特定位址

在實際機器碼位址編號系統中，用以指示確實儲存位置的位址，在此位址裏可以找到或存入有關的運算元。(與 absolute code 有關)。

address storage, display lights

位址儲存顯示灯

在控制面板面上各種不同的，用以指示某一選定的位址內的位元圖型的指示灯。

address, symbolic

象徵性位址，符號位址

①在常式中被選來用以識別一個特定的字，特定的功能或其他資訊的標記，與該資料在此常式中的位置無關，為一浮動位址。②一個文字或文數字的標記，用以指示某特定程式前後文中的一個儲存位置。通常，最初多用以某種較方便的碼編成的符號位址來撰寫程式，爾後以組合程式將符號位址翻譯為絕對位址。

address, synthetic 合成位址

同 address, calculated。

address system, one-over-one

一對一位址系統

一種使用兩個位址的機器語言系統，其中一個位址可作為找尋資料的參考。

address, third-level

第三層位址，三階位址

在間接或多階定位系統中，找到的第三階位址即是運算元之位置。機器把前二個儲存位置