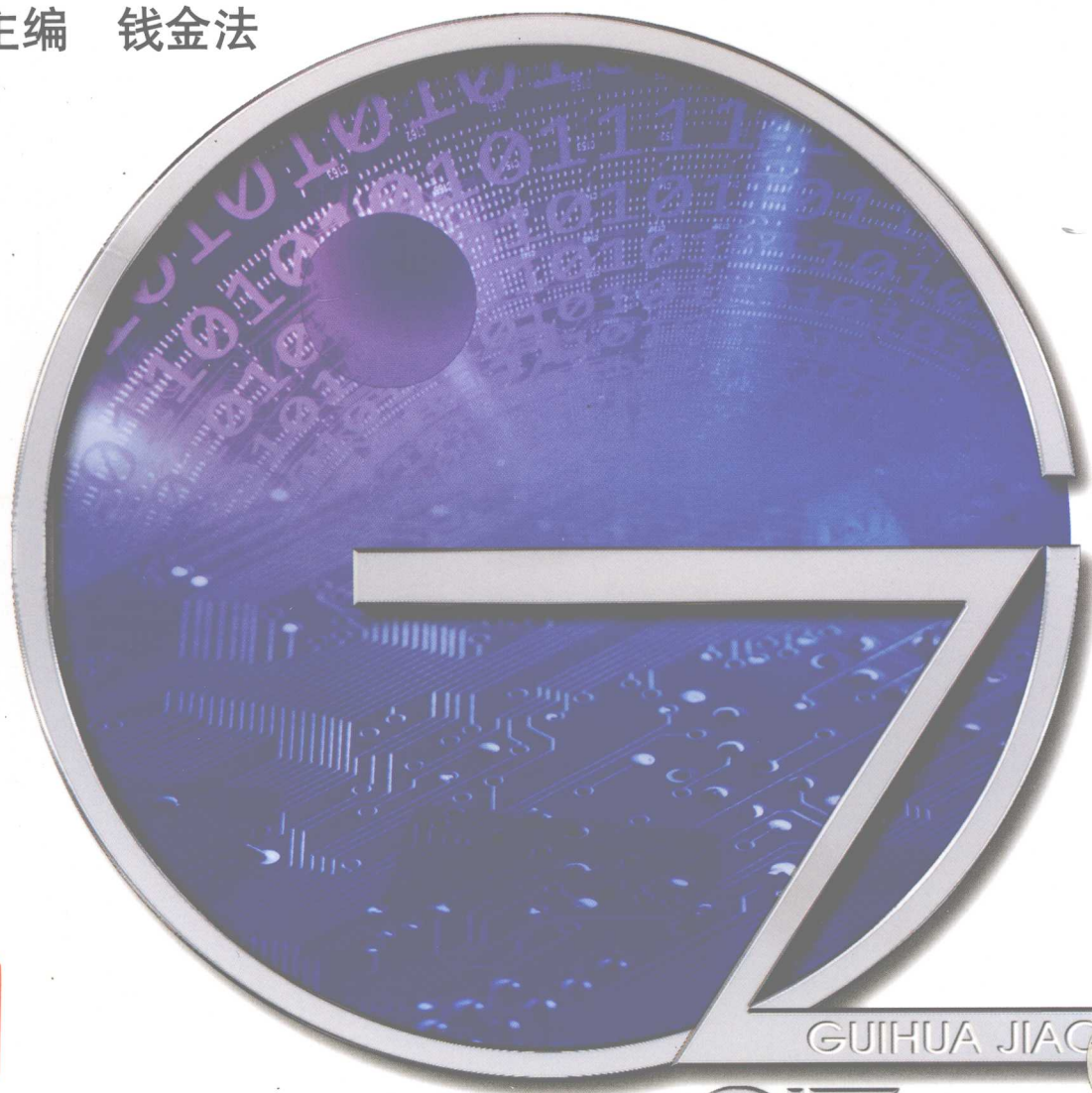




教育部职业教育与成人教育司推荐教材
高等职业教育电子与信息技术应用专业规划教材

电子设计自动化技术

教育部机械职业教育教学指导委员会 组编
中国机械工业教育协会
主编 钱金法



GUIHUA JIAO



gZ

 机械工业出版社
CHINA MACHINE PRESS

高等职业教育电子与信息技术应用专业规划教材

电子设计自动化技术

教育部机械职业教育教学指导委员会 组编

中国机械工业教育协会

主 编 钱金法

副主编 李怀甫

参 编 朱文武 吕红芳 毕秀梅

主 审 章彬宏



机械工业出版社

电子设计自动化(EDA)技术是将计算机技术应用于电子设计过程的一门新技术,为电子系统的设计带来了革命性的变化。本书着重介绍运用EDA技术进行电子系统设计的有关知识和相关EDA工具的应用,即如何应用Multisim 2001、Protel 99 SE、MAX+plus II等EDA工具及VHDL语言完成电路设计与仿真、印制电路板设计、可编程逻辑器件设计与应用等,从而对EDA技术有一个较全面的了解。

本书紧密结合高职高专特点,主动适应社会实际需要,突出应用性、针对性和可操作性。编写时重点突出了开发工具的使用方法和应用实例,叙述上力求深入浅出,将知识点与能力点有机结合,注重培养学生的工程应用能力和解决现场实际问题的能力。内容编排力求简洁明快、形式新颖、目标明确,利于促进学生的求知欲和学习主动性。

本书可作为高等职业教育三年制、五年制电子类、通信类、电气自动化类等相关专业的教材及社会相关技术的培训教材,同时亦可作为电子设计人员的技术参考书。

图书在版编目(CIP)数据

电子设计自动化技术/钱金法主编. —北京:机械工业出版社, 2005.1
高等职业教育电子与信息技术应用专业规划教材
ISBN 7-111-15502-5

I. 电... II. 钱... III. 电子电路-电路设计:计算机辅助设计-高等学校:技术学校-教材 IV. TN702

中国版本图书馆CIP数据核字(2004)第109872号

机械工业出版社(北京市百万庄大街22号 邮政编码100037)

策划编辑 王世刚 于宁

责任编辑:于宁 版式设计:张世琴 责任校对:张媛

封面设计:姚毅 责任印制:李妍

北京机工印刷厂印刷·新华书店北京发行所发行

2005年1月第1版第1次印刷

787mm×1092mm $\frac{1}{16}$ ·15.75印张·387千字

定价:21.00元

凡购本书,如有缺页、倒页、脱页,由本社发行部调换

本社购书热线电话(010)68993821、88379646

封面无防伪标均为盗版

机电类高等职业技术教育教材建设 领导小组人员名单

顾问：郝广发

组长：杨黎明

成员：刘亚琴 李超群 惠新才 王世刚

姜立增 李向东 刘大康 鲍风雨

储克森 薛涛

电子与信息技术应用专业教材编审委员会

焦斌 储克森 黄家善 薛涛 赵辉

王成安 文国电 钱金法 章彬宏 于淑萍

杨海祥 石小法 曹克澄 曹振军 杨清学

童建华 易培林 孟凤果 于宁

前言

编者

为贯彻《教育部关于加强高职高专教育人才培养工作的意见》有关精神，积极支持教育部面向 21 世纪高职高专教材建设，全国高等职业院校协作编写了本教材，供应用电子技术、电子工程、通信、电子设备制造与维修、电气自动化类等相关专业使用。

本套教材紧密结合高职高专特点，主动适应社会实际需要，突出应用性、针对性。内容叙述力求深入浅出，将知识点与能力点有机结合，注重培养学生的工程应用能力和解决现场实际问题的能力，内容编排力求简洁明快、形式新颖、目标明确，利于促进学生的求知欲和学习主动性。

从 20 世纪中叶到 21 世纪初，电子系统的设计经历了手工设计、计算机辅助设计、计算机辅助工程设计及电子设计自动化四个阶段，而电子设计自动化（EDA）技术的发展更是给电子系统设计带来了革命性的变化。将 EDA 技术更好地引入高等职业技术教育的电子类教学中是编写此书的目的。

本书着重介绍运用 EDA 技术进行电子系统设计的有关知识和相关 EDA 工具的应用，即如何应用 EDA 工具完成电路设计与仿真、印制电路板设计、可编程逻辑器件设计与应用等，从而对 EDA 技术有一个较全面的了解。

本书第 2、3 章介绍如何应用 Multisim 2001 完成电路设计与仿真。第 4、5、6 章主要介绍利用 Protel 99 SE 进行印制电路板的设计。第 7 章主要介绍可编程逻辑器件及其应用。第 8 章主要介绍 VHDL 的编程与应用。第 9 章主要介绍了 Altera 公司的 MAX + plus II 进行数字电路的设计与仿真。编写时重点突出了开发工具的使用方法和应用实例，即突出了实用性和操作性。

本书由江苏常州机电职业技术学院钱金法老师担任主编，并编写第 1、2、9 章，由四川电子工业学校李怀甫老师任副主编并编写第 7、第 8 章，第 4 章由上海电机高等专科学校吕红芳老师编写，第 3、5 章由安徽机电职业技术学院朱文武老师编写，第 6 章由辽宁机电职业技术学院毕秀梅老师编写。最后由钱金法老师进行了统稿。

本书由江苏常州机电职业技术学院章彬宏老师主审，在此对他提出的许多中肯而宝贵的意见表示诚挚的谢意。

由于 EDA 技术发展快，更新快，加之作者水平有限，疏漏或错误之处，敬请读者批评指正。

编者

目 录

前言

第 1 章 电子设计自动化概述	1
1.1 电子设计自动化	1
1.2 本书的主要内容和学习方法	2
本章小结	3
思考题与练习题	3
第 2 章 Multisim 2001 电路仿真软件	
基础	4
2.1 Multisim 2001 基本界面	4
2.2 电路仿真基本操作	6
2.3 子电路的使用	15
2.4 虚拟仪器及其使用	18
2.5 电路设计与仿真实例	27
本章小结	30
思考题与练习题	30
第 3 章 常用电路仿真分析方法	31
3.1 仿真元器件的设计	31
3.2 仿真分析的基本操作	37
本章小结	47
思考题与练习题	47
第 4 章 Protel 99 SE 原理图编辑	
软件	49
4.1 原理图绘制基本界面及编辑器	49
4.2 原理图绘制入门	51
4.3 层次电路图的设计	81
4.4 电气规则检查与报表文件的生成	87
4.5 元器件库编辑器	95
4.6 原理图输出	103
本章小结	105
思考题与练习题	105
第 5 章 印制板基本知识	110
5.1 印制板概述	110
5.2 印制板布局原则	114
5.3 印制板布线原则	115
本章小结	116
思考题与练习题	116

第 6 章 Protel 99 SE 印制板设计

软件	117
6.1 Protel 99 SE 印制板设计流程	117
6.2 PCB 设计基本操作	118
6.3 设计规则设置与自动布线	124
6.4 PCB 元器件设计	132
6.5 PCB 设计技巧	136
6.6 印制板输出	137
6.7 印制板设计实例	139
本章小结	141
思考题与练习题	142
第 7 章 可编程逻辑器件	144
7.1 概述	144
7.2 复杂可编程逻辑器件 (CPLD)	146
7.3 现场可编程逻辑门阵列 (FPGA)	151
7.4 可编程逻辑器件的设计流程	155
本章小结	156
思考题与练习题	157
第 8 章 VHDL 入门	158
8.1 VHDL 的基本结构	159
8.2 构造体的描述方式	162
8.3 VHDL 的数据类型与操作运算符	167
8.4 VHDL 的主要描述语句	172
8.5 基本逻辑电路的设计方法	180
本章小结	186
思考题与练习题	187
第 9 章 MAX + plus II	188
9.1 MAX + plus II 逻辑输入方法	188
9.2 MAX + plus II 的编译仿真及定时分析	198
9.3 应用实例	211
本章小结	216
思考题与练习题	217
附录	218
附录 A Multisim 2001 菜单	218
附录 B Multisim 2001 元器件图形库	222
附录 C SCH 99 菜单命令	225

第1章 电子设计自动化概述

人类社会已进入到高度发达的信息化社会，信息社会的发展离不开电子产品的进步。现代电子产品在性能提高、复杂度增大的同时，价格却一直呈下降趋势，而且产品更新换代的步伐也越来越快，实现这种进步的主要原因就是生产制造技术和电子设计技术的发展。前者以微细加工技术为代表，目前已进展到深亚微米阶段，可以在几平方厘米的芯片上集成数千万个晶体管；后者的核心就是 EDA 技术。EDA 是指以计算机为工作平台，融合了应用电子技术、计算机技术、智能化技术最新成果而研制成的电子 CAD 通用软件包，主要能辅助进行三方面的设计工作：IC 设计、电子电路设计以及 PCB 设计。没有 EDA 技术的支持，想要完成上述超大规模集成电路的设计制造是不可想象的，反过来，生产制造技术的不断进步又必将对 EDA 技术提出新的要求。20 世纪 80 年代以来，我国电子工业取得长足的进步，现已进入一个新的发展时期，面临着新的机遇与挑战。电子设计自动化技术的研究、开发和推广应用必将进一步推动我国电子工业的发展。

1.1 电子设计自动化

电子电路的设计一般要经过设计方案提出、方案验证和修改三个阶段，甚至需要经历多次反复。随着计算机技术的发展，某些特殊类型的电路可以通过计算机来完成电路设计，但目前能实现完全自动化设计的电路类型不多，大多数情况下要以“人”为主体，借助计算机来完成设计任务，这种设计模式称作计算机辅助设计（Computer Aided Design，简称 CAD）。

电子设计自动化（Electronic Design Automatic）技术，简称 EDA 技术，是在电子 CAD 技术的基础上发展起来的计算机辅助设计系统。利用 EDA 工具，电子设计师可以从概念、算法、协议等开始设计电子系统，大量工作可以通过计算机完成，并将电子产品从电路设计、性能分析到设计印制电路板（简称 PCB）的整个过程在计算机上自动处理完成。

随着电子和计算机技术的发展，电子产品的智能化程度日益提高，电路的集成度越来越高，新的电路芯片层出不穷，而产品的更新周期却越来越短。EDA 技术使得电子电路的设计人员能在计算机上完成电路的功能设计、逻辑设计、性能分析、时序测试、芯片设计直至印制板的自动设计。目前 EDA 技术已为世界上各大公司、企业和科研单位广泛使用。图 1-1 为 EDA 技术的范畴和功能。

随着计算机技术的发展，EDA 工具层出不穷，目前常用的并具有广泛影响的 EDA 软件有 PSpice、Multisim 2001、OrCad、Protel、MAX + plus II 等。

PSpice（Simulation Program with Integrated Circuit Emphasis）是美国 MicroSim 公司于 20 世纪 80 年代开发的电路模拟分析软件，可以进行模拟分析、模拟/数字混合分析、参数优化等，该公司还开发了印制电路板和可编程逻辑电路（PLD）的设计软件。

Multisim 2001（EWB6.0）软件是加拿大 Interactive Image Technologies 公司于 20 世纪 80 年代末、90 年代初推出的专门用于电子电路仿真的“虚拟电子工作台”软件，可以将不同类

型的电路组合成混合电路包括数字电路, 并进行电路仿真。它不仅完成电路的瞬态分析和稳态分析、时域和频域分析、器件的线性和非线性分析、噪声分析、失真分析、离散傅里叶分析、电路零极点分析、交直流灵敏度分析和电路容差分析等共计 19 种电路分析方法, 可以进行故障模拟和数据储存等功能, 还提供了增强型的 RF 设计功能, 能支持和模拟 SPICE、VHDL/Verilog 模型等。

OrCad 是一个大型的电子电路 EDA 软件包, 该公司的产品包括原理图设计、印制板设计、VST、PLD Tools 等软件包。

Protel 软件包是 20 世纪 90 年代初由澳大利亚 Protel Technology 公司研制开发的电路 EDA 软件, 它在我国电子行业中知名度很高, 普及程度较广。Protel 99 SE 是应用于 Windows95/98/NT4/2000 / XP 下的 EDA 设计软件, 它采用设计库管理模式, 可以进行联网设计。它包括 6 大组件: 原理图设计系统 Advanced Schematic 99、印制板设计系统 Advanced PCB 99、自动布线系统 Advanced Route 99、可编程逻辑电路设计系统 Advanced PLD 99、电路仿真系统 Advanced SIM 99 及印制板信号完整性分析 Advanced Integrity 99。它可以完成电路原理图的设计与绘制、印制板设计、自动布线、可编程逻辑电路设计和电路仿真设计等。

MAX + plus II 是美国 Altera 公司研制的一种 CPLD 软件开发系统, 其设计目的是为用户开发、使用该公司生产的 CPLD 器件提供一个基于计算机的软件开发与操作平台。

本书选用 Multisim 2001 软件进行电路仿真分析, 选用 Protel 99 软件介绍电路原理图、印制板设计, 选用 MAX + plus II 介绍可编程逻辑电路设计。

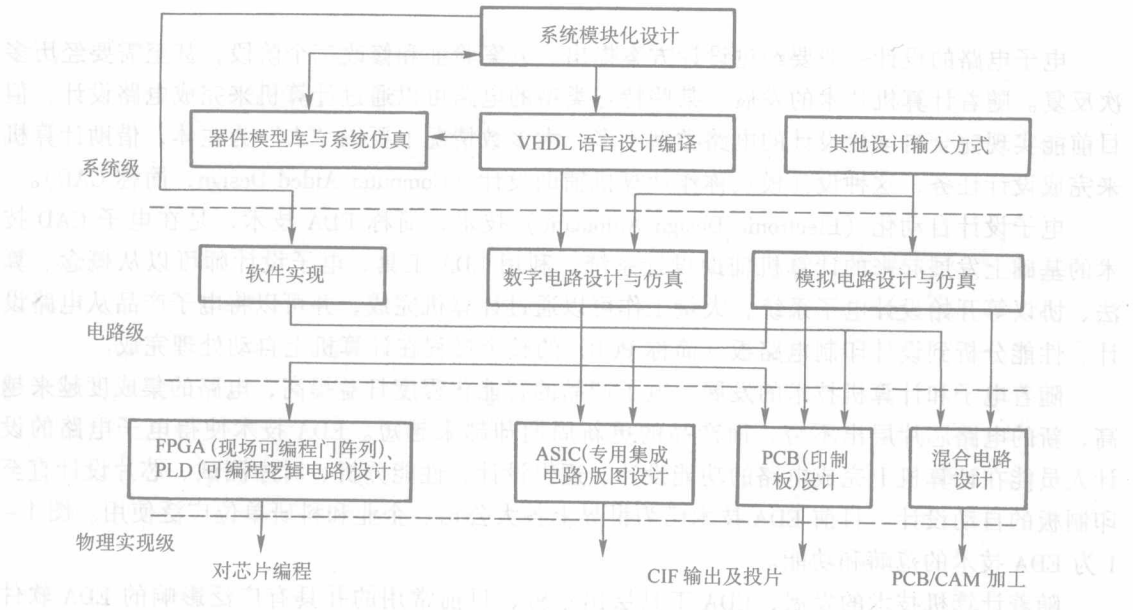


图 1-1 EDA 技术的范畴与功能

1.2 本书的主要内容和学习方法

本书主要介绍电路仿真技术、印制板辅助设计和可编程逻辑电路设计, 共选用了三个典型的软件。

1) Multisim 2001 是一个 32 位的电路仿真软件, 具有直观的仪器和多种分析方法, 可以进行模拟/数字混合仿真分析等。

2) Protel 99 软件包是一个 32 位的印制板辅助设计软件包, 具有强大的设计功能, 可以完成原理图、印制板设计和可编程逻辑电路设计, 可以设计 16 个信号层, 4 个电源—地层和 4 个机加工层。

3) MAX + plus II 具有功能强大、易学易用、比较开放的显著特点, 是用户设计、开发可编程逻辑器件的专用工具。

本课程实践性强, 学习时应注意理论联系实际, 理论与实践交叉进行, 尽量增加上机时间, 提高软件使用熟练程度。本课程的重点为电路仿真设计、印制板设计及可编程逻辑电路设计。

本章小结

EDA 技术是在电子 CAD 技术的基础上发展起来的计算机辅助设计系统。电子产品从系统设计、电路设计到芯片设计、PCB 设计都可以用 EDA 工具完成, 其中仿真分析、规则检查、自动布局和自动布线是计算机代替人工最有效的工具。

利用 EDA 工具, 可以大大缩短设计周期, 提高设计效率, 减小设计风险。对于电路设计师来说, 正确地应用仿真分析验证方案, 正确评价仿真分析结果, 是有效应用 EDA 工具、提高设计质量的重要一环。

本书主要介绍 Multisim 2001 的电路仿真功能和 Protel 99 SE 的原理图、印制板图设计功能及 MAX + plus II 的可编程逻辑电路设计功能。这几种软件均能在各自的网站上下载升级软件包和元件库及有关资料, 其网址为 www.electronic-workbench.com、www.protel.com 及 www.altera.com。

思考题与练习题

1. EDA 系统包括哪些内容?
2. EDA 设计主要经过哪些过程?
3. 常用的 EDA 工具有哪些?

第 2 章 Multisim 2001 电路仿真软件基础

本章主要介绍电路仿真软件 Multisim 2001 (即 Electronic Workbench 6.0) 的基本界面及基本操作。

2.1 Multisim 2001 基本界面

1. Multisim 2001 主窗口

双击桌面 Multisim 2001 快捷图标或单击任务栏上“开始”按钮, 移动鼠标至程序项, 然后从弹出的子菜单中选择 Multisim 2001 选项, 进入图 2-1 所示的主窗口界面。

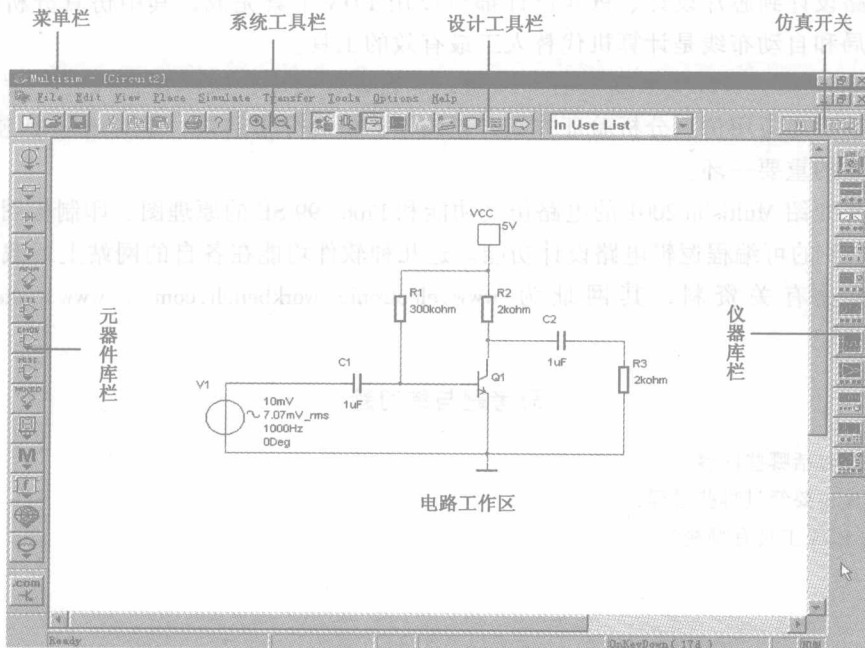





图 2-1 Multisim 2001 主窗口界面

Multisim 2001 模拟了一个实际的电子实验平台, 各部分的功能简要说明如下:

- (1) 电路工作区 电路工作区用于仿真电路的连接与测试。
- (2) 菜单栏 菜单栏包括电路仿真所需的各种菜单命令。
- (3) 工具栏 工具栏提供电路仿真常用的操作按钮, 共有 5 组工具栏, 分别是 System (系统工具栏)、Designs (设计工具栏)、Instrument (仪器库栏)、Zoom (缩放工具栏) 和 In Use List (正在使用的元件清单) 栏。执行“View” → “Toolbars”可打开或关闭各个工具栏。
- (4) 状态栏 状态栏用于显示当前的状态信息。执行“View” → “Status Bar”可打开或关闭状态栏。

(5) 仿真开关 仿真开关用于控制仿真实验的操作进程。执行“View”→“Show Simulation Switch”可打开或关闭仿真开关，默认为打开状态。其中为“暂停/恢复”按钮，为“启动/停止”按钮。

(6) 元器件库栏 元器件库栏提供电路仿真所需的各种元器件。执行 View→Component Bars 可打开或关闭元器件库栏，默认为打开状态。

(7) 下载元件图标 位于元器件库栏最下方的图标，用于与 EWB EDApart.com 网址链接，可从网上下载元器件。

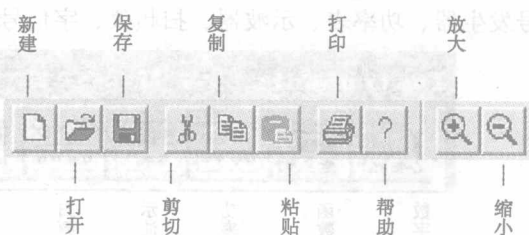


图 2-2 Multisim 2001 系统工具栏

2. 系统工具栏

Multisim 2001 系统工具栏如图 2-2 所示。

工具栏中各个按钮的名称及其功能与 Windows 基本相同。

3. 设计工具栏

Multisim 2001 设计工具栏如图 2-3 所示。设计工具栏共有 9 个按钮，用于完成创建电路、分析电路和电路图输出。

执行“Option”→“Simplified Version”可显示或隐藏设计栏。

4. 元器件库栏

Multisim 2001 元器件库栏有两种工业标准：ANSI（美国标准）和 DIN（欧洲标准）图形符号，每种标准采用不同的图形符号表示，图 2-4 所示为元器件库栏，单击元器件库栏的某个图标即可打开该元器件库，DIN 元器件的图形详见附录 B。

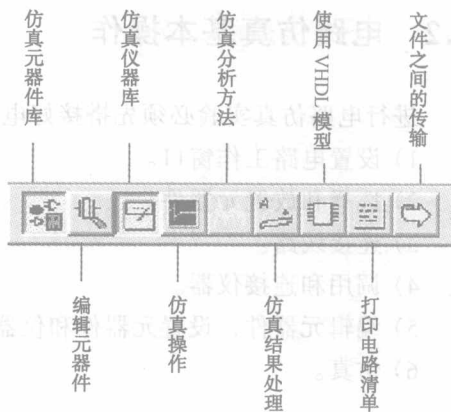


图 2-3 Multisim 2001 设计工具栏

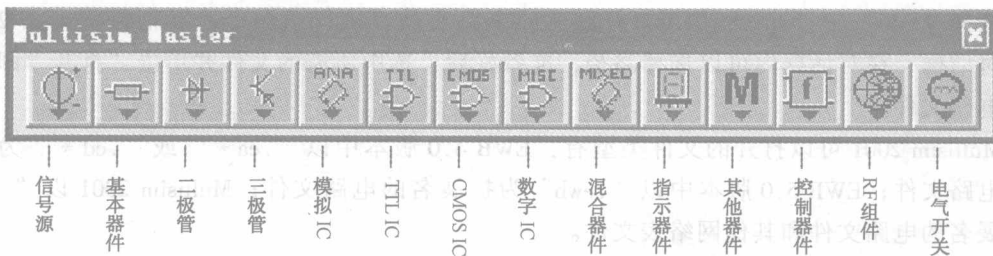


图 2-4 Multisim 2001 元器件库栏

Multisim 2001 提供有实际元器件和理想元器件，实际元器件是具有实际标称值或型号的元器件，理想元器件是用户可随意定义其数值或型号的元器件；理想元器件包括所有电源、电阻器、电容器、电感器和运放电路，在打开的部件箱中以不同的颜色显示，默认为绿色。

另外，理想元器件没有定义元器件封装形式，因此只能用于创建原理图，如果要输出到 PCB 软件进行制板，必须修改网络表文件中的元器件封装。

5. 仪器库栏

Multisim 2001 仪器库栏提供了仿真电路所需的 8 种测试仪器，分别是数字万用表、函数信号发生器、功率表、示波器、扫频仪、字信号发生器、逻辑分析仪和逻辑转换器，见图 2-5。

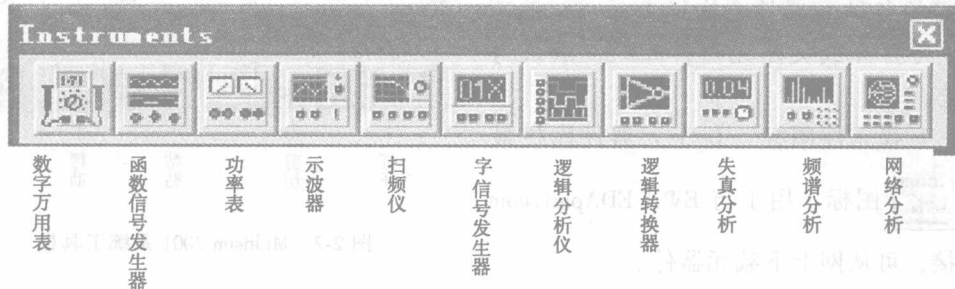


图 2-5 Multisim 2001 仿真仪器

2.2 电路仿真基本操作

进行电路仿真实验必须先搭接好电路，仿真电路的搭接和设置主要包括以下几个过程。

- 1) 设置电路工作窗口。
- 2) 选择和放置元器件。
- 3) 连接线路。
- 4) 调用和连接仪器。
- 5) 编辑元器件，设置元器件和仪器参数。
- 6) 仿真。

2.2.1 文件建立与打开

在 Multisim 2001 主窗口，用鼠标单击 File 菜单，进入文件管理功能。

1. 打开文件

选择“File”→“Open”用于打开已有的电路文件。执行该命令，屏幕将弹出图 2-6 所示的对话框，在对话框内可以选择路径，准备好后，选中所需的文件并单击“打开”即可打开该电路文件。

Multisim 2001 可以打开的文件类型有：EWB 4.0 版本中以“.ca*”或“.cd*”为扩展名的电路文件；EWB 5.0 版本中以“.ewb”为扩展名的电路文件；Multisim 2001 以“.msm”为扩展名的电路文件和其他网络表文件。

2. 新建文件

执行“File”→“New”，创建一个新的电路文件，屏幕出现一个新的电路工作窗口，在该窗口内可以进行仿真电路的创建。系统自动产生“circuit #”的电路文件，# 是一个数字，是系统自动给未命名的电路文件的一个顺序号，在电路文件未保存之前，其文件名为“circuit #.msm”。



图 2-6 打开文件对话框

如果当前已经打开一个电路，并且已被修改过，则在打开新的电路工作窗口之前系统将提示是否保存当前已修改的电路，根据实际需要选择“是”、“否”或“取消”即可。

2.2.2 设置电路窗口

建立新文件后，需要对电路窗口有关选项进行设置。电路窗口设置包括图纸大小、是否显示栅格、页边缘和标题栏、电路图选项设置和元器件符号设置。

1. 设置图纸大小

执行“Option”→“Preferences”（参考选项）。单击 Workspace（工作空间）选项卡，屏幕将出现如图 2-7 所示窗口。其中 Sheet size 设置标准图纸大小，在下拉列表框中可以选择各种标准图纸；Custom size 用于自定义图纸大小，此栏中共有 4 个选项，Width 和 Height 分别用来设置图纸的宽度和高度，Inches（英寸）和 Centimeters（厘米）用于选择单位制；Orientation 用来设置图纸放置方向，有两个选择：Portrait（图纸纵向放置），Landscape（图纸横向放置）。

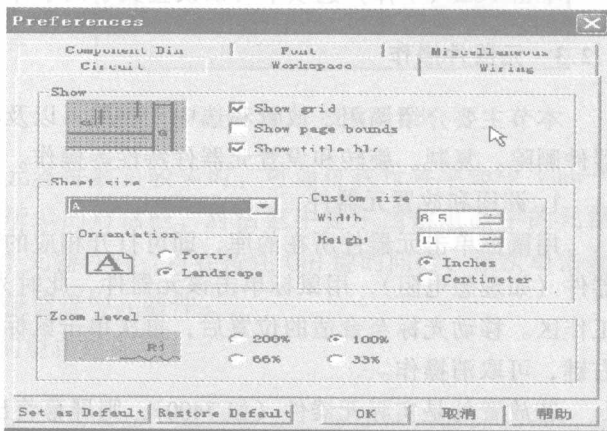


图 2-7 工作窗口设置对话框

2. 设置栅格、页边缘和标题栏显示状态

图 2-7 所示选项框中，Show 栏用于设置电路图栅格、页边缘和标题栏显示状态，在框中单击，打“√”则选中该项，再单击一次，则恢复原状态。

执行“View”→“Show Grid”（显示栅格）、“View”→“Show Page Bounds”（显示页边缘）和“View”→“Show Title Block and Border”（显示标题栏）可设置其显示或隐藏状态。

3. 设置电路图选项

执行“Option”→“Preferences”，单击 Circuit 选项卡，将弹出图 2-8 所示的电路图选项对

话框。其中 Show 栏用于设置元器件标号、参考编号、节点号、标称值和属性显示状态；Color 用于设置电路图颜色，在下拉列表框中可以选择各种色彩，若选择 Custom，可进行电路图背景、连接线、元器件颜色设置。

4. 设置元器件符号标准

执行“Option”→“Preferences”，单击 Component Bin（部件箱）选项卡，屏幕将弹出图 2-9 所示的对话框。其中 Symbol standard 设置元器件符号标准，选择不同的符号标准，元器件库栏中以不同的符号表示，有 DIN 和 ANSI 两种标准，其中 DIN 标准比较接近我国国标。

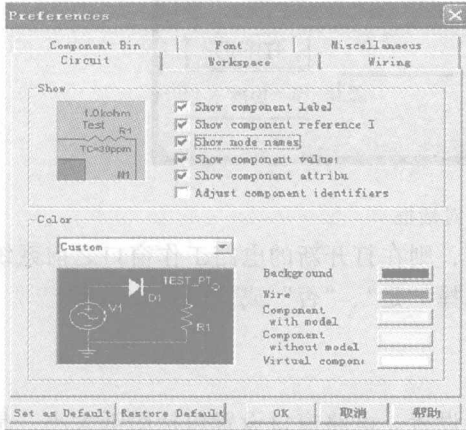


图 2-8 电路图选项对话框

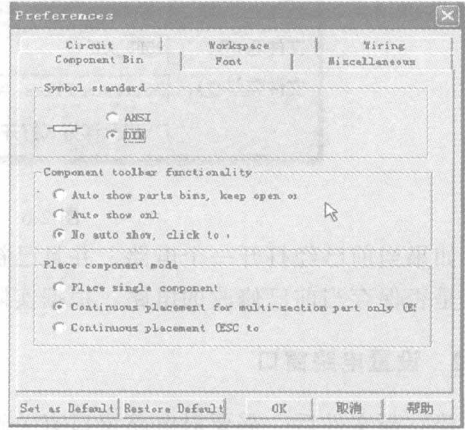


图 2-9 元器件符号标准对话框

显示方式和元器件放置方式会影响调用和放置元器件操作，一般可使用默认值。

单击 Font（字体）选项卡可以设置文字的字体、字形、字号及适用的范围等。

2.2.3 元器件操作

本节主要介绍调用、放置和选中元器件，以及在选中元器件状态下执行菜单命令完成元器件删除、复制、旋转和设置元器件特性等操作。

1. 调用和放置元器件

用鼠标单击元器件所在的库，即可打开相应的部件箱。在打开的部件箱中找到所需的元器件（如理想电阻），用鼠标单击该元器件，此时光标上带有一个悬浮的电阻并显示在电路工作区。移动光标至合适的位置后，再次单击鼠标，理想电阻就放置于工作区中；单击鼠标右键，可取消操作。

若放置的是实际元器件（如 7400），则屏幕将出现如图 2-10 所示的元器件浏览屏。浏览屏左边是元器件名称列表，显示该元器件所在的部件箱中所有元器件；右边显示元器件的原始信息，包括数据库名、元器件名和功能等。用鼠标移动滚动条在元器件列表中选择所需的元器件，单击 OK 按钮，完成调用元器件操作。

2. 选中元器件

在连接电路时，经常需要对元器件进行移动、旋转、删除和设置参数等操作，操作前需要先选中该元器件，如图 2-11 所示为元器件被选中状态。选中元器件可采用以下两种方法实现。

(1) 用鼠标左键选取 要选择某个元器件，可使用鼠标的左键单击该元器件；要选中多

个元器件，可在按住 Shift 键的同时，依次单击要选中的元器件；要选中某一区域的元器件，可以在电路工作区的适当位置拖曳出一个矩形区域，则该区域内的元器件同时被选中。

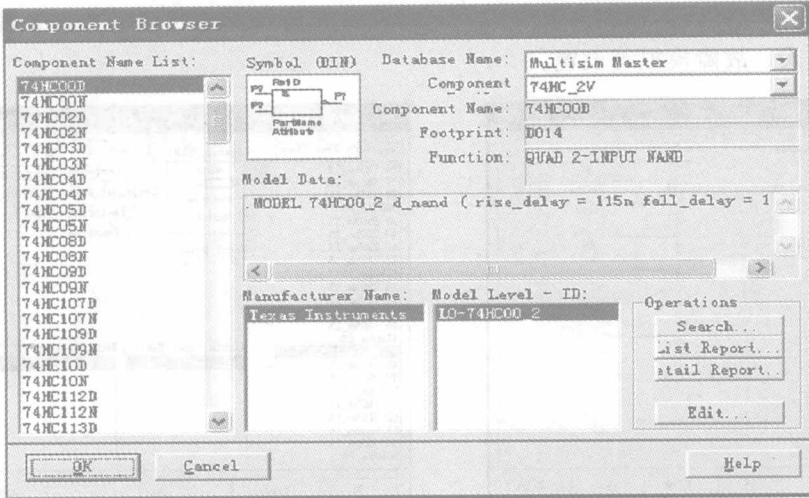


图 2-10 元器件浏览

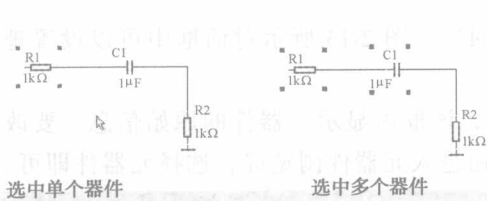


图 2-11 元器件被选中状态

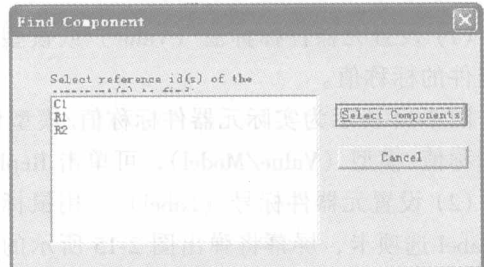


图 2-12 搜索元器件

(2) 采用 Find 菜单命令 当电路中的元器件数目较多时，可通过执行菜单命令 View→Find (搜索) 来选取。屏幕上出现图 2-12 所示的对话框，对话框中显示当前电路中的元器件，用鼠标单击来选中元器件。要选中多个元器件时，可在按住 Ctrl 键的同时，依次单击要选中的元器件，最后单击 Select Component 按钮选中元器件。

取消元器件的选中状态，单击工作区的空白处即可。

3. 旋转和翻转元器件

为了使电路布局排列合理，避免迂回绕行的连线，常需要对元器件进行旋转和翻转操作。

(1) 旋转元器件 用鼠标选中一个元器件，执行“Edit”→“90°Clockwise”（顺时针旋转 90°）或“Edit”→“90°Counter CW”（逆时针旋转 90°）实现旋转元器件操作。

(2) 翻转元器件 用鼠标选中一个元器件，执行“Edit”→“Flip Horizontal”（水平翻转）或“Edit”→“Flip Vertical”（垂直翻转）实现翻转操作。

元器件实现旋转和翻转后，与其相连接的导线会自动重新排列，集成电路管脚也相应地随之改变。

4. 设置元器件标号和标称值等特性

双击要设置的元器件或选中元器件并执行“Edit”→“Component Properties”（元器件特性），屏幕上将弹出元器件特性设置对话框，如图 2-13 所示，此时可以进行元器件标号、标称值、显示方式、故障模拟等设置。

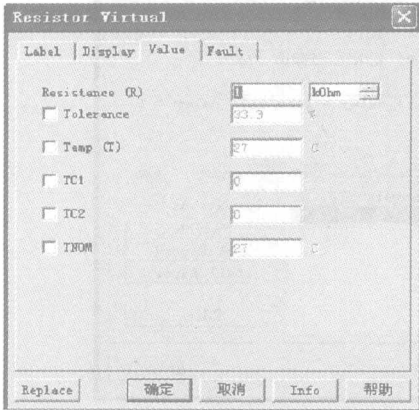


图 2-13 理想元器件特性设置对话框

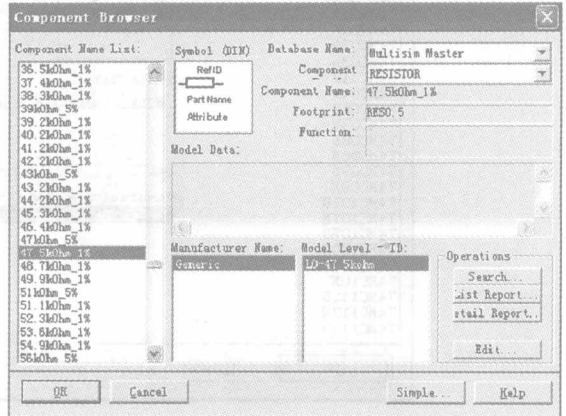


图 2-14 实际元器件特性对话框

(1) 设置元器件标称值 (Value) 或模型 (Model) 图 2-13 所示对话框中可以设置理想元器件的标称值。

图 2-14 所示为实际元器件标称值/模型设置框，该框内显示元器件的原始信息，要改变其标称值/模型 (Value/Model)，可单击 Replace 按钮进入元器件浏览屏，选择元器件即可。

(2) 设置元器件标号 (Label) 用鼠标单击 Label 选项卡，屏幕将弹出图 2-15 所示的对话框。Label (标号) 和 Reference ID (参考编号) 由用户根据电路自行设定；其中 Reference ID 项中的参考编号必须是惟一的，一般情况下不要修改编号。Attributes (属性) 项由用户根据电路自行输入或修改元器件 Name (名称)、Value (标称值) 和 Show (显示方式)。

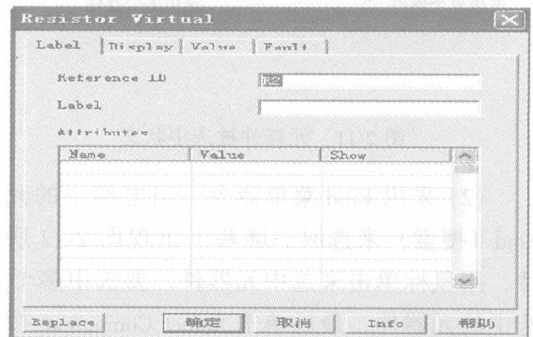


图 2-15 设置元器件标号

(3) 设置显示方式 (Display) 在元器件特性设置对话框中单击 Display 选项卡，屏幕将弹出图 2-16 所示的对话框，用于设置元器件标号、标称值 (或模型)、参考编号和属性的显示方式。在框中单击打“√”后选中该项，一般选择按“电路图选项”的设置显示。

(4) 元器件故障设置 (Fault) Fault 选项卡用于元器件的故障模拟设置，元器件故障模拟设置有开路、短路和漏阻三种类型，当选择漏阻故障类型时，可设置其漏阻阻值大小。设置故障时必须先选中故障类型，然后选择故障管脚。如图 2-17 所示，最后单击“确定”完成设置。

(5) 分析设置 对于一些元器件，如基本信号源，其元器件特性对话框中多一个“分析设置”选项，根据实际要求在框中单击选中分析类型并修改参数即可。