

Broadview®
www.broadview.com.cn

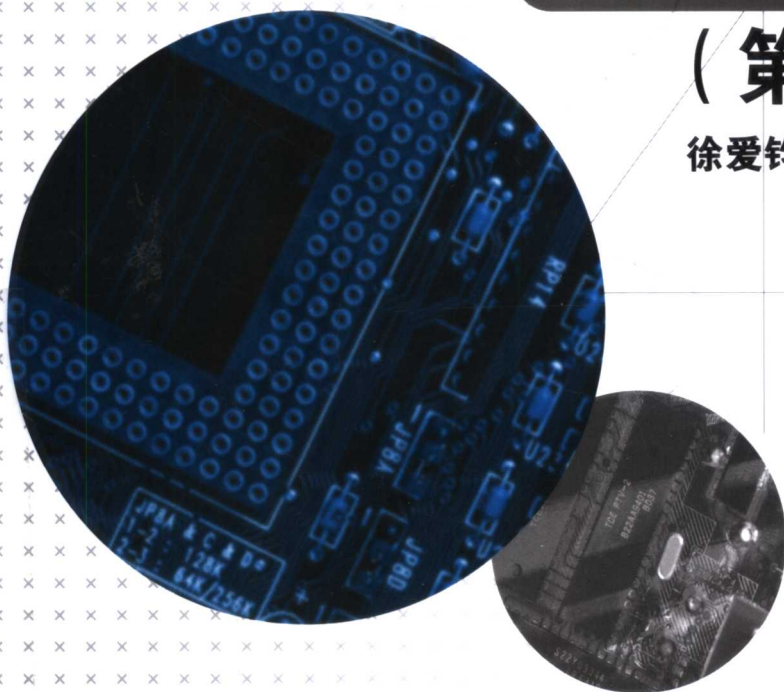
Keil Cx51 V7.0

单片机高级语言编程 与 μ Vision2

应用实践

(第二版)

徐爱钧 彭秀华 编著



电子工业出版社
PUBLISHING HOUSE OF ELECTRONICS INDUSTRY
<http://www.phei.com.cn>

实例典型
即学即用



Keil Cx51 V7.0

**单片机高级语言编程
与 μ Vision2**

应用实践

(第二版)

徐爱钧 彭秀华 编著

电子工业出版社

Publishing House of Electronics Industry

北京•BEIJING

内 容 简 介

本书详细介绍了 Keil Cx51 编译器和 Windows 集成开发环境 μ Vision2 的强大功能和具体使用方法, 全面介绍了最新版本 Cx51 编译器新增加的控制命令, 给出了全部 Cx51 运行库函数及其应用范例, 对 Keil Cx51 软件包中各种应用工具, 如 A51 宏汇编器、BL51/Lx51 连接定位器、LIB51 库管理程序以及 OH51 符号转换程序、实时多任务操作系统 RTX51 及其子集 RTX51 TINY 等都作了详细介绍。本书还阐述了 μ Vision2 的各种功能和应用方法, 包括软件模拟调试和硬件目标板实时在线仿真, 详细介绍了如何设计带 MON51 和 FLASHMON51 监控程序硬件目标板的方法。

本书的特点是先进性和实用性, 书中给出了大量程序实例, 并带有一张 CD-ROM 光盘, 其中包括 Keil 公司提供的 Keil Cx51 全功能评估软件包、本书各章中列出的全部程序代码、带 MON51 监控程序的硬件目标板照片、原理电路图以及使用说明。本书适合于从事单片机应用系统开发研制的广大工程技术人员阅读, 也可以作为高等院校相关专业大学生或研究生的教学参考书。

未经许可, 不得以任何方式复制或抄袭本书之部分或全部内容。
版权所有, 侵权必究。

图书在版编目(CIP)数据

Keil Cx51 V7.0 单片机高级语言编程与 μ Vision2 应用实践 / 徐爱钧, 彭秀华编著. —2 版. —北京: 电子工业出版社, 2008.5

ISBN 978-7-121-06263-6

I. K… II. ①徐… ②彭… III. 单片微型计算机—程序设计 IV. TP368.1

中国版本图书馆 CIP 数据核字 (2008) 第 047337 号

责任编辑: 许 艳

印 刷: 北京东光印刷厂

装 订: 三河市金马印装有限公司

出版发行: 电子工业出版社

北京市海淀区万寿路 173 信箱 邮编 100036

开 本: 787×1092 1/16 印张: 45.75 字数: 945.6 千字

印 次: 2008 年 5 月第 1 次印刷

印 数: 5000 册 定价: 75.00 元 (含光盘 1 张)

凡所购买电子工业出版社图书有缺损问题, 请向购买书店调换。若书店售缺, 请与本社发行部联系, 联系及邮购电话: (010) 88254888。

质量投诉请发邮件至 zlts@phei.com.cn, 盗版侵权举报请发邮件至 dbqq@phei.com.cn。

服务热线: (010) 88258888。

再版前言

采用 C 语言进行 8051 单片机应用系统开发,已被公认为最有效的手段之一。德国 Keil 公司推出的 Cx51 编译器在业界得到广泛应用,用户可以在 μ Vision2 集成开发环境下完成从源程序编辑、编译调试,直到生成最终可执行文件代码的全部过程。Keil Cx51 编译器具有如下优点:

1. 经过优化编译后生成的代码,其效率接近于汇编语言生成的代码。
2. 支持所有 8051 系列单片机,提供对所有外围硬件部件的操作。
3. 无论在有无工作寄存器区转换的情况下,都能产生快速中断代码。
4. 支持 Atmel, Dallas, Infineon, Philips 和 Temic 等公司 8051 衍生产品上的双数据指针及高速算术单元 (arithmetic units)。
5. 能够在整个应用程序中执行全局寄存器优化。
6. 所有应用工具均可产生详细警告信息和错误信息,帮助用户处理难以寻找的问题。
7. 支持再入功能和寄存器区的独立代码,便于中断服务程序和多任务应用程序的执行。
8. 采用分组方式执行代码分组和调试,用户程序代码可以轻松突破 64KB 空间的限制。

Cx51 编译器被完全集成到一个功能强大开发环境 μ Vision2 中,为用户提供了极为简便的操作环境。 μ Vision2 具有强大的项目管理功能,包括源程序文件、开发工具选项以及编程说明等。 μ Vision2 内部集成了一个器件数据库 (device database),其中储存了各种型号单片机的片上存储器和集成外围功能信息,通过器件数据库可以自动设置 Cx51 编译器、A51 汇编器、BL51/Lx51 连接定位器、Debug 调试器等开发工具的功能选项,充分满足用户使用特定单片机的要求。 μ Vision2 集成了仿真调试功能,允许在统一的 μ Vision2 环境下进入 Debug 调试器,提供纯软件模拟仿真 (Simulator) 和硬件目标板在线仿真 (Monitor-51), Simulator 可以在没有单片机硬件的条件下在 PC 机上用纯软件模拟方式完成单片机应用程序仿真调试, Monitor-51 可以将带有 MON51 监控程序的硬件目标板与 μ Vision2 无缝连接,直接对目标板进行仿真调试而无须采用昂贵的硬件仿真器。

本书作者对 Keil Cx51 专业开发软件包的功能十分了解,而且拥有多年相关开发经验,于 2004 年编写本书第一版,出版后受到广大读者的欢迎,已经多次重印。这次利用再版机会对原书进行了修订,力求先进性和实用性,完整地介绍了 Keil Cx51 开发工具的功能和使用方法,并给出了大量具体应用实例,同时对广大读者关心的利用 MON51 监控程序设计自己硬件目标板的方法做了详细介绍,并在随书光盘中给出了硬件目标板的电路原理图。

全书共分 12 章,第 1 章阐述 8051 单片机的存储器结构,以及在 μ Vision2 集成开发环境下进行 Cx51 程序设计和编译调试的基本方法。第 2 章到第 6 章阐述 8051 单片机 C 语言编程的基础知识,以及 Keil Cx51 对 ANSI C 的扩展。第 7 章阐述 μ Vision2 集成开发环境,

详细介绍了工作环境、目标程序的仿真调试以及各种开发工具应用选项的设置方法。第 8 章阐述在 μ Vision2 环境下进行 Cx51 应用程序设计的技巧, 通过大量具体实例详细讨论了许多 Cx51 实际应用中的常见问题和解决方法, 详细介绍利用 MON51 监控程序设计用户硬件目标板的方法。第 9 章介绍 Keil Cx51 编译器的各种编译控制命令、数据调用协议, 给出了全部库函数及其应用范例。第 10 章阐述 A51 宏汇编器, 介绍了各种符号与表达式、汇编伪指令、宏处理以及汇编控制命令。第 11 章阐述 BL51/Lx51 连接定位器与实用工具, 详细介绍 BL51/Lx51 的各种连接控制命令、符号转换程序 OH51、库管理程序 LIB51 的使用方法。第 12 章阐述 RTX51 实时多任务操作系统及其子集 RTX51 TINY 的功能和具体使用方法。

为帮助读者更好地学习掌握 Keil Cx51 进行应用程序设计, 本书带有一张 CD-ROM 光盘, 其中包含 Keil 公司全功能 Cx51 评估软件包和本书各章所有范例的程序代码。另外, 我们还设计并制作了一种能与 μ Vision2 环境无缝连接, 带有 MON51 或 FLASHMON51 监控程序的硬件目标板, 可以将用户程序下载目标板中直接进行硬件系统仿真调试, 节省购买专用仿真器的费用。随书光盘中附有硬件目标板的照片、原理电路图以及详细使用方法。

本书在编写、出版过程中得到电子工业出版社的热情支持, 并得到冯金栋、易金生、商杰、袁晓莉、陈召军、徐阳、李进、帖伟鹏、胡丹丹、邢永畅、叶小明、易水泉、程晶晶、王唐彦、王霓、廖琴、朱本建、程正千、刘家龙、李卓、李国花等的协助, 在此表示衷心感谢。由于作者水平有限, 书中难免会有错误和不妥之处, 恳请广大读者批评指正, 读者可通过电子邮件 ajxu@tom.com, ajxu41@sohu.com 直接与作者联系。

徐爱钧

2008 年 1 月于长江大学

目 录

第 1 章 8051 单片机与 Keil Cx51 基础	1
1.1 8051 单片机的存储器组织结构	1
1.2 Keil Cx51 开发工具	6
1.3 Cx51 简单编程与调试	6
第 2 章 Cx51 程序设计基础	16
2.1 标识符与关键字	16
2.2 Cx51 程序设计的基本语法	18
2.2.1 数据类型	18
2.2.2 常量	20
2.2.3 变量及其存储模式	22
2.2.4 用 typedef 重新定义数据类型	25
2.2.5 运算符与表达式	26
2.3 Cx51 程序的基本语句	39
2.3.1 表达式语句	39
2.3.2 复合语句	40
2.3.3 条件语句	41
2.3.4 开关语句	43
2.3.5 循环语句	45
2.3.6 返回语句	50
第 3 章 函数	52
3.1 函数的定义	52
3.2 函数的调用	54
3.2.1 函数的调用形式	54
3.2.2 对被调用函数的说明	55
3.2.3 函数的参数与返回值	57
3.2.4 实际参数的传递方式	59
3.3 函数的递归调用与再入函数	59
3.4 中断服务函数与寄存器组定义	61
3.5 函数变量的存储方式	65

3.5.1	局部变量与全局变量	65
3.5.2	变量的存储种类	66
3.5.3	函数的参数和局部变量的存储器模式	73
第 4 章	数组与指针	75
4.1	数组的定义与引用	75
4.2	字符数组	76
4.3	数组作为函数的参数	79
4.4	指针	82
4.4.1	指针与地址	83
4.4.2	指针变量的定义	84
4.4.3	指针变量的引用	89
4.4.4	指针变量作为函数的参数	91
4.5	数组的指针	92
4.5.1	用指针引用数组元素	92
4.5.2	字符数组指针	93
4.5.3	指针的地址计算	94
4.6	函数型指针	96
4.7	返回指针型数据的函数	98
4.8	指针数组与指针型指针	100
4.8.1	指针数组	100
4.8.2	指针型指针	103
4.8.3	抽象型指针	106
第 5 章	结构、联合与枚举	109
5.1	结构变量的定义与引用	109
5.2	结构变量的初值	112
5.3	结构数组	113
5.4	结构型指针	114
5.4.1	结构型指针的概念	114
5.4.2	用结构型指针引用结构元素	114
5.5	结构与函数	116
5.5.1	将结构作为函数的参数	116
5.5.2	将结构型指针作为函数的参数	118
5.6	联合变量的定义与引用	119
5.7	枚举变量的定义与引用	124
第 6 章	预处理器	127
6.1	宏定义	127

6.1.1	不带参数的宏定义	127
6.1.2	带参数的宏定义	129
6.2	文件包含	132
6.3	条件编译	132
6.4	其他预处理命令	135
第 7 章	μVision2 集成开发环境	136
7.1	μVision2 的下拉菜单	138
7.1.1	File 菜单	139
7.1.2	Edit 菜单	140
7.1.3	View 菜单	143
7.1.4	Project 菜单	146
7.1.5	Tools 菜单	158
7.1.6	SVCS 菜单	159
7.1.7	Window 菜单	160
7.1.8	Help 菜单	161
7.2	μVision2 中的调试器	162
7.2.1	Debug 状态下窗口分配与 View 菜单操作	163
7.2.2	通过 Debug 菜单进行程序代码调试	171
7.2.3	通过 Peripherals 菜单观察仿真结果	178
7.3	μVision2 的调试命令	179
7.3.1	显示和更新存储器内容命令	180
7.3.2	程序执行控制命令	184
7.3.3	断点管理命令	187
7.3.4	其他通用命令	190
7.4	μVision2 的表达式	199
7.4.1	表达式的组成	199
7.4.2	μVision2 表达式与 C 语言表达式之间的差别	204
7.4.3	μVision2 表达式应用举例	204
7.5	μVision2 的函数	207
7.5.1	内部函数	208
7.5.2	用户函数	212
7.5.3	信号函数	214
7.5.4	μVision2 函数与 Cx51 函数的差别	216
第 8 章	μVision2 环境下 Cx51 编程技巧与应用实例	217
8.1	编写 Cx51 应用程序的基本原则	217
8.2	Cx51 应用中的一些常见问题与解决方法	219
8.2.1	Cx51 程序设计中容易出错的地方	219

8.2.2	有关 Cx51 程序设计的若干实际应用技巧	221
8.3	8051 单片机的片内定时器应用编程	227
8.3.1	多模块编程	228
8.3.2	片上集成外围功能应用	250
8.3.3	在 μ Vision2 中生成应用库函数	253
8.4	在 μ Vision2 中应用硬件目标板	253
8.4.1	带 MON51 监控程序的硬件目标板	254
8.4.2	带 FLASHMON51 监控程序的硬件目标板	258
8.5	8051 单片机的片内串行口应用编程	260
8.5.1	用 8051 串行口扩展的矩阵键盘	260
8.5.2	利用 8051 串行口实现多机通信	262
8.5.3	8051 串行口的中断驱动程序	264
8.5.4	利用 8051 串行口实现人机对话命令的输入输出	268
8.6	8051 单片机串行接口扩展应用编程	272
8.6.1	5 位共阴极 LED 驱动器 MC14489 的应用	272
8.6.2	8 位共阴极 LED 驱动器 MAX7219 的应用	276
8.6.3	单总线温度传感器 DS1820 的应用	285
8.6.4	实时时钟芯片 DS1302 的应用	297
8.7	I ² C 总线驱动程序	307
8.7.1	I ² C 总线简介	307
8.7.2	I ² C 总线通用软件模拟驱动程序	310
8.7.3	I ² C 接口器件 24C04 的读写程序	313
8.8	8051 单片机存储器扩展与测试应用编程	318
8.8.1	测试 8051 应用系统总线与扩展存储器的 Cx51 程序	318
8.8.2	8051 扩展 FLASH 存储器在系统编程的 Cx51 程序	322
8.8.3	P89C51RD2 单片机片内 FLASH 在应用中编程的 Cx51 程序	334
8.9	8051 单片机并行接口扩展应用编程	347
8.9.1	打印输出接口及其驱动程序	347
8.9.2	D/A 及 A/D 转换接口及其驱动程序	350
8.9.3	用可编程芯片 8155 实现并行 I/O 接口扩展	359
8.9.4	实时日历/时钟芯片 DS12887 的 Cx51 驱动程序	374
8.9.5	用可编程芯片 8279 扩展键盘/LED 显示器接口	380
8.9.6	LCD 显示模块 EA-D20040AR 的 Cx51 应用编程	386
8.9.7	内置 T6963C 驱动器的 LCD 显示模块 Cx51 应用编程	393
8.10	80C552 单片机内部 A/D 转换器的 Cx51 驱动程序	409
8.10.1	80C552 单片机简介	409
8.10.2	80C552 内部 ADC 的应用	412
8.10.3	使用 80C552 内部 ADC 时印制电路板的设计要点	415
8.10.4	使用 80C552 内部 ADC 的 Cx51 驱动程序	417

8.11	87C752 单片机在气流量测量中的应用	423
8.11.1	87C752 单片机简介	423
8.11.2	气流量测量仪表的硬件设计	428
8.11.3	气流量测量仪表的软件设计	431
第 9 章	Cx51 编译器	442
9.1	Cx51 编译器简介	442
9.2	Cx51 编译器控制命令详解	445
9.2.1	源控制命令	445
9.2.2	列表控制命令	448
9.2.3	目标控制命令	453
9.3	Keil Cx51 编译器对 ANSI C 的扩展	477
9.3.1	存储器类型与编译模式	477
9.3.2	关于 bit, sbit, sfr, sfr16 数据类型	479
9.3.3	一般指针与基于存储器的指针及其转换	483
9.3.4	Cx51 编译器对 ANSI C 函数定义的扩展	484
9.4	Cx51 编译器的数据调用协议	491
9.4.1	数据在内存中的存储格式	491
9.4.2	目标代码的段管理	492
9.5	Cx51 编译器的特殊支持	494
9.5.1	Analog Device 公司的 Aduc8xxB2 系列	495
9.5.2	Atmel 89x8252 及衍生产品	495
9.5.3	Dallas 80C320/420/520/530	496
9.5.4	Dallas 80C390/400/5240 及衍生产品	496
9.5.5	Infineon 80C517/509/537 及衍生产品	497
9.5.6	Philips 8xC750/751/752	498
9.5.7	Philips 8xC51Mx	498
9.5.8	Philips 和 Atmel WM 系列的双数据指针	498
9.6	用户配置文件	499
9.6.1	启动代码文件	499
9.6.2	变量初始化文件	501
9.6.3	基本 I/O 函数文件	502
9.6.4	分组配置文件	503
9.7	与汇编语言程序的接口	504
9.8	与 PL/M51 程序的接口	514
9.9	绝对地址访问	515
9.9.1	采用扩展关键字 “_at_” 或指针定义变量的绝对地址	515
9.9.2	采用预定义宏指定变量的绝对地址	516
9.9.3	采用连接定位控制命令指定变量的绝对地址	516

9.10 Cx51 的库函数	518
9.10.1 字符函数 CTYPE.H	519
9.10.2 标准 I/O 函数 STDIO.H	525
9.10.3 字符串函数 STRING.H	533
9.10.4 标准函数 STDLIB.H	542
9.10.5 数学函数 MATH.H	548
9.10.6 绝对地址访问 ABSACC.H	555
9.10.7 内部函数 INTRINS.H	556
9.10.8 变量参数表 STDARG.H	558
9.10.9 全程跳转 SETJMP.H	560
9.10.10 计算结构体成员的偏移量 STDDEF.H	561
第 10 章 Ax51 宏汇编器	562
10.1 符号与表达式	564
10.2 汇编伪指令	568
10.2.1 段控制指令	569
10.2.2 符号定义指令	572
10.2.3 存储器初始化指令	575
10.2.4 存储器保留指令	576
10.2.5 过程声明指令 (仅用于 Ax51)	578
10.2.6 程序连接指令	579
10.2.7 地址控制指令	580
10.2.8 其他指令	581
10.3 宏处理器	582
10.3.1 标准宏处理器	582
10.3.2 嵌套宏定义	586
10.3.3 宏调用	586
10.3.4 C 宏处理器	590
10.3.5 MPL 宏处理器	592
10.3.6 MPL 函数	595
10.3.7 MPL 条件处理函数	599
10.3.8 MPL 字符串处理函数	601
10.4 汇编控制命令	603
10.4.1 汇编控制命令详解	605
10.4.2 条件汇编命令	613
第 11 章 BL51/Lx51 连接定位器与实用工具	616
11.1 BL51/Lx51 的连接定位方式	616
11.1.1 连接定位中的数据段处理	616

11.1.2	连接定位器的引用	619
11.1.3	应用程序在存储器空间中的定位	620
11.1.4	数据覆盖	622
11.1.5	代码分组	624
11.1.6	分组配置	626
11.2	连接定位控制命令详解	634
11.2.1	列表文件控制命令	634
11.2.2	输出文件控制命令	638
11.2.3	段与存储器定位控制命令	641
11.2.4	高级语言控制命令	659
11.3	符号转换工具	666
11.3.1	Intel HEX 文件格式与符号转换工具	666
11.3.2	引用符号转换工具 OH51/OHX51	667
11.3.3	引用分组目标文件转换工具 OC51	668
11.4	库管理器 LIBx51	669
第 12 章	RTX51 实时多任务操作系统	673
12.1	RTX51 一般介绍	673
12.2	RTX51 技术参数	678
12.3	使用 RTX51 TINY 的要求和限定	680
12.4	RTX51 TINY 的任务管理	681
12.5	RTX51 TINY 的配置	683
12.6	RTX51 TINY 的系统函数	685
12.7	RTX51 TINY 应用系统调试	690
附录 A	Keil Cx51 与 ANSI C 的差别	704
附录 B	Keil Cx51 不同版本的差别	706
附录 C	代码优化	710
附录 D	Cx51 编译器的限制	713
附录 E	关于配套光盘及硬件目标板	714
参考文献		715

第 1 章 8051 单片机与 Keil Cx51 基础

1.1 8051 单片机的存储器组织结构

8051 单片机最早由 Intel 公司推出,它在一块超大规模集成电路芯片上同时集成了 CPU、ROM、RAM 以及 TIMER/COUNTER,使用者只需外接少量的接口电路就可组成自己的专用微处理器系统。目前,市场上 8051 单片机的硬件支持芯片及软件应用程序的种类十分丰富,除了 Intel 公司之外,还有 Philips、Siemens、ADM、Fujitsu、OKI、ATMEL 等公司都推出了以 8051 为核心的单片机。新一代的 8051 单片机集成度更高,在片内集成了更多的功能部件,如 A/D、PWM、PCA、WDT 以及高速 I/O 口等,在工业测量控制领域内得到极为广泛的应用,因此,有人指出 8051 单片机已成为事实上的工业标准。目前已有多个厂家生产不同型号的 8051 单片机,它们各有特点,但其基本内核相同,指令系统也完全兼容。

图 1.1 所示为 8051 基本内核的结构框图,包括:

- 中央处理器 CPU,用于执行各种指令和运算处理;
- 内部数据存储器 RAM,用于存放可以读写的数据;
- 内部程序存储器 ROM,用于存放程序指令或某些常数表格;
- 4 个 8 位的并行 I/O 接口 P0、P1、P2 和 P3 (每个接口都可以用做输入或者输出);
- 2 个定时器/计数器,用做外部事件计数器或内部定时;
- 中断系统具有 5 个中断源 (2 个外部中断、2 个定时器中断、1 个串行口中断,采用 2 个优先级的嵌套中断结构,可实现二级中断服务程序嵌套,每一个中断源都可用软件程序规定为高优先级中断或低优先级中断);
- 1 个串行接口电路 (用做异步接收发送器);
- 内部时钟电路 (晶体和微调电容需要外接,振荡频率可以高达 40MHz)。

以上各部分通过内部总线相连接。在很多情况下,单片机还要和外部设备或外部存储器相连接,连接方式采用三总线 (地址、数据、控制) 方式,但在 8051 单片机中,没有单独的地址总线和数据总线,而是与并行 I/O 口中的 P0 口及 P2 口公用的,进行外部扩展时,P0 口分别作为低 8 位地址线和 8 位数据线,P2 口则作为高 8 位地址线用,所以也是 16 条地址线和 8 条数据线。但是读者一定要建立一个明确的概念,单片机进行外部扩展的地址线和数据线都不是独立的总线,而是与并行 I/O 口公用的,这是 8051 单片机结构上的一个特点。

对于采用高级语言 Keil Cx51 的用户来说,了解和熟悉 8051 单片机的存储器组织结构是十分必要的,这样在具体编程时可以合理安排各种变量,最大限度实现代码优化。从使用者的角度看,8051 单片机有如下 3 个存储器空间。

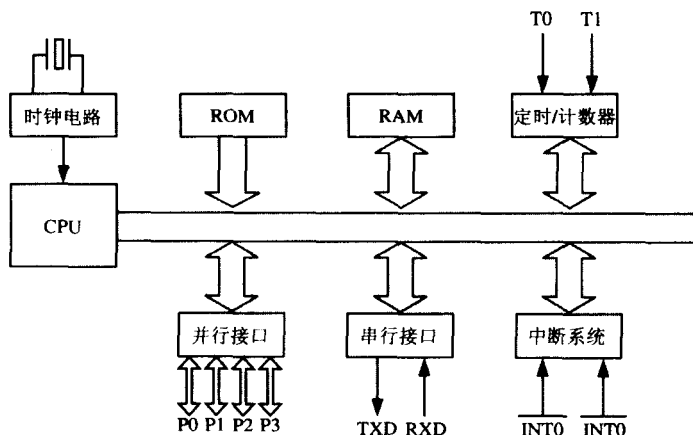


图 1.1 8051 基本内核的结构框图

程序存储器 ROM 对于普通 8051 单片机，程序存储器 ROM 空间大小为 64KB，用于存放程序代码和一些表格常数，称为 CODE 空间。普通 8051 可采用“代码分组”(CODE BANK)设计技术，将 ROM 空间扩展到 $32 \times 64\text{KB}$ ，新型 Philips 80C51Mx 单片机的 ROM 空间最大可扩展到 16 MB，称为 ECODE 和 HCONST 空间。8051 单片机专门提供一个引脚“EA”来区分片内 ROM 和片外 ROM，EA 引脚接高电平时，单片机从片内 ROM 中读取指令，当指令地址超过片内 ROM 空间范围后，就自动地转向片外 ROM 读取指令；EA 引脚接低电平时，所有的取指操作均对片外 ROM 进行。程序存储器的某些地址单元是保留给系统使用的：0000H~0002H 单元是所有执行程序的入口地址，复位后 CPU 总是从 0000H 地址开始执行程序；0003H~002BH 单元均匀地分为 5 段，用于 5 个中断服务程序的入口，产生某个中断时，将自动进入其对应入口地址开始执行中断服务程序，一些新型 8051 单片机增加了更多的中断源，它们的中断入口地址也相应增加。

片内数据存储器 RAM 对于普通 8051 单片机，片内数据存储器 RAM 空间最大为 256 B，用于存放程序执行过程的各种变量及临时数据。片内 RAM 的低 128 个字节可用直接寻址方式进行访问，也可用间接寻址方式访问，称为 DATA 区。其中，00H~1FH 地址范围平均分为 4 组，每组都有 8 个工作寄存器 R0~R7，称为工作寄存器区 (Register Banks)。20H~2FH 地址范围中，每个存储器单元的每一位都可以用位处理指令直接操作，该段地址范围称为位寻址区 (BDATA 区)，其中每一位称为一个 bit。对于 51 子系列单片机仅有上述低 128 个字节，对于 52 子系列单片机，增加了高 128 个字节的片内 RAM，地址范围为 80H~FFH，该范围只能采用间接寻址方式访问，整个片内 RAM 地址范围 00H~FFH 称为 IDATA 区。与 IDATA 空间高 128 个字节 (地址范围 80H~FFH) 重叠部分称为特殊功能寄存器区 (SFR SPACE)，有些特殊功能寄存器是可以位寻址的，其可寻址位称为 sbit。Philips 公司推出的新型单片机 80C51Mx，其片内 RAM 最大可扩充到 64 KB，称为 EDATA 区。

片外数据存储器 RAM 对于普通 8051 单片机，片外数据存储器 RAM 空间大小为 64 KB，称为 XDATA 区。在 XDATA 空间内进行分页寻址操作时，称为 PDATA 区。有些

新型 80C51 单片机的扩充片内 RAM，需要用专门的特殊功能寄存器“映像”（MAP）到 XDATA 地址空间；还有一些新型 80C51 单片机可以将片外 RAM 最大扩展到 16 MB，称为 HDATA 区。

图 1.2 所示为普通 8051 单片机的存储器组织结构，其中，各部分空间说明及地址范围见表 1-1。

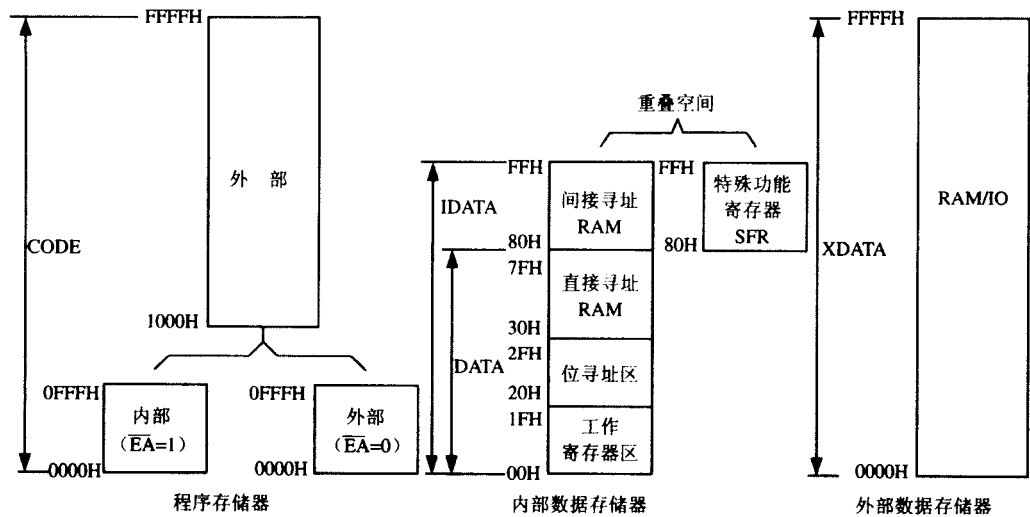


图 1.2 普通 8051 单片机的存储器组织结构

表 1-1 普通 8051 单片机存储器空间分配表

空间名称	地址范围	说明
DATA	D:00H~D:7FH	片内 RAM 直接寻址区
BDATA	D:20H~D:2FH	片内 RAM 位寻址区
IDATA	I:00H~I:FFH	片内 RAM 间接寻址区
XDATA	X:0000H~X:FFFFH	64KB 片外 RAM 数据区
CODE	C:0000H~C:FFFFH	64KB 片内外 ROM 代码区
BANK0~BANK31	B0:0000~B0:FFFFH ⋮ B31:0000~B31:FFFFH	分组代码区，最大可扩展 32×64KB ROM

图 1.3 所示为新型 80C51 单片机的扩展存储器组织结构，其中各部分空间说明及地址范围见表 1-2。

图 1.4 所示为 Philips 80C51Mx 单片机的存储器组织结构，其中各部分空间说明及地址范围见表 1-3。

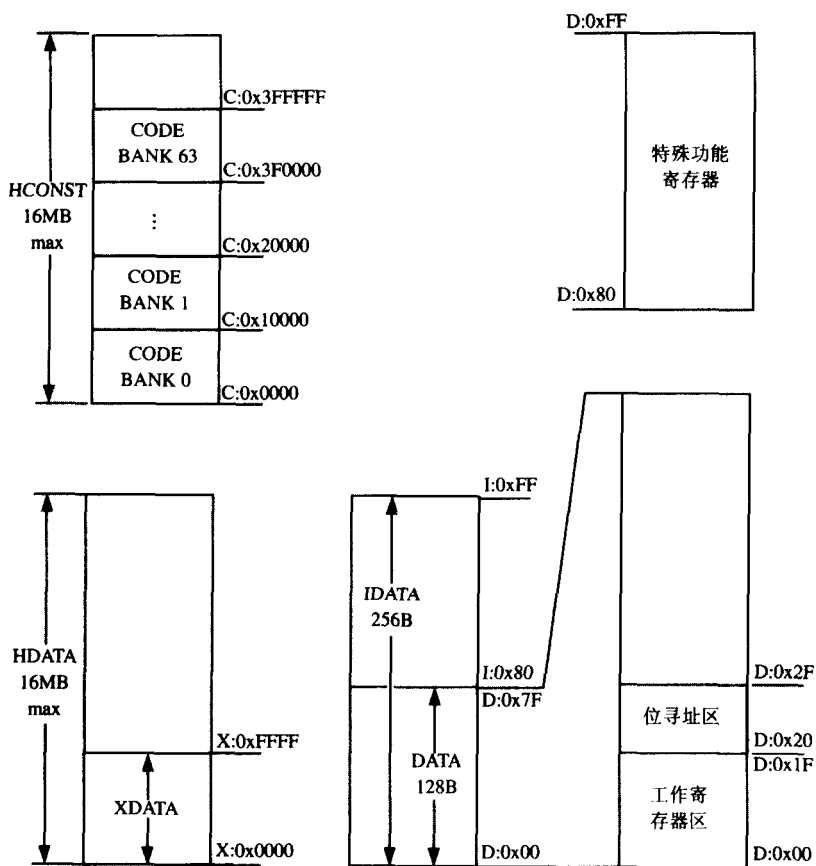


图 1.3 新型 8051 单片机的扩展存储器组织结构

表 1-2 新型 80C51 单片机扩展存储器空间分配表

空间名称	地址范围	说明
DATA	D:00H~D:7FH	片内 RAM 直接寻址区
BDATA	D:20H~D:2FH	片内 RAM 位寻址区
IDATA	I:00H~I:FFH	片内 RAM 间接寻址区
XDATA	X:0000H~X:FFFFH	64KB 常规片外 RAM 数据区
HDATA	X:0000H~X:FFFFFFH	16MB 扩展片外 RAM 数据区
CODE	C:0000H~C:FFFFH	64KB 常规片内外 ROM 代码区
HCONST (ECODE)	C:0000H~C:FFFFFFH	16MB 扩展片外 ROM 常数区 (对 Dallas390 可用做代码区)
BANK0~BANK31	B0:0000~B0:FFFFH : B31:0000~B31:FFFFH	分组代码区, 最大可扩展 32×64KB ROM

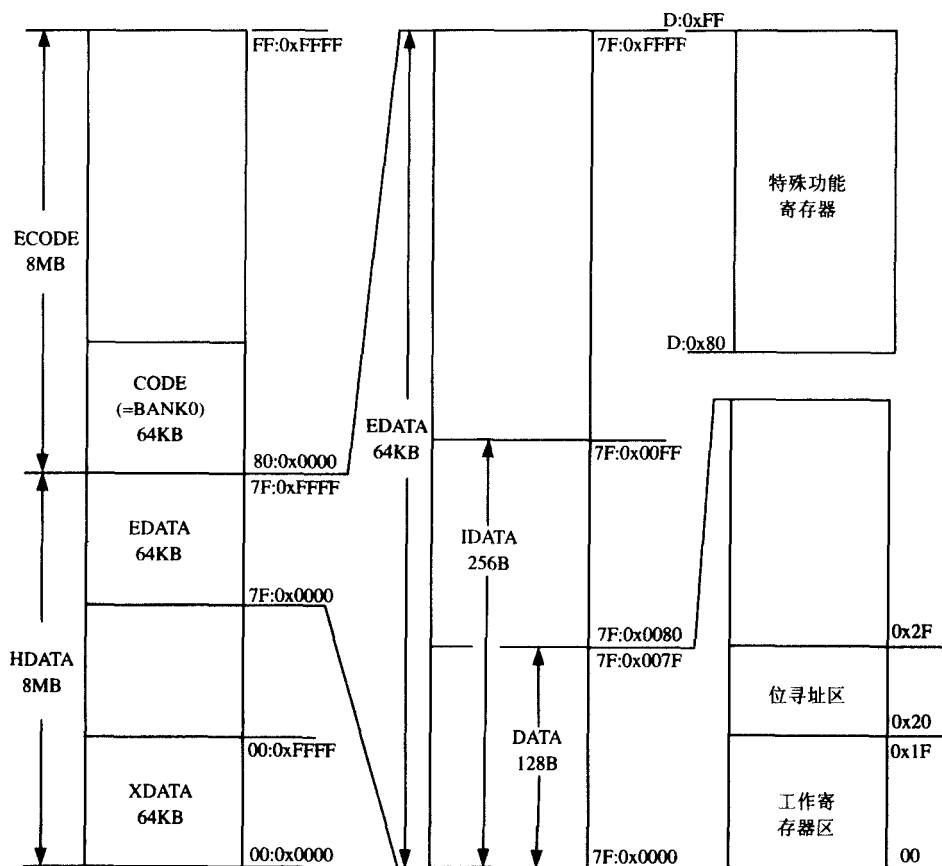


图 1.4 Philips 80C51Mx 单片机的存储器组织结构

表 1-3 Philips 80C51Mx 单片机存储器空间分配表

空 间 名 称	地 址 范 围	说 明
DATA	7F:0000H~7F:007FH	片内RAM直接寻址区
BDATA	7F:0020H~7F:002FH	片内RAM位寻址区
IDATA	7F:0000H~7F:00FFH	片内RAM间接寻址区
EDATA	7F: 0000H~7F:FFFFH	扩展片内RAM, 可用做堆栈区
XDATA	00:0000H~00:FFFFH	64KB常规片外RAM数据区
HDATA	00:0000H~7F:FFFFH	8MB扩展片外RAM数据区
CODE	80:0000H~80:FFFFH	64KB常规片内外ROM代码区
ECODE	80:0000H~FF:FFFFH	8MB扩展片内外ROM代码区
BANK0~BANK63	80:0000~80:FFFFH : BF:0000~BF:FFFFH	分组代码区, 最大可扩展64×64KB ROM