

专利文献通报

计 算 机

ZHUANLI WENXIAN TONGBAO 1985 5

上海科学技术文献出版社

目 录

一、数字计算机(G06C、G06D)

机械计算的数字计算机(G06C).....(1)

流体压力数字计算设备(G06D).....(2)

二、部分计算为电操作的数字计算机;数字处理装置(G06F)

数据处理设备零部件(G06F1/00).....(3)

数据输入/输出,接口装置(G06F3/00).....(13)

数据转换方法或装置(G06F5/00).....(76)

进位或存数数据处理方法或装置(G06F7/00).....(78)

程序控制装置(G06F9/00).....(105)

误差检测、校正及监控(G06F11/00).....(128)

数据处理设备的单元和存储器的互连(G06F13/00).....(145)

数据处理设备(G06F15/00).....(157)

三、模拟计算机及混合计算装置(G06G、G06J)

模拟计算机(G06G).....(200)

混合计算装置(G06J).....(216)

四、数据的识别及显示;记录载体及其处理(G06K)

数字形式的标记、打印方法及设备(G06K1/00—5/00).....(216)

字符、图表的阅读和识别(G06K7/00—11/00).....(217)

记录载体的传送(G06K13/00).....(252)

数据读出及显示设备(G06K15/00).....(254)

记录载体及其处理(G06K17/00—21/00).....(260)

五、计数机构及对象(G06M)

应用结构特征及带附加装置的计数器(G06M1/00—3/00).....(263)

物品的计数(G06M7/00—11/00).....(263)

一、数字计算机(G06C、G06D)

机械计算的数学计算机(G06C)

G06C3/00 DE3227996 8508415

带有可旋转耦合圆盘的数据记录卡片

该记录卡片由一基片和一个由中心位置上的针支持的圆盘组成。圆盘可以旋转到任何位置。它上面有一个自粘的小纸片可供写上相关的数据。四个矩形槽口允许对基片表面进行存取。基片表面环绕着圆盘圆周的的是一个标尺。圆盘本身也有类似的标记。此卡片可供医生作为记录卡,特别是怀孕期间的有关治疗。外面的标尺与日期相关。重要的检查日期可通过槽口进行记录。(14页)

PLUTAM

1982.7.23

G06C5/02 US4431909 8508416

具有透明观察晶体的电磁计数器组件——它不需要热安装或环氧树脂,具有牢固地保持元件位置的抗撞击结构(7页)

VEEDER INDUSTRIES INC 1982.9.30

G06C7/02 SU1022136 8508417

计算机数据输入无接触控制键盘——键头压下时将圆柱形的磁性尾部移向磁敏元件(3页)

GRIGOREV V V

1981.12.9

G06C7/12 SU1022137 8508418

自动过程控制系统的伺服驱动器

新的电路设计把继电器的输入端接到限

流电阻输入端,从而提高了本驱动器的精度和可靠性。这个建议的电路中,继电器、电阻以及位置传感器的初级构成一个自激振荡电路,由它提供传感器的载波频率信号。继电器输出为正时,电阻两端电压不断升高,直至到达继电器的切换电平 $+B$;继电器切换后,传感器重新磁化直至到达 $-B$ 。然后不断重复这个过程。继电器的输出脉冲用来作为相敏整流器的参考频率信号。它的比较信号是从传感器的次级引出的。由测量仪器把误差信号加到控制信号上,所得的误差由电动机加以消除。由于用传感器和继电器来提供参考频率信号,因而可以省去原型中的积分器,提高了可靠性,消除了积分器零漂造成的自适应误差。继电器输出的恒定分量不会传给传感器的初级,因此获得参数的高温稳定性和长期稳定性。(3页)

CHELY ABINSK POLY

1981.7.1

G06C11/12 FR2531549 8508419

计算机用的自动纸卷重绕机

装于计算器的卷绕机,采用连续纸卷,计算结果就打印在纸卷上。纸卷使用时,卷绕纸张悬空的一头。纸卷用完时,自动重绕一遍,这样纸张的反面也可利用。每卷纸的寿命也就延长了一倍。用12伏直流电机重绕。用皮带传送动力。皮带在滑轮上滑行,滑轮在运动时操作一个触点,将触点臂拉向纸卷的表面,这样当纸卷的直径增大时,使得触点由于纸卷表面的作用向相反方向移动。最后,一旦纸卷重绕完毕,就切断重绕电机的电源。电机由交流电网通过整流器和变压器供电。(6页)

CAEL J M

1982.8.9

流体压力数字计算设备(G06D)

G06D1/02 SU1015364 8508420

多功能气动逻辑模块

该逻辑模块中,第一分配器的第一控制室和第二控制室的常闭和常开输入端分别连接到模块通道的第一、第二、第三和第四输入端。这样减少了硬件。根据到Y的不可逆逻辑关系,把信号 X_1-X_4 或者常值“0”或“1”馈入输入端 X_1-X_4 。四个变量的逻辑函数以表格形式给出。该模块有两个三线分配器,每一个都有一控制室并装有支撑弹簧和“或”门。(3页)

IND HYDR DRIVE AUTO 1981.12.29

G06D1/02 SU1015365 8508421

三变量多功能气动逻辑模块

该模块的第一门分配器有五线通道,第二门分配器有三线通道以减少硬件。根据Y输出端的逻辑功能,把信号 X_1-X_4 或反相值 $\text{Bar } X_1-\text{Bar } X_4$ 接到各通道上。分配器有第一和第二控制室,支撑弹簧在第二控制室内。第一控制室、三个输入端和另二个控制室分别连接到第一、第二、第三、第四、第五和第六输入模块通道。(3页)

IND HYDRO DRIVE AUT 1981.12.28

G06D1/10 SU1013983 8508422

燃气轮机控制用射流相位鉴别器

鉴别器包含有几个滤波器和几个相位检波器。作为燃气轮机的调整自动控制,它有较宽的工作范围。如果频率相同,它可用来产生一个正比于相位差的输出信号。如果频率不等,则可产生一个中继信号。由于加入了“与”门开关、阻抗触发器和差分放大器,可

以避免输出信号以两个相比信号的差频进行低频振荡。如果传感器脉冲的频率(f_s)与参考脉冲频率(f_r)不同,则检波器输出端出现周期地交变的可变宽度脉冲组。如 f_s 高,放大器连到一个输出端。传感器频率高,放大器连到另一个输出端。(4页)

APARIN EL

1982.1.4

G06D3/00 SU1020811 8508423

多用途气动逻辑模块

该模块产生五个或少于五个变量的所有非循环函数,它基于一个有逻辑元件、输入/输出通道,但较为简单、只有一个逻辑模块的原型。修改后的模块有三个逻辑元件,每个元件都有一个压簧、一个常开和一个常闭输入、两个控制室和一个输出。模块的输入通道接至第一逻辑元件的两个输入端、第二和第三元件的常闭输入以及头两个元件的控制室和第三个元件的正控制室。第一、第二元件的输出分别接至第二和第三元件的常开输入。(4页)

HYDRO DRIVE AUTOMAT

1982.2.9

G06D3/00 SU1024892 8508424

气动并行进位计数器

原型每一级含有一个“与”门、一个记忆元件和一个禁止器。在每一级加入第二个“与”门,它的输入连至本级和前级禁止器,输出接至前级第一“与”门的第二输入端,这样提高了操作速度。在第一级,新“与”门的输入连至本级禁止器的输出和第一“与”门的输出。所建议的这个计数器中,输入脉冲是同时到达各级的,没有数据从一级传至下一级的相移,因而得到十分快的操作。级数增加对速度不产生有害影响。(3页)

IND PRODN PROCESS

1982.2.15

二、部分计算为电操作的数字计算机; 数字处理装置(G06F)

数据处理设备零部件 (G06F1/00)

G06F EP102251 8508425

共用式激光加工的多计算机控制

该装置有一个分时共用的激光源,它发射的激光束由光束导向器导向第一和第二光路,以便由第一和第二工作站截获。工作站有光学器件把激光束聚焦在第一和第二工件上。每个工件的加工都有单独的计算机控制器,每个控制器都与光束导向器相耦合,并互相耦合使得每次只允许一个控制器控制光束导向器,禁止另一个控制器访问光束导向器。该装置对焊接核燃料棒网格间隔器特别有用。它提供了对两个工件进行加工的多计算机控制,其中包括对工件移动的控制,因而使得工件精确和有效地被激光束加工。(72页)
WESTINGHOUSE ELECTRIC CORP

1982.9.1

G06F US6501060 8508426

基于存储器的并行数据输出控制器

该控制器利用联想存储器和存储映照来反切换多通道的遥测数据。输出控制器包含一个随机存储器(RAM),它的地址空间至少和通道数一样多。一个字计数器对该RAM进行寻址,RAM的输出是一个编了码的外设设备号和一个MSB/LSB-first标志。编了码的设备号和一个位计数器对第二个含有START和STOP标志的RAM进行寻址,以从指定的字数中取出所需的位。LSB/MSB、START和STOP标志以串行输入的数字送

入一个控制块,该块有选择地填装一个用来驱动并行数据输出母线的移位寄存器,还产生一个选通脉冲使解码器根据编了码的设备号选择相应的外设。在初始化时,可由一微机利用存储映照技术设定两个RAM的内容。
(20页)

NAT AERO & SPACE ADMIN

1983.5.18

G06F1/00 EP104982 8508427

作为微机存储器的可叠放的读出器和记录器

一根扁平电缆将中央处理器和磁盘的读/写控制器连接起来。该控制器有一平放的印刷电路与盘读/写装置相接口。这两个装置是相同的,在外壳的底部每个都有一个从垂直的印刷电路板延伸出来的阳连接器。下面一个装置的阳连接器与控制壳顶部的阴连接器相配。在PCB顶部有一个相同的阴连接器与上面一个装置的阳连接器相配。垂直一上一下安放的两个读/写装置的这种互补的阳阴连接器,使得中央处理器只用一根电缆便可与两个这样的装置相连接。(13页)

THOMSON-BRANDT

1982.9.17

G06F1/00 JP58-176720 8508428

终端装置

显示部的下面是打印装置,前面是键盘,打印用纸的插入口比键盘的面高,键盘部分可以移动,实现终端装置的整体台式化。CRT显示部与软磁盘部横向并列,单据打印机布置在壳体上。键盘布置在CRT显示部与软磁盘部前面的下方,并与设置在CRT显示部内的控制部相连。单据打印机的打印用纸插入

口设置得比键盘的面高,能从壳体内拉出或收进。键盘都能从打印机的位置处移开。因此,例如维护打印机时,则移开键盘,并能将单据打印机从壳体内拉出,进行处理。(3页)

(株)日立制作所

1982.4.9

G06F1/00 JP58-176721 8508429
工业仪表恢复通电方式

在内部装有处理器的工业仪表中,是在固定信息读入后决定动作方式的,从而使恢复通电的处理正确有效。一旦开始恢复供电处理,则随机存储器的内容和只读存储器的对照类型相比较,若一致则清除保护异常标志;若不一致则使该标志置位。固定信息通过来自数字开关的入口暂存在随机存储器中,根据与迄今为止的动作方式之比较来决定动作方式。判定随机存储器的保护是否正常及动作方式有无变化,在参数需要初始化时,在进行参数初期化之后存储新动作方式。要向随机存储器写入对照类型的话,则应在参数初始化和新动作方式存储之后进行。(4页)

(株)北辰电机制作所

1982.4.8

G06F1/00 JP58-176722 8508430
数据维持电压供应电路——在适用于电话交换机等的电压供应电路中,同时设置有稳流电路,从而能延长数据维持时间(3页)
日本电气(株)

1982.4.8

G06F1/00 JP58-178425 8508431
印刷板组的噪声隔断方式

在电流变动大的印刷板组和电流变动小的印刷板组之间设置装有电容器的印刷板组,安装在同样的模板上,从而隔断由大的电流变动产生的噪声。在电流变动大的随机存储器印刷板组与电流变动小的控制印刷板组之间设置装有电容器的印刷板,安装在通用模板上,电源接通时随机存储器印刷板组电

流变动产生的噪声被安装在电容器印刷板上的电容器吸收。从而,防止了噪声,并便于电容器拆装和维护管理及改变装置的组装(3页)

富士通(株)

1982.4.13

G06F1/00 JP58-178426 8508432
数据处理系统

系统的机构、装置分成两组,各自分别设置供电装置,从而不需要外部的特殊自动电源控制装置,用低价系统自动运行。存储器9、中央处理装置、电路连接器接到电源装置11上,存储器8、外围设备接到电源装置12上。这两个电源装置接到电源控制装置上,中央处理装置也被接到电源控制装置上。电源控制装置根据来自中央处理装置的信号使电源装置12通电。中央处理装置、第一只存储器9、电路连接器通常起着作用,受到来自中心方面的指令,若是电源接通指令,则接通电源。(5页)

富士通(株)

1982.4.14

G06F1/00 JP58-182731 8508433
存储装置中的初始化控制方式——用构成存储装置基本存区最小容量部分的初始化时间,使整个存储装置初始化,从而缩短处理时间(3页)

东京芝浦电气(株)

1982.4.19

G06F1/00 JP58-182732 8508434
自动清除方式——正常充电之后按规定时间自动进行清除处理,即便电源电压缓慢上升时也可防止误动作(9页)

カシオ计算机(株)

1982.4.20

G06F1/00 JP58-203531 8508435
电子仪器——使用即使行程改变负荷仍固定的盘簧作为拉出操作部的部件,从而在操作部收进时行程最大,拉出时最小,用简单的

结构使操作部能平滑地收进或拉出(3 页)

シセーフ°(株)

1982.5.20

G06F1/00 JP58-205225 8508436

复合复位电路——在CPU发生异常时,使CPU复位,并且能使系统自动地再起,因而具有电源接通复位和停电检测复位两种功能(4 页)

三洋电机(株)

1982.5.26

G06F1/00 JP58-205226 8508437

内藏待机功能的微型计算机——待机方式分成第一待机方式与获得特殊低耗电状态的第二待机方式,其中任何一种方式都能由程序指令指定(6 页)

富士通(株)

1982.5.25

G06F1/00 JP58-205227 8508438

复位信号发生电路——在电源断路之前的时刻,产生CPU的复位信号,从而能确实地产生复位信号(5 页)

松下电气产业(株)

1982.5.25

G06F1/00 JP58-207121 8508439

单元连接控制方式——设置了具有可拆卸连接器的本体、用连接器与本体连接的单元、本体内的单元控制部,在将单元与本体连接的同时,判定被连接单元的种类,进行连接控制(4 页)

富士通(株)

1982.5.28

G06F1/00 JP58-207122 8508440

可搬动型终端设备的不正确使用防止装置——检测存放终端设备外壳的盖子,是否用键销正常开启,不用键销开启时,则终端装置就不能动作(4 页)

富士通(株)

1982.5.27

G06F1/00 JP58-207123 8508441

输出电路装置——使缓冲电路内的P沟道晶体管与N沟道晶体管各自输入相位错开,P沟道与N沟道不会同时导通,没有贯穿电流流过(7 页)

东京芝浦电气(株)

1982.5.27

G06F1/00 JP58-207124 8508442

可编程控制器中计数器预置方法

在用户程序中补充新的计数指令时,自动地将其设定值预置到计数存储器中,节省了预置操作与时间。控制器接通电源,即执行规定的初始程序,其后,对程序控制台的方式键进行判别。方式键表示出执行用户程序之外的方式时,将在计数存储器中的所有使用的标志清零。接着,把用户程序一个指令一个指令地依次读出,判断是用户指令还是计数指令。检测出是计数指令时,判断与该计数指令的序号相对应的预置标志是否是“1”。若标志是“1”,则将用户程序中的设定值预置在相应序号的计数存储器的数据领域中,接着将相应序号的预置标志置“0”。从而计数存储器中保持记录着“预置结束”。(4 页)

立石电机(株)

1982.5.28

G06F1/00 JP58-208824 8508443

装有停电应急措施的磁卡装置

检测到商用电源停电时,用滤波电路电容器的输出来驱动开关电路,供应电力。由于施行了对卡片的应急处理,故能避免漏处理和防止错误。对商用交流电源进行整流,用电容器进行滤波,通过电源电路向负载供应电力。由控制器使开关管通或断开来控制输出电压,向负载提供稳定的电压。停电检测电路一旦检测到停电就使控制电路动作,用电容器积聚的电荷,按照预先规定的步骤,向负载一方实施例如费用计算、写入、卡片送出等动作。从而避免了卡片的漏处理和防止错误。(3 页)

日本电信电话公社

1982.5.31

G06F1/08 JP58-208825 8508444

自动电源接通装置——电源预定接通磁带存储在外存中,输出与现在时刻的时差,用预备电源输送到备用计数器中,减小了停电应急用蓄电池的容量,增加了预定次数(4页)

日本电气(株) 1982.5.31

G06F1/00 JP58-208826 8508445

自动电源切断装置——电源切断预定磁带存在外存中,输出与现在时刻的时差,用预备电源输送到备用计数器中,减小了停电应急用的蓄电池的容量,增加了预定次数(4页)

日本电气(株) 1982.5.31

G06F1/00 JP58-208827 8508446

存储器用电源电路——电阻与开关元件串联,供给RAM用电源,在电池充电的同时,检测电源的切断,禁止RAM的芯片启动端子,从而使RAM备用(3页)

ヤンマー农机(株) 1982.5.28

G06F1/00 JP58-208828 8508447

数据输入装置——只有在检测出由主体装置供给接在主体装置上的输入装置之电源电压为规定值时,将来自输入装置的信号输送到主体装置,从而防止了由于接触不良而造成的误动作(4页)

(株)岛津制作所 1982.5.28

G06F1/00 JP58-211225 8508448

计算机系统初始化控制方法——增设传送初始化结束信号的控制信号线,由此知道系统内各接口可能动作的状态,从而防止误动作(4页)

东京芝浦电气(株) 1982.5.31

G06F1/00 JP58-213318 8508449

存储模块及其安装机架——分别地设置信号接线柱和备用电源接线柱,就能节省模块安

装机架成本,同时收容在整体里(3页)

エプソン(株) 1982.6.4

G06F1/00 JP58-214923 8508450

终端装置

设置超声波发射及接收器,发射出的超声波由于操作者的反射而进入接收器,检测射向接收器的输入,就能判别操作者是否在场,并能自动地适当调整报警音量。在与终端装置的操作者相对的位置上布置超声波发射及接收器,从发射器发射出的超声波由操作者反射进入接收器,检测出射向接收器的输入。例如,超声波从超声波发射器中发射出去,其一部分作为反射波到达接收器,由电平判别部判别射向接收器的输入电平。然后,接收器输入电平大于规定电平时,判定操作者“在”;而小于规定电平时,判定操作者“不在”,将各自规定的信号送向报警音量控制部。而在判定操作者“不在”时,通过警报驱动电路使警报器鸣叫。(3页)

三菱电机(株) 1982.6.9

G06F1/00 JP58-214924 8508451

集成电路元件——在集成电路元件的电源端子上,设置了若干个非反相缓冲器等组成的延迟电路及电源接通复位脉冲发生电路,以图不需初始设定的专用端子,以减少集成电路端子数(4页)

富士通テン(株) 1982.6.9

G06F1/00 JP58-217028 8508452

电子设备的复位开关机构——用导电材料制成固定显示元件的夹持件,并将其一端接到复位电路上,从而在便于组装的同时,降低了价格(3页)

キャノン(株) 1982.6.11

G06F1/00 JP58-219624 8508453

终端装置——操作者不在时,仅在有呼叫或

有信号时,自动地对预定的装置供给动作电源,从而节省系统电耗,延长装置寿命。

(4页)

东京芝浦电气(株)

1982.6.15

G06F1/00 JP58-221421 8508454

电源电压检测电路

用CMOS反相器门限电压的变化特性和稳压电源产生部的输出电压来设定所希望的检测电压,能够适用于CMOS集成电路,并且即使生产时元件特性有离散,也能按照设计值实现检测点。反相器 INV_1 的门限电压 V_t 设计在 V_{cc} 的一半上,成为在与横轴呈 45° 线中间通过的直线。电压 V_a 在 V_{cc} 较低场效应管 Q_5 、 Q_6 截止时,是通过 Q_1 随 V_{cc} 上升的,从 V_{cc} 超过 Q_5 、 Q_6 二级的门限电压起,就按照场效应二极管的稳压特性成为一个定值。因此,以电压 V_t 和 V_a 的交点电压 V_d 为界限,当 $V_{cc} < V_d$ 时 $V_a > V_t$, INV_1 反相器的输出 V_{out} 成为低电平L,而当 $V_{cc} > V_d$ 时则 $V_t > V_a$, INV_1 反相器输出 V_{out} 成为高电平H。从而检测电源电压时,得到一个以电压 V_d 为界限按阶跃形式改变电平高低的检测电压。(5页)

富士通(株)

1982.6.9

G06F1/00 JP58-221422 8508455

防止输出引脚电位同时变化的电路

在反相器的输出超过输出电路的大约半数时,产生写入脉冲,关闭输出电路,从而用简单的电路防止产生噪声和破坏数据。内部备有多个寄存缓冲器,一收到写入脉冲,就接着用时钟脉冲的定时,将输入数据取入各寄存缓冲器,而且各寄存缓冲器的输出通过各输出门加到各自的输出引脚上。在防止LSi片子的输出引脚电位同时变化的电路中,设置有使写入脉冲反相的反相器。而且使反相器的输出超过输出电路的大约半数,在写入脉冲存在时,关闭输出电路,没有接受

反相器输出的剩下的输出电路对寄存缓冲器快速响应,驱动输出引脚。(3页)

富士通(株)

1982.6.14

G06F1/00 JP58-221423 8508456

电源电路

检测出电压下降低于某一定值时,把该信号作为触发信号起动定时电路,使定时继电器动作,从而能进行确实的复位动作。稳压电路的输出朝降低方向变化,低于某一定值时,电压降低,检测电路端就输出脉冲信号。在定时电路中,产生与该脉冲幅度无关的定时脉冲,使继电器动作。输出电路通过继电器接点和电阻被迅速短路,继电器使工作中的电容器充分放电,因此产生确实的复位信号。(3页)

日本电气(株)

1982.6.17

G06F1/00 JP58-222323 8508457

挥发性存储器备用电池校验装置

在电池校验之时,流过几倍于正常负载的负载电流,测定此时的电压,从而能在电池即将不能使用之前检测其寿命。电源接通时,从电源通过二极管向挥发性存储器提供电源电压 V_{cc} 。同时,电源电压 V_{DD} 通过二极管、电阻、继电器接点使电池充电。在校验电池时,通过切换继电器接点使电池脱离充电电路,并使电池接到比正常负载大几倍的测试用负载上,校验此时电池的电压,判定该电池的寿命如何。(3页)

富士ゼロックス

1982.6.18

G06F1/00 JP58-223824 8508458

微型计算机复位电路

在可能工作的电压以下,阻止微处理机成为非复位状态,从而确实地防止误动作。直流供电电压比基准电压小时,通过限流电阻由输入比较器的输出信号使晶体管导通,其结果是微处理机复位端的电位与地电位相

等,微处理机被复位。另一方面,直流供电电压比基准电压大时,由比较器的输出信号使晶体管截止,其结果是解除微处理机的复位状态,可以正常动作。由此保证了微处理机动作的可靠性。(5 页)

三菱电机(株)

1982.6.22

G06F1/00 JP58-223825 8508459

控制语句自动输出方式——仅用对处理系统输入规定的参数,自动地输出与程序执行有关的作业的控制语句,从而提高处理系统的运用效率(4 页)

富士通(株)

1982.6.23

G06F1/00 JP58-225415 8508460

带太阳能电池的电子设备——太阳能电池的方向可以变动,在入射光弱的地方,将太阳能电池放在与入射光垂直的位置,从而能得到规定的输出功率(5 页)

キャノン(株)

1982.6.25

G06F1/00 JP58-225416 8508461

电子电路的自动清零方法——设置了检测电子电路最低动作电压的检测电路和将该电路输出延迟的延迟电路,从而对各种电源的电压上升都能确实地自动清零(3 页)

三菱电机(株)

1982.6.25

G06F1/00 JP59-718 8508462

在虚拟计算机系统中的作用自动化方法——通过将向被测试计算机的虚拟面板输入/输出请求通知伺服虚拟计算机的方法,和向被测试计算机进行操作通知方法,就能进行虚拟计算机的自动操作(5 页)

富士通(株)

1982.6.26

G06F1/00 JP59-3523 8508463

半导体存储器

设置正常时用的端子和不正常时用的端

子作为电源端子,从而在外部不要设置特殊的电路,在正常用的电源电压降低时,仍能进行存储器的备用支持。半导体存储器具有两个电源端子 VS_1 和 VS_2 , 端子 VS_1 和正常时用的电源相联, 端子 VS_2 和不正常时用的电源相联。并在存储装置内部装有检测正常时用电源 V_{CC1} 电压降低的检测电路。而且正常时用的电源和不正常时用的电源分别通过二极管 D_1 和 D_2 供电, 同时由于检测电路的输出, 整个存储器处于静止状态。这样, 就不要专门在外部设置电路, 在正常用的电源电压降低时, 仍能进行存储器的备用支持。(3 页)

富士通(株)

1982.6.30

G06F1/00 JP59-3524 8508464

复位动作控制方法——对输出复位信号的信号发生电路进行识别, 根据识别结果选择必须执行的处理, 从而加快了复位动作(4 页)

富士通(株)

1982.6.30

G06F1/00 US4428045 8508465

具有分段地址空间的数字数据处理系统

操作数在指令中用立即名称和表名称表示。立即名称直接指定某个结构基址寄存器和一个偏移量, 表名称在一个与该过程相关联的名称表中指定一个名称表项。该名称表项指出怎样用结构基址地址和名称表中的信息导出由此表名称表示的操作数地址。每一个名称表项包含一个基本名称表项, 它含有一个基址源说明符和一个基址或偏移量说明符。基址源说明符指出某个结构基址地址是基址或基址不是结构基址地址。在前一种情况, 说明符给出一偏移量。后一种情况下, 它含有一个立即名称或一个在名称表中指定另一个名称表项的表名称。基地址用立即名称或表名称导出。(241 页)

DATA GENERAL CORP

1981.9.11

G06F1/00 US4433378 8508466
微包(Micro-packet)网络接口用的大规模
MOS集成电路

只读存储器安排在片芯的第一角,微控制器安放得与ROM相邻并沿着片芯第一条边的一部分。直接存储器存取(DMA)电路位于微控制器的一傍占据片芯的第二个角。发送器电路沿着片芯第二条边的一部分,与DMA和微控制器相邻。接收器电路位于片芯第三个角与发送器电路相邻。数据存取线电路构成片芯第三条边的一部分并与接收器电路相邻。片芯上有定时/计数电路,它位于片芯的第四个角与接收器和数据存取线相邻。读/写控制电路与接收器电路的一部分相邻。(20页)

WESTERN DIGITAL 1981.9.28

G06F1/02 DE3235069 8508467
与测量设备,例如微处理器,相连的逻辑分析
器

该逻辑分析器有一个扫描单元,被测对象,例如微处理器或存储元件来的大量输入信号馈入此单元。调谐脉冲整形器接收被测设备的系统调谐信号,并用此信号形成扫描单元的控制脉冲,因而在系统调谐的每一个负侧面输入信号都得到扫描。被扫描的信号送入存储器存放并保存在那里供以后进行测算。调谐脉冲整形器还控制可逆计数器,它接收来自可控程的分频器的计数脉冲。分频器连到调谐控制器,它的频率是可能的最高扫描频率。该频率显著地高于被测对象馈送给调谐脉冲整形器的系统调谐信号的频率。(11页)

SIEMENS AG 1982.9.22

G06F1/02 EP102784 8508468
具有相位-幅度变换器的正弦函数发生器

该发生器有一个接收代表相位的二进制输入信号的输入端口。一个存储器件与这输入

端口相耦合,它对二进制信号的一部分作出响应产生中间幅度信号和次中间斜率信号。乘法器与输入端口及存储器件相耦合,根据二进制信号的第二部分和次中间斜率信号,产生一个代表中间斜率的输出信号。加法器接收斜率和幅度信号以产生一个代表幅度的变换器输出信号。乘法器包括数个并行端口,每个端口接收二进制信号的第一部分以及次中间斜率信号的一位。(19页)

HEWLETT PACKARD CO 1982.8.13

G06F1/02 SU934891 8508469
正弦信号数字群产生装置——数字最低频率
发生器和差频发生器的输出连接到级连着的
各个相同的混合器上(4页)

BESKIN L N 1978.12.18

G06F1/02 SU1016777 8508470
数据压缩和恢复沃尔什(Walsh)函数发生
器

该沃尔什函数发生器由时钟发生器、 n 位计数器(n 为沃尔什函数的阶)、 n 个“与”门、“或”门以及触发器构成。由于简化了设计,它的使用性能得到了改进。它可用于控制和计算技术中的数据处理、压缩和恢复。由于加入了第 $n+1$ 个“与”门,可省去模2加法器,并减少了“与”门的输入端数。在时钟脉冲作用下,计数器产生反相的具有相应阶数的拉德马奇函数(Rademacher Function)以及高位的进位信号。“与”门完成相应进位信号和反相拉德马奇信号的逻辑乘,并构成辅助函数(Φ_i)系。“或”门产生它们的逻辑和,形成用于产生沃尔什函数的一个预备函数系(V_j)。在输入端输入下标 j ,使“或”门产生 V_j 信号,它通过触发器来确定沃尔什函数栅格中符号反相的位置。(3页)

SOYUZMORGED OIL GAS 1982.1.21

G06F1/02 SU1019423 8508471

程控用的数字函数发生器

该发生器利用脉冲计数器、码切换器和加法器来提高间隔形成的近似程度和减少计算电路。有限差值计算器由加法器、寄存器、切换器、加法器和寄存器构成。工作原理是基于分段线性函数近似中求出最小间隔。在计算器中对初始数据进行处理得出有限差值来。比较器把存储器中的近似段和除法器的输出进行比较,除法器的输出在加法器输出端形成近似多项式并根据一初始码对结果进行移位。用输出加法器取代常规的二进乘法器减少了机器误差。(6页)

RYAZAN WIRELESS ENG INST

1982.2.19

G06F1/04 CS8209059 8508472

控制电路——用于控制脉冲序列的遥控和循环发生

FEBER S

1982.12.13

G06F1/04 DE3233827 8508473

便携式血液酒精计算器

输入体重和以克为单位的所喝的酒精量,该计算器算出血液酒精含量,并随时间的流逝自动地按递减方式更新结果。在计算器背面有一张表,载明不同饮料的酒精含量。所喝的酒精以克为单位用一个键输入,另外两个键表明是男子还是妇女,按体重进行调整并把结果存入存储器中。同时启动时钟,每隔一定间隔,例如一小时,从存储器中减去一个预定的数量。(8页)

PITZ H H

1982.9.11

G06F1/04 GB2127594 8508474

数字计算机中时钟分配方法

该方法比较脉冲的上升沿和下降沿。如果两组脉冲的上升沿(或下降沿)是对准的,则这两组脉冲之间的延迟必定是时钟周期的整数倍。另一种情况,如果一组脉冲的前沿

与另一组脉冲的下降沿是对准的,延迟必定是周期的半整数倍(假定时钟脉冲占空比是50%)。逐渐地增加可调延迟电路的延时直到脉冲的边沿发生第一次符合,这时两组脉冲之间的延迟正好是一个时钟周期。此方法用时钟周期本身作为参考值来设定时钟脉冲发送时刻,因而不需要参考延迟发生器。时钟频率可以先从它的正常工作值开始调节,使得时钟周期与所希望的时钟脉冲的发送时刻相一致。(5页)

INT COMPUTERS LTD

1982.9.18

G06F1/04 JP58-176723 8508475

同步电路——在启停时钟信号的时钟产生电路中,一个基本时钟脉冲周期内,脉冲上升或下降之间使其同步二次,以图缩小同步相位差(3页)

(株)日立制作所

1982.4.12

G06F1/04 JP58-176724 8508476

具有振荡频率监视功能的微机控制电路——设置振荡频率检测电路,当检测出异常时,排除对控制电路的不良影响,从而不把来自微机的输出信号送向控制电路(5页)

サンテック(株)

1982.4.10

G06F1/04 JP58-178427 8508477

数字计算机的处理速度控制方法——用程序的特殊指令或外部信号起动,减低时钟信号的频率,从而减低计算机的处理速度,就容易发现在硬件及软件中的故障(3页)

富士ファコム制御(株)

1982.4.14

G06F1/04 JP58-182733 8508478

时标发生电路——大幅度地减少来自时标发生电路的少数载流子的注入,防止产生负脉冲(4页)

(株)日立制作所

1982.4.21

G06F1/04 JP58-203532 8508479

时标脉冲发生电路——由时标脉冲请求信号置位,设置了各个用时标脉冲复位的触发器,从而用这些触发器对控制脉冲发生顺序的控制电路进行控制,发生实际上起着控制微机指令效果的脉冲(3页)

日本电气(株)

1982.5.21

G06F1/04 JP58-205228 8508480

基准时钟生成装置——备有外部时钟计数器和以其进位信号为中断并将初始设定值置位的CPU,初始设定值和该计数器基准时钟周期相对应,从而便于改变基准时钟周期(4页)

松下电工(株)

1982.5.25

G06F1/04 JP58-205229 8508481

微机装置

设置有保持控制信号的切换存储器,该控制信号控制输出频率,能够切换的时基信号形成电路的输出,以期省电。该装置由切换存储器、输出频率能切换的时基信号生成电路、分频电路、选择器、时基信号生成电路所构成,分频电路按时钟信号频率的四分之一分频。并且切换信号的逻辑值是“0”时,选择器将时钟信号送入时基信号生成电路。信号的逻辑值置“1”时,选择器则将分频电路输出送入时基信号生成电路,因此各时基信号的周期变长了,电能消耗减少。(4页)

三菱电机(株)

1982.5.25

G06F1/04 JP58-207125 8508482

多相时钟发生电路——增设移位寄存器,从而在N的值(多相时钟的输出数)增加的同时,将移位寄存器输出中的某位数给与“或”门,减少N值(3页)

日本电气(株)

1982.5.27

G06F1/04 JP58-208829 8508483

时标信号产生电路

预先将信号加到存有时标信号的只读存储器的地址输入端上,得到与该信号对应的时标信号,以期简化和易于改变设计。根据基准时钟,计数电路产生的信号DC输入PLA中。在其中被编程了的存储数据与输入信号DC对应、依次读出,其输出信号DP送入到同步计数器。同步计数器根据输入的信号DP决定是保持其内容还是更改其内容。同步计数器的输出DS作为只读存储器ROM的地址信号被加到地址输入端子上。只读存储器是用存储作为希望的时标信号用数据存储器,依次读出与地址信号DS对应的存储数据,加在开锁电路上。(7页)

富士ゼロックス(株)

1982.5.31

G06F1/04 JP58-208830 8508484

时标电路校验方式——存储器里的多种正常时标波形时间序列数字信息与时标电路中发生的多种时标信号作比较,从而及早正确检测出误动作,便于进行维修诊断(4页)

富士通(株)

1982.5.31

G06F1/04 JP58-214925 8508485

时标脉冲发生装置——设置了由基准脉冲预置的对时钟脉冲进行计数的计数器,从而能在短时期内改变标志存储器的内容,并能方便地改变发生时标脉冲的相位(4页)

タケダ理研工业(株)

1982.6.9

G06F1/04 JP58-214926 8508486

多相时标脉冲发生装置——设置了存储设定定时数据的设定计时寄存器,从而不必在控制部修正定时设定数据,能简单地进行修正,减轻了控制部的负担(4页)

タケタ`理研工业(株)

1982.6.9

G06F1/04 JP58-217029 8508487

时间控制装置

存有时间设定值的随机存储器 and 设定时刻的时钟电路, 可以使用商用电源及电池两种电源来工作。再起动时, 不必进行时刻及时间值的再设定。为了按进度计划运行, 在设定时刻及时间值的状态中, 若计时电路的时刻与时间设定值一致时, 运算处理部就送信号到输出部, 使起动停止电路的继电器接通或断开, 起动或停止外部装置。此时, 随机存储器及计时电路可用电池工作, 因此商用电源切断后, 能使其用电池工作。为此, 由随机存储器、键开关及显示器, 能够方便地进行计时及时间值的设定, 即使商用电源切断之后再行起动时, 不必再次设定时钟及时间值。(3 页)

(株)日立制作所

1982. 6. 11

G06F1/04 JP58-219625 8508488

时钟信号发生电路——输入低速时钟信号, 环形振荡电路就动作, 输入计数电路的控制信号, 就停止动作, 从而能在低功耗下高速地进行时钟动作(5 页)

冲电气工业(株)

1982. 6. 16

G06F1/04 JP58-223826 8508489

电话终端装置——对使用中的电话终端装置提供高速时钟信号, 对处于空闲状态的电话终端装置则提供低速时钟信号, 从而节省了耗电(3 页)

富士通(株)

1982. 6. 23

G06F1/04 JP58-225417 8508490

信息处理装置——设置停止指令电路和停止条件设定电路, 前者预设使时钟停止的指令, 后者则预设使时钟停止的条件, 从而便于调试(2 页)

日本电气(株)

1982. 6. 24

G06F1/04 JP59-2118 8508491

时间分配并行逻辑处理装置

在顺序电路构成的逻辑处理装置中、用

有一定延迟的逻辑元件和延迟元件, 将顺序电路反馈通路中所有信号, 通过元件级数共同归一化, 就能在反馈通路一周上进行时间分配并行处理。采用若干个“与”电路、“异或”电路、“非”电路作为具有一定延迟的逻辑元件, 附加若干延迟电路作为同步电路来构成 4 进计数器, 从控制线加进“0”使计数值复位为零后, 用初始数据线设定上位位、下位位的初始值, 然后在正向计数线上加入正向计数数据, 根据需要加进“1”信号加到输出控制线上, 在两条输出线上得到计数值。反馈通路中全部信号电路的通过级数是相同的, 根据时基脉冲信号线来的脉冲使各电路同步动作, 从而能够仅在反馈通路一周的电路级数内进行时间分配并行处理。(4 页)

日本电信电话公社

1982. 6. 28

G06F1/04 JP59-2119 8508492

时钟处理装置——用微机来进行主机的时钟处理, 在减轻主机负载的同时, 也避免了由于主机的过载造成的时钟处理的延迟(3 页)

(株)明电舍

1982. 6. 29

G06F1/04 SU1010611 8508493

多机复合体的同步控制电路

在多机复合体的同步电路中采用逻辑门和延迟元件以减少耦合元件。时钟发生器产生的同步脉冲通过“与”门加到“或”门上。该“与”门按照所选的极性由切换器打开。“或”门的输出送到所有的电机触发器和定时器上。在时钟失去同步时, 一个延迟元件的信号把触发器复位以禁止主发生器的同步序列, 并打开第二时钟发生器的输出。(4 页)

POLISHCHUK V M

1981. 11. 2

G06F1/04 SU1015366 8508494

双单元同步电路——由变换器把比较器的输入端切换到第二触发器以设定工作状态码(4 页)

BESOV YU N

1981. 12. 11

G06F3/00 SU1022138 8508495

稳定的环形脉冲分配器

该脉冲分配器在每一级中使用反相器、D触发器和集电极开始“与”门,以减少连接。至少有一级输出为“1”时,时钟脉冲将第一级置成“0”。时钟线上的负跳变把“0”电位传送给下一级,直至分配器所有的触发器都设置成“0”。最后一级反相器的高电位输出禁止数据的传送。这样的安排使内部连接从7减少为4。由于减少了数字内和数字间的触点,增加了诸如分布控制系统的工作可靠性。(4页)

ARAVIN M N

1982. 2. 25

数据输入/输出,接口装置 (G06F3/00)

G06F3/00 CS8210046 8508496

自动开关电路——用于计算机外围设备

CHRASTINA M 1982. 12. 30

G06F3/00 DE3232416 8508497

用于车辆的数据捕捉系统

车辆中计算机周期性的寄存着有关速度、旋转、燃料消耗以及诸如特定参数是否已经超越等现行传感数据。数据被保存在磁带中,磁带在数据存储或特定程序存储中提供试验子程序。当从车辆内计算机中取出磁带时,它也能连接到开关和控制设备上,它还能给出各种测试子程序和显示它们的结果,为了对于正确运行能进行传感测试,开关和控制设备最好能初始化测试子程序,以登录该传感器,同时,当传感器正确地连接到脉冲入口时控制设备中的指示器亮灯。(22页)

KIENZLE APPARATE CMBH

1982. 9. 1

G06F3/00 DE3236509 8508498

具备自动换线的电话交换机——监控器占线时间和无拨号信号时的换线,可在给定周期中被接受(9页)

TELEFONBAU & NORMALZEIT

1982. 10. 2

G06F3/00 DE3307864 8508499

微处理机控制的数字计算机——有固化微程序和为了不同统计器而再分成若干段的显示场(12页)

BOHME M

1982. 10. 2

G06F3/00 DE3327161 8508500

微处理机控制的电子现金出纳机

现金出纳机有一中央处理机,它运行储存在只读存储器中的程序。控制单元从一个键盘接收数字信息,它们标志着货物的类别和价格,也接收另一键盘选择事务运行模式的信息,例如测试信息。系统对某存储器进行操作,它存储着关系到事务类别的数据,而第二存储器存储着某一事务处理场合的现金上下限。操作中,输入值用被存储的极限值来校验,假如正确的话,则数据方被接受,并启动显示器和打印机。(19页)

SHARP KK

1982. 7. 30

G06F3/00 DE3335411 8508501

袖珍计算机终端功能按钮设置的安排

袖珍计算机——可用作便携式数据终端或作为功能有限的终端——有一个带有显示板的电路,提供能由用户选择各种方式的表示法。同时,在显示平板下面有一串功能键,它全部能同其它操作键和功能键相隔离。每一个特殊功能键,伴随一特定的含义,操作特殊功能键之一,将允许用户输入一特定的方式和方式说明。当用户在终端中已定好选择的方式,即使电源受阻情况下它也一定按此模式操作,直到用户选择另一不同的模式。

(21 页)

SHARP KK

1982.9.30

G06F3/00

GB2125996

8508502

带有微处理器和变换器的测量计算器

袖珍计算器有一个罩壳,它提供一个键盘和一个显示窗口,键盘除了具有方便的数据输入键、算术操作键和命令键以外,它还包含一个选择开关和键钮,用来选择 ENTER(输入)、RESET(归零)、RECALL(调用)、AREA(面积)和 VOLUME(容积)。它们与计算器芯片中五个数据寄存器及处理电路相连接。在罩壳的一角伸出一距离测量轮,并驱动与之相适配的变换器,以产生与轮的转数成正比的电信号,选择器开关置向"cal",使用键盘便获得普通计算器功能,选择器开关置向"dimension",计算器便能利用测量轮沿着一根线或一个被测量的物体转动,而测量其距离,所测得的距离能暂时被存储,也可以为了计算被测图形的面积或被测物体的体积而作处理,以及显示所测距离,计算器可以用其他变换器来代替,因而可测量其它的量,譬如温度、轻重。(9 页)

NAM TAI ELECTRONIC

1982.7.30

G06F3/00

GB2126848

8508503

用于处理器网络的数据传送控制系统

系统在处理器之间具有同步功能,而不需向网络传送同步信号,网络中每个处理器都具有同等使用数据传送装置的机会。在传送和接收站中同步操作的地址计数器是用来连接数据传送装置的。在网络节上数据缺席情况时,每个地址计数器根据本机地址计数器时钟而周期性地前进,每个站被分配一个唯一的地址,只有在本机地址计数器的计数与站的地址相符合时,传送器才被允许传送数据至网络节。在每个传送的开头,先传送地址,另一个站的地址计数器被置成与这个地址相一致的计数值,结果,数据从两个或更

多个的站,在任一给定时间进行传输,传输终止,所有站的地址计数器被重置成原始状态。(11 页)

AMDAHL CORP

1982.7.19

G06F3/00

JP58-175036

8508504

存储程序方式的电子设备——设定收信动作方式,控制传送及接收信号动作,从而能从存储应用程序的设备使其他设备存储所希望的程序(5 页)

シャープ(株)

1982.4.5

G06F3/00

JP58-175037

8508505

程序装入方法——附加上表示应当存储单位数据的地址的存储地址,从而大幅度地缩短向各终端装置的 IPL 时间(5 页)

富士通(株)

1982.4.7

G06F3/00

JP58-175038

8508506

存储程序方法的电子设备——通过操作输入/输出指定键,就能指定该输入/输出装置的控制程序,不必在控制程序存储器中改变存储的程序,而能够任意地改变输入/输出装置的连接(5 页)

シャープ(株)

1982.4.5

G06F3/00

JP58-175039

8508507

连接状态管理方式——报告配置的输入/输出装置连接状况,并进行管理,可知道通道装置的工作状况(3 页)

富士通(株)

1982.4.7

G06F3/00

JP58-175040

8508508

复合终端装置——任何时候均可接收从终端装置发来的信号传送元请求,不需数据读取的准备时间,在缩短数据传送时间的同时,还能进行终端装置主导数据的传送(4 页)

三菱电机(株)

1982.4.7

G06F3/00 JP58-175041 8508509

顺序控制装置——暂存处理通道的编号,同等公平地对待任何终端装置,用较短的响应时间,进行终端与计算机之间的处理(4页)

三菱电机(株) 1982.4.7

G06F3/00 JP58-176725 8508510

集成电路——对于存储在存储器中的逻辑值,在逻辑输出集成电路的输出口寄存器复位时可以任意地指定逻辑输出,从而提高了逻辑输出集成电路的可靠性,产品价格并不上涨(3页)

ソニ- (株) 1982.4.8

G06F3/00 JP58-176726 8508511

总线故障检测装置——总线中发生故障时,切断并分离该总线,并向数据处理装置报告已检测到故障,从而防止了数据的破坏与系统故障(5页)

东京芝浦电气(株) 1982.4.9

G06F3/00 JP58-176727 8508512

数据传送方式——在数据处理系统中,将多个地址送给能容纳一次传送数据的存储器,从而能缩小数据传送部的规模,减少硬件,降低价格(3页)

富士通(株) 1982.4.8

G06F3/00 JP58-176728 8508513

连接状态显示方法——磁带公用的多重处理机系统中,在磁带装置上显示出识别信息,从而能一目了然地识别,特别迅速地寻找需要装载的磁带装置(3页)

富士通(株) 1982.4.8

G06F3/00 JP58-176729 8508514

通道控制方法

在信息处理装置中,对没有维护要求的通道省去校验动作,从而缩短了校验时间。在

控制器一侧,设置与通道控制数的相对应的多个触发器,通过门电路串联成为具有移位寄存器的顺序器。从控制器方面对各通道同时送出公用的校验信号,根据来自各通道的维修请求信号,把移位寄存器内相应的触发器按预先规定的优先级置位。仅对置位状态触发器相对应的通道、按其维护请求进行处理。而对没有维护请求的通道省去了校验动作。(7页)

东京芝浦电气(株) 1982.4.12

G06F3/00 JP58-178428 8508515

数据处理装置

装置使用之前读取选择设定部的内容,写入到顺序装置内的选择设定内容存储寄存器中,从而解决3LSI或封装引脚的关键。数据处理装置接通电源,初始微程序装入时,选择设定项目处理部按照预先决定的步骤,通过扫描接口控制部,开始进行读取选择设定部的设定内容的动作。该读取动作一结束,对每个读取了的选择设定项目,执行预先决定的处理。该处理一结束,选择设定项目处理部最后将选择数据写入选择项目存储寄存器中。向该寄存器设定全部选择数据的操作一完成,装置即呈可用状态。(3页)

(株)日立制作所 1982.4.14

G06F3/00 JP58-178430 8508516

微处理机——在PLA电路内对内部复位信号、执行指令及进行译码使处理机内部初始化,从而不要输入/输出口复位和数据门锁电路置位等各类专用电路,使电路结构简化(16页)

冲电气工业(株) 1982.4.14

G06F3/00 JP58-178431 8508517

下位装置选择控制线的配置结构

在可以插入N台下位装置的安装架上,($N>1$),就象按照优先顺序可以插入单元那