

M u L T 1 — 8

扩 充 箱 —— M 1 0 1

《 电 源 说 明 书 》

一 九 七 四 年 四 月

目 录

- I、· 概 述
- II、· 限 制
- III、· 电 源——特 性
- IV、· 各 块 板 的 电 源 要 求
- V、· 箱 与 箱 之 间 的 连 接

I、概述：

M101箱是Multi-8计算机一个扩充箱。

它的尺寸类似于主结构的尺寸。

它分为两个部份：

1.板的连接

2.电源（相同于M-100）

考虑到装设磁芯存储器板和输入/输出控制器，存储器尺寸一超过就：

• 16K+1DMA道

• 12K+2DMA道

而且当I/O组件数超过主箱中用于连接组件的可利用的插座的时候。

II 限制：

1.物理的：

• 在左面，对于I/O组件七个插孔是可用的。第8个是进行连接两个箱所需要的。

• 在右面，有达到4块存储组件的地方，每块4K二进制组

2.电的

电源要求的总额不应该超过电源的可用电压。

III 特性：

为了比较容易地进行这种估计，给出如下的表。

1.关于各个电压的有用功率。

2.关于每块模块要求的电源。

表1: 可用电源

电压	边界条件	功率	使用
+12V	±2%	1.7 A	磁芯存储器
+5V*	±4%	1.2 A	存储器+逻辑和I/O板
-3.5V	±0.25V从 500到1000 mA	1A	
-5V	+0.5V -0.00V	220mA	磁芯存储器
-15.75V	±2%	6.7A	存储器的放大器+I/O板

*注: 对于系列数为1和40号之间的计算机 关于+5V, 1.0安培是可用的。

IV. 各块板的电源要求

表II —— 电源要求

代号 N B	名称	+5V	+12V	-1.5V	-6V	-15.75V
M 200	4 K磁芯存储器	0.5A	0.12A		0.10A	6.70A(1)
或M201	8 K磁芯存储器	1A	0.24A		0.15A	
或M202	1.2 K磁芯存储器	1.5A	0.36A		0.18A	
	1.6 K磁芯存储器	2A	0.48A		0.22A	
M602	8台外部中断	0.6A				
M604	32 / 32 逻辑 I/O	1.7A				
M604A	同上	1 A				
M605	8型异步控制器	0.66 A	0.27A			0.08A
M606	24 TTY 控制器	1.5A				0.1A
M607	1型同步控制器	1.1A	0.2A			0.1A
M609	1型异步控制器	1.3A				
M611	卡片读出控制器	0.7A				
M612	带/读出机/穿孔机控制器	0.7A				
M613	磁带控制器	2.3A				
M614	磁盘控制器	1.2A				

注(1): 即是 3.5 安培有效值, 对于最坏的情况, 估计为 +3.20安

培的脉冲值，换言之称为 1，在 1 兆赫时，为任何 4 K 模 件数。

V. 箱与箱之间的连接

1. 存储器一边

连接由 M 6 0 8 模件、存储器总线扩充板、电缆及专用板来完成。

电缆的每一端有一个连接器，通过 M 6 0 8 模件（主箱）以及在扩充箱中的终端负载板插到 J 9。

2. 输入/输出一边

通过 M 6 0 0 或者 M 6 0 0 A 组件，I/O 总线扩充板和一根电缆进行连接。

这块板用 J 2 1 插入主箱中。

电缆的末端是硬导线接到扩充箱中的终端负载板的 J 2 1 上。