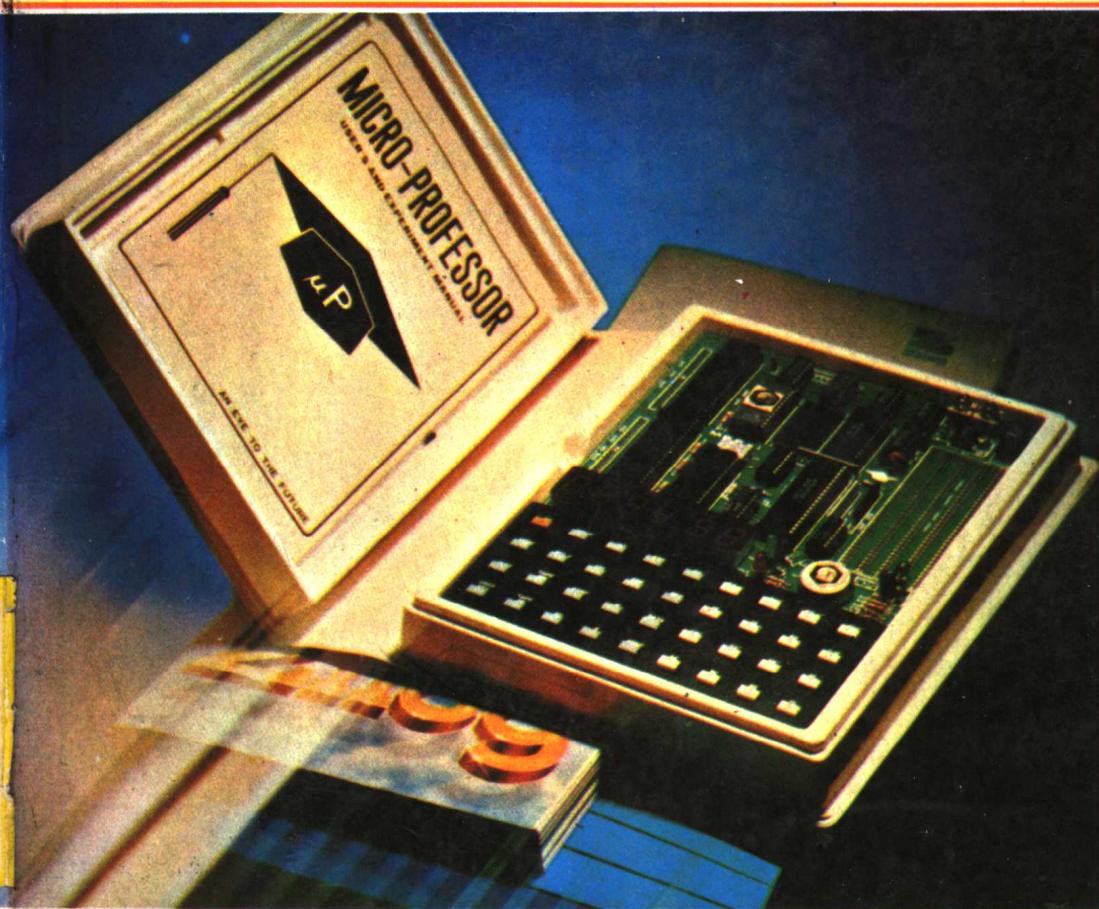


● 電腦叢書 ●

微電腦精華

黃明達 編著



電腦語言中心出版

微電腦精華

黃明達 編著

電腦語言中心出版

微電腦精華

編譯者：黃明達

出版者：電腦語言中心

發行者：

九龍彩虹道400號六樓

印刷者：合興隆印刷公司

香港仔宏利工業大廈七樓

定價港幣 · \$ 25.00

序

一、編著動機

作者於神通、宏碁、精華等電腦公司，任職及任教期間，先行接觸 INTEL 8080 微處理機 (microprocessor)，爾後，復而研究 Zilog Z-80 微處理機，深深覺得，目前缺乏一本以深入淺出之文詞，來探討微處理機理論與實務之書籍，有鑑於此，故編籍此書，將數年來教學之資料與研究心得，彙集成書，以饗讀者。

二、適用範圍

本書內容，先從電腦基本概念開始闡述，爾後，再述及 Z-80 微處理機特性、Z-80 組合語言 (Assembly Language)、Z-80 組合語言應用實例及界面 (Interface) 等，適合於有志了解微處理機之人士或大專院校及高工學校電算、電子、電機等相關科系學生之研讀。

三、內容特色

本書系作者在教授微處理機科目十餘次後，加以綜合整理，內容力求“原理之闡述”，將微處理機之奧妙，詳以闡述，盼讀者於閱讀後，對於微處理機，非但擁有“知其所以”之認識，更能達到“知其所以然”之境域，此乃作者最大之期望。

四、致謝

本書於編寫及付梓期間，承蒙家姊煜惠之耐心抄寫與鼓勵，陳麗惠之仔細校稿，方始本書盡致完善，於此一併致謝。

黃 明 達 謹識

增訂版序

本書承蒙多所大專院校及社會界人士惠予採用，初版三月餘，業已全部銷罄，為答謝讀者及謀求本書內容更趨充實與完善，本版除了斟酌修正初版內容外，特附加下列內容：

(一)第一章中，增加名詞說明一節。

(二)第三章‘Z-80 組合語言’中，附加十一個單元的練習及解答。

(三)增加第七章‘CTC 界面’章節。

謹盼本書內容之修正與增加，能帶給任課之教師或自修之讀者於教授或閱讀時，更具充實與融會貫通之感。

黃 明 達 謹識

目 錄

序

第一章 微電腦簡介	1
第一節 名詞說明	1
第二節 電腦五大部門	3
第三節 微處理機簡介	5
第四節 微處理機與微型電腦之不同	6
第五節 微處理機歷史	7
第六節 微處理機應用	8
第七節 簡單的微型電腦方塊圖	8
第八節 結論	12
討論	13
第二章 Z-80微處理機簡介	15
第一節 Z-80 CPU方塊圖 (Block Diagram)	15
第二節 Z-80 CPU 暫存器 (Register)	18
第三節 結論	42
	43
第三章 Z-80組合語言	45
第一節 組合語言簡介	45
第二節 組合指令說明	46

第三節 結論.....	278
-------------	-----

第四章 組合程式應用實例 279

第一節 實例研討.....	279
---------------	-----

第二節 結論.....	309
-------------	-----

第五章 Z-80 微處理機 311

第一節 資料輸入輸出方法之介紹.....	311
----------------------	-----

第二節 Z-80 CPU 釘腳之說明.....	317
-------------------------	-----

第三節 Z-80 CPU Timing	324
---------------------------	-----

第四節 結論.....	336
-------------	-----

討論	338
-----------------	------------

第六章 PIO 界面 339

第一節 簡介.....	339
-------------	-----

第二節 P I O 特性.....	340
-------------------	-----

第三節 P I O 方塊圖.....	342
--------------------	-----

第四節 P I O 釘腳說明.....	348
---------------------	-----

第五節 P I O 應用實例.....	352
---------------------	-----

第六節 結論.....	358
-------------	-----

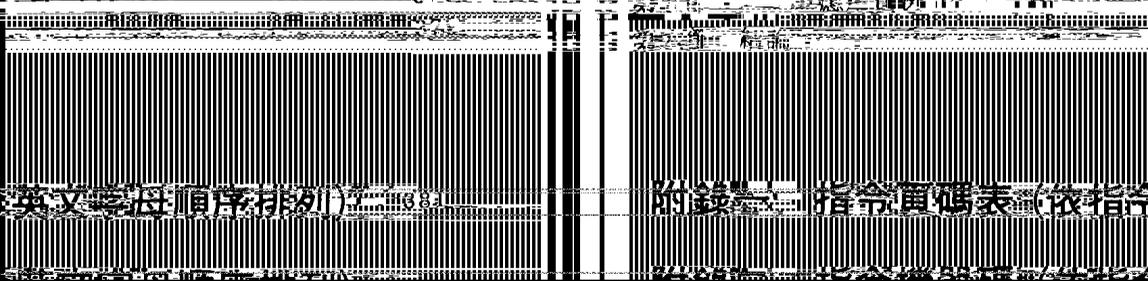
討論	359
-----------------	------------

第七章 CTC界面

第一節	簡介	361
第二節	CTC方塊圖	361
第三節	CTC釘腳說明	369
第四節	CTC對中斷的處理方式	372
第五節	CTC應用實例	375
第六節	結論	379

附錄一	指令頁碼表 (依指令英文字母順序排列)	381
-----	---------------------	-----

附錄二	指令機器碼 (依指令英文字母順序排列)	386
-----	---------------------	-----



第一章 微電腦簡介

第一節 名詞說明

一、數字 (Digit)

例如，在十進位 (Decimal) 系統下，可以允許有 0, 1, ..., 9 的數字，而在二進位 (Binary) 系統下，可以有 0, 1 之數字。

二、十六進位數字 (Hexadecimal Digit)

十六進位數字包括 0, 1, 2, ..., 9, A, B, C, D, E, F 共十六個符號。

三、Bit (Binary Digit, 二進位數字)

Bit 是 Binary Digit 的縮寫，換言之，Bit 所代表的不是“0”便是“1”。例如，兩個 Bits 時，所能代表的組合為 00, 01, 10, 11 四種。Bit 是電腦所能表示的最基本資料。

四、字元 (Character)

例如英文字母 A, B, C, ..., Z 或數字 0, 1, 2, ..., 9 或其他特殊符號 \$, ?, #, ... 等，皆為字元。

五、Byte

一個 Byte 表示一個字元 (Character)，一般而言 $1 \text{ Byte} = 8 \text{ bits}$ 。

六、K

$$K = 1024 = 2^{10}$$

2 微電腦精華

七、ASCII (American Standard Code for Information Interchange)

ASCII 是一種碼 (Code)，一般是以七個 Bit 的組合，來表示所有的字元。例如，以“1000001”代表英文字母 'A'，即 'A' = (1000001)₂ = 41_H 其中，'H' 代表十六進位數字 (Hexadecimal Digit)。如下表中，為各種字元的代碼。其中 'A' 字元位於橫座標為 4，縱座標為 1 之交點。即字元 'A' 的代碼為 41_H，其中 '4' 為代碼中的高階 (High Order) 十六進位數字，而 '1' 為代碼中的低階 (Low Order) 十六進位數字。同理字元 P 的代碼為 50_H，'5' 為代碼中的高階值，'0' 為代碼中的低階值。

		High Order Hexadecimal Digit of Code							
		0	1	2	3	4	5	6	7
Low Order Hexadecimal Digit Of Code	0	NULL		SPACE	0	@	P	...	p
	1	HOME (CRT)	X ON	!	1	A	Q	a	q
	2			"	2	B	R	b	r
	3	CLEAR SCREEN (CRT)	X OFF	#	3	C	S	c	s
	4			\$	4	D	T	d	t
	5			%	5	E	U	e	u
	6			&	6	F	V	f	v
	7	BELL		(apos)	7	G	W	g	w
	8	BACKSPACE (CRT CURSOR ←)		(8	H	X	h	x
	9	HT (TAB) or (CRT CURSOR →)	CLEAR TAB		9	I	Y	i	y
	A	LINE FEED (CRT CURSOR ↓)	SET TAB	*		J	Z	j	z
	B	VT (VERTICAL TAB)		+		K	[k	}
	C	FORM FEED OR REV INDEX (CRT CURSOR ↑)		,	< or	L	\	l	
	D	CR (CARRIAGE RETURN)		.	=	M]	m	}
	E	SO (SHIFT UP)		/	> or	N	^ or ^ or !	n	~
	F	SI (SHIFT DOWN)	(DEGREE)	/	?	O	_ or _	o	~

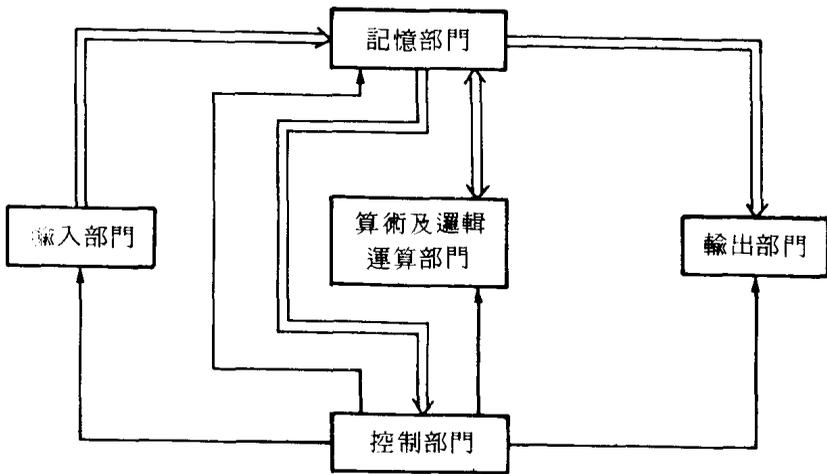
八、Address (位址)

電腦中的 Address，就相當我們住戶的住址一樣，在電腦中任何主記憶體或輔助記憶體，都有它的 Address。例如，某電腦的記憶體有 64K (= 64 * 1024 = 65536) Bytes，則其 Address 的編號，一般都是由 0 到 65535，一個 Address 對應一個 Byte，是一對一的，不會產生位址的重複。

九、Word

CPU與I/O設備或記憶體間，資料進出的基本單位，稱之。

第二節 電腦五大部門



—————> : 代表控制線

=====> : 代表資料或指令的流動線

上圖為電腦五大部門及各大部門之間的關係圖，茲說明如下：

一、輸入部門 (Input Unit)

使用者程式 (Program) 或資料 (Data) 要輸入 (Input) 到電腦時，都經由輸入部門輸入，譬如、可將程式或資料打在卡片上 (Card) 上，然後由讀卡機 (Card Reader) 讀入電腦。

二、 記憶部門 (Memory Unit或稱Storage Unit)

由輸入部門輸入的程式或資料，會存在此記憶部門。記憶部門，即一般所指的主記憶體 (Main Storage 或稱 Main Memory)，其主要目的是用來暫時儲存使用者程式與資料，譬如，前述卡片上的程式或資料由讀卡機輸入到記憶部門。

三、 算術及邏輯運算部門 (Arithmetic and Logic Unit, 簡稱ALU)

此部門主要目的是執行算術運算或邏輯運算。使用者使用電腦主要目的是借助電腦執行各種運算，所以資料由輸入部門輸入到記憶體後，如果要執行運算，電腦會依據使用者程式的控制，將資料送到ALU運算後，再擺回記憶部門。譬如，前述卡片上的程式與資料由讀卡機讀入記憶體後，經由使用者程式的控制，將資料送到ALU執行運算，運算完畢，再將結果擺回記憶體。

四、 輸出部門 (Output Unit)

資料經ALU運算後，有了結果，若要將這些結果作永久或暫時性儲存時，得將這些結果輸出到輸出部門。譬如，上述例子中，運算後有了結果，可以將這些結果輸出到報表紙上。

五、 控制部門 (Control Unit)

電腦的所有動作，例如，資料的輸入、資料的運算、資料的輸出等都是由控制部門控制之。記憶體內所存的指令 (Instruction)，會傳到控制部門，以控制所有活動。

以上的記憶部門、算術及邏輯運算部門 (ALU) 和控制部門等三個部門，合稱為中央處理機 (Central Processing Unit, 簡稱CPU)。

一般的CPU是包括上述三個部門，但不少電腦系統，所稱的CPU只包括ALU及控制部門。譬如，大部份微型電腦系統中，因其ALU及控制部門是裝在一片如大拇指大小的積體電路晶片 (Chip) 內，該片即稱之CPU或稱之微處理機 (Microprocessor)，例如，INTEL公司8080微處理機，ZILOG公司Z-80微處理機均是。

第三節 微處理機簡介

微處理機 (Microprocessor) 相當於大型電腦的中央處理機 (Central Processing Unit , 簡稱 CPU) , 只不過微處理機的功能較少而已, 功能雖是少了一點, 但“麻雀雖小, 五臟俱全”, 大型電腦 CPU 內該有的東西, 微處理機還是要具備。

爲什麼微型電腦 (Microcomputer) 的 CPU , 我們又特別給它一個新的名詞“微處理機”, 其源自:

- (一) 微處理機是裝在一片積體電路 (Integrated Circuit , 簡稱 IC) , 該 IC 的寬度與長度就如大姆指大小而已; 至於一般的大、中型電腦之 CPU 都是由數片的印刷線路板 (Printed Circuit Board , 簡稱 PC Board) 組合而成, 每片印刷線路板內裝有不少的 IC ; 所以就體積而言, 微處理機是小的多了。
- (二) 微處理機非常的便宜, 在台灣零售的價格, 一片微處理機售價, 約新臺幣二百元左右; 大量的進口成本每塊只要新臺幣一百多塊, 比起大電腦的 CPU , 例如 IBM 370/148 系統, CPU 如果買斷, 新臺幣約需四千萬左右, 比較之下, 各位可以想像到爲什麼微處理機會掀起工、商企業, 研究機構、學校單位等之歡迎與探討的熱潮。
- (三) 微處理機因濃縮在一片小小的 IC , 功能上難免較一般中、大型電腦來得遜色; 譬如算術運算, 大部份的微處理機只能處理加或減之基本運算, 至於乘除運算, 因沒有該種硬體線路, 所以碰到類似該種類的問題時, 那完全要看程式的造化了。
- (四) 一般微處理機所能取存的最大主記憶體 (Main Storage) 容量大部份爲 64 K bytes (= 2^{16} bytes) ; 即微處理機內部, 一般都只用 2 個 byte (= 16 bits) 當爲其位址 (Address) 的標明。至於像 IBM 370 系統, 它

用 3 個 byte 來標明其位址，其所能取存的主記憶體大多了（ 2^{24} bytes）。

- (五) 目前為止（1982年），市面上銷售的微處理機，它與記憶體之間的取存單位，大部份是一個 byte，即 $1 \text{ word} = 1 \text{ byte}$ （目前市面上也有一箇 WORD 為 16 Bit 的微處理機，如 INTEL 8086 及 ZILOG Z-8000 等皆是）；如果要執行 4 個 byte 的乘法或除法運算，或者要搬動數千個 byte 的資料時，則微處理機可有得忙了！
- (六) 微處理機的 Cycle Time（週期時間，此 Cycle Time 是決定電腦速度的因素，Cycle Time 愈短，則電腦的執行速度就愈快；反之則愈慢）一般均以 $\mu\text{-second}$ （ 10^{-6} 秒）為單位；大概地說，微處理機在處理一個 byte 的加法運算所需的時間，約為一個 $\mu\text{-second}$ 或數個 $\mu\text{-second}$ ；換言之，微處理機在一秒中內，約能處理 10^6 個加法運算，速度還算快；但大型電腦中，大部份的 Cycle Time 是以 Nano-Second（ 10^{-9} 秒）為單位，比較起來，還是慢不少倍！

其他，像所能使用指令的多寡、廠商供給軟體程式的多少，系統的可靠性及保護性等等，如果有興趣，可以參閱各公司所出產的規格及說明。

第四節 微處理機與微型電腦之不同

微型電腦或稱為微算機。我們知道，一部電腦，不管是大是小，單單只有 CPU 還是沒有多大用處。譬如，資料在 CPU 內計算或處理後，如果沒有輸出設備來儲存其結果或印出其結果，那電腦有什麼用處？

因而微處理機（即 CPU）加上所需要的輸入設備（例如鍵盤、讀卡機）及輸出設備（例如印表機、顯示幕等）再加上主記憶體，才能構成一套有用的電腦系統。如果某電腦系統的 CPU 是微處理機，那該電腦稱之為微型電腦。

第五節 微處理機歷史

微處理機自從一九七一年問世以來，新的產品一直不斷地推出，不但種類繁多，功能逐漸的增強，而且應用範圍亦不斷地推廣開來。在台灣目前有好幾種廠牌的微處理機，分由各公私立機構或廠商作為研究與開發，相信不久的將來，微處理機將更深入台灣工、商業及學校各階層，甚至堂然的邁向各個家庭之中。

以下來談一談有關微處理機產生的一些歷史，希望藉著歷史的了解，彼此之間建立起親切的感情，以做為探討微處理機之基礎。

遠在 1960 年代初期，就有了微處理機，不過當時只限於太空及軍事用途，因其價格高昂，工商業都不敢採用。在一九六九年，日本有一家叫做 Busicon 的計算器公司，要求美國 Intel 公司幫他們製造一種通用 (General Purpose) 的微處理機，以做為計算器方面的零件，於是 Intel 公司便製造出編號為 4004 的微處理機，往後 4004 亦應用在於非計算器方面之用途，例如生產控制之類。過了不久，8 個 Bit 高性能且速度快的通信系統所需用之微處理機，需求殷切。在 1971 年，Datapoint 公司自己設計出該公司之終端機 (Terminal) 上所需要的 8 bit CPU (即一個 word 等於 8 個 Bit 之 CPU)，委託 Intel 公司製造，此即為 8008 微處理機。當時的速度比 4004 快，Cycle time 為 $15\mu\text{-second}$ ，過了二年，Intel 公司改進 8008 的結構，終於誕生了 8080，它具有十倍於 8008 的速度，而且硬體及軟體上亦改進了一大步。在 1976 年，波士頓電子大展中。8080 被公認為最適合於資料處理，控制及通信應用之電子元件，同時亦使 8080 變成了微處理機的標準。

約在 8080 推出的同時，市場上亦推出了各家公司的微處理機，譬如 Zilog 公司的 Z-80，Motorola 的 6800，National 的 IMP，Rockwell 的 PPS，Fairchild 的 F8，RCA 的 COSMAC，以及其他許多半導體公司均相繼出產品，並且各自宣佈採用了更佳的結構與技術，推陳出新，各具特性；如此微處理機市場一片混亂，價格連連下跌，自由競爭的結果，當然是造福了使用者，使用者可根據自己的需求，選擇適合自己的微處理機。

第六節 微處理機應用

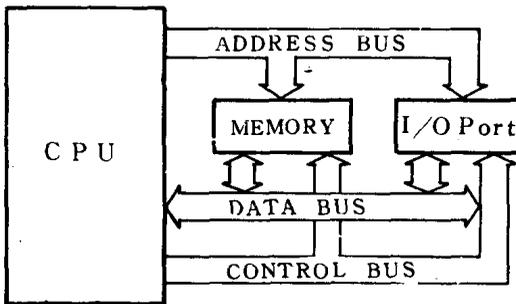
因為微處理機有那麼多的優點（最大優點，不可置疑的是它便宜的價格）所以微處理機不但可以取代一般傳統用的邏輯電路（Logic Circuit），且可取代性能較低的迷你電腦（Mini Computer）。

依照 E DN 雜誌的調查分析結果中，目前已有許多不同行業及工業採用微處理機，它們最大用途在儀器及控制方面，其已應用之多寡順序如下：

- | | |
|-----------|------------|
| (1) 測試儀器。 | (7) 醫療儀器。 |
| (2) 工業控制。 | (8) 娛樂器材。 |
| (3) 航空科學。 | (9) 事務機器。 |
| (4) 通信設施。 | (10) 教育設施。 |
| (5) 計算機。 | (11) 交通運輸。 |
| (6) 軍事設施。 | (12) 其他。 |

第七節 簡單的微型電腦方塊圖

一、方塊圖



二、名詞說明

(一) CPU

CPU，這一方塊相當於微型電腦中的微處理機，一般都是裝在一片 IC (Integrated Circuit) 晶片 (Chip) 上。

(二) Memory (記憶體)

記憶體依其性質之不同分成 ROM 與 RAM 二種。

1. ROM (Read Only Memory , 唯讀記憶體) 。

ROM 具有下述之特性：

- (1) 只能被讀出 (Read Out) 而不能被寫入 (Write in) ，換言之，存在 ROM 的資料不會被毀掉。
- (2) 電源雖然關掉，存在 ROM 的資料還是不會消失。

所以，有些微型電腦系統，例如，全亞公司的 Edu 80 系統，就將該系統的 Monitor (監督程式) 存在容量為 1 K ($K = 1024 = 2^{10}$) Byte ， IC 編號為 2708 的 ROM 中。

2. RAM (Random Access Memory , 隨機取存記憶體)

RAM 具有下述之特性：

- (1) 能讀也能寫。
- (2) 電源關掉，內容消失。

RAM 主要是存放使用者的程式及資料。依性質之不同又分成 Static RAM (靜態 RAM) 及 Dynamic RAM (動態 RAM) ，分述如下：

- ① 靜態 RAM：此即一般所謂的 RAM，只要電源存在，內容不會自動消失。
- ② 動態 RAM：這種 RAM 因內部結構的不同，雖然電源不關掉，在過了幾個毫秒 (10^{-3} 秒) 或微秒 (10^{-6} 秒) 後，內容會消失。所以當系統使用這種 RAM 時，必須週期性的在它還沒有消失之前，將其內容重新刷新 (Refresh) ，以免內容消失。