



普通高校“十三五”规划教材

汇编语言 程序设计

——基于ARM体系结构（第3版）

ASSEMBLY LANGUAGE
PROGRAM DESIGN

Advanced

RISC

Machines

文全刚 郝志刚 主 编
张荣高 副主编



北京航空航天大学出版社
BEIHANG UNIVERSITY PRESS



普通高校“十三五”规划教材

汇编语言程序设计

——基于 ARM 体系结构 (第 3 版)

文全刚 郝志刚 主 编
张荣高 副主编

北京航空航天大学出版社

内容简介

本书是学习嵌入式技术的入门教材,是学习嵌入式系统原理与接口技术、嵌入式系统设计与应用等知识的前导教材。

本书基于 ARM 体系结构进行汇编语言的教学。全书的内容分成 3 个部分:第一部分主要介绍汇编语言程序设计的基础知识和 ARM 系列微处理器,包括第 1、2 章;第二部分主要介绍基于 ARM 体系结构的指令系统、汇编程序设计以及异常中断编程,包括第 3、4、5 章;第三部分主要是 MDK 集成开发环境的使用和 ARM 汇编语言程序实验,包括第 6、7 章。本书是再版书,相比第 2 版,本书修订了旧版的一些错误,并更新了部分内容。

本书配套资料包含相关章节程序源代码及其他相关资料,读者可以到北京航空航天大学出版社网站的“下载专区”免费下载。

本书可作为高等院校计算机及相关专业的汇编语言程序设计课程的教材或参考书,也可供使用汇编语言的工程技术人员参考。

图书在版编目(CIP)数据

汇编语言程序设计:基于 ARM 体系结构 / 文全刚,
郝志刚主编. -- 3 版. -- 北京:北京航空航天大学出版社,
2016.4

ISBN 978-7-5124-2102-8

I. ①汇… II. ①文… ②郝… III. ①汇编语言—程
序设计 IV. ①TP313

中国版本图书馆 CIP 数据核字(2016)第 068881 号

版权所有,侵权必究。

汇编语言程序设计 ——基于 ARM 体系结构(第 3 版)

文全刚 郝志刚 主 编

张荣高 副主编

责任编辑 董立娟

*

北京航空航天大学出版社出版发行

北京市海淀区学院路 37 号(邮编 100191) <http://www.buaapress.com.cn>

发行部电话:(010)82317024 传真:(010)82328026

读者信箱:emsbook@buaacm.com.cn 邮购电话:(010)82316936

涿州市新华印刷有限公司印装 各地书店经销

*

开本:710×1 000 1/16 印张:22.75 字数:485 千字

2016 年 4 月第 3 版 2016 年 4 月第 1 次印刷 印数:3 000 册

ISBN 978-7-5124-2102-8 定价:49.00 元

若本书有倒页、脱页、缺页等印装质量问题,请与本社发行部联系调换。联系电话:(010)82317024

第3版前言

以 ARM 为核心的嵌入式技术逐渐成为我国嵌入式教学的主流,10 年前我们就规划了嵌入式方向的系列教材,包括《汇编语言程序设计》、《嵌入式系统接口原理与应用》、《嵌入式 Linux 操作系统原理与应用》、《嵌入式系统原理与应用》。在这个系列教材中,《汇编语言程序设计》是学习嵌入式技术的入门教材。

本书是再版书,相比第 2 版,做了如下修改:

- ① 修订了图表、文字、公式中出现的一些问题。
- ② 增加了 ARMv8 架构的介绍。
- ③ 增加了 DS 开发平台的介绍。

本书在编写的过程中得到了北京航空航天大学何立民教授、北京航空航天大学出版社马广云博士的很多帮助和鼓励。本书的出版也得到了吉林大学珠海学院各级领导的大力支持。我的同事郝志刚、张荣高、王艺璇、董鑫正、尹贺等也为本书做出了很大贡献。在此一并表示诚挚的谢意。

本书成书仓促,作者水平有限,不足之处在所难免,谨请读者批评指正。

有兴趣的读者,可以发送电子邮件到:wen_sir_125@163.com,与作者进一步交流;也可以发送电子邮件到 xdhyded5@sina.com,与本书策划编辑进行交流。

文全刚
2016 年 3 月于珠海

第2版前言

以 ARM 为核心的嵌入式技术逐渐成为我国嵌入式教学的主流,5 年前我们就规划了嵌入式方向的系列教材,包括《汇编语言程序设计》、《嵌入式系统接口原理与应用》、《嵌入式 Linux 操作系统原理与应用》、《嵌入式系统原理与应用》。在这个系列教材中,《汇编语言程序设计》是学习嵌入式技术的入门教材。

3 年时间过去了,无论是硬件还是开发平台都发生了翻天覆地的变化,相比第 1 版,第 2 版主要有如下变化:

① 对第 1 版中进行了修订,如图表、文字、公式中出现的一些问题。

② 增加了 ARM 架构方面新的内容,如 ARMv6、ARMv7 方面的介绍。

③ 重新编写了第 6 章,将原来的 ADS 开发平台换成了 RealView MDK 集成开发环境。MDK 支持的 Cortex-M3 核是 ARM 公司最新推出的针对微控制器应用的内核,它提供业界领先的高性能和低成本的解决方案,未来几年将成为 MCU 应用的热点和主流。目前,国内只有 MDK 和 RVDS 开发工具可以支持 Cortex-M3 芯片的应用开发。MDK 的编译器与 ADS 1.2 比较,代码更小,性能更高。在代码密度方面,比 ADS 1.2 编译的代码尺寸小 10%;在代码性能方面,比 ADS 1.2 编译的代码性能高 20%。

④ 重新编写了第 7 章,每个实验与具体硬件平台无关,都在 MDK 集成开发环境中通过软件模拟来实现。通过学习者能掌握 MDK 开发环境的使用,掌握 ARM 汇编语言程序设计的编辑、编译、链接和调试过程。

本书在编写的过程中得到了北京航空航天大学何立民教授、北京航空航天大学出版社马广云博士的很多帮助和鼓励。本书的出版也得到了吉林大学珠海学院各级领导的大力支持。我的同事张荣高、纪绪、王艺璇等也为本书做出了很大贡献。在此一并表示诚挚的谢意。本书成书仓促,作者水平有限,错误和不足之处在所难免,谨请读者和同行专家批评指正。

有兴趣的读者,可以发送电子邮件到:wen_sir_125@163.com,与作者进一步交流;也可以发送电子邮件到 xdhycd5@sina.com,与本书策划编辑进行交流。

文全刚

2010 年 8 月于珠海

第 1 版前言

使用单片机、FPGA/CPLD、DSP、ARM 等实现的产品都可以称之为嵌入式产品,嵌入式产品的开发不仅需要嵌入式知识,还需要行业背景知识。嵌入式知识的学习范围很广,不仅要学习软件知识,还要学习硬件知识。因此,建议读者首先选择一个主流芯片,以点带面、循序渐进地学习。目前,以 ARM 为核心的嵌入式技术逐渐成为我国嵌入式教学的主流,大多数嵌入式软件是使用 C 语言和汇编语言开发的。

在我们编写的嵌入式系列教材中,《汇编语言程序设计》是学习嵌入式技术的入门教材,利用汇编语言可以设计出效率极高的核心底层程序,如设备驱动程序。汇编语言程序能够直接有效地利用机器硬件资源,因此用汇编语言编写的程序一般比用高级语言编写的程序执行得快,且所占内存较少。在一些实时控制系统中,这点更是不可缺少和代替。同时,学习汇编语言对于理解和掌握计算机硬件组成及工作原理是十分重要的,也是进行计算机应用系统设计的先决条件。

本书的具体章节安排如下:

第 1 章 基础知识:介绍常用的数制及各种数制之间的转换、数据编码、基本逻辑运算。

第 2 章 ARM 微处理器基础:介绍 ARM 微处理器的基本知识,ARM 技术的发展过程、基于 ARM 核的硬件结构、ARM 内核的基本知识和存储器的基本知识。

第 3 章 ARM 指令系统:介绍机器指令的基础知识、ARM 指令集、Thumb 指令集以及各类指令对应的寻址方式。

第 4 章 ARM 汇编语言程序设计:介绍汇编语言程序的基本格式和汇编程序设计需要的一些伪操作、汇编语言程序的上机过程、汇编语言程序的基本结构、工作模式的切换和工作状态的转换编程,以及汇编语言程序和 C 语言程序的交互。

第 5 章 异常中断编程:介绍 ARM 中异常和中断的基本概念、复位处理程序、SWI 异常中断处理程序、FIQ 和 IRQ 异常中断处理程序的编写。

第 6 章 ADS 集成开发环境的使用:介绍 ADS 集成开发环境的使用,使



读者能掌握一种嵌入式系统开发工具。

第 7 章 ARM 汇编语言程序实验:介绍 ARM 汇编语言程序设计实验过程,总共分为 10 个实验,每个实验与具体硬件平台无关,全部可以通过软件模拟来实现,使读者能掌握 ARM 汇编语言程序设计的编辑、编译、链接和调试过程。

本书有如下几个特点:

① 本书是学习 ARM 架构嵌入式知识的入门课程,适用于嵌入式方向应用型高等院校的教学,也适合读者自学。

② 本书编写中融入了作者多年的项目经验,编写时注重实践操作部分,尽量避免繁琐、高深的理论介绍,使读者能迅速掌握一个必要的知识子集,上手比较快。

③ 硬件平台耦合度低。目前大多数关于嵌入式教学的书籍都和具体的实验箱捆绑在一起,读者离开实验箱往往做不了实验,从而失去了学习的积极性。本书 95% 以上的程序都可以在 ADS 开发环境中采用 ARMulator(软件模拟与仿真)方式对程序进行调试,避免了初学者对具体硬件电路结构的畏惧感。读者通过对软件的使用能够很轻松地切入到这个专业中来,为以后使用硬件平台打下良好的基础。

④ 文字表述浅显易懂。结合图表说明,绝大部分知识点采用介绍知识点的原理→案例→实验巩固,这样一个模式来学习。

⑤ 本书中用到的源程序在配套资料包中,并配有教学课件,读者可免费索取。

本书在编写的过程中得到了北京航空航天大学何立民教授、北京航空航天大学出版社马广云博士的很多帮助和鼓励。陈守孔教授主审了本书,提出许多宝贵意见。我的同事苗雨、许友军、盛建强、孙奇、尹贺、陈卓、吕喆等也为本书做出了很大贡献,我的学生张曼舒、郑明灿、潘保成等为书稿的录入、排版、程序的调试做出了大量工作。在此一并表示诚挚的谢意。

本书成书仓促,作者水平有限,错误和不足之处在所难免,谨请读者和同行专家批评指正,我的邮箱:wen_sir_125@163.com。

文全刚
2006.11 珠海



第 1 章 基础知识	1
1.1 数制与数制转换	1
1.1.1 数制的基本概念	1
1.1.2 二进制数	2
1.1.3 十进制和二进制之间的转换	3
1.1.4 二进制和其他进制之间的转换	4
1.2 二进制数的基本运算	5
1.3 计算机中的编码	6
1.3.1 数字的编码	6
1.3.2 字符的编码	7
1.3.3 汉字的编码	8
1.3.4 统一代码	10
1.3.5 语音编码	11
1.3.6 差错控制编码	12
1.4 计算机中有符号数的表示	18
1.4.1 机器数与真值	18
1.4.2 原码、反码与补码	19
1.4.3 补码的加法运算	21
1.4.4 定点数与浮点数	22
1.5 基本逻辑运算	24
1.5.1 与运算	24
1.5.2 或运算	24
1.5.3 非运算	25
1.5.4 异或运算	25



习题一	26
第 2 章 ARM 微处理器基础	27
2.1 嵌入式系统概述	27
2.1.1 嵌入式系统的基本概念	27
2.1.2 嵌入式系统的发展	29
2.1.3 嵌入式系统的组成结构	31
2.1.4 嵌入式处理器	36
2.1.5 典型嵌入式处理器介绍	38
2.2 ARM 概述	40
2.2.1 计算机体系结构的分类	40
2.2.2 ARM 技术的发展过程	41
2.3 ARM 内核的特点	46
2.3.1 RISC 技术	46
2.3.2 流水线技术	47
2.3.3 超标量技术	48
2.4 基于 ARM 核的微处理器	48
2.4.1 基于 ARM 核的硬件结构	48
2.4.2 ARM 核的数据流模型	49
2.4.3 ARM 处理器工作模式和工作状态	50
2.5 ARM 寄存器	51
2.5.1 通用寄存器	52
2.5.2 状态寄存器	53
2.5.3 Thumb 寄存器	56
2.6 ARM 的存储系统简介	57
2.6.1 存储器的层次结构	57
2.6.2 数据类型与存储器格式	59
2.6.3 非对齐的存储器访问	61
习题二	62
第 3 章 ARM 指令系统	63
3.1 指令基础	63
3.1.1 程序设计语言的层次结构	63
3.1.2 指令周期和时序	64
3.1.3 程序的执行过程	66
3.2 ARM 汇编语言	67

3.2.1	指令和指令格式	67
3.2.2	指令的可选后缀	68
3.2.3	指令的条件执行	69
3.2.4	ARM 指令分类	71
3.3	ARM 指令的寻址方式	71
3.3.1	立即数寻址	72
3.3.2	寄存器寻址	72
3.3.3	寄存器间接寻址	72
3.3.4	寄存器移位寻址	73
3.3.5	基址变址寻址	73
3.3.6	多寄存器寻址	74
3.3.7	相对寻址	75
3.3.8	堆栈寻址	75
3.4	数据处理指令	76
3.4.1	数据传送指令	77
3.4.2	移位操作	77
3.4.3	算术指令	81
3.4.4	逻辑运算指令	85
3.4.5	比较指令	87
3.4.6	乘法指令	88
3.5	数据加载与存储指令	91
3.5.1	数据加载与存储指令概述	92
3.5.2	单寄存器加载与存储指令	94
3.5.3	多寄存器加载与存储指令	100
3.5.4	堆栈操作	104
3.5.5	交换指令	106
3.6	分支指令	107
3.6.1	分支指令 B	108
3.6.2	带返回的分支指令 BL	109
3.6.3	带状态切换的分支指令 BX	110
3.6.4	带返回和状态切换的分支指令 BLX	111
3.7	程序状态寄存器访问指令	112
3.8	协处理器指令	114
3.9	软件中断指令	118
3.10	ARM 伪指令	120
3.11	Thumb 指令集	122



3.11.1	概 述	122
3.11.2	Thumb 指令寄存器的使用	125
3.11.3	ARM-Thumb 交互	125
3.11.4	数据处理指令	127
3.11.5	单寄存器加载和存储指令	129
3.11.6	多寄存器加载和存储指令	130
3.11.7	堆栈指令	131
3.11.8	软件中断指令	132
3.12	Thumb 伪指令	132
	习题三	133
第 4 章	ARM 汇编语言程序设计	135
4.1	汇编语言程序格式	135
4.1.1	汇编语言的基本概念	135
4.1.2	汇编语言源程序的组成	136
4.1.3	汇编语言程序中常用的符号	139
4.1.4	汇编语言程序中的表达式和运算符	141
4.2	ARM 汇编器的伪操作	144
4.2.1	符号定义伪操作	145
4.2.2	数据定义伪操作	146
4.2.3	汇编控制伪操作	151
4.2.4	信息报告伪操作	154
4.2.5	其他常用的伪操作	156
4.3	汇编语言程序的上机过程	161
4.3.1	汇编语言上机环境	161
4.3.2	编辑汇编语言源程序	163
4.3.3	编译链接源程序	165
4.3.4	调试汇编程序	166
4.4	汇编语言程序设计	166
4.4.1	程序设计步骤	166
4.4.2	简单程序设计	168
4.4.3	分支程序设计	169
4.4.4	循环程序设计	173
4.4.5	子程序设计	177
4.4.6	汇编程序举例	179
4.5	工作模式切换编程	182

4.5.1 处理器模式	182
4.5.2 处理器工作模式切换编程	182
4.6 ATPCS 介绍	183
4.6.1 寄存器的使用规则	184
4.6.2 数据栈使用规则	185
4.6.3 参数传递规则	186
4.6.4 ARM 和 Thumb 程序混合使用的 ATPCS	187
4.7 ARM 和 Thumb 混合编程	187
4.7.1 工作状态	187
4.7.2 工作状态切换编程	189
4.8 汇编语言和 C 语言交互编程	192
4.8.1 汇编程序访问 C 程序变量	192
4.8.2 汇编程序调用 C 程序	193
4.8.3 C 程序内嵌汇编指令	194
4.8.4 C 程序调用汇编程序	200
习题四	201
第 5 章 异常中断编程	203
5.1 ARM 的异常和中断	203
5.1.1 异常和中断的基本概念	203
5.1.2 ARM 的异常中断	204
5.1.3 向量表	205
5.1.4 异常的优先级别	207
5.2 ARM 异常中断的处理过程	208
5.2.1 异常中断响应过程	208
5.2.2 异常中断的返回	210
5.3 复位处理程序	214
5.3.1 复 位	214
5.3.2 复位处理编程	215
5.4 SWI 异常中断处理程序	217
5.4.1 SWI 异常中断处理程序的实现	217
5.4.2 SWI 异常中断调用	220
5.5 FIQ 和 IRQ 异常中断处理程序	225
5.5.1 IRQ/FIQ 中断处理机制	225
5.5.2 IRQ/FIQ 异常中断处理程序	228
5.5.3 IRQ 异常中断处理程序举例	230



5.6 未定义指令异常中断	231
习题五	232
第6章 RealView MDK 软件的使用	233
6.1 嵌入式系统开发基础	233
6.1.1 嵌入式系统开发流程	233
6.1.2 嵌入式软件开发	234
6.1.3 DS 开发平台简介	237
6.1.4 RealView MDK 软件的安装	238
6.2 μ Vision 集成开发环境介绍	243
6.2.1 工程工作区	244
6.2.2 工作区	247
6.2.3 输出窗口	248
6.2.4 菜单栏、工具栏和快捷键	249
6.2.5 软件开发流程	253
6.3 程序的编辑	254
6.3.1 工程项目创建	256
6.3.2 源文件的创建	258
6.3.3 工程项目管理	259
6.3.4 工程基本配置	260
6.4 程序的编译与链接	264
6.4.1 基本概念	264
6.4.2 链接器的基本功能	268
6.4.3 分散加载描述文件	272
6.4.4 编译链接配置	273
6.4.5 编译链接工程	276
6.5 程序的调试	277
6.5.1 调试模式	277
6.5.2 调试前的配置	277
6.5.3 调试器的使用	279
6.5.4 调试窗口和对话框	280
6.5.5 Flash 编程工具	290
6.5.6 调试命令和变量	292
6.5.7 调试函数简介	297
6.5.8 调试脚本的使用	301
6.5.9 调试信息和去除方法	303

6.5.10 映像文件转换器 fromELF	304
习题六	305
第 7 章 ARM 汇编语言程序实验	306
7.1 ARM 汇编的上机过程	306
7.2 ARM 寻址方式	312
7.3 数据处理指令	317
7.4 数据加载与存储指令	320
7.5 ARM 分支指令	325
7.6 ARM 汇编程序设计一	329
7.7 ARM 汇编程序设计二	334
7.8 工作模式的切换	337
7.9 ARM 汇编和 C 语言混合编程	342
7.10 异常中断编程	347
参考文献	350

第 1 章

基础知识

本章首先介绍常用的十进制,然后引入各种不同的进位计数制以及它们之间的转换。同时还介绍了二进制数的基本运算,以及数字、字符、汉字的编码、语音编码、差错控制编码。接下来介绍计算机中数据的 3 种表示形式:原码、反码和补码,并讨论它们的一些基本性质。最后概述与、或、非等基本逻辑运算。

1.1 数制与数制转换

1.1.1 数制的基本概念

所谓数制就是指计数的方法,日常生活中常用的计数方法是十进制。在计算机中为了便于数的存储及物理实现,采用了二进制数。为了便于人们阅读和书写,经常使用八进制和十六进制来表示二进制数。数据无论使用哪种进位制,都涉及两个基本要素:基数(radix)与各数位的“位权”(weight)。为了更好地理解这两个概念,这里借助最常用的十进制来说明这个问题。十进制数有两个主要特点:

① 用 0、1、2、…、9 这 10 个基本符号表示。

② 遵循“逢 10 进一”原则。

一般地,任意一个十进制数 N 都可以表示为:

$$N = K_{n-1} \times 10^{n-1} + K_{n-2} \times 10^{n-2} + \cdots + K_1 \times 10^1 + K_0 \times 10^0 + K_{-1} \times 10^{-1} + K_{-2} \times 10^{-2} + \cdots + K_{-m} \times 10^{-m} = \sum_{i=-m}^{i=n-1} K_i \times 10^i \quad (1.1)$$

在上述十进制中,每一位上允许选用 0、1、2、…、9,共 10 个不同数码中的一个,则称 10 为十进制的基数,每位计满十时向高位进一。因此,一种计数制允许选用基本数字符号(数码)的个数叫基数。常用 R 来表示,在基数为 R 的计数制中,包含 R 个不同的数字符号,每个数位计满 R 就向高位进一,即“逢 R 进一”。

一个数字符号处在不同位时,它所代表的数值是不同的。在上述十进制数中的百分位、十分位、个位、十位、百位、千位数的大小权依次是以 10^{-2} 、 10^{-1} 、 10^0 、 10^1 、 10^2 、 10^3 为单位计算的。每个数字符号所表示的数值等于该数字符号值乘以一个与数码所在位有关的常数 10^i ,这个常数 10^i 叫“位权”,简称“权”。权的大小是以基数为



底,数码所在位置的序号为指数的整数次幂,常用 R^i 表示。注意,整数位是从 0 开始计算的。

式(1.1)是十进制按权的展开式。其中 10 称十进制数的基数, i 表示数的某一位, 10^i 称该位的权, K_i 表示第 i 位的数码,它可以是 0~9 中的任意一个数,由具体的数 N 确定。 m 和 n 为正整数, n 为小数点左边的位数, m 为小数点右边的位数。一个数左移一位相当于乘以 10,右移一位相当于除以 10。

1.1.2 二进制数

式(1.1)可以推广到任意进位计数制。二进制数中只有 0 和 1 两个字符,基数为 2,满足“逢二进一”。权用 2^i 表示,二进制的按权展开式为:

$$N = \sum_{i=-m}^{i=n-1} K_i \times 2^i \quad (1.2)$$

尽管人们习惯使用十进制数,但计算机中却采用二进制数。这是因为二进制数与其他进制数相比,有以下特点:

(1) 数制简单、容易表示

二进制数只有“0”和“1”两种表示符号,这两种状态很容易用电路来实现。如晶体管的导通和截止、电容的充电和放电。在计算机中通常采用电平的高、“低”或脉冲的“有”、“无”来分别表示“1”和“0”。这种状态工作可靠,抗干扰能力强。若采用十进制数表示,有 0~9 这 10 个数码,需要 10 个不同的设备状态来表示。这 10 个不同的状态用电路来表示就变得很复杂,不容易实现。

(2) 运算规则简单,可以利用逻辑代数进行分析和综合

二进制的运算规则非常简单,所以在计算机中实现二进制运算的电路也大为简化。同时还可以使用逻辑代数对计算机逻辑线路进行分析和综合,便于机器结构的简化。

尽管在计算机内部采用二进制操作,但是对于人们来说,使用二进制并不方便,如书写冗长、阅读不方便。为此,通常采用八进制或十六进制。根据式(1.1),读者可以很容易地掌握八进制和十六进制的表示方法。

对于八进制, $R=8$, K 为 0~7 中的任意一个数,“逢 8 进一”。权用 8^i 表示,八进制的按权展开式如下式所示:

$$N = \sum_{i=-m}^{i=n-1} K_i \times 8^i \quad (1.3)$$

对于十六进制, $R=16$, K 为 0~9、A、B、C、D、E、F 共 16 个数码中的任意一个,“逢 16 进一”。权用 16^i 表示,十六进制的按权展开式如下式所示:

$$N = \sum_{i=-m}^{i=n-1} K_i \times 16^i \quad (1.4)$$

综上所述,以上几种进位制有以下共同点:每种进位制都有一个确定的基数 R ,

每一位的系数 K 有 R 种可能的取值;按“逢 R 进一”方式计数;在混合小数中,一个数左移一位相当于乘以 R ,右移一位相当于除以 R 。

在计算机中,通常用数字后面跟一个英文字母来表示该数的数制。通常,二进制数用 B(binary)、十进制数用 D(decimal)、八进制用 O(octal)、十六进制用 H(hexadecimal)表示。如果省略该字母则一般表示该数为十进制数。有些教材中为了避免“O”与“0”混淆,也用 Q 表示八进制。16 以内的各种数制的值如表 1-1 所列。

表 1-1 16 以内的各种数制对照表

十进制 D	二进制 B	八进制 O	十六进制 H
0	0	0	0
1	1	1	1
2	10	2	2
3	11	3	3
4	100	4	4
5	101	5	5
6	110	6	6
7	111	7	7
8	1000	10	8
9	1001	11	9
10	1010	12	A
11	1011	13	B
12	1100	14	C
13	1101	15	D
14	1110	16	E
15	1111	17	F
16	10000	20	10

1.1.3 十进制和二进制之间的转换

十进制数转换成二进制数时,需要把整数部分与小数部分分别转换,然后再合并起来。其中整数部分的转换方法是:除 2 取余,高位在下。小数部分的转换方法是:乘 2 取整,高位在上。例如:要将十进制数 153.7875D 转换为二进制数,则首先将该数分为整数部分和小数部分。

1. 整数部分的转换

整数部分的转换采用辗转相除法,用 2 不断去除要转换的十进制数,直到商为 0,将各次计算所得的余数,按最后的余数为最高位,第一位为最低位,从下往上取,依