

SHUZI DIANZI JISHU

主 编 郭永贞

副主编 龚克西 许其清



普通高等教育“十一五”国家级规划教材

数字电子技术

(第2版)

主 编 郭永贞

副主编 龚克西 许其清

东南大学出版社

· 南 京 ·

内 容 摘 要

为适应电子信息时代的新形势,本书在第1版的基础上,经过多年教学改革与实践,对内容作了较大修改,精选了传统数字电子技术中有应用价值的内容,引入了现代新型逻辑器件、新技术及新的分析与设计方法,如 ispPLD 器件及其编程设计、VHDL 语言等。通过大量分析、设计和应用实例突出理论联系实际,学以致用。

本书可作为高等学校电气信息类(包括原电子类、自动化类、电气类等)和计算机科学类等专业的教材,也可供从事电子技术工作的工程技术人员参考。

图书在版编目(CIP)数据

数字电子技术/郭永贞主编. —2版. —南京:东南大学出版社,2008.2

ISBN 978-7-5641-1005-5

I. 数… II. 郭… III. 数字逻辑-高等学校-教材 IV. TP302.2

中国版本图书馆 CIP 数据核字(2007)第 173158 号

数字电子技术(第2版)

出版发行 东南大学出版社

出版人 江 汉

社 址 南京市四牌楼2号

邮 编 210096

网 址 <http://www.press.seu.edu.cn>

经 销 江苏省新华书店

印 刷 盐城印刷总厂有限责任公司

开 本 787 mm×1092 mm 1/16

印 张 21.25

字 数 521千字

版 次 2003年2月第1版 2008年2月第2版

印 次 2008年2月第4次印刷

书 号 ISBN 978-7-5641-1005-5/TM·10

印 数 8001—11500

定 价 36.00元

(本社图书若有质量问题,请与读者服务部联系。电话:025-83792328)

第 1 版前言

数字电子技术发展迅速,其相关课程的教学内容也必须不断改进,才能使教学与科技发展相适应。数字电子技术类课程是计算机科学与技术、电子信息科学与技术、自动化等类专业的重要的专业基础课,我们在对数字电子技术和计算机组成原理等课程进行教学改革的过程中,编写了该教材,旨在使课程的教学更加科学合理,适应不断发展的实际。为此,我们在编写过程中,特别注意了以下几点:

(1) 对数字逻辑电路的一般原理进行着重阐述,系统介绍数字逻辑系统分析与设计的基本原理与方法,使学习者有一个扎实的理论基础,为后续课程的学习或自学其他相关知识创造条件。

(2) 突出应用。由于目前各行各业对计算机的广泛使用,所以本书特别突出数字逻辑电路和计算机系统的联系以及在计算机系统的具体应用。

(3) 反映数字逻辑电路的新发展,重点介绍中、大规模数字集成电路的应用。对 EDA 技术的有关内容进行了基础性介绍。

本教材的第 3、第 5、第 8、第 9 章由龚克西编写,郭永贞编写了第 1、第 2、第 4、第 6、第 7 章,并对全书的内容定稿。杨晨宜、戚玉松参加了教改方案和教材编写大纲的制定。东南大学田良教授担任本书的主审,对教材的体系和内容提出了十分具体的宝贵意见,在此表示衷心感谢。

限于编者水平,疏漏和错误在所难免,敬请读者提出意见。

编 者

2002 年 10 月

第2版前言

数字电子技术是学习工科类专业课的基础,发展迅速,课程的教学内容只有不断改进才能使教学与科技发展相适应。我们2003年出版的《数字逻辑》教材第1版,2006年被评为“普通高等教育‘十一五’国家级规划教材”。此次修订该教材,目的旨在使教材内容紧跟数字电子技术发展,使基本原理和技术基础与实际应用的联系更贴切,教学体系更科学。我们听取了使用该教材的同行专家、学生与读者的宝贵意见,结合数字电子技术的新技术发展以及在实际教学中的体会,第2版主要进行了以下修订:

(1) 加强了数字电子新技术的有关内容,把目前流行的可编程逻辑器件和EDA技术作为独立的一章,系统地介绍了可编程逻辑器件及其编程设计的基本知识,介绍了在系统编程技术和VHDL语言,以便为读者进一步深入学习有关技术打下基础。

(2) 继续突出应用,增加了分析、设计及应用实例;加强了常用集成芯片的介绍。

(3) 为了便于读者掌握数字电子技术的主要内容,在每一章的开始都给出了内容提要。

(4) 为了适应不同专业、不同层次以及不同教学计划的需求,增加了数字电路基础—半导体二极管、三极管、场效应管开关特性的有关基础知识的介绍。同时增加了部分习题和参考答案。

(5) 为了便于教学,把原第5章分为两章:触发器和时序逻辑电路。

(6) 为了适应目前计算机广泛使用的情况,特别突出了数字电子技术和计算机系统的联系以及在计算机系统中的应用。

调节了部分章节的顺序,以使教学更方便、合理,本书配有PPT电子教案。

本教材共十一章。由龚克西编写第5、第6、第10、第11章;许其清编写第2、第3、第9章和附录;郭永贞编写第1、第4、第7、第8章,并对全书进行了统稿。

限于编者水平,教材中疏漏之处在所难免,恳请读者多提宝贵意见。

编者

2007年9月

目 录

1	引 论	(1)
1.1	数字信号与数字电路	(1)
1.2	典型数字系统——计算机的概述	(3)
	习题 1	(7)
2	数字逻辑基础	(8)
2.1	数制和码	(8)
2.1.1	常用数制	(8)
2.1.2	不同数制之间的相互转换	(10)
2.1.3	二进制数的算术运算	(11)
2.1.4	二进制数的逻辑运算	(13)
2.1.5	二进制编码	(13)
2.2	逻辑代数基础	(15)
2.2.1	逻辑变量和基本逻辑运算	(15)
2.2.2	逻辑代数的基本规则	(17)
2.2.3	逻辑代数的基本定律和公式	(18)
2.2.4	逻辑函数的表示方法	(19)
2.2.5	真值表和函数表达式之间的互相转换	(20)
2.2.6	函数表达式和逻辑图之间的互相转换	(21)
2.2.7	逻辑函数的公式化简法	(22)
2.2.8	逻辑函数的卡诺图化简法	(23)
2.2.9	具有约束的逻辑函数的化简	(27)
	习题 2	(29)
3	逻辑门	(33)
3.1	数字电路基础	(33)
3.1.1	半导体的基础知识	(33)
3.1.2	半导体二极管	(36)
3.1.3	半导体三极管	(40)
3.1.4	绝缘栅型场效应管	(44)
3.1.5	分立元件逻辑门电路举例	(47)
3.2	TTL 集成电路门	(49)
3.2.1	TTL 与非门	(49)
3.2.2	集电极开路门(OC 门)	(54)

3.2.3	三态门(TS 门)	(57)
3.2.4	TTL 集成电路系列简介	(59)
3.3	CMOS 门电路	(60)
3.3.1	CMOS 门举例	(60)
3.3.2	CMOS 传输门	(60)
3.3.3	CMOS 集成系列简介	(61)
3.4	集成门电路使用中应注意的几个问题	(62)
3.4.1	TTL 逻辑电路的使用	(62)
3.4.2	CMOS 电路的操作保护措施	(62)
3.4.3	CMOS 与 TTL 电路接口	(62)
	习题 3	(64)
4	组合逻辑电路	(69)
4.1	组合逻辑电路的特点及逻辑功能表示方法	(69)
4.2	组合逻辑电路的分析	(69)
4.2.1	组合逻辑电路的分析方法	(69)
4.2.2	MSI 组合逻辑电路的分析方法	(70)
4.3	组合逻辑电路的设计	(72)
4.3.1	组合逻辑电路的实现方法	(72)
4.3.2	组合逻辑电路设计的一般步骤	(72)
4.4	常用组合逻辑电路	(73)
4.4.1	数值比较器	(73)
4.4.2	加法器	(74)
4.4.3	数据选择器	(80)
4.4.4	编码器	(82)
4.4.5	译码器	(87)
4.5	组合逻辑电路综合应用实例	(95)
4.6	组合逻辑电路中的竞争冒险	(96)
	习题 4	(99)
5	触发器	(101)
5.1	基本 RS 触发器	(101)
5.1.1	电路的组成和工作原理	(101)
5.1.2	逻辑功能的描述	(102)
5.2	触发器的逻辑功能分类及逻辑转换	(103)
5.2.1	触发器的逻辑功能分类	(103)
5.2.2	触发器的逻辑功能转换	(106)
5.3	触发器的触发方式	(107)
5.3.1	电平触发方式	(107)
5.3.2	脉冲触发方式	(108)

5.3.3	边沿触发方式	(108)
5.4	触发器中其余端的处理	(110)
5.4.1	异步端的使用	(110)
5.4.2	多输入端的处理	(110)
5.4.3	微机系统中应用的 D 锁存器	(111)
5.4.4	常用集成触发器举例	(112)
5.5	触发器的脉冲工作特性及主要参数	(113)
5.5.1	触发器的脉冲工作特性	(113)
5.5.2	触发器的主要参数	(113)
	习题 5	(114)
6	时序逻辑电路	(117)
6.1	概述	(117)
6.2	时序逻辑电路的分析方法	(118)
6.3	计数器	(122)
6.3.1	同步计数器	(122)
6.3.2	异步计数器	(127)
6.3.3	行波计数器	(129)
6.3.4	集成计数器及其应用	(130)
6.4	寄存器	(141)
6.4.1	数据寄存器	(141)
6.4.2	移位寄存器	(142)
6.5	脉冲分配器	(151)
6.5.1	计数器和译码器组成的脉冲分配器	(151)
6.5.2	环形计数器作脉冲分配器	(152)
6.6	同步时序逻辑电路的设计	(153)
	习题 6	(157)
7	半导体存储器	(161)
7.1	半导体存储器的功能、分类和主要技术指标	(161)
7.2	半导体只读存储器(ROM)	(162)
7.2.1	ROM 的功能特点、结构与分类	(162)
7.2.2	固定(掩膜式)ROM	(163)
7.2.3	可编程只读存储器(PROM)	(164)
7.2.4	可擦除可编程只读存储器(EPROM)	(165)
7.3	半导体随机存取存储器(RAM)	(170)
7.3.1	RAM 的功能、结构和工作原理	(170)
7.3.2	典型 RAM 芯片	(173)
7.3.3	IRAM	(175)
7.3.4	内存条	(176)

7.4	半导体存储器的应用简介	(176)
7.4.1	容量扩展方法	(176)
7.4.2	用 ROM 实现组合逻辑函数	(177)
	习题 7	(178)
8	可编程逻辑器件及其编程技术	(179)
8.1	概述	(179)
8.1.1	可编程逻辑器件(PLD)及 EDA 技术发展概况	(179)
8.1.2	PLD 器件的分类	(180)
8.1.3	PLD 的电路表示方法	(181)
8.2	阵列型可编程逻辑器件	(182)
8.2.1	简单 PLD 的类型和主要特点	(182)
8.2.2	低密度阵列型 PLD	(190)
8.2.3	高密度阵列型 PLD 的基本结构	(191)
8.3	单元型可编程逻辑器件(FPGA)	(199)
8.3.1	FPGA 的分类	(200)
8.3.2	FPGA 的基本结构	(200)
8.4	可编程逻辑器件的编程设计	(205)
8.4.1	低密度可编程逻辑器件的编程设计	(205)
8.4.2	高密度可编程逻辑器件的编程设计	(206)
8.4.3	常用的可编程逻辑器件开发系统简介	(209)
8.5	硬件描述语言(VHDL)	(210)
8.5.1	VHDL 的基本结构	(211)
8.5.2	VHDL 中的数据对象类型及运算符	(212)
8.5.3	VHDL 的功能描述语句	(213)
8.5.4	VHDL 设计举例	(216)
	习题 8	(223)
9	脉冲波形的产生与变换	(224)
9.1	概述	(224)
9.2	多谐振荡器	(226)
9.2.1	用 555 定时器构成的多谐振荡器	(226)
9.2.2	石英晶体振荡器	(229)
9.3	施密特触发器	(230)
9.3.1	施密特触发器的功能与特性	(230)
9.3.2	用 555 定时器构成的施密特触发器	(231)
9.3.3	集成施密特触发器及其应用	(231)
9.4	单稳态触发器	(233)
9.4.1	由 555 定时器构成的单稳态触发器	(233)
9.4.2	用集成施密特触发器组成单稳态触发器	(234)

9.4.3 集成单稳态触发器的简介及其应用	(235)
习题 9	(237)
10 数模转换器和模数转换器	(240)
10.1 数模转换器(DAC)	(240)
10.1.1 DAC 的基本原理	(241)
10.1.2 DAC 的参数	(244)
10.1.3 集成 DAC 举例	(244)
10.1.4 集成 DAC 的选用方法	(248)
10.2 模数转换器(ADC)	(249)
10.2.1 ADC 的基本原理	(250)
10.2.2 ADC 的主要技术指标	(253)
10.2.3 集成 ADC 举例	(253)
10.2.4 集成 ADC 的选用方法	(256)
10.3 DAC 和 ADC 的应用	(257)
10.3.1 ADC 用于数据采集与控制系统	(257)
10.3.2 DAC 和 ADC 的选择	(260)
习题 10	(261)
11 数字系统设计	(262)
11.1 数字系统的基本概念	(262)
11.1.1 数字系统的含义	(262)
11.1.2 数字系统的组成	(262)
11.1.3 数字系统的一般化结构	(263)
11.2 数字系统设计的一般过程	(264)
11.2.1 数字系统的单元和层次	(264)
11.2.2 数字系统设计的一般过程	(266)
11.2.3 数字系统设计的常用工具	(267)
11.3 数字系统的实现方法	(273)
11.3.1 数字系统的总体方案与逻辑划分	(273)
11.3.2 数据处理器的构造方法	(274)
11.3.3 数字系统的控制算法与控制状态图	(274)
11.3.4 控制器的实现方法	(274)
11.4 数字系统设计举例	(275)
11.4.1 用寄存器传送语言设计的电路	(275)
11.4.2 8 位二进制数字密码锁系统	(279)
11.4.3 十字路口交通灯控制系统(一)	(286)
11.4.4 十字路口交通灯控制系统(二)	(292)
11.5 简易计算机的功能分析与电路设计	(294)
11.5.1 简易计算机的功能分析与框图设计	(295)

11.5.2 简易计算机控制器设计	(298)
11.5.3 简易计算机部件逻辑图设计	(300)
11.5.4 简易计算机的实现	(307)
附录 MAX+plus II 使用简介	(311)
参考文献	(324)
部分习题参考答案	(325)

众所周知,当今世界正处于信息时代,无论是信息的存储、信息的检索、信息的控制,还是信息的利用都离不开数字逻辑系统,数字逻辑几乎应用于每一种电子设备或电子系统中,计算器、手机、电视机、音响系统、计算机、电子测量仪器、视频记录设备、长途电信、卫星系统、工业控制系统等,无一不采用到数字电子技术。

1.1 数字信号与数字电路

数字电路与模拟电路一样同属于电子线路。模拟电路处理的是在时间和幅度上均连续变化的模拟信号;数字电路处理的是离散信号(数字量)。

1) 数字量与数字信号

离散信息的特征是不连续性。例如某校学生的人数、性别和籍贯,人数只能是一定范围内的正整数,籍贯仅为若干个有限的地名,而性别只有两种,这些信息只能取若干个特定的值或形态,所以可以把这些离散信息用数字量来表征。数字量的定义是:如果某物理量仅能取某一区间内的若干个特定值,则称该物理量为数字量。把表示数字量的信号叫数字信号。

数字量在电路中常用高电平和低电平两种状态来反映,称为逻辑电平。它是物理量的相对表示,也用数字“1”和“0”来表示,这就形成了数字信号,也称为二值信号。用数字信号表示物理量小时,仅用一位数码往往不够,可以用多位来表示,因此在数字电路中,基本工作信号是二进制的数字信号,它包含的0、1符号的个数称为位数。

数字信号还可以用相对于时间的

波形来表示,如图 1.1 所示。图中 CP 是周期性的数字波形, Q_1 是和 CP 有一定逻辑关系的数字波形。

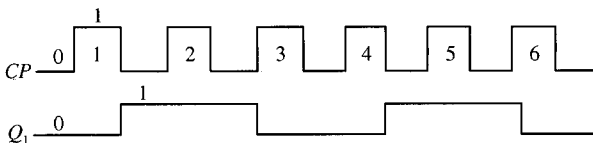


图 1.1 数字波形

在数字逻辑中,“1”和“0”经常表示的是彼此相关又互相对立的两种状态,例如开与关、高与低、发生与不发生、是与非等。

数字信号便于存储、分析或传输,因此现代电子电路常将模拟信号编码转换为数字信号再进行处理。

2) 数字电路

工作在数字信号下的电子电路叫做数字电路。数字电路的基本功能是对输入的数字信号进行算术运算和逻辑运算,也就是说具有一定“逻辑思维”能力。数字电路是计算机、自动控制系统、各种智能仪表、现代通信等系统中的基本电路,是学习这些专业知识的基础。

数字电路有以下特点:

(1) 数字电路研究的主要问题是输入信号的状态(0 或 1)和输出信号的状态(0 或 1)之间的关系,即逻辑关系,也就是电路的逻辑功能。表达电路的逻辑功能主要用真值表、功能表、逻辑表达式、逻辑图、波形图等。

(2) 数字电路分析和设计的主要工具是逻辑代数(又叫开关代数或布尔代数),这是学习的基础。

(3) 数字电路研究的主要方法是逻辑分析和逻辑设计。

(4) 数字电路处理的是高电平和低电平两种状态的电信号,因此,数字电路中的元件工作时只要能可靠地区分 0 和 1 两种状态即可。所以在数字电路中,稳态时的半导体管一般都是工作在开或关状态,电路组成相对模拟电路要简单,易于实现集成化;输入信号的高、低电平也是要求在一定允许区间内即可,所以对元件的精度要求不高,电路的抗干扰能力较强,系统的可靠性较高。这也是数字电路的应用日趋广泛的原因。

(5) 数字电路的发展与数字元件的发展紧密相连。集成电路工艺的高速发展,使逻辑设计技术在不断变革。用户可以自己编程设计的可编程逻辑器件(Programmable Logic Device,PLD)为数字系统设计带来更大的发展空间。近年来,在系统可编程大规模集成电路(In System Programmable LSI,ISP LSI)产品不断推陈出新,使电子设计自动化(Electronic Design Automation,EDA)技术发展迅速。计算机已成为逻辑设计的重要工具。我们在学习数字电路时,既要打好基础,掌握数字电路的基本原理和基本方法,又要关注、学习新知识、新技术。

3) 数字元件与数字集成电路

组成数字电路的基本元件是开关元件。早期数字电路的开关元件是电磁继电器,现代数字电路的开关元件主要是由半导体三极管或场效应管构成的称之为门的电路。随着半导体工艺的发展,开关元件的集成化程度越来越高。数字集成电路器件可分为表 1.1 所示的五类:

表 1.1 数字集成电路器件的分类

分 类	晶体管的个数	典型的数字集成电路
小规模(SSI)	≤ 10	逻辑门、触发器
中规模(MSI)	10~100	全加器、编码器、译码器、比较器、数据选择器、计数器、寄存器等
大规模(LSI)	100~1 000	小型存储器、低密度可编程逻辑器件
超大规模(VLSI)	1 000~ 10^5	大型存储器、微处理器
特大规模(ULSI)	10^6 以上	高密度可编程逻辑器件、多功能集成电路

表 1.1 中 SSI 是 Small Scale Integration 的缩写、MSI 是 Medium Scale Integration 的缩写、LSI 是 Large Scale Integration 的缩写、VLSI 是 Very Large Scale Integration 的缩写、ULSI 是 Ultra - Large Scale Integration 的缩写。

此外,还有根据用户需要设计的专用集成电路(Application Specific Integrated Circuits,ASIC)。数字系统设计者的任务之一就是正确的选择和使用这些数字元件来构成数字电路。

4) 数字系统

数字系统指能实现一定功能的数字电路电气装置。数字电路强调电路性质和实现方

法,数字系统强调功能的完整性和实用性。计算机就是典型的数字系统。现代数字系统由硬件和相应的软件组成,除了像计算机这样复杂的数字系统外,我们周围还有许多数字系统。例如,十字路口红绿灯交通控制器就是一个输入为秒信号,输出为控制红、绿灯亮、灭的高、低电平信号,这个数字系统的输入和输出都是数字信号。由于可以把模拟信号通过ADC(模/数转换器)转换成数字系统进行处理,输出的数字信号可以通过DAC(数/模转换器)再转换成模拟信号,所以数字系统可以广泛地应用于各种自动控制系统,实现例如对温度、压力、速度等物理量的控制。

1.2 典型数字系统——计算机的概述

人类社会的进步离不开信息革命,人们把语言的产生、文字的出现、印刷术的发明看做是第一、第二、第三次信息革命,而第四次信息革命则是和计算机发展紧密相连的电子信息技术广泛应用。

1) 计算机的发展

计算机是一种能够自动、高速、精确地完成信息存储、数据计算、传输与处理以及过程控制的数字系统。在当今社会中,计算机已广泛应用于国民经济的各个领域和人们的日常生活中。从1945年世界上第一台电子计算机在美国的宾夕法尼亚大学问世以来,计算机已经历了电子管、晶体管、中小规模集成电路、大规模和超大规模集成电路等四代变革,目前第五代基于超大规模集成电路的计算机正在研制和发展之中。

新一代计算机的目标是高度智能化且使用方便;具备声音、图像、文字等的输入、输出功能;能用自然语言进行会话处理;能按软件任务书的描述直接合成处理程序;具有积累知识、问题求解及联想、推理等功能。它的使用方式将有彻底变革,将做到能听、能看、会说、能显示图像,会思考推理。因此,组成它的电路中可能会有光子、超导和生物元件等元器件。

2) 计算机的类型

通用计算机一般分为巨型机、大中型机、小型机和微型机等类型。

巨型机主要用于尖端科学和军事技术等领域。它存储容量大,功能强,可对数据进行高速、精确的处理。并行处理是巨型机的核心技术。

大型机主要用于计算中心和计算机网络中心。它是为那些信息流动量多、计算量大、通信能力高的用户设计的。中型机的性能和价格低于大型机。它越来越多地应用于网络中。

巨型机和大中型机运算速度快、联网能力强,允许成百上千个用户同时使用。图1.2是它们的基本原理结构图。由图可知,其中央处理系统由CPU阵列组成,并有容量很大的局部存储系统供中央处理系统使用,所以功能十分强大。它们采用多层总线结构,内部存储器和外部存储器系统的容量巨大。从结构和硬件电路看,巨型机和大中型机实际上是计算机系统;从使用来看,它们以专业操作系统为主,可以执行规模巨大的软件系统。

小型机与巨型机和大中型机相比,结构简单、体积小、重量轻、价格低、操作简便,更多的用作各种中小规模计算机网络、信息网络和通信网络的中心处理机。图1.3是其基本原理结构图。

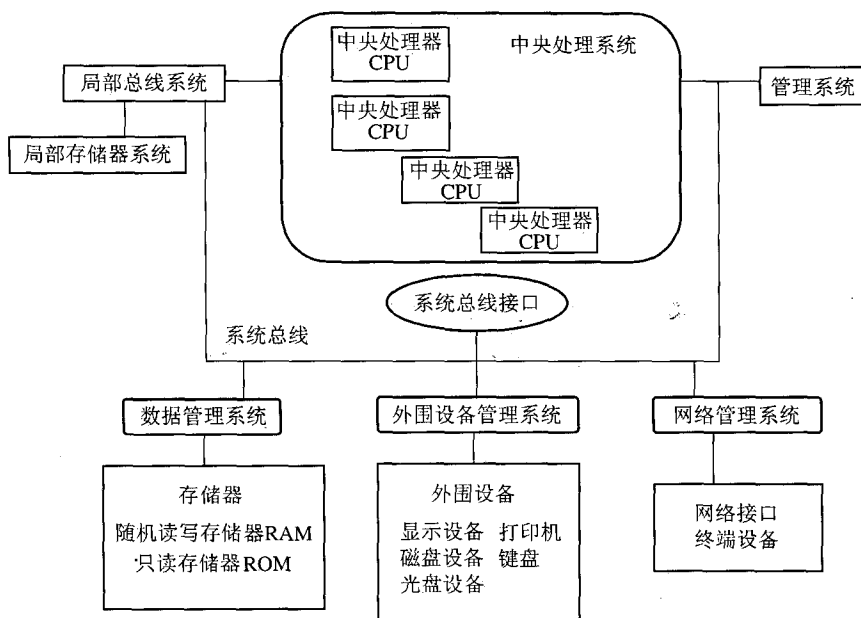


图 1.2 巨型和大中型计算机的基本结构示意图

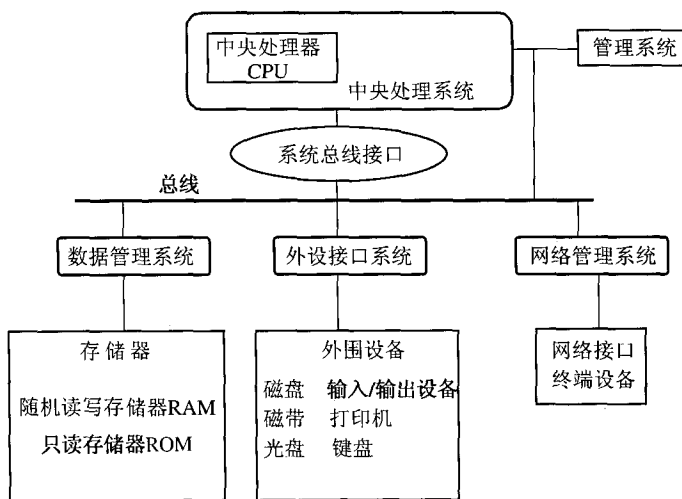


图 1.3 小型计算机的基本结构示意图

微型计算机是 1971 年由 Intel 公司首先推出的。它由微处理器、半导体存储器、外围设备、输入/输出接口等通过总线连接构成。由于其体积小、价格低廉、使用灵活可靠、通用性强,30 多年来在数据采集、过程控制、智能化仪器仪表、机电一体化、办公自动化、网络技术以及家用电器等方面获得了极其广泛而又成功的应用,使许多领域的技术水平和自动化程度得以大大提高,其产品性能和品种也得到迅速发展。微型计算机俗称微电脑,按用途不同可分为工作站、网络服务器、PC 机、单板机和单片机,下面分别予以介绍。

(1) 工作站是一种系统复杂程度和价格低于小型机,且具有较强的专业信息处理功能

的微机,例如图形工作站、多媒体处理工作站等。在工作站中,允许多个微处理器(MPU)通过系统总线共同工作,可以实现多终端和多任务,它同时还具有相当强的网络工作能力,因此适合形成计算机网络和计算机工作平台。图 1.4 是工作站的基本结构示意图。

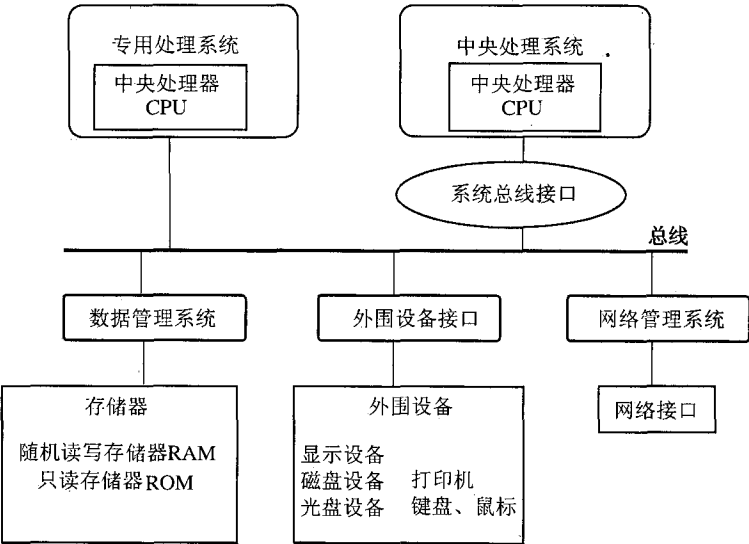


图 1.4 工作站的基本结构示意图

(2) 网络服务器的作用是为计算机局域网(LAN)提供网络管理和共享资源,是组成微机局域网的核心,使人们可以通过局域网在小范围内共享如数据、图片、程序以及工程设计结果等资源,实现多人配合工作以及使用较低档次的微机进行较高档次的工作。它可以是专用的网络服务器,也可以用一台存储容量大、时钟频率高和硬盘较大、功能较强的微机代替。网络服务器又可分为系统服务器和文件服务器两种。

系统服务器组成的网络中,各种程序和资源全部存放在服务器上,网络终端用户微机的程序也在服务器中运行。这种网络服务器更接近于小型机。例如 Motorola 公司的 SERIES900 系列服务器和多用户计算机,就是一种具有系统组合扩展能力、支持系统不同硬件组合升级、与 UNIX SYSTEM V 操作系统兼容、支持 VME 总线和 SCSI 接口设备的系统服务器。

文件服务器只起网络管理和提供数据库资源的作用,网络终端用户微机的程序不能在服务器中执行。当用户需要使用服务器中的程序时,服务器可以把相应程序传送给用户微机。

(3) PC 机是目前使用最广泛,也是发展最快的一类微型计算机。图 1.5 是它的基本结构示意图。按硬件系统结构分 PC 机又可分为台式机、便携机(笔记本电脑)、适合恶劣

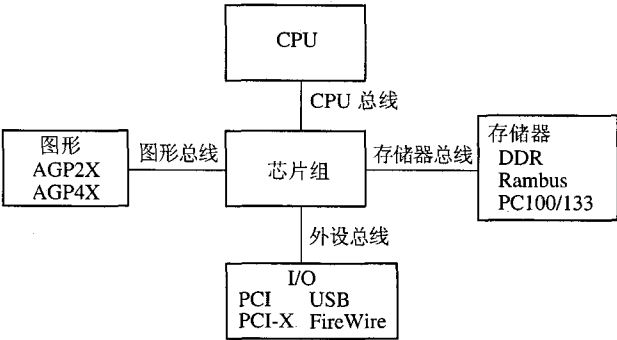


图 1.5 PC 机的基本结构示意图

环境使用的工业 PC 机。

(4) 单板机的基本结构示意图如图 1.6 所示,它是把 CPU、ROM、RAM 及各总线接口等计算机系统的基本部分安装在一块电路板上组成的。只要给它配上必要的外围设备,就可以构成一个完整的微机系统。

目前,单板机已发展成为采用嵌入式微处理器(把若干如存储器、图形显示功能电路、总线接口、通信接口等系统电路和微处理器集成在一起)、微处理器精简(RISC 电路)指令、大规模存储器、超大规模逻辑阵列 ASIC 和各种不同功能的总线组合

成的基本计算机模块。用这些模块可方便地组成规模、类型不同的系统,用于工业控制、通信、各种智能网络终端等系统中。

(5) 单片机的基本结构示意图如图 1.7 所示,它是把和单板机一样的计算机的基本系统以及一些专用电路集成在一块芯片上的一种特殊的超大规模集成电路,又称“微控制器”(Microcontrollers)。

单片机除了具有数据处理功能外,片内还有模/数(A/D)转换器、定时/计数器、并行接口(PIO)、串行通信接口(SCI)、串行外设接口、通用输入/输出(I/O)口、显示器驱动、模拟多路转换开关、脉宽调制(PWM)输出等电路,这些电路在 CPU 和软件控制下可完成系统规定的各项任务,因此功能更强。

3) 微型计算机系统

微型计算机系统包括硬件系统和软件系统两部分。

目前流行的硬件系统一般由主机和外围设备两部分组成。主机一般封装在主机箱内,主要包括主机板(板上装有 CPU、内存槽与内存条、芯片组、总线扩展槽等)、各种接口卡(如显卡、视频卡、网卡、调制解调器、声卡等)、硬盘驱动器、光盘驱动器、电源系统等。

外围设备包括输入设备和输出设备,主要有显示器、键盘、鼠标、摄像头、打印机、扫描仪、音箱等。

软件系统包括系统软件和应用软件,常用的操作系统有 Windows 98、Windows 2000、Windows XP、UNIX、Linux 等,常用的软件包有 Office 97、Office 2000、Office 2003 IE 浏览器、VB、VC++、Java 等语言处理程序和 VFP、Oracle 等数据库系统。

4) 计算机技术的发展

计算机的体系结构正朝着网络化、多媒体化、智能化和并行化(指实现计算机的并行信息处理)方向发展。

在计算机硬件器件方面,微处理器的发展方向主要是嵌入式;存储器主要是提高容量、

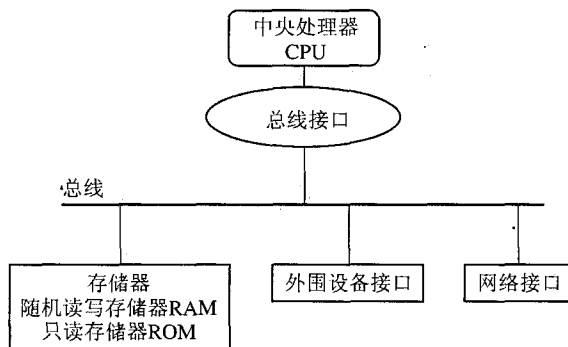


图 1.6 单板机的基本结构示意图

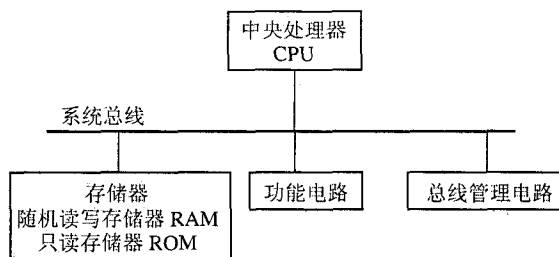


图 1.7 单片机的基本结构示意图