



面向 21 世纪 课 程 教 材  
Textbook Series for 21st Century

# 电子技术基础

数字部分 (第四版)

华中理工大学电子学教研室编

主 编 康华光

副主编 邹寿彬



高等教育出版社  
HIGHER EDUCATION PRESS

## 图书在版编目(CIP)数据

电子技术基础. 数字部分/康华光主编. —4 版.  
北京:高等教育出版社,2000.7 (2002 重印)  
面向 21 世纪课程教材  
ISBN 7-04-007986-0

I. 电… II. 康… III. ①电子技术-教材②数字电  
路-教材③逻辑电路-教材 IV. TN01

中国版本图书馆 CIP 数据核字(2000)第 17622 号

电子技术基础 数字部分 (第四版)  
康华光 主编

---

出版发行 高等教育出版社

社 址 北京市东城区沙滩后街 55 号

邮政编码 100009

电 话 010-64054588

传 真 010-64014048

网 址 <http://www.hep.edu.cn>

经 销 新华书店北京发行所

印 刷 中国科学院印刷厂

开 本 787×960 1/16

版 次 1980 年 1 月第 1 版

印 张 33

2000 年 6 月第 4 版

字 数 610 000

印 次 2002 年 2 月第 6 次印刷

插 页 1

定 价 27.80 元

---

凡购买高等教育出版社图书,如有缺页、倒页、脱页等  
质量问题,请在所购图书销售部门联系调换。

**版权所有 侵权必究**

## 第四版序

在电子技术日新月异的形势下,为了培养面向 21 世纪的电子技术人才,本书在第三版的基础上,经过教学改革与实践,对其内容作了较大的修改和更新,使之更符合电子信息时代的要求。在修订过程中,依照 1995 年教育部(原国家教委)颁发的《高等工业学校电子技术基础课程教学基本要求》,提出了如下的总思路:精选内容,推陈出新;讲清基本概念、基本电路的工作原理和基本分析方法。对主要的技术指标,采用工程近似方法进行计算,至于更全面的分析与设计则可借助 CAD 技术来实现。这将有利于读者开拓思路。具体考虑有如下几点:

1. 加强电子系统与信号的概念,为学习模拟电路和数字电路提供了引导性的背景知识。

2. 增加了部分新器件的内容,如砷化镓场效应管(MSFET)、VMOS 功率器件、BiCMOS 门电路、现场可编程逻辑器件(如 CPLD、FPGA)等,以适应新技术发展的需要。

3. 将三端有源器件(BJT、FET)的 6 种电路组态(共射、共集、共基和共源、共漏、共栅)归结为 3 种通用的电路组态,即反相电压放大器、电压跟随器和电流跟随器,这就有利于电子电路的分析与综合,也为学习和使用 BiFET 和 BiCMOS 等一类新型集成电路器件奠定了基础。

4. 根据当前教学上的需要与设备条件的可能性,模拟部分增设了“电子电路的计算机辅助分析与设计”一章,为电子电路仿真与设计作了引导性的介绍,并利用 PSPICE 软件解题;数字部分增设了“数字系统设计基础”一章,将硬件描述语言 ABEL 和 ISP Synario 软件作为数字系统设计的入门性工具,并附有设计实例。

5. 为便于读者深入理解教材内容,加强了例题,其中部分电路具有实用性。同时也重编了具有启发意义的复习思考题和习题,并附有少量的 CAD 例题和习题供各校师生灵活选用。

参加本版模拟部分修订工作的有瞿安连(第 1 章)、康华光(第 2、3、7 章)、陈大钦(第 4、5、8、9 章)、王岩(第 6、8、10 章)、张林(第 11 章及附录)等同志。参加数字部分修订工作的有康华光(第 1、2 章及附录 A、B、C、E、F、G)、邹寿彬(第 3、4、5 章)、杨华(第 6、7 章)、张林、李玲(第 8 章)、彭容修(第 9、10 章)、秦臻(第 11 章)、罗杰(附录 D 和第 8 章的部分内容)。康华光同志为主编,负责全书的策

划、组织和定稿。陈大钦和邹寿彬同志分别为模拟部分和数字部分的副主编,协助主编工作。此外,杨华同志负责重编了模拟部分第2、3、7章的习题和第1章的校订工作;张林和罗杰二位同志协助有关各章的编者,完成了全书的CAD例题和习题的解答工作。

本书由东南大学衣承斌教授主审,参加审阅的,模拟部分为刘京南教授、李桂安副教授;数字部分为皇甫正贤教授、戴义宝副教授。第三版发行期间,承全国各兄弟院校师生给我们以鼓励,寄来了不少宝贵意见和建议,编者在此一并致以衷心的感谢。

编者

1998年7月于武汉华中理工大学

# 初 版 序

本书是根据高等学校工科基础课电工、无线电类教材编写会议(1977年11月合肥会议)所制订的“电子技术基础”(电力类)教材编写大纲编写的。在编写过程中,我们力图以马列主义、毛泽东思想为指导,运用辩证唯物主义观点和方法来阐明本学科的规律。

“电子技术基础”是电力工程类各专业的一门技术基础课,它是研究各种半导体器件的性能、电路及其应用的学科。从本学科内容大的方面来划分,本书上、中两册属模拟电子技术,下册属数字电子技术;前者主要是讨论线性电路,后者则着重讨论脉冲数字电路。

教材中注意总结我们近年来的教学实践经验,加强了基础理论,如加强了半导体的物理基础和电路的基本分析方法;同时也注意吸取国内外的先进技术,如加强了线性集成电路和数字集成电路(包括中、大规模集成电路)的原理和应用,新增了电子电路的计算机辅助分析等内容。

在内容的安排上,注意贯彻从实际出发,由浅入深、由特殊到一般、从感性上升到理性等原则。通过各种半导体器件及其电路来阐明电子技术中的基本概念、基本原理和基本分析方法。对于基本的和常用的半导体电路(包括脉冲数字电路),除了作定性的分析外,还介绍了工程计算或设计方法。为了加深对课堂知识的理解,列举了若干电路实例,并配有一定数量的例题、思考题和习题。

在使用本教材时,请注意以下几点:

(1) 本课程是在学完普通物理学和电工原理的大部分内容之后开设的,课程之间的相互配合和衔接非常重要。例如,在第一章用能带理论来解释半导体内两种载流子——电子和空穴的导电规律时,应以普通物理学中讲的固体能带理论为基础;又如在分析放大器时,既讨论了稳态分析(频域),也介绍了瞬态分析(时域),在“运算放大器”一章中,又有积分、微分电路以及其他应用,这些内容应以电工原理中的无源线性电路的瞬态分析为基础,只有配合得好,才能取得满意的效果。

(2) 本教材是按课程总学时数约200(包括实验课等环节)而编写的,除了基本内容之外,还编入了部分较深入的内容,这些内容均在标题前注有星号(\*)或用小字排印,自成体系。不同专业可按学时多少,由教师灵活选择,也可供读者自学参考。

(3) 课程中各个教学环节的配合十分重要,除了课堂讲授外,还必须通过习题课和实验课等环节加以补充,有些内容可以把这几个环节有机地结合起来。对于实验课,必须予以高度重视,通过实验课,不仅可以验证理论,加深对理论知识的理解,更重要的是,可以学会电子测试技术,使理论紧密结合实践。

参加本书编写工作的有汤之璋(第一章)、陈婉儿(第一、二、九章)、陈大钦(第三、五、十章)、康华光(第四、十一章)、王岩(第六、七、十三章)、林家瑞(第六章)、邹寿彬(第八、十二章)、周劲青(第十一章)和江庚和(第十三章)等同志,最后由康华光同志定稿。在编写过程中,张瑾、朱立群、赵月怀、肖锡湘、杨华、石友惠、汪菊华、罗玉兰以及其他同志参加了许多工作,给予很大支持。

本书由南京工学院李士雄副教授主审,参加主审工作的还有江正战、张志明、衣承斌、陈黎明和丁康源等同志。

在武汉和南京举行的审稿会上,承西安交通大学沈尚贤教授、清华大学童诗白教授、浙江大学邓汉馨副教授、上海交通大学徐俊荣副教授以及重庆大学、山东工学院、沈阳机电学院、合肥工业大学、大连工学院、湖南大学、华南工学院、同济大学、哈尔滨工业大学、天津大学、太原工学院和昆明工学院等兄弟院校的教师代表对初稿进行了认真的审阅,并提出了许多宝贵的意见。

在编写本书第八章(电子电路的计算机辅助分析)的过程中,承中国科学院湖北岩体土力学研究所计算机室协助解题。

对所有为本教材进行审阅并提出宝贵意见以及在编写出版过程中给予热情帮助和支持的同志们,我们在此一并表示衷心的感谢。

由于我们的水平有限,加之时间比较仓促,书中错误和不妥之处,在所难免,殷切希望使用本教材的师生及其他读者,给予批评指正。

编 者

1979年3月

## 第二版序

---

本书是在第一版的试用基础上,并按照高等工业学校《电子技术基础教学大纲》(草案)(四年制自动化类和电力类专业试用),总结提高、修改增删而成的。主要做了下列几方面的工作:(1)从本课程的目的和任务出发,在保证打好基础的前提下,精选了内容,例如删去了“电子电路的计算机辅助分析”一章,适当精简了器件内部的物理过程、放大器的频率特性分析、分立元件电路以及设计方面的内容等,在篇幅上有较大的缩减;(2)删繁就简改写了第二、四、六章的大部分内容。同时,将第一版的第九、十章各分为两章,以利于教学;(3)增加了部分新内容,如集成运算放大器的应用电路,中规模数字集成电路等;(4)加强了电路分析方法,如用“虚短”的概念分析集成运算放大器的线性应用电路;在数字电路中,突出了组合逻辑与时序逻辑电路的分析方法;(5)近几年来,由于大规模集成电路的飞速发展,出现了微处理机对各个科学技术领域的渗透,为此,我们充实了“MOS数字集成电路”一章的内容;(6)重新整理并增删了各章所附的思考和习题。此外,在编排上,把基本内容排大字,选讲内容排小字,自学参考内容既排小字,又带\*号。

本版各章基本上由原编者修订,参加的人员有汤之璋、康华光、陈婉儿、王岩、陈大钦、邹寿彬、朱立群等同志,全书由康华光同志定稿。在修订过程中,得到了汤之璋教授的帮助与指导,陈婉儿同志协助校阅了第一至第六章的书稿,肖锡湘、陈晓天、丘小云、石友惠、罗玉兰以及其他同志参加了许多工作。

本书由南京工学院李士雄教授主审,参加审阅工作的还有陈天授、陈黎明、皇甫正贤、郑虎申等同志;在本书第一版的试用期间,承全国有关兄弟院校的师生寄来不少宝贵意见和建议,编者在此深表谢忱。

本版内容虽有所改进,但离教学要求尚有差距,恳请使用本教材的师生和其他读者予以批评指正,以便不断提高。

编者

1982年10月于武汉

## 第三版序

---

自本书第一版问世以来,已经历了近十年。在这期间,电子技术领域发生了迅猛而巨大的变化。新技术革命和教学改革不断深入,促使本教材不断改进完善,第三版现在与读者见面了。

新版是在第二版的基础上,经过改革试验、总结提高、修改增删而成的。在修订工作中,依照1987年经国家教委批准的《高等工业学校电子技术课程教学基本要求》,在保证基本教学内容的前提下,为适应电子技术不断发展的新形势和教学上的灵活性以及因材施教的需要,本版适当增加了部分加宽加深的选讲内容,具体考虑如下:

1. 新版在体系上作了较大的调整。在模拟部分中,将“模拟集成电路”一章的位置提前,以致有可能在“反馈放大器”以及后续各章中,均以模拟集成电路为对象进行讨论,这就形成了以模拟集成电路为主干的体系。数字部分则直接以小规模数字集成电路引路,逐步向中大规模集成电路深入,几乎大部分内容都纳入“组合逻辑”和“时序逻辑”两大类电路之中。

2. 在保证基本理论完整性的原则下,删去或精简了一些分立元件电路内容,增强了集成电路的应用,并引入模拟乘法器、开关电容滤波器、压控振荡器、锁相环、直流变换器、门阵列、算术逻辑单元、动态存储器、集成A/D与D/A转换器等新技术内容。

3. 为了开拓学生的知识广度,新增了“调制与解调”一章。

4. 本书数字部分的内容安排与讲述方法,注意到了与“微处理器基础”的密切联系,以利于压缩学时,提高教学效果。

5. 为了贯彻理论联系实际的原则,书中以不同的方式,安排了一定数量的电路实例,并注意阅读电子电路图和查阅电子器件手册的训练。

6. 教材正文与例题、习题紧密配合。例题是正文的补充。某些内容则有意地让读者通过习题来掌握,以调节教学节律,利于理解深化。

7. 在编排上,对于加宽加深的內容,均注有\*号,以便于教师选讲和读者自学参考。

本版仍沿用从模拟到数字的体系,若有需要,亦可按从数字到模拟的体系讲授,只需将模拟部分的“半导体二极管和三极管”一章移到数字部分之前讲授即可。



参加新版模拟部分修订工作的有汤之璋(第1章)、康华光(第1、2、6、7章)、王岩(第5、8、11章)和陈大钦(第3、4、8、9、10章及附录A)等同志。参加数字部分修订工作的有康华光(第1、2章)、邹寿彬(第3、4、7章)和赵德宝(第5、6章及附录A)等同志。康华光同志为主编,负责全书的组织和定稿。陈大钦和邹寿彬同志分别为模拟和数字部分的副主编,协助主编工作。在修订过程中,得到了汤之璋教授的支持与帮助。赵德宝、瞿安连、肖锡湘同志协助校订了模拟部分的原稿。陈大钦、瞿安连同志协助校订了数字部分的原稿。丁素芳、罗杰、杨晓安和汪菊华等同志绘制了全书的插图。教研室的其他同志也参加了部分工作。

本书由南京工学院李士雄教授主审,负责组织审稿工作的为衣承斌副教授,参加审阅的,模拟部分为衣承斌、陈黎明、陈天授副教授,李桂安讲师;数字部分为丁康源副教授,郑虎申、严振祥、皇甫正贤讲师。在第二版发行期间,承全国许多师生给我们以鼓励,寄来了不少宝贵意见和建议,编者谨此一并致以谢忱。

本版虽有所改进提高,但离教学改革的要求尚远。敬希读者予以批评指正。

编者

1987年8月于武昌华工园

## 本书常用符号表(续)

---

<p><math>A_0, A_1, A_2, \dots</math> 第 0、1、2、<math>\dots</math> 位译码器地址输入</p> <p><math>A &gt; B, A = B, A &lt; B</math> 数字比较器 <math>A &gt; B, A = B, A &lt; B</math> 输出</p> <p>BCD 二-十进制码</p> <p><math>C(CP, CLK)</math> 进位数, 触发器时钟脉冲输入端</p> <p><math>C_{ext}</math> 外接电容端</p> <p><math>CR(CLR)</math> 清零</p> <p>CS 片选信号输入</p> <p>D D 触发器输入, 数据输入</p> <p><math>D_S</math> 移位寄存器串行输入</p> <p><math>D_{SR}</math> 右移串行输入</p> <p><math>D_{SL}</math> 左移串行输入</p> <p>E 使能控制端</p> <p><math>E_1; E_0</math> 使能输入; 使能输出</p> <p>FF 触发器</p> <p>G 逻辑门</p> <p>G 进位产生变量 <math>f_{max}</math> 最高工作频率</p> <p><math>I_{BS}</math> 临界饱和基极电流</p> <p><math>I_{CS}</math> 集电极饱和电流</p> <p><math>I_{IL}</math> 低电平输入电流</p> <p><math>I_{IH}</math> 高电平输入电流</p> <p>J, K JK 触发器输入</p> <p>L 逻辑函数</p> <p>LD 预置控制</p> <p>m 最小项</p>	<p>N 计数器计数输入端</p> <p><math>N_i</math> 扇入数</p> <p><math>N_o</math> 扇出数</p> <p><math>P_D</math> 功耗</p> <p><math>P_{OFF}</math> 空载截止功耗</p> <p><math>P_{ON}</math> 空载导通功耗</p> <p>Q 触发器输出</p> <p>q 占空比</p> <p>R RS 触发器输入</p> <p><math>R_D</math> 触发器的直接置 0 端</p> <p>S RS 触发器的输入、和数</p> <p><math>S_D</math> 触发器的直接置 1 端</p> <p>T 周期</p> <p>T BJT</p> <p><math>T_N</math> N 沟道 MOSFET</p> <p><math>T_P</math> P 沟道 MOSFET</p> <p>t 时间</p> <p><math>t_d</math> 延迟时间</p> <p><math>t_f</math> 下降时间</p> <p><math>t_r</math> 上升时间</p> <p><math>t_s</math> 存储时间</p> <p><math>t_t</math> 渡越时间</p> <p><math>t_{on}</math> 开通时间</p> <p><math>t_{off}</math> 关闭时间</p> <p><math>t_{pd}</math> 平均传输延迟时间</p> <p><math>t_{PHL}</math> 输出由高电平变为低电平时的传输延迟时间</p> <p><math>t_{PLH}</math> 输出由低电平变为高电平时</p>
--	---

	的传输延迟时间	$V_{\text{OFF}}$	关门电平
$t_w$	脉冲宽度	$V_{\text{th}}$	阈值电压
$t_{\text{re}}$	恢复时间	$V_{\text{T}+}$	施密特触发特性的正向阈值电 压
$V_{\text{CES}}$	BJT 的饱和压降	$V_{\text{T}-}$	施密特触发特性的负向阈值电 压
$V_{\text{CEO}}$	BJT 的截止压降	$V_{\text{CC}}, V_{\text{DD}}$	电源电压
$V_{\text{H}}$	滞后电压	$V_{\text{REF}}$	参考电压
$V_{\text{NH}}$	高电平噪声容限电压	$\times$	任意态, 无关项
$V_{\text{NL}}$	低电平噪声容限电压	$\uparrow$	从低电平到高电平的跳变
$V_{\text{OH}}$	输出高电平时的电压	$\downarrow$	从高电平到低电平的跳变
$V_{\text{OL}}$	输出低电平时的电压	$\square$	高电平脉冲
$V_{\text{SH}}$	标准高电平	$\sqcup$	低电平脉冲
$V_{\text{SL}}$	标准低电平		
$V_{\text{ON}}$	开门电平		

## 内 容 简 介

本书是教育部“高等教育面向 21 世纪教学内容和课程体系改革计划”的研究成果,是面向 21 世纪教材和普通高等教育“九五”国家级重点教材。前版曾获国家优秀教材特等奖及国家级科技进步二等奖。

为适应电子信息时代的新形势和培养面向 21 世纪电子技术人才的迫切需要,在第三版的基础上,经过教学改革与实践,对内容作了较大的修改。精选了常规内容,增加了电子系统与信号的基本知识以及新器件、新技术方面的内容,其中包括运用 CAD 技术对电子电路进行分析与设计的新方法。重编了例题、复习思考题和习题,便于教学。

本书分模拟部分和数字部分出版。模拟部分包括:绪论(电子系统与信号)、半导体二极管及其基本电路、半导体三极管及放大电路基础、场效应管放大电路、功率放大电路、集成运算放大器、反馈放大电路、信号的运算与处理电路、信号产生电路、直流稳压电源和电子电路的计算机辅助分析与设计。数字部分包括:数字逻辑基础、逻辑门电路、组合逻辑电路的分析和设计、常用组合逻辑功能器件、触发器、时序逻辑电路的分析和设计、常用时序逻辑功能器件、存储器和可编程逻辑器件、脉冲波形的产生与变换、数模与模数转换器以及数字系统设计基础。

本书由东南大学衣承斌教授主审。

本书可作为高等学校电气信息类(包括原自动化类、电气类、电子类等)专业“电子技术基础”课程的教材,也可供从事电子技术工作的工程技术人员参考。



面向 21 世纪课程教材



普通高等教育“九五”  
国家教委重点教材



### 主 编 简 介

康华光 湖南衡山人,1925年8月出生。现为华中理工大学教授、博士生导师。长期从事电子技术教学与生物医学工程研究。

康教授1951年毕业于武汉大学电机工程学系并留校任教。1953年院系调整到华中理工大学(原华中工学院)工作至今。现任中国电子学会生物医学电子学分会委员。曾任国家教委高校工科电工课程教学指导委员会副主任兼电子技术课程教学指导小组组长。

由康华光主编的《电子技术基础》(模拟、数字部分)第一、二、三版(高等教育出版社,1979、1982、1988年)曾先后于1988、1992、1996年荣获国家级优秀教材奖、国家级优秀教材特等奖和国家科技进步二等奖。主持研究的“优化电子技术基础课程建设”项目,荣获1989年国家级优秀教学研究成果奖。

在科研方面,主要从事生物医学信息的检测与分析以及细胞电生理研究。建立了国内第一个具有国际先进水平的细胞信使实验室。主持了多项国家级科研课题,开展国内、国际交流与合作,成绩显著。培养了博士、硕士生40余名,发表了近百篇学术论文和专著《膜片钳技术及其应用》。

# 目 录

---

<b>1 数字逻辑基础</b> .....	1
引言 .....	1
1.1 模拟信号与数字信号 .....	1
1.1.1 模拟信号 .....	1
1.1.2 数字信号 .....	3
1.1.2.1 二值数字逻辑和逻辑电平 .....	3
1.1.2.2 数字波形 .....	4
1.1.2.3 模拟量的数字表示 .....	7
1.2 数字电路 .....	9
1.2.1 数字电路的发展与分类 .....	9
1.2.2 数字电路的分析方法与测试技术 .....	10
1.3 数制 .....	11
1.3.1 十进制 .....	11
1.3.2 二进制 .....	12
1.3.3 十—二进制之间的转换 .....	15
1.3.4 十六进制和八进制 .....	17
1.4 二进制码 .....	19
1.5 基本逻辑运算 .....	21
1.6 逻辑函数与逻辑问题的描述 .....	24
小结 .....	25
习题 .....	26
<b>2 逻辑门电路</b> .....	28
引言 .....	28
2.1 二极管的开关特性 .....	28
2.2 BJT 的开关特性 .....	32
2.2.1 BJT 的开关作用 .....	32
2.2.2 BJT 的开关时间 .....	34
2.3 基本逻辑门电路 .....	36
2.3.1 二极管与门及或门电路 .....	36
2.3.2 非门电路——BJT 反相器 .....	39

2.4	TTL 逻辑门电路	40
2.4.1	基本的 BJT 反相器的动态性能	40
2.4.2	TTL 反相器的基本电路	41
2.4.3	TTL 反相器的传输特性	43
2.4.4	TTL 与非门电路	45
2.4.5	TTL 与非门的技术参数	46
2.4.6	TTL 或非门、集电极开路门和三态门电路	50
2.4.7	改进型 TTL 门电路——抗饱和 TTL 电路	55
*2.5	射极耦合逻辑门电路	58
2.6	CMOS 逻辑门电路	61
2.6.1	CMOS 反相器	61
2.6.2	CMOS 门电路	64
2.6.3	BiCMOS 门电路	66
2.6.4	CMOS 传输门	68
2.6.5	CMOS 逻辑门电路的技术参数	69
2.7	NMOS 逻辑门电路	70
2.8	正负逻辑问题	72
2.9	逻辑门电路使用中的几个实际问题	72
2.9.1	各种门电路之间的接口问题	73
2.9.2	门电路带负载时的接口电路	74
2.9.3	抗干扰措施	76
*2.10	CAD 例题	77
	小结	82
	习题	83
*CAD	习题	88
<b>3</b>	<b>组合逻辑电路的分析与设计</b>	<b>89</b>
	引言	89
3.1	逻辑代数	89
3.1.1	逻辑代数的基本定律和恒等式	90
3.1.2	逻辑代数的基本规则	91
3.1.3	逻辑函数的代数变换与化简法	92
3.2	逻辑函数的卡诺图化简法	95
3.2.1	最小项的定义及其性质	96
3.2.2	逻辑函数的最小项表达式	97
3.2.3	用卡诺图表示逻辑函数	98
3.2.4	用卡诺图化简逻辑函数	102
3.3	组合逻辑电路的分析	106
3.4	组合逻辑电路的设计	108



3.5 组合逻辑电路中的竞争冒险	113
3.5.1 产生竞争冒险的原因	113
3.5.2 消去竞争冒险的方法	115
*3.6 CAD 例题	116
小结	119
习题	119
*CAD 习题	124
<b>4 常用组合逻辑功能器件</b>	<b>125</b>
引言	125
4.1 编码器	125
4.1.1 编码器的定义与功能	125
4.1.2 集成电路编码器	128
4.2 译码器/数据分配器	133
4.2.1 译码器的定义及功能	133
4.2.2 集成电路译码器	135
4.2.3 数据分配器	141
4.3 数据选择器	143
4.3.1 数据选择器的定义及功能	143
4.3.2 集成电路数据选择器	144
4.4 数值比较器	149
4.4.1 数值比较器的定义及功能	149
4.4.2 集成数值比较器	151
4.5 算术运算电路	156
4.5.1 半加器和全加器	156
4.5.2 多位数加法器	158
4.5.3 减法运算	163
4.5.4 集成算术/逻辑单元举例	166
*4.6 CAD 例题	168
小结	172
习题	173
*CAD 习题	177
<b>5 触发器</b>	<b>179</b>
引言	179
5.1 触发器的电路结构与工作原理	179
5.1.1 基本 RS 触发器	179
5.1.2 同步 RS 触发器	184
5.1.3 主从触发器	186
5.1.4 边沿触发器	188