

2168

7-01-23

21 世纪电工电子学课程系列教材

电子技术课程设计实用教程

主 编 陈明义

副主编 宋学瑞 罗桂娥 谭志扬



A0976710

中南大学出版社

2002 · 长沙

21 世纪电工电子学课程系列教材编委会

主 任 陈明义 宋学瑞

成员(以姓氏笔划为序):

文援朝 王英健 李义府 肖梓高 陈明义

宋学瑞 余明扬 罗桂娥 赖旭芝

电子技术课程设计实用教程

主 编 陈明义

副主编 宋学瑞 罗桂娥 谭志扬

☐责任编辑 肖梓高

☐出版发行 中南大学出版社

社址:长沙市麓山南路 邮编:410083

发行科电话:0731-8876770 传真:0731-8710482

电子邮件:csucbs @ public. cs. hn. cn

☐经 销 湖南省新华书店

☐印 装 湖南大学印刷厂

☐开 本 787×960 1/16 ☐印张 16.5 ☐字数 308 千字

☐版 次 2002 年 6 月第 1 版 ☐2002 年 6 月第 1 次印刷

☐书 号 ISBN 7-81061-553-X/TM·005

☐定 价 18.00 元

图书出现印装问题,请与经销商调换

前 言

电子技术课程设计是配合电子技术基础课程与实验教学的一个非常重要的教学环节。它能巩固电子技术的理论知识,提高电子电路的设计水平,加强综合分析问题和解决问题的能力,进一步培养学生的实验技能和动手能力,启发学生的创新意识及创新思维。实践证明,修完这门课后,对进行毕业设计及毕业后从事电子技术方面的工作都有很大的帮助。本书主要是为配合该教学过程而编写的。

该书共分6章,第1章为电子电路设计的基础知识。它包括电子电路的一般设计方法和步骤,较详细地介绍了常用模拟功能电路的设计方法及数字系统的设计方法;第2章为电子设计自动化技术(EDA)。它包括电子电路仿真技术(EWB,模拟可编程技术,数字可编程技术,微处理器技术;第3章为电子电路的安装与调试。它包括电路的安装与调试技术,简易故障诊断技术,抗干扰技术,电路的功能及性能指标的测试方法和步骤;第4章为电子技术课程设计题简介;第5章为课程设计指导。它包括电子技术课程设计教学目的与要求,电子技术课程设计教学安排,电子技术课程设计成绩评定,电子技术课程设计报告要求等;第6章介绍常用电子元器件及其典型应用。

本书由中南大学信息科学与工程学院联合长沙交通学院计算机系集体编写。陈明义任主编,宋学瑞、罗桂娥、谭志扬任副主编。其中,陈明义负责第1章、第5章及附录的编写;宋学瑞负责第2章的编写;罗桂娥负责第4章、第6章的编写;谭志扬负责第3章的编写。最后,由陈明义统稿定稿。

本书在编写过程中得到了王英键、李义府等同志的大力支持并提出许多宝贵意见,在此表示诚挚的谢意。

该书可作为高等学校各专业“电子技术课程设计”的教材,也可作为参加全国大学生电子设计竞赛及从事电子技术的工程技术人员及广大电子技术爱好者的参考书。

由于编者水平有限,书中难免有不妥和错误之处,殷切期望读者批评和指正。

编者

2002年5月

目 录

第 1 章 电子电路设计的基础知识	(1)
1.1 概述	(1)
1.1.1 电子产品的研制开发过程.....	(1)
1.1.2 电子电路设计的地位与作用.....	(2)
1.1.3 衡量设计质量的标准.....	(2)
1.2 模拟电路的设计	(2)
1.2.1 放大器的设计.....	(3)
1.2.2 信号运算与处理电路的设计	(12)
1.2.3 信号产生与变换电路的设计	(16)
1.2.4 直流稳压电源的设计	(19)
1.3 数字电路的设计	(24)
1.3.1 数字系统的设计	(24)
1.3.2 实用数字电路	(27)
1.4 电子电路的一般设计方法	(36)
1.4.1 整体方案的选择	(37)
1.4.2 单元电路的设计	(38)
1.4.3 整体电路图的画法	(38)
1.4.4 元器件的选择	(40)
1.4.5 参数计算	(42)
1.4.6 审图	(45)
1.4.7 实验	(47)
1.5 课题设计举例	(48)
第 2 章 EDA 技术	(73)
2.1 电子电路仿真技术 EWB	(73)
2.1.1 EWB 简介.....	(73)
2.1.2 设计课题	(74)
2.1.3 方案设计	(74)
2.1.4 电路测试	(76)
2.2 模拟可编程技术	(78)

2.2.1	模拟可编程技术及可编程模拟电路结构简介	(78)
2.2.2	设计课题	(87)
2.2.3	电路设计	(87)
2.2.4	实验步骤、实现方法和总结	(93)
2.3	数字可编程技术	(94)
2.3.1	数字可编程技术简介	(94)
2.3.2	设计课题	(112)
2.3.3	频率计的设计方案	(112)
2.3.4	测试及误差分析	(117)
2.4	综合设计技术	(118)
2.4.1	设计课题	(118)
2.4.2	电路设计分析	(119)
2.4.3	方案论证	(120)
2.4.4	整体电路实现	(124)
2.4.5	软件	(128)
2.4.6	调试	(131)
2.4.7	误差分析	(132)
第3章	电子电路的安装与调试	(133)
3.1	电子电路的安装与调试	(133)
3.1.1	电子电路的安装	(133)
3.1.2	电子电路的调试	(139)
3.2	电路故障及其诊断	(141)
3.2.1	电路故障的类型及其产生的原因	(141)
3.2.2	电路故障诊断的方法	(142)
3.3	抗干扰技术	(142)
3.3.1	电子电路中常见的干扰	(143)
3.3.2	电网干扰及其抑制	(143)
3.3.3	信号地之间的干扰及其抑制	(145)
3.3.4	信号通道干扰及其抑制	(148)
3.4	功能及性能指标的测试	(150)
3.4.1	时间与频率的测量	(150)
3.4.2	幅频特性的测量	(153)
3.4.3	失真度的测量	(156)
第4章	电子技术课程设计题简介	(158)

4.1	电子技术课程设计题介绍	(158)
4.2	电子技术课程设计题说明	(167)
第5章	课程设计指导	(170)
5.1	电子技术课程设计教学目的与要求	(170)
5.2	电子技术课程设计教学安排	(170)
5.3	电子技术课程设计成绩评定	(172)
5.4	电子技术课程设计报告要求	(172)
第6章	常用电子元器件及其典型应用	(174)
6.1	半导体分立器件	(174)
6.1.1	国产半导体分立元器件型号命名法	(174)
6.1.2	半导体分立元器件的选用	(175)
6.1.3	半导体分立元器件的典型应用电路	(177)
6.2	模拟集成电路	(179)
6.2.1	国产半导体集成电路命名方法	(179)
6.2.2	模拟集成电路介绍	(181)
6.3	数字集成电路	(200)
6.3.1	常用集成逻辑门电路的逻辑符号和管脚图	(200)
6.3.2	部分常用数字集成电路管脚图与功能表	(202)
6.4	几种 A/D 和 D/A 转换器的引脚图	(218)
附录 A	全国大学生电子设计竞赛试题选编	(219)
附录 B	全国大学生电子设计竞赛湖南赛区培训论文范例	(241)
参考文献		(254)

第1章 电子电路设计的基础知识

常用电子电路的设计方法和步骤在电子信息工程技术中占有非常重要的位置,同时也是“电子技术课程设计”教学的重要内容。本章将介绍有关电子电路设计的基础知识,然后介绍常用电子电路的一般设计方法和步骤。

1.1 概 述

1.1.1 电子产品的研制开发过程

电子产品的研制过程一般如图 1-1 所示。下面对其部分环节做一些具体说明。

1. 选题是否合适关系到研制工作的难易和产品的经济效益,甚至是成败的关键。读者在遇到这类问题时,应注重其技术含量及广阔的市场前景。

2. 拟定性能指标是电子电路设计中最先遇到的问题。提出一套完整的、合适的性能指标,并不是一件容易的事。设计刚开始时提出的性能指标,某些方面可能不够准确或不切实际,某些要求可能提得太武断或安全系数太大等。这些问题可能要到预设计阶段、甚至试生产或使用阶段才能发现。因此,产品的性能指标一般要在研制过程中反复修改,才能最后确定。

3. 预设计包括定出总体方案,落实各环节的具体电路,计算出它们的参数值,画出总体电路图。

4. 工艺设计包括设计印刷电路板的布线,编写各部件(例如插件板、面板等)之间的接线表,画出各插头、插座的接线图和机箱加工图等。

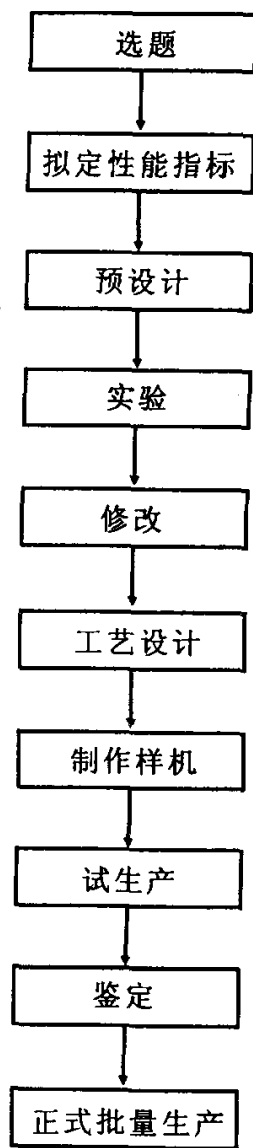


图 1-1 电子产品研制
开发过程示意图

5. 试生产。样机制作完成以后,可根据具体情况试生产若干台,并交使用单位试用。若发现问题,应及时改进,做出合格的定型产品,再进行鉴定。在确信有令人满意的经济效益前提下,才能投入批量生产。

1.1.2 电子电路设计的地位与作用

通常所说的电子电路设计,包括图 1-1 中拟定性能指标、原理电路的预设计、实验和修改四个环节。如果设计时所采用的方案和电路不好,选用的元器件太贵或筛选困难等,往往会造成产品性能差,生产困难,成本高,销路不畅,经济效益低等,甚至不得不考虑重新设计,但那时也许已经错失良机,以致造成整个研制工作的失败。因此,电子电路设计的质量对产品性能的优劣和经济效益的高低等具有举足轻重的作用。

对于课程设计而言,通过电子电路设计可以帮助学生巩固有关的课程内容,提高自学和解决实际问题的能力,锻炼独立思考和创新精神。

1.1.3 衡量设计质量的标准

什么样的设计才算优良呢?我们认为主要应根据以下几点全面衡量:

1. 工作稳定可靠,保证能达到所要求的性能指标,并留有适当裕量。
2. 电路简单。
3. 成本低。
4. 耗电少。
5. 所采用的元器件品种少,体积小,且货源充足。
6. 便于生产,容易调试。
7. 维修方便。

通常,我们希望自己设计的电子电路能同时符合以上各项要求,但有时会遇到相互矛盾的情况。例如,在设计中有时会遇到这样的情况:如果要想使耗电最少或体积最小,则成本高或可靠性差。在这种情况下,应当抓住主要矛盾。例如,对于用交流电网供电的电子设备,如果电路总的功耗不大,那么功耗的大小不是主要矛盾,而对于用微型电池供电的航天仪表而言,功耗的大小则是主要矛盾之一。

1.2 模拟电路的设计

通过“模拟电子技术基础”课程的学习,掌握了各种单元放大电路和集成运算放大器主要应用电路的工作原理,并对电路的主要技术指标进行了分析和计

算。本节主要从电路的设计和实际应用方面进行讨论,介绍了几种常用单元电路的设计方法或设计原则,并选用了一些实用的单元参考电路。

1.2.1 放大器的设计

放大器的设计包括交流放大器的设计和直流放大器的设计。随着电子技术的迅速发展,性能优良的集成电路产品不断涌现,给电子系统和装置的设计带来了极大的方便。但是,从课程设计教学的角度出发,以培养学生的基本技能(单元电路的设计方法、布线、焊接及组装调试等)入手,熟悉和掌握分立元件的设计方法,仍有必要性。下面分别介绍分立元件放大电路的设计和用集成运放组成放大电路的主要方法。

一、分立元件阻容耦合多级放大器的设计

多级放大器通常包括输入级、中间级和输出级。

1. 输入级。如果信号源不允许取较大电流,则放大器的输入电阻太低就会影响信号源的正常工作,因此,第一级应采用具有高输入电阻的射极输出或者场效应管放大电路。如果信号源内阻虽较大,但取电流并不影响其正常工作,则第一级可用射级输出级或者共发射极放大电路,可根据具体电路要求及参数选定。

2. 中间级。中间级的主要作用是提高增益,通常采用电压放大倍数高的共发射极放大电路,或用共射-共基-共集组态电路等。

3. 输出级。输出级的主要目的是让负载得到足够大的信号功率,电路形式同负载有关。负载电阻较小时,可采用射极输出器或互补对称电路。负载电阻较大时,可采用共发射极放大电路或共基极放大电路。

4. 放大器级数的确定。它主要根据要求总的放大倍数来确定放大器的级数,多级放大器的放大倍数等于各级放大倍数的乘积。在确定级数时,不能单纯追求每一级的放大倍数高而减少级数,而应全面考虑放大器的各项指标性能。例如,为了改善放大器的性能,必须引入交流负反馈,势必使放大倍数下降。故设计时对放大器的放大倍数应留有充分的余地。

5. 静态工作点的设置。由于采用阻容耦合方式,各级静态工作点相互独立,静态工作点的设置方法与单级放大器的相同。对前置放大级,为保证放大信号不失真和高的放大倍数,工作点设置于特性曲线的线性部分,通常输入级 $I_{CQ} = \begin{cases} 0.1 \sim 1 \text{ mA (锗管)} \\ 0.2 \sim 2 \text{ mA (硅管)} \end{cases}$, 中间级 $I_{CQ} = (1 \sim 3) \text{ mA}$, $V_{CEQ} = (2 \sim 3) \text{ V}$, 输出级应在保证不失真情况下,输出功率尽可能大,同时应考虑最小静态功耗。

6. 计算电路元件参数,合理选取元器件。偏置电阻 R_b 、 R_c 、 R_e , 管子的放大倍数 β , 以及耦合电容、旁路电容等的选取在教材学习中已有详尽讨论,这里不

再赘述。

二、集成运放放大电路的设计

1. 用集成运算放大器放大信号的主要优点。

(1) 电路设计简化, 组装调试方便, 只需适当选配外接元件, 便可实现输入、输出的各种放大关系。

(2) 由于运放的开环增益都很高, 用其构成的放大电路一般工作在深度负反馈的闭环状态, 则性能稳定, 非线性失真小。

(3) 运放的输入阻抗高, 失调和漂移都很小, 故很适合于各种微弱信号的放大。又因其具有很高的共模抑制比, 对温度的变化、电源的波动以及其他外界干扰都有很强的抑制能力。

(4) 由运放构成的放大单元功耗低、体积小、寿命长, 使整机使用的元器件数大大减少, 成本降低, 工作可靠性大为提高。

用运算放大器组成的放大电路, 按电路形式可分为反相放大器、同相放大器和差动放大器三种。按输入信号性质又可分为直流放大器和交流放大器两类。由于运放的开环带宽一般较窄, 故目前在高频领域的应用还受到一定限制。下面分别介绍几种典型的放大电路。

2. 反相比例放大电路的特点和设计要点。由运放组成的反相输入比例放大电路如图 1-2 所示。

在理想条件下, 该电路的主要闭环特性如表 1-1 所示。

表中 $K = R_1 / (R_1 + R_F)$, 利用上表可计算出运算误差。表 1-

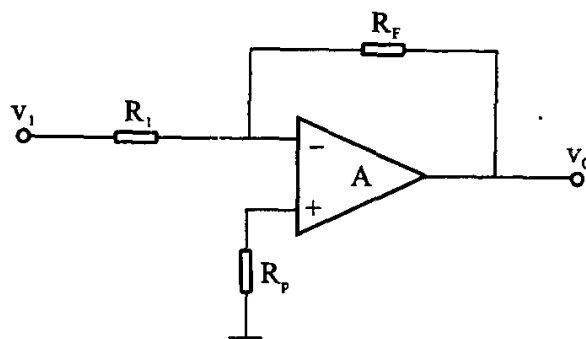


图 1-2 反相比例放大电路

1 说明, 由运放组成的反相输入比例放大电路具有如下重要特性:

(1) 在深度负反馈情况下工作时, 电路的放大倍数仅由外接电阻 R_F 、 R_1 的值确定。

(2) 因同相端接地, 则反相端电位为“虚地”, 因此, 对前级信号源而言, 其负载不是运放本身的输入电阻, 而是电路的闭环输入电阻 R_1 。

(3) 运放的输出电阻也由于深度负反馈而大为减小。由于 $R_i = R_1$ 这一特点, 反相比例放大器只宜用于信号源对负载电阻要求不高的场合 (小于 500 k Ω)。

表 1-1 反相比例放大电路特性

主要闭环特性	理想运放	实际运放
闭环增益	$A_{VF} = -R_F/R_1$	$A_{VF} = \frac{-R_F/R_1}{1 + 1/KA_{VO}}$
输入电阻	$R_i = R_1$	$R_i = R_1 + R_{ID} // \frac{R_F}{1 + A_{VO}}$
输出电阻	$R_{OC} = 0$	$R_{OC} = \frac{R_O}{1 + KA_{VO}}$

在设计反相比例放大电路时,要从多种因素来选择运放参数。例如,在放大直流信号时,应着重考虑影响运算精度和漂移的因素,为提高运算精度,运放的开环增益 A_{VO} 和输入差模电阻 R_{ID} 要大,而输出电阻 R_O 宜小。为减小漂移,运放的输入失调电压 V_{IO} 、输入失调电流 I_{IO} 和基极偏置电流 I_{IB} 要小。这些因素随温度的变化在运放输出端引起的总误差电压最大可为:

$$\Delta V_O = \pm \frac{R_1 + R_F}{R_1} \left(\frac{dV}{dT} \Delta T \right) \pm \left(\frac{dI_{IO}}{dT} \Delta T \right) + R_F \left(\frac{dI_{IB}}{dT} \Delta T \right)$$

如放大直流微弱信号,还要考虑噪声的影响,要求运放的等效输入噪声电压 V_N 和噪声电流 I_N 要小,运放输出的总噪声电压为 $V_{ON} = [V_N^2 (1 + R_F/R_1)^2 + I_N^2 R_F^2]^{1/2}$ 。

如放大交流信号,则要求运放有足够的带宽,即要求运放的信号带宽大于信号的频率。若运放手册已给出开环带宽指标 BW_O ,则闭环后电路的带宽将被展宽。对单级运放可用公式 $BW_C = BW_O \cdot A_{VO} (R_1/R_F)$ 计算。

外接电阻阻值的选择,对放大电路的性能有着重要影响。通常有两种计算方法。一种是从减小漂移、噪声,增大带宽考虑,在信号源的负载能力允许条件下,首先尽可能选择较小的 R_1 ,然后按闭环增益要求计算 R_F ,而取 $R_p = R_1 // R_F$,以消除基流引起的失调。另一种算法是从减小增益误差着手,首先算得 R_F 的数值, R_F (最佳) $= [R_{ID} \cdot R_O / (2K)]^{1/2}$,再按闭环增益要求计算 R_1 。

3. 同相比例放大电路的特性和设计要点。由上可知,反相比例放大电路的输入阻抗不太

高,为克服这一缺点,可采用同相输入比例放大电路,如图 1-3 所示电路。

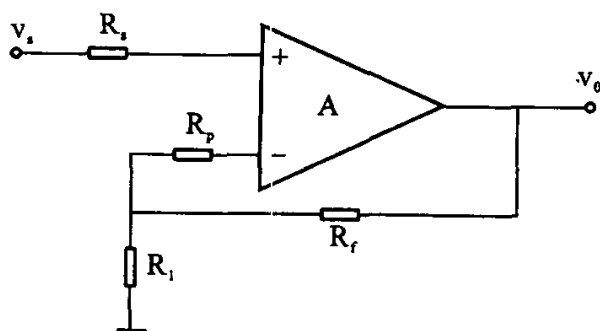


图 1-3 同相比例放大电路

图中, R_s 为信号源内阻, R_p 为消除基流对输出失调影响的平衡电阻, $R_p = R_s - R_1 // R_f$, 若算得是负值, 则将 R_p 改为与 R_s 串联, 并满足 $R_p + R_s = R_1 // R_f$ 。同相比例放大电路的闭环特性如表 1-2 所示。

表 1-2 同相比例放大电路特性

主要闭环特性	理想运放	实际运放
闭环增益	$A_{VF} = 1 + \frac{R_f}{R_1}$	$A_{VF} = \frac{1 + R_f/R_1}{1 + 1/KA_{VO}}$
输入电阻	$R_i = \infty$	$R_i = R_s + R_{ID}(1 + KA_{VO})$
输出电阻	$R_{OC} = 0$	$R_{OC} = \frac{R_O}{1 + KA_{VO}}$

由表可知, 同相比例放大电路的最大优点是输入电阻高, 例如 CF741 型运放, 查手册可知: $A_{VO} = 5 \times 10^4$, $R_{ID} = 0.3 \times 10^6 \Omega$, 则 $R_i \approx R_{ID} KA_{VO} = 150 M\Omega$, 实际值 R_i 约 $100 M\Omega$ 。由于同相比例放大电路的反相输入端不是“虚地”, 其电位随同相端的信号电压变化, 使运放承受着一个共模输入电压, 信号源的幅度受到限制, 不可超过共模电压范围, 否则将带来很大误差, 甚至不能正常工作。

设计同相比例放大电路时, 对运放的选择除反相输入电路中提出的要求外, 还特别要求运放的共模抑制比 K_{CMR} 高, 否则输入端将引入值为 V_{ICM}/K_{CMR} 的误差电压 (V_{ICM} 为输入共模电压)。比例电阻的计算, 一般应先计算最佳反馈电阻 R_f , 其值为

$$R_f(\text{最佳}) = \sqrt{\frac{(A_{VF} - 1)R_O R_{ID}}{2}}$$

然后按闭环增益的要求确定 R_1 的数值。

4. 差动输入比例放大电路的特性和设计。简单的差动输入比例放大电路如图 1-4 所示。图 1-4 中, 运放输入的差模电压 $V_{ID} = V_2 - V_1$, 共模电压 $V_{IC} = \frac{1}{2}(V_2 + V_1)$ 。在元件匹配的情况下, 即 $R_1 = R_2$ 、 $R_3 = R_4$ 时, 理想的闭环增益为:

$$A_{VF} = \frac{V_O}{V_{ID}} = \frac{R_3}{R_1}$$

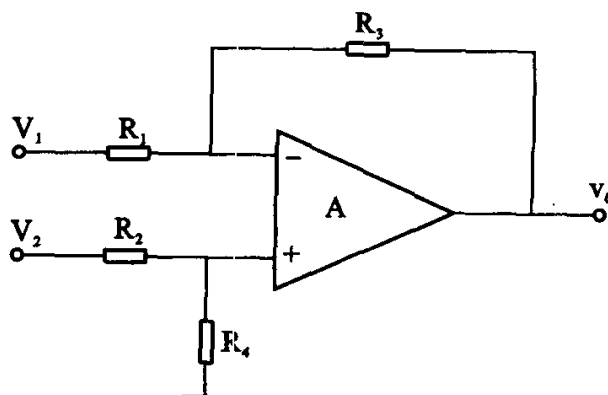


图 1-4 差动输入比例放大电路

信号源内阻包括在 R_1 及 R_2 中。

在差动放大电路的设计中,电阻匹配的问题十分重要。差动电路的共模抑制比 K_{CMR} ,由运放本身的共模抑制比 K'_{CMR} 和由于外部电阻失配而形成的共模抑制比 K''_{CMR} 两部分组成。设各电阻匹配,公差相同,电阻精度均为 δ ,则 $K''_{CMR} \approx (1+R_3/R_1)/(4\delta)$,差动电路的共模抑制比为 $K_{CMR} = (K'_{CMR} \cdot K''_{CMR}) / (K'_{CMR} + K''_{CMR})$ 。由上式可知,闭环增益 (R_3/R_1) 愈小,电阻失配的影响愈大,甚至成为限制电路共模抑制能力的主要因素,且电路的共模抑制比 K_{CMR} 只能小于 K''_{CMR} 。例如,电阻精度为 0.1%、闭环增益为 100 的差动运放, $K''_{CMR} = (1+100)/(4 \times 0.1\%) = 2500$ 。

电路的差模输入电阻 $R_{id} \approx R_1 + R_2$,共模输入电阻 $R_{ic} \approx (R_1 + R_3)/2$ 。考虑到失调、频带、噪声等因素,反馈电阻 R_3 不宜大于 1 M Ω ,如取闭环增益为 100,则 R_1 为 10 M Ω ,而差模输入电阻为 20 M Ω ,共模输入电阻小于 500 M Ω 。差动放大电路放大交流信号时,为保证闭环差模增益在所要求的频率和温度范围内稳定不变,运放的开环增益须大于闭环增益 100 倍以上。

单运放差动放大电路常用于运算精度要求不高的场合,为提高性能,常采用三运放精密放大电路。

三、功率放大电路设计

功率放大器的作用是给负载 R_L 提供一定的输出功率,当 R_L 一定时,希望输出功率尽可能大,输出信号的非线性失真尽可能小,且效率尽可能高。

常用功率放大电路有双电源供电的互补对称输出的功率放大电路(OCL),单电源供电的带电容耦合输出的 OTL,单电源供电无电容耦合的 BTL,而其中 OCL 功率放大电路因其效率最高而应用最为广泛。

1. OCL 设计要点。OCL 电路采用直接耦合方式,为了保证电路工作稳定,必须采取有效措施抑制零点漂移。为了获得足够大的输出功率驱动负载工作,故需要有足够高的电压放大倍数。因此,性能良好的 OCL 功率放大器应由输入级、推动级和输出级等部分组成。

OCL 功放各级的作用和电路结构特征:

(1)输入级。它的主要作用是抑制零点漂移,保证电路工作稳定,同时对前级(音调控制级)送来的信号作低失真、低噪声放大。为此,采用带恒流源的、由复合管组成的差动放大电路,且设置的静态偏置电流较小。

(2)推动级的作用是获得足够高的电压放大倍数,以及为输出级提供足够大的驱动电流,为此,可采用带集电极有源负载的共射放大电路,其静态偏置电流比输入级要大。

(3)输出级的主要作用是给负载提供足够大的输出信号功率,可采用由复合

管构成的甲乙类互补对称功放或准互补功放电路。

此外,还应考虑为稳定静态工作点须设置直流负反馈电路,为稳定电压放大倍数和改善电路性能须设置交流负反馈电路,以及过流保持电路等。电路设计时,各级应设置合适的静态工作点,在组装完毕后须进行静态和动态测试,在波形不失真的情况下,使输出功率最大。动态测试时,要注意消振和接好保险丝,以防损坏元器件。

2. 采用集成功率放大器。由于电子技术的迅速发展,目前市场上已有多种性能优良的集成功放产品,采用集成功放将使设计十分简单,只需查阅手册便可得知功放块外围电路的元件值。

四、实用放大电路

1. 自动增益控制放大器。图 1-5 所示电路是用通用型运放 F005 组成的自动增益控制放大器。在运放的负反馈回路中接入场效应管,并反馈至栅极,对输出进行峰值衰减和控制场效应管的等效输出电阻,构成自动增益控制放大器。通过场效应管漏极到栅极间的 $100\text{ M}\Omega$ 电阻形成负反馈,用来补偿场效应管的非线性失真。当输入信号频率为 1 kHz ,输入信号幅度从 2.2 mV 增加到 70 mV (增加 30 dB) 时,输出信号从 0.44 V 增加到 1.8 V (增加 12.5 dB)。

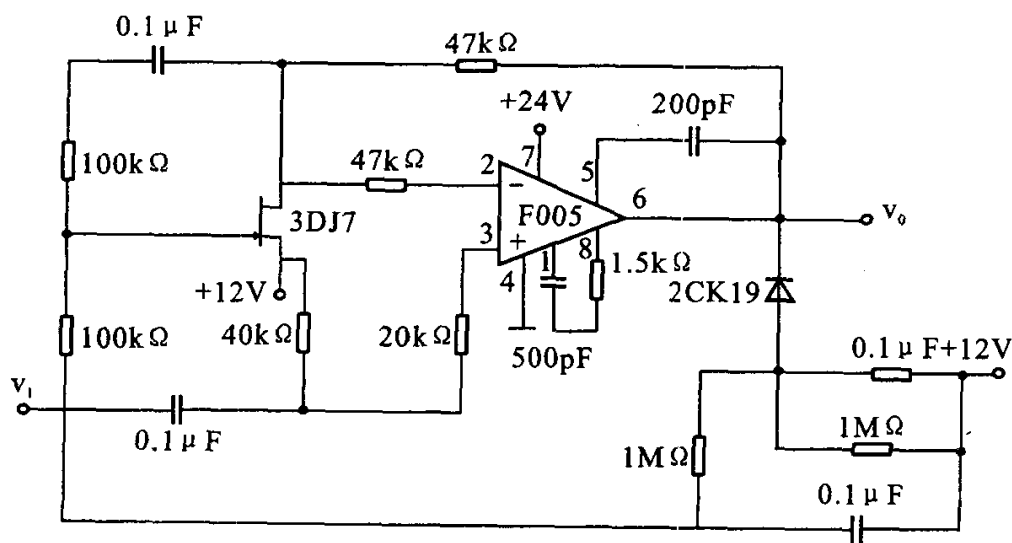


图 1-5 自动增益控制放大电路

2. 数控增益放大器。图 1-6 所示为用低功耗运放 F011 组成的数控增益放大器电路,常用于计算机控制的模拟系统中。放大器的电压放大倍数为: $A_v = 1 + \frac{R_f}{R_x}$, 式中 R_x 为反相端的对地电阻,即 R_2 、 R_3 、 R_4 、 R_5 的阻值或某种并联的组合,其大小决定于控制的数字量 $D_3D_2D_1D_0$ 的大小。四个数据输入端的 16 种状态确定了放大器 16 种增益。例如,数据为 0011 时, $R_x = (20 // 25)\text{ k}\Omega \approx$

11.1k Ω , 则 $A_v = 1 + 100/11.1 \approx 10.01$ 。

3. 绝对值放大器。

图 1-7 所示电路是用通用型运放 F007 组成的较精密的绝对值放大器。电路的输出信号电压正比于输入信号电压的绝对值, 无论输入电压的极性如何, 其输出总是正电压。电路输入

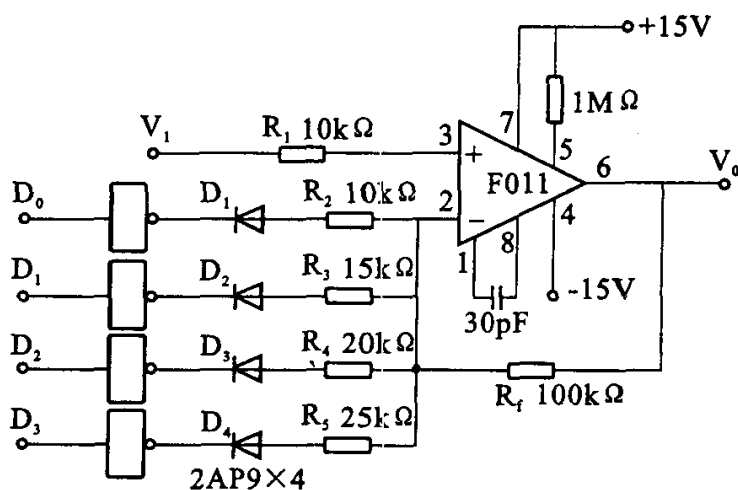


图 1-6 数控增益放大电路

阻抗高, 输出阻抗低, 增益大于 1, 共模抑制比高, 零漂和失调电压低。各电阻应选用精密电阻, 二极管选用正向压降较低的图 1-7 中所示元件值, 电路允许最大输入信号电压峰-峰值为 2 V, 最大输出信号的峰-峰值约为 20 V, 电路增益为 10。

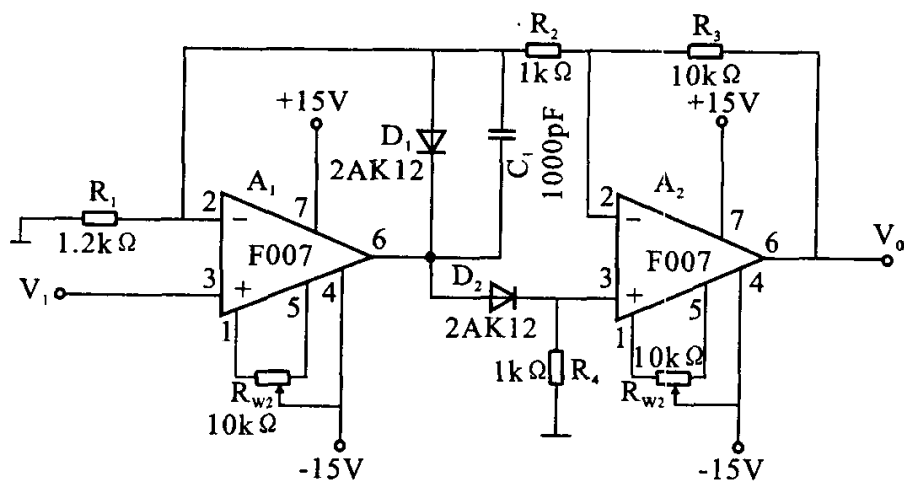


图 1-7 绝对值放大电路

4. 仪用精密放大电路。

(1) 仪表用放大器的特点。在测量系统中, 通常都用传感器获取信号, 即把被测物理量通过传感器转换为电信号, 然后进行放大。因此, 传感器的输出是放大器的信号源。然而, 多数传感器的等效电阻均不是常量, 它们随所测物理量的变化而变。这样, 对于放大器而言, 信号源内阻 R_s 是变量, 根据电压放大倍数的表达式:

$$\dot{A}_{us} = \frac{R_i}{R_s + R_i} \cdot \dot{A}_u$$

可知, 放大器的放大能力将随信号大小而变。为了保证放大器对不同幅值信号

具有稳定的放大倍数,就必须使得放大器的输入电阻 $R_i \gg R_s$, R_i 愈大,因信号源内阻变化而引起的放大误差就愈小。

此外,从传感器所获得的信号常为差模小信号,并含有较大共模部分,其数值有时远大于差模信号。因此,要求放大器应具有较强的抑制共模信号的能力。

综上所述,仪表用放大器除具备足够大的放大倍数外,还应具有高输入电阻和高共模抑制比。

(2)基本电路。集成仪表用放大器的具体电路多种多样,但是很多电路都是在图 1-8 所示电路的基础上演变而来。根据运算电路的基本分析方法,在图 1-8 所示电路中, $U_A = U_{11}$, $U_B = U_{12}$, 因而,

$$U_{11} - U_{12} = \frac{R_2}{2R_1 + R_2} (U_{O1} - U_{O2})$$

即
$$U_{O1} - U_{O2} = \left(1 + \frac{2R_1}{R_2}\right) (U_{11} - U_{12})$$

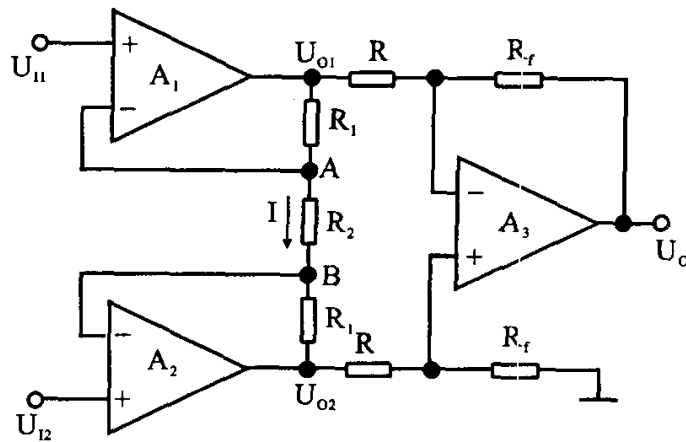


图 1-8 三运放构成的精密放大电路

所以输出电压:

$$U_O = -\frac{R_f}{R} (U_{O1} - U_{O2}) = -\frac{R_f}{R} \left(1 + \frac{2R_1}{R_2}\right) (U_{11} - U_{12})$$

设 $U_{1d} = U_{11} - U_{12}$, 则:

$$A_d = \frac{U_O}{U_{1d}} = -\frac{R_f}{R} \left(1 + \frac{2R_1}{R_2}\right)$$

当 $R_f = R$ 时 $A_d = -\left(1 + \frac{2R_1}{R_2}\right)$

当 $U_{11} = U_{12} = U_{1c}$ 时, 由于 $U_A = U_B = U_{1c}$, R_2 中电流为零, $U_{O1} = U_{O2} = U_{1c}$, 输出电压 $U_O = 0$ 。可见, 电路放大差模信号, 抑制共模信号。差模放大倍数数值愈大, 共模抑制比愈高。当输入信号中含有共模噪声时, 也将被抑制。

(3)集成仪表用放大器。实际使用时可选用集成仪表用放大器, 其型号为

(INA102)。有关管脚分布及使用方法可参考有关文献。

5. 集成 D2006 功率放大电路。D2006 是一种内部含有输出短路保护和过热自动闭锁的大功率音频功率放大电路。该电路在 OCL 方式工作时,采用双电源供电;若用 OTL 方式工作,则采用单电源供电。当电源为 $\pm 12\text{V}$ 电压,在 OCL 工作时,可获得 12W 的输出功率($R_L=4\Omega$)或在 8Ω 负载上获得 8W 的功率。由于电路工作在甲乙类状态,故可克服交越失真。该电路适用于在较高级收音机、收录机和家庭音响设备中作大功率高保真输出级。

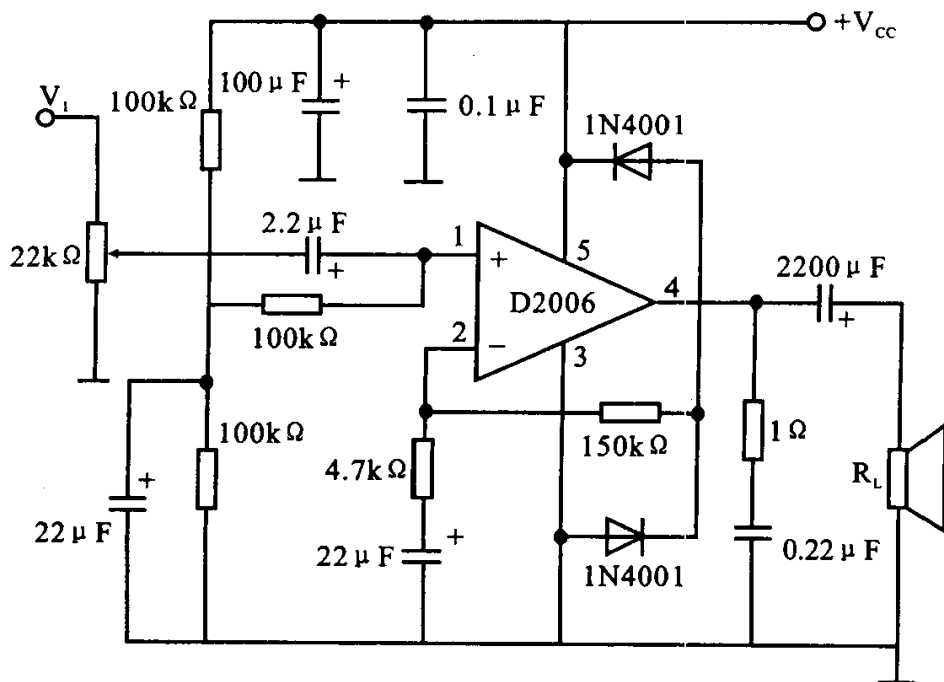


图 1-9 由集成功率放大器 D2006 组成的 OTL 放大电路

D2006 采用带散热片的单边双列 TO-220 型 5 脚塑料封装,可与意大利产品 TDA2006 互换使用,其主要参数为:电源电压 $\pm 6\sim\pm 15\text{V}$;输入阻抗 $5\text{M}\Omega$;开环电压增益 75 dB ;闭环电压增益 30 dB ;电源纹波抑制比 50 dB ;失真度 $(0.1\sim 0.2)\%$ 。

6. 集成 LM386 音频功率放大电路。

(1) LM386 集成功率放大器的性能。

①额定工作电压范围: $4\sim 16\text{V}$;

②额定电流:当电源电压为 6V 时,静态工作电流为 4 mA ,适合用电池供电;

③增益:①脚与⑧脚之间不接外部阻容元件时,电压增益为 20;接元件时,可提高增益到 $20\sim 200$ 之间的任何值;

④频响:可达数百 kHz ;