

面向 **21** 世纪计算机专业本科系列教材



数字逻辑

欧阳星明 主编



华中理工大学出版社

HUAZHONG UNIVERSITY OF SCIENCE AND TECHNOLOGY PRESS

TN431.2

02

00007225

面向 21 世纪计算机专业本科系列教材

数 字 逻 辑

主编 欧阳星明

编者 欧阳星明 陈传波

华中理工大学出版社

图书在版编目(CIP)数据

数字逻辑/欧阳星明 主编

武汉:华中理工大学出版社, 2000年1月

ISBN 7-5609-2144-2

I. 数…

II. ①欧阳… ②陈…

III. 数字逻辑-高等学校-教材

IV. TP331

数字逻辑

主编 欧阳星明

责任编辑:黄以铭
责任校对:蔡晓瑚

封面设计:刘 卉
监 印:张正林

出版发行:华中理工大学出版社

武昌喻家山 邮编:430074 电话:(027)87542624

经销:新华书店湖北发行所

录排:华中理工大学出版社照排室

印刷:湖北省新华印刷厂

开本:787×960 1/16

印张:21

字数:340 000

版次:2000年1月第1版

印次:2000年1月第1次印刷

印数:1—5 000

ISBN 7-5609-2144-2/TP·368

定价:24.00元

(本书若有印装质量问题,请向出版社发行科调换)

面向21世纪计算机教材

出版指导委员会

主 任 陈火旺 沈绪榜 邹寿彬

委 员 (以姓氏笔画为序)

王长胤	韦 敏	卢开澄	卢正鼎
齐 欢	刘太林	何炎祥	张 峰
杨传谱	苏锦祥		

秘 书 沈旭日

面向21世纪计算机专业本科

系列教材编委会

主 任 何炎祥

委 员 (以姓氏笔画为序)

肖德宝	陈 珉	张 峰
贺贵明	姜新祺	熊前兴

秘 书 沈旭日

内 容 简 介

根据教学改革的精神,本书以数字集成电路的飞速发展为背景,将数字电子技术和数字逻辑电路的有关知识融为一体,系统地介绍了数字系统逻辑电路分析与设计的基本知识与理论、各种不同规模的逻辑器件及其分析与设计的基本方法。全书内容包括基本知识,逻辑代数基础,集成门电路与触发器、组合逻辑电路,同步和异步时序逻辑电路,中规模通用集成电路及应用,可编程逻辑器件等。

本书体系新颖、结构合理、文句精练、题例丰富。并配有《数字逻辑学习与解题指南》,构成了一个集教学、自学、自测等环节为一体的系统。

本书可作为高等学校计算机、电子工程、自动化、通信等专业“数字逻辑”课程的教材,也可作为成人教育相关课程的教材,并可供相关专业科技人员参考。



总 序

自1946年世界上第一台电子数字计算机ENIAC诞生以来，计算机硬件系统经过了电子管、晶体管、小规模集成电路和大规模集成电路等几个阶段，正遵循着摩尔定律高速地发展：1998年，速度最快的个人PC微处理器是Intel 450MHz的Xeon,1999年速度最快的已达800MHz；1997年2.1GB的磁盘容量已经很不错了，1999年则已突破10GB……软件方面，无论是操作系统、数据库系统，还是编程语言、应用软件，更是频繁地更新换代，令人眼花缭乱。

与此同时，作为计算机与通信技术结合的产物——计算机网络得到了迅速发展，特别是Internet技术的广泛应用，使得计算机网络的规模越来越大，网上主机数目一直保持每3年增长10倍的速率，Internet上的数据流量则保持着平均每半年就翻一番的增长速率，信息网络已交叉纵横整个世界，将偌大的世界连成了一个“地球村”。

计算机技术日新月异的进步，对现有的计算机专业的教学模式提出了挑战，同时也带来了前所未有的机遇。深化面向21世纪的教学改革，寻求一条行之有效的途径，培养跨世纪的高素质的科技人才，已是当务之急。如果说教学内容、课程体系的改革是教学改革的重点和难点，那么，教材建设则是其不可或缺的重要组成部分。华中理工大学出版社敏锐地抓住了这一点，在其倡议和组织下，我们经过研究、讨论和对教学经验进行总结，规划了

这套“面向21世纪计算机教材”。为了满足各级各类学校人才培养的需要，这套教材计划包括计算机专业类教材和非计算机专业类教材，从层次上则可划分为研究生层次、本科生层次、高职高专层次、中职中专层次、中小学层次等若干个子系列，将陆续分批出版。

当今世界，信息革命方兴未艾，知识经济已见端倪，教育观念正面临从注重以知识为主体向以能力为主体的转变。我们在对教材进行规划和评审时，尤其注重把提高学生素质、培养学生的应用能力和创新能力作为首要的评价标准，同时注意教材的特色和教学的实用性，反映最新的教学和科研成果，体现时代特征。

限于水平和经验，这批教材的编写、出版还存在不足，希望使用教材的学校、教师和学生以及其他读者积极提出批评意见，以便我们及时更新、修订，以满足读者要求。

面向21世纪计算机教材出版指导委员会主任

陈火旺（中国科学院院士，国防科技大学教授）

沈绪榜（中国科学院院士，华中理工大学教授）

邹寿彬（华中理工大学教授，副校长）

1999年11月1日

序

面向 21 世纪计算机专业本科系列教材

人们已普遍认识到：21世纪是信息时代，以计算机为核心的信息技术是21世纪科技发展的大趋势。那么，作为计算机专业人才培养基地的大学计算机专业，如何适应这种发展，培养出符合时代要求、具有创新能力的人才呢？这是近年来计算机教育界讨论的热门话题，也是我们长期思考并努力探索的课题。

教材是人才培养的基础。在华中理工大学出版社的倡议和委托下，我们自1998年下半年起就开始讨论、筹划编写一套适应21世纪人才培养需要的计算机本科专业系列教材。在此基础上，我们组织了武汉大学、华中理工大学、华中师范大学、武汉测绘科技大学、武汉水利电力大学、武汉交通科技大学等院校的部分教师共同编写了这套“面向21世纪计算机系列教材”，以期总结我们在教学内容和课程体系改革方面的体会和做法，在适应21世纪的教材建设方面作出自己的努力。

值得欣慰的是，在教材的编写过程中，全国计算机专业教学指导委员会、中国计算机学会教育委员会联合推出了“计算机学科教学计划2000”（简称“2000教程”），这就更增强了我们编好这套教材的信心。在编写过程中，我们吸收了其中与我们内容相异的新内容。因此，也完全可以说，这套教材是与“2000教程”完全配套的教材。

我们这套系列教材的编写计划分为两个阶段：第一阶段，在2000年内出版“2000教程”中所涉及的所有专业课和部分专业基础课教材；第二阶段，在2000年以后出版与这套教材相配套的实践课和实验课教材，以及教学辅导书。

我们希冀这套教材具有以下特点：

1. 基础性和先进性相结合。与其他学科相比，计算机学科的一个显著特点就是知识内容更新更快，这对教学内容的选取、课程知识结构的构建提出了挑战。基于大学教育应努力实现知识、能力、素质三者辩证统一的目标，我们把编写的重点放在基础知识、基本技能和基本方法上，希望提高学生的理论素养和分析问题、解决问题的能力；与此同时，注重介绍最新的技术和方法，以拓展学生的知识面，激发他们学习的积极性和创新意识

识。

2. 理论性与应用性相结合。理论是规律的表现形式，良好的理论素养是应用的前提，而掌握理论的目的就是应用。在教材的编写过程中，我们注意了理论的系统性，在讲深讲透主要知识的基础上，各门课程知识点的选取做到尽量广一些；融理论性和应用性于一体，在阐述理论的同时，尤其注意理论方法的讲授，以培养学生应用理论和技术的能力。此外，精心设计了比较多的习题，以加强应用能力和创造能力的培养。

3. 时代性和实用性相结合。力求精简旧的知识点，增加新的知识点，使整个知识建立在“高”、“新”平台上，体现教材的时代特征。但是，并不片面追求“高”、“新”，而是实事求是地充分考虑一般高校目前所拥有的教学设备、师资条件，注重教材的实用性。我们以为，教材建设不可能毕其功于一役，而必须根据学科的发展和客观环境以及条件的变化不断努力和改进。需要说明的是，与“2000教程”相比，我们根据人的认识规律和教学安排的需要，将有些课程进行了划分或合并，以便于教师根据需要灵活安排。

4. 科学性与通俗性相结合。概念原理、新技术的阐述力求准确、精练；写作风格上尽量通俗易懂、深入浅出、图文并茂，增加可读性，便于学生自学。

如果说科学技术快速发展是21世纪的一个重要特征的话，那么，教学改革将是21世纪教育工作永恒的主题，是需要不断探索的课题。我们要达到以上目标，还需要不断地努力实践和完善。欢迎使用这套教材的教师、学生和其他读者提出宝贵意见。

最后，衷心感谢参加这套教材编写的所有作者所贡献的成果和辛勤的汗水，对为这套教材的编写提供支持的有关学校、院系的领导和老师表示诚挚的谢忱！感谢华中理工大学出版社为本系列教材的出版所付出的艰辛和努力！

面向21世纪计算机专业本科系列教材编委会主任

何炎祥 (武汉大学教授)

1999年11月20日

前 言

时代的发展和技术的进步,对传统的课程教学体系和人才培养模式提出了新的挑战。面向 21 世纪的高等教育必须对专业结构、课程体系、教学内容和教学方法进行系统的、整体的改革,教材建设是改革的重要内容之一。

“数字逻辑”是计算机科学与技术(类)本、专科学生必修的一门重要专业基础课。本课程的主要目的是使学生了解从对数字系统提出的要求开始,直至用集成电路实现所需逻辑功能为止的完整过程,熟练掌握数字逻辑电路分析与设计的基本方法,为数字计算机和其他数字系统的硬件分析与设计奠定坚实的基础。

数字集成电路是数字计算机和各类数字系统功能实现的物质基础。本教材以高速发展的数字集成电路为纽带,将数字电子技术和数字逻辑的有关知识联系在一起,较完整地阐述了各种不同规模的数字集成电路及其在数字系统逻辑设计中的应用。力图使学生在掌握逻辑设计基本理论和方法的基础上,了解数字器件的更新换代使数字系统设计方法产生的重大变化,进而了解新的动向、掌握新的技术,以适应数字技术快速发展的需要。

全书共分八章,内容可归纳为三大部分。第一部分由 1 章~3 章组成,主要介绍数字系统逻辑设计的基本知识、基本理论和基本逻辑器件;第二部分由 4 章~6 章组成,详细讨论基于小规模集成电路的组合逻辑电路和时序逻辑电路的分析、设计方法;第三部分由 7、8 两章组成,重点介绍常用中规模通用集成电路、大规模可编程逻辑器件及其在逻辑设计中的应用,同时还介绍了常用中规模组合逻辑电路、中规模时序逻辑电路、信号产生与变换电路、常规可编程逻辑器件以及 90 年代出现的 ISP 技术。

本书是参照原国家教育委员会高等教育司 1995 年修定的《工科本科基础课程教学基本要求》和全国高校计算机专业教学指导委员会、中国计算机学会教育委员会与全国高等学校计算机教育研究会 1999 年联合推荐的《计算机学科教学计划 2000》的指导思想以及对“数字电子技术基础”和“数字逻辑”课程的有关要求,从传授知识和培养能力的目标出发,结合作者长期从事教学与科

研的经验及本课程教学的特点、要点和难点编写的。本课程的先修课程是“电路与电子技术”。本课程的教学参考学时为 70 学时 ~ 80 学时,使用者可根据具体情况对教材内容进行适当取舍。

为了满足教学与自学的需要,我们还编写了配套教材《数字逻辑学习与解题指南》,读者可根据需要选用。

本书由欧阳星明主编,陈传波教授参与了该书的编写工作。在本书的编写过程中,得到了华中理工大学计算机学院领导和同事的关心,“数字逻辑”课程教学小组的老师们对该书内容的组织提出了许多好的建议,华中理工大学出版社为本书的出版给予了大力支持,在此一并表示衷心感谢。

由于编者水平有限,书中缺点、错误难免,殷切希望广大读者批评指正。

编者

1999 年 8 月于华中理工大学

目 录

第 1 章 基本知识	(1)
1.1 概述	(1)
1.1.1 数字系统	(1)
1.1.2 数字逻辑电路的类型和研究方法	(2)
1.2 数制及其转换	(4)
1.2.1 进位计数制	(4)
1.2.2 数制转换	(8)
1.3 带符号二进制数的代码表示	(11)
1.3.1 原码	(11)
1.3.2 反码	(12)
1.3.3 补码	(14)
1.4 几种常用的编码	(15)
1.4.1 十进制数的二进制编码	(15)
1.4.2 可靠性编码	(17)
1.4.3 字符编码	(19)
习 题 一	(21)
第 2 章 逻辑代数基础	(22)
2.1 逻辑代数的基本概念	(22)
2.1.1 逻辑变量及基本逻辑运算	(23)
2.1.2 逻辑函数及逻辑函数间的相等	(26)
2.1.3 逻辑函数的表示法	(27)
2.2 逻辑代数的基本定理和规则	(28)
2.2.1 基本定理	(28)
2.2.2 重要规则	(30)
2.2.3 复合逻辑	(32)

2.3	逻辑函数表达式的形式与变换	(35)
2.3.1	逻辑函数表达式的基本形式	(35)
2.3.2	逻辑函数表达式的标准形式	(36)
2.3.3	逻辑函数表达式的转换	(39)
2.4	逻辑函数化简	(41)
2.4.1	代数化简法	(42)
2.4.2	卡诺图化简法	(44)
2.4.3	列表化简法	(53)
习题二		(58)
第3章	集成门电路与触发器	(60)
3.1	数字集成电路的分类	(60)
3.2	半导体器件的开关特性	(61)
3.2.1	晶体二极管的开关特性	(61)
3.2.2	晶体三极管的开关特性	(64)
3.2.3	MOS管的开关特性	(67)
3.3	逻辑门电路	(69)
3.3.1	晶体三极管反相器	(69)
3.3.2	TTL集成逻辑门电路	(71)
3.3.3	CMOS集成逻辑门电路	(80)
3.3.4	正逻辑和负逻辑	(83)
3.4	触发器	(86)
3.4.1	基本 R-S 触发器	(86)
3.4.2	几种常用的时钟控制触发器	(89)
3.4.3	不同类型时钟控制触发器的相互转换	(98)
3.4.4	集成触发器的主要参数	(101)
习题三		(103)
第4章	组合逻辑电路	(106)
4.1	组合逻辑电路分析	(106)
4.1.1	分析方法概述	(107)
4.1.2	分析举例	(107)
4.2	组合逻辑电路设计	(110)
4.2.1	设计方法概述	(111)
4.2.2	设计举例	(111)

4.2.3 设计中几个实际问题的处理	(113)
4.3 组合逻辑电路的险象	(121)
4.3.1 险象的产生	(121)
4.3.2 险象的分类	(123)
4.3.3 险象的判断	(123)
4.3.4 险象的消除	(125)
习 题 四	(128)
第 5 章 同步时序逻辑电路	(130)
5.1 概 述	(130)
5.1.1 时序逻辑电路的结构	(130)
5.1.2 时序逻辑电路的分类	(131)
5.1.3 同步时序逻辑电路的描述方法	(132)
5.2 同步时序逻辑电路的分析	(135)
5.2.1 同步时序逻辑电路分析的方法和步骤	(135)
5.2.2 分析举例	(136)
5.3 同步时序逻辑电路的设计	(143)
5.3.1 建立原始状态图和原始状态表	(144)
5.3.2 状态化简	(151)
5.3.3 状态编码	(159)
5.3.4 确定激励函数和输出函数并画出逻辑电路图	(161)
5.4 同步时序逻辑电路设计举例	(164)
习 题 五	(171)
第 6 章 异步时序逻辑电路	(175)
6.1 脉冲异步时序逻辑电路	(175)
6.1.1 脉冲异步时序逻辑电路的分析	(176)
6.1.2 脉冲异步时序逻辑电路的设计	(180)
6.2 电平异步时序逻辑电路	(186)
6.2.1 电平异步时序逻辑电路的特点	(186)
6.2.2 电平异步时序逻辑电路的分析	(190)
6.2.3 电平异步时序逻辑电路的竞争	(192)
6.3 电平异步时序逻辑电路的设计	(194)
6.3.1 电平异步时序逻辑电路设计的一般步骤和方法	(194)

6.3.2 电平异步时序逻辑电路设计举例	(204)
习 题 六	(208)
第 7 章 中规模通用集成电路及其应用	(212)
7.1 常用中规模组合逻辑电路	(212)
7.1.1 二进制并行加法器	(212)
7.1.2 译码器和编码器	(217)
7.1.3 多路选择器和多路分配器	(229)
7.2 常用中规模时序逻辑电路	(237)
7.2.1 计数器	(237)
7.2.2 寄存器	(242)
7.2.3 综合运用举例	(246)
7.3 常用中规模信号产生与变换电路	(248)
7.3.1 集成定时器 555 及其应用	(248)
7.3.2 集成 D/A 转换器	(257)
7.3.3 集成 A/D 转换器	(262)
习 题 七	(266)
第 8 章 可编程逻辑器件	(268)
8.1 PLD 概述	(269)
8.1.1 PLD 的发展	(269)
8.1.2 PLD 的基本结构	(270)
8.1.3 PLD 的电路表示法	(270)
8.2 常用的可编程逻辑器件	(272)
8.2.1 可编程只读存储器 PROM	(272)
8.2.2 可编程逻辑阵列 PLA	(279)
8.2.3 可编程阵列逻辑 PLA	(284)
8.2.4 通用阵列逻辑 GAL	(294)
8.3 在系统编程技术简介	(307)
8.3.1 ISP 技术的主要特点	(307)
8.3.2 ISP 逻辑器件	(308)
8.3.3 ISP 器件的开发软件与设计流程	(315)
习 题 八	(318)
参考文献	(319)



基本知识

本章在对“数字逻辑”的研究对象和研究方法作简单介绍的基础上,重点讨论数字系统中数据的表示形式——数制及数的编码。

1.1 概 述

1.1.1 数字系统

什么是数字系统?简单地说,数字系统是一个能对数字信号进行加工、传递和存储的实体,它由实现各种功能的数字逻辑电路相互连接而成。例如,数字计算机就是一种最具代表性的数字系统。

1. 数字信号

客观世界存在的各种物理信号,按其变化规律可以分为两种类型:一类是连续信号,另一类是离散信号。所谓连续信号是指在时间上和数值上均作连续变化的物理信号,例如,温度、压力等。在工程应用中,为了处理和传送的方便,通常用某一种连续信号去模拟另一种连续信号,例如,用电压的变化代替温度的变化等。因此,习惯将连续信号称为模拟信号,简称模拟量。直接对模拟量进行处理的电子线路称为模拟电路。反之,若信号的变化在时间上和数值上都是离散的,或者说断续的,则称为离散信号。例如,学生成绩记录,工厂产品统计,电路开关的状态等。离散信号的变化可以用不同的数字反映,所以又称为数字信号,简称为数字量。数字系统中处理的是数字信号,当数字系统要与模拟信号发生联系时,必须经过模/数(A/D)转换和数/模(D/A)转换电路,对信号类型进行变换。

2. 数字逻辑电路

用来处理数字信号的电子线路称为数字电路。由于数字电路的各种功能是通过逻辑运算和逻辑判断来实现的,所以数字电路又称为数字逻辑电路或者逻辑电路。与模拟电路相比,数字逻辑电路具有如下特点:

① 电路的基本工作信号是二值信号。它表现为电路中电压的“高”或“低”、开关的“接通”或“断开”、晶体管的“导通”或“截止”等两种稳定的物理状态。

② 电路中的半导体器件一般都工作在开、关状态,对电路进行研究时,主要关心输出和输入之间的逻辑关系。

③ 电路结构简单、功耗低、便于集成制造和系列化生产。产品价格低廉、使用方便、通用性好。

④ 由数字逻辑电路构成的数字系统工作速度快、精度高、功能强、可靠性好。

由于具有上述特点,所以,数字逻辑电路的应用十分广泛。

随着半导体技术和工艺的发展,出现了数字集成电路,人们已不再用分立元件去构造实现各种逻辑功能的部件,而是采用标准集成电路进行逻辑设计。因此,数字集成电路是数字系统功能实现的物质基础。

数字集成电路的基本逻辑单元是逻辑门电路,任何一个复杂的数字部件均可由逻辑门构成。一块集成电路芯片所容纳的逻辑门数量反映了芯片的集成度,集成度越高,单片芯片所实现的逻辑功能就越强。通常,按照单片芯片所集成的逻辑门数量将数字集成电路分为小规模、中规模、大规模和超大规模几种类型。

1.1.2 数字逻辑电路的类型和研究方法

1. 数字逻辑电路的类型

根据一个电路有无记忆功能,可将数字逻辑电路分为组合逻辑电路和时序逻辑电路两种类型。

如果一个逻辑电路在任何时刻的稳定输出仅取决于该时刻的输入,而与电路过去的输入无关,则称为组合逻辑(Combinational Logic)电路。由于这类电路的输出与过去的输入信号无关,所以不需要有记忆功能。例如,一个“多数表决器”,表决的结果仅取决于参予表决的成员当时的态度是“赞成”还是