



普通高等教育“十一五”国家级规划教材

# 微机原理

马维华 主编

# 与接口技术 (第二版)



 科学出版社  
www.sciencep.com

普通高等教育“十一五”国家级规划教材

# 微机原理与接口技术

(第二版)

马维华 主编

科学出版社

北京

## 内 容 简 介

本书以 Intel 微处理器为核心的微型计算机为背景,从传统到现代,全面、系统、深入、详细地介绍了微型计算机的工作原理、实际应用及接口技术,并特别注重汲取微型计算机最新技术和最新知识,将之融于全书各章之中。

全书共分 12 章,分别介绍微型计算机的基础知识、从 80X86、Pentium X 到 Core 2X 系列微处理器及其结构、指令系统、汇编语言程序设计、存储器及其管理、基本 I/O 接口技术、中断系统、人机交互接口、DMA 控制器及外存接口、模拟输入输出接口、总线技术及微型计算机系统。

本书内容新颖、全面、实用,叙述通俗易懂、深入浅出,从发展角度展开论述,并特别注重理论联系实际。本书每章后面都有大量思考题和习题,可作为高等院校本科计算机专业及电类相关专业“微机原理及应用”、“微机原理及汇编语言”、“微机原理与接口技术”及“微型计算机硬件技术”等课程的教材或参考书,通过适当章节的删减,也非常适合非电类“微机原理及应用”课程的教学,也是那些希望了解和掌握微型计算机技术人员非常有用的工具书。

### 图书在版编目(CIP)数据

微机原理与接口技术/马维华主编. —2 版. —北京:科学出版社,2009  
(普通高等教育“十一五”国家级规划教材)

ISBN 978-7-03-023435-3

I. 微… II. 马… III. ①微型计算机-理论-高等学校-教材②微型计算机-接口-高等学校-教材 IV. TP36

中国版本图书馆 CIP 数据核字(2008)第 182985 号

责任编辑:赵卫江/责任校对:赵 燕

责任印制:吕春珉/封面设计:耕者设计工作室

科 学 出 版 社 出 版

北京东黄城根北街 16 号

邮政编码:100717

<http://www.sciencep.com>

新 蕾 印 刷 厂 印 刷

科学出版社发行 各地新华书店经销

\*

2005 年 2 月第 一 版 开本:787×1092 1/16

2009 年 2 月第 二 版 印张:28

2009 年 2 月第一次印刷 字数:646 000

印数:1—3 000

定价:39.00 元

(如有印装质量问题,我社负责调换<新蕾>)

销售部电话:62134988 编辑部电话:62138017

版权所有,侵权必究

举报电话:010-64030229;010-64034315;13501151303

## 前 言

微机原理及应用、微机原理与接口技术及微型计算机硬件技术等是工科学生学习和掌握微型计算机硬件知识和汇编语言程序设计的重要课程,课程的任务是使学生从理论和实践上掌握微机的基本组成、工作原理、接口技术及硬件连接,建立微机系统的整机概念,使学生具有微机系统软、硬件开发和应用的初步能力。

然而,微型计算机的新技术、新机型、新应用层出不穷,日新月异,要达到上述课程任务所提出的要求,就要既符合教学体系的连贯性和学生认识过程的要求,又要把握微型计算机发展的脉搏。由于微机发展一日千里,以至于课本远远滞后于微型计算机的发展,为突破这一局限性,在多年教学和科研实践的基础上,大量汲取最新资料,作者于1998年编写成《从8086到Pentium II微型计算机及接口技术》讲义,在国内较早作为教材介绍32位微机原理与接口技术。该讲义在2000年初以《从8086到Pentium III微型计算机及接口技术》为书名由科学出版社出版,并多次修订、多次印刷,后经进一步修订,于2005年以《微机原理及接口技术——从80X86到Pentium X》为书名再次出版印刷,又经多次重印至今,教材被多所高校计算机专业和非计算机专业选作教材和参考书,受到同行们的好评。但随着时间的推移,许多内容已不再先进,为适应新的形势,借助于普通高等教育“十一五”国家级规划教材建设的强劲东风,结合《CCC2007》(中国计算机科学与技术学科教程)对教材进行了大幅度修改,重新组织编写本书,终于完成了新版的教材。

书中涉及的80X86是指8086/8088、80286、80386及80486;Pentium X指以Pentium为前缀的所有Intel系列处理器,包括Pentium(含MMX Pentium)、Pentium Pro、Pentium II、Pentium III及Pentium 4等;Core 2X包括Core 2 Duo、Core 2 Quad及Core 2 Extreme等。

本书以Intel处理器为代表,以IA-32为重点,兼顾Intel 64介绍微机原理与接口。

全书共分12章。第1章概述微型计算机的基础知识,引入本书介绍的主要内容;第2章介绍微机的核心部件——微处理器及其结构;第3章介绍指令系统;第4章介绍汇编语言程序设计;第5章介绍存储器及其管理;第6章讲解基本I/O接口技术;第7章介绍中断系统;第8章介绍人机交互接口;第9章介绍DMA控制器及硬盘适配器接口;第10章介绍模拟I/O接口;第11章介绍微型计算机总线技术;第12章以主板为线索介绍微机硬件系统,最后给出完整的微机计算机系统,作为对前面各章的总结和呼应。

本书特别注重实用性,在介绍具体内容时,尽量列举实例,有些程序段和接口电路可直接用于实际系统中。在叙述上力求深入浅出,通俗易懂。

由于本书内容全面、新颖,除可作为微机原理及应用、微机系统及应用、微型计算机与接口通信、微机原理与接口技术、微机接口技术及微型计算机硬件技术等本科教材外,也可作为从事微机硬/软件开发人员、工程技术人员以及需要了解微型计算机技术

者的工具书。作为本科教材使用时，通过适当选择，既适合计算机专业的学生使用，也适合非计算机专业的学生使用。如果学时有限，可以根据教学要求选择一定章节学习，有些章节如第 8、9、12 章可以自学。为了让学生巩固学习的知识，每一章后面都有适量思考题和习题。

本书由马维华主编并编写第 1、2、5~12 章，第 3、4 章由钱忠民编写，最后由马维华统稿。

在 2005 版教材使用中，李玉泉、李绪蓉、冯爱民等老师提出了许多宝贵的意见和建议，这些好的建议在本书中均被采纳，在此向他们表示衷心感谢！

另外，还要特别感谢前两版的作者奚抗生、易仲芳、毛建国、谭白磊老师付出的劳动。

由于微型计算机技术飞速发展，加上作者水平有限和时间仓促，书中难免有疏漏和错误之处，恳请同行专家及读者提出宝贵意见。

作者

2008 年 12 月

# 目 录

<b>第 1 章 微型计算机概述</b> .....	1
1.1 微型计算机的基本概念 .....	1
1.1.1 微处理器及微处理机 .....	1
1.1.2 微型计算机 .....	1
1.1.3 微型计算机系统 .....	2
1.1.4 嵌入式系统 .....	2
1.2 微型计算机的硬件结构 .....	2
1.3 微型计算机的软件系统 .....	3
1.4 微型计算机系统组成及性能指标 .....	3
1.4.1 微型计算机系统的组成 .....	3
1.4.2 微型计算机系统的主要性能指标 .....	3
1.5 微型计算机的发展概况 .....	5
1.6 微型计算机的应用 .....	6
思考与习题 .....	7
<b>第 2 章 微处理器及其结构</b> .....	8
2.1 微处理器概述 .....	8
2.1.1 微处理器性能指标 .....	8
2.1.2 微处理器工作方式 .....	9
2.1.3 微处理器流水线及超标量技术 .....	12
2.1.4 微处理器核心架构概述 .....	14
2.1.5 Intel 处理器命名方法 .....	15
2.2 微处理器内部结构 .....	16
2.2.1 8086/8088 微处理器 .....	17
2.2.2 80286 微处理器 .....	18
2.2.3 80386 微处理器 .....	19
2.2.4 80486 微处理器 .....	21
2.2.5 P5 架构微处理器 .....	22
2.2.6 P6 架构微处理器 .....	25
2.2.7 NetBurst 架构微处理器 .....	28
2.2.8 Core 架构微处理器 .....	31
2.2.9 Itanium 系列微处理器 .....	38
2.3 微处理器寄存器结构及数据类型 .....	38
2.3.1 IA-32 寄存器结构 .....	38
2.3.2 IA-32 及 Intel 64 基本程序执行寄存器 .....	39

2.3.3	系统相关寄存器 .....	43
2.3.4	处理器支持的数据类型 .....	47
2.4	微处理器主要引脚信号与总线时序 .....	48
2.4.1	处理器的时钟信号 .....	48
2.4.2	8086/8088 引脚信号与总线时序 .....	49
2.4.3	80286 引脚信号与总线操作 .....	54
2.4.4	80386 主要引脚信号与总线时序 .....	55
2.4.5	80486 主要引脚信号 .....	57
2.4.6	P5 架构处理器主要引脚信号与总线时序 .....	58
2.4.7	P6 架构处理器主要引脚信号与总线时序 .....	59
2.4.8	NetBurst 架构的 Pentium 4 处理器主要引脚信号与总线时序 .....	61
2.4.9	Core 架构处理器主要引脚信号与总线时序 .....	61
2.5	微处理器对存储器管理概述 .....	62
2.5.1	物理地址与物理地址空间 .....	62
2.5.2	虚拟地址与虚拟地址空间 .....	63
2.5.3	段式管理与页式管理 .....	63
2.6	实地址方式下的存储器管理 .....	65
2.6.1	实地址方式下的段式管理机制 .....	65
2.6.2	实地址方式下物理地址的形成 .....	65
2.7	保护方式下的存储器管理 .....	66
2.7.1	段描述符与选择子 .....	66
2.7.2	保护方式下 IA-32 处理器的地址转换 .....	68
2.7.3	保护方式下 IA-32E 处理器的地址转换 .....	74
2.7.4	保护方式下物理地址形成示例 .....	76
	思考与习题 .....	78
<b>第 3 章</b>	<b>IA-32 及 Intel 64 指令系统 .....</b>	<b>82</b>
3.1	指令格式 .....	82
3.2	寻址方式 .....	83
3.2.1	有效地址的概念 .....	83
3.2.2	各种寻址方式 .....	84
3.3	指令系统 .....	91
3.3.1	数据传送类指令 .....	91
3.3.2	算术运算类指令 .....	98
3.3.3	逻辑运算与移位指令 .....	107
3.3.4	串操作类指令 .....	111
3.3.5	控制转移类指令 .....	115
3.3.6	处理器控制类指令 .....	123
3.3.7	其他指令 .....	124
	思考与习题 .....	130

<b>第 4 章 汇编语言程序设计</b> .....	134
4.1 概述 .....	134
4.1.1 汇编语言程序的基本概念 .....	134
4.1.2 汇编语言的基本语法 .....	135
4.2 汇编语言的数据和表达式 .....	136
4.2.1 常量 .....	136
4.2.2 变量 .....	137
4.2.3 标号 .....	140
4.2.4 表达式和运算符 .....	141
4.3 宏汇编语言的伪指令 .....	146
4.3.1 段定义和程序说明伪指令 .....	146
4.3.2 重复汇编和条件汇编伪指令 .....	155
4.3.3 结构定义伪指令 .....	158
4.4 汇编语言程序设计方法 .....	159
4.4.1 分支程序设计 .....	159
4.4.2 循环程序设计 .....	162
4.4.3 子程序设计 .....	165
4.4.4 宏结构程序设计 .....	169
4.4.5 汇编程序和汇编处理过程 .....	172
4.5 用汇编语言编写 Windows 应用程序 .....	177
4.5.1 Windows 与 DOS 区别 .....	177
4.5.2 简单应用程序开发示例 .....	178
4.6 汇编语言和 C 语言的简单混合编程 .....	183
4.6.1 汇编指令的嵌入式编程 .....	183
4.6.2 多模块混合编程 .....	185
思考与习题 .....	189
<b>第 5 章 微型计算机中的存储器</b> .....	193
5.1 存储器概述 .....	193
5.1.1 半导体存储器分类 .....	193
5.1.2 半导体存储器的技术指标 .....	194
5.2 易失性随机存取存储器 .....	195
5.2.1 静态随机存取存储器 (SRAM) .....	195
5.2.2 动态随机存取存储器 .....	198
5.2.3 改进型高速 DRAM .....	200
5.3 只读存储器 .....	202
5.3.1 掩膜型只读存储器 (MROM) .....	202
5.3.2 可编程只读存储器 .....	203
5.3.3 可擦除可编程只读存储器 .....	203
5.3.4 电可擦除可编程只读存储器 (EEPROM) .....	205



5.3.5	闪存存储器	206
5.4	新型非易失性随机存取存储器	206
5.4.1	铁电随机存取存储器 (FRAM)	207
5.4.2	磁阻式随机存取存储器 (MRAM)	208
5.5	微机内存区域划分	208
5.6	存储器扩展与组织	210
5.6.1	地址译码	210
5.6.2	存储器及 I/O 读写控制信号的产生	213
5.6.3	位扩展和字扩展	213
5.6.4	字位全扩展	213
5.6.5	存储器组织	215
5.7	存储器层次结构	218
5.7.1	存储器层次结构概述	218
5.7.2	存储器模块简介	218
5.7.3	高速缓冲存储器 Cache	222
5.7.4	虚拟存储器	224
5.8	CMOS、ROM BIOS 和 Shadow RAM	225
5.8.1	CMOS	225
5.8.2	ROM BIOS	227
5.8.3	Shadow RAM	229
	思考与习题	230
<b>第 6 章</b>	<b>基本 I/O 接口技术</b>	<b>233</b>
6.1	I/O 接口概述	233
6.1.1	I/O 接口及其功能	233
6.1.2	微处理器与 I/O 设备之间的接口信息	234
6.1.3	I/O 端口的编址方法	235
6.1.4	I/O 组织	236
6.1.5	I/O 端口的访问	237
6.2	I/O 控制方式	239
6.2.1	直接程序控制方式	239
6.2.2	中断控制方式	240
6.2.3	DMA 控制方式	240
6.2.4	I/O 处理机控制方式	241
6.3	I/O 接口读、写技术	241
6.3.1	简单 I/O 接口	241
6.3.2	I/O 端口的输入/输出控制	243
6.4	并行通信与串行通信	245
6.4.1	并行通信与并行接口	245
6.4.2	串行通信与串行接口	246

6.4.3	串行通信方式及异步通信协议	248
6.4.4	串行异步通信接口标准	251
6.5	可编程串行通信接口芯片 16550/8250	253
6.5.1	16550/8250 的内部结构及引脚	253
6.5.2	串行接口的编程及应用	259
6.6	可编程并行接口芯片 8255	263
6.6.1	8255 的内部结构及引脚信号	263
6.6.2	8255 的工作方式	264
6.6.3	8255 的编程应用	268
6.7	可编程定时器/计数器接口芯片 8253/8254	271
6.7.1	定时/计数概述	271
6.7.2	8253/8254 的内部结构及引脚信号	271
6.7.3	8253/8254 的工作方式	273
6.7.4	8253 和 8254 的编程方法	277
6.7.5	8253/8254 的应用	279
	思考与习题	280
<b>第 7 章</b>	<b>微型计算机的中断系统</b>	<b>284</b>
7.1	中断的基本概念	284
7.1.1	中断与异常	284
7.1.2	中断过程	287
7.1.3	外部中断源的管理	289
7.2	实地址方式和保护地址方式下的中断	291
7.2.1	实地址方式下的中断	291
7.2.2	保护方式下的中断	291
7.3	可编程中断控制器 8259	293
7.3.1	8259 的内部结构及工作原理	294
7.3.2	8259 的引脚信号	296
7.3.3	8259 的工作方式	297
7.3.4	8259 的编程方法	300
7.3.5	高级可编程中断控制器 APIC	307
7.4	中断调用及中断程序设计	308
7.4.1	BIOS 中断调用	308
7.4.2	DOS 系统功能调用	311
7.4.3	中断程序设计	311
	思考与习题	315
<b>第 8 章</b>	<b>人机交互接口</b>	<b>318</b>
8.1	键盘接口及 LED 显示器接口	318
8.1.1	非标准键盘及 LED 显示器接口	318
8.1.2	微机系统中的标准键盘接口	324

8.2	显示适配器接口	327
8.2.1	显示适配器接口概述	327
8.2.2	显示适配器的组成	329
8.2.3	对显示适配器的编程	329
8.2.4	VGA 与 DVI 接口	331
8.3	并行打印机接口	333
8.3.1	并行打印机适配器组成	333
8.3.2	并行打印机接口的应用	335
8.3.3	增强型并行端口 EPP 和扩展功能端口 ECP	337
	思考与习题	342
<b>第 9 章</b>	<b>DMA 控制器及硬盘适配器接口</b>	<b>344</b>
9.1	DMA 及 DMA 控制器	344
9.1.1	DMA 概述	344
9.1.2	DMA 控制器 8237 结构及引脚	345
9.1.3	8237 内部寄存器的功能及格式	348
9.1.4	DMA 控制器的编程及应用	352
9.1.5	DMA 应用于打印机控制	355
9.2	硬盘适配器接口	356
9.2.1	硬盘系统构成	356
9.2.2	硬盘适配器接口类型	357
9.2.3	硬盘接口信号	359
9.3	RAID 技术	360
	思考与习题	362
<b>第 10 章</b>	<b>模拟输入/输出接口</b>	<b>363</b>
10.1	模拟输入/输出系统	363
10.2	模拟输出接口技术	364
10.2.1	D/A 转换器	364
10.2.2	D/A 转换接口技术	368
10.3	模拟输入接口技术	373
10.3.1	A/D 转换器	373
10.3.2	A/D 转换接口技术	379
	思考与习题	381
<b>第 11 章</b>	<b>微型计算机总线技术</b>	<b>383</b>
11.1	微型计算机总线概述	383
11.1.1	总线分类	383
11.1.2	总线主要参数	384
11.1.3	微型计算机总线的发展	385
11.2	总线层次及信号类型	387
11.2.1	总线系统的层次	387

11.2.2 总线系统的信号类型 .....	387
11.3 ISA 总线 .....	388
11.4 EISA 总线 .....	390
11.5 VESA 总线 .....	391
11.6 PCI 总线 .....	391
11.7 AGP 总线 .....	396
11.7.1 AGP 的主要特点 .....	396
11.7.2 AGP 的工作模式及时序 .....	396
11.8 PCI-X 总线 .....	399
11.9 PCI Express 总线 .....	399
11.9.1 PCI Express 总线概述 .....	399
11.9.2 PCI Express 总线的技术特点 .....	400
11.9.3 PCI Express 的数据传输过程 .....	401
11.10 USB 总线 .....	402
11.10.1 USB 的主要特点 .....	402
11.10.2 USB 硬、软件构成及接口信号 .....	403
11.10.3 USB 的传输方式 .....	403
11.11 IEEE1394 总线 .....	405
11.11.1 IEEE1394 概述 .....	405
11.11.2 IEEE1394 传输方式与工作过程 .....	405
思考与习题 .....	407
<b>第 12 章 微型计算机系统 .....</b>	<b>408</b>
12.1 微机硬件系统概述 .....	408
12.1.1 微型计算机硬件构成 .....	408
12.1.2 微型计算机系统板的种类 .....	409
12.2 芯片组 .....	411
12.2.1 芯片组概述 .....	411
12.2.2 北桥芯片 MCH 或 GMCH .....	412
12.2.3 南桥芯片 ICH .....	414
12.3 80X86 微机硬件系统 .....	418
12.3.1 8088 硬件系统 .....	418
12.3.2 80286 硬件系统 .....	419
12.3.3 80386 硬件系统 .....	419
12.3.4 80486 硬件系统 .....	420
12.4 Pentium X 微机硬件系统 .....	421
12.4.1 Pentium 硬件系统 .....	421
12.4.2 Pentium II 硬件系统 .....	422
12.4.3 Pentium III 硬件系统 .....	422
12.4.4 Pentium 4 硬件系统 .....	423

12.5	Core 2 系列微机硬件系统 .....	425
12.5.1	Core 2 Duo 硬件系统 .....	425
12.5.2	Core 2 Quad 硬件系统 .....	426
12.5.3	Core 2 Extreme 硬件系统 .....	427
12.6	系统板主要部件及连接插座介绍 .....	429
12.6.1	典型系统板 .....	429
12.6.2	主要部件及接口插槽 (座) .....	430
12.7	微型计算机系统 .....	433
12.7.1	微型计算机系统组成 .....	433
12.7.2	微型计算机系统发展趋势 .....	434
	思考与习题 .....	435
	<b>参考文献</b> .....	436

# 第1章 微型计算机概述

**【本章提要】** 本章作为后续章节学习的引子，主要介绍微型计算机的基本概念及组成、主要性能指标、发展概况及应用领域等。

## **【学习目标】**

- 本章的目的是了解微机的一般硬件构成，从而知晓后续章节的学习意义。
- 掌握微处理器、微处理机、微型计算机、微型计算机系统的概念。
- 了解微型计算机的基本结构、微机系统的组成及主要性能指标。
- 了解微型计算机的发展过程和应用领域。

## 1.1 微型计算机的基本概念

### 1.1.1 微处理器及微处理机

CPU (Central Processing Unit, 中央处理器) 是指计算机内部对数据进行处理并对处理过程进行控制的部件。随着大规模和超大规模集成电路技术的迅速发展, 芯片集成密度越来越高, CPU 可以集成在一个半导体芯片上, 这种具有中央处理器功能的大规模集成电路器件, 称为微处理器 (Microprocessor, 简称 MP 或  $\mu\text{P}$ )。

近年来, 随着微电子和超大规模集成技术的迅猛发展, 在微处理器的内部不仅包括中央处理器的核心部件, 而且已经把数学协处理器或浮点运算部件 (FPU)、高速缓冲存储器 (Cache)、多媒体扩展技术等部件都集成到一块微处理器芯片内。

微处理器与存储器合称为微处理机。

不同时期、不同类型的微处理器性能各不相同, 但它们具有共同的特点, 主要完成以下基本功能:

- 1) 进行算术与逻辑运算。
- 2) 对指令进行译码并执行规定操作。
- 3) 能保存有关数据 (少量)。
- 4) 能与存储器和外部设备交换数据。
- 5) 提供对其他部件的定时和控制。
- 6) 能响应其他部件包括外部设备发来的中断请求。

### 1.1.2 微型计算机

微型计算机 (Microcomputer, 简称 MC 或  $\mu\text{C}$ ) 是通过总线将微处理器、存储器和输入/输出接口连接在一起的有机整体。它包含冯·诺依曼计算机体系结构中的 5 个部件, 微型计算机简称微型机或微机。

特别要指出的是, 为了进一步微型化, 在微型计算机的发展过程中, 还出现了单片计算机 (简称单片机) 和单板计算机, 单片机是将微型计算机的所有部件全部集成在一

块芯片上，而单板机则是将微型计算机的各个部件安装在一块印制电路板上，从而使微型计算机更适合于小型化的应用场合。

### 1.1.3 微型计算机系统

微型计算机系统 (Microcomputer System, 简称 MCS 或  $\mu$ CS) 是以微型计算机为核心，配置相应的外部设备和系统软件及应用软件，从而使其具有独立的数据处理和运算能力的设备，通常把它称为微型计算机系统。换句话说，微型计算机系统是微型计算机硬件、软件及外部设备的集合，是一台完整的、可供用户直接使用的计算或控制设备。

微型计算机系统又可分为通用微型计算机系统和嵌入式系统，以个人计算机系统为代表的微型计算机系统称为通用计算机系统。

### 1.1.4 嵌入式系统

嵌入式系统 (Embedded System) 是嵌入式计算机系统的简称，简单地说，嵌入式系统就是嵌入到对象体系中的专用计算机系统，是微型计算机系统的另一种形式。嵌入性、专用性与计算机系统是嵌入式系统的 3 个基本要素。具体地讲，嵌入式系统是指以应用为中心，以计算机技术为基础，并且软、硬件可裁减，适用于应用系统对功能、可靠性、成本、体积、功耗有严格要求的专用计算机系统。

嵌入式系统是把计算机直接嵌入到应用系统中，它融合了计算机软/硬件技术、通信技术和微电子技术，是集成电路发展过程中的一个标志性的成果。

本书仅介绍通用微型计算机系统，不涉及嵌入式系统。

## 1.2 微型计算机的硬件结构

微型计算机与一般计算机没有本质区别，它同样应用冯·诺依曼的基本原理，也需要存储器、运算器、控制器及输入/输出接口等部件，不同的只是微型计算机采用了大规模、超大规模集成电路技术，各组成部件均集成在半导体集成电路芯片上，并且都有相对独立和相对完整的功能，从而决定了微型计算机在组成上有它自己的特点。

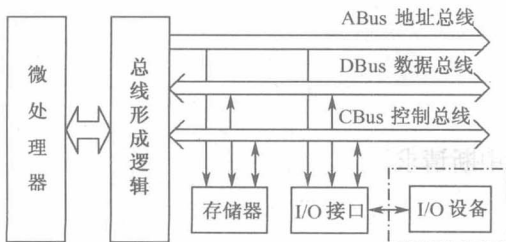


图 1.1 微型计算机的基本组成

如图 1.1 所示，微型计算机通常由微处理器、总线形成逻辑、存储器、输入/输出接口、各种总线及其他支持逻辑电路所组成。

微处理器是微型计算机的核心，总线形成逻辑由微处理器控制产生系统所需的总线，以便与其他部件相连。

存储器是用来存放数据和程序的部件。为了满足存储容量和存取速度的需要，存储器一般采用分级存储方式，即速度最高的采用静态随机存储器作为高速缓冲存储器，其次采用动态随机存储器作为主存储器（内存），而用容量较大、存取速度相对较低的磁表面存储器或光盘存储器作为辅助存储器（外存）。

输入/输出接口 (Input/Output Interface, I/O 接口) 是微型计算机与外部设备之间交换信息的通路, 不同的外部设备与微型计算机相连都需要配备不同的接口。

总线是连接上述各部件的公共线路。按照传送信号的性质, 总线可分为数据总线、地址总线和控制总线, 它们分别用于传送数据、地址和控制信号; 而按照总线连接对象的不同, 总线又可分为系统总线、局部总线和外部总线, 其中系统总线用于微机内各部件之间的连接, 局部总线用于微机内 CPU 与各外围芯片之间的连接, 而外部总线则用于微机与外部设备之间的连接。

总之, 上述微处理器、总线形成逻辑、存储器、输入/输出接口及总线构成了微型计算机。

### 1.3 微型计算机的软件系统

软件就是程序、数据和有关文档的集合, 其中程序是完成任务所需要的一系列指令序列, 文档则是为了便于了解程序所需要的阐明性资料。正如大家所知道的, 计算机硬件是基础, 是软件活动的舞台; 而计算机软件则是整个计算机系统的主导和灵魂, 它将使硬件最大限度地发挥作用。因此, 了解微型计算机的软件系统也是非常重要的。

计算机软件非常丰富, 从不同的角度有不同的分类方法。但一般而言, 都把计算机软件划分为系统软件和应用软件两大类。

系统软件是面向计算机系统的软件, 它的功能是组织计算机各个组成部分协调、正常地工作, 并使计算机为用户提供友好的服务。系统软件主要包括操作系统、语言处理程序和支持软件 3 种类型, 其中操作系统用于管理计算机的硬件和软件资源, 使计算机能够自动地工作; 语言处理程序 (如编译程序) 是把计算机语言编写的源程序编译成可在计算机上运行的程序; 支持软件为系统的管理和维护提供良好的开发环境和实用工具, 常见的测试程序、诊断程序、调试程序等都属于这一类型。

应用软件是面向应用领域、为解决某些具体问题由用户自己开发或外购的软件。它的范围很广, 按照其用途大致分为工程计算、数据处理、过程控制和辅助设计等几种类型。总之, 应用软件应该是最终用户直接使用的软件。

## 1.4 微型计算机系统组成及性能指标

### 1.4.1 微型计算机系统的组成

从上面的介绍已经知道, 一台完整的微型计算机必须由硬件和软件两大部分组成, 其中硬件是基础, 软件是灵魂, 两者缺一不可。通常, 把这种包含微型计算机硬件和微型计算机软件的“完整微型计算机”称之为微型计算机系统, 如图 1.2 所示。

### 1.4.2 微型计算机系统的主要性能指标

一台微型计算机系统的功能强弱与系统结构、硬件组成、指令系统、软件配置等多方面的因素有关, 而不是根据一两项性能指标就能判断的。但不能否认, 某些性能指标的确能标志微型计算机的某些功能, 并且一直被人们用来评价微型计算机的优劣。



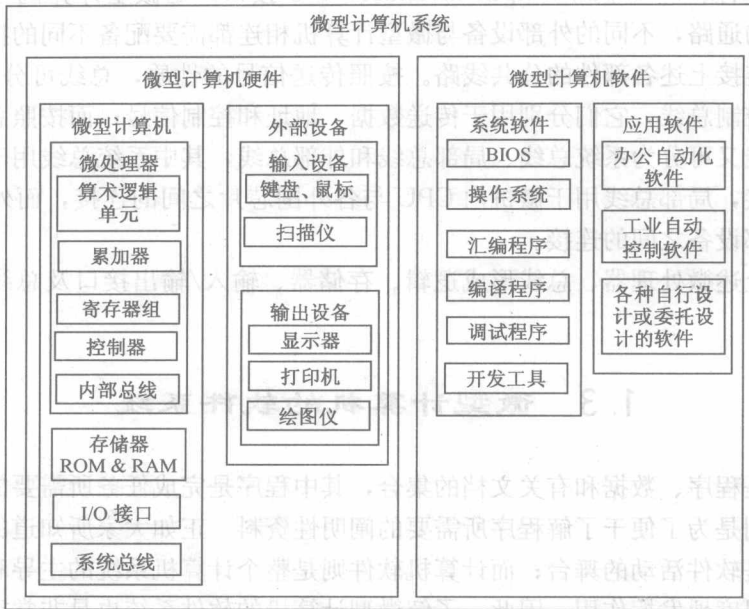


图 1.2 微型计算机系统的基本组成

微型计算机系统的主要性能指标如下。

(1) 字长

字长表示微型计算机能够直接处理的二进制数据的位数，由微处理器内部通用寄存器的位数决定。例如，286 的字长为 16 位，386 到 Pentium 4 的字长为 32 位（尽管 Pentium 到 Pentium 4 数据总线为 64 位，但通用寄存器却是 32 位的），Itanium 的字长为 64 位等。在同样的运算速度下，字长直接影响计算精度。

(2) 运算速度

运算速度是计算机的一项重要性能指标，以前常采用每秒钟执行的指令条数来表示，也常用 MIPS (Million Instructions Per Second) 表示。目前微机中常以处理器时钟频率（又称为主频）来衡量运算速度。主频越高，运算速度越快。

(3) 存储器容量

存储器容量包括高速缓冲器 (Cache) 容量、内存容量和外存容量。微机系统的内存容量（主存）除了取决于处理器的寻址能力（地址线条数）外，还受到系统的主板芯片组所能支持的内存容量、BIOS 支持的内存容量以及操作系统支持的内存容量的限制。即使硬件系统支持 64GB 的内存容量（具有 36 条地址线的 Pentium 4 或 Core 2，芯片组也支持），但如果操作系统采用 DOS，则最大存储空间为 1MB；如果采用 Windows 98SE，则系统只支持 1GB 以下的内存（实际只支持 768MB 以下的内存）；如果使用 Windows XP 则支持 4GB；使用 Windows Sever 2003 等可支持 64GB 的内存。

(4) 总线类型与总线速度

这里的总线类型主要指系统总线和外部总线的类型，总线速度包括处理器的总线速度和系统总线的总线速度。总线速度决定处理器以外的各个部件的最高运行速度，如内