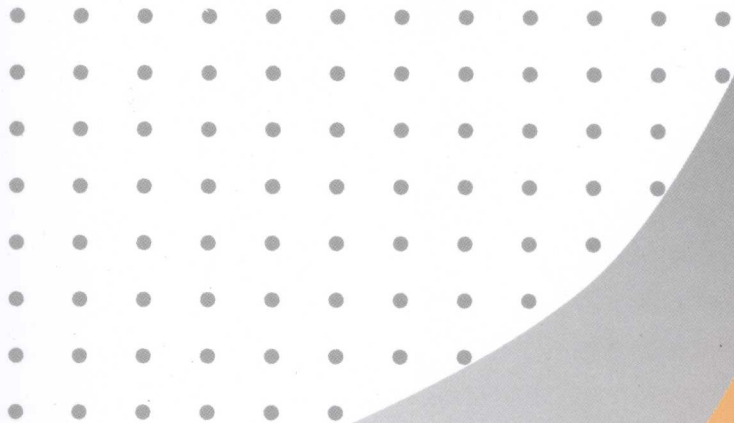


“十一五”高等院校规划教材



TMS320C55x DSP 应用系统设计

赵洪亮 卜凡亮 黄鹤松 张仁彦 编著

 北京航空航天大学出版社

内容简介

“十一五”高等院校规划教材

TMS320C55x DSP 应用系统设计

赵洪亮 卜凡亮 黄鹤松 张仁彦 编著

北京航空航天大学出版社

内 容 简 介

本书以 TI 公司的 TMS320C55x 系列芯片为对象,系统地介绍了 DSP 芯片的基础知识和 DSP 应用系统的开发设计方法。全书共分 9 章,首先介绍了 C55x 的硬件结构和指令系统;其次介绍了采用汇编语言和 C/C++ 语言进行 C55x 软件开发的基础知识和方法,包括 CCS 在内的软件开发工具的使用方法;然后,通过大量实例介绍了典型应用程序的设计,包括数据定标与溢出处理,多字整数、小数的加法、减法、乘法和除法, FIR、IIR 滤波器和 FFT 等;最后介绍了常用 C55x 片上外设和 C55x 应用系统的硬件扩展和设计,并给出了一个完整的应用系统设计实例:数字有源抗噪声耳罩。

本书选材新颖,内容丰富,通俗易懂,实用性强,可作为电气信息类专业及其他相近专业的高年级本科生和研究生学习 DSP 课程的教材或参考书,也可供从事 DSP 应用系统开发的科技工作者或工程技术人员参考。

图书在版编目(CIP)数据

TMS320C55x DSP 应用系统设计/赵洪亮等编著. —北京:
北京航空航天大学出版社, 2008. 8
ISBN 978-7-81124-298-0

I. T… II. 赵… III. 数字信号—信息处理系统—系统设计 IV. TN911.72

中国版本图书馆 CIP 数据核字(2008)第 069203 号

© 2008, 北京航空航天大学出版社, 版权所有。

未经本书出版者书面许可,任何单位和个人不得以任何形式或手段复制或传播本书内容。
侵权必究。

TMS320C55x DSP 应用系统设计

赵洪亮 卜凡亮 黄鹤松 张仁彦 编著
责任编辑 杨 昕 刘爱萍

*

北京航空航天大学出版社出版发行

北京市海淀区学院路 37 号(100083) 发行部电话:010-82317024 传真:010-82328026

http://www.buaapress.com.cn E-mail:bhpress@263.net

涿州市新华印刷有限公司印装 各地书店经销

*

开本:787×960 1/16 印张:24.25 字数:543 千字

2008 年 8 月第 1 版 2008 年 8 月第 1 次印刷 印数:5 000 册

ISBN 978-7-81124-298-0 定价:36.00 元

前 言

数字化已成为现代信息技术的重要标志,是电子产品高品质的象征。数字信号处理具有灵活、精确、重复性好等优良特性,这些都是模拟信号处理方法所无法比拟的,它在电子信息、通信、计算机、仪器设备、自动控制、医学、消费类电子和军事等领域起着越来越重要的作用。DSP 芯片将越来越多地渗透到各种电子产品当中,成为各种电子产品尤其是通信、音视频、娱乐类产品的技术核心。因此,DSP 技术已成为高校学生和科技人员必须掌握的一门重要技术。

现在世界上主要的 DSP 芯片厂家包括 TI、AD、Freescale 及 AT&T 等公司,其中 TI 公司的 DSP 产品种类最多,应用面最广,对行业影响最大。TI 公司的 DSP 产品型号众多,其 TMS320C5000(简称 C5000)、TMS320C2000、TMS320C6000 等系列产品是当前和未来一段时期内 TI 公司的主流 DSP 产品。其中 C5000 系列为 16 位定点 DSP,由于其具有高性能、低功耗、体积小、价格低等显著优点,因此被广泛地应用在 IP 电话机、IP 电话网关、数字式助听器、便携式声音/数据/视频产品、调制解调器、手机/移动电话基站、语音服务器、数字收音机、小型办公室/家庭语音和数据系统中。

C5000 系列 DSP 芯片目前已有三代产品,即 C5x、C54x 和 C55x。C55x 是 C5000 系列的新一代产品,与 C54x 的源代码兼容。与 C54x 相比,C55x 处理速度明显提高,功耗也明显降低。如 300 MHz 的 C55x 与 120 MHz 的 C54x 相比,C55x 的处理速度比 C54x 提高了 5 倍,而功耗只有 C54x 的 1/6。

本书以 C55x 为描述对象,参考最新的 TI 公司系列资料以及其他有关教材和著作,结合作者多年来开发应用 DSP 系统的体会和心得,在近年来为本科生开设“DSP 应用系统设计”课程而编写的讲义基础上,进行充实、提高和改编而成。

全书共分 9 章,其内容如下:

第 1 章是绪论。介绍了 DSP 的基本概念,DSP 芯片的发展、特点、分类及 DSP

产品概况。

第2章是TMS320C55x的硬件结构。介绍了C55x芯片的总体结构、引脚功能、CPU结构及相关寄存器、存储空间和I/O空间、中断和复位操作。

第3章是TMS320C55x的指令系统。介绍了C55x的寻址方式,包括绝对寻址方式、直接寻址方式和间接寻址方式;C55x的指令系统,包括算术运算指令、位操作指令、扩展辅助寄存器操作指令、逻辑运算指令、移动指令和程序控制指令。

第4章是TMS320C55x汇编语言编程。介绍了C55x软件开发的一般流程,COFF目标文件格式,汇编伪指令,汇编语言程序的编写,C55x汇编器和链接器的使用。

第5章是集成开发环境(CCS)。介绍了CCS软件的安装及配置,CCS的基本操作,包括CCS的窗口、菜单、工具条和文件的编辑;CCS工程项目的建立和构建;工程项目的调试,包括程序的运行控制,断点和探测点的设置及使用,寄存器、存储器、变量的观察和修改,图形工具的使用、数据输入与输出等。

第6章是C/C++语言程序设计。介绍了C55x C/C++语言概况;C55x C/C++语言编程的基础知识,包括C55x C/C++语言的基本语法、编译工具和代码优化方法;C55x C语言与汇编语言的混合编程方法。

第7章是应用程序设计。介绍了数据的定标与溢出的处理方法;常用多字算术运算程序的设计,包括多字整数、小数的加法、减法、乘法和除法等;FIR、IIR滤波器和FFT的程序设计。本章介绍的大量实例程序均已调试通过,可供程序员直接调用。

第8章是C55x的片上外设。介绍了部分常用C55x片上外设,包括时钟发生器、通用定时器、通用I/O口(GPIO)、外部存储器接口(EMIF)、多通道缓冲串口McBSP、模/数转换器(ADC)、看门狗定时器和I²C模块等。

第9章是C55x应用系统的硬件设计。介绍了硬件设计的概述;DSP硬件系统的基本设计,包括JTAG接口电路、电源电路、复位电路和时钟电路的设计;外扩存储器、ADC、DAC的实现方法;DSP系统设计中的抗干扰技术;DSP应用系统设计实例——数字有源抗噪声耳罩。

本书可作为电气信息类专业及其他相关专业的高年级本科生和研究生的DSP课程教材或参考书,也可作为从事DSP应用系统开发的科技工作者或工程技术人员参考用书。

本书由赵洪亮、卜凡亮、黄鹤松、张仁彦、崔然、李岩合作编写。其中赵洪亮编写了第1章、第4章、第7章、第9章,卜凡亮编写了第2章、第3章,黄鹤松编写了第5章,张仁彦编写了第8章,崔然、李岩编写了第6章。全书由赵洪亮统稿和定稿。

另外,李晓刚、刘建新、郑卫华、尹唱唱、夏广红、姬强、李佳参加了本书第3、4、6、

7 章中部分例题的编写。研究生孙国华、岳莎莎、田祥娥、甄冬、杜晓辉、王亮参与了部分程序的调试和插图绘制工作。

本书由俞一彪教授主审。俞教授付出了大量的时间和精力,认真阅读全文,并提出了很多修改意见。在本书编写的过程中,还得到了曹茂永教授的大力支持和帮助。在此,谨向他们表示衷心的感谢。

本书在北京航空航天大学出版社的大力支持下得以出版,在此表示由衷的感谢。

为了赶上技术进步的步伐、尽量贴近实际,本书选择了较新的 DSP 芯片 C55x 为对象进行讲述。但由于作者水平有限,加之编写时间仓促,若书中有错误和不妥之处,敬请广大读者批评指正。

作者

2008 年 6 月



..... (5.3.1) 单元门控制器寄存器 103.2

..... (5.3.2) 单元门控制器命令寄存器 103.3

..... (5.3.3) 单元门控制器寄存器 103.4

..... (5.3.4) 单元门控制器寄存器 103.5

..... (5.3.5) 单元门控制器寄存器 103.6

..... (5.3.6) 单元门控制器寄存器 103.7

..... (5.3.7) 单元门控制器寄存器 103.8

..... (5.3.8) 单元门控制器寄存器 103.9

..... (5.3.9) 单元门控制器寄存器 103.10

..... (5.3.10) 单元门控制器寄存器 103.11

..... (5.3.11) 单元门控制器寄存器 103.12

..... (5.3.12) 单元门控制器寄存器 103.13

..... (5.3.13) 单元门控制器寄存器 103.14

..... (5.3.14) 单元门控制器寄存器 103.15

..... (5.3.15) 单元门控制器寄存器 103.16

..... (5.3.16) 单元门控制器寄存器 103.17

..... (5.3.17) 单元门控制器寄存器 103.18

..... (5.3.18) 单元门控制器寄存器 103.19

..... (5.3.19) 单元门控制器寄存器 103.20

..... (5.3.20) 单元门控制器寄存器 103.21

..... (5.3.21) 单元门控制器寄存器 103.22

..... (5.3.22) 单元门控制器寄存器 103.23

..... (5.3.23) 单元门控制器寄存器 103.24

..... (5.3.24) 单元门控制器寄存器 103.25

..... (5.3.25) 单元门控制器寄存器 103.26

..... (5.3.26) 单元门控制器寄存器 103.27

..... (5.3.27) 单元门控制器寄存器 103.28

..... (5.3.28) 单元门控制器寄存器 103.29

..... (5.3.29) 单元门控制器寄存器 103.30

..... (5.3.30) 单元门控制器寄存器 103.31

..... (5.3.31) 单元门控制器寄存器 103.32

..... (5.3.32) 单元门控制器寄存器 103.33

..... (5.3.33) 单元门控制器寄存器 103.34

..... (5.3.34) 单元门控制器寄存器 103.35

..... (5.3.35) 单元门控制器寄存器 103.36

..... (5.3.36) 单元门控制器寄存器 103.37

..... (5.3.37) 单元门控制器寄存器 103.38

..... (5.3.38) 单元门控制器寄存器 103.39

..... (5.3.39) 单元门控制器寄存器 103.40

..... (5.3.40) 单元门控制器寄存器 103.41

..... (5.3.41) 单元门控制器寄存器 103.42

..... (5.3.42) 单元门控制器寄存器 103.43

..... (5.3.43) 单元门控制器寄存器 103.44

..... (5.3.44) 单元门控制器寄存器 103.45

..... (5.3.45) 单元门控制器寄存器 103.46

..... (5.3.46) 单元门控制器寄存器 103.47

..... (5.3.47) 单元门控制器寄存器 103.48

..... (5.3.48) 单元门控制器寄存器 103.49

..... (5.3.49) 单元门控制器寄存器 103.50

..... (5.3.50) 单元门控制器寄存器 103.51

..... (5.3.51) 单元门控制器寄存器 103.52

..... (5.3.52) 单元门控制器寄存器 103.53

..... (5.3.53) 单元门控制器寄存器 103.54

..... (5.3.54) 单元门控制器寄存器 103.55

..... (5.3.55) 单元门控制器寄存器 103.56

..... (5.3.56) 单元门控制器寄存器 103.57

..... (5.3.57) 单元门控制器寄存器 103.58

..... (5.3.58) 单元门控制器寄存器 103.59

..... (5.3.59) 单元门控制器寄存器 103.60

..... (5.3.60) 单元门控制器寄存器 103.61

..... (5.3.61) 单元门控制器寄存器 103.62

..... (5.3.62) 单元门控制器寄存器 103.63

..... (5.3.63) 单元门控制器寄存器 103.64

..... (5.3.64) 单元门控制器寄存器 103.65

..... (5.3.65) 单元门控制器寄存器 103.66

..... (5.3.66) 单元门控制器寄存器 103.67

..... (5.3.67) 单元门控制器寄存器 103.68

..... (5.3.68) 单元门控制器寄存器 103.69

..... (5.3.69) 单元门控制器寄存器 103.70

..... (5.3.70) 单元门控制器寄存器 103.71

..... (5.3.71) 单元门控制器寄存器 103.72

..... (5.3.72) 单元门控制器寄存器 103.73

..... (5.3.73) 单元门控制器寄存器 103.74

..... (5.3.74) 单元门控制器寄存器 103.75

..... (5.3.75) 单元门控制器寄存器 103.76

..... (5.3.76) 单元门控制器寄存器 103.77

..... (5.3.77) 单元门控制器寄存器 103.78

..... (5.3.78) 单元门控制器寄存器 103.79

..... (5.3.79) 单元门控制器寄存器 103.80

..... (5.3.80) 单元门控制器寄存器 103.81

..... (5.3.81) 单元门控制器寄存器 103.82

..... (5.3.82) 单元门控制器寄存器 103.83

..... (5.3.83) 单元门控制器寄存器 103.84

..... (5.3.84) 单元门控制器寄存器 103.85

..... (5.3.85) 单元门控制器寄存器 103.86

..... (5.3.86) 单元门控制器寄存器 103.87

..... (5.3.87) 单元门控制器寄存器 103.88

..... (5.3.88) 单元门控制器寄存器 103.89

..... (5.3.89) 单元门控制器寄存器 103.90

..... (5.3.90) 单元门控制器寄存器 103.91

..... (5.3.91) 单元门控制器寄存器 103.92

..... (5.3.92) 单元门控制器寄存器 103.93

..... (5.3.93) 单元门控制器寄存器 103.94

..... (5.3.94) 单元门控制器寄存器 103.95

..... (5.3.95) 单元门控制器寄存器 103.96

..... (5.3.96) 单元门控制器寄存器 103.97

..... (5.3.97) 单元门控制器寄存器 103.98

..... (5.3.98) 单元门控制器寄存器 103.99

..... (5.3.99) 单元门控制器寄存器 104.00

第 1 章 绪 论

1.1 DSP 的基本概念 1

1.2 DSP 芯片简介 2

 1.2.1 DSP 芯片的发展历史、现状和趋势 2

 1.2.2 DSP 芯片的特点 5

 1.2.3 DSP 芯片的分类 5

 1.2.4 DSP 芯片的应用领域 6

 1.2.5 选择 DSP 芯片考虑的因素 7

1.3 DSP 芯片产品简介 8

 1.3.1 TI 公司的 DSP 芯片概况 8

 1.3.2 其他公司的 DSP 芯片概况 8

 1.3.3 TMS320C5000 概况 9

 思考题与习题 10

第 2 章 TMS320C55x 的硬件结构

2.1 TMS320C55x 的总体结构 11

 2.1.1 C55x CPU 内部总线结构 11

 2.1.2 C55x 的 CPU 组成 11

 2.1.3 C55x 存储器配置 13

 2.1.4 C55x 外设配置 13

2.2 C55x 的封装和引脚功能 14

 2.2.1 引脚属性 15

 2.2.2 引脚信号定义与描述 16

2.3 C55x 的 CPU 结构 20



2.3.1	存储器接口单元(M单元)	21
2.3.2	指令缓冲单元(I单元)	21
2.3.3	程序流单元(P单元)	21
2.3.4	地址数据流单元(A单元)	22
2.3.5	数据计算单元(D单元)	23
2.3.6	地址总线与数据总线	25
2.3.7	指令流水线	26
2.4	CPU 寄存器	28
2.4.1	概 况	28
2.4.2	累加器(AC0~AC3)	33
2.4.3	变换寄存器(TRN0、TRN1)	33
2.4.4	T 寄存器(T0~T3)	34
2.4.5	用作数据地址空间和 I/O 空间的寄存器	34
2.4.6	程序流寄存器(PC、RETA、CFCT)	39
2.4.7	中断管理寄存器	41
2.4.8	循环控制寄存器	44
2.4.9	状态寄存器 ST0_55	45
2.4.10	状态寄存器 ST1_55	48
2.4.11	状态寄存器 ST2_55	52
2.4.12	状态寄存器 ST3_55	54
2.5	存储空间和 I/O 空间	57
2.5.1	存储器映射	57
2.5.2	程序空间	60
2.5.3	数据空间	61
2.5.4	I/O 空间	62
2.6	堆栈操作	62
2.6.1	数据堆栈和系统堆栈	62
2.6.2	堆栈配置	63
2.6.3	快返回与慢返回	64
2.7	中断和复位操作	65
2.7.1	中断概述	65
2.7.2	中断向量与优先级	66
2.7.3	可屏蔽中断	68
2.7.4	不可屏蔽中断	71

2.7.5	硬件复位	71
2.7.6	软件复位	74
	思考题与习题	75
第3章 TMS320C55x 的指令系统		
3.1	寻址方式	77
3.1.1	绝对寻址方式	77
3.1.2	直接寻址方式	79
3.1.3	间接寻址方式	82
3.1.4	数据存储器的寻址	90
3.1.5	存储器映射寄存器(MMR)的寻址	92
3.1.6	寄存器位的寻址	92
3.1.7	I/O空间的寻址	93
3.1.8	循环寻址	93
3.2	TMS320C55x 的指令系统	95
3.2.1	算术运算指令	98
3.2.2	位操作指令	124
3.2.3	扩展辅助寄存器操作指令	128
3.2.4	逻辑运算指令	129
3.2.5	移动指令	132
3.2.6	程序控制指令	141
	思考题与习题	145
第4章 TMS320C55x 汇编语言编程		
4.1	TMS320C55x 软件开发流程	147
4.1.1	软件开发流程	147
4.1.2	软件开发工具	147
4.2	TMS320C55x 目标文件格式	149
4.2.1	COFF 文件的基本单元——段	149
4.2.2	汇编器对段的处理	150
4.2.3	链接器对段的处理	154
4.2.4	链接器对程序的重新定位	155
4.2.5	COFF 文件中的符号	156
4.3	TMS320C55x 汇编器	157
4.3.1	汇编器概述	157

目 录

4.3.2	汇编程序的运行	157
4.3.3	C55x 汇编器的特点	159
4.4	TMS320C55x 汇编伪指令	161
4.4.1	汇编伪指令	161
4.4.2	宏指令	163
4.5	TMS320C55x 汇编语言源文件的书写格式	168
4.5.1	汇编语言源文件格式	169
4.5.2	汇编语言中的常数与字符串	170
4.5.3	汇编源程序中的符号	171
4.5.4	汇编源程序中的表达式	174
4.5.5	内建数学函数	175
4.6	TMS320C55x 链接器	176
4.6.1	概 述	176
4.6.2	链接器的运行	177
4.6.3	链接器命令文件的编写与使用	179
4.6.4	MEMORY 指令	179
4.6.5	SECTIONS 指令	180
4.7	一个完整的 TMS320C55x 汇编程序	182
	思考题与习题	183
第 5 章 集成开发环境 (CCS)		
5.1	CCS 概述	184
5.1.1	集成开发环境 CCS 概述	184
5.1.2	CCS 软件的安装	185
5.1.3	配置 CCS	186
5.2	CCS 的基本操作	187
5.2.1	进入 CCS 主界面	187
5.2.2	源文件的建立、打开、关闭与编辑	191
5.2.3	工程项目的创建、关闭和打开	195
5.2.4	工程中文件的添加或删除	196
5.2.5	工程的构建(编译、链接)	197
5.3	工程项目的调试	199
5.3.1	程序的运行控制	200
5.3.2	断 点	202
5.3.3	反汇编窗口的使用	202

5.3.4	存储器窗口的使用	204
5.3.5	寄存器窗口的使用	206
5.3.6	观察窗口的使用	206
5.3.7	图形显示工具	207
5.3.8	探测点	208
5.3.9	软件仿真器分析(Simulator Analysis)	212
5.3.10	符号浏览器	213
	思考题与习题	214
第 6 章 C/C++ 语言程序设计		
6.1	C55x C/C++ 语言概述	215
6.1.1	C/C++ 语言概况	215
6.1.2	C55x C/C++ 语言概况	215
6.2	C55x C/C++ 语言编程基础	216
6.2.1	数据类型	216
6.2.2	关键字	217
6.2.3	寄存器变量和参数	218
6.2.4	asm 指令	218
6.2.5	Pragma 指令	219
6.2.6	标准 ANSIC 语言模式的改变(-pk、-pr 和-ps 选项)	220
6.2.7	存储器模式	220
6.2.8	存储器分配	221
6.2.9	中断处理	223
6.2.10	运行时间支持算法及转换程序	224
6.2.11	系统初始化	224
6.3	C55x C/C++ 编译器的使用	228
6.3.1	编译器外壳程序 cl55 简介	228
6.3.2	cl55 程序的选项	229
6.3.3	编译器和 CCS	230
6.4	C55x 的 C 代码优化	231
6.4.1	编译器的优化选项	231
6.4.2	嵌入函数(Inline Function)	232
6.4.3	优化 C 代码的主要方法	233
6.5	C55x C 和汇编语言混合编程	239
6.5.1	C 和汇编语言混合编程概述	239

6.5.2	寄存器规则	240
6.5.3	函数结构和调用规则	242
6.5.4	C 和汇编语言的接口	246
	思考题与习题	248
第 7 章	应用程序设计	
7.1	定标与溢出处理	250
7.1.1	数的定标	250
7.1.2	溢出的处理方法	252
7.1.3	常用信号处理算法中的定标方法	253
7.2	基础算术运算	254
7.2.1	加减运算	254
7.2.2	乘法运算	256
7.2.3	除法运算	257
7.2.4	小数乘法	263
7.3	FIR 滤波器	264
7.3.1	FIR 滤波器的基本结构	265
7.3.2	FIR 滤波器的 C 语言编程实现	265
7.3.3	FIR 滤波器的汇编语言编程实现	267
7.4	IIR 滤波器	270
7.4.1	二阶 IIR 滤波器的结构	270
7.4.2	高阶 IIR 滤波器的结构	271
7.4.3	IIR 滤波器的 C 语言实现	273
7.4.4	IIR 滤波器的汇编语言实现	274
7.5	快速傅里叶变换 FFT	277
7.5.1	FFT 算法原理	277
7.5.2	库利-图基算法	277
7.5.3	FFT 算法的实现	279
	思考题与习题	283
第 8 章	C55x 的片上外设	
8.1	时钟发生器	286
8.1.1	时钟发生器概况	286
8.1.2	时钟工作模式	286
8.1.3	CLKOUT 输出	287

8.1.4	使用方法	287
8.2	通用定时器	289
8.2.1	通用定时器概况	289
8.2.2	工作原理	289
8.2.3	定时器使用要点	292
8.2.4	通用定时器应用实例	292
8.3	通用 I/O 口(GPIO)	295
8.4	外部存储器接口(EMIF)	295
8.4.1	EMIF 概况	296
8.4.2	EMIF 请求的优先级	298
8.4.3	对存储器的考虑	298
8.4.4	程序和数据访问	299
8.4.5	EMIF 中的控制寄存器	303
8.5	多通道缓冲串口 McBSP	309
8.5.1	McBSP 概述	309
8.5.2	McBSP 组成框图	310
8.5.3	采样率发生器	311
8.5.4	多通道模式选择	313
8.5.5	异常处理	314
8.5.6	McBSP 寄存器	315
8.6	模/数转换器(ADC)	322
8.6.1	ADC 的结构和时序	322
8.6.2	ADC 的寄存器	323
8.6.3	实例	325
8.7	看门狗定时器(Watchdog)	325
8.7.1	看门狗定时器概述	325
8.7.2	看门狗定时器的配置	327
8.7.3	看门狗定时器的寄存器	328
8.8	I ² C 模块	330
8.8.1	I ² C 模块简介	330
8.8.2	I ² C 模块工作原理	330
8.8.3	I ² C 寄存器	334
	思考题与习题	335

第 9 章 C55x 应用系统的硬件设计	
9.1 硬件设计概述	336
9.2 DSP 系统的基本电路设计	338
9.2.1 JTAG 接口	338
9.2.2 电源电路	339
9.2.3 复位电路	342
9.2.4 时钟电路	343
9.3 外部存储器扩展	343
9.3.1 异步存储器	343
9.3.2 SBSRAM(同步突发 SRAM)	344
9.3.3 同步动态随机存取存储器(SDRAM)	345
9.4 C55x 与 A/D 和 D/A 转换器的接口	348
9.4.1 TLV320AIC23B 简介	349
9.4.2 AIC23B 的控制寄存器	352
9.4.3 AIC23B 与 C55x 的控制接口	357
9.4.4 AIC23B 与 C55x 的数据接口	358
9.4.5 AIC23B 的模拟接口	359
9.5 电路的抗干扰技术	360
9.5.1 干扰的来源和后果	361
9.5.2 系统电源抗干扰设计	361
9.5.3 硬件抗干扰设计	361
9.5.4 软件抗干扰设计	362
9.5.5 输入输出信号抗干扰	362
9.6 综合设计实例——数字式有源抗噪声耳罩	363
9.6.1 概 述	363
9.6.2 系统工作原理和控制算法	363
9.6.3 硬件设计	365
9.6.4 软件设计	370
思考题与习题	372
参考文献	374

第 1 章

绪 论

内容提要：本章主要对数字信号处理器(DSP)进行简要介绍。首先介绍了 DSP 的基本概念；接着介绍了 DSP 芯片，并对 DSP 芯片的发展、特点和分类作了论述；最后对 DSP 产品作了简要介绍。

1.1 DSP 的基本概念

数字化已成为现代信息技术的重要标志，是电子产品高品质的象征。数字相机、数字电视、数字收音机、数字电话、数字学习机、数字游戏机已逐渐进入人们日常工作和生活中。在我国数字电话已拥有数亿用户，MP3 成为上亿青年学生的宠儿，数字电视也开始进入千家万户，这些产品均采用了数字信号处理技术对信号进行处理。

图 1-1 给出了一个典型的数字信号处理系统，它由抗混叠滤波器、A/D 转换器、微处理器、D/A 转换器和平滑滤波器等部分组成。首先，由抗混叠滤波器和 A/D 转换器把来自现实世界的模拟信号 $x(t)$ 转化成数字信号 $x(n)$ ，再由微处理器对 $x(n)$ 进行数字化处理，得到数字化的输出信号 $y(n)$ ，最后将 $y(n)$ 经 D/A 转换器和平滑滤波器转化成模拟信号 $y(t)$ 送回现实世界。这里，抗混叠滤波器、A/D 转换器和 D/A 转换器、平滑滤波器是微处理器与现实模拟世界的桥梁。微处理器是数字信号处理系统的核心部件。

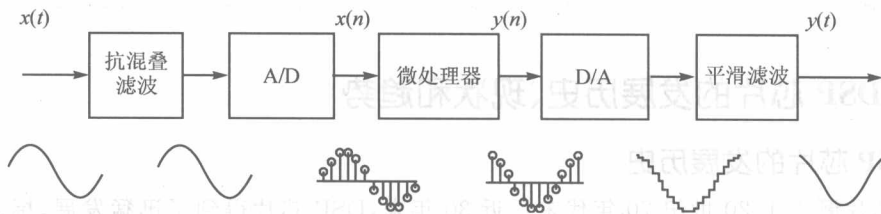


图 1-1 典型数字信号处理系统框图

微处理器可以对信号进行各种各样的处理，式(1-1)给出了一个典型的数字信号处理算法：

$$y(n) = \sum_{i=0}^{L-1} h_i x(n-i) \quad (1-1)$$

这是一个阶数为 L 的 FIR 滤波器,其中 $h_i (i=0,1,\dots,L-1)$ 为滤波器系数。当 h_i 取不同的值时,该 FIR 滤波器就可以完成不同的信号处理任务。完成一个样值的处理,需要进行 L 次乘法和 $L-1$ 次加法。

在数字信号处理系统中微处理器可有多种选择。例如:

(1) 通用微型计算机(PC机)。优点是软件编程容易,便于实现,缺点是速度慢、成本高、体积大,难以进行实时信号处理和嵌入式应用,通常用来进行算法仿真。如果在通用计算机上加入专用加速处理器,就可以弥补速度慢的缺点。

(2) 普通单片机(如 MCS-51、96 系列等)。优点是成本低廉,缺点是性能差、速度慢,只能完成一些极为简单的信号处理任务。

(3) 专用集成电路 ASIC(Application Specific Integrated Circuit)。信号处理算法由硬件电路实现,无须编程。优点是速度快、大规模生产时成本低,缺点是开发成本高、通用性差。随着 ASIC 的广泛应用和技术进步,已经可以把 DSP 的功能集成到 ASIC 中。这种方法目前正在迅速发展,是 DSP 技术的重要发展方向。

(4) DSP 处理器。DSP 处理器是针对数字信号处理的要求而设计的一类特殊的计算机芯片,具有灵活、高速、便于嵌入式应用等优点,是数字信号处理系统中采用的主流芯片。

英文中 DSP 既可以代表数字信号处理(Digital Signal Processing),也可以代表数字信号处理器(Digital Signal Processor)。前者是指数字信号处理的理论和算法,后者是指实现数字信号处理算法的微处理器芯片。

数字信号处理具有灵活、精确和重复性好等诸多优良特性,这些都是模拟信号处理方法所无法比拟的。在电子信息、通信、计算机、仪器设备、自动控制、医学、消费类电子和军事等领域数字信号处理起着越来越重要的作用。

1.2 DSP 芯片简介

1.2.1 DSP 芯片的发展历史、现状和趋势

1. DSP 芯片的发展历史

DSP 芯片诞生于 20 世纪 70 年代末。近 30 年来,DSP 芯片得到了迅猛发展,标志性产品简述如下:

1978 年,AMI 公司生产出第一个 DSP 芯片 S2811。1979 年,美国 Intel 公司推出了商用可编程器件 DSP 芯片 Intel2920。S2811 和 Intel2920 是 DSP 芯片的一个重要里程碑,但它们没有单周期硬件乘法器,使芯片的运算速度、数据处理能力和运算精度受到了很大的限制,单

指令周期为 200~500 ns,应用领域仅局限于军事和航空航天部门。

1980年,日本 NEC 公司推出 μ PD7720,这是第一个具有乘法器的商用 DSP 芯片。1982年,TI 公司成功地推出了其第一代 DSP 芯片 TMS32010 及其系列产品 TMS32011、TMS320C10/C14 /C15/C16/C17。日本 Hitachi 公司第一个采用 CMOS 工艺生产出浮点 DSP 芯片。1983年,日本 Fujitsu 公司推出的 MB8764,指令周期为 120 ns,具有双内部总线,使数据吞吐量发生了一个飞跃。1984年,AT&T 公司推出了 DSP32,它是较早具备较高性能的浮点 DSP 芯片。

20世纪80年代后期和90年代初期,DSP在硬件结构上更适合数字信号处理的要求,能进行硬件乘法和单指令滤波处理,其单指令周期为 80~100 ns。TI 公司的 TMS320C20 和 TMS320C30,采用了 CMOS 制造工艺,其存储容量和运算速度成倍提高,为语音处理和图像处理技术的发展奠定了基础。伴随着运算速度的进一步提高,其应用范围也逐步扩大到通信和计算机领域。这个时期的 DSP 主要有:TI 公司的 TMS320C20、30、40 和 50 系列,Freescale 公司的 DSP5600 和 9600 系列,AT&T 公司的 DSP32 等。

20世纪末,各 DSP 制造商不仅使信号处理能力更加完善,而且使系统开发更加方便、程序编辑调试更加灵活,功耗也进一步降低,成本不断下降。尤其是将各种通用外设集成到芯片上,从而大大提高了数字信号的处理能力。这一时期的 DSP 运算速度可达到单指令周期 10 ns 左右,并可在 Windows 环境下直接用 C 语言编程,使用方便灵活。DSP 芯片不仅在通信、计算机领域得到了广泛的应用,而且也逐渐渗透到人们的日常消费领域中。

2. DSP 芯片的发展现状

(1) 制造工艺。现在的 DSP 芯片普遍采用亚微米 0.25 μ m、0.18 μ m 甚至 90 nm 的 CMOS 工艺。芯片引脚从原来的 40 个增加到 200 个以上,需要设计的外围电路越来越少,成本、体积和功耗不断下降。

(2) 存储器容量。目前,DSP 芯片的片内程序和数据存储器可达到几十 K 字,而片外程序存储器和数据存储器允许扩展到 16M \times 48 bit 和 4G \times 40 bit 以上。

(3) 内部结构。目前,DSP 芯片内部均采用多总线、多处理单元和多级流水线结构,加上完善的接口功能,使 DSP 的系统功能、数据处理能力和与外部设备的通信功能都有了很大的提高。

(4) 运算速度。近 30 年的发展,使 DSP 的指令周期从 400 ns 缩短到 10 ns 以下,其相应的速度从 2.5 MIPS 提高到 2 000 MIPS 以上。如 TMS320C6201 执行一次 1 024 点复数 FFT 运算的时间只有 66 μ s。

(5) 高度集成化。集滤波、A/D、D/A、ROM、RAM 和 DSP 内核于一体的模拟混合式 DSP 芯片已有较大的发展和应用。TI 公司在 2005 年 12 月发布的达芬奇系统已经把音视频部件集成在了 DSP 片内。

(6) 运算精度和动态范围。DSP 的字长从 8 位已增加到 64 位,累加器的长度也增加到 40